Sheet: main

File: main.sch

Sheet: Jumpers

File: jumpers.sch

+5V

+5V
1

D1
PWR

R1
1k

GND
1

GND

ENOP | J3
NOP
1
2
3

ERAM | J6
ERAM
1
2
3

BANK0 | J4
BANK0
1
2
3

BANK1 | J7
BANK1
1
2
3

BANK2 | J10
BANK2
1
2
3

BANK3 | J2
BANK3
1
2
3

EROM9AB | J1
ROM9AB
1
2
3

EROMCD | J5
ROMCD
1
2
3

EROME | J11
ROME
1
2
3

EROMF | J12
ROMF
1
2
3

nRESET_CPU

nRESET_PCB

10k
R2

SW1
Tactile_Switch
1
2
3
4

GND
1

GND

U1
M6502-Socket

1	GND	nRESET	40
2	RDG	phi2	39
3	phi1	SOB	38
4	nIRQ	phi0	37
5	NC1 NC	NC	36
6	nNMI	NC	35
7	Sync	R/nW	34
8	VCC	D0	33
9	A0	D1	32
10	A1	D2	31
11	A2	D3	30
12	A3	D4	29
13	A4	D5	28
14	A5	D6	27
15	A6	D7	26
16	A7	A15	25
17	A8	A14	24
18	A9	A13	23
19	A10	A12	22
20	A11	GND	21

+5V
GND
nRESET_CPU
Processor Socket
GND

U3
SST39SF040

+5V
J13 HOLD
J14 CE
nROM_CE
C2 .1u
GND

U5
74LS245

RnW
PCB_DRIVES
A->B
CE
C4 .1u
GND

U7
M6502-Socket
to PCB
nRESET_PCB
GND

U2
74HC240

nNOPER_CE
NOP is instruction $EA
2 cycles
C1 .1u
GND

U4
GAL16V8

A15	I1/CLK	IO1	nROM_CE
A14	I2	IO2	nRAM_CE
ERAM	I3	IO3	nRAM_OE
A13	I4	IO4	PCB_DRIVES
A12	I5	IO5	nNOPER_CE
A11	I6	IO6	EROME
RnW	I7	IO7	EROMF
EROM9AB	I8	IO8	ENOP
phi2	I9		
EROMCD	I10/OE		

C3 .1u
GND

U6
IS62C256AL

A14	A14	VDD	28
A12	A12	nWE	27 RnW
A7	A7	A13	26 A13
A6	A6	A8	25 A8
A5	A5	A9	24 A9
A4	A4	A11	23 A11
A3	A3	nOE	22 nRAM_OE
A2	A2	A10	21 A10
A1	A1	nCE	20 nRAM_CE
A0	A0	IO7	19 D7
D0	IO0	IO6	18 D6
D1	IO1	IO5	17 D5
D2	IO2	IO4	16 D4
GND	GND	IO3	15 D3

+5V
C5 .1u
GND