

	A	B	C	D	E
0	D0	CM ROM1	Soft serial Tx	TEST	(Header)
1	D1	CM ROM0	Soft serial Rx	(Switch)	(Header)
2	D2	STEP-ACK	INT-ACK	φ 2(PWM2)	(Header)
3	D3	(Header)	SYNC	φ 1(PWM3)	MCLR
4	CY	SPI DIN	CM-RAM0	RESET	
5	SPI CS	SPI CK	CM-RAM1	INT	
6	UART3 Tx	ICSP	CM-RAM2	STP	
7	UART3 Rx	ICSP	CM-RAM3	空き	

( )付は想定して基板配線はしているが未実装