

EMU8008 GIPO割付

	A	B	C	D	E
0	S0	(SPI2 SCK)	(SPI1 SCK)	D0	未使用
1	S1	(SPI2 MOSI)	(SPI1 MOSI)	D1	未使用
2	S2	(SPI2 MISO)	(SPI1 MISO)	D2	未使用
3	(SPI1 CS)	SYNC	未使用	D3	MCLR
4	(SPI2 CS)	$\phi 2$	未使用	D4	
5	READY	$\phi 1$	INT	D5	
6	UART3 Tx	ICSP	(Soft serial Tx)	D6	
7	UART3 Rx	ICSP	(Soft serial Rx)	D7	

()付は想定して基板配線はしているが未実装

8008各ピン結線先

	8008	PIC
1	Vdd (-9V)	
2	D7	D7
3	D6	D6
4	D5	D5
5	D4	D4
6	D3	D3
7	D2	D2
8	D1	D1
9	D0	D0
10	Vss (+5V)	
11	S2	A2
12	S1	A1
13	S0	A0
14	SYNC	B3
15	CLK2	B4
16	CLK1	B5
17	READY	A5
18	INT	C5

CLC入力PPS割付

CLCIN0PPS	S0
CLCIN1PPS	S1
CLCIN2PPS	CLK2
CLCIN3PPS	CLK1
CLCIN4PPS	S2
CLCIN5PPS	
CLCIN6PPS	SYNC
CLCIN7PPS	

CLC用途

CLC1	T1割込み
CLC2	T1I割込み
CLC3	T1デコード
CLC4	T1Iデコード