

EMU 8008 メモリマップ

	0	4	8	C
0000	RST 0 vector	予約	RST1 vector	予約
0010	RST2 vector	予約	RST3 vector	予約
0020	RST4 vector	予約	RST 5 vector	予約
0030	RST 6 vector	再実行 vector	RST 7 vector	HLT vector
0040	別表のとおり			
0050	HLT割込み時実行命令列格納 RET × 8 jmp 0x3c out 09			
0060				
0070				
0080	⇒[割込み命令ログ格納エリア]			
0090	OUT 08h または INT信号(ハード割込み)により [41h]で示される番地からを			
00A0	割込み命令語列として実行しOUT09hにて割込みから復帰			
00B0	割込み実行中は命令フェッチしてもPCは更新されない			
00C0	分岐命令実行時:CPU内部のPCは更新されるが分岐しない			
00D0	任意の番地nnnnに戻るには JMP nnnn OUT 09hとする			
00E0				
00F0	データスタック[00 - FF] 桁あふれ時はラップラウンド(Rev1.1にて実装)←			
0100	RAM (起動時に0-FF含めROMからコピーされる)			
	PIC18F47Q43 0000-1EFF			
1EF0	PIC18F47Q83/84 0000-1FFF			
(1FF0)				
	ROM			
	PIC18F47Q43 1F00-3FFF			
3FF0	PIC18F47Q83/84 2000-3FFF			