

EMU8008 IOポートマップ

	アドレス (hex)	命令 コード	
IN	00	41	UART ステータス bit0: 受信データあり bit1: 送信可
	01	43	UART 受信データ シリアル受信データ読み込み
	02	45	ram_00read A←ramの[A]番地のデータ(IOマップドメモリ読み込み)
	03	47	data_get1 OUT 0bh で書き込んだデータが IN 03hで読める
	04	49	data_get2 OUT 0ch で書き込んだデータが IN 04hで読める
	05	4B	data_get3 OUT 0dh で書き込んだデータが IN 05hで読める
	06	4D	data_SP 読み込み
	07	4F	data POP
OUT	08	51	割込み起動 割込みPCと割込みログポインタ設定し INT=H
	09	53	割込み終了 割込み命令列の最後に置き通常動作へ復帰
	0A	55	ROM バンク ROM読み込みオフセット量を設定
	0B	57	data_put1 OUT 0bh で書き込んだデータが IN 03hで読める
	0C	59	data_put2 OUT 0ch で書き込んだデータが IN 04hで読める
	0D	5B	data_put3 OUT 0dh で書き込んだデータが IN 05hで読める
	0E	5D	data_SP 書き込み
	0F	5F	data PUSH
	10	61	UART 送信データ シリアル送信データ書き込み
	11	63	IOマップドメモリ RAM 0x41番地に書き込み
	12	65	IOマップドメモリ RAM 0x42番地に書き込み
	13	67	IOマップドメモリ RAM 0x43番地に書き込み
	14	69	ブレークポイント下位 RAM 0x44番地にコピーされる(メモリ書き込みではセットされない)
	15	6B	ブレークポイント上位 RAM 0x45番地にコピーされる(メモリ書き込みではセットされない)
	16	6D	IOマップドメモリ RAM 0x46番地に書き込み
	17	6F	IOマップドメモリ RAM 0x47番地に書き込み
	18	71	IOマップドメモリ RAM 0x48番地に書き込み 7SEG LED 1桁目
	19	73	IOマップドメモリ RAM 0x49番地に書き込み 7SEG LED 2桁目
	1A	75	IOマップドメモリ RAM 0x4A番地に書き込み 7SEG LED 3桁目
	1B	77	IOマップドメモリ RAM 0x4B番地に書き込み 7SEG LED 4桁目
	1C	79	IOマップドメモリ RAM 0x4C番地に書き込み 7SEG LED 5桁目
	1D	7B	IOマップドメモリ RAM 0x4D番地に書き込み 7SEG LED 6桁目
	1E	7D	IOマップドメモリ RAM 0x4E番地に書き込み 7SEG LED 7桁目
	1F	7F	IOマップドメモリ RAM 0x4F番地に書き込み 7SEG LED 8桁目