

GPIO 割り当て

		信号	IN or OUT	機能概要
RA	0	TD4 アドレスバス (レジスタ PC)	IN	
	1			
	2			
	3			
	4	SPI1 SS(LED matrix CS1)	OUT	
	5	SPI2 SS(7seg LED CS2)		
	6	シリアルポートTxD(TD4-monitor ⇒ コンソール)	OUT	
	7	シリアルポートRxD(コンソール ⇒ TD4-monitor)	IN	
RB	0	TD4 出力ポート (レジスタ O)	IN	
	1			
	2			
	3			
	4	SPI1 SCK(LED matrix SCK1)	OUT	
	5	SPI2 SCK(7seg LED SCK1)		
	6	SPI1 SDO(LED matrix SDO1)		
	7	SPI2 SDO(7seg LED SDO2)		
RC	0	TD4 入力ポート (データセレクト 入力)	OUT	逆流保護ダイオード経由して 基板上のDIP SW出力と並列出力
	1			
	2			
	3			
	4	RESET 入力	IN	本モニタでは未使用
	5	CLOCK 入力	IN	立ち上がりエッジでROMデータ出力更新
	6	未使用	IN	
	7	未使用	IN	
RD	0	TD4 データバス (ROMデータ入力)	OUT	
	1			
	2			
	3			
	4			
	5			
	6			
	7			
RE	0	TD4 内部ROM 切離し	OUT	Hレベルにて内部ROM無効
	1	RESET 出力(試作基板専用)	OUT	本モニタでは未使用
	2	NCO3 出力(TD4へクロック供給)	OUT	
	3	MCLR	IN	