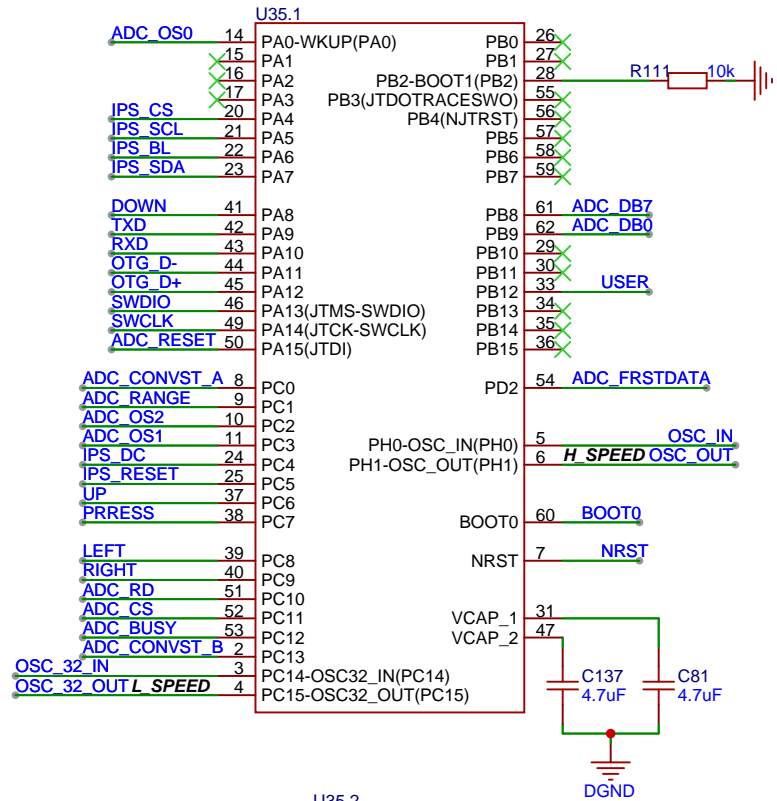
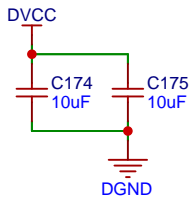


MCU

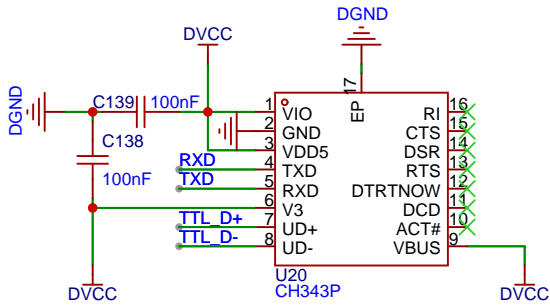


DECOUPLE

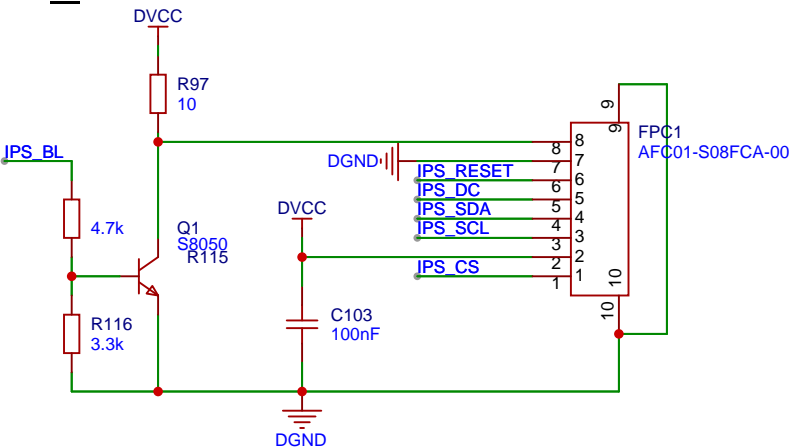


VDDA和VSSA必须要有电源连接，其为MCU内部ADC、DAC、RC震荡时钟电路、复位电路的供电，若悬空则芯片无法正常工作。该问题在V2.5版本修复

USB\_TTL

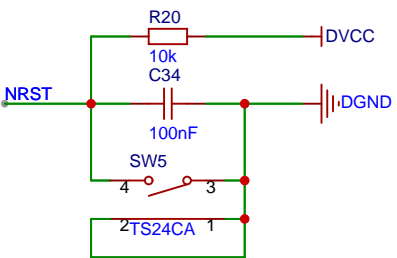


LCD\_114

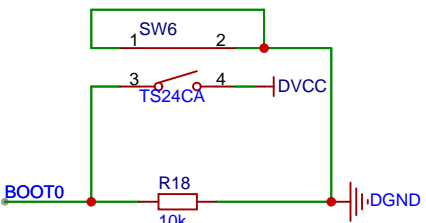


BOOT & RESET

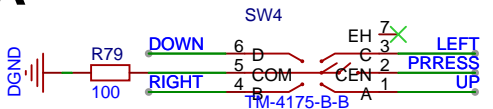
RESET



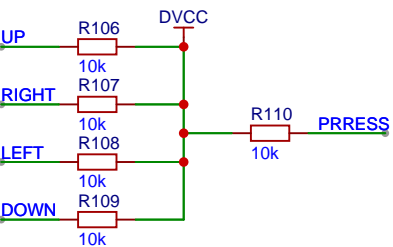
BOOT



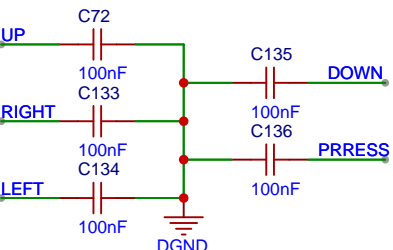
USER



PULLUP

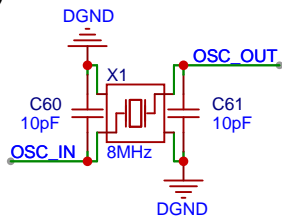


FILTER

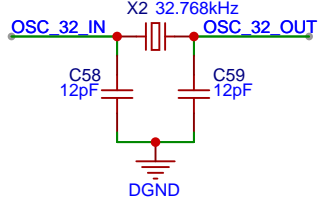


CLOCK

H\_SPEED

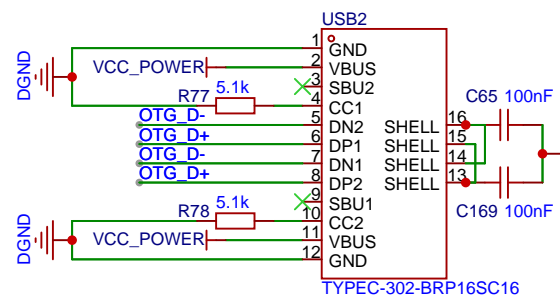


L\_SPEED

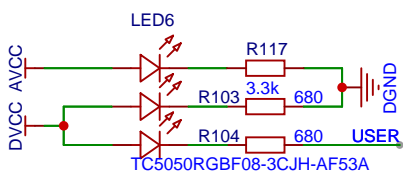


FLASH

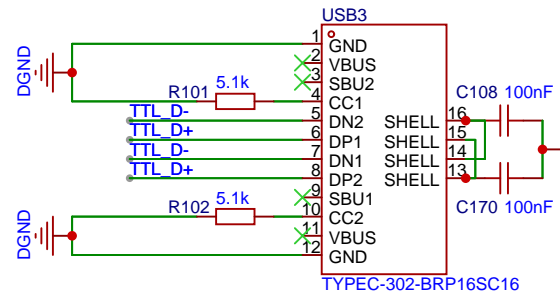
USB\_POWER



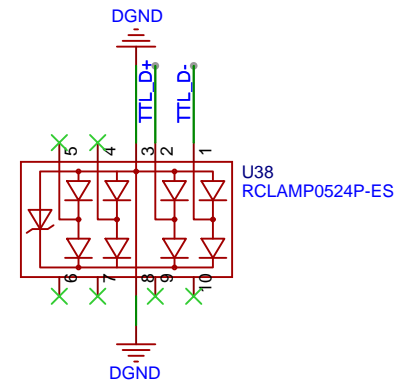
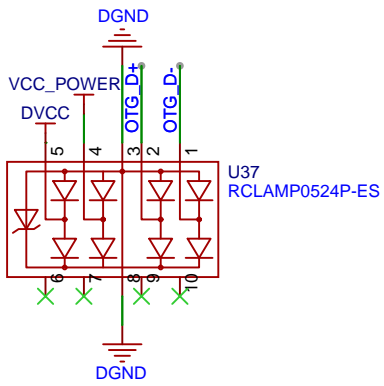
USER\_LED




USB\_TTL

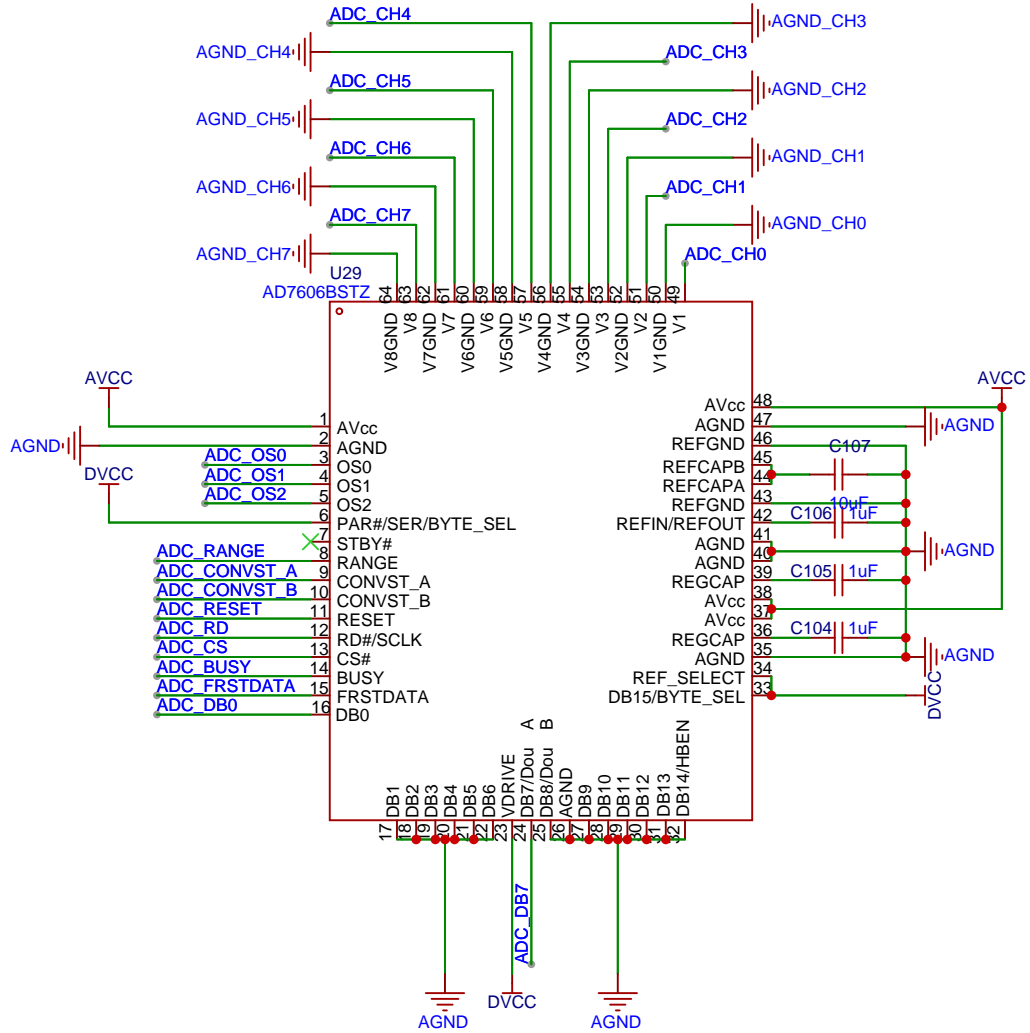


TVS\_PROTECT

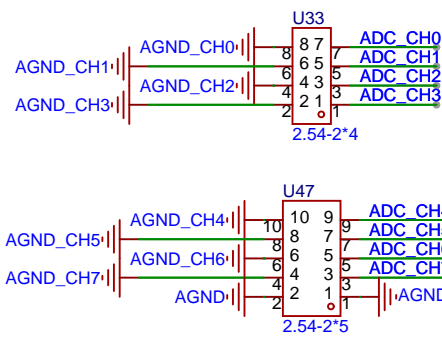


原理图	8CH_ADC_CARD_V2.X			更新日期	2025-01-26
				创建日期	2025-01-20
图页	MCU			物料编码	
绘制		8CH_ADC_CAPTURE_CARD			
审阅					
		版本	尺寸	页	1 共 3
		V1.0	A4	嘉立创EDA	

ADC



INTERFACE



并行/串行/字节接口选择输入。逻辑输入。如果此引脚与逻辑低电平相连，则选择并行接口。如果此引脚与逻辑高电平相连，则选择串行接口。如果此引脚为逻辑高电平且DB15/BYTE\_SEL为逻辑高电平(见表8)，则选择并行字节接口模式。

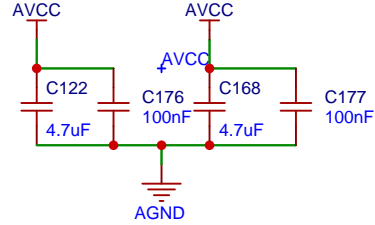
串行模式下，RD/SCLK引脚用作串行时钟输入。DB7/D<sub>OUT</sub>A引脚和DB8/D<sub>OUT</sub>B引脚用作串行数据输出。当选择串行接口时，应将引脚DB[15:9]和DB[6:0]接地。


字节模式下，DB15与PAR/SER/BYTE\_SEL一同用来选择并行字节工作模式(见表8)。DB14用作HBEN引脚。DB[7:0]通过2个RD操作传输16位转换结果，DB0为数据传输的LSB。

**并行字节(PAR/SER/BYTE SEL = 1, DB15 = 1)**

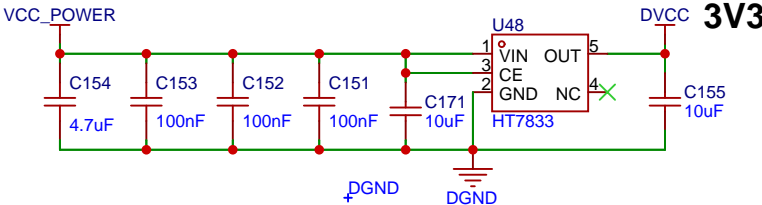
并行字节接口模式的工作原理与并行接口模式非常相似，不过各通道转换结果是分两次8位传输读出。因此，读取AD7606的所有八个转换结果需要16个RD脉冲，读取AD7606-6的所有通道结果需要12个RD脉冲，AD7606-4则需要八个脉冲。将AD7606/AD7606-6/AD7606-4配置为并行字节模式时，PAR/SER/BYTE\_SEL和BYTE\_SEL/DB15引脚应与逻辑高电平相连(见表8)。并行字节模式下，DB[7:0]用来将数据传输至数字主机。DB0为数据传输的LSB，DB7为数据传输的MSB。DB14充当HBEN引脚。当DB14/HBEN接逻辑高电平时，首先输出转换结果的高字节(MSB)，然后输出低字节(LSB)。当DB14接逻辑低电平时，首先输出转换结果的LSB，然后输出MSB。FRSTDATA引脚将保持高电平，直到从AD7606/AD7606-6/AD7606-4读取V1的全部16位转换结果。

DECOUPLE



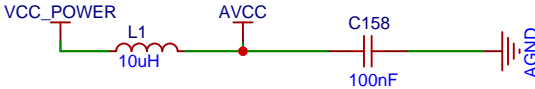
原理图	8CH_ADC_CARD_V2.X			更新日期	2025-01-23
				创建日期	2025-01-20
图页	ADC			物料编码	
绘制		8CH_ADC_CAPTURE_CARD			
审阅					
		版本	尺寸	页	2 共 3
		V1.0	A4	嘉立创EDA	

LDO\_MCU

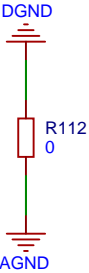
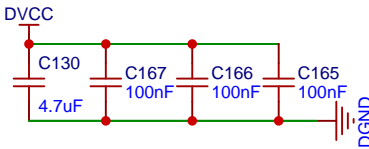


AVCC

模拟电源电压，4.75 V至5.25 V。这是内部前端放大器和ADC内核的电源电压。应将这些电源引脚去耦至AGND。



FILTER



原理图	8CH_ADC_CARD_V2.X			更新日期	2025-01-20
				创建日期	2025-01-20
图页	POWER			物料编码	
绘制		8CH_ADC_CAPTURE_CARD			
审阅					
		版本	尺寸	页	3 共 3
		V1.0	A4	嘉立创EDA	