

SPEZIFIKATION

Flexible ALU

|  |  |  |
| --- | --- | --- |
| **Version** | **Bearbeiter** | **Neuerung** |
| 1.0 |  | Initial |
|  |  |  |
|  |  |  |
|  |  |  |

HFI-414

Q1-2016

Torben Voltmer

Sarah Wöckener

Inhalt

[Datenblatt 2](#_Toc444941993)

[1. Funktion 2](#_Toc444941994)

[2. Features 2](#_Toc444941995)

[3. Blockschaltbild 2](#_Toc444941996)

[4. Fachliche Beschreibung Extern 2](#_Toc444941997)

[Spezifikationsteil 3](#_Toc444941998)

[5. Ein- und Ausgänge 3](#_Toc444941999)

[6. Fachliche Beschreibung 3](#_Toc444942000)

[Programmierung 3](#_Toc444942001)

[7. Anzahl der Gatter 3](#_Toc444942002)

[8. Timing-Diagramm 3](#_Toc444942003)

# Datenblatt

## Funktion

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| CMD | | | Funktion |  |
| 0 | 0 | 0 | AND, logisches Und |  |
| 0 | 0 | 1 | OR, logisches Oder |  |
| 0 | 1 | 0 | NOT, logisches Nicht |  |
| 0 | 1 | 1 | ADD, Addition |  |
| 1 | 0 | 0 | SUB, Subtraktion |  |
| 1 | 0 | 1 | MUL, Multiplikation |  |
| 1 | 1 | 0 |  |  |
| 1 | 1 | 1 |  |  |

## 2. Features

## 3. Blockschaltbild

## 4. Fachliche Beschreibung Extern

## 

# Spezifikationsteil

## 5. Ein- und Ausgänge

## 6. Fachliche Beschreibung

## Programmierung

## 7. Anzahl der Gatter

## 8. Timing-Diagramm

WriteRegB B0..3 WriteRegA A0..3CMD0..2 Cin

Reset Start CLK

Equal Zero OF Busy Cout