

## Q13 - Cisc vs risc

::Q13\_1:: Ce este adevarat despre setul de instructiuni **CISC** (in comparatie cu setul de instructiuni RISC)? {~este un set de instructiuni introdus recent in arhitecturi de calcul  
~hardware-ul sistemului de calcul este simplu, software-ul este complicat ~are instructiuni de dimensiune variabila ~operatiile care pot avea loc sunt doar registru-registru ~suporta putine metode de adresare ~codul sursa scris este mai lung (ca numar de instructiuni) decat cod sursa RISC ~altceva}

::Q13\_2:: Ce este adevarat despre setul de instructiuni **CISC** (in comparatie cu setul de instructiuni RISC)? {~este un set de instructiuni introdus recent in arhitecturi de calcul  
~hardware-ul sistemului de calcul este complicat, software-ul este relativ simplu ~are instructiuni de dimensiune fixa ~operatiile care pot avea loc sunt doar registru-registru ~suporta putine metode de adresare ~codul sursa scris este mai lung (ca numar de instructiuni) decat cod sursa RISC ~altceva}

::Q13\_3:: Ce este adevarat despre setul de instructiuni **CISC** (in comparatie cu setul de instructiuni RISC)? {~este un set de instructiuni introdus recent in arhitecturi de calcul  
~hardware-ul sistemului de calcul este simplu, software-ul este complicat ~are instructiuni de dimensiune fixa ~operatiile care pot avea loc sunt atat memorie-memorie cat si registru-registru ~suporta putine metode de adresare ~codul sursa scris este mai lung (ca numar de instructiuni) decat cod sursa RISC ~altceva}

::Q13\_4:: Ce este adevarat despre setul de instructiuni **CISC** (in comparatie cu setul de instructiuni RISC)? {~este un set de instructiuni introdus recent in arhitecturi de calcul  
~hardware-ul sistemului de calcul este simplu, software-ul este complicat ~are instructiuni de dimensiune fixa ~operatiile care pot avea loc sunt doar registru-registru ~suporta multe metode de adresare ~codul sursa scris este mai lung (ca numar de instructiuni) decat cod sursa RISC ~altceva}

::Q13\_5:: Ce este adevarat despre setul de instructiuni **CISC** (in comparatie cu setul de instructiuni RISC)? {~este un set de instructiuni introdus recent in arhitecturi de calcul  
~hardware-ul sistemului de calcul este simplu, software-ul este complicat ~are instructiuni de dimensiune fixa ~operatiile care pot avea loc sunt doar registru-registru ~suporta putine metode de adresare ~codul sursa scris este mai scurt (ca numar de instructiuni) decat cod sursa RISC ~altceva}

::Q13\_6:: Ce este adevarat despre setul de instructiuni **RISC** (in comparatie cu setul de instructiuni **CISC**)? {~hardware-ul sistemului de calcul este complicat, software-ul este simplu  
~are instructiuni de dimensiune fixa ~suporta multe metode de adresare ~codul sursa scris este mai scurt (ca numar de instructiuni) decat cod sursa **CISC** ~altceva}

::Q13\_7:: Ce este adevarat despre setul de instructiuni **RISC** (in comparatie cu setul de instructiuni **CISC**)? {~hardware-ul sistemului de calcul este complicat, software-ul este simplu



~are instructiuni de dimensiune variabila ~suporta putine metode de adresare ~codul sursa scris este mai scurt (ca numar de instructiuni) decat cod sursa CISC ~altceva}

::Q13\_8:: Ce este adevarat despre setul de instructiuni RISC (in comparatie cu setul de instructiuni CISC)? {~hardware-ul sistemului de calcul este complicat, software-ul este simplu ~are instructiuni de dimensiune variabila ~suporta multe metode de adresare ~codul sursa scris este mai lung (ca numar de instructiuni) decat cod sursa CISC ~altceva}