

# ORGANIZAÇÃO BÁSICA DE COMPUTADORES E LINGUAGEM DE MONTAGEM

## Exercícios – CPU hipotética 2

1 – MOV R1,R0 ; R1  $\leftarrow$  R0

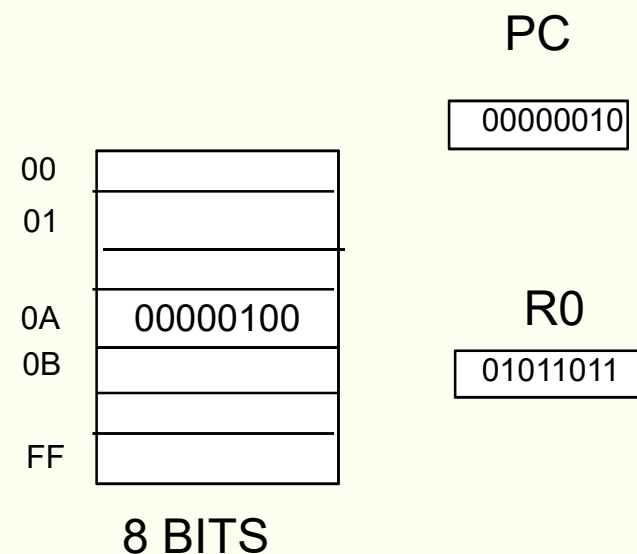
### A) Fetch da Instrução

MEM  $\leftarrow$  PC ;(0Ah)

Read

PC  $\leftarrow$  PC +1 ;(0Bh)

RI  $\leftarrow$  MEM[PC antigo]; RI  $\leftarrow$  0000 0100



### B) Decodificação da instrução

### C) Busca de Operandos

Não tem

### D) Execução

R1  $\leftarrow$  R0 ; R1  $\leftarrow$  01011011