# Cortex-R4内核

## PFU (Prefertch Unit)

### 结构综述

包括两级预取(Fetch)和一级预译码(Pre-decoding)，在预译码之后会将指令推入指令队列(IQ, instruction queue).指令队列(IQ)是一个FIFO，一次可读写一条或两条指令。