

实验报告

实验题目: Lab 1 建模概念 日期: 2018 年 10 月 12 日

姓名:刘紫檀 学号:PB17000232 成绩:_____

实验目的:

完成指导书 1-1,实验报告中填写原理图(1-1-8)截图及下载(1-1-12)

的照片, 下载照片内需含本人一卡通

完成指导书 2-2, 实验报告中填写仿真(2-2-5)截图及下载(2-2-8)

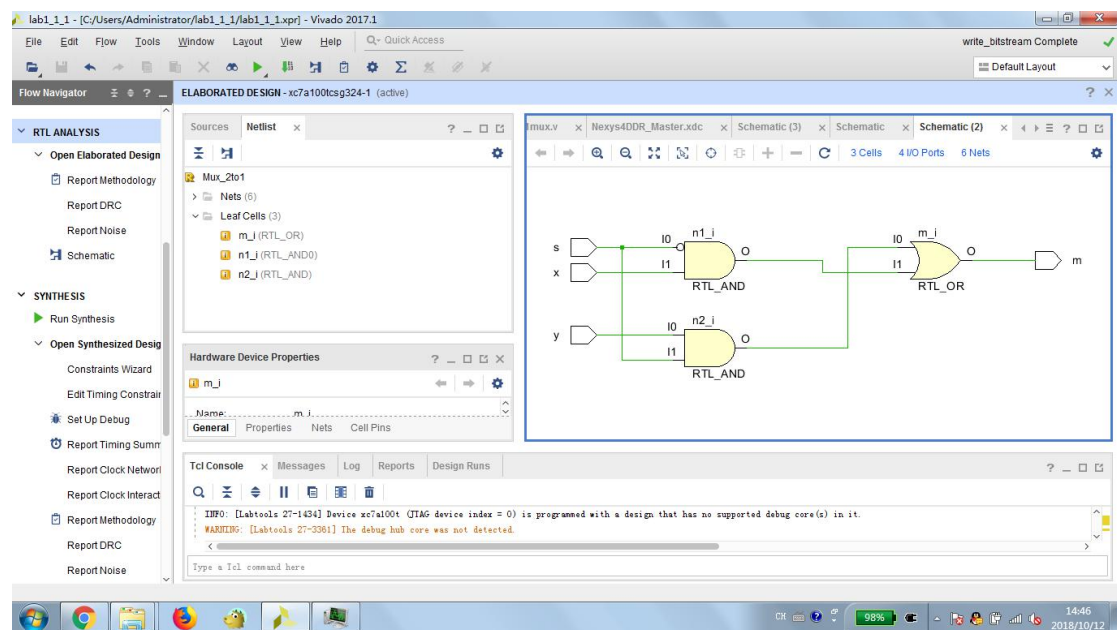
的照片, 下载照片内需含本人一卡通

完成指导书 3-2, 实验报告中填写代码(3-2-2)内容

完成指导书 4-2,实验报告中填写代码(4-2-2)内容, 下载(4-2-6)

照片下载照片内需含本人一卡通

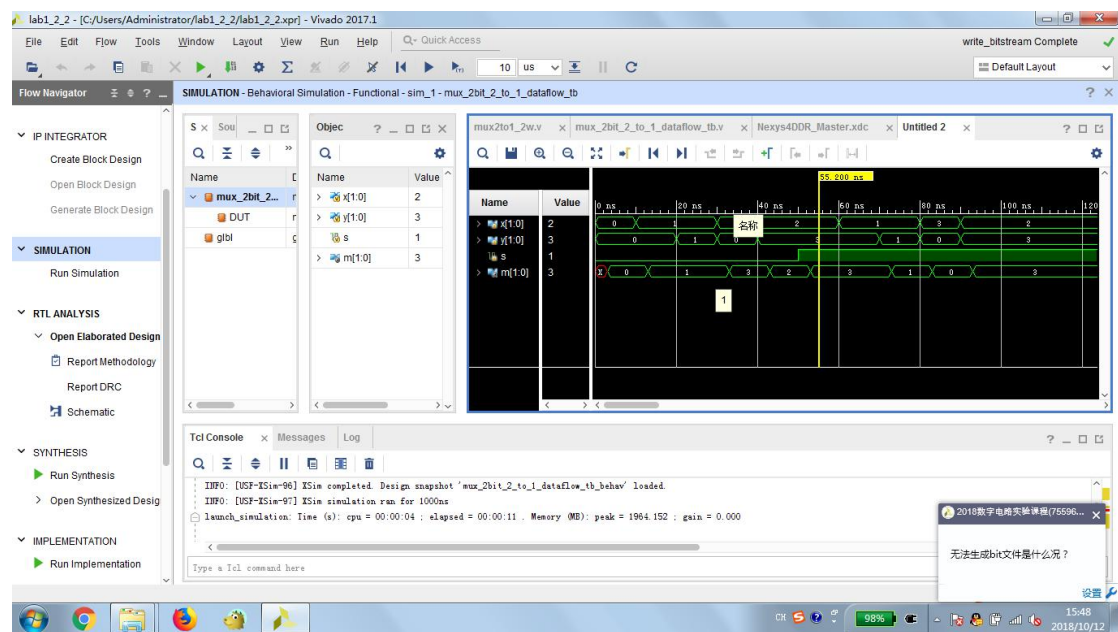
截图:



(1-1) 原理图



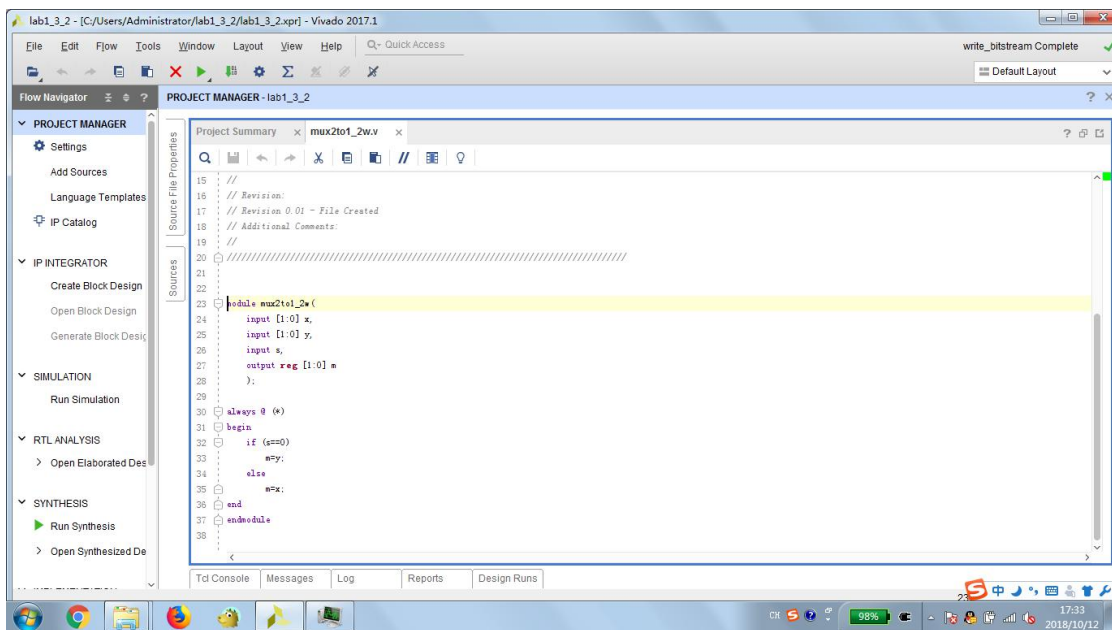
1-1 下载



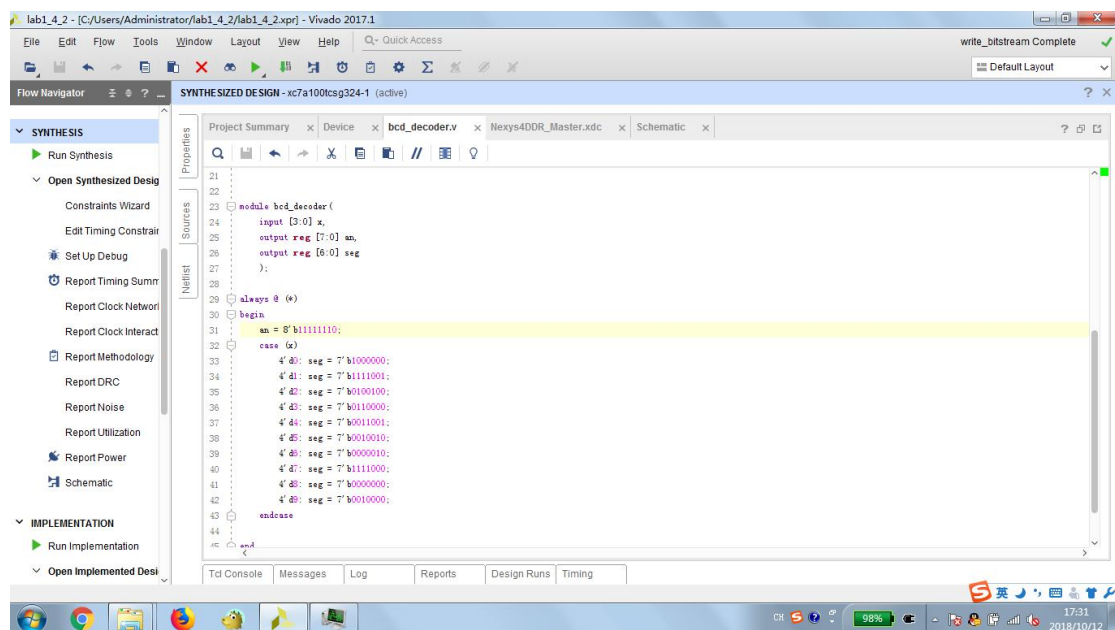
2-2 仿真



2-2 下载



3-2 代码



4-2 代码



4-2 下载

实验总结：

本次实验我进一步掌握了 Vivado IDE 的使用，同时掌握了用 Verilog 描述组合逻辑的方法。开发板的原理图，七段数码管部分有些小瑕疵，当时 debug 了一阵才调对。