

Русенски университет “Ангел Кънчев” Факултет
“Електротехника, електроника и автоматика” Дисциплина
“Цифрова Схемотехника”

Курсова работа Вариант 5

име: Толга Яшар,
Георги Чапъров,
Преслав Георгиев

фак. номер: 223022,
223025,
223027
група: 26А
курс 2

Проверил:.....

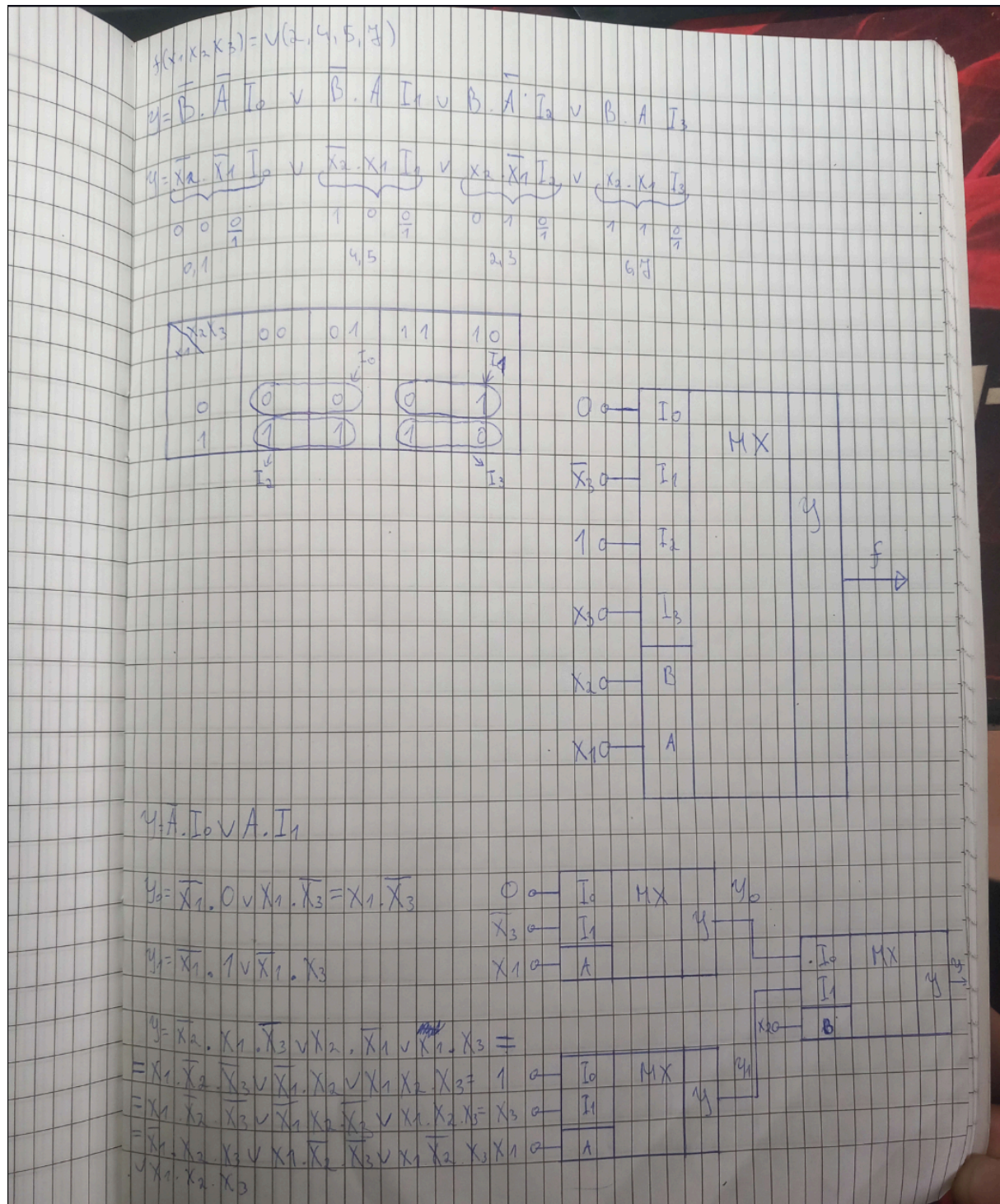
/доц. д-р Адриана Бороджиева/

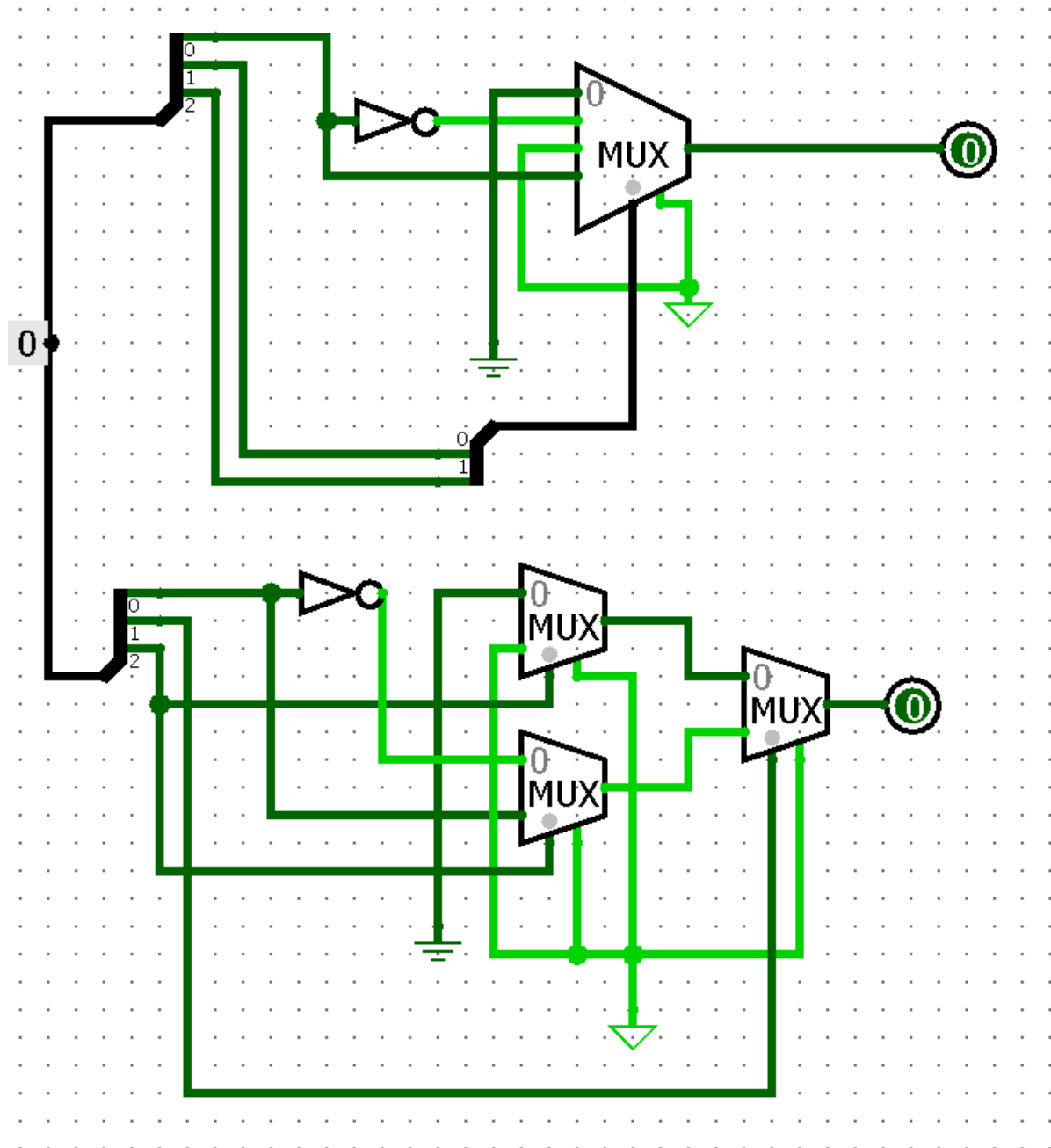
2024.19.04

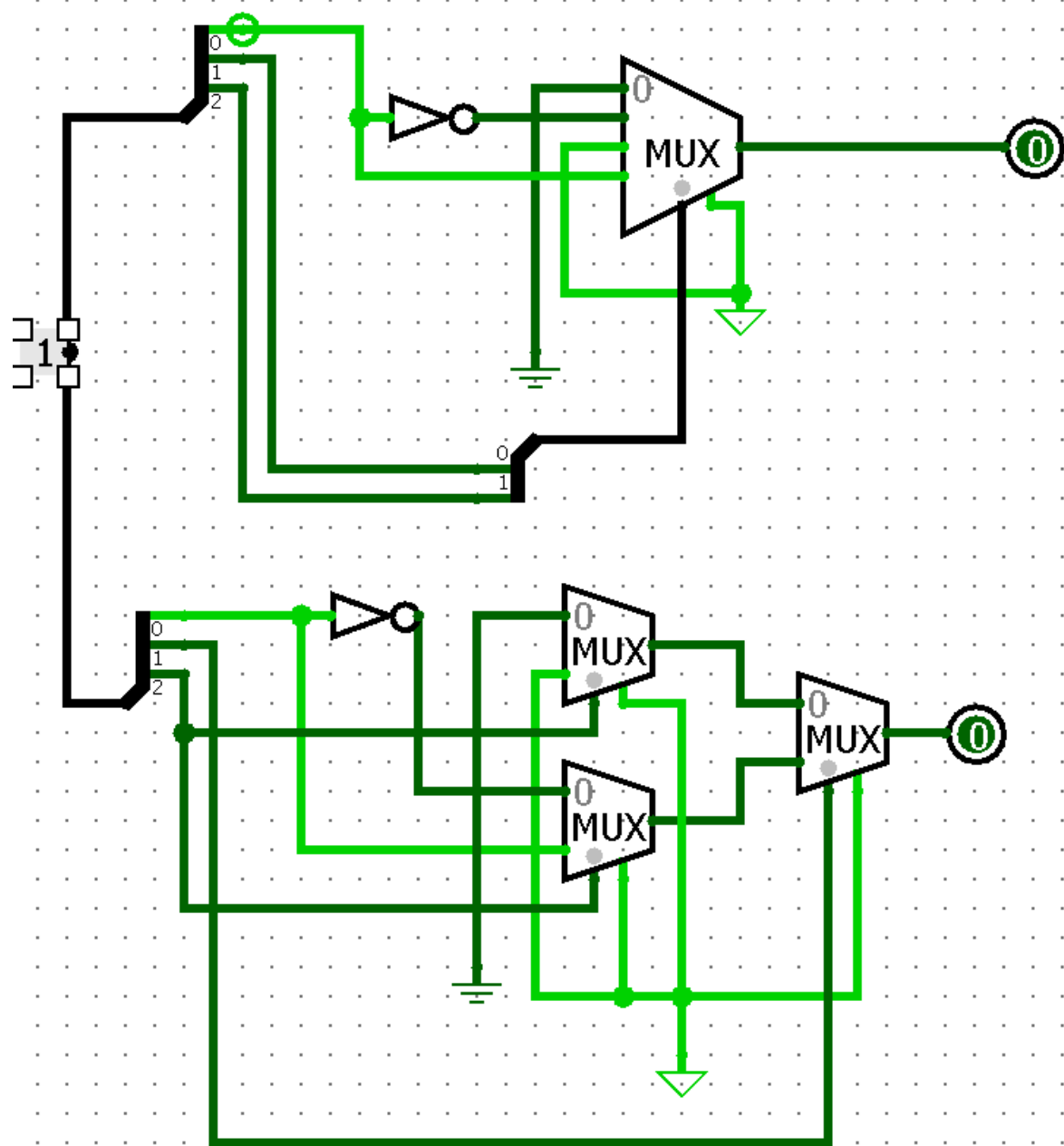
1.Теоретични данни за мултиплексори

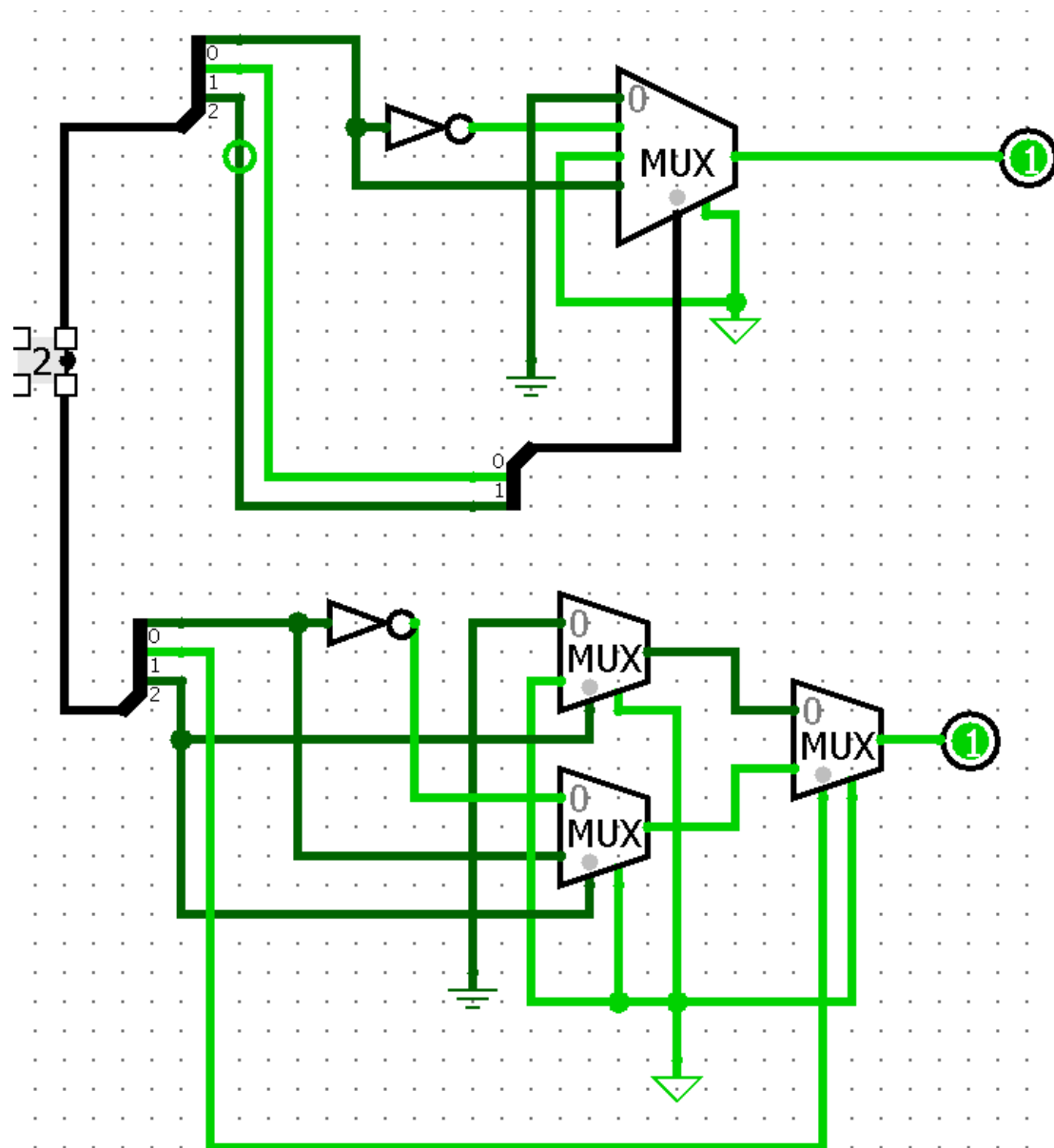
Мултиплексорите се наричат още селектори на данни. Те имат един изход и две групи входове - информационни и управляващи, които са предназначени за комутиране на логически сигнали. В зависимост от комбинацията от логически сигнали на управляващите входове, един от информационните входове се свързва с изхода.

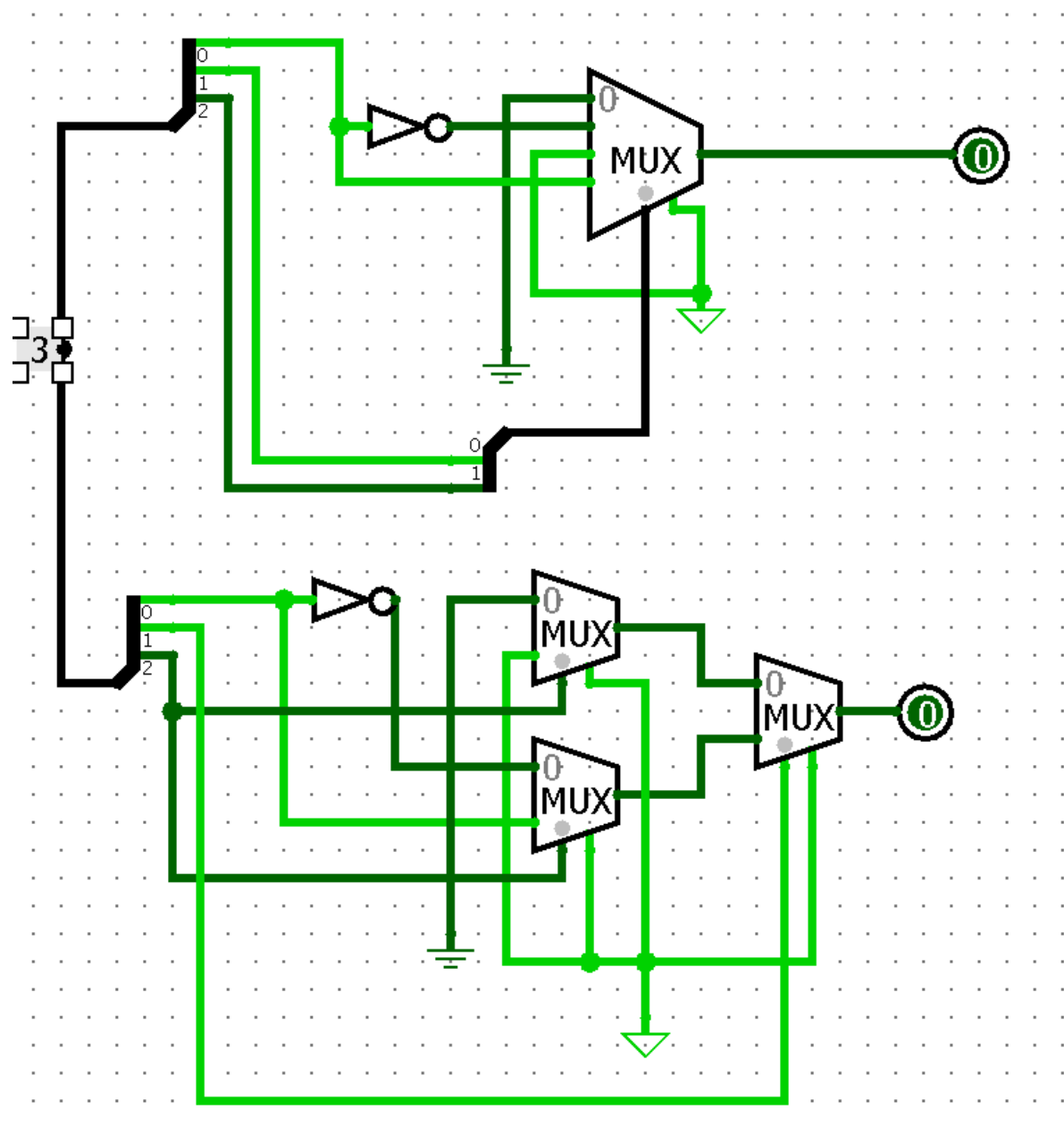
1. Структурна схема с мултиплексори разработена от Преслав Георгиев.

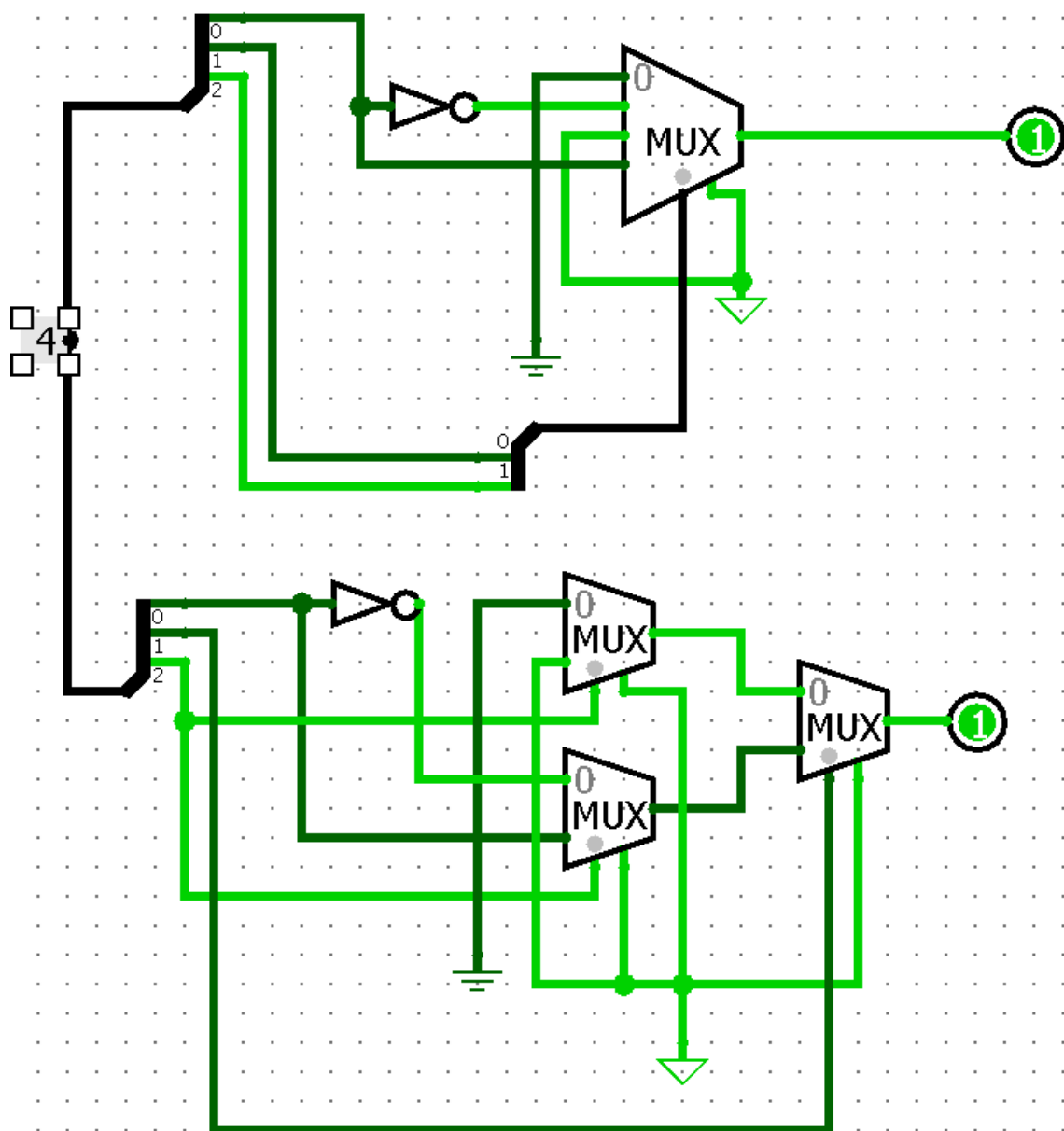


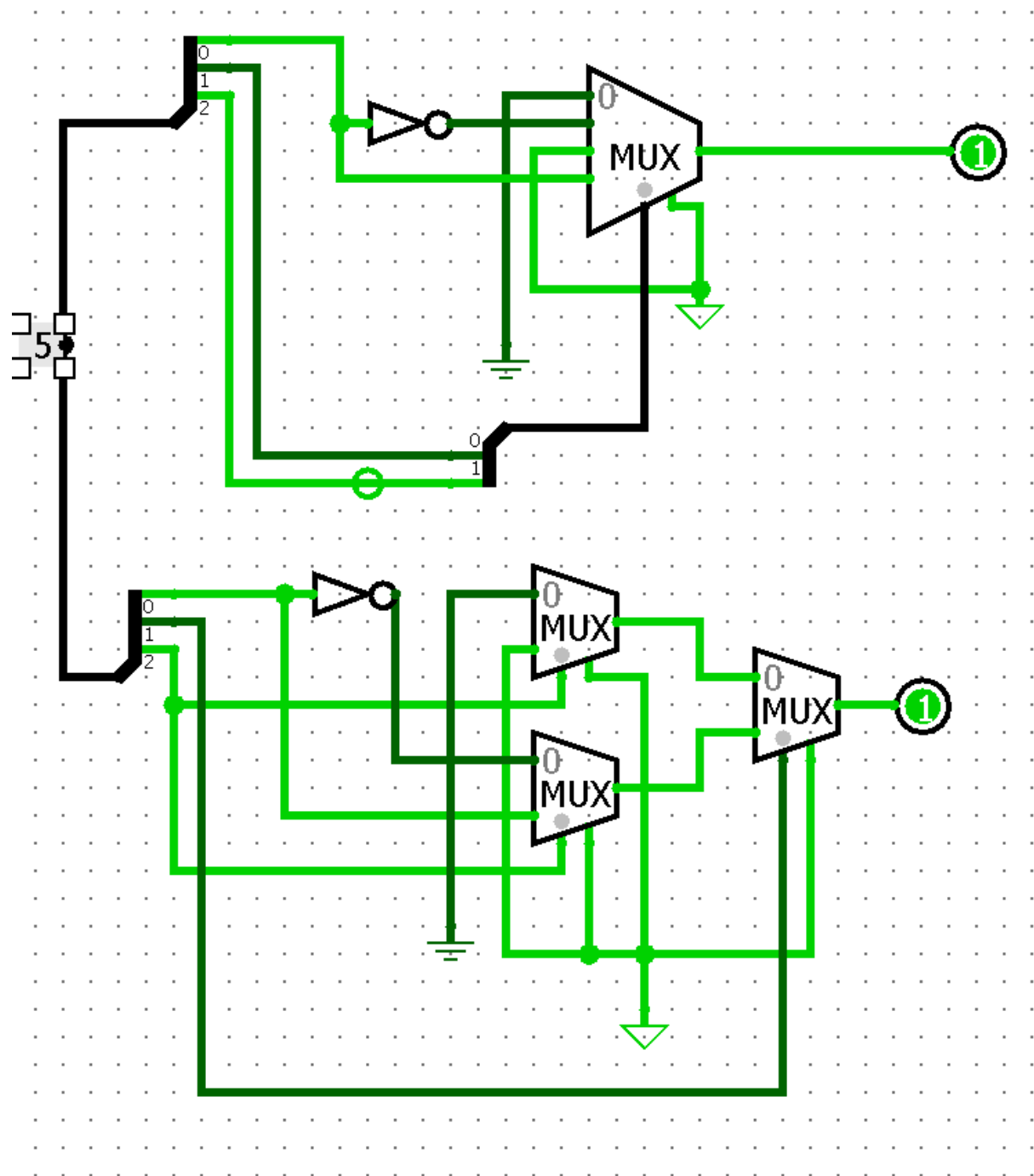


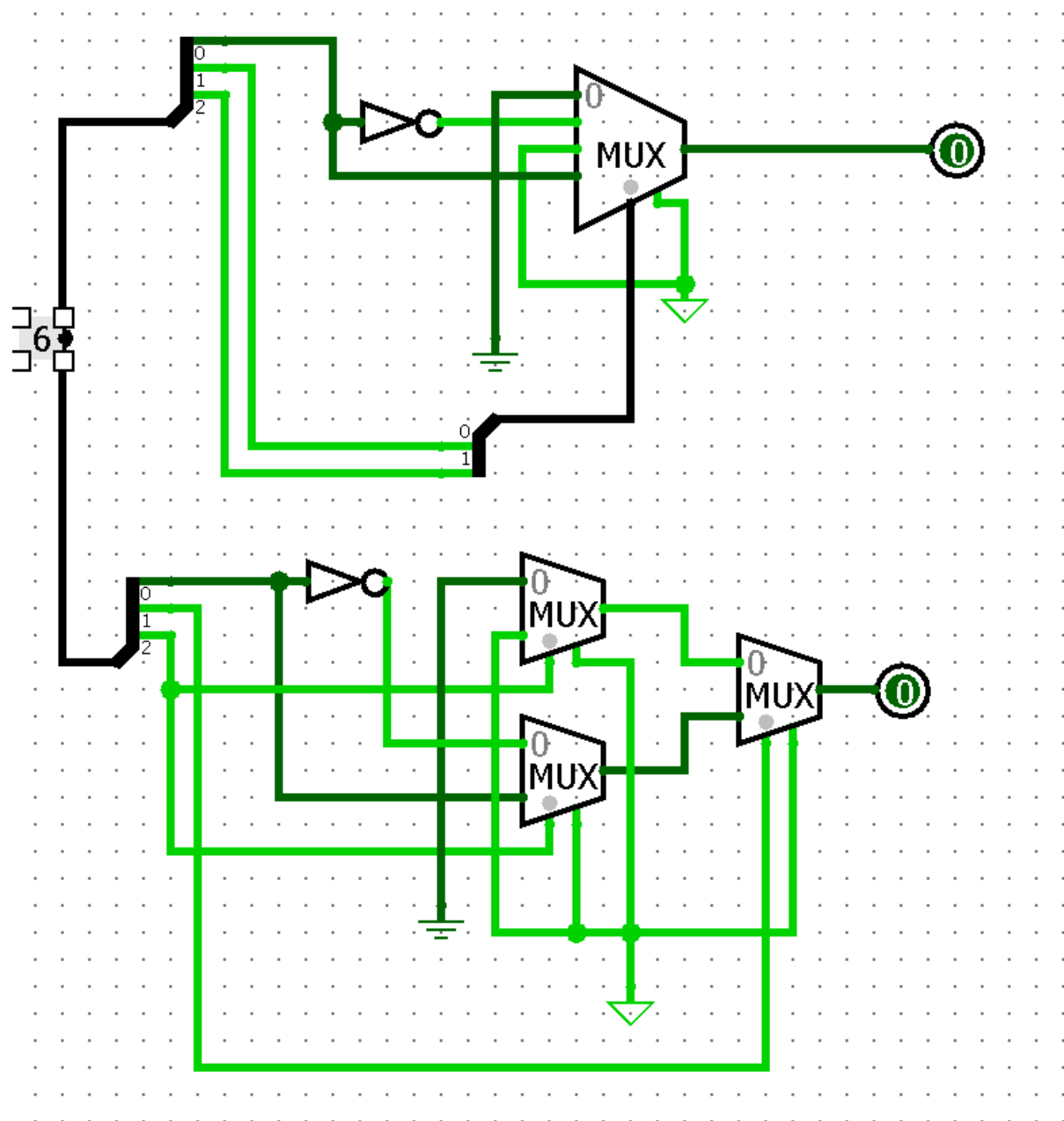


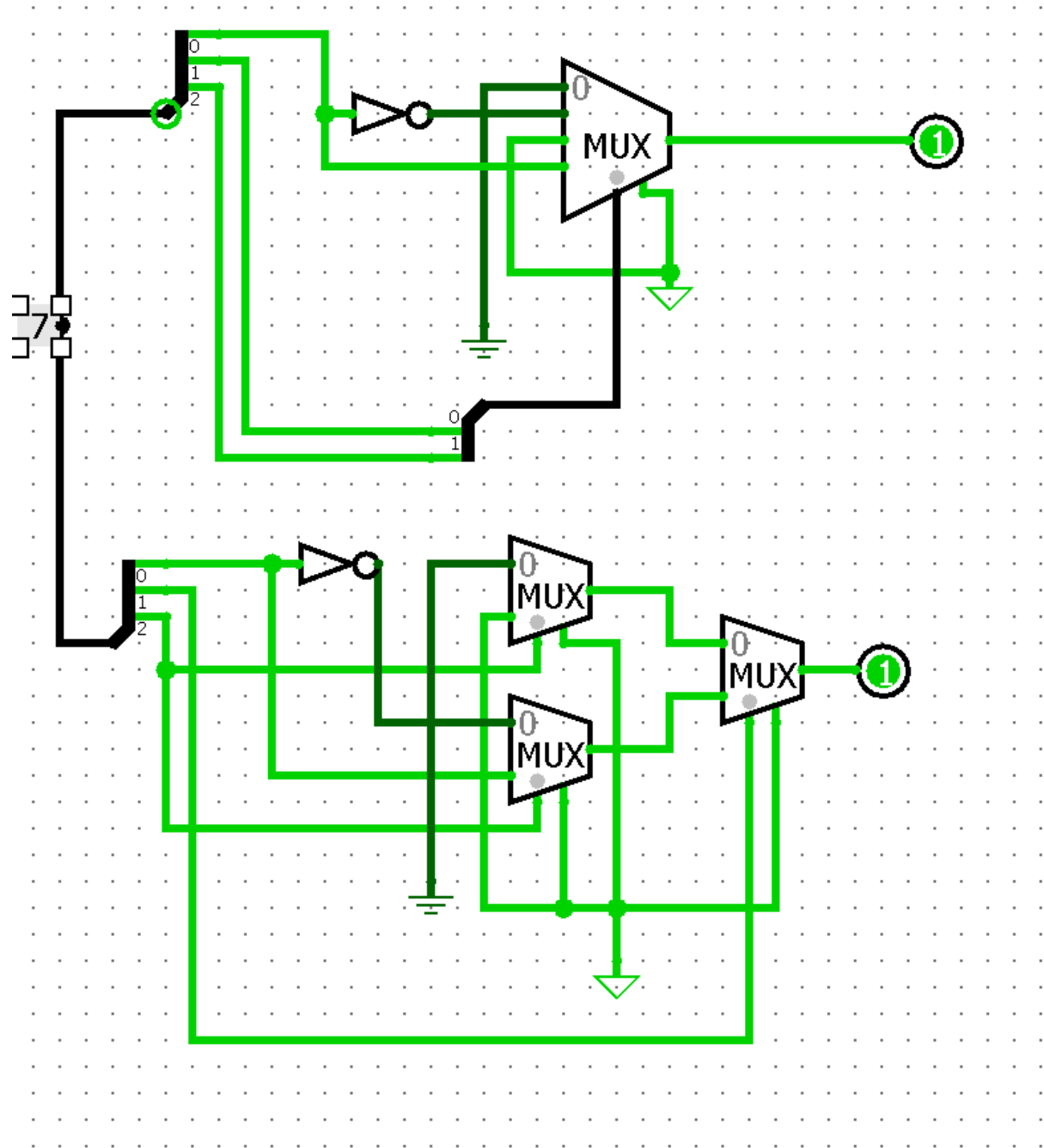




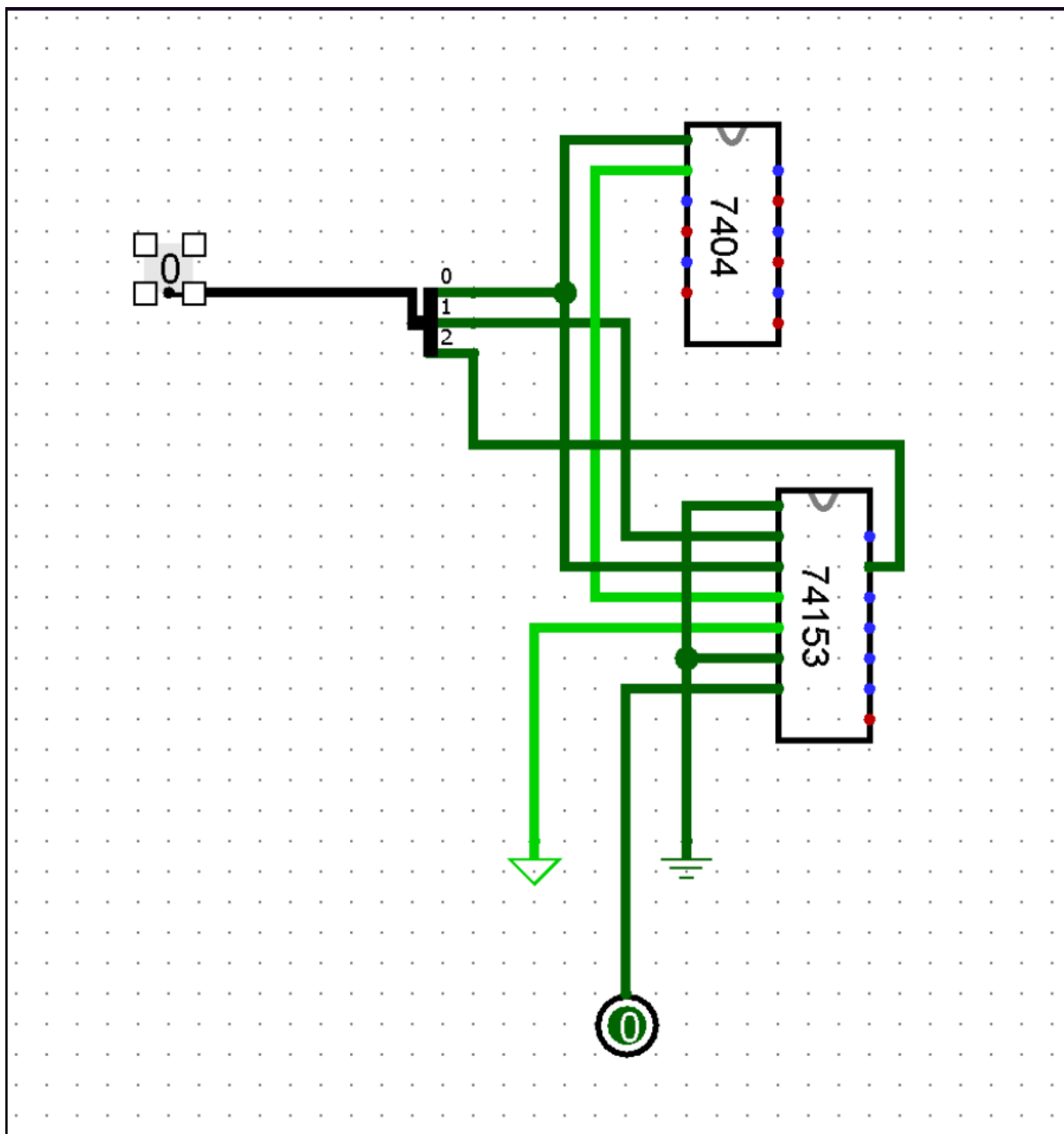


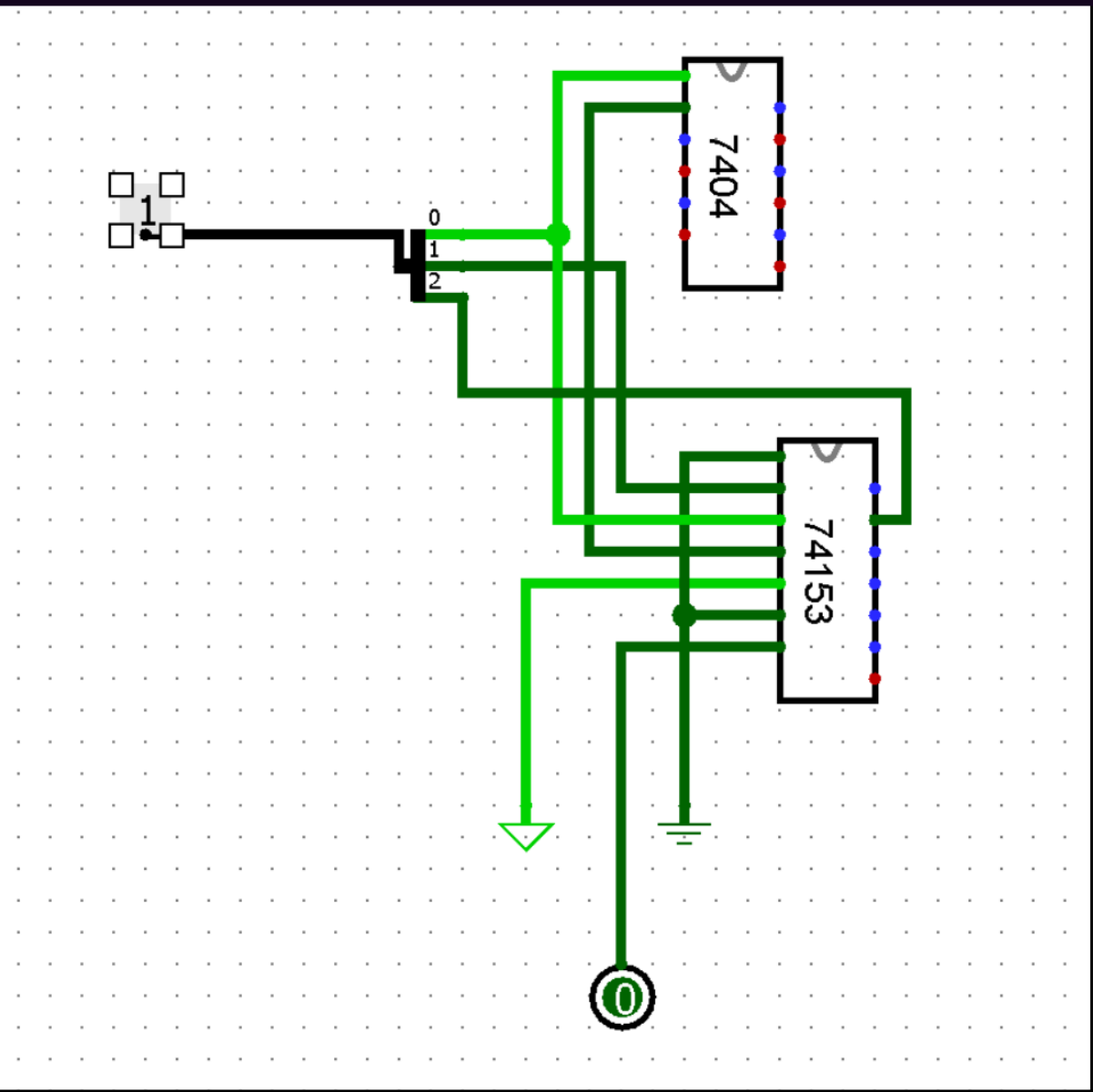


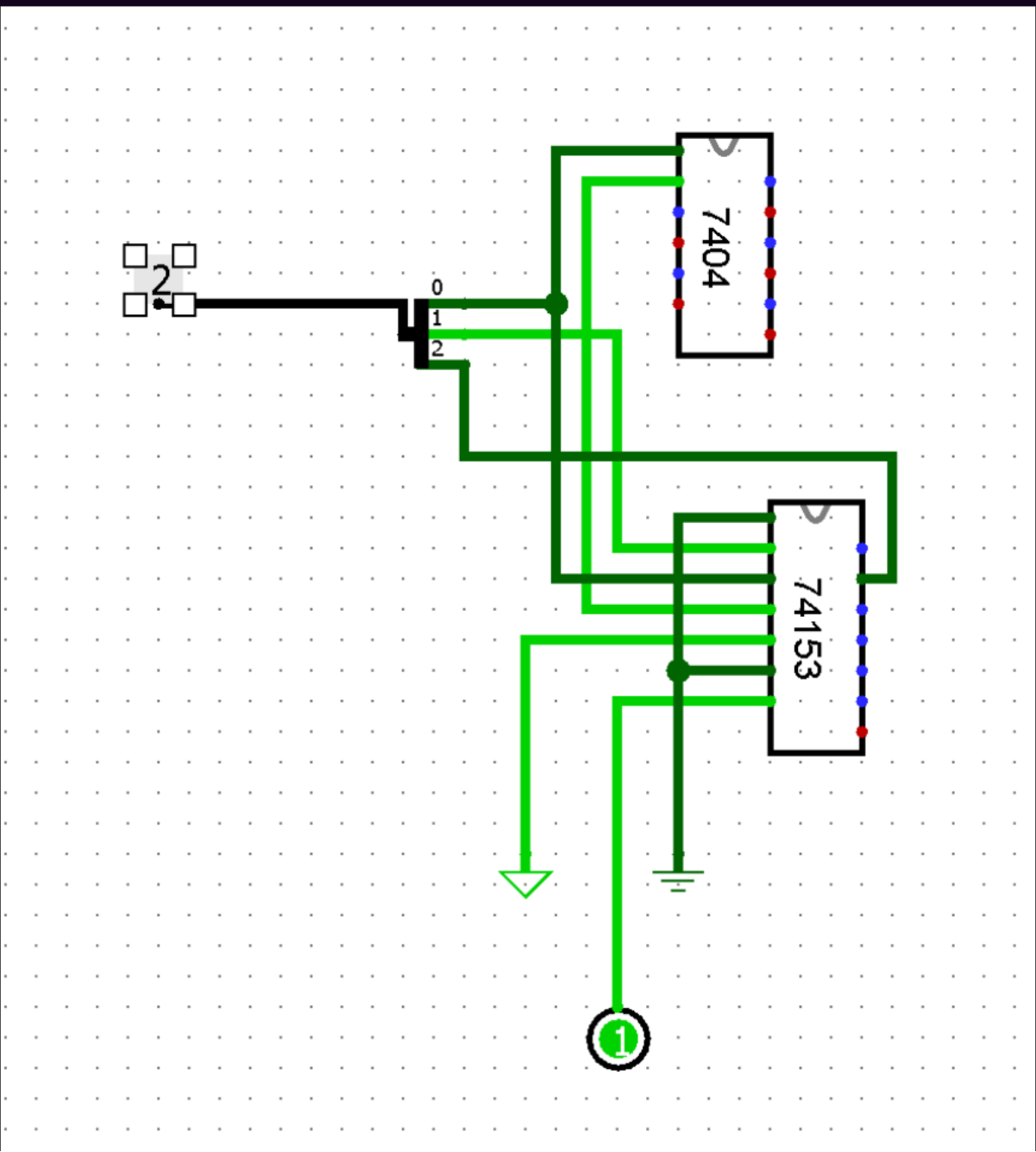


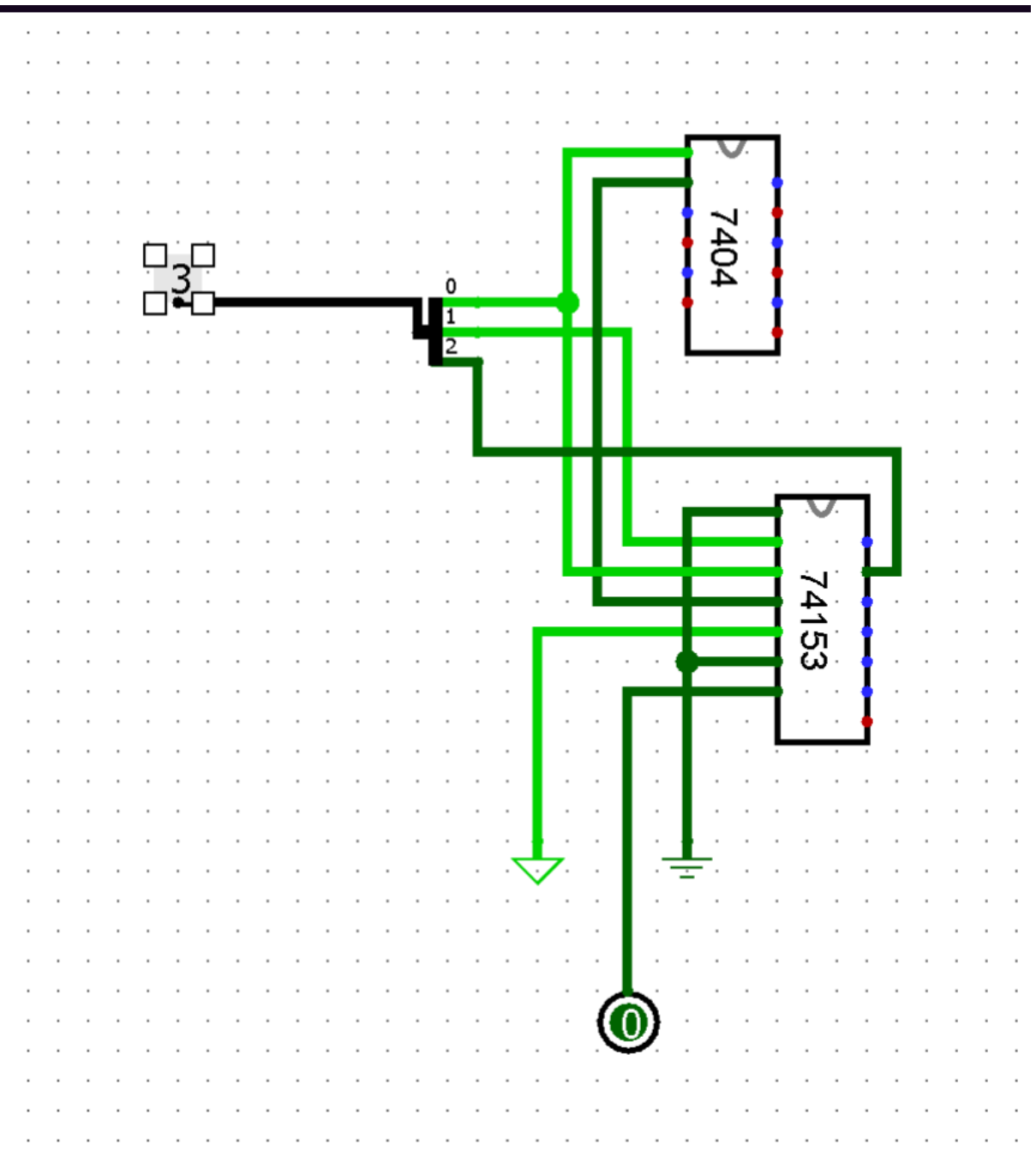


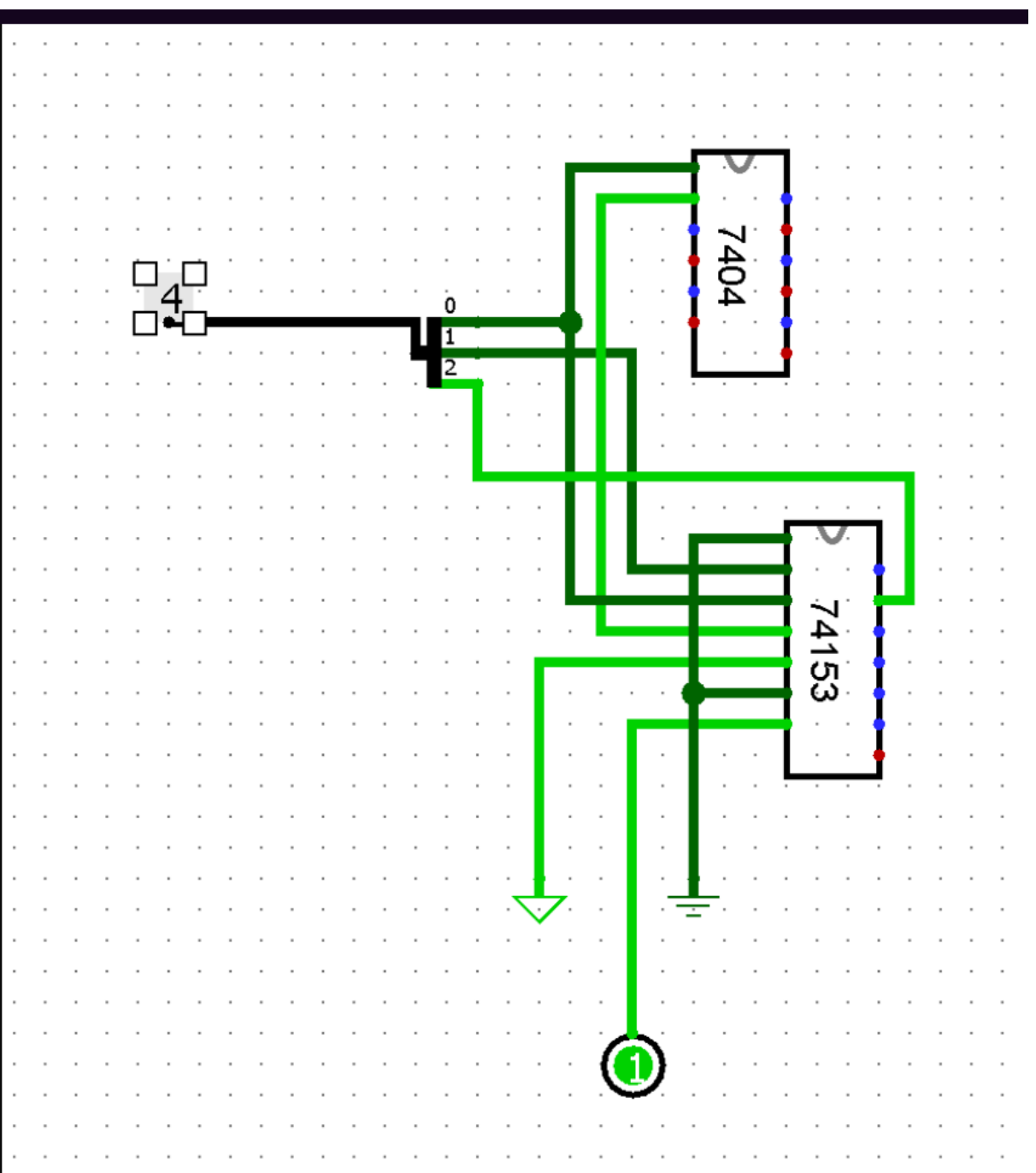
**2. Структурна схема с елементи SN 7404 и SN 74153 разработена от
Георги Чапъров**

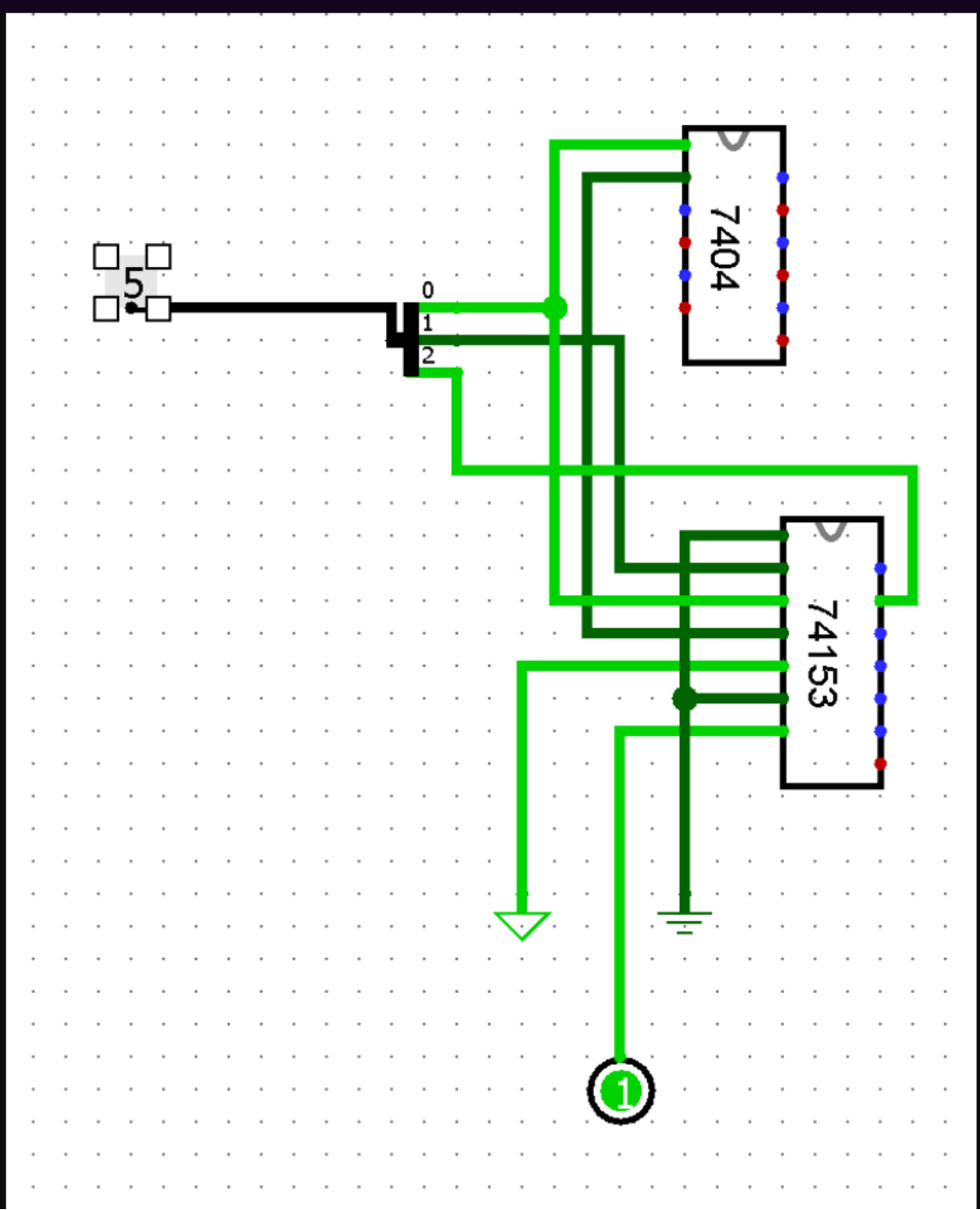


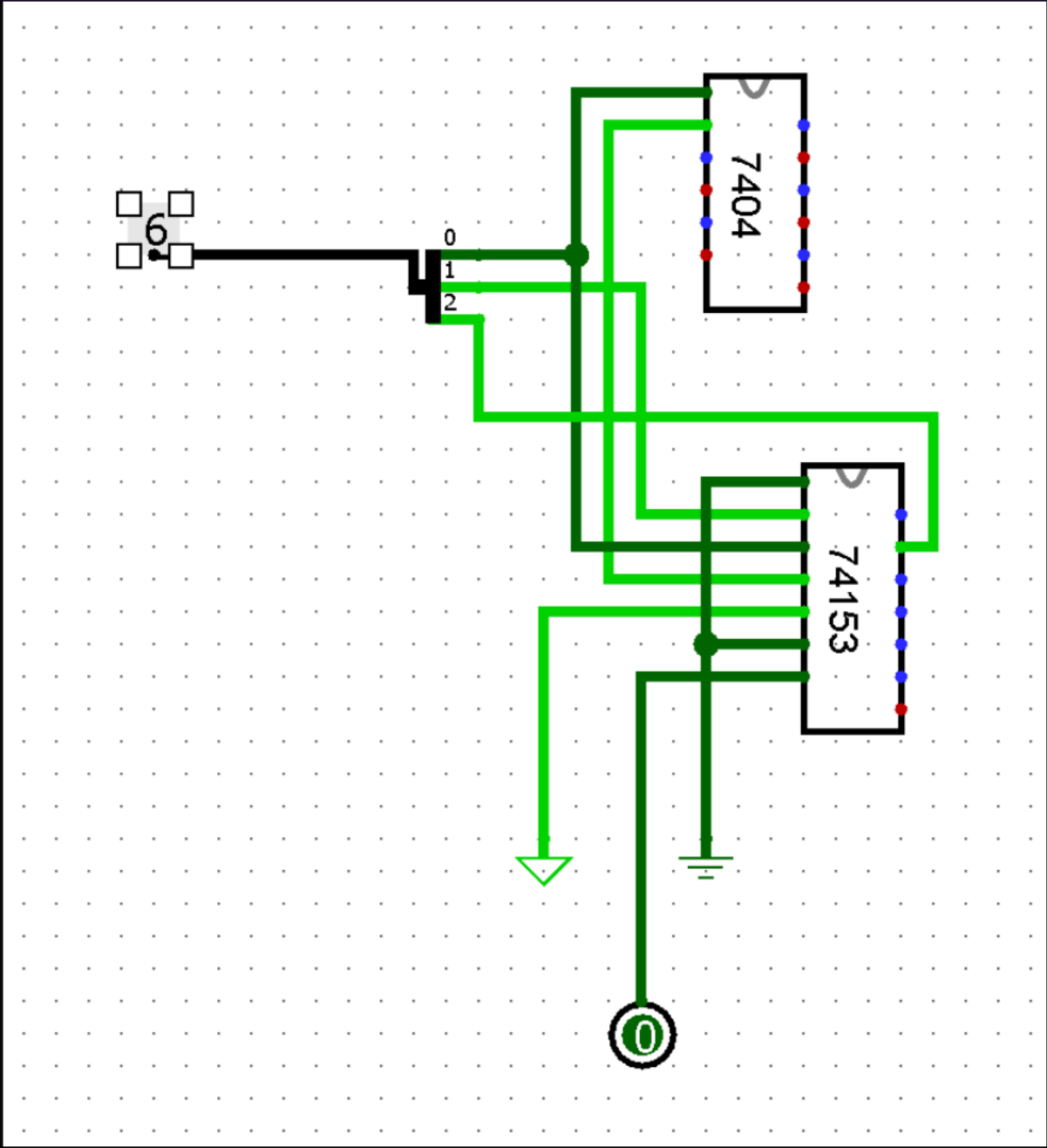


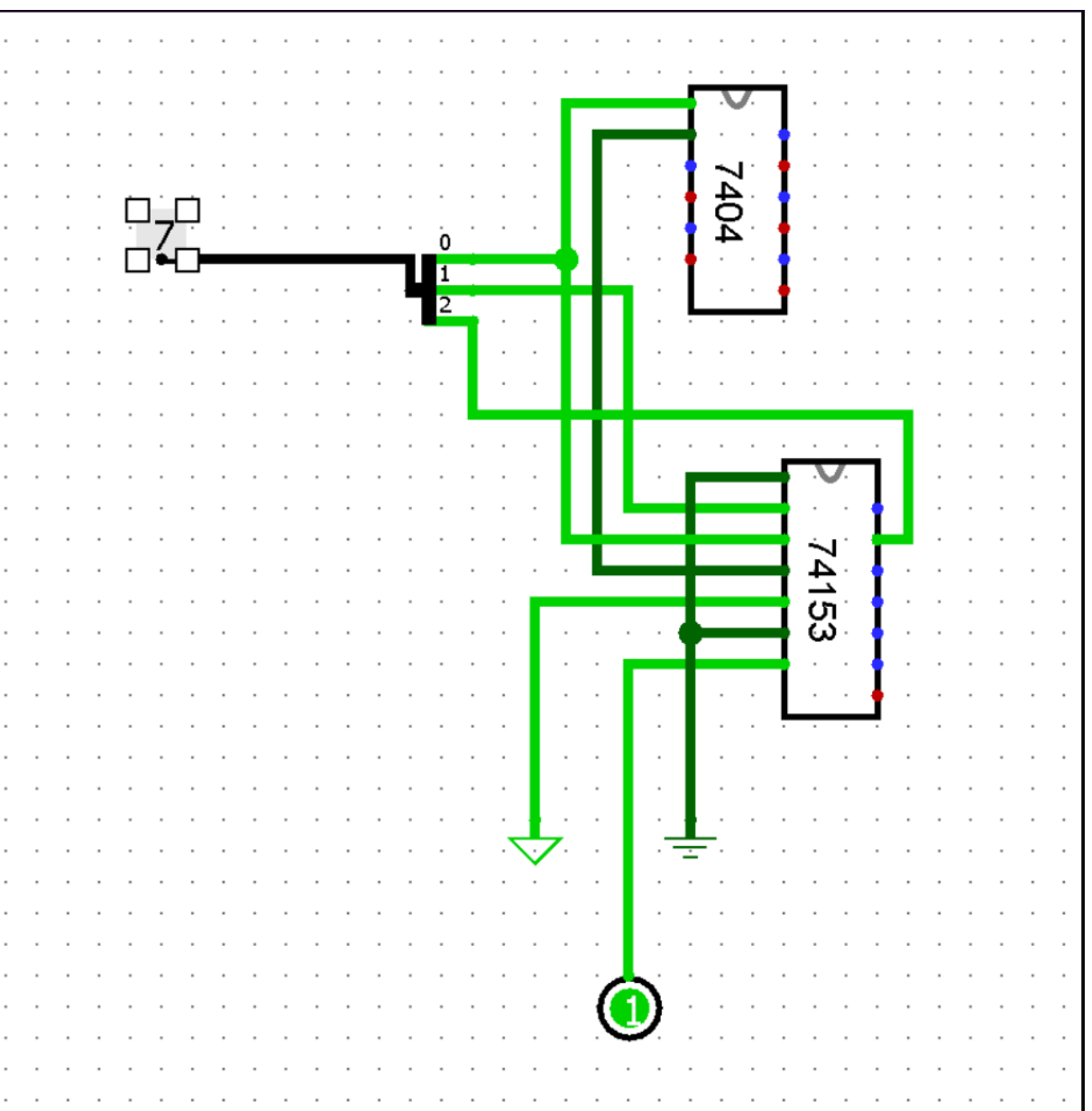












3. Структурна схема с елементи SN 7404 и SN 74157 разработена от Толга Яшар

