Импулсни схеми с ТТЛ интегрални схеми

Чакащи мултивибратори





1. Общи сведения

Мултивибраторите са схеми или устройства за получаване на правоъгълни импулси. Те могат да работят в три режима:

- автогенераторен. След включване на захранването мултивибраторите започват самостоятелно да генерират периодични правоъгълни импулси. Периодът T и продължителността t_p на генерираните импулси зависят от параметрите на мултивибратора.
- чакащ. В този режим мултивибраторите генерират импулс с определена продължителност t_p , зависеща от параметрите на схемата, само при подаване на входен, пусков сигнал. Чакащите мултивибратори се наричат още моновибратори.
- режим на синхронизация и деление на честота. Честотата на изходните сигнали е кратна на честотата на входните сигнали.

$$f_o = \frac{f_i}{n} \implies n = 1 -$$
синхронизация

 $n \neq 1$ — деление на честотата.





1. Общи сведения

Автогенериращите мултивибратори имат две временно устойчиви състояния; чакащите – едно устойчиво и едно временно устойчиво състояние.

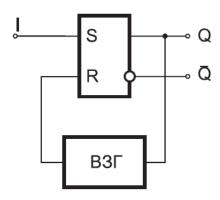
Тригер	Две устойчиви състояния
Автогенериращ мултивибратор	Две временно устойчиви
	състояния
Чакащ мултивибратор	Едно устойчиво и
	едно временно устойчиво
	състояние

В устойчивото състояние (УС) схемите стоят произволно дълго време. Временно устойчиво състояние (ВУС) – само определено време схемата стои в това състояине. Чакащите мултивибратори стоят в УС, при пускащ импулс преминават във ВУС за време, определено от параметрите на схемата, след което се връщат в УС и отново чакат пусков импулс.





- 1. Чакащи мултивибратори с ТТЛ елементи
- 1. 1. Чакащ мултивибратор с диференцираща времезадаваща верига (ВЗГ)

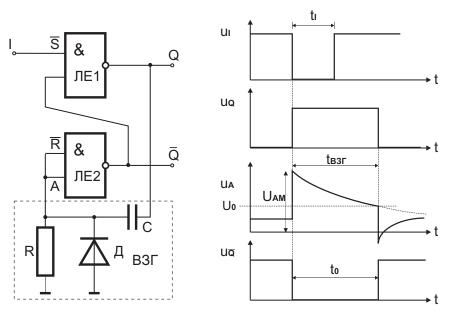


Чакащите мултивибратори най-често представляват комбинация на асинхронен тригер S-R и времезадаваща група (ВЗГ) във веригата на обратната връзка.





1. 1. Чакащ мултивибратор с диференцираща времезадаваща верига (ВЗГ)



Входният импулс I "стартира" устройството. След време, определено от параметрите на ВЗГ информацията от изхода на тригера се връща към установяващия му вход R и мултивибраторът приема първоначалното си състояние. Очевидно е, че дължината на входния импулс трябва да бъде по-малка от времето на задържане на ВЗГ. Принципните схеми на чакащите мултивибратори се различават главно по реализацията на ВЗГ.

В изходно състояние $I=1, Q=0, \overline{Q}=1, U_A \leq 0.8 \ V$ (при правилен избор на съпротивлението R), кондензаторът е почти напълно разреден. При I=0 тригерът се задейства и $Q=1, \overline{Q}=0$ и u_A със скок се изменя до ниво, надвишаващо минималната стойност на логическата единица. Със зареждането на кондензатора C напрежението u_A спада експоненциално и при $u_A=U_0$ схемата се преобръща (ако $t_I < t_{B3\Gamma}$).



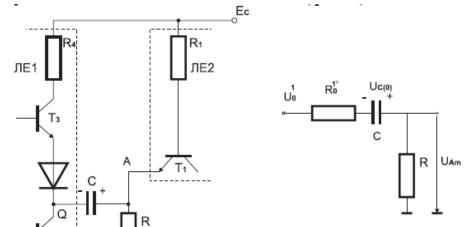


1. 1. Чакащ мултивибратор с диференцираща времезадаваща верига (ВЗГ)

Оценката за продължителността на изходния импулс може да бъде получена от анализа на следната схема

$$U_{C}(0) = \frac{E_{C} - U_{BE_{T_{1}}}}{R_{1} + R} R - U_{CE_{T_{4}SAT}} \approx \frac{E_{C} - U_{BE_{T_{1}}}}{R_{1} + R} R \le 0.8 V$$

(1)
$$U_{Am} = \frac{U_0^1 + U_C(0)}{R + R_0^1} R$$
, където $R_0^1 \approx 150 \Omega e$



изходното съпротивление на $\Pi E1$ при логическа 1 на изхода и наситен транзистор T_3 .

$$u_{A}(t) = \frac{U_{0}^{1} + U_{C}(0)}{R + R_{0}^{1'}} R.e^{-\frac{t}{(R + R_{0}^{1'})C}}$$

$$(1A) \quad t_{0} = (R + R_{0}^{1'}).C \ln \frac{[U_{0}^{1} + U_{C}(0)].R}{(R + R_{0}^{1'})U_{0}} \approx (R + R_{0}^{1'}).C \ln \frac{3.9R}{1.3(R + R_{0}^{1'})}$$

$$u_{A}(t_{0}) = U_{0}$$

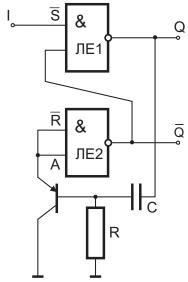




Приблизителната оценка в (1A) е получена при $U_0^1=3.7~V;~U_C(0)=0.2~V;~U_O=1.3~V.$ Препоръчва се 100 $\Omega \leq R \leq 500~\Omega.$ Горната граница се определя от изискването да не се превишава нивото на логическата нула (0,8 V). Минималната стойност на R се определя от изискването изходният транзистор на ЛЕ1 да не се претовари.

Предимство на разгледаната схема е простотата й. Съществен недостатък - малък диапазон на регулиране на дължината на изходния импулс, тъй като капацитетът на кондензатора С не трябва да превишава стойност, при която задържането в активната област на предавателната характеристика на логическия елемент надвишава 100 - 200 ns.

1. Чакащи мултивибратори с ТТЛ елементи 1. 1. Чакащ мултивибратор с диференцираща времезадаваща верига (ВЗГ)

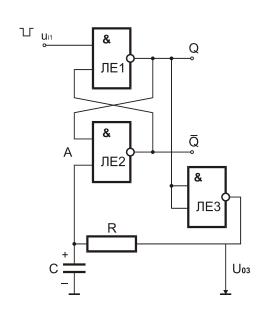


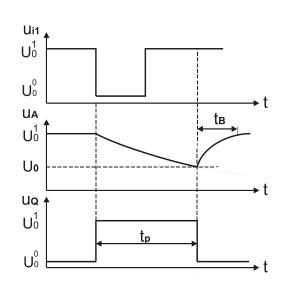
За избягване на този недостатък като съгласуващ елемент се включва емитерен повторител (фиг. 4). Отбележете, че в този случай като активно съпротивление за ВЗГ се явява голямото входно съпротивление на емитерния повторител, построен с транзистора Т, а съпротивлението, поддържащо ниско входно ниво за ЛЕ2 в изходно състояние, е ниското изходно съпротивление на емитерния повторител. В този случай

(2) $100~\Omega \le R \le 50~k\Omega$ при типични $\beta \ge 100.~B$ случая R определя режима на работа на транзистора T.



1. 2 Чакащ мултивибратор с интегрираща ВЗГ





Тригерът е построен с ЛЕ1 и ЛЕ2. ВЗГ е изпълнена с елементите R и C, а ЛЕ3 съгласува логическите нива.

При I = 1, Q = 0, $\overline{Q} = 1$, кондензаторът е зареден до ниво $U_{0_3}^1$. При постъпване на сигнал I=0елементът ЛЕЗ се превключва и започва разряд на кондензатора С през резистора R и транзистора Т4 на ЛЕ3. При $u_A = U_0$, ЛЕ2 се превключва и тригерът възстановява първоначалното СИ състояние. Кондензаторът възстановява напрежението си през R и изходното съпротивление на ЛЕЗ, който е в Оценката състояние логическа единица. продължителността на импулса и времето възстановяване могат лесно да бъдат получени:





1. 2 Чакащ мултивибратор с интегрираща ВЗГ

(3)
$$t_{O} = RC \ln \frac{U_{O_3}^1}{U_{O}} \approx RC$$

(4) $t_B \approx (3 \div 5)RC$

Стойността на резистора е в следните граници

(5) 100 Ω ≤ R ≤ 250 Ω.

Разширяване на диапазона на изменение на t_0 може да стане както в предходната схема чрез включване на емитерен повторител. Като недостатък на разглежданата схема може да се посочи голямото време за възстановяване.

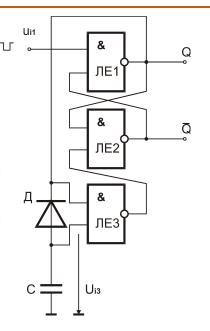


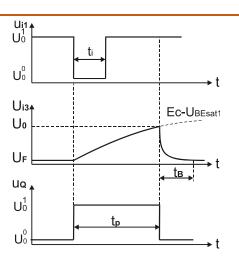


Импулсна и цифрова схемотехника

- 1. Чакащи мултивибратори с ТТЛ елементи
- 1. 3 Чакащ мултивибратор с кондензатор във входа на логическия елемент (с времезадаваща верига, управлявана от входния ток на ЛЕ)

При 1 на входа на ЧМ диодът D е отпушен, кондензаторът е зареден до $U_{C0} = U_F$. При подаване на 0 на входа, диодът се запушва, но кондензаторът задържа нивото си и на изхода на $ЛЕ_3$ има 1. Кондензаторът започва да се зарежда от входния ток на $ЛЕ_3$, като се стреми към $E_C - U_{BESAT1}$. При $u_C = U_0$ $ЛE_3$ се превключва и тригерът възстановява първоначалното си състояние. При това кондензаторът бързо се разрежда през отпушения диод и изхода на елемента $ЛЕ_1$.





 t_{B} - време на възстановяване — малко.

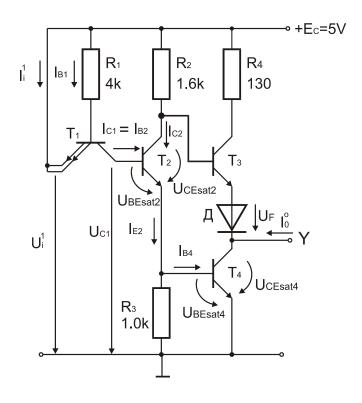
$$t_{p} = R_{1}.C \ln \frac{E_{C} - U_{BESAT1} - U_{F}}{E_{C} - U_{BESAT1} - U_{0}}$$
 (R₁ = 4 k)
 $t_{B} \approx 3.C.(r_{F} + R_{o}^{0})$

От схемата се вижда, че само чрез кондензатора може да се регулира t_{p}





Импулсна и цифрова схемотехника

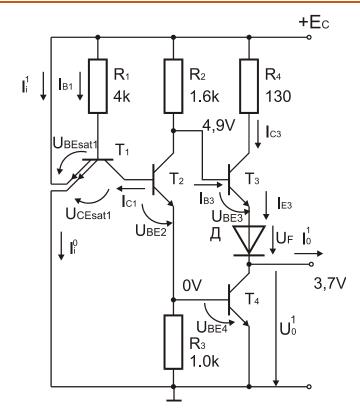


Т₁ – инверсен активен режим

 T_2 , T_4 — наситено състояние

 T_3 — запушен

Д – запушен



Т1 – наситен режим

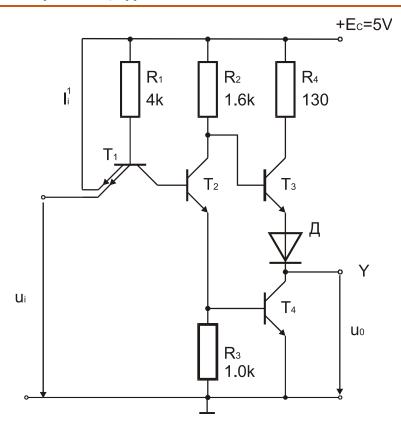
Т3 – активен режим

Т2, Т4 – запушени

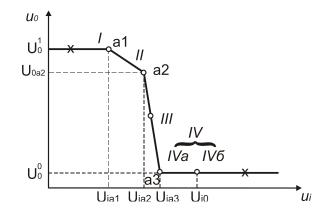
Д – отпушен







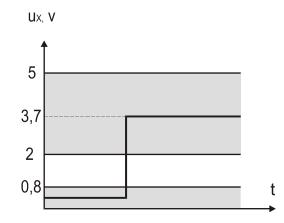
$$\begin{split} U_o^1 &= 3,7 \text{ V} \\ U_{oa2} &= 2,7 \text{ V} \\ U_o^0 &= 0,2 \text{ V} \\ U_{ia1} &= 0,55 \text{ V} \\ U_{ia2} &= 1,2 \text{ V} \\ U_{ia3} &= U_0 = 1,3 \text{ V} \\ U_{i0} &= 1,4 \div 1,5 \text{ V} \end{split}$$

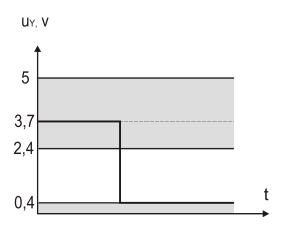


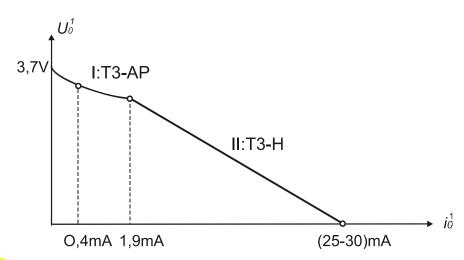


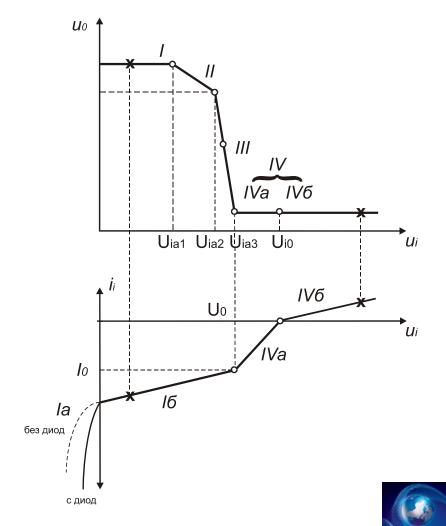


4. Статични нива











доц. д-р Нина Бенчева