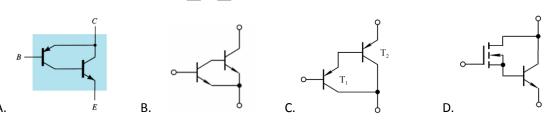
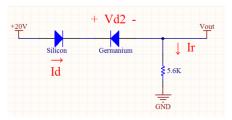
## 一、选择题(共 10 小题,每小题 3 分,共 30 分)

- 1. 耗尽型 NMOS 晶体管沟道中的多子是\_\_\_\_, 耗尽型 PMOS 晶体管沟道中的多子是\_\_\_\_. C A. 空穴(holes),空穴 B. 空穴,电子(electrons) C. 电子,空穴 D. 电子,电子
- 2. 三极管(BJT)工作在饱和(saturation)区的条件是 BE 结\_\_\_\_\_偏、 BC 结 \_\_\_\_\_偏. A A. 正 (forward), 正 B. 正, 反 (reverse) C. 反, 正 D. 反, 反
- 3. 已知某 npn 型三极管 β = 50, 其基极和集电极电流分别为 2 mA 及 50 mA. 请问此时发射极电流为\_\_ **B**\_\_? A. 50 mA B. 52mA C. 100 mA D. 102 mA
- 4. 对于 NMOS 晶体管,如果  $V_{GS} > V_{TH}$ ,且  $V_{DS} > V_{GS} V_{TH}$ ,则该晶体管工作在\_\_  $\mathbb{C}$  \_\_区. B. 线性(linear) C. 饱和(saturation) D. 三极管(triode) A. 截止(cut off)
- 5. 以下哪种单级 NMOS 放大器电路的增益是负的? **B** A. 共集(common collector)B. 共源(com. source) C. 共漏(com. drain) D. 共射(com.emitter)
- 6. 以下哪种结构不能构成复合管? **B**

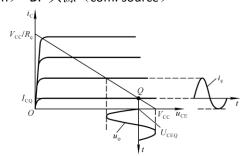


7. 如右下图所示电路中,假设所有二极管均是理想二极管,则 **D** 

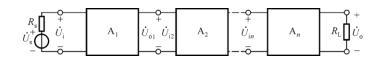
A. Id = 3.57mA, Vd2 = 0V, Vout 20V B. Id = 3.57mA, Vd2 = 20V, Vout = 0V C. Id = 0mA, Vd2 = 0.3V, Vout = 0V D. Id = 0mA, Vd2 = 20V, Vout = 0V



- 8. 以下哪种单级放大器的输入阻抗跟负载相关? \_\_ A \_\_ A. 共集(common collector)B. 共射(com. emitter)C. 共漏(com. drain) D. 共源(com. source)
- 9. 三极管工作状态如右下图所示,以下说法正确的是\_\_\_ A\_\_\_
  - A. 截止失真,是在输入回路首先产生失真;
  - B. 截止失真,是在输出回路首先产生失真;
  - C. 饱和失真,是在输入回路首先产生失真:
  - D. 饱和失真,是在输出回路首先产生失真



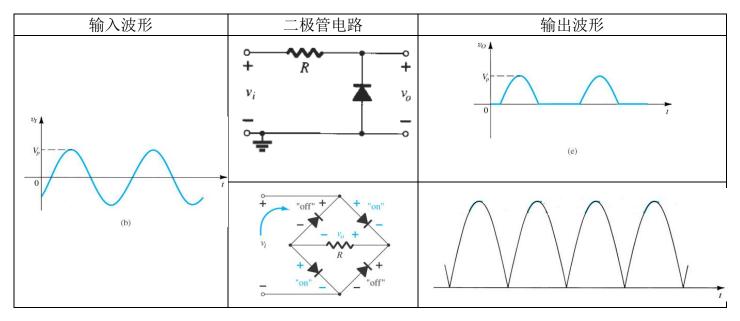
10. n级放大器如下图所示,其中 A<sub>1</sub>, A<sub>2</sub>, ..., A<sub>n</sub>分别为第 i级(i=1~n)空载时的电压放大倍数,则下图所示总的电压 放大倍数 C



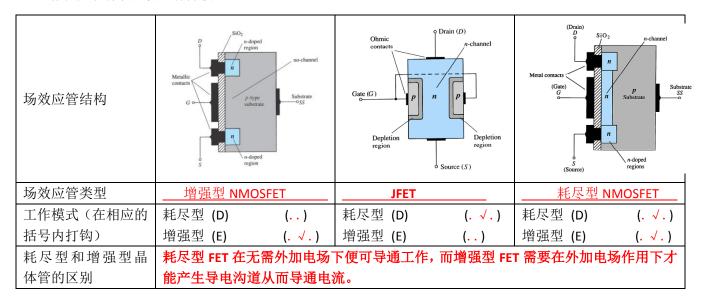
A. 等于 A<sub>1</sub>A<sub>2</sub>···A<sub>n</sub>; B. 大于 A<sub>1</sub>A<sub>2</sub>···A<sub>n</sub>; C. 小于 A<sub>1</sub>A<sub>2</sub>···A<sub>n</sub>; D. 与 A<sub>1</sub>A<sub>2</sub>···A<sub>n</sub>的关系与负载有关

## 二、填空题(共2小题,每小题10分,共20分)

1. 假设所有二极管(Diode)均为理想二极管,请根据输入波形画出输出波形。



2. 请就以下场效应管进行分析

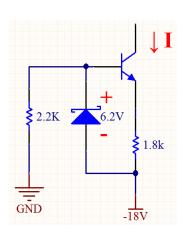


## 三、计算分析题(共 4 小题, 共 50 分)

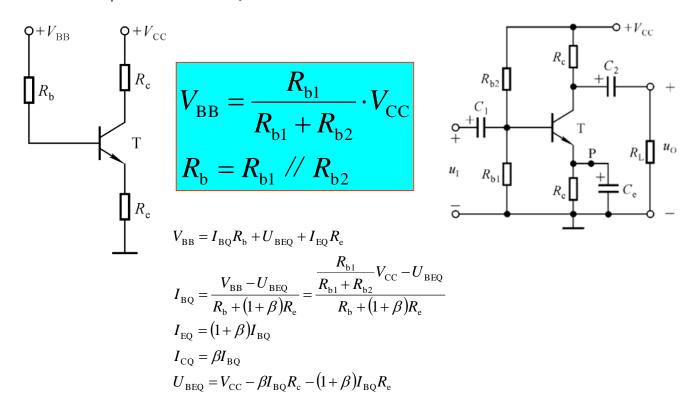
1. 假设三极管  $V_{BEon}$ =0.7V 且三极管工作在线性放大区,计算下图中的三极管的基极电压及集电极电流(5分)

$$V_B = -18 + 6.2 = -11.8V$$

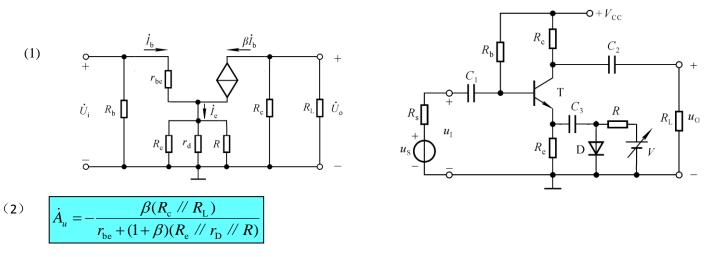
$$I_C \approx I_E = \frac{6.2 - 0.7}{1.8} = 3.06 \text{mA}$$



2. 三极管放大电路如下图所示,(1)请画出直流等效电路;(2)求出此三极管的静态工作点(即  $I_B$ 、 $I_C$ 、 $I_E$  及  $V_{CE}$  的表达式,假设  $\beta$  已知);(3)说明  $R_e$  的作用及原理。(10 分)



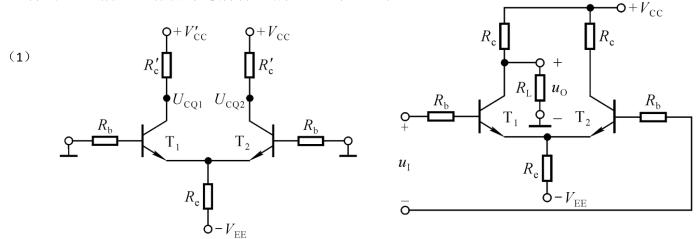
- (3) Re 作用: 负反馈,稳定工作点。温度变化导致 IC 升高->VE 升高->VBE 减小->IB 减小->IC 减小
- 3. 三极管放大电路如下图所示,(1)请画出基于小信号模型的交流等效电路;(2)求出电压放大倍数表达式;(3) 说明电路工作原理。(10分)



当
$$R_{\rm e}$$
 //  $R >> r_{\rm D}$ 时,
$$\dot{A}_{\rm u} \approx -\frac{\beta(R_{\rm c} /\!\!/ R_{\rm L})}{r_{\rm be} + (1+\beta)r_{\rm D}}, \quad V \uparrow \to r_{\rm D} \downarrow \to \left| \dot{A}_{\rm u} \right| \uparrow$$

可以通过改变电池电压V来改变电压放大倍数

4. 三极管差分放大电路如下图所示,(1)求出三极管  $T_1$ 、 $T_2$ 的静态工作点(即  $I_B$ 、 $I_C$ 、 $I_E$ 及  $V_{CE}$ 的表达式,假设  $\beta$  已知);(2)请画出基于差模信号的小信号交流等效电路,并求出差模电压放大倍数、输入阻抗、输出阻抗的 表达式;(3)请画出基于共模信号的小信号交流等效电路,并求出共模电压放大倍数;(4)求此电路的共模抑制比;(5)请提出一种增加共模抑制比的方法或电路。(25 分)

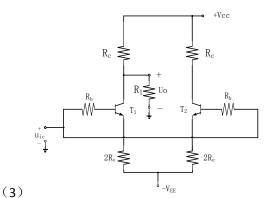


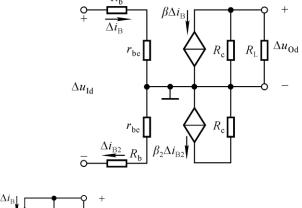
晶体管输入回路方程:  $V_{\text{EE}} = I_{\text{BQ}}R_b + U_{\text{BEQ}} + 2I_{\text{EQ}}R_e$ 

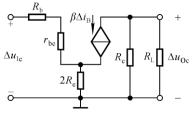
通常,
$$R_{\rm b}$$
较小,且  $I_{\rm BQ}$ 很小,故  $I_{\rm EQ} \approx \frac{V_{\rm EE} - U_{\rm BEQ}}{2R_{\rm e}}$ ,  $I_{\rm BQ} = \frac{I_{\rm EQ}}{1+\beta}$ ,  $U_{\rm CQ1} = \frac{R_{\rm L}}{R_{\rm c} + R_{\rm L}} \cdot V_{\rm CC} - I_{\rm CQ}(R_{\rm c} \ /\!/ R_{\rm L})$   $U_{\rm CQ2} = V_{\rm CC} - I_{\rm CQ}R_{\rm c}$ 

(2) 
$$A_{\rm d} = -\frac{1}{2} \cdot \frac{\beta (R_{\rm c} // R_{\rm L})}{R_{\rm b} + r_{\rm be}}$$

$$R_{\rm i} = 2(R_{\rm b} + r_{\rm be}), R_{\rm o} = R_{\rm c}$$



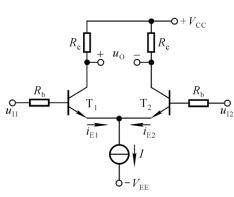


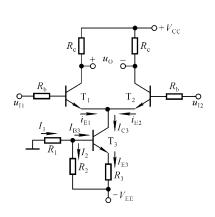


$$A_{\rm c} = -\frac{\beta (R_{\rm c} /\!/ R_{\rm L})}{R_{\rm b} + r_{\rm be} + 2(1+\beta)R_{\rm e}}$$

(4) 
$$K_{\text{CMR}} = \frac{R_{\text{b}} + r_{\text{be}} + 2(1+\beta)R_{\text{e}}}{2(R_{\text{b}} + r_{\text{be}})}$$

(5) Re 改成电流源,如右图所示





## 关于模电期中考试的计算分析题总结:

- 1. 同学们多数人将  $V_B$  至地间的电流误以为是  $I_R$ ,导致计算错误。
- 2. 部分同学采用 KVL, KCL 定理列方程组求解, 搞得求解极其复杂。没有必要。
- 3. 这题中,大多数同学不知道应将二极管电阻在交流等效中看作是电阻 rd,误将二极管视为导线将 Re 短路或单独考虑其导通与截止状态;

此外对于电路中 D, R 和 V 的作用分析得不够透彻只是停留在基本的三极管放大原理解释:

4. 这道题的问题最多,大多数同学们没有分 T1 和 T2 两种情况,没有考虑到 T1 一侧是接有负载的情况;

在静态工作点中求解中 Re 所在的支路电流是  $2I_E$ , 许多同学没有注意到这一点致使静态工作点求错;

在差模交流小信号分析时,部分同学也没有将 Re 视为交流地,而在共模分析中应 看做 2Re;

部分同学将共模抑制比的分子与分母搞反了;

总的来说,同学们在差分电路的电路分析和带有二极管的三极管放大电路的交流信号分析较弱。