

### 3. Übungsblatt

Lösen Sie die folgenden Aufgaben:

- i) Aktualisieren Sie Ihre Projektkopie mit `git`.
- ii) Fixen Sie Ihre `pmemory` Komponente falls heute noch Fehler aufgetreten sind und verifizieren Sie mit der Testbench. Verwenden Sie `GHDL` oder `Vivado`.
- iii) Implementieren Sie den Instruction Decoder der HaDes und testen Sie Ihre Implementierung mit der Testbench `indec_tb.vhd`.  
Hinweis: Lesen Sie die Beschreibung des Instruktionsdecoders *genau* durch. Erinnern Sie sich daran, dass Sie in VHDL Teile eines `std_logic_vector` leicht extrahieren können. Nutzen Sie die besprochenen logischen Operatoren. Der Schaltkreis der so entsteht ist kombinatorisch!

Besprechung und Abnahme in der KW48 am 2. Dezember 2020.