

Input



conv3-64 (Conv1-1)

conv3-64 (Conv1-2)

maxpool2

conv3-128 (Conv2-1)

conv3-128 (Conv2-2)

maxpool2

conv3-256 (Conv3-1)

conv3-256 (Conv3-2)

conv3-256 (Conv3-3)

maxpool2

conv3-512 (Conv4-1)

conv3-512 (Conv4-2)

conv3-512 (Conv4-3)

maxpool2

fc-4096 (fc6)

fc-4096 (fc7)

fc-8 (fc8)

softmax



Output

**VGG13**

Input



conv3-64 (Conv1-1)

conv3-64 (Conv1-2)

maxpool2

conv3-128 (Conv2-1)

conv3-128 (Conv2-2)

maxpool2

conv3-256 (Conv3-1)

conv3-256 (Conv3-2)

conv3-256 (Conv3-3)

maxpool2

conv3-512 (Conv4-1)

conv3-512 (Conv4-2)

conv3-512 (Conv4-3)

maxpool2

conv3-512 (Conv5-1)

conv3-512 (Conv5-2)

conv3-512 (Conv5-3)

maxpool2

fc-4096 (fc6)

fc-4096 (fc7)

fc-8 (fc8)

softmax



Output

**VGG16**

Input



conv3-64 (Conv1-1)

conv3-64 (Conv1-2)

maxpool2

conv3-128 (Conv2-1)

conv3-128 (Conv2-2)

maxpool2

conv3-256 (Conv3-1)

conv3-256 (Conv3-2)

conv3-256 (Conv3-3)

maxpool2

conv3-512 (Conv4-1)

conv3-512 (Conv4-2)

conv3-512 (Conv4-3)

maxpool2

conv3-512 (Conv5-1)

conv3-512 (Conv5-2)

conv3-512 (Conv5-3)

maxpool2

conv3-512 (Conv6-1)

conv3-512 (Conv6-2)

conv3-512 (Conv6-3)

fc-4096 (fc6)

fc-4096 (fc7)

fc-8 (fc8)

softmax



Output

**VGG19**