

Tujuan Praktikum

- Untuk mengetahui definisi dan cara kerja Latch
- Untuk mengetahui definisi dan cara kerja Flip-Flop
- Untuk mengetahui definisi dan cara kerja Register
- Untuk membuat dan mengimplementasikan Rangkaian Counter

Tugas Pendahuluan

1. Jelaskan perbedaan rangkaian Sekuensial dan Kombinasional
2. Jelaskan definisi dan cara kerja Latch
3. Jelaskan definisi dan cara kerja Register
4. Buatlah suatu program VHDL yang memiliki fungsi Latch
5. Buatlah video singkat (Durasi 1 – 3 menit) mengenai cara kerja counter dan contoh implementasi dalam FPGA (Link Youtube ditaruh di dokumen Tugas Pendahuluan)

Ketentuan Pengumpulan

- Dikumpulkan dalam format PDF
 - Format Nama PSD_TP_[NoKelas]_[Nama]_[NPM]
- Deadline Pengumpulan Senin, 4 Maret 2019, Pukul 00.05