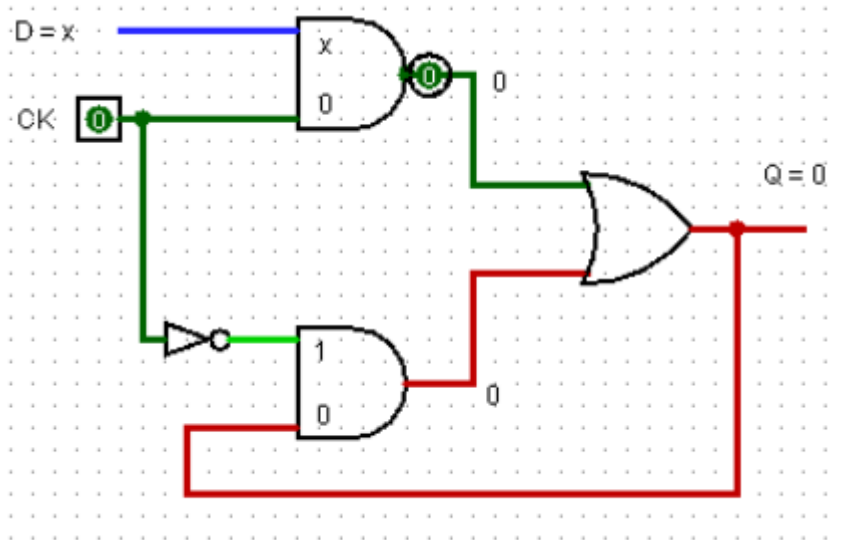


10)

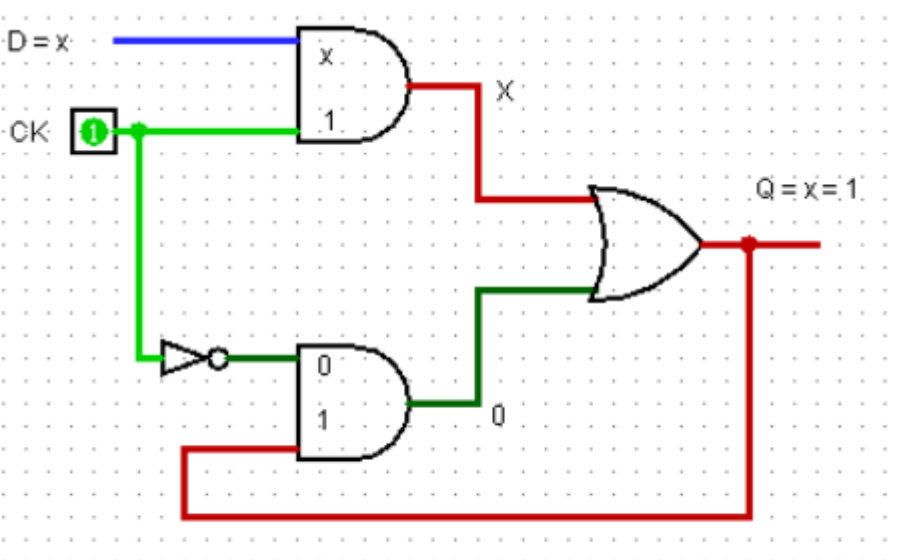
- a) con $Ck=0$ el flip flop está reteniendo un cero.
- b) con $Ck=1$ se prepara para guardar un uno.
- c) con $Ck=0$ terminó guardando un cero.

a)



Guarda un 0

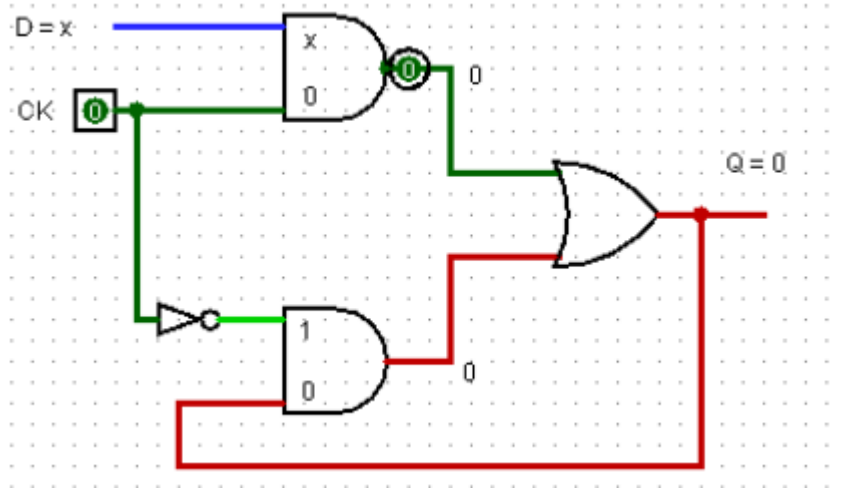
b)



Se prepara

para guarda $x = 1$

c)



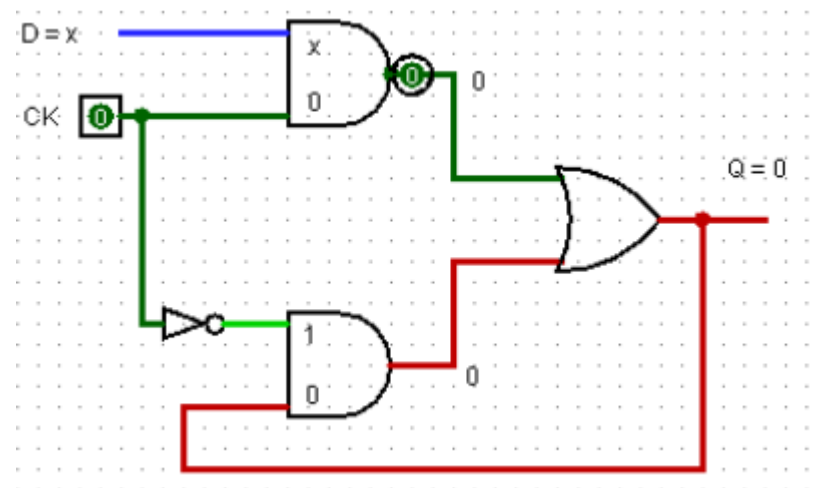
Guarda un 0

a) con $Ck = 0$ está guardando un cero.

b) con $Ck = 1$ se prepara para guardar un 1

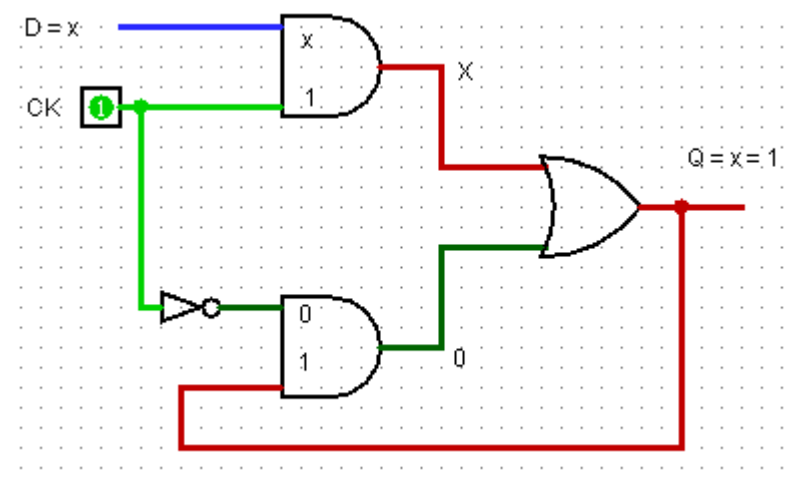
c) termina guardando un uno. ¿Qué supone que ocurrió en la primera secuencia?

a)



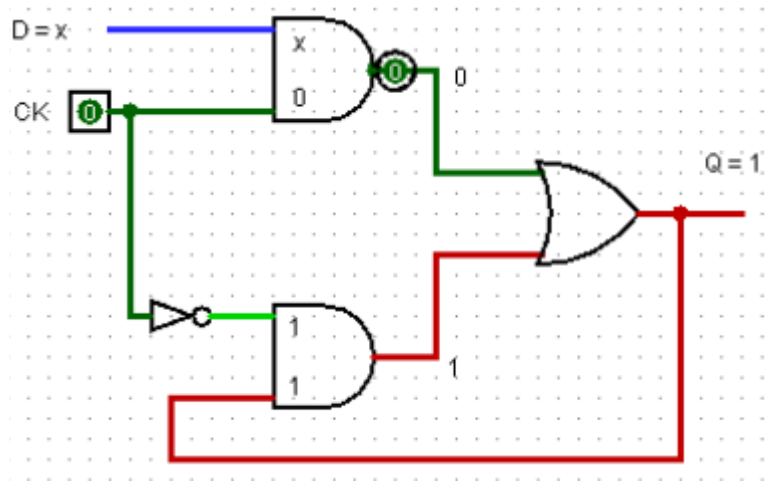
Esta guardando un 0

b)



Se prepara para guardar $x=1$

c)

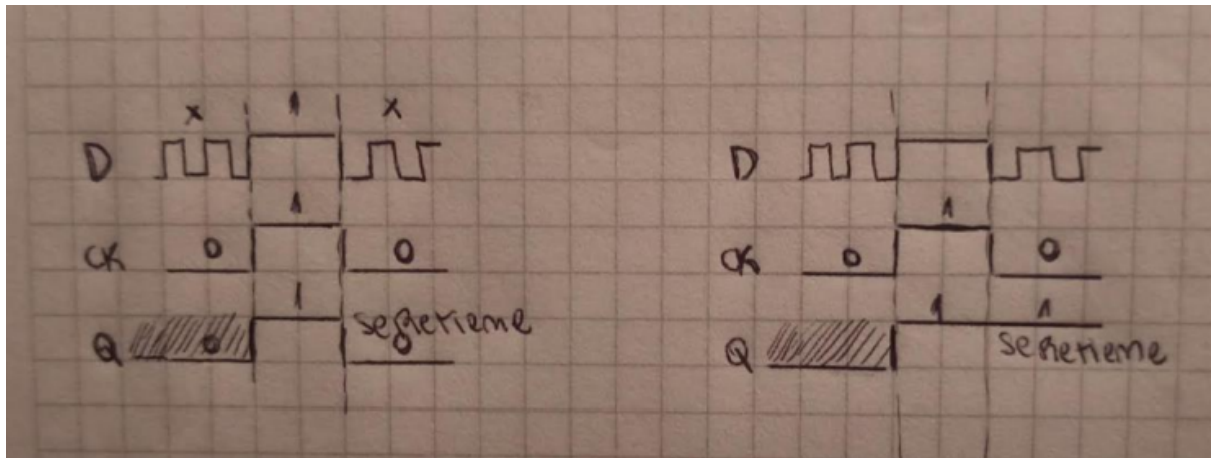


Esta guardando 1

$CK = 1$, $Q = D$. Se encuentra en modo copia. Si hay una señal que cambie en D, cambiara en Q. Hay una conexión directa entre Q y D.

$CK = 0$, $Q = D_{Anterior}$. Se encuentra en modo retención. Es el D que fue válido con en clock en 1

11)



12)

Cuando $CK = 1$, pasa que en una de sus compuertas AND, uno de sus cables recibirá 1, y esto habilita a que suceda que, independientemente del valor que tenga D (el otro dígito que pasa por la otra entrada de AND) será el valor de la salida. La salida se copia de D. En la otra compuerta AND, lo que llegue del ck será invertido por el inversor e ingresara a dicha compuerta en valor opuesto, en este caso, $ck = 1$, ingresara como $ck = 0$. Estas dos salidas de estas dos compuertas AND, serán las entradas de una nueva compuerta, la OR.

Ingresando un dígito D y un dígito 0, la salida siempre será D. Por lo tanto no importa qué valor tenga D en entrada, la salida se copiara de él. Esto da la pauta de que la salida y D se comportan como un cable directo, se copian.

13)

