

1. Cuando un proceso pasa de estado en espera en memoria secundaria a listo en memoria secundaria, que se modifica? a) La tabla de páginas b) La PCB c) la PSW Rta: a) b) c) ab) ac) bc)	
2. Cuando a un proceso se le termina su quantum, pasa a estado de LISTO	
3. El acceso por parte de un proceso a una posición de memoria no autorizada es detectado por: a) El S.O. b) El Hardware c) El vector de interrupciones	
4. Ante un cambio de contexto, indique cuáles de estos elementos se guarda en la PCB: a) tabla de páginas; b) pila de usuario; c) tabla de archivos abiertos; d) estado del proceso Rta: -acd -bd -ac -d -a -abcd	
5. Cuando se almacena el contenido del PC en la PCB. Es una Relativa dirección relativa/virtual o absoluta/real Absoluta	
6. En qué registro de la CPU se indica el modo de ejecución? PSW	
7. Cuando el proceso está en ejecución. Donde está la dirección de la tabla de páginas? En un registro de la CPU	
8. Ante un cambio de contexto, el contexto del proceso saliente se almacena en: a) PCB; b) pila de usuario; c) pila del kernel; d) la PSW Rtas: -a -b -c -d -cd -ad	
9. El procesador trata con direcciones y la memoria con direcciones La traducción de estas direcciones es realizada por -lógicas, físicas, MMU -físicas, lógicas, MMU -ninguna	
10. Si un proceso se está ejecutando, y llega una interrupción que se va a atender... que pasa con el proceso interrumpido? Hay cambio de contexto?	SI NO No, no hay cambio de contexto. Se guarda info en pila
11. Si se está ejecutando una interrupción, y se produce otra más prioritaria... Que pasa con el contenido del PC? a) Se guarda en la pila de usuario b) se guarda en la pila de kernel c) se guarda en la PCB Rta: a) b) c) ab) ac) bc)	
12. El contexto de un proceso está dentro de su espacio de direcciones.	V o F Falso. La tabla de paginas es contexto, por ejemplo
13. Cuando un proceso se crea, primero se carga en memoria y luego se crea su PCB	V o F
14. El chequeo de la existencia de una interrupción se realiza entre los pasos de "Fetch" y "Execute" del ciclo de instrucción	V o F
15. Indique que puede ocurrir cuando tengo demasiados procesos orientados a I/O: a) Se incrementa el uso de CPU; b) se saturan las colas de dispositivo; Rta: -a y b no, estas no se -ni a ni b -a es correcta, b no -b es correcta, a no	
16. Siempre que hay un cambio de modo hay un cambio de contexto?	SI NO No... puede haber un cambio de modo para una system call y que no haya cambio de contexto
17. Si tengo direcciones de 32 bits y el tamaño de la página es de 4 k. Cuantos bits de la dirección virtual son los que indican la página? 20 bits para la página. 12 indican el desplazamiento	
18. El registro ... BASEy el ... LIMITE ayudan a delimitar el espacio de direcciones de un proceso.	
19. La dirección del último byte de una página, que tendrá en la parte de desplazamiento? a) Todos ceros b) todos unos	
20. Si tengo direcciones de 32 bits y el tamaño de la página es de 4 k. Cuál es el tamaño máxima de entradas que puede tener la tabla de páginas? 2²⁰	
Apellido y Nombre: _____ I.S.O. redictado Nro. Alumno _____ 2016 Primera Fecha	