

Side Channel Attack

Leonardo Costa Santos
Lucas Paiolla Forastiere
Julia Leite

20 de janeiro de 2021

1 Introdução

Side Channel Attacks, que do inglês significa Ataques por Canal Lateral, são jeitos explorar vulnerabilidades físicas de componentes eletrônicos, como a CPU de um computador, através de mecanismos físicos alheios à lógica do componente.

O nome vem do fato de ser uma técnica que não ataca “pela porta da frente”, mas sim algum “rastro” físico que um componente deixa ao fazer determinadas ações. Como a energia gasta pelos transistores de uma CPU ao fazer uma soma.

Um SCA não necessariamente tem a ver com componentes eletrônicos, pois podemos, por exemplo, decifrar uma senha de alguém captando os sons do teclado. Em geral, o SCA ataca um ponto fraco de um componente que não tem nada a ver com o seu funcionamento em si (como no exemplo do teclado, o teclado teoricamente não tem a responsabilidade de deixar os barulhos de cada tecla idênticos). Daí então o nome *canal lateral*.

Para dar outro exemplo, suponha que uma pessoa está escrevendo em um papel com uma caneta e se deseja saber o que está escrito (uma senha, por exemplo). O modo mais direto é olhar para o papel escrito e ler o conteúdo, mas imagine que essa possibilidade não existe porque a pessoa está de costas para você. Suponha então que se cria um programa que, dado um vídeo de uma pessoa de costas escrevendo em um papel, consegue decifrar o que está escrito usando os movimentos do braço direito da pessoa. Isso seria um exemplo de ataque por canal lateral. Outros ataques, entretanto, são possíveis. Pode-se gravar o som e usá-lo para decifrar, ou então usar uma câmera que grava imagens em frequências de luz não visível. As possibilidades são vastas.

Trazendo para o mundo do computador e dos algoritmos, Daniel Genkin, cientista da computação na Universidade de Michigan e líder em pesquisas em *side channel attacks*, dá uma ótima explicação do que são eles ao dizer que geralmente quando se desenvolve um algoritmo, se pensa nas entradas e saídas e não em o que acontece quando o programa é executado. O problema é que computadores não são executados em papeis, mas sim em física, diz ele. [8]

Recentemente, dois SCAs trouxeram fama para o ramo ao revelar que praticamente qualquer computador pessoal moderno está sujeito a tais vulnerabilidades, independentemente do Sistema Operacional utilizado. São eles o *Meltdown* e o *Spectre*, descobertos independentemente por uma série de pesquisadores, destacando-se o grupo *Project Zero* da Google. [15]

Existem muitas classes de SCA, como ataques ao cache (que é o caso dos dois exemplos citados), ataques que monitoram a energia consumida pelo computador, ataques que monitoram o eletromagnetismo emitido, ataques que monitoram o som emitido (como o exemplo do teclado), ataques que recuperam dados excluídos do disco, entre muitos outros. Esta monografia se propõe como uma introdução ao assunto, explicando os diferentes tipos de ataques e exemplificando alguns deles mais a fundo.

2 História

Um dos mais notórios ataques análogo ao que hoje conhecemos como ataque por canais laterais, foi chamado pela *National Security Agency* (NSA) de *Tempest* [16, 25] e ocorreu em 1943, quando pesquisadores do *Bell Lab* descobriram que, utilizando um osciloscópio, era possível recuperar 75% do texto de uma mensagem emitida por um *teletype machine* há 80 pés (aproximadamente 24.3 metros) de distância.

Entretanto, o termo *Side Channel Cryptanalysis* surgiu apenas em 1998, em um artigo [13] onde criptógrafos da *Counterpane Systems* e pesquisadores da *University of California at Berkeley* descreveram como ataques por canais laterais podem ser usados para quebrar sistemas de criptografia.

Em 2014, pesquisadores da *Tel Aviv University* [6] desenvolveram um dispositivo capaz de descobrir senhas criptografadas de laptop's próximos monitorando sua emissão elétrica. Além disso, em agosto do mesmo ano, esse grupo de pesquisadores publicou um artigo mostrando que o padrão sons, detectável por um microfone, emitidos por um computador durante o processo de descriptografia varia de acordo com a chave RSA utilizada, apesar disso, não ficou claro como extrair os bits da chave RSA. [7]

Desde 2018, o termo *side channel attack* se popularizou graças à descoberta de vulnerabilidades presentes na maioria dos processadores Intel fabricados nas últimas duas décadas, exploradas por SCA como *Meltdown*, *Spectre*, entre outros.

3 Classificações de Side Channel Attacks

Na classificação mais clássica de *Side Channel Attacks*, temos que eles podem ser classificados quanto a duas categorias: [19, 20, 10]

1. Invasivo *vs.* não-invasivo: Ataques invasivos são aqueles que abrem o aparelho atacado. Um exemplo disso é conectar um cabo a um barramento do computador para ver os dados transferidos por aquele barramento. Os ataques invasivos por sua vez podem ser subdivididos em **completamente invasivos** ou **parcialmente invasivos**. Os parcialmente invasivos são aqueles que deixam o componente intacto após o ataque, enquanto os completamente invasivos são aqueles que danificam o componente para que o ataque possa ser realizado.
2. Ativo *vs.* passivo: Os ataques passivos são aqueles que se restringem a observar os comportamentos de um dispositivo para realizar o ataque, enquanto os ativos são aqueles que manipulam o dispositivo para que possam obter as informações desejadas. Eles podem fazer isso, por exemplo, injetando vários tipos de falhas elétricas, óticas, etc.

Além dessas classificações, pode-se classificar os *side channel attacks* em classes diferentes. Entre elas há:

- **Ataques de tempo:** São o tipo de ataque mais clássico. Eles se baseiam na diferença de tempo na execução de algoritmos dependendo do dado. Por exemplo, considere um algoritmo que verifica se uma senha está correta.

```
1  bool check_password(char *passwd) {  
2      for (int i = 0; i < pass_len; i++)  
3          if (passwd[i] != stored_passwd[i])  
4              return false;  
5      return true;  
6  }  
7
```

Observa-se que o algoritmo devolve falso assim que descobre um caracter que não bate com o da senha e retorna verdadeiro caso todos os caracteres estejam corretos. Ou seja, caso se tente uma senha na qual o primeiro caracter esteja correto, o algoritmo `check_password` levará um pouco mais de tempo do que no caso em que o primeiro caracter esteja errado. Ao analisar, portanto, o tempo de retorno, obtém-se um método eficiente de descobrir qual é a senha desejada. [10]

- **Ataques de análise de gasto energético:** Nesse tipo de ataque, o canal lateral observado é o gasto energético do dispositivo. Como as instruções são enviadas e executadas por cadeias de transistores, é possível obter um padrão característico de cada instrução.

Esses ataques são divididos em **simples** e **diferenciais**. O simples envolve uma análise manual significativa e ele pode ser evitado gerando gastos aleatórios de energia (por exemplo, inserindo ciclos extras que não fazem nada colaborativo). No diferencial, entretanto, o atacante mede os gastos energéticos várias vezes e depois cria um modelo de gasto teórico de energia de um algoritmo com um pequeno número de bits chutados. Depois disso, o atacante cria modelos estatísticos para dizer quão perto os chutes estão das respostas corretas. Devido ao alto número de medições e métodos estatísticos poderosos, essa abordagem pode conseguir resultados mesmo se medidas de proteção forem tomadas. [10]

- **Ataques eletromagnéticos:** Esses ataques se aproveitam de sinais eletromagnéticos que um dispositivo acaba emitindo. Um exemplo clássico foram os ataques *TEMP-PEST*, um dos primeiros tipos de *Side Channel Attacks* a serem estudados. Eles também podem ser divididos em **simples** e **diferenciais**, pois também se pode utilizar os mesmos métodos estatísticos que se utilizam nos ataques de análise de gasto energético. [10]

- **Ataques acústicos:** Eles se aproveitam de barulhos emitidos pelo computador para extrair informações importantes.

Um exemplo bastante interessante é ouvir o barulho das teclas do teclado e deduzir quais foram as teclas pressionadas. Ainda em 2004, quando *Machine Learning* e Redes Neurais não eram um tema em alta, um grupo de pesquisadores da IBM postou um artigo mostrando que Redes Neurais poderiam ser treinadas para reconhecer o que foi teclado com base apenas no som captado por um microfone. [2]

Outro exemplo de ataque acústico é aquele que explora os pequenos sons emitidos por um computador devido ao estresse mecânico causado pelo calor. Esses sons podem ser captados e utilizados junto com alguma análise estatística para gerar informação. [23]

- **Ataques óticos:** Utilizando câmeras de alta resolução apontadas para partes específicas do computador é possível extrair informações de quais instruções o computador está executando. Por exemplo, podemos usar uma câmera infravermelha apontada para o processador e fazer um mapa de calor.
- **Ataques de dados remanecente:** Esses ataques conseguem ler dados mesmo depois de terem sido deletados. Muitas vezes, quando deletamos um arquivo utilizando uma chamada para o sistema, a única mudança realizada por muitos Sistemas Operacionais é marcar aquelas posições de memória do disco como livres, para que outros dados possam sobrescrevê-las no futuro. Isso abre, portanto, uma brecha para que se possa recuperar os dados supostamente deletados.

Outro exemplo é o chamado *cold boot attack*, em que um atacante com acesso físico ao computador performa um *dump* da memória RAM ao dar um *hard reset* da máquina. Ao contrário do que se pensa, a memória volátil não perde todos os dados assim que cortamos a energia do computador. Na verdade, alguns dados podem ficar até noventa minutos na memória após o computador ser desligado. Consequentemente, um atacante pode performar o chamado *cold boot*, ligando a máquina através de um sistema operacional especial pré-instalado em um USB, CD-ROM ou pela rede para que esses dados possam ser recuperados e utilizados pelo atacante para encontrar informação sensível. [9, 3, 5]

- **Ataques de análise de falha:** Esse tipo de ataque introduz falhas propositalmente em mecanismos para revelar como eles funcionam internamente. Um chip de cartão de crédito, por exemplo, pode ser exposto a altas temperaturas ou voltagens, a campos eletromagnéticos forte ou até mesmo a radiação para influenciar o processador na tentativa de deduzir quais são as instruções em execução.

4 Exemplos de Side Channel Attacks

4.1 Meltdown

Meltdown é um SCA relacionado ao processador e a um efeito colateral da execução *fora-de-ordem* feita por ele. Graças a ela, o *Meltdown* consegue quebrar a hierarquia entre o *espaço do usuário* e o *espaço do núcleo*, podendo ler informações que não deveriam ser acessíveis por qualquer usuário, como senhas e dados pessoais.

Atualmente, o principal mecanismo de defesa de qualquer sistema operacional é a *isolação da memória*, dividindo a memória principal entre os diversos processos em andamento de forma que as regiões de memória em uso por um não possam ser acessadas por outros.

Para conseguir isso e outras propriedades importantes do Sistema Operacional, ele se utiliza da chamada *memória virtual*, que é uma abstração para a memória física. Essa memória virtual é dividida em páginas de memória que podem ser individualmente mapeadas em regiões da memória física através de uma *tabela de tradução de páginas*.

Essa tabela não só tem como função mapear as páginas de memória, mas também dividi-las entre as páginas que pertencem ao usuário e às que pertencem ao núcleo (e daí surgem os termos *espaço do usuário* e *espaço do núcleo*).

Através da tabela, o SO garante que o usuário não conseguirá acessar espaços de acesso restrito ao núcleo. Entretanto, o núcleo pode e deve ter acesso a toda a memória

física em si (inclusive a parte em que se mapeam as páginas de usuário). Isso significa na prática que dentro da memória virtual do núcleo, existe uma região que mapeia toda a memória física, permitindo que o núcleo altere posições de memória do usuário quando ele faz chamadas ao sistema.

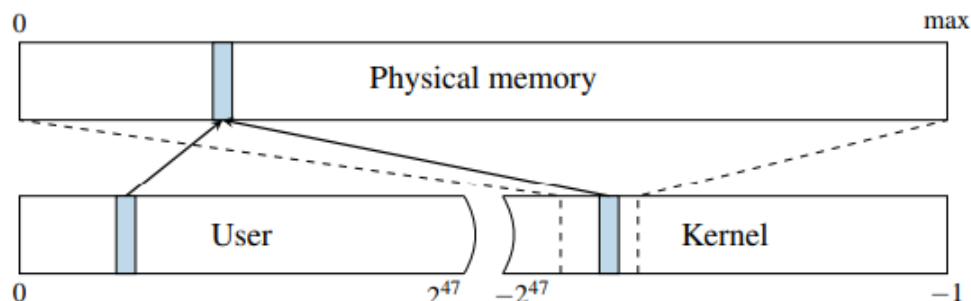


Figura 1: A memória física é completamente mapeada pelo núcleo em um certo ponto da sua memória virtual. Os endreços físicos (em azul) são mapeados pelo usuário, mas também pelo núcleo, sendo acessível pelos dois com eficiência.

Além disso, outro mecanismo crucial de defesa é a separação entre o *espaço do usuário* e o *espaço do núcleo*, ou seja, uma divisão entre quais processos (e quais partes da memória) pertencem a processos do usuário e quais pertencem ao sistema operacional em si.

Essa divisão é tipicamente realizada por um bit supervisor do processador que define se uma página de memória do núcleo pode ou não ser acessada. E a ideia por trás desse bit é que ele será mudado para 1 quando um processo precisa fazer chamadas ao sistemas (*syscalls*), portanto parando de executar código do usuário e passando a executar código do núcleo, e mudado novamente para 0 quando saímos do modo núcleo.

Esse bit é utilizado com uma ideia de eficiência, pois permite que o SO mapeie o núcleo no espaço de endereço do processo que fez a *syscall*. Consequentemente, não há nenhuma mudança no mapeamento da memória quando mudamos do modo usuário para o modo núcleo (o que é crucial para garantir mais velocidade).

O *Meltdown* explora uma vulnerabilidade causada pela *execução fora-de-ordem* para ler dados mapeados no espaço de endereço do núcleo, o que inclui a memória física inteira em sistemas Linux, Android e OS X e uma grande parte da memória física em ambientes Windows.

As CPUs modernas possuem essa técnica de otimização chamada de *execução fora-de-ordem* que permite que os núcleos passem mais tempo trabalhando (menos tempo ocioso), mesmo quando uma determinada operação precisa esperar algum recurso (por exemplo, trazer um valor da memória). Basicamente, o que acontece é que ao invés de a CPU executar as instruções sequencialmente, ela vai as executando assim que todos os recursos necessários para uma determinada instrução estiverem disponíveis.

Na prática, isso significa que a CPU *especula* que uma determinada instrução será executada no futuro e, então, faz a sua execução antes mesmo de ter certeza disso. O desenvolvedor do algoritmo que possibilitou a *execução fora-de-ordem* foi Tomasulo em 1967 [22].

A vulnerabilidade encontrada pelo *Meltdown* se deve ao fato de que ao tentar executar uma instrução de acessar uma região de memória que não pertence ao programa, a *execução fora-de-ordem* acabará fazendo o acesso e armazenando o valor no *cache*. Apenas depois que esse dado é armazenado no *cache*, a CPU percebe que a instrução não deveria

ser executada e não de fato entrega esse valor ao programa que solicitou. Contudo, como o dado está em cache, o programa pode fazer um *ataque ao cache* para recuperar essa informação, acessando, portanto, uma região da memória que não pertence ao programa atacante.

Todo processador Intel feito desde 1995 (exceto o *Intel Itanium* e *Intel Atom*) implementa *execuções fora-de-ordem* e, portanto, está suscetível. Além disso, é bastante difícil de detectar se um computador está sendo explorado pelo *Meltdown*, pois ele é um ataque a nível de CPU. Entretanto, nunca se teve notícias de computadores infectados, o que significa que, embora possível, o ataque é bastante difícil de se implementar na prática. Ademais, existem atualizações para Linux, Windows e OS X contra o *Meltdown*.

4.2 Spectre

Spectre é uma classe de ataques que explora execução fora de ordem para vaziar dados dos buffer microarquiteturais, sendo capaz de escolher as instruções que serão executadas e utilizá-las como um canal secreto para vaziar os dados da memória do processo alvo.

A primeira variante do *Spectre* ataca a predição de *branches* condicionais, treinando o preditor para executar a *branch* errada. Ele faz isso executando uma condição com entradas válidas várias vezes, e então a executando com uma entrada inválida. Assim, o preditor fará com que o processador execute a *branch* errada especulativamente. Se esta *branch* faz um acesso à um endereço de memória do processo alvo, os dados desse endereço serão carregados no *cache*, podendo ser acessados por um ataque ao *cache*.

A segunda variante ataca a predição de *branches* indiretas, que busca prever o alvo uma instrução que acessa um endereço calculado em tempo de execução. O processo do atacante tenta acessar repetidamente o endereço de um *gadget* (i.e. um trecho de código qualquer na memória que seja útil para o ataque) no espaço de endereços do processo alvo, ou um endereço que é mapeado à mesma linha de cache. Assim, quando o processo alvo alcançar essa *branch* indireta, o endereço que o atacante escolheu será executado ou acessado especulativamente. Isso permite que o atacante execute trechos de código arbitrários do processo alvo, incluindo código de bibliotecas compartilhadas, e/ou ler dados de endereços arbitrários. [14]

Assim, o ataque funciona como um ataque de *Return Oriented Programming*, porém sem a necessidade de vulnerabilidades no processo alvo.

4.3 CacheOut

CacheOut é um ataque de *Microarchitectural Data Sampling* (MDS), ou Amostragem de Dados Microarquitetural, capaz de evitar as medidas de segurança contra MDSs dos processadores da Intel. Este ataque é capaz de vaziar dados através de barreiras de segurança como o isolamento de memória entre processos, entre *user/kernel spaces*, *SGX enclaves* e máquinas virtuais. Ao causar contenção de linhas de cache, *CacheOut* causa a expulsão de dados do cache e lê estes dados dos LFBs com um ataque TAA, conseguindo vaziar páginas inteiras de memória. [17]

4.3.1 Line Fill Buffers

Line Fill Buffers (LFBs) são *buffers* microarquiteturais usados para armazenar dados durante acessos ao cache L1, tratando de pedidos ao cache em *cache misses* e temporariamente armazenando dados em acessos à memória e operações de I/O. Também podem

ser usados em *cache hits* e para encaminhar dados para operações de leitura e escrita no *cache*. [11]

4.3.2 Transactional Synchronization Extensions

Transactional Synchronization Extensions (TSX) é uma implementação de transações de memória, que agrupa instruções em transações executadas de modo atômico, executando todas as instruções da transação especulativamente e consolidando os resultados apenas após a execução de sua última instrução. Se alguma instrução causa uma *memory fault*, a transação inteira é descartada. [17]

4.3.3 TSX Asynchronous Abort

TSX Asynchronous Abort (TAA) é um tipo de ataque que zera linhas de cache antes de uma transação que carrega dados dessas linhas, causando uma falha na transação. Alocando espaço no LFB antes da transação, os dados do LFB são encaminhados para a instrução que causa a *fault*. Como a transação não é completada, a instrução é executada com dados de uma transação anterior, permitindo a amostragem desses dados. [17]

4.4 ZombieLoad

Em 14 de maio de 2019 um grupo formado por pesquisadores de diversas universidades, dentre elas a austríaca *Graz University of Technology* e a belga *Catholic University of Leuven*, e por equipes da segurança Oracle, Cyberus, entre outras, juntamente com a Intel, reportou uma novo tipo de SCA, nomeado *ZombieLoad* [18], que explora vulnerabilidades presentes na maioria dos processadores Intel fabricados após 2011. [1]

O *ZombieLoad*, assim com o *Spectre*, *Meltdown*, *Foreshadow*, entre outros, pertence à classe dos *transient-execution attacks* [4], ataques que exploram vulnerabilidades resultantes de técnicas utilizadas para melhorar a performance do computador, como a execução fora de ordem e a execução especulativa. A primeira é um paradigma que permite que a CPU, ao invés de executar as microoperações de um conjunto de instruções sequencialmente, execute-as em paralelo, mesmo que a microoperação anterior não tenha sido finalizada, e as reorganize depois, decidindo aproveitar ou descartar os resultados. Já a segunda consiste na CPU executar instruções especulativamente, ou seja, antes delas aparecerem na lista de instruções, utilizando análise do fluxo de dados e predição de desvio, assim como na técnica anterior, os resultados das instruções executadas especulativamente podem ser aproveitados ou descartados.

Nesse caso, chamamos essa instrução executada fora de ordem ou especulativamente, cujo resultado foi descartado de *transient instruction*. Os efeitos da *transient execution* são descartados, contudo, utilizando canais laterais como o *CPU cache subsystem*, é possível extrair dados de outros processos carregados no mesmo core da CPU, como senhas, tokens, histórico de navegação do browser, entre outros.

A Intel liberou correções em microcódigo para os processadores vulneráveis e a 8ª e 9ª geração de processadores possuem correção em hardware. Contudo, essas mitigações reduzem a velocidade do computador em 3% e a potência em 9%. Os pesquisadores, no entanto, afirmam que essas medidas são insuficientes para evitar que um computador esteja vulnerável a esse ataque e que a solução mais segura seria desabilitar o *hyperthreading*. [21]

4.5 Foreshadow

Em 2015, a Intel incluiu um reforço de segurança nos processadores Intel x86, O *Software Guard eXtensions* (SGX). SGX é um conjunto de códigos de instruções relacionadas a segurança que permite ao usuário e ao sistema operacional definir regiões privadas da memória, com isolamento reforçado por hardware, chamadas enclaves, cujo conteúdo não pode ser lido ou salvo por qualquer processo fora do próprio enclave. [12].

Em 2018, contudo, um novo SCA, chamado de *Foreshadow* pelos cientistas que descobriram, rompeu com a convicção sobre a segurança do SGX. Esse ataque, denominado *L1 Terminal Fault* (L1TF) pela Intel, explora uma vulnerabilidade na execução especulativa, a mesma explorada pelo *Meltdown*, permitindo ao atacante extrair segredos do enclave enquanto estão no cache L1 sem fazer suposições sobre o código enclave da vítima e sem precisar de acesso ao *kernel*. Além disso, a “versão básica” do ataque não necessita de acesso ao usuário *root*. [24].

Esse ataque consiste em trazer o dado do enclave para o *cache L1*, passo desnecessário se houver acesso ao usuário *root*, depois, os dados do enclave presentes na L1 são extraídos em uma execução especulativa, antes que a CPU perceba que o processo não tem permissão para acessar tais dados e cancele a operação.

As mitigações em microcódigo liberadas pela Intel são capazes de proteger o processador contra o *Foreshadow*, contudo há impacto na performance de *cloud computing*.

5 Conclusão

A conclusão do grupo foi que apesar de potenciais danos, a grande maioria dos *Side Channel Attacks* não representam significativa ameaça para a maior parte dos usuários domésticos. Grandes empresas como a Intel e AMD precisam urgentemente corrigir as falhas exploradas por SCA como a execução fora-de-ordem e especulativa, pois muitos serviços grandes (principalmente serviços em nuvem) estão vulneráveis a ataques.

Contudo, o usuário doméstico dificilmente seria alvo de ataques, pois eles são muito difíceis de se executar e, em muitos casos, precisam de acesso físico à máquina da vítima ou de informações que não são fáceis de serem obtidas.

Ainda assim, o estudo de *Side Channel Attacks* é bastante relevante, pois revela uma série de vulnerabilidades não óbvias que mecanismos possuem. Ficou destacado o fato de que existem potencialmente centenas ou milhares de formas de explorar tais vulnerabilidades, mas que um usuário comum não precisa ficar alarmado com tal situação, pois ele dificilmente será alvo de um ataque assim, dado que eles são extremamente individualizados e customizados para atingir uma vítima em específico. Assim sendo, eles se tornam ou muito caros ou muito trabalhosos e não valem a pena para grandes *crackers* que procuram vulnerabilidades facilmente exploráveis e com potencial de atingir várias vítimas de uma só vez.

Portanto, apenas grandes empresas e governos devem tomar cuidados tão específicos, pois eles sim podem ser alvos de SCAs. E as empresas criadoras de peças de computador devem tomar um certo cuidado para não criar mecanismos extremamente fáceis de serem explorados.

Referências

- [1] Em: URL: <https://www.wired.com/story/intel-mds-attack-speculative-execution-buffer>.
- [2] Dmitri Asonov e R. Agrawal. “Keyboard acoustic emanations”. Em: *IEEE Symposium on Security and Privacy, 2004. Proceedings. 2004* (2004), pp. 3–11.
- [3] Ranbir Singh Bali. *Cold Boot Attack on Cell Phones*. Jul. de 2018. DOI: [10.13140/RG.2.2.13560.14088](https://doi.org/10.13140/RG.2.2.13560.14088). URL: <https://www.researchgate.net/publication/326211565>.
- [4] Claudio Canella et al. *A Systematic Evaluation of Transient Execution Attacks and Defenses*. 2019. arXiv: [1811.05441](https://arxiv.org/abs/1811.05441) [cs.CR]. URL: <https://arxiv.org/pdf/1811.05441.pdf>.
- [5] *Cold Boot - Short Video*. YouTube. 10 de mar. de 2013. URL: <https://www.youtube.com/watch?v=vWHDqBV9yGc>. (acesso em: 08/12/2020).
- [6] Daniel Genkin et al. “Physical Side-Channel Key-Extraction Attacks on PCs”. Em: 2015. URL: <https://www.tau.ac.il/~tromer/radioexp/>.
- [7] Daniel Genkin et al. “RSA Key Extration via Low-Bandwidth Acoustic Cryptanalysis”. Em: 2014. URL: <https://www.tau.ac.il/~tromer/acoustic/>.
- [8] Andy Greenberg. *Hacker Lexicon: What Is a Side Channel Attack?* 2020. URL: <https://www.wired.com/story/what-is-side-channel-attack/>. (acesso em: 07/12/2020).
- [9] J. Alex Halderman et al. “Lest we remember: cold-boot attacks on encryption keys”. Em: *Communications of the ACM* 52.5 (mai. de 2009), pp. 91–98. DOI: [10.1145/1506409.1506429](https://doi.org/10.1145/1506409.1506429). URL: https://www.usenix.org/legacy/event/sec08/tech/full_papers/halderman/halderman.pdf.
- [10] Martin Hutle e Markus Kammerstetter. “Chapter 4 - Resilience Against Physical Attacks”. Em: *Smart Grid Security*. Ed. por Florian Skopik e Paul Smith. Boston: Syngress, 2015, pp. 79–112. ISBN: 978-0-12-802122-4. DOI: <https://doi.org/10.1016/B978-0-12-802122-4.00004-3>. URL: <http://www.sciencedirect.com/science/article/pii/B9780128021224000043>.
- [11] Intel. *Microarchitectural Data Sampling*. <https://software.intel.com/security-software-guidance/deep-dives/deep-dive-intel-analysis-microarchitectural-data-sampling>. Online; Acessed: 24-November-2020.
- [12] “Intel SGX”. Em: URL: <https://software.intel.com/content/www/us/en/develop/blogs/protecting-application-secrets-with-intel-sgx.html>.
- [13] David Wagner John Kelsey Bruce Schneier e Chris Hall. “Side Channel Cryptanalysis of Product Ciphers”. Em: (1998). URL: <https://www.schneier.com/wp-content/uploads/2016/02/paper-side-channel.pdf>.
- [14] Paul Kocher et al. “Spectre Attacks: Exploiting Speculative Execution”. Em: *40th IEEE Symposium on Security and Privacy*. 2019.
- [15] Moritz Lipp et al. “Meltdown: Reading Kernel Memory from User Space”. Em: *27th USENIX Security Symposium (USENIX Security 18)*. 2018.

- [16] NSA. “TEMPEST: A Signal Problem”. Em: 2007. URL: <https://www.nsa.gov/Portals/70/documents/news-features/declassified-documents/cryptologic-spectrum/tempest.pdf>.
- [17] Stephan van Schaik et al. *CacheOut: Leaking Data on Intel CPUs via Cache Evictions*. 2020. arXiv: [2006.13353](https://arxiv.org/abs/2006.13353) [cs.CR].
- [18] Michael Schwarz et al. “ZombieLoad: Cross-Privilege-Boundary Data Sampling”. Em: *CCS*. 2019.
- [19] R. Spreitzer et al. “Systematic Classification of Side-Channel Attacks: A Case Study for Mobile Devices”. Em: *IEEE Communications Surveys Tutorials* 20.1 (2018), pp. 465–488. DOI: [10.1109/COMST.2017.2779824](https://doi.org/10.1109/COMST.2017.2779824).
- [20] François-Xavier Standaert. “Introduction to Side-Channel Attacks”. Em: dez. de 2010, pp. 27–42. DOI: [10.1007/978-0-387-71829-3_2](https://doi.org/10.1007/978-0-387-71829-3_2).
- [21] Cyberus Technology. “ZombieLoad: Cross Privilege-Boundary Data Leakage”. Em: 2019. URL: <https://www.cyberus-technology.de/posts/2019-05-14-zombieload.html>.
- [22] R. M. Tomasulo. “An Efficient Algorithm for Exploiting Multiple Arithmetic Units”. Em: *IBM Journal of Research and Development* 11.1 (1967), pp. 25–33. DOI: [10.1147/rd.111.0025](https://doi.org/10.1147/rd.111.0025).
- [23] Daniel Genkin; Adi Shamir; Eran Tromer. *RSA Key Extraction via Low-Bandwidth Acoustic Cryptanalysis*. 2013. URL: <https://www.tau.ac.il/~tromer/acoustic/>. (acesso em: 01/12/2020).
- [24] Jo Van Bulck et al. “Foreshadow: Extracting the Keys to the Intel SGX Kingdom with Transient Out-of-Order Execution”. Em: *Proceedings of the 27th USENIX Security Symposium*. USENIX Association, ago. de 2018.
- [25] “What is a Side Channel Attack”. Em: URL: <https://www.wired.com/story/what-is-side-channel-attack/>.