Reunión de planeación del proyecto “Aplicación web “Mueblería Casa Morales”

|  |  |  |  |
| --- | --- | --- | --- |
| **Estatus minuta** | 8 | Compromisos establecidos | 6 |

|  |  |
| --- | --- |
| Asunto/Propósito | Codificación y validación de reportes |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Nombre organizador** | Andrea Viridiana García Chávez | | | Fecha | 21/06/2019 |
| **Lugar** | Universidad Tecnológica de León – Unidad Académica del Sureste | | | | |
| **Fecha y hora de Junta** | 21 | **de:** | Junio del 2019 | **A:** | 18:40 horas |
| **Responsable del seguimiento de la minuta** | Andrea Viridiana García Chávez | | | | |

|  |  |  |  |
| --- | --- | --- | --- |
| **ASISTENTES** | | | |
| **No** | **Nombre** | **Iniciales** | **Rol** |
| 1 | Gilberto Sánchez Castro | GSC | Líder / Administrador |
| 2 | Andrea Viridiana García Chávez | AVGC | Analista / Diseñador Gráfico |
| 3 | Marco Alejandro Trenado Herrera | MATH | Documentador / Encargado de pruebas |
| 4 | Ernesto Rico Gutiérrez | ERG | Programador / Administrador de BD |

|  |  |
| --- | --- |
| PRE-REQUISITOS | |
| **Descripción** | **Quien** |
| Asistencia de todo los miembros del equipo de desarrollo | GSC – AVGC – MATH - ERG |
| Contar con el conocimiento de que se hará un proyecto | GSC – AVGC – MATH - ERG |
| Contar con dispositivos o material para anotar puntos clave o tareas que se asignaran | GSC – AVGC – MATH - ERG |

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| AGENDA | | | | | | |
| **Hora de** | | **Tiempo** (min) | | **No** | Temas | **Líder de**  **Discusión** |
| **Inicio** | **Fin** | **Plan** | **Real** |
| 18:40 | 18:41 | 1 | 1 | 1 | Pase de lista | GSC |
| 18:42 | 19:02 | 20 | 20 | 2 | Transformar al diagrama relacional | GSC |
| 19:02 | 19:27 | 30 | 25 | 3 | Codificar las pantallas | GSC |
| 19:27 | 20:00 | 33 | 30 | 4 | Validar entradas de datos | GSC |
| 19:57 | 20:20 | 23 | 20 | 5 | Generar ejemplos de reportes | GSC |
| 20:20 | 20:50 | 30 | 30 | 6 | Validar reportes | GSC |
| 20:50 | 21:00 | 10 | 10 | 7 | Generar documento de especificación de diseño funcional y técnico | GSC |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Compromisos** | | | | | |
| No | **Que** | Quien | **Cuando** | **Porcentaje finalizado** | **Observación** |
| 1 | Transformar el diagrama ER a diagrama Relacional | ERG | 21/06/2019 | 100% | De acuerdo al funcionamiento del sistema |
| 2 | Programar las pantallas diseñadas anteriormente | ERG | 24/06/2019  Al  26/06/2019 | 100% | Tomar en cuenta los bocetos diseñados |
| 3 | Verificar la entrada de datos implementando seguridad | MATH | 24/06/2019  Al  26/06/2019 | 100% | Tomar en cuenta la información anteriormente documentada |
| 4 | Realizar reportes de las actividades realizadas anteriormente | MATH | 25/06/2019  Al  26/06/2019 | 100% | Explicar de manera simple y clara |
| 5 | Revisar reportes y validarlos | GSC | 27/06/2019 | 28/06/2019 | Aprobación dl líder |
| 6 | Concluir documento especificación de diseño funcional | MATH | 17/06/2019  Al  28/06/2019 | 100% | Aprobación del líder y diseñador |

**Notas**

Tomar en cuenta procesos elegidos en las fases anteriores, para coincidir con las características que pide el cliente.