

## 《数字逻辑 第3版》 印刷错误汇总

序号	页码	位置	误	正																								
1	20	底部	可得出或运算的运算法则	可得出 <b>非</b> 运算的运算法则																								
2	26	中部摩根律的推广	$\cdots=\overline{X_1X_2\cdots X_n}$	$\cdots=\overline{X_1}\ \overline{X_2}\cdots\overline{X_n}$																								
3	31	顶部第二段第二行	累计的逻辑加运算	累计的逻辑 <b>乘</b> 运算																								
4	31	中部最大项性质 3)	所有的最大项之和为	所有的最大项之 <b>积</b> 为																								
5	67	中部从图 4-6 可读出	F 的最简或与表达式	F 的最简 <b>与或</b> 表达式																								
6	74	中部由真值表写出的表达式	$G_i = A_iB_i$	<b>C</b> <sub>i</sub> = A <sub>i</sub> B <sub>i</sub>																								
7	75	顶部由真值表写出的表达式	$S_i = \overline{A_i}B_iC_{i-1} + \cdots$	$S_i = \overline{A_i}\ \overline{B_i}C_{i-1} + \cdots$																								
8	75	顶部由真值表写出的表达式	$G_i = A_i\overline{B_i}C_{i-1} + \cdots$	<b>C</b> <sub>i</sub> = A <sub>i</sub> $\overline{B_i}C_{i-1} + \cdots$																								
9	82	图 4-35 的 (2)	A > B A < B A = B	A > B A = <b>B</b> A < <b>B</b>																								
10	85	中部约束条件	$I_i \cdot I_j = 1$	$I_i \cdot I_j = \mathbf{0}$																								
11	86	二-十进制编码器第一段最后一句	输入 BCD 码采用反码形式	输入 <b>入</b> BCD 码采用反码形式																								
12	86	二-十进制编码器第二段最后一句	正好对应 I0 编码	正好对应 I <sub>0</sub> 编码																								
13	86	表 4-18 输出栏最后三行	<table><tr><td>1</td><td>1</td><td>0</td><td>1</td></tr><tr><td>1</td><td>1</td><td>1</td><td>0</td></tr><tr><td>1</td><td>1</td><td>1</td><td>1</td></tr></table>	1	1	0	1	1	1	1	0	1	1	1	1	<table><tr><td>1</td><td>1</td><td>0</td><td><b>0</b></td></tr><tr><td>1</td><td>1</td><td><b>0</b></td><td><b>1</b></td></tr><tr><td>1</td><td>1</td><td>1</td><td><b>0</b></td></tr></table>	1	1	0	<b>0</b>	1	1	<b>0</b>	<b>1</b>	1	1	1	<b>0</b>
1	1	0	1																									
1	1	1	0																									
1	1	1	1																									
1	1	0	<b>0</b>																									
1	1	<b>0</b>	<b>1</b>																									
1	1	1	<b>0</b>																									
14	88	图 4-42	左: 74LS148(1) 右: 74LS148(2)	左: 74LS148( <b>2</b> ) 右: 74LS148( <b>1</b> )																								
15	111	图 4-80																										
16	115	5.1.2 第一段第二行	…、维特阻塞触发器…	…、维 <b>持</b> 阻塞触发器…																								

17	120	底部	是主触发器的状态根据	使主触发器的状态根据												
18	124	5.4.1 第一段第一句	解决主从 JK 触发器中	解决主从 RS 触发器中												
19	125	表 5-8 注释最后一栏	禁用	翻转												
20	127	5.4.3 同步工作的约束条件	$\overline{S_D} \cdot R_{\neg D} = 1$ (约束条件)	$\overline{S_D} \cdot \overline{R_D} = 1$ (约束条件)												
21	135	图 5-43 逻辑图 右侧边沿 JK 触发器中	上: Q; 下: $\overline{Q}$	上: $Q_2$ ; 下: $\overline{Q_2}$												
22	142	中部	把求出的激励方程打入 JK 触发器的特性方程	把求出的激励方程代入 JK 触发器的特性方程												
23	144	图 6-7														
24	146	图 6-12														
25	188	表 6-47 最后两行	<table><tr><td>E</td><td>F/0</td><td>d/1</td></tr><tr><td>F</td><td>d/d</td><td>c/d</td></tr></table>	E	F/0	d/1	F	d/d	c/d	<table><tr><td>E</td><td>F/0</td><td>D/1</td></tr><tr><td>F</td><td>d/d</td><td>C/d</td></tr></table> <p>(? 不确定)</p>	E	F/0	D/1	F	d/d	C/d
E	F/0	d/1														
F	d/d	c/d														
E	F/0	D/1														
F	d/d	C/d														
26	233	case 语句的语法格式最后一行	elsecase	endcase												