3.5 运算器组织与运算方法

以加法器为基础,可实现各种简单的算术、逻辑运算处理;在加法器的基础上,增加移位传送功能,并选择输入控制条件,可实现乘除法处理;但这还不是一个完整的运算器。

3.5 运算方法

3.5.1 定点加减运算

补码加减法

数用补码表示,符号位参加运算。

实际操作能否只取决于操作码?

结果需不需修正?

如何将减法转换为加法?

1. 基本关系式

$$(X+Y) \stackrel{.}{h} = X \stackrel{.}{h} + Y \stackrel{.}{h}$$
 (1)
 $(X-Y) \stackrel{.}{h} = X \stackrel{.}{h} + (-Y) \stackrel{.}{h}$ (2)

0 1001(+9补码)

式(2):操作码为"减"时,将减转换为加。即将减数变补后与被减数相加。

将Y补变补 Y补 —— (-Y)补:不管Y补为正或负,将其符号连同 尾数一起各位变反,末位加1。

例. 求(X-Y)补

2) X=-4 X补=1 1100 Y= 5 Y补=0 0101 (-Y)补=1 1011 +

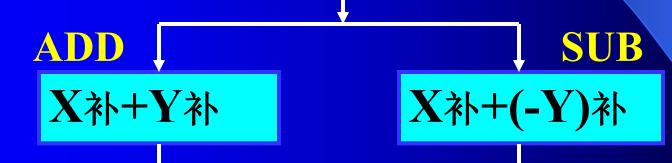
1 0111 (-9补码)

注意: 某数的补码表示与某数变补的区别。

补码的机器负数

2. 算法流程

操作数用补码表示,符号位参加运算



结果为补码表示,符 号位指示结果正负

3. 逻辑实现

(1) 控制信号

(2) 补码加减运算器粗框

加法器输入端:

+A: 打开控制门,将A送Σ。

+B: 打开控制门,将B送Σ。

+B: 打开控制门, 将B送Σ。

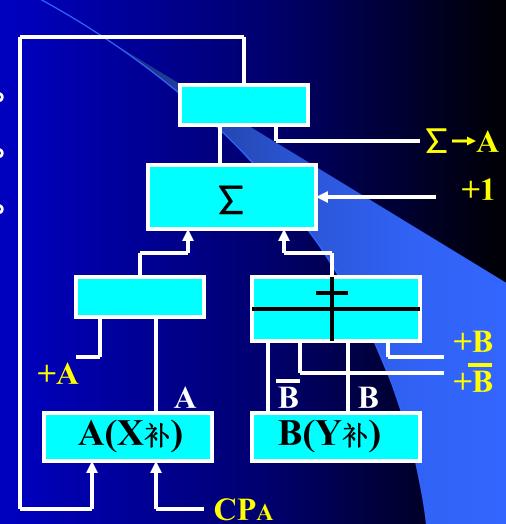
+1: 控制末位加 1 。

加法器输出端:

∑→A: 打开控制门,将结

果送A输入端。

CPA: 将结果打入A。



3.5.2 溢出判断与移位等

一.溢出判断

在什么情况下可能产生溢出?

数B有4位尾数,1位符号SB

结果符号Sf

符号位进位Cf

尾数最高位进位C

```
(2) A=10 B=7
 (1) A=3 B=2
 3+2: 0 0011
                     10+7: 0 1010
      0\ 0010\ +
                             0 0111 +
      0 0101 正确
                             10001 正溢
                     (4) A = -10 B = -7
 (3) A = -3 B = -2
                     -10+(-7):10110
-3+(-2):11101
                             1\,1001 +
      11110 +
      11011 正确
                             0 1111 负溢
                     (6) A = -6 B = 4
 (5) A=6 B=-4
 6+(-4):00110
                     -6+4: 1 1010
                             0\ 0100\ +
       1\ 1100\ +
       00010 正确
                             1 1110 正确
```

1. 硬件判断逻辑一(SA、SB与Sf的关系)

(2)
$$A=10 B=7$$

(4)
$$A = -10 B = -7$$

$$-10+(-7):10110$$

溢出= SASBSf + SASB Sf

2. 硬件判断逻辑二(Cf与C的关系)

1. 硬件判断逻辑一(SA、SB与Sf的关系)

```
(2) A=10 B=7

10+7: 0 1010

0 0111 +

1 0001

(4) A=-10 B=-7

-10+(-7): 1 0110

1 1001 +
```

溢出= SASBSf + SASB Sf

- 2. 硬件判断逻辑二(Cf与C的关系) 溢出= Cf ⊕ C
- 3. 硬件判断逻辑三(双符号位)

```
(2) 10+7:
   3+2:
               第一符号位Sf1 00 1010
    00 0011
                              00 0111
    00 0010
    00 0101
                              01 0001
             正确
                                       正溢
(3) -3+(-2):
                       (4) -10+(-7):
                                0110
     11 1101
               第二符号位Sf2
                              11 1001
    11 1110
                              10 1111
    11 0111
             正确
                       (6) -6+4:
(5) 6+(-4):
     00 0110
                              11 1010
                              00\ 0100\ +
     11 1100
     00 0010
                                1110
              正确
```

1. 硬件判断逻辑一(SA、SB与Sf的关系)

```
(2) A=10 B=7

10+7: 0 1010

0 0111 +

1 0001

(4) A=-10 B=-7

-10+(-7): 1 0110

1 1001 +

0 1111
```

- 溢出= SASBSf + SASB Sf
- 2. 硬件判断逻辑二(Cf与C的关系) 溢出= Cf ⊕ C
- 3. 硬件判断逻辑三 (双符号位) 溢出= Sf1 ⊕ Sf2

二. 移位操作

1. 移位类型

逻辑移位:数码位置变化,数值不变。

10001111 循环左移: 00011111

算术移位:数码位置变化,数值<mark>变化</mark>,符号位不变。

1001111 (-15) 算术左移: 1011110 (-30)

2.正数补码移位规则

(1) 单符号位:

(2) 双符号位:

0 0111

0111

百移→ 0 0111

<u> 石移</u> 00011

左移 00 0111 左移 00 1110

左移 01 1100

石移 00 1110

右移 00 0111

(3) 移位规则

数符不变(单:符号位不变;双:第一符号 位不变)。

空位补() (右移时第二符号位移至尾数最高位)

3.负数补码移位规则

(1) 单符号位: (2) 双符号位:

左移1 1011左移1 0110右移1 1011右移1 1101

左移 右移 右移 10 1100 右移 11 0110 右移 11 1011

(3) 移位规则

数符不变(单:符号位不变;双:第一符号位不变)。

左移空位补0

右移空位补1(第二符号位移至尾数最高位)

三. 舍入方法

1. 0舍1入(原码、补码)

例.保留4位尾数: 000100原 — 00010原

1 00101原 → 1 0011原

1 11011补 — 1 1110补

2. 末位恒置1 (原码、补码)

例.保留4位尾数: 000100原 --- 00011原

1 00101原 → 1 0011原

1 11011补 — 1 1101补

3.5.3 定点乘法运算手算乘法如何实现?

例: 0.1101×0.1011 = ?

```
0. 1101

×0. 1011

1101

1101

0000

1101

0. 10001111
```

由手算到机器实现,要解决三个问题:

- ① 符号问题如何处理?
- ② 多项部分积相加,如何解决进位传递问题?
- ③ 乘数权值每高一位,新部分积需左移一位,

才能保持两次部分积之间的位权对应关系,这导

致加法器位数增加。为了保持加法器位数不变,

能否改变移位方法?

对于符号位的处理方法,可采用原码乘法或补码乘法。

对于后两种问题的处理方法: 一种乘法器是将N位乘法转换为 N次累加与移位循环, 因而可用常规加法器实现。另一类乘法器结构, 称为阵列乘法器。

本节主要讨论如何通过累加、移位实现分步乘法运算。

乘法──部分积累加、移位。

3.5.3.1 原码一位乘法

每次用一位乘数去乘被乘数。

1. 算法分析

X原 Y原

例. 0.1101×1.1011

乘积 P = | X | X | Y |

积符 SP= SX SY

```
0.1101
  (1) 手算
          \times 0.1011
             1101
             1101
                    部分积
            0000
         + 1101
        0. 10001111
  上符号: 1.10001111
问题: 1) 加数增多(由乘数位数决定)
    2) 加数的位数增多(与被乘数、乘
       数位数有关)。
改进:将一次相加改为分步累加。
```

(2) 分步乘法

每次将一位乘数所对应的部分积与原部分积的累加和相加,并移位。

设置寄存器:

A: 存放部分积累加和、乘积高位

B: 存放被乘数

C: 存放乘数、乘积低位

设置初值:

A = 00.0000

B = |X| = 00.1101

C = |Y| = .1011



2. 算法流程

3. 运算规则

- (1)操作数、结果用原码表示;
- (2) 绝对值运算,符号单独处理;
- (3)被乘数(B)、累加和(A)取双符号位;
- (4) 乘数末位(Cn) 为判断位, 其状态决定 下步操作;
- (5) 作n次循环(累加、右移)。

3.5.3.2 补码一位乘法

1. 算法分析

$$X_{\dagger h} = X_0. X_1 X_2....X_n$$

(1) Y为正:
$$Y_{ih} = 0. Y_1Y_2.....Y_n$$

(XY) $X_{ih} = X_{ih} (0. Y_1Y_2.....Y_n)$

(2) Y为负:
$$Y_{i} = 1. Y_{1}Y_{2}.....Y_{n}$$
 (XY) $X_{i} = X_{i}(0. Y_{1}Y_{2}.....Y_{n}) + (-X)_{i}$

(3) Y符号任意:

$$(XY)_{\frac{1}{2}} = X_{\frac{1}{2}}(0.Y_1Y_2.....Y_n) + (-X)_{\frac{1}{2}}Y_0$$

符号位

```
(4) 展开为部分积的累加和形式:
(XY)_{\frac{1}{2}} = X_{\frac{1}{2}}(0.Y_1Y_2....Y_n) + (-X)_{\frac{1}{2}}Y_0
= X_{\frac{1}{2}}(0. Y_1 Y_2.....Y_n) - X_{\frac{1}{2}}Y_0
= X_{\frac{1}{2}} \left( -Y_0 + 2^{-1} Y_1 + 2^{-2} Y_2 + \dots + 2^{-n} Y_n \right)
= X_{*} [-Y0+(Y1-2-Y1)+(2-Y2-2-Y2)+....
   +(2^{-(n-1)}Y_n-2^{-n}Y_n)
= X \neq [(Y_1-Y_0)+2^{-1}(Y_2-Y_1)+2^{-2}(Y_3-Y_2)+...
   +2^{-n}(Y_{n+1}-Y_{n})
比较法: 用相邻两位乘数比较的结果决定
            +X<sub>*/</sub>, -X<sub>*/</sub>=\(\varphi\)+0.
```

2. 比较法算法

Y _n (高位)	Y _{n+1} (低位)	操作(A _补 为部分积累加和)
0	0	(0)	1/2A _补
0	1	(1)	$1/2(A_{\uparrow \uparrow}+X_{\uparrow \uparrow})$
1	0	(-1)	$1/2(A_{ih}-X_{ih})$
1	1	(0)	1/2A*

3. 运算实例

X=-0.1101, Y=-0.1011, 求(XY)。

初值: A=00.0000, B=X_{*}=11.0011,

$$-B=(-X)_{**}=00.1101, C =Y_{**}=1.0101$$



4) + 11,0011 0 1 +B 11.0111 11. 1011 11111.0 5) -B + 00, 1101 1 0 00.1000 1111 修正 1.0:-B修正

 $(XY)_{\frac{1}{2h}} = 0.10001111$

- 4. 运算规则
- (1)A、B取双符号位,符号参加运算;
- (2)C取单符号位,符号参加移位,以决定最后是否 修正:

0.1:+B修正

0.0:不修正

1.1:不修正

- (3)C末位设置附加位Cn+1,初值为0,CnCn+1组成判 断位,决定运算操作;
- (4)作n步循环, 若需作第n+1步, 则不移位, 仅修正。

3.5.4 定点除法运算

除法——若干余数与除数加减、移位。

```
例. 0.10110 ÷ 0.11111
                  0.10110
              110100
               _11111
                10101<mark>0</mark>
11111
           0.0000010110
```

实现除法的关键: 比较余数、除数 绝对值大小,以 决定上商。

商: 0.10110 余数: 0.10110×2⁻⁵

3.5.4.1 原码恢复余数法

1. 算法

比较两数大小可用减法试探。

2×余数-除数=新余数 {为正:够减,商1。

为负:不够减,商0,

恢复原余数。

2. 实例

X=-0.10110, Y=0.11111, 求X/Y, 给出商Q和余数R

设置: A: 被除数、余数, B: 除数, C: 商

初值: A=|X|= 00.10110

B=|Y| = 00.11111 -B= 11.00001

C=|Q|=0.00000



```
00. 10101 r_3 0. 00101 Q_3
                       01.01010 2r<sub>3</sub>
5)
                 -B +11.00001
                        00. 01011 r<sub>4</sub>
                                            0.01011_{Q_4}
6)
                       00. 10110 2r<sub>4</sub>
                 -B +11.00001
                       11. 10111 r<sub>5</sub>'
                                            0. 10110 Q<sub>5</sub>
7)
                      +00. 11111
            恢复余数 00.10110 r5
Q = -0.10110
R = -0.10110 \times 2^{-5}
X/Y=-0.10110+\frac{-0.10110\times2^{-5}}{}
                    0.11111
```

- 3. 说明
 - (1) A、B双符号位, X、Y绝对值, X 小于 Y 。
 - (2)运算结束后,余数乘以2⁻ⁿ,与被除数同号。
- 3.5.4.2 原码不恢复余数法(加减交替法)
- 1. 算法分析

```
第二步:2r<sub>1</sub>-B=r<sub>2</sub>'<0
```

第三步:
$$r_2$$
'+B= r_2 (恢复余数)

$$2r_2-B=2(r_2'+B)-B$$

= $2r_2'+B=r_3$

第二步:2r₁¬B=r₂<0

第三步:2r₂+B=r₃

(不恢复余数)

2. 算法

```
r;+1=2r;+(1-2Q;)Y
r;为正,则0;为1,第i+1步作2r;-Y;
r;为负,则0;为0,第i+1步作2r;+Y。
```

X=0.10110, Y=-0.11111, 求X/Y, 给出商Q和余数R。

3. 实例

```
初值: A=|X|= 00.10110
B=|Y|= 00.11111
-B=11.00001
C=|Q|= 0.00000
```



00. 01011 r_4 0. 0101104 为正 00.10110 2r₄ 5) -B +11.00001 11. 10111 0. 10110 Q₅ 为负 6) +00. 11111 恢复余数 00.10110 r₅

Q= -0. 10110
R= 0. 10110×2⁻⁵
X/Y=-0. 10110+
$$\frac{0.10110 \times 2^{-5}}{-0.11111}$$

4. 运算规则

- (1) A、B取双符号位,X、Y取绝对值运算, | X| < | Y|。
- (2) 根据余数的正负决定商值及下一步操作。
- (3) 求n位商,作n步操作;若第n步余数为负,则第 n+1步恢复余数,不移位。

3.5.4.3 补码不恢复余数法(加减交替法)如何判断是否够减?如何上商?如何确定商符?

 + (-4)
 + (-7)
 +4
 +7

 3
 -3
 -3
 3

 够减
 不够减
 够减
 不够减

够减:r与X同号,与Y异号;不够减:r与X异号,与Y同号。

(3) 判断规则

 X_N
 同号: 作X_N-Y_N
 不够减: r_N与Y_N异号

 身号: 作X_N+Y_N
 修减: r_N与Y_N异号

 不够减: r_N与Y_N同号

够减:r_补与Y_补同号

2. 求商值

 X_补 Y_补
 同号: 商为正 (够减商1)

 不够减商0

 (r、Y同号) (r、Y异号) 异号: 商为负 {够减商0 不够减商1 (r、Y昇号) (r、Y同号)

上商规则: Qi=Sri ①SY

余数与除数同号商1,异号商0。

3. 算法

$$(r_{i+1})_{i}=2r_{i}+(1-2Q_{i})Y_{i}$$

ri_补与Y_补同号,则Qi_补为1,第i+1步作2ri_补-Y_补;

ri_补与Y_补异号,则Qi_补为0,第i+1步作2ri_补+Y_补。

4. 求商符

 $$\phi X_{\lambda} = r0_{\lambda}$$ $r0_{\lambda} = r0_{\lambda}$ $f0_{\lambda} = r0_{\lambda}$

商符

5. 商的校正

余数

$$\frac{X_{\frac{1}{4^{i}}}}{Y_{\frac{1}{4^{i}}}} = ((-1+2^{-n} + \sum_{i=0}^{n-1} 2^{-i} Q_{i}) + \frac{2^{-n} r_{n_{\frac{1}{4^{i}}}}}{Y_{\frac{1}{4^{i}}}}$$

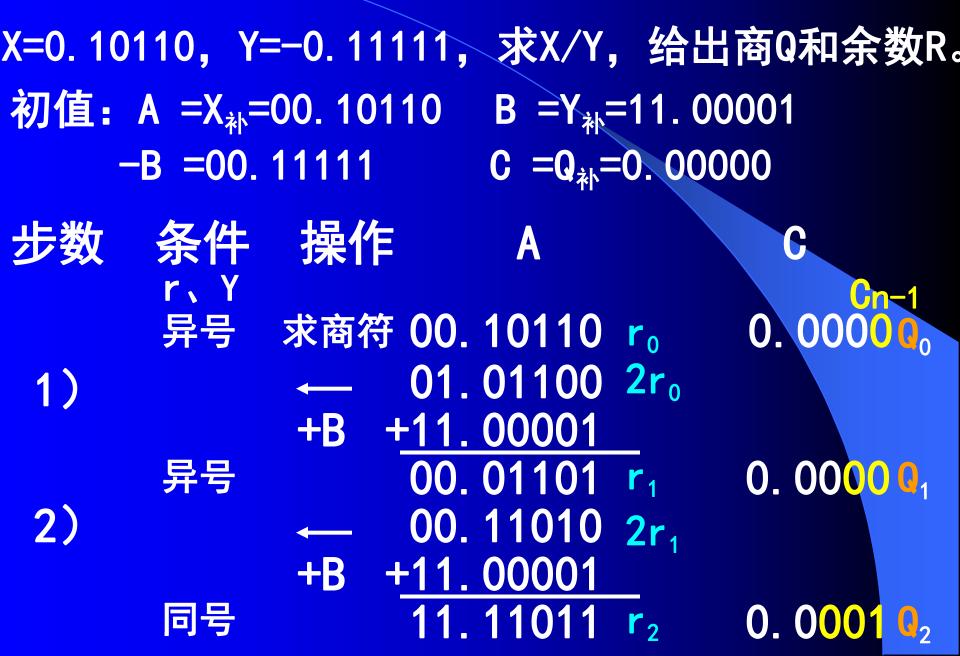
余数

$$\frac{X_{\frac{1}{4^{h}}}}{Y_{\frac{1}{4^{h}}}} = (-1+2^{-n} + \sum_{i=0}^{n-1} 2^{-i} Q_{i}) + \frac{2^{-n} r_{n_{\frac{1}{4^{h}}}}}{Y_{\frac{1}{4^{h}}}}$$

- $\binom{n-1}{\sum_{i=0}^{n-1}} 2^{-i} Qi_{i} = Q0. Q1Q2.....Qn-1 求n-1 位商(假商)$
- (2) 2⁻ⁿ 第n位商(末位商)恒置1
- (3)-1 商符变反 真商=假商+1.000...01 n位

(4)余数求至r_n

6. 实例





7. 运算规则

- (1) A、B取双符号位,符号参加运算,并且 |X|<|Y|。
- (2) 根据余数与除数的符号决定商值及下一步操作。
- (3) 求n-1位商,作n步操作(求出rn)。
- (4) 对商校正(商符变反,第n位商恒置1)

3.5.5 浮点四则运算

3.5.5.1 浮点加减运算

步骤:

1. 检测能否简化操作。

2. 对阶

例. $2^2 \times 0.1001 \rightarrow 10.01 \rightarrow 010.01 \rightarrow 2^3 \times 0.0101$ $2^3 \times 0.1101 \rightarrow 110.1 \rightarrow 110.1 \rightarrow 2^3 \times 0.1101$

- (1)对阶:使两数阶码相等(小数点实际位置对齐, 尾数对应权值相同)。
- (2)对阶规则:小阶向大阶对齐。

- (3) 对阶操作:小阶阶码增大,尾数右移。
- 例. AE>BE, 则BE+1→BE, BM, 直到BE=AE
- (4) 阶码比较:比较线路或减法。
- 3. 尾数加减.

$$AM + BM \rightarrow AM$$

- 4. 结果规格化
- (1) 1. 0001 +0. 1001 1. 1010

|M|<1/2
应左移规格化

(2) 0. 0101 +0. 1101 1. 0010

> |M|>1 应右移规格化

```
11.0001
     +00.1001
     11. 1010
    Af1Af2 A1
若 Af1Af2A1+Af1Af2A1=1,则左规: AM
                               AE-1-AE
   (-1/2除外)
  (2) 00.0101
     +00.1101
      01.0010
    Af1Af2
若 Af1 ⊕ Af2=1,则右规: AM
                       AE+1→AE
```

3.5.5.2 浮点乘法运算

设A=2 × AM, B=2 × BM A×B=2 × (AM×BM) 浮点乘—→定点加、定点乘

步骤:

- 1. 检测操作数是否为0。
- 2. 阶码相加。
- 若阶码用移码表示,相加后要修正。
- 3. 尾数相乘。 相乘前不需对阶。
- 4. 结果规格化。一般左规。

3.5.5.3 浮点除法运算

设A=2 × AM, B=2 × BM A÷B=2 × (AM÷BM) 浮点除—→定点减、定点除

步骤:

- 1. 检测操作数是否为0。
- 2. | AM| < | BM| ?
- 3. 阶码相减。

若阶码用移码表示,相减后要修正。

- 4. 尾数相除。 相除前不需对阶。
- 5. 结果不再规格化。

第三章作业(一)

简要回答下列问题

- (1) 原码一位乘法与补码一位乘法的主要区别是什么?
- (2) 原码加减交替除法和补码加减交替除法分别 根据什么情况商1、商0?
- (3) 在浮点加减运算中如何进行对阶操作?
- (4) 在什么情况下需要左移规格化? 什么情况下需要右移规格化?

