

# 2018 年全国硕土研究生招生考试 计算机科学与技术学科联考 计算机学科专业基础综合试题

# • 命题总结

- 一核心点 70% 重复点 80% 黑马知识点 5%
  - 数据结构 重复重复
  - 组成原理 创新有限
  - 网络技术 回归常态
  - 操作系统 朴实无华

# 一创新点

- 组成操作一箭双雕
- 数据依然考素质

# 1.数据结构一重复重复

章节	题目	知识点
绪论		0.
线性表	41	未出现的最小正数 数组
栈列对	3	后缀表达式求值/栈的混洗和队列特性/对称矩阵的压缩存储
树	3	完全二叉树/哈夫曼树/二叉排序树
图	42/1	最小生成树/拓扑排序
查找	2	B 树结点个数/散列表构造
排序	2	希尔排序/大根堆

# 2.组成原理一创新有限

	312 03	491 13 150
章节	题目	知识点
概念	1	冯诺伊曼机特点
数值	3	CF和OF位/补码运算/IEEE754/算术和逻辑移位
存储	1/44	DRAM 芯片引脚/TLB,cache 容量,地址转换
指令	1	指令代码/变址寻址
CPU	1	流水线时间
总线	1	总线速率
10	1/43	中断概念/ <b>中断,程序和 DMA 过程</b>

# 3.操作系统一朴实无华

章节	题目	知识点		
概述	1	多任务批处理		
进程	6	优先级调度/进程异步性/安全状态检测/阻塞事件/管程/让		
		权等待		
存储	45	地址转换,进程切换,改进 clock		
文件	2	磁臂黏着/文件访问速度/文件实现(多级索引算法)		
10	46/1	中断过程		



### 4.计算机网络一回归常态

章节	题目	知识点	
参考模型	1	TCP/IP	
物理层	1	接口规范/	
链路层	3	信道预约/停等效率/MAC 地址	
网络层	1/47	路由聚集/子网,IP 分片	
传输层	1	UDP 复用	
应用层	1	SMTP	

# 一、单项选择题: 1-40 小题,每小题 2 分,共 80 分。下列每题给出的四个选项中,只有一个选项符合试题要求。

1. 若栈 S<sub>1</sub> 中保存整数, 栈 S<sub>2</sub> 中保存运算符, 函数 F()依次执行下述各步操作:

- (1)从 S<sub>1</sub> 中依次弹出两个操作数 a 和 b;
- (2)从 S<sub>2</sub>中弹出一个运算符 op;
- (3)执行相应的运算 b op a;
- (4)将运算结果压入 S<sub>1</sub>中。

假定  $S_1$  中的操作数依次是  $S_2$  5,8,3,2(2 在栈顶), $S_2$  中的运算符依次是\*,一,+(+在栈顶)。调用 3 次  $S_2$  F()后, $S_1$  栈顶保存的值是

A.-15 B.15 C.-20 D.20

2.现有队列 Q 与栈 S,初始时 Q 中的元素依次是 1、2、3、4、5、6(1 在队头),S 为空。若仅允许下列 3 种操作:①出队并输出出队元素;②出队并将出队元素人栈;③出栈并输出出栈元素,则不能得到的输出序列是

A. 1,2,5,6,4,3

B. 2,3,4,5,6,1

C. 3,4,5,6,1,2

D. 6,5,4,3,2,1

3.设有一个 12 x12 的对称矩阵 M,将其上三角部分的元素  $m_{i,j}$ (1 $\leq$ i $\leq$ j $\leq$ 12)按行优先存人 C 语言的一维数组 N 中,元素  $m_{6,6}$  C N 中的下标是

A. 50 B. 51 C. 55 D. 66

4.设一棵非空完全二叉树 $\tau$ 的所有叶结点均位于同一层,且每个非叶结点都有 2 个子结点。若 T 有 k 个叶结点,则 T 的结点总数是

A.2k-I B.2k  $C.k^2$  D.2<sup>k</sup>-I

5.已知字符集{a, b, c, d, e, f}, 若各字符出现的次数分别为 6, 3, 8, 2, 10, 4, 则对应字符集中各字符的哈夫曼编码可能是()

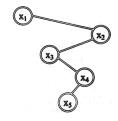
A.00 ,1011,011,1010 ,11,100

00, 0010, 000, 000, 0010, 01

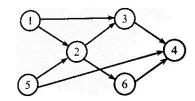
C.10 ,1011,11 ,0011,00,010

D. 0011,10 ,11,0010,01,000

6. 已知二叉排序树如下图所示,元素之间应满足的大小关系是()



A.X<sub>1</sub>< X<sub>2</sub>< X<sub>5</sub> B. X<sub>1</sub>< X<sub>4</sub>< X<sub>5</sub> C. X<sub>3</sub>< X<sub>5</sub>< X<sub>4</sub> D. X<sub>4</sub>< X<sub>3</sub>< X<sub>5</sub> 7. 下列选项中,不是如下有向图的拓扑序列的是



A.1,5,2,3,6,4 B.5,1,2,6,3,4 C.5,1,2,3,6,4 D.5,2,1,6,3,4

8.高度为 5 的 3 阶 B 树含有的关键字个数至少是

A. 15 B. 31 C. 62 D. 242

9.现有长度为 7、初始为空的散列表 HT, 散列函数 H(K) = k%7, 用线性探测再散列法解决冲突。将关键字 22, 43, 15 依次插入到 HT后, 查找成功的平均查找长度是

A. 1.5 B. 1.6 C.2 D.3

10.对初始数据序列(8, 3, 9, 11, 2, 1, 4, 7, 5, 10, 6)进行希尔排序。若第一趟排序结果为(1, 3, 7, 5, 2, 6, 4, 9, 11, 10, 8),第二趟排序结果为(1, 2, 6, 4, 3, 7, 5, 8, 11, 10, 9),则两趟排序采用的增量(间隔)依次是

A.3, 1 B.3, 2 C.5, 2 D.5, 3

11.在将数据序列(6, 1, 5, 9, 8, 4, 7)建成大根堆时,正确的序列变化过程是

 $A.6,1,7,9,8,4,5 \rightarrow 6,9,7,1,8,4,5 \rightarrow 9,6,7,1,8,4,5 \rightarrow 9,8,7,1,6,4,5$ 

 $B.6,9,5,1,8,4,7 \rightarrow 6,9,7,1,8,4,5 \rightarrow 9,6,7,1,8,4,5 \rightarrow 9,8,7,1,6,4,5$ 

 $C.6,9,5,1,8,4,7 \rightarrow 9,6,5,1,8,4,7 \rightarrow 9,6,7,1,8,4,5 \rightarrow 9,8,7,1,6,4,5$ 

D.6,1,7,9,8,4,5 $\rightarrow$ 7,1,6,9,8,4,5 $\rightarrow$ 7,9,6,1,8,4,5 $\rightarrow$ 9,7,6,1,8,4,5 $\rightarrow$ 9,8,6,1,7,4,5

12.冯•诺依曼结构计算机中数据采用二进制编码表示,其主要原因是

I.二进制的运算规则简单

II.制造两个稳态的物理器件较容易

III.便于用逻辑门电路实现算术运算

A. 仅 I 、 II B. 仅 I 、 III **公**众 仅 II 、 III D. I 、 II 和 III

13.假定带符号整数采用补码表示,若 int 型变量 x 和 y 的机器数分别是 FFFF FFDFH 和 0000 0041H,则 x、y 的值以及 x-y 的机器数分别是

A. X=-65, y=41, x-y 的机器数溢出

B. X=-33, y=65, x 的机器数为 FFFF FF9DH

C. X=-33, y=65, x-y 的机器数为 FFFF FF9EH

D. X=-65, y=41, x-y 的机器数为 FFFF FF96H

14. IEEE 754 单精度浮点格式表示的数中,最小的规格化正数是

A. 1.0 X 2<sup>-126</sup> B. 1.0 X 2<sup>-127</sup> C. 1.0 X 2<sup>-128</sup> D. 1.0 X 2<sup>-149</sup>

15.某 32 位计算机按字节编址,采用小端(Little Endian)方式。若语句"int i=o;"对应指令的机器代码为"C7 45 FC 00 00 00 00",则语句"int i=- 64;"对应指令的机器代码是

A C7 45 FC CO FF FF FF B. C7 45 FC OC FF FF FF

C.C7 45 FC FF FF FF CO D. C7 45 FC FF FF FF OC

**16**.整数 x 的机器数为 **1101 1000**,分别对 x 进行逻辑右移 I 位和算术右移 I 位操作,得到的机器数各是

A. 1110 1100,1110 1100 B. 0110 1100,1110 1100

C. 1110 1100 \0110 1100 D. 0110 1100,0110 1100

17.假定 DRAM 芯片中存储阵列的行数为 r、列数为 c,对于一个  $2K \times 1$  位的 DRAM 芯片,为保证其地址引脚数最少,并尽量减少刷新开销,则 r、c 的取值分别是



A. 2048 \ 1 B. 64 \ 32 C.32 \ 64 D.1 \ 2048

18.按字节编址的计算机中,某 double 型数组 A 的首地址为 2000H,使用变址寻址和循环结构访问数组 A,保存数组下标的变址寄存器初值为 0,每次循环取一个数组元素,其偏移地址为变址值乘以 sizeof( double),取完后变址寄存器内容自动加 1。若某次循环所取元素。的地址为 2100H,则进人该次循环时变址寄存器的内容是

A.25 B.32 C.64 D.100

19.减法指令 "sub RI, R2, R3"的功能为 "(R1)-(R2)→R3", 该指令执行后将生成进位/借位标志 CF 和溢出标志 OF。若(R1)=FFFF FFFFH, (R2)= FFFF FFFOH,则该减法指令执行后, CF与 OF 分别为

A. CF=0, OF=0 B. CF=1, OF=0 C .CF=0, OF=1 D. CF=1, OF=1

20.若某计算机最复杂指令的执行需要完成 5 个子功能,分别由功能部件 A~E 实现,各功能 部件所需时间分别为 80 ps、50 ps、50 ps、70 ps 和 50 ps,采用流水线方式执行指令,流水 段寄存器延时为 20 ps,则 CPU 时钟周期至少为

A. 60 ps B. 70 ps C. 80 ps D. 100 Ps

21.下列选项中,可提高同步总线数据传输率的是

- I.增加总线宽度
- Ⅱ.提高总线工作频率
- III.支持突发传输
- IV.采用地址/数据线复用

A. 仅Ⅰ、Ⅱ B. 仅Ⅰ、Ⅱ、Ⅲ C. 仅Ⅲ、Ⅳ D. Ⅰ、Ⅱ、Ⅲ和Ⅳ

22.下列关于外部 I/O 中断的叙述中,正确的是

A.中断控制器按所接收中断请求的先后次序进行中断优先级排队

B.CPU 响应中断时,通过执行中断隐指令完成通用寄存器的保护

C.CPU 只有在处于中断允许状态时,才能响应外部设备的中断请求

D.有中断请求时, CPU 立即暂停当前指令执行, 转去执行中断服务程序

23.下列关于多任务操作系统的叙述中,正确的是

- I.具有并发和并行的特点
- Ⅱ.需要实现对共享资源的保护
- III.需要运行在多 CPU 的硬件平台上
- A. 仅 I B. 仅 I C. 仅 I 、 II D. I 、 II 、 III

24.某系统采用基于优先权的非抢占式进程调度策略,完成一次进程调度和进程切换的系统时间开销为  $1 \mu s$ 。在 T 时刻就绪队列中有 3 个进程  $P_1$ 、 $P_2$ 和  $P_3$ ,其在就绪队列中的等待时间、需要的 CPU 时间和优先权如下表所示。

进程	等待时间	需要的 CPU 时间	优先权
P <sub>1</sub>	30 µ s	12 µ s	10
P <sub>2</sub>	15 µ s	<b>24</b> μ s	30
P <sub>3</sub>	18 µ s	36 µ s	20

若优先权值大的进程优先获得 CPU,从 T 时刻起系统开始进程调度,则系统的平均周转时间为

A.54  $_{\mu \, S}$  B.73  $_{\mu \, S}$  C.74  $_{\mu \, S}$  D.75  $_{\mu \, S}$ 

25.属于同一进程的两个线程 threadl 和 thread2 并发执行, 共享初值为 0 的全局变量 x。Threadl 和 thread2 实现对全局变量 x 加 1 的机器级代码描述如下。



thread1			Thread2		
mov	R1, x	// (x)→R1	mov	R2, x	// (x)→R2
inc	R1	// (R1)+1→R1	inc	R2	// (R2)+1→R2
mov	x, R1	// (R1)→x	mov	x, R2	// (R2)→x

在所有可能的指令执行序列中, 使 x 的值为 2 的序列个数是

#### A.1 B.2 C.3 D.4

26.假设系统中有 4 个同类资源,进程  $P_1$ 、 $P_2$  和  $P_3$  需要的资源数分别为 4、3 和 1, $P_1$ 、 $P_2$  和  $P_3$  已申请到的资源数分别为 2、1 和 0,则执行安全性检测算法的结果是

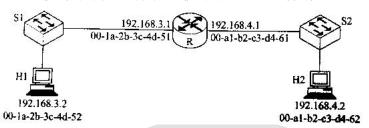
- A. 不存在安全序列,系统处于不安全状态
- B. 存在多个安全序列,系统处于安全状态
- C. 存在唯一安全序列  $P_3$ 、 $P_1$ 、 $P_2$ ,系统处于安全状态
- D. 存在唯一安全序列  $P_3$ 、 $P_2$ 、 $P_1$ ,系统处于安全状态
- 27.下列选项中,可能导致当前进程 P 阻塞的事件是
- I.进程 P 申请临界资源.
- II.进程 P 从磁盘读数据
- III.7 系统将 CPU 分配给高优先权的进程
- A. 仅I B.仅II C.仅I、II D.I、II、III
- 28.若 x 是管程内的条件变量,则当进程执行 x.wait()时所做的工作是
- A.实现对变量 x 的互斥访问
- B.唤醒一个在 x 上阻塞的进程
- C.根据 x 的值判断该进程是否进入阻塞状态
- D.阻塞该进程,并将之插入 x 的阻塞队列中
- 29.当定时器产生时钟中断后,由时钟中断服务程序更新的部分内容是
- I.内核中时钟变量的值
- II.当前进程占用 CPU 的时间
- III.当前进程在时间片内的剩余执行时间
- A. 仅I、II B. 仅I、II D. I、II、III
- 30.系统总是访问磁盘的某个磁道而不响应对其他磁道的访问请求,这种现象称为磁臂黏着。 下列磁盘调度算法中,不会导致磁臂粘着的是
- A. 先来先服务(FCFS)
- B. 最短寻道时间优先(SSTF)
- C. 扫描算法(SCAN)
- D. 循环扫描算法(CSCAN)
- 31.下列优化方法中,可以提高文件访问速度的是
- Ⅰ. 提前读 Ⅱ. 为文件分配连续的簇 Ⅲ.延迟写 Ⅳ. 采用磁盘高速缓存
- A. 仅I、II B.仅II、III C.仅I、III、IV D. I、II、III、IV
- 32.在下列同步机制中,可以实现让权等待的是
- A.Peterson 方法 B.swap 指令 C.信号量方法 D. TestAndSet 指令
- 33.下列 TCP/IP 应用层协议中,可以使用传输层无连接服务的是
- A. FTP B. DNS C. SMTP D. HTTP
- 34.下列选项中,不属于物理层接口规范定义范畴的是
- A. 接口形状 B. 引脚功能 C. 物理地址 D. 信号电平
- 35.IEEE 802.11 无线局域网的 MAC 协议 CSMA/CA 进行信道预约的方法是



A. 发送确认帧 B.采用二进制指数退避 C.使用多个 MAC 地址 D.交换 RTS 与 CTS 帧 36.主机甲采用停一等协议向主机乙发送数据,数据传输速率是 3kbps,单向传播延时是 200 ms,忽略确认帧的传输延时。当信道利用率等于 40%时,数据帧的长度为

A. 240 比特 B. 400 比特 C. 480 比特 D. 800 比特

37.路由器 R 通过以太网交换机 S1 和 S2 连接两个网络,R 的接口、主机 HI 和 H2 的 IP 地址与 MAC 地址如下图所示。若 H1 向 H2 发送 1 个 IP 分组 P,则 H1 发出的封装 P 的以太网帧的目的 MAC 地址、H2 收到的封装 P 的以太网帧的源 MAC 地址分别是



A.00-a1-b2-c3-d4-62 \, 00-1a-2b-3c-4d-52

B.00-a1-b2-c3-d4-62 00-a1-b2-c3-d4-61

C.00-1a-2b-3c-4d-51 \, 00-1a-2b-3c-4d-52

D.00-1a-2b-3c-4d-51 \, 00-a1-b2-c3-d4-61

38.某路由表中有转发接口相同的 4 条路由表项,其目的网络地址分别为 35.230.32.0/21、35.230.40.0/21、35.230.48.0/21 和 35.230.56.0/21,将该 4 条路由聚合后的目的网络地址为

A.35.230.0.0/19 B. 35.230.0.0/20 C. 35.230.32.0/19 D. 35.230.32.0/20

39.UDP 协议实现分用(demultiplexing)时所依据的头部字段是

A. 源端口号 B. 目的端口号 C. 长度 校验和

40.无需转换即可由 SMTP 协议直接传输的内容是

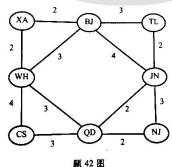
A.JPEG 图像 B.MPEG 视频 C.EXE 文件 D.ASCII 文本

二、综合应用题: 41-47 小题, 共 70 分。

41. (13 分) 给定一个含 n(n≥1) 个整数的数组,请设计一个在时间上尽可能高效的算法,找出数组中未出现的最小正整数。例如,数组{一5,3,2,3}中未出现的最小正整数是 1;数组 {1,2,3}中未出现的最小正整数是 4。要求:

(1)给出算法的基本设计思想。

- (2)根据设计思想,采用 c或 c++语言描述算法,关键之处给出注释。
- (3)说明你所设计算法的时间复杂度和空间复杂度。
- 42. (12 分) 拟建设一个光通信骨干网络连通 BJ、CS、XA、QD、JN、NJ、TL 和 WH 等 8 个城市,题 42 图中无向边上的权值表示两个城市间备选光缆的铺设费用。



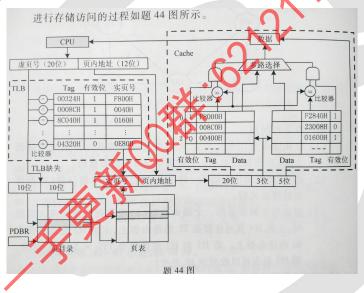
请回答下列问题。

(1) 仅从铺设费用角度出发,给出所有可能的最经济的光缆铺设方案(用带权图表示),并 计算相应方案的总费用。



- (2) 题 42 图可采用图的哪一种存储结构?给出求解问题(1)所使用的算法名称。
- (3) 假设每个城市采用一个路由器按(1)中得到的最经济方案组网, 主机 H1 直接连接在 TL 的路由器上, 主机 H2 直接连接在 BJ 的路由器上。若 H1 向 H2 发送一个 TTL=5 的 IP 分组,则 H2 是否可以收到该 IP 分组?
- 43. (8分) 假定计算机的主频为 500 MHz, CPI 为 4。现有设备 A 和 B,其数据传输率分别为 2 MB/s 和 40 MB/s,对应 I/O 接口中各有一个 32 位数据缓冲寄存器。请回答下列问题,要求给出计算过程。
- (1) 若设备 A 采用定时查询 I/O 方式,每次输入/输出都至少执行 10 条指令。设备 A 最多间隔多长时间查询一次才能不丢失数据? CPU 用于设备 A 输入/输出的时间占 CPU 总时间的百分比至少是多少?
- (2) 在中断 I/O 方式下,若每次中断响应和中断处理的总时钟周期数至少为 400,则设备 B 能否采用中断 I/O 方式?为什么?
- (3) 若设备 B 采用 DMA 方式,每次 DMA 传送的数据块大小为 1000 B,CPU 用于 DMA 预处理和后处理的总时钟周期数为 500,则 CPU 用于设备 B 输入 / 输出的时间占 CPU 总时间的百分比最多是多少?

44. (15分)某计算机采用页式虚拟存储管理方式,按字节编址。CPU进行存储访问的过程 如题 44 图所示。



根据题 44 图回答下列问题。

- (1) 主存物理地址占多少位?
- (2) TLB 采用什么映射方式? TLB 用 SRAM 还是 DRAM 实现?
- (3)Cache 采用什么映射方式?若 Cache 采用 LRU 替换算法和回写(Write Back)策略,则 Cache 每行中除数据(Data)、Tag 和有效位外,还应有哪些附加位? Cache 总容量是多少? Cache 中有效位的作用是什么?
- (4) 若 CPU 给出的虚拟地址为 0008 C040H,则对应的物理地址是多少?是否在 Cache 中命中?说明理由。若 CPU 给出的虚拟地址为 0007 C260H,则该地址所在主存块映射到的 Cache 组号是多少?
- 45. (8分)请根据题 44 图给出的虚拟存储管理方式,回答下列问题。
- (1) 某虚拟地址对应的页目录号为 6,在相应的页表中对应的页号为 6,页内偏移量为 8,该虚拟地址的十六进制表示是什么?
- (2) 寄存器 PDBR 用于保存当前进程的页目录起始地址,该地址是物理地址还是虚拟地址?



进程切换时,PDBR 的内容是否会变化?说明理由。同一进程的线程切换时,PDBR 的内容是否会变化?说明理由。

- (3) 为了支持改进型 CLOCK 置换算法,需要在页表项中设置哪些字段?
- 46. (7分) 某文件系统采用索引节点存放文件的属性和地址信息,簇大小为 4 KB。每个文件索引节点占 64 B,有 1 1 个地址项,其中直接地址项 8 个,一级、二级和三级间接地址项 8 1 个,每个地址项长度为 4B。请回答下列问题。
- (1) 该文件系统能支持的最大文件长度是多少? (给出计算表达式即可)
- (2) 文件系统用 1 M(1M=2<sup>20</sup>)个簇存放文件索引节点,用 512 M 个簇存放文件数据。若一个图像文件的大小为 5600B,则该文件系统最多能存放多少个这样的图像文件?
- (3) 若文件 F1 的大小为 6 KB, 文件 F2 的大小为 40 KB,则该文件系统获取 F1 和 F2 最后一个簇的簇号需要的时间是否相同?为什么?
- 47. (7分) 某公司网络如题 47 图所示。IP 地址空间 192.168.1.0/24 被均分给销售部和技术部两个子网,并已分别为部分主机和路由器接口分配了 IP 地址,销售部子网的 MTU= 1500 B,技术部子网的 MTU= 800 B。

请回答下列问题。



- (1)销售部子网的广播地址是什么?技术部子网的子网地址是什么?若每个主机仅分配一个 IP 地址,则技术部子网还可以连接多少台主机?
- (2) 假设主机 192.168.1.1 向主机 192.168.1.208 发送一个总长度为 1500 B 的 IP 分组,IP 分组的头部长度为 20 B,路由器在通过接口 F1 转发该 IP 分组时进行了分片。若分片时尽可能分为最大片,则一个最大 IP 分片封装数据的字节数是多少 7 至少需要分为几个分片?每个分片的片偏移量是多少?



# 2018年全国硕士研究生招生考试

# 计算机科学与技术学科联考

# 计算机学科专业基础综合试题参考答案

# 一、单项选择题

1-5 BCAAA 6-10 CDBCD 11-15 ADCAA 16-20 BCBAD 21-25 BCCDB 26-30 ACDDA 31-35 DCBCD 36-40 DDCBD

# 二、综合应用题

# 41. 【答案要点】

(1) 给出算法的基本设计思想:

设要查找的数组中未出现的最小正整数为 K。K 取值范围只能是[1, n+1]。采用类似计数排序的思想,分配一个数组 B[n],用来标记 A 中是否出现了 1~n 之间的正整数。

从左至右依次扫描数组元素 A[i]并标记数组 B。若 A[i]是负数、零或是大于n,则忽略该值;否则,根据计数排序的思想将 B[A[i]-1]置为 1。

标记完毕,遍历数组 B,查找第一个值为 0 的元素,其下标+1 即为目标元素 K;找不到 0 时, K=n+l。

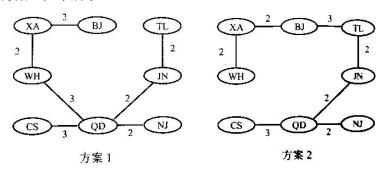
(2) 算法实现:

```
int findMissMin(int A[], int n)
                                      //标记数组
{ int i, *B;
                                      //分配空间
    B= (int *) malloc(sizeof(int) *n);
    memset(B, 0, sizeof(int) *n);
                                      //赋初值为0
    for( i=0; i<n; i++)
        if(A[i]>0 \& \& A[i] <=n)
              //若 A[i]的值介于1~n,则标记数组 B
          B[A[i]-1]=1;
   for (i=0; i< n; i++)
                  //扫描计数数组,找到目标值 K
        if( B[i]= =0) break;
    return i+1;
                                       //返回结果
```

(3)以上算法的时空复杂度都是 0(n)。

### 42.【答案要点】

(1)最经济的光缆铺设方案可以抽象为求最小生成树的问题。根据题图可以求得两种最经济的光缆建设方案,如下所示。





方案的总费用为16。

- (2) 可采用邻接矩阵保存题 42 图。可使用 Prim 算法求解。
- (3) 使用方案 1:H2 不能收到该 IP 分组;使用方案 2:H2 可以收到该 IP 分组。

#### 43.【答案要点】

(1)设备 A 准备 32 位数据所用时间为 4 B/2MB=2 队 μs, 所以, 最多每隔 2 μs 必须查询一次, 才能不丢失数据。

设备 A 每秒至少查询  $10^6/2=5 \times 10^5$  次,因此每秒钟内 CPU 用于设备 A 输入 / 输出的时间至少为  $5\times 10^5 \times 10\times 4=2\times 10^7$  个时钟周期,占整个 CPU 时间的百分比至少为  $2\times 10^7/500M=4\%$ 。

- (2)设备 B 不适合采用中断 I/O 方式。因为设备 B 准备 32 位数据所用时间为 4 B/40MB= 0.1  $\mu$  s,而中断响应和中断处理时间为 400x( 1/500M)= 0.8  $\mu$  s,大于 0.1  $\mu$  s,因而会造成数据丢失。
- (3) 设备 B 每秒钟内 DMA 次数最多为 40MB/1000 B=40 000,CPU 用于设备 B 输入/输出的时间最多为 40 000X 500=  $2x10^7$ 个时钟周期,占 CPU 总时间的百分比最多为  $2x10^7$ /500M= 4%。

### 44.【答案要点】

- (1) 物理地址位数是 20+3+5 = 28 (或 16+12= 28)。
- (2) TLB 中每项都有一个比较器,故 TLB 采用全相联映射方式。TLB 采用 SRAM 实现。
- (3) Cache 中每组有两行,故采用 2 路组相联映射方式。

因为是 2 路组相联并采用 LRU 替换算法,所以每行(或每组) 需要 1 位 LRU 位;因为采用回写策略,所以每行有 1 位修改位(脏位)。

28 位物理地址中 Tag 字段占 20 位,组索引字段占 3 位,块内偏移地址占 5 位,故 Cache 共有  $2^3$  =8 组,每组 2 行,每行有  $2^5$  = 32 B;Cache 总容量为 8x2x(20+1+1+32x8)=4464 位=558 字节。(或者 8x2x(20+1+1+32x8)+8=4456 位=557 字节)

有效位用来指出所在 Cache 行中的信息是否有效。

(4) 虚拟地址 0008 C040H 对应的物理地址是 004 0040H4。

访问 Cache 不命中。

理由为: 主存物理地址为 004 0040H、其中高 20 位 00400H 为标志宇段,低 5 位 00000B 为 块内偏移量,中间 3 位 010B 为组号 2,因此将 00400H 与 Cache 中第 2 组两行中的标志字段 同时比较,可以看出,虽然有一个 Cache 行中的标志字段与 00400H 相等,但对应的有效位为 0,而另一 Cache 行的标志字段与 00400H 不相等,故访问 Cache 不命中。

因为物理地址的低 12 位与虚拟地址低 12 位相同,即为 00100110 0000B,其中 011B 是组号 (组索引),因此,该地址所在的主存块映射到的 Cache 组号为 3。

# 45.【答案要点】

- (1) 该虚拟地址为 0180 6008H。
- (2) 该地址是物理地址。进程切换时,PDBR的内容会变化;同一进程的线程切换时,PDBR的内容不会变化。每个进程的地址空间、页目录和 PDBR的内容存在一一对应的关系。进程切换时,地址空间发生了变化,对应的页目录及其起始地址也相应变化,因此需要用进程切换后当前进程的页目录起始地址刷新 PDBR。同一进程中的线程共享该进程的地址空间,其线程发生切换时,地址空间不变,线程使用的页目录不变,因此 PDBR的内容也不变。
- (3) 需要设置访问字段(引用位/使用位)和修改字段(脏位)。

## 46.【答案要点】

(1) 该文件系统能支持的最大文件长度为

#### $8x4 KB+(4 KB /4 B) x4 KB+(4 KB /4 B)^2x4 KB+(4 KB /4 B)^3x4 KB=32 KB+4MB+4 GB+4 TB$

(2) 文件索引节点总个数为:  $1Mx4 \ KB/64B = 64M$ 。 $5600 \ B$  的文件占 2 个簇,512M 个簇( $<2^{32}$  个簇)可存放的文件总个数为: 512M/2 = 256M。可表示的文件总个数受限于文件索引节点



总个数。因此,该文件系统能存储 64M 个大小为 5600 B 的图像文件。

(3) 需要的时间不相同。获取文件 F1 的最后一个簇的簇号只需要访问索引节点的直接地址项,而获取文件 F2 的最后一个簇的簇号还需要读一级索引表。

# 47.【答案要点】

- (1) 销售部子网的广播地址是 192.168.1.127, 技术部子网的子网地址是 192.168.1.128; 技术部子网还可以连接主机数: 126-((208-129)+1+1)= 45 台。
- (2最大 IP 分片封装数据的字节数: [(800-20)/8]x8=776, 至少需要的分片数: [(1500-20)/776]=2,2个分片的片偏移量分别是:0和97。

