



Università degli Studi di Bergamo

SCUOLA DI INGEGNERIA

Corso di Laurea Magistrale in Ingegneria Informatica

Elettronica e Misure Industriali

Relazione esperienze di laboratorio

Prof.
Valerio Re

Candidato
Giulia Allievi
Matricola 1058231

Prof.
Massimo Manghisoni

Indice

0	Introduzione	4
1	Circuito 1: Emitter Follower	5
1.1	Introduzione	5
1.2	Prima versione	5
1.2.1	Punto di lavoro	6
1.2.2	Analisi di piccolo segnale	7
1.2.3	Componenti, strumenti e misure	8
1.3	Seconda versione	12
1.3.1	Punto di lavoro	13
1.3.2	Analisi di piccolo segnale	16
1.3.3	Componenti, strumenti e misure	16
2	Circuito 2: Common Emitter Amplifier	20
2.1	Introduzione	20
2.2	Prima versione	20
2.2.1	Schema	20
2.2.2	Analisi del circuito	21
2.3	Seconda versione	22
2.3.1	Punto di lavoro	22
2.3.2	Analisi di piccolo segnale	24
2.3.3	Componenti, strumenti e misure	25
2.4	Terza versione	28
2.4.1	Punto di lavoro	28
2.4.2	Analisi di piccolo segnale	29
2.4.3	Componenti, strumenti e misure	30
3	Circuiti 3 e 4: Amplificatore operazionale $\mu A741$	37
3.1	Introduzione	37
3.2	Amplificatore invertente	38
3.2.1	Schema	38
3.2.2	Analisi del circuito	38
3.2.3	Componenti, strumenti e misure	39
3.3	Integratore	42
3.3.1	Schema	42
3.3.2	Analisi del circuito	42
3.3.3	Componenti, strumenti e misure	42

Introduzione

Nelle esperienze di laboratorio si sono realizzati ed analizzati i seguenti circuiti:

- Esperienza 1: Emitter follower con alimentazione duale;
- Esperienza 2: Emitter follower con alimentazione singola;
- Esperienza 3: Common emitter amplifier con alimentazione duale e singola;
- Esperienza 4: Amplificatore invertente ed integratore con $\mu A741$.

La relazione è suddivisa per tipologia di circuito.

Circuito 1: Emitter Follower

1.1 Introduzione

Il primo circuito realizzato è l'*Emitter follower*, detto anche *Common collector*. Questo circuito ha un guadagno unitario, infatti la tensione misurata in uscita è uguale alla tensione applicata in ingresso, perciò si comporta come un buffer. Ne abbiamo realizzate due diverse versioni, una con alimentazione duale ed una con alimentazione singola.

1.2 Prima versione

La prima versione di *Emitter follower* analizzata è quella ad alimentazione duale. Di seguito si riportano lo schema (figura 1.1), l'analisi del punto di lavoro e di piccolo segnale, e le misure effettuate su questo circuito.

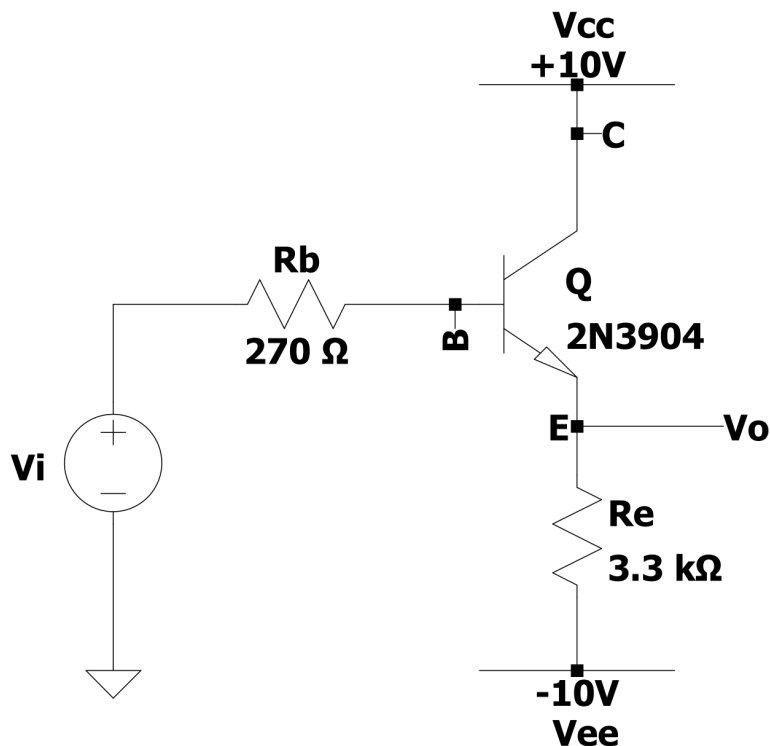


Figura 1.1: Schema dell'*Emitter follower* ad alimentazione duale.

1.2.1 Punto di lavoro

In quest'analisi bisogna spegnere i generatori di segnale e sostituirli con un cortocircuito se sono generatori di tensione, oppure con un circuito aperto se sono generatori di corrente. I condensatori sono sostituiti con un circuito aperto e gli induttori con un cortocircuito. Successivamente si va a determinare la tensione di ogni nodo e la corrente che scorre in ogni ramo.

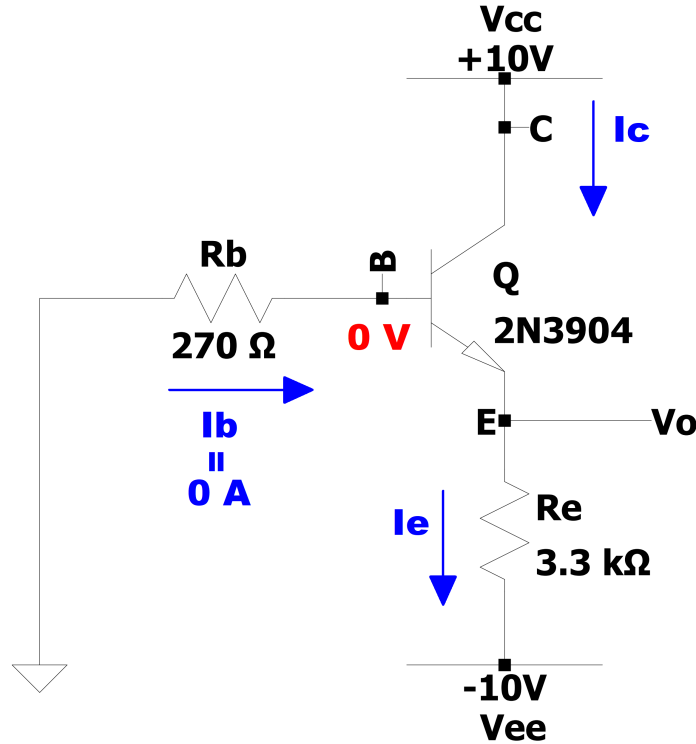


Figura 1.2: Punto di lavoro dell'*Emitter follower* ad alimentazione duale.

Come si vede nell'immagine 1.2, il generatore di segnale v_i viene sostituito con un cortocircuito, quindi la resistenza R_B si trova fra massa e la base del transistor Q . In questo caso non dobbiamo apportare altre modifiche al circuito originale.

Nell'analisi utilizziamo il modello ideale del transistor, perciò assumiamo che $\beta \rightarrow \infty$ e che $I_B = 0A$, di conseguenza la corrente che fluisce nella resistenza è nulla, perciò, per la legge di Ohm, sarà nulla anche la caduta di tensione ai suoi capi, quindi si ricava che $V_B = 0V$.

Dal bilancio di correnti del transistor (lo trattiamo come se fosse un nodo) otteniamo che $I_C + I_B = I_E$, ma dato che I_B è nulla, allora $I_C = I_E$.

Supponendo che il transistor si trovi in regione attiva diretta, la tensione V_{BE} fra la base e l'emettitore è pari a circa $+0.7V$ perché la giunzione è polarizzata direttamente. Dato che sappiamo che $V_B = 0V$, possiamo calcolare per differenza V_E , dunque $V_E = 0V - 0.7V = -0.7V$. Anche V_o sarà pari a questo valore dato che l'uscita viene prelevata all'emettitore.

V_C è pari alla tensione di alimentazione positiva, perciò $V_C = V_{CC} = 10V$. Dato che $V_{CB} > 0V$, la giunzione base-collettore è polarizzata inversamente, quindi l'ipotesi che il transistor si trovi in regione attiva diretta è verificata.

Ora possiamo calcolare la corrente di emettitore con la legge di Ohm:

$$V_E - V_{EE} = R_E \cdot I_E \rightarrow I_E = I_C = \frac{V_E - V_{EE}}{R_E} = \frac{-0.7V - (-10V)}{3.3k\Omega} = 2.818mA$$

Il circuito è ora completamente risolto, come ultima cosa si può calcolare la transconduttanza, visto che ci servirà successivamente per l'analisi di piccolo segnale. La transconduttanza è definita come il rapporto tra la corrente di collettore stazionaria I_C e la tensione termica V_T , che a temperatura ambiente vale circa 26mV.

$$\text{In formule: } g_m = \frac{I_C}{\Phi_T} = \frac{2.818mA}{26mV} = 0.108 \frac{A}{V}.$$

In tabella 1.1 sono riassunte tutte le grandezze ricavate dal punto di lavoro.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_B[A]$	$I_E[mA]$	$I_C[mA]$	$g_m[A/V]$
0	10	-0.7	0	2.818	2.818	0.108

Tabella 1.1: Riassunto delle grandezze ricavate dal punto di lavoro del circuito.

1.2.2 Analisi di piccolo segnale

Nell'analisi di piccolo segnale bisogna spegnere i generatori di grandezze continue e sostituirli con un cortocircuito se sono generatori di tensione, oppure con un circuito aperto se sono generatori di corrente. Per analisi approssimate, i condensatori sono sostituiti con un cortocircuito e gli induttori con un circuito aperto; per analisi più accurate, invece, non vengono sostituiti e si utilizza la loro impedenza per risolvere il circuito. Infine, i transistor vengono sostituiti con il loro modello per piccolo segnale. Successivamente si va a determinare la tensione di ogni nodo e la corrente che scorre in ogni ramo, esattamente come avveniva per l'analisi del punto di lavoro.

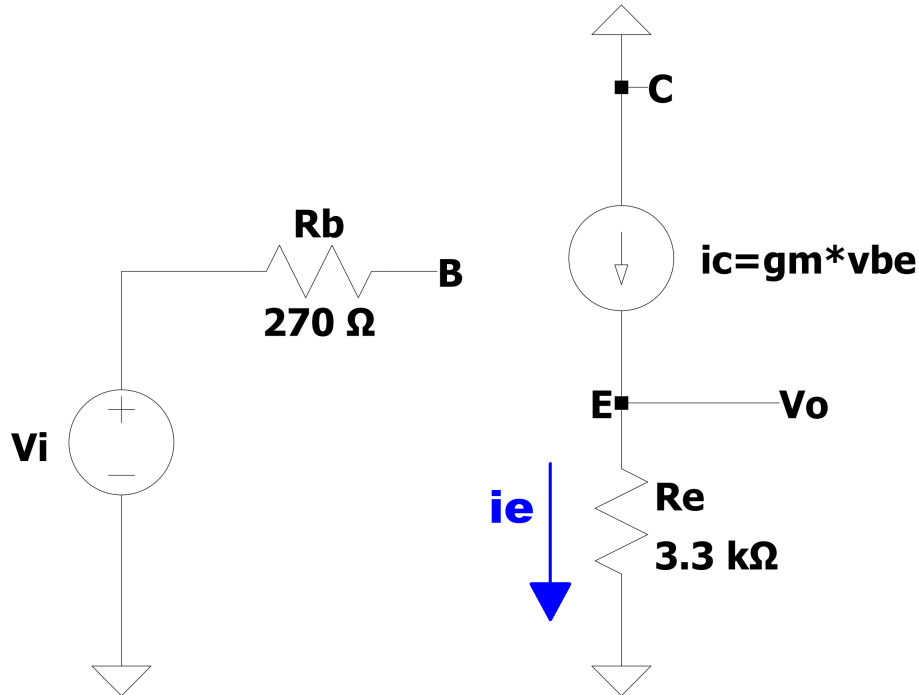


Figura 1.3: Analisi di piccolo segnale dell'*Emitter follower* ad alimentazione duale.

Come si può notare dalla figura 1.3, il BJT viene sostituito con il modello per piccolo segnale a bassa frequenza, quindi il terminale di base risulta isolato dal collettore e dall'emettitore; invece, questi due terminali sono collegati attraverso un generatore di corrente ideale di valore pari al prodotto fra la transconduttanza g_m e la tensione v_{BE} .

Dato che la base del transistor è isolata, nel circuito di sinistra non circola corrente, perciò non c'è caduta di tensione sulla resistenza R_B , quindi la tensione v_B risulta pari alla tensione applicata in ingresso con il generatore v_i .

Abbiamo già detto che $i_C = g_m \cdot v_{BE} = g_m(v_B - v_E)$. Ma dato che $v_B = v_i$ e $v_E = v_o$, la formula precedente per il calcolo della corrente di collettore si può riscrivere come $i_C = g_m(v_i - v_o)$.

Ricaviamo i_E con la legge di Ohm: $i_E = \frac{v_E - 0V}{R_E} = \frac{v_o}{R_E}$.

Dal bilancio delle correnti al nodo E otteniamo che $i_C = i_E$. Sostituendo alle due correnti le espressioni ricavate ai punti precedenti possiamo scrivere la seguente equazione:

$$g_m(v_i - v_o) = \frac{v_o}{R_E}.$$

A questo punto possiamo ricavare la funzione di trasferimento del circuito manipolando l'espressione ottenuta in precedenza. Questa risulta:

$$\frac{v_o}{v_i} = \frac{g_m R_E}{1 + g_m R_E} \simeq 1 \text{ per } g_m R_E \gg 1.$$

Allora, si può dire che $v_o = v_i$, ovvero il circuito si comporta come un buffer, come si era già accennato nell'introduzione del circuito (sezione 1.1).

1.2.3 Componenti, strumenti e misure

Il circuito, mostrato in figura 1.4, è stato realizzato su una breadboard utilizzando questi componenti:

- transistor bipolare NPN 2N3904;
- una resistenza da $270\ \Omega$ per R_B ;
- due resistenze, una da $1.5\ \text{k}\Omega$ (R_{E1}) ed una da $1.8\ \text{k}\Omega$ (R_{E2}) connesse in serie, per realizzare la resistenza R_E da $3.3\ \text{k}\Omega$.

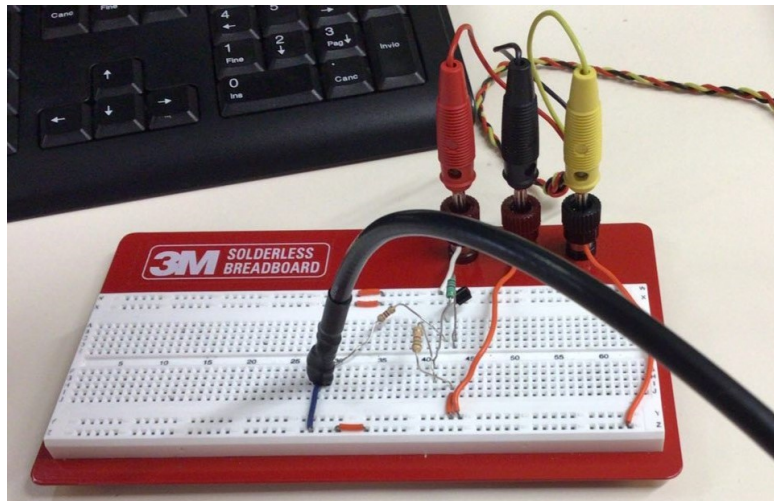


Figura 1.4: Fotografia del circuito *Emitter follower* ad alimentazione duale realizzato in laboratorio.

Per le misure e le analisi, sono stati utilizzati i seguenti strumenti:

- alimentatore da banco, con alimentazione positiva impostata a 10V ed alimentazione negativa a -10V, entrambe con limite in corrente di 50mA;
- generatore di forme d'onda;
- multimetro da banco;
- oscilloscopio a due canali.

Per prima cosa, con il multimetro si sono misurati i valori delle resistenze ed i valori delle tensioni delle giunzioni p-n del transistor (tensione *base-emettitore* e tensione *base-collettore*). I valori ottenuti sono mostrati in tabella 1.2.

	Valore nominale	Valore misurato
R_B	270 Ω	271 Ω
R_{E1}	1.5 k Ω	1.448 k Ω
R_{E2}	1.8 k Ω	1.788 k Ω
V_{BE}	$\simeq 0.7V$	0.699V
V_{BC}	$\simeq 0.7V$	0.659V

Tabella 1.2: Grandezze misurate prima di realizzare il circuito.

Le due giunzioni p-n hanno valori di tensione diversi, questo è dovuto alla tecnologia di realizzazione del BJT: essendo un dispositivo planare, le due giunzioni hanno lunghezza diversa, di conseguenza anche il loro valore di tensione sarà diverso. Il valore totale della resistenza R_E è pari a 3.236 k Ω , poco meno del 2% rispetto al suo valore nominale che è 3.3 k Ω .

Dopo aver posizionato tutti i componenti sulla breadboard, è stato fatto lo studio del punto di lavoro del circuito. Non è stato applicato il segnale e il terminale della resistenza R_B non connesso alla base del transistor è stato collegato a massa. Il circuito risultante è mostrato in figura 1.5.

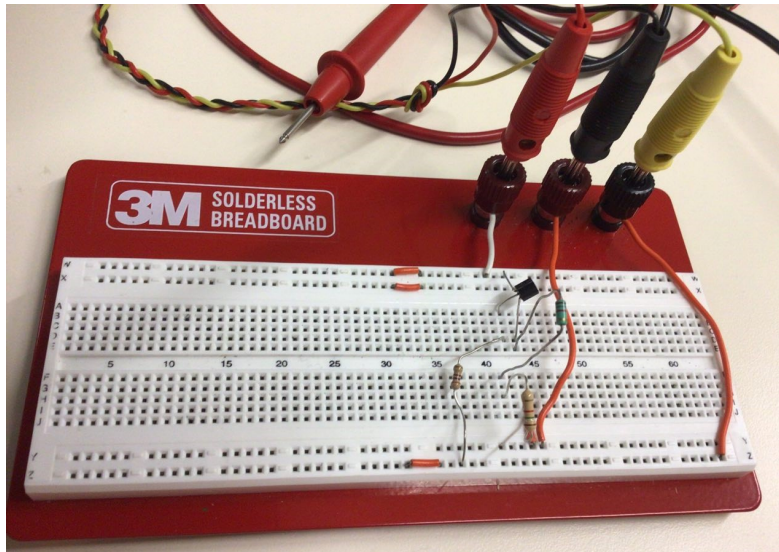


Figura 1.5: Fotografia del circuito *Emitter follower* con le connessioni per lo studio del punto di lavoro.

Le tensioni sono state misurate con il multimetro da banco, le correnti di base e di emettitore sono state ricavate utilizzando la legge di Ohm, mentre la corrente di collettore è stata calcolata per differenza dalle altre due correnti. I risultati sono mostrati in tabella 2.3.

V_B [mV]	V_C [V]	V_E [V]	I_B [mA]	I_E [mA]	I_C [mA]	g_m [A/V]
-3.515	10.000	-0.687	0.013	2.878	2.865	0.108

Tabella 1.3: Grandezze misurate dallo studio del punto di lavoro del circuito.

I valori ottenuti sono confrontabili con i risultati teorici calcolati nella sezione 1.2.1. La differenza principale è che sia V_B che I_B non sono nulle, anche se il loro valore (in modulo) è molto piccolo. In particolare, dato che la corrente I_B è piccola, l'approssimazione adottata nello studio teorico del circuito di trascurarla è ragionevole.

Dopo lo studio del punto di lavoro del circuito, è stato applicato in ingresso il segnale collegando con un cavo BNC il generatore di forme d'onda al circuito. Il circuito risultante è quello già mostrato in figura 1.4. La forma d'onda utilizzata è una sinusoide con tensione picco-picco V_{PP} di 2V e frequenza f pari a 1 kHz.

Per visualizzare graficamente la tensione in ingresso e la tensione in uscita è stato utilizzato l'oscilloscopio. Entrambe le sonde sono state collegate a massa con il coccodrillo, la punta di una sonda è stata collegata alla base del transistor (canale 1, traccia gialla) mentre la punta dell'altra sonda è stata collegata all'emettitore (canale 2, traccia azzurra). Il grafico è visibile in figura 1.6.

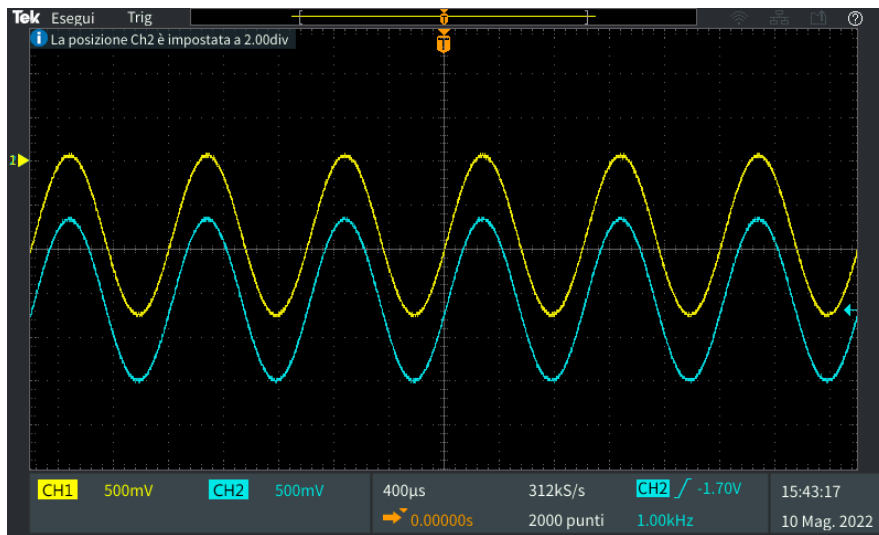


Figura 1.6: Grafico della tensione in ingresso (CH1) ed in uscita (CH2) al circuito, accoppiate in DC.

Com'è possibile vedere dal grafico, il guadagno del circuito è unitario perché entrambe le sinusoidi hanno la stessa ampiezza. La tensione applicata in ingresso la misuriamo in uscita con una differenza di circa 0.7V, che è la caduta di tensione data dalla giunzione p-n fra base ed emettitore. I due segnali sono in fase.

In realtà, il guadagno del circuito non è esattamente unitario e nemmeno lo sfasamento, o offset, è proprio nullo, come invece sembrerebbe dal grafico precedente. La tensione in uscita è legata alla tensione in ingresso da una relazione del tipo $y = a + bx$, dove y è la tensione in uscita, x la tensione in ingresso, a l'offset e b il guadagno del circuito. Per ricavare il valore dei parametri a e b sono state

applicate in ingresso al circuito diverse sinusoidi, tutte di frequenza 1 kHz ma di ampiezza variabile. La tensione picco-picco è infatti stata variare da 0.5V a 5.0V con step di 0.5V. Successivamente, con l'oscilloscopio, si sono misurati i valori di tensione picco-picco in ingresso, V_{PPi} , e in uscita, V_{PPo} .

Per ridurre l'effetto dei disturbi e del rumore sulle misure, i segnali sono stati filtrati con un passa-basso con frequenza di taglio di 20 MHz, poi sono stati mediati utilizzando 16 acquisizioni. Facendo così, il valore misurato dall'oscilloscopio risulta molto più stabile. Le misure sono riportate in tabella 1.4.

V_{PPi} [V]	V_{PPo} [V]
0.503	0.505
1.000	1.006
1.497	1.506
1.989	2.002
2.486	2.502
2.978	3.001
3.473	3.496
3.965	3.993
4.461	4.497
4.951	4.985

Tabella 1.4: Valori della tensione picco-picco in ingresso e in uscita al circuito.

I dati della tabella precedente sono stati elaborati su MATLAB per ricavare la retta di regressione che ci permette di stimare i valori di a e b . Nel grafico seguente, la figura 1.7, si riportano le misure, la retta interpolata e la retta teorica.

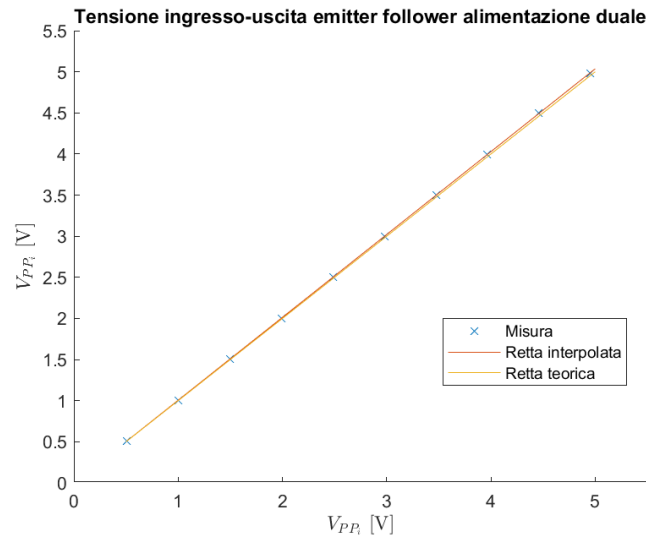


Figura 1.7: Confronto grafico fra la tensione ingresso-uscita interpolata e quella teorica.

L'equazione della retta interpolata è: $y = -0.0020949 + 1.0077x$. Il risultato è chiaramente in disaccordo con la teoria, perché sebbene il guadagno è molto prossimo all'unità, non può essere maggiore, perché questo significherebbe che il circuito eroga più energia rispetto a quella fornita in ingresso.

Infatti, il circuito ha una resistenza d'uscita r_{out} di valore circa pari a:

$$r_{out} \simeq \frac{1}{g_m} \quad \text{con } g_m = \frac{I_C}{V_T}$$

La funzione di trasferimento di conseguenza è leggermente diversa da quella ottenuta alla fine della sezione 1.2.2, ed è uguale a:

$$\frac{v_o}{v_i} = \frac{R_E}{r_{out} + R_E}$$

da cui risulta evidente che il guadagno non può essere sicuramente maggiore di uno. Il motivo di questo risultato anomalo può essere dovuto alla regolazione non sufficientemente precisa della capacità di compensazione della sonda collegata al secondo canale dell'oscilloscopio.

1.3 Seconda versione

Nel circuito appena realizzato abbiamo usato due alimentazioni, una positiva ed una negativa. Se il circuito non fosse alimentato con l'alimentatore da banco, per farlo funzionare servirebbero due batterie da 10V. Adottando alcuni accorgimenti, si può modificare il circuito discusso prima per fare in modo che funzioni con una sola alimentazione, l'altra viene collegata a massa. Siamo perciò passati a studiare l'*Emitter follower* ad alimentazione singola. Il circuito di partenza è mostrato in figura 1.8, è lo stesso circuito di figura 1.1 ma al posto dell'alimentazione negativa troviamo la massa. Trascuriamo per ora i valori delle resistenze. Verranno man mano discusse le modifiche e le eventuali problematiche che si riscontreranno per arrivare alla versione finale del circuito.

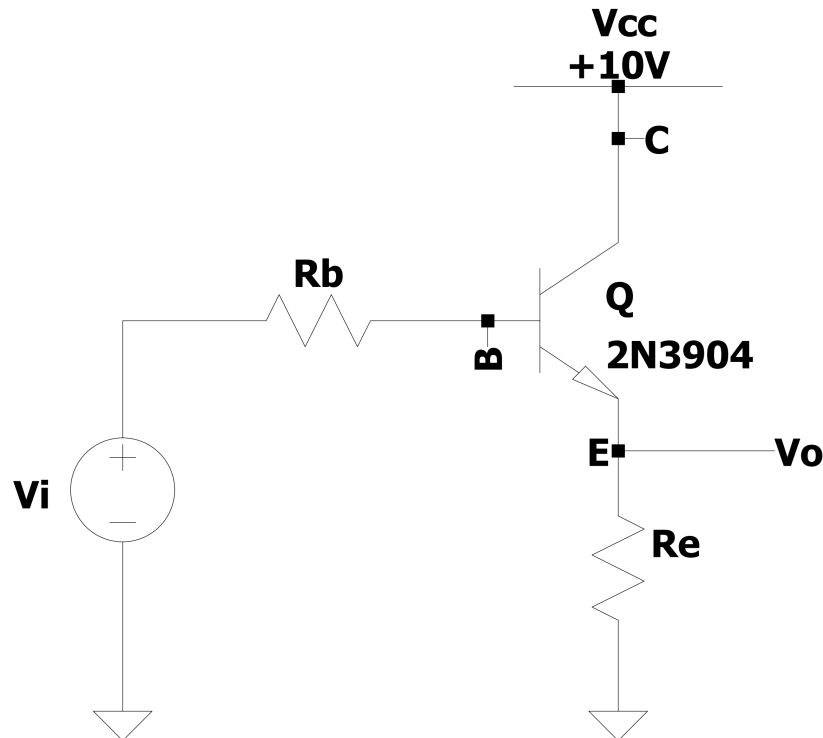


Figura 1.8: Schema di partenza dell'*Emitter follower* ad alimentazione singola.

1.3.1 Punto di lavoro

Per quest'analisi è sufficiente sostituire il generatore di tensione v_i con un cortocircuito, esattamente come per l'*Emitter follower* ad alimentazione duale. Lo schema risultante è riportato in figura 1.9.

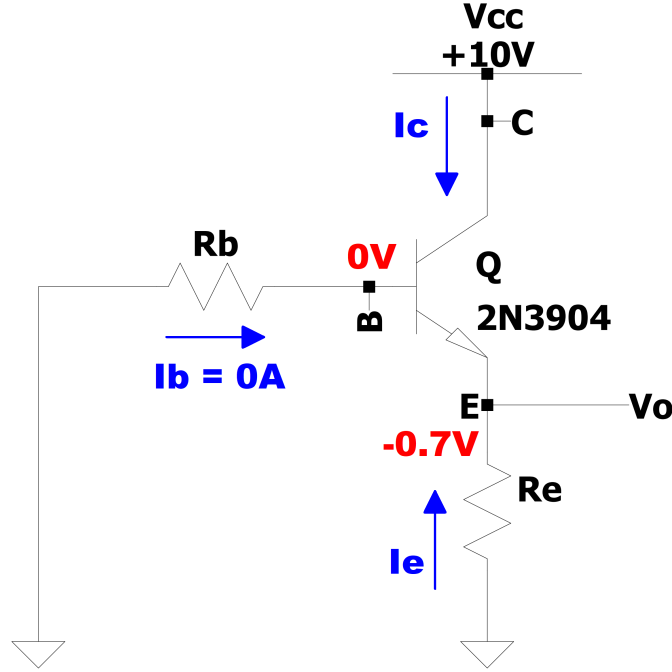


Figura 1.9: Punto di lavoro dell'*Emitter follower* ad alimentazione singola.

Utilizziamo ancora il modello ideale del transistor, perciò assumiamo che $\beta \rightarrow \infty$ e che $I_B = 0A$. Allora, la corrente che fluisce nella resistenza R_B è nulla, quindi sarà nulla anche la caduta di tensione ai suoi capi, di conseguenza $V_B = 0V$.

Supponendo che il transistor si trovi in regione attiva diretta, la tensione V_{BE} fra la base e l'emettitore è pari a circa $+0.7V$ perché la giunzione è polarizzata direttamente. Dato che sappiamo che $V_B = 0V$, V_E sarà uguale a $-0.7V$.

La resistenza R_E è attraversata da una corrente che va dalla massa all'emettitore: questo non è possibile, perché implicherebbe che la corrente entri nel transistor e fluisca dall'emettitore al collettore, ovvero nel verso opposto rispetto a quello consentito. Questo porta ad affermare che il transistor non può trovarsi in regione attiva diretta, ma è spento. Finché l'emettitore si trova ad una tensione minore di $0V$, ovvero fin quando V_B è minore di $0.7V$, il circuito non funzionerà correttamente.

Per ovviare a questo problema, bisogna fare in modo che la base del transistor si trovi ad una tensione adeguata. Per alzare il valore di tensione di questo nodo, possiamo sfruttare un partitore di resistenze. Inseriamo allora una resistenza da $130k\Omega$ fra la tensione di alimentazione e la base del transistor ed un'altra resistenza da $150k\Omega$ fra la base del transistor e massa. La resistenza di emettitore R_E è invece pari a $7.5k\Omega$. Il circuito è mostrato in figura 1.10.

Ci accorgiamo subito che anche in questo caso il circuito non funziona come dovrebbe, perché sostituendo a v_i un cortocircuito, forziamo ancora la base a massa. Bisogna fare in modo che il generatore di segnale sia disaccoppiato dal circuito in continua, così da evitare che la base venga forzata a massa, ma sia accoppiato in alternata, in modo tale che il segnale applicato in ingresso non venga modificato. Un componente che ha esattamente questo comportamento è il condensatore.

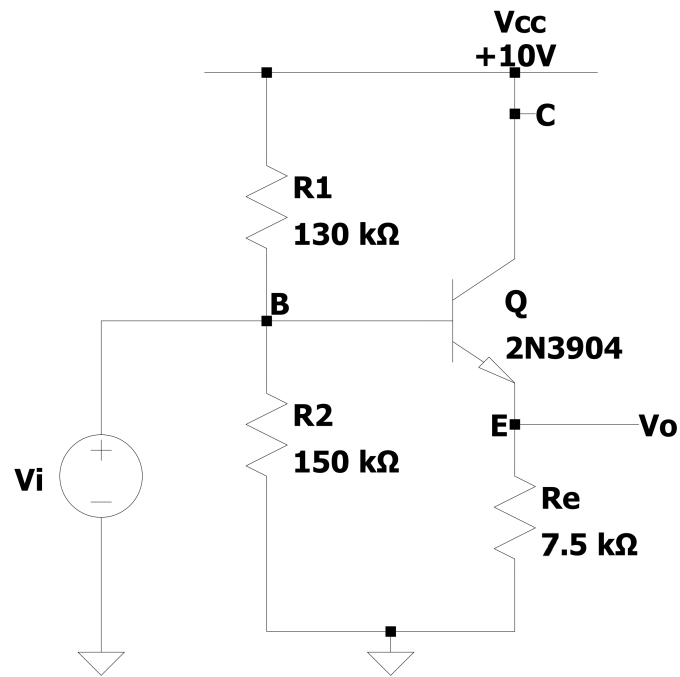


Figura 1.10: Schema modificato dell'*Emitter follower* ad alimentazione singola.

Proviamo quindi a mettere un condensatore tra il segnale e la base del transistor. Il circuito risultante è la figura 1.11.

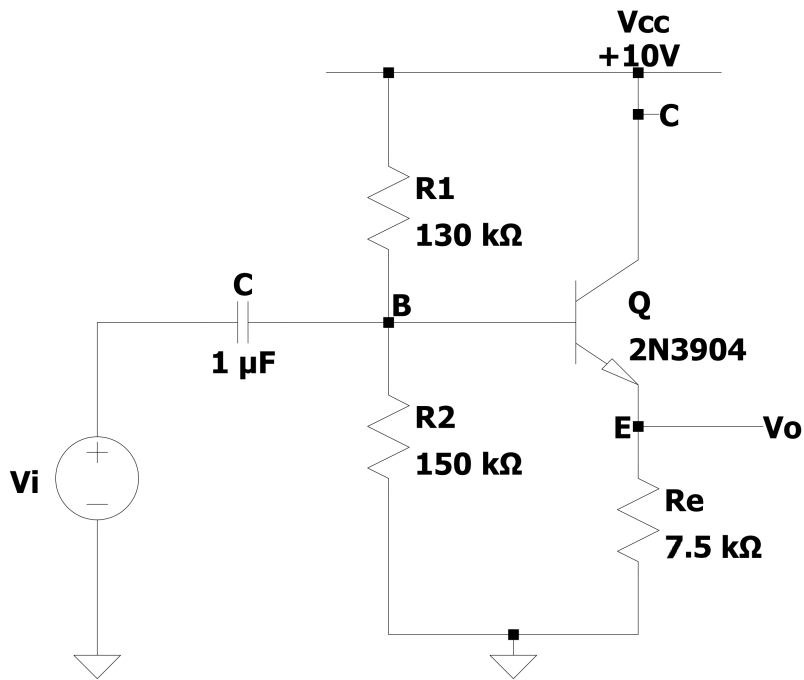


Figura 1.11: Schema finale dell'*Emitter follower* ad alimentazione singola.

Ora possiamo proseguire l'analisi. Per il punto di lavoro sostituiamo il generatore di segnale con un cortocircuito e il condensatore con un circuito aperto, perciò c'è un circuito aperto fra la massa e la base del transistor, proprio come ci aspettavamo. Lo schema è riportato in figura 1.12.

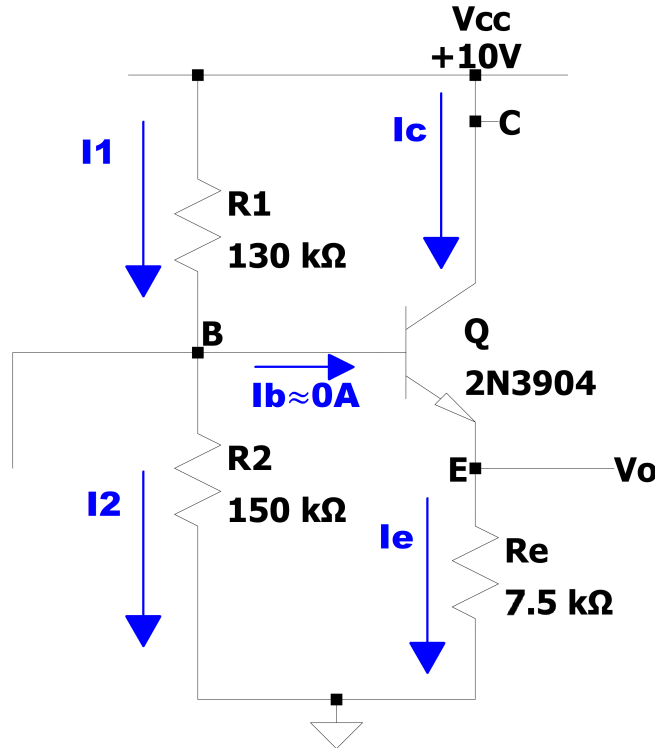


Figura 1.12: Schema finale del punto di lavoro dell'*Emitter follower* ad alimentazione singola.

Risolviemo il circuito, sempre nell'ipotesi che $\beta \rightarrow \infty$ e che quindi $I_B = 0A$. La tensione V_B può essere ricavata applicando Kirchhoff alla base del transistor, oppure, più semplicemente, si può usare la formula del partitore di tensione:

$$V_B = \frac{R_2}{R_1 + R_2} \cdot 10V = \frac{150 \text{ k}\Omega}{280 \text{ k}\Omega} \cdot 10V = 5.357V$$

Dato che I_B è nulla, applicando la legge di Kirchhoff al nodo B otteniamo che $I_1 = I_2$, possiamo ricavare una delle due correnti con la legge di Ohm, per esempio calcoliamo I_2 :

$$I_2 = \frac{V_B - 0V}{R_2} = \frac{5.357V}{150 \text{ k}\Omega} = 0.0357 \text{ mA}$$

Si noti che avremmo ottenuto lo stesso valore se avessimo calcolato I_1 al posto che I_2 .

Per calcolare le tensioni e le correnti mancanti si procede esattamente come è stato fatto per l'*Emitter follower* ad alimentazione duale, nella sezione 1.2.1. Bisogna fare attenzione che cambiano i valori delle tensioni e la resistenza R_E , perciò saranno diverse anche le correnti che scorrono nei vari rami.

Nella tabella 1.5 sono riassunte tutte le grandezze ricavate dal punto di lavoro di questo circuito.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_B[A]$	$I_1[mA]$	$I_2[mA]$	$I_E[mA]$	$I_C[mA]$	$g_m[A/V]$
5.357	10	4.657	0	0.0357	0.0357	0.6209	0.6209	0.024

Tabella 1.5: Riassunto delle grandezze ricavate dal punto di lavoro del circuito appena discusso.

1.3.2 Analisi di piccolo segnale

Per l'analisi di piccolo segnale consideriamo lo schema di figura 1.11. Sostituiamo l'alimentazione positiva a 10V con la massa, al posto del transistor utilizziamo il suo modello per piccolo segnale a bassa frequenza ed il condensatore, per ora, non lo sostituiamo con un cortocircuito. Lo schema diventa pertanto quello mostrato in figura 1.13.

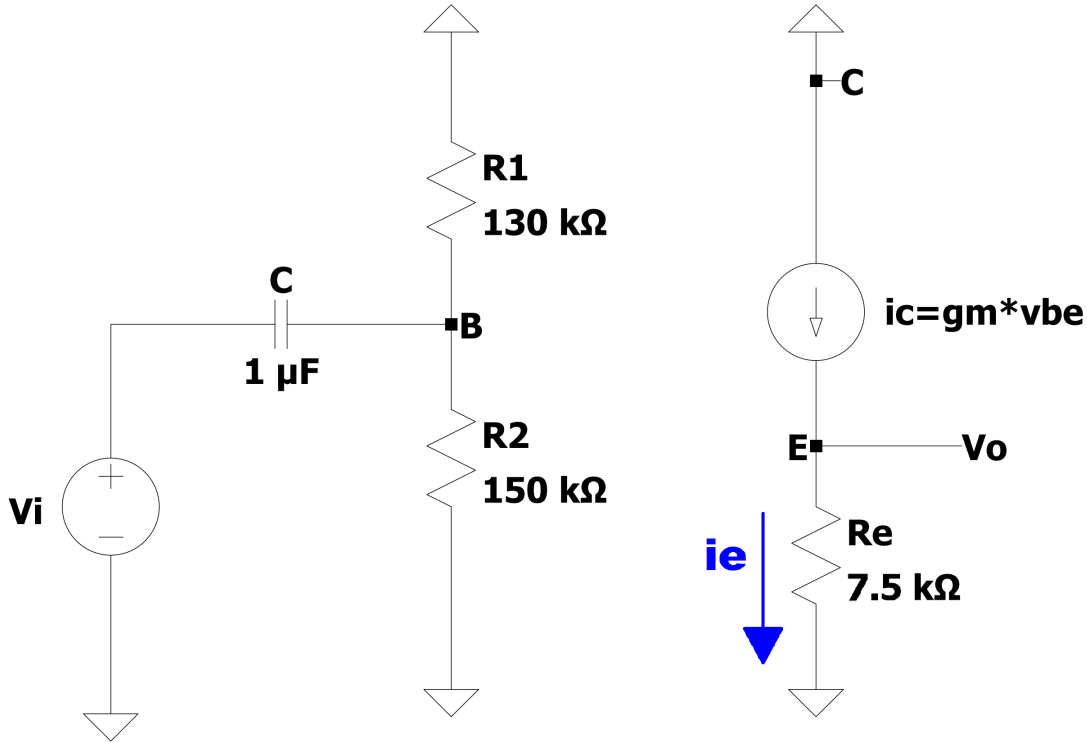


Figura 1.13: Schema finale dell'analisi di piccolo segnale dell'*Emitter follower* ad alimentazione singola.

Il circuito di destra è identico a quello dell'*Emitter follower* ad alimentazione di duale, cambia solo il valore della resistenza R_E . Nel circuito di sinistra possiamo invece riconoscere un filtro passa-alto formato dal condensatore C e dal parallelo fra le resistenze R_1 e R_2 . La frequenza di taglio di questo filtro è:

$$f_T = \frac{1}{2\pi \cdot C \cdot (R_1 \parallel R_2)} = \frac{1}{2\pi \cdot 1\mu F \cdot (130\text{ k}\Omega \parallel 150\text{ k}\Omega)} = 2.285\text{ Hz}$$

Se la frequenza di taglio è sufficientemente bassa, come nel nostro caso, il contributo del filtro passa-alto alla funzione di trasferimento del circuito è trascurabile, pertanto $v_o = v_i$. In caso contrario, nella funzione di trasferimento finale bisogna considerare anche la funzione di trasferimento del filtro.

1.3.3 Componenti, strumenti e misure

Prima di realizzare la versione finale del circuito *Emitter follower* ad alimentazione singola, abbiamo provato a collegare a massa l'alimentazione negativa del circuito utilizzato prima. In figura 1.14 sono riportate la tensione in ingresso e la tensione in uscita al circuito appena modificato. I due segnali sono stati accoppiati in DC.

Come ci aspettavamo, il circuito taglia le semionde negative: quando il segnale in ingresso è minore

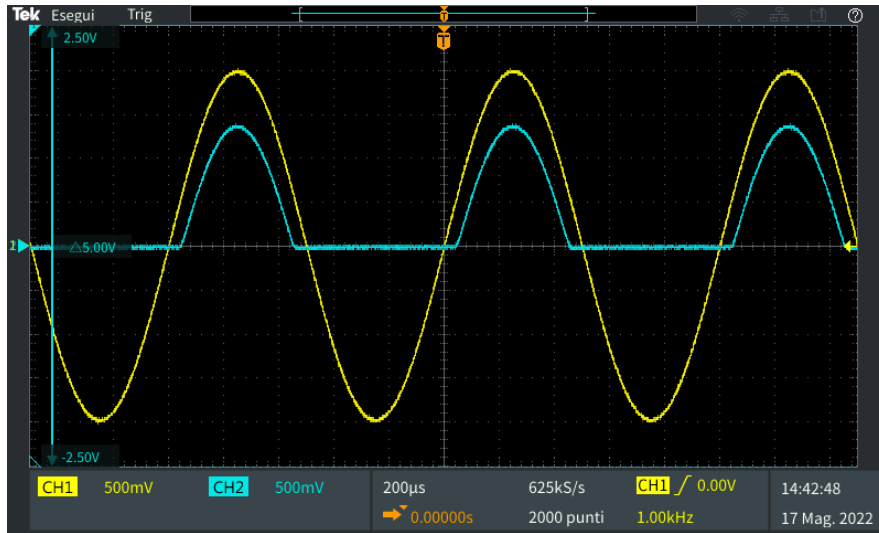


Figura 1.14: Grafico della tensione in ingresso (CH1) e della tensione in uscita (CH2) al circuito.

di 0.7V, la tensione in uscita rimane a 0V. Dal grafico possiamo anche vedere che la caduta di tensione data dalla giunzione p-n fra base ed emettitore rimane.

Dopo aver verificato che il circuito si comporta come ci aspettavamo dall'analisi teorica, abbiamo costruito la versione finale già illustrata in figura 1.11. Il circuito, di cui si riporta la fotografia (figura 1.15), è stato realizzato su una breadboard utilizzando questi componenti:

- transistor bipolare NPN 2N3904;
- due resistenze connesse in serie, R_{E1} e R_{E2} , entrambe da 3.9 k Ω , per realizzare la resistenza R_E da 7.8 k Ω ;
- due resistenze, una da 82 k Ω (R_{11}) ed una da 39 k Ω (R_{12}) connesse in serie, per realizzare la resistenza R_1 da 120 k Ω ;
- tre resistenze, una da 39 k Ω (R_{21}), una da 27 k Ω (R_{22}) ed una da 82 k Ω (R_{23}) connesse in serie, per realizzare la resistenza R_2 da 148 k Ω ;
- un condensatore da 1 μ F.

Per quanto riguarda R_E , non è stato possibile utilizzare una resistenza del valore indicato (7.5 k Ω), ma con queste connessioni otteniamo una resistenza di valore poco maggiore (solo il 4%). Lo stesso discorso vale per le altre due resistenze, però quello che conta in questo caso non è tanto il valore del singolo componente, quanto il fattore di partizione. Il fattore di partizione che dovremmo ottenere è di 0.5357, quello che otteniamo è di 0.5522, ovvero solo il 3% in più.

Per le misure e le analisi, sono stati utilizzati i seguenti strumenti:

- alimentatore da banco, con alimentazione positiva impostata a 10V e limite in corrente di 50mA;
- generatore di forme d'onda;
- multimetro da banco;
- oscilloscopio a due canali.

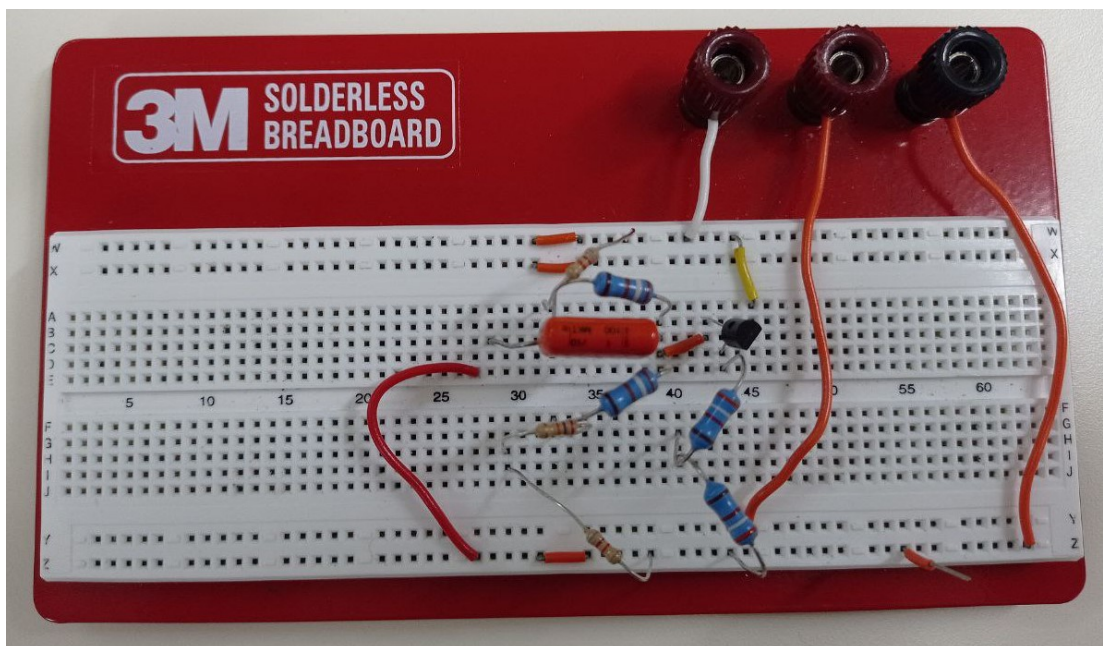


Figura 1.15: Fotografia del circuito *Emitter follower* ad alimentazione singola realizzato in laboratorio.

Come per il circuito precedente, per prima cosa andiamo a misurare il valore delle resistenze con il multimetro ed i valori delle tensioni delle giunzioni p-n del transistor. I valori ottenuti sono mostrati in tabella 1.6.

	Valore nominale	Valore misurato
R_{E1}	3.9 k Ω	3.88 k Ω
R_{E2}	3.9 k Ω	3.91 k Ω
R_{11}	82 k Ω	82.67 k Ω
R_{12}	39 k Ω	38.86 k Ω
R_{21}	39 k Ω	38.80 k Ω
R_{22}	27 k Ω	26.87 k Ω
R_{23}	82 k Ω	82.18 k Ω
V_{BE}	$\simeq 0.7V$	0.699V
V_{BC}	$\simeq 0.7V$	0.659V

Tabella 1.6: Grandezze misurate prima di realizzare il circuito.

I valori delle resistenze saranno quindi $R_E = 7.79 \text{ k}\Omega$, $R_1 = 121.53 \text{ k}\Omega$ e $R_2 = 147.85 \text{ k}\Omega$. Ora studiamo il punto di lavoro del circuito. Misuriamo le tensioni dei nodi B ed E con il multimetro e calcoliamo le correnti I_1 , I_2 e I_E con la legge di Ohm. Ricaviamo quindi per differenza, applicando la legge di Kirchhoff, le correnti I_B e I_C :

$$I_1 = I_B + I_2 \rightarrow I_B = I_1 - I_2$$

$$I_E = I_C + I_B \rightarrow I_C = I_E - I_B$$

Tutti i valori misurati sono riportati in tabella 2.6. Anche in questo caso le misure sono molto vicine ai valori teorici.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_1[\mu A]$	$I_2[\mu A]$	$I_E[\mu A]$	$I_B[\mu A]$	$I_C[\mu A]$	$g_m[A/V]$
5.228	10.000	4.607	39.27	35.36	591.40	3.91	587.49	0.023

Tabella 1.7: Grandezze misurate dallo studio del punto di lavoro del circuito.

Terminato lo studio del punto di lavoro, applichiamo il segnale al circuito collegando il generatore di forme d'onda e osserviamo il grafico della tensione in ingresso e della tensione in uscita con l'oscilloscopio. La forma d'onda utilizzata è una sinusoide di frequenza $f = 1 \text{ kHz}$ e tensione picco-picco V_{PP} di 2V. Il grafico è riportato in figura 1.16, i due segnali sono accoppiati in DC.

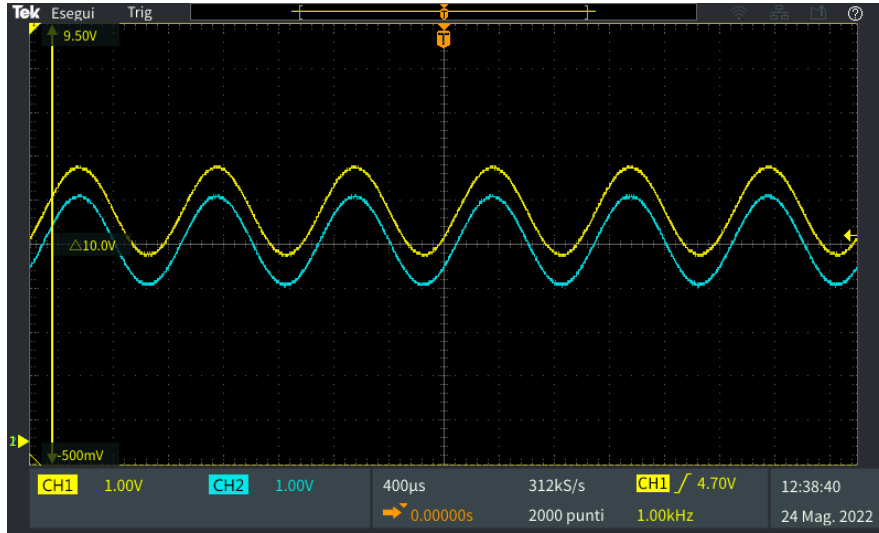


Figura 1.16: Grafico della tensione in ingresso (CH1) e della tensione in uscita (CH2) al circuito.

Dal grafico possiamo vedere che il guadagno del circuito è unitario perché entrambe le sinusoidi hanno la stessa ampiezza. La tensione applicata in ingresso, analogamente all'*Emitter follower* ad alimentazione duale, la ritroviamo in uscita con una differenza di circa 0.7V, che è la caduta di tensione data dalla giunzione p-n fra base ed emettitore. I segnali di tensione in ingresso e in uscita sono in fase. Il grafico XY di un *Emitter follower* è un tratto di retta con pendenza unitaria e quota -0.7, data dalla caduta di tensione della giunzione p-n fra base ed emettitore.

Circuito 2: Common Emitter Amplifier

2.1 Introduzione

Vogliamo ora realizzare un circuito che funzioni come amplificatore. Se manteniamo l'emettitore ad una tensione costante e preleviamo l'uscita dal collettore, questo è possibile. Questo circuito è chiamato *Common Emitter amplifier*. Abbiamo analizzato tre diverse versioni di questo circuito ma ne abbiamo realizzate solo due, una con alimentazione duale ed una con alimentazione singola, entrambe con la configurazione detta a *degenerazione di emettitore*.

2.2 Prima versione

Questo schema è stato discusso solo dal punto di vista teorico. Di seguito si riportano lo schema e l'analisi del circuito.

2.2.1 Schema

Dato che faremo solo un'analisi teorica, trascuriamo sia il valore delle resistenze che il valore delle alimentazioni. Lo schema di riferimento è riportato in figura 2.1.

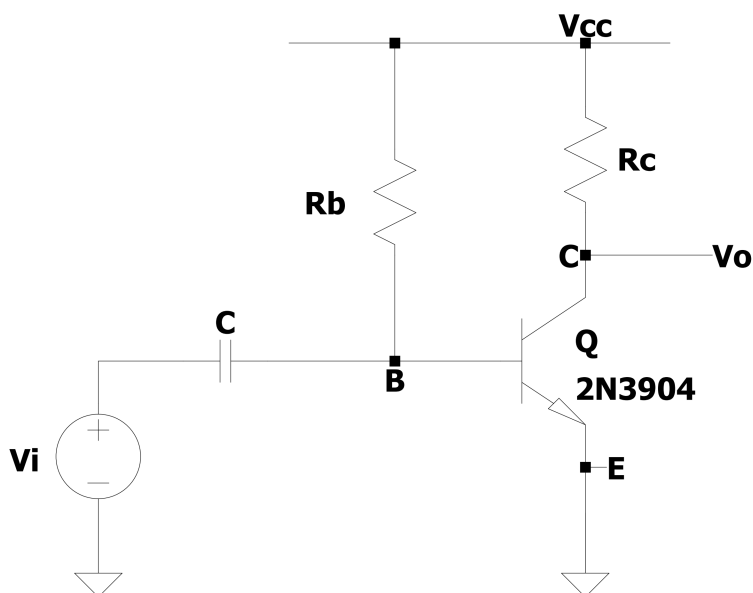


Figura 2.1: Schema del più semplice *Common Emitter amplifier* realizzabile.

2.2.2 Analisi del circuito

Consideriamo lo schema precedente. La determinazione del punto di lavoro non dà problemi. Passiamo allora all'analisi di piccolo segnale: per semplicità il condensatore diventa un cortocircuito, l'alimentazione V_{CC} viene sostituita con la massa e al posto del transistor abbiamo il suo modello per piccolo segnale a bassa frequenza. Lo schema diventa quello mostrato in figura 2.2.

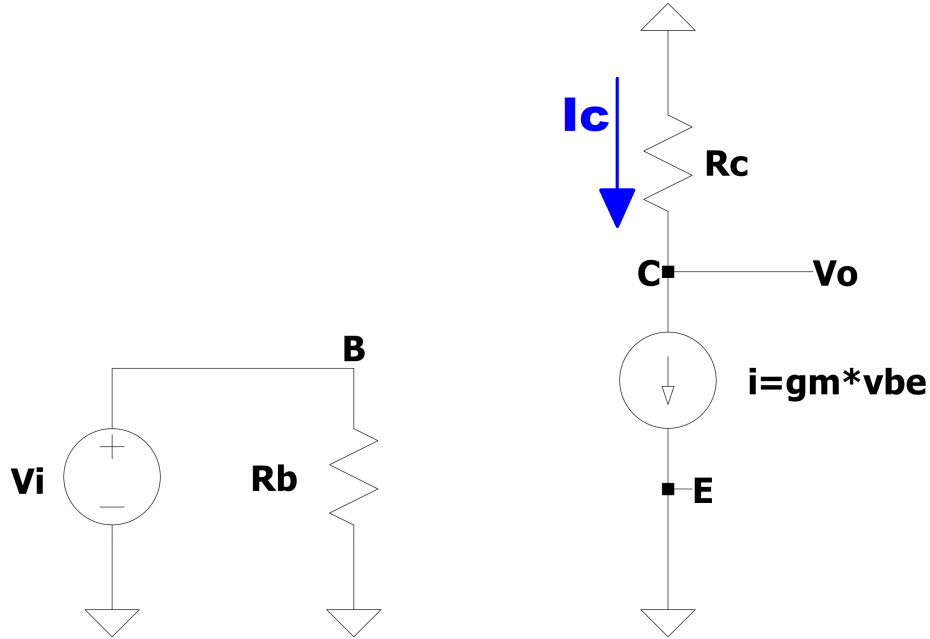


Figura 2.2: Schema per l'analisi di piccolo segnale.

La tensione v_B è pari alla tensione in ingresso v_i , dato che nel circuito di sinistra non circola corrente. Per quanto riguarda il circuito di destra, facciamo un bilancio di correnti al nodo del collettore:

$$i_C = i = g_m v_{BE} = \frac{0V - v_c}{R_C}$$

Sappiamo però che $v_B = v_i$, $v_C = v_o$ e $v_E = 0V$ perché questo nodo si trova a massa. L'equazione precedente si può riscrivere come:

$$g_m v_i = \frac{-v_o}{R_C}$$

A questo punto possiamo calcolare facilmente la funzione di trasferimento del circuito, che risulta:

$$\frac{v_o}{v_i} = -g_m R_C$$

Dato che solitamente $g_m R_C \gg 1$, il circuito ha un guadagno in tensione, come ci aspettavamo. Il guadagno dipende dalla resistenza R_C e dalla transconduttanza g_m . Quest'ultima introduce però alcuni problemi, perché ricordando che la transconduttanza è definita come:

$$g_m = \frac{I_C}{\Phi_T} \text{ e che } \Phi_T = \frac{k_b \cdot T}{q}$$

risulta evidente che il guadagno dipende sia dal punto di lavoro del circuito (I_C) che dalla temperatura (T). Per risolvere il problema, è sufficiente inserire una resistenza fra l'emettitore e massa, ottenendo un *Common Emitter amplifier* con *degenerazione di emettitore*. Questa soluzione sarà presentata nelle sezioni 2.3 (*Common Emitter amplifier* ad alimentazione duale) e 2.4 (*Common Emitter amplifier* ad alimentazione singola).

Dalla funzione di trasferimento possiamo già notare che compare un segno meno: questo introdurrà uno sfasamento di 180° fra il segnale d'ingresso e il segnale d'uscita. Gli amplificatori realizzati saranno perciò *invertenti*.

2.3 Seconda versione

La prima versione di *Common Emitter amplifier* con degenerazione di emettitore analizzata è quella ad alimentazione duale. Di seguito si riportano lo schema (figura 2.3), l'analisi del punto di lavoro e di piccolo segnale, e le misure effettuate su questo circuito.

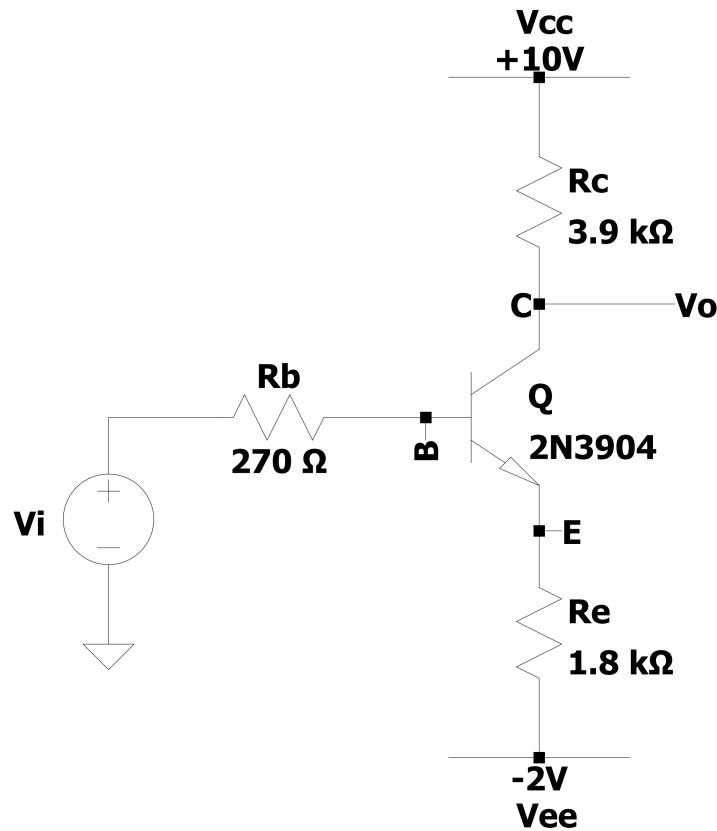


Figura 2.3: *Common Emitter amplifier* con degenerazione di emettitore ad alimentazione duale.

2.3.1 Punto di lavoro

Per il punto di lavoro è sufficiente sostituire il generatore di segnale con un cortocircuito. Otteniamo lo schema di figura 2.4.

Nell'analisi utilizziamo il modello ideale del transistor, perciò assumiamo che $\beta \rightarrow \infty$ e che $I_B = 0A$, di conseguenza la corrente che fluisce nella resistenza è nulla, perciò, per la legge di Ohm, sarà nulla anche la caduta di tensione ai suoi capi, quindi si ricava che $V_B = 0V$.

Supponendo che il transistor si trovi in regione attiva diretta, la tensione V_{BE} fra la base e l'emettitore è pari a circa $+0.7V$ perché la giunzione è polarizzata direttamente. Dato che sappiamo che $V_B = 0V$, possiamo calcolare per differenza V_E , dunque $V_E = 0V - 0.7V = -0.7V$.

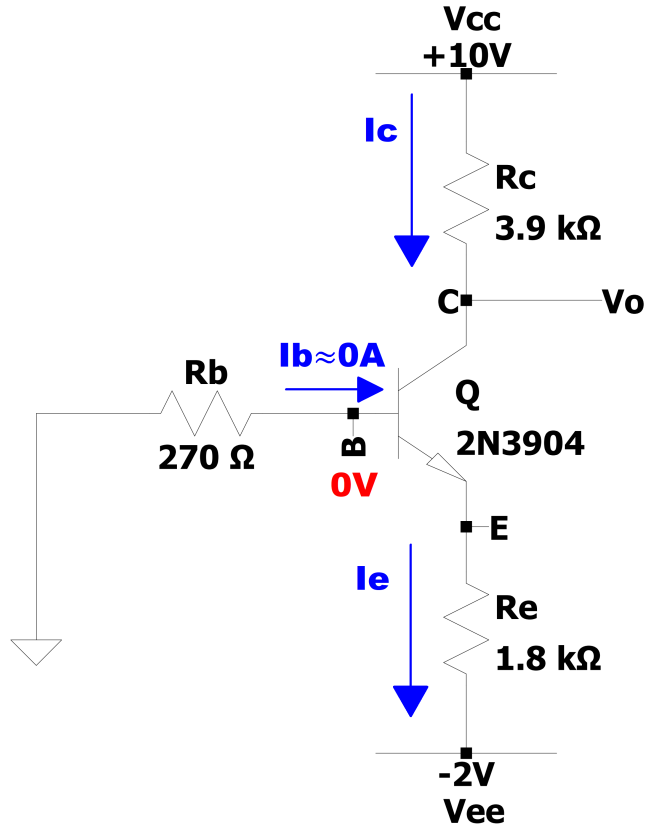


Figura 2.4: Schema del circuito per l'analisi del punto di lavoro.

Calcoliamo la corrente di emettitore con la legge di Ohm:

$$V_E - V_{EE} = R_E \cdot I_E \rightarrow I_E = \frac{V_E - V_{EE}}{R_E} = \frac{-0.7V - (-2V)}{1.8k\Omega} = 0.722mA$$

Consideriamo il transistor come se fosse un nodo, otteniamo che $I_C + I_B = I_E$, ma dato che I_B è nulla, allora $I_C = I_E = 0.722mA$.

L'ultima grandezza da determinare è la tensione V_C , che è uguale alla tensione V_o dato che l'uscita viene prelevata al collettore. Per ricavarla utilizziamo ancora la legge di Ohm:

$$V_C = V_{CC} - R_C \cdot I_C = 10V - 3.9k\Omega \cdot 0.722mA = 7.184V$$

Dato che $V_{CB} > 0V$, la giunzione base-collettore è polarizzata inversamente, quindi l'ipotesi che il transistor si trovi in regione attiva diretta è verificata.

Ora che abbiamo risolto il circuito, calcoliamo anche la transconduttanza:

$$g_m = \frac{I_C}{\Phi_T} = \frac{0.722mA}{26mV} = 0.0278 \frac{A}{V}$$

In tabella 2.1 sono riassunte tutte le grandezze ricavate dal punto di lavoro.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_B[A]$	$I_E[mA]$	$I_C[mA]$	$g_m[A/V]$
0	7.184	-0.7	0	0.722	0.722	0.0278

Tabella 2.1: Riassunto delle grandezze ricavate dal punto di lavoro del circuito.

2.3.2 Analisi di piccolo segnale

Terminato il punto di lavoro, passiamo all'analisi per piccolo segnale. Poniamo le due alimentazioni a massa e sostituiamo al transistor il suo modello per piccolo segnale a bassa frequenza. Lo schema è mostrato in figura 2.5.

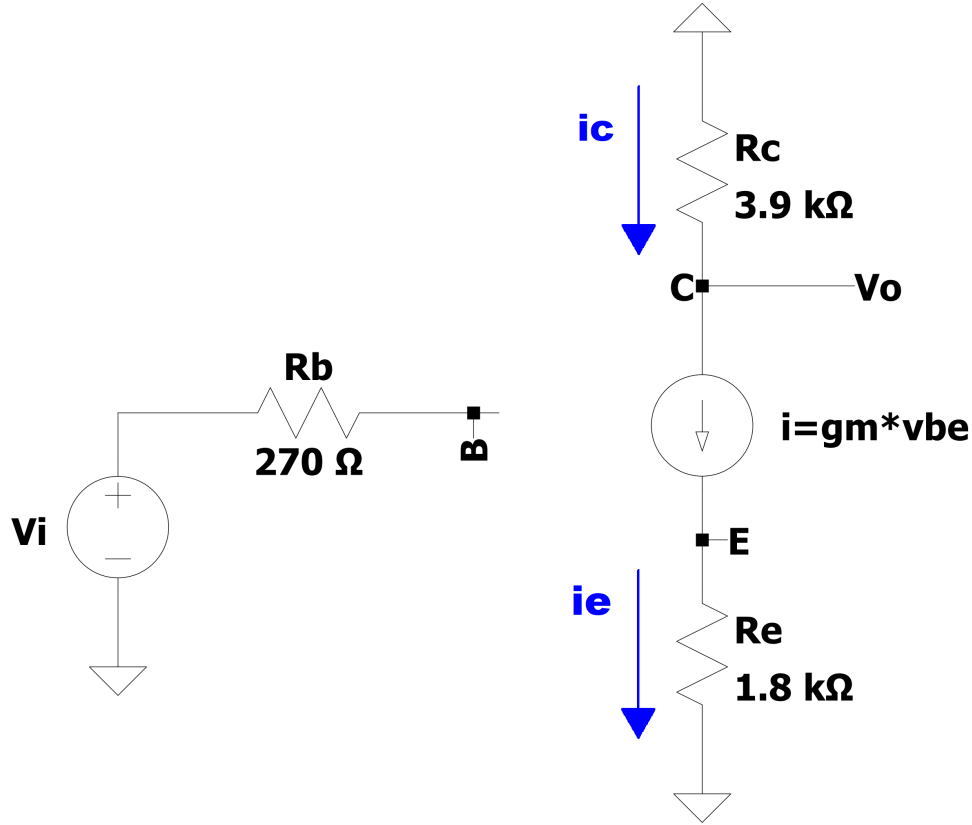


Figura 2.5: Schema del circuito per l'analisi di piccolo segnale.

Dato che la base del transistor è isolata, nel circuito di sinistra non circola corrente, perciò non c'è caduta di tensione sulla resistenza R_B , quindi la tensione v_B risulta pari alla tensione applicata in ingresso con il generatore v_i .

Eseguendo un bilancio di correnti al collettore otteniamo:

$$i_C = i = g_m \cdot v_{BE} \text{ ma } i_C = -\frac{v_C}{R_C} \text{ per la legge di Ohm } \rightarrow -\frac{v_C}{R_C} = g_m \cdot v_{BE}$$

Dato che l'uscita è prelevata al collettore, $v_o = v_C$, perciò ricaviamo v_o dall'equazione precedente:

$$v_o = -g_m R_C \cdot v_{BE} \quad (2.1)$$

Sappiamo già che v_B è uguale a v_i , dobbiamo ricavare v_E . Trattiamo il transistor come se fosse un nodo e facciamo un bilancio di correnti:

$$-\frac{v_o}{R_C} = \frac{v_E}{R_E} \rightarrow v_E = -\frac{R_E}{R_C} \cdot v_o$$

Sostituiamo le grandezze note nell'equazione (2.1). Otteniamo:

$$v_o = -g_m R_C \cdot v_i + g_m R_C \left(-\frac{R_E}{R_C} \cdot v_o \right) = -g_m R_C \cdot v_i - g_m R_E \cdot v_o$$

Dall'equazione precedente si può ricavare la funzione di trasferimento del circuito, che risulta:

$$\frac{v_o}{v_i} = -\frac{g_m R_C}{1 + g_m R_E} \simeq -\frac{R_C}{R_E} \text{ per } g_m R_E \gg 1$$

Rispetto alla soluzione già trattata nella sezione 2.2, il guadagno di questo circuito dipende solo debolmente dalla transconduttanza, il cui contributo è molto spesso trascurabile. Nella funzione di trasferimento rimane il segno meno, perciò il segnale in uscita sarà sfasato di 180° rispetto al segnale in ingresso: l'amplificatore realizzato sarà pertanto invertente.

Il guadagno dipende dal rapporto fra la resistenza di collettore e la resistenza di emettitore: se $R_C < R_E$ il circuito attenua il segnale in ingresso, quindi otteniamo un attenuatore; se $R_C > R_E$ il segnale viene amplificato, perciò il circuito è un amplificatore; infine, se $R_C = R_E$ il circuito ha guadagno unitario, di conseguenza si comporta come un buffer. Nel nostro circuito, ci aspettiamo un guadagno, in modulo, di:

$$\frac{R_C}{R_E} = \frac{3.9 \text{ k}\Omega}{1.8 \text{ k}\Omega} \simeq 2.17$$

2.3.3 Componenti, strumenti e misure

Il circuito, mostrato in figura 2.6 con le connessioni utilizzate per lo studio del punto di lavoro, è stato realizzato su una breadboard utilizzando questi componenti:

- transistor bipolare NPN 2N3904;
- una resistenza da 270Ω per R_B ;
- una resistenza da $3.9 \text{ k}\Omega$ per R_C ;
- una resistenza da $1.8 \text{ k}\Omega$ per R_E .

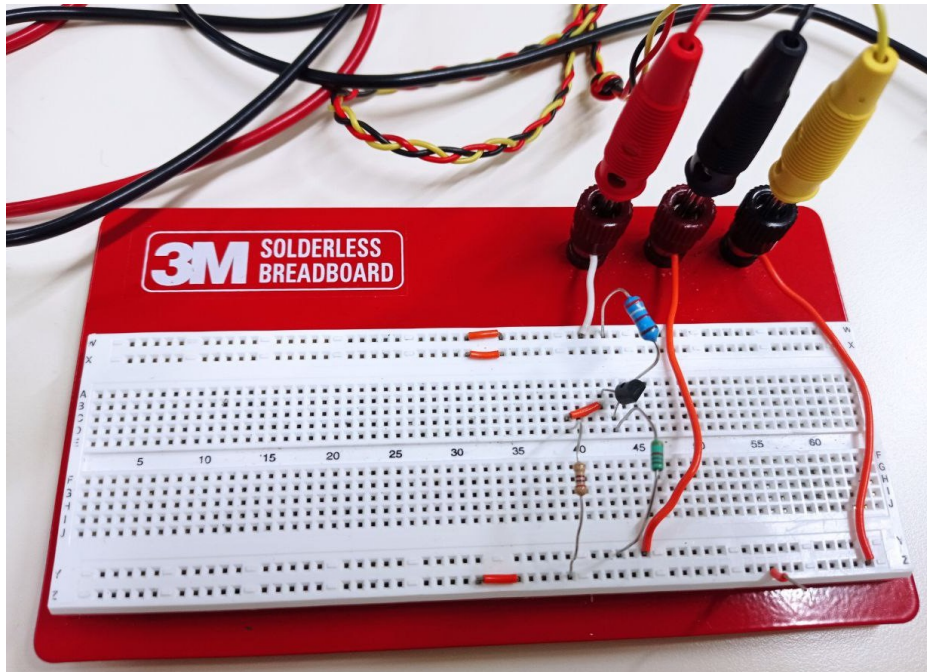


Figura 2.6: *Common Emitter amplifier* con le connessioni per lo studio del punto di lavoro.

Per le misure e le analisi, sono stati utilizzati i seguenti strumenti:

- alimentatore da banco, con alimentazione positiva impostata a 10V ed alimentazione negativa a -2V, entrambe con limite in corrente di 50mA;
- generatore di forme d'onda;
- multimetro da banco;
- oscilloscopio a due canali.

Per prima cosa, con il multimetro si sono misurati i valori delle resistenze ed i valori delle tensioni delle giunzioni p-n del transistor. I valori ottenuti sono mostrati in tabella 2.2.

	Valore nominale	Valore misurato
R_B	270 Ω	270 Ω
R_C	3.9 k Ω	3.907 k Ω
R_E	1.8 k Ω	1.807 k Ω
V_{BE}	$\simeq 0.7V$	0.699V
V_{BC}	$\simeq 0.7V$	0.659V

Tabella 2.2: Grandezze misurate prima di realizzare il circuito.

Dopo aver posizionato tutti i componenti sulla breadboard, è stato fatto lo studio del punto di lavoro del circuito. Non è stato applicato il segnale e il terminale della resistenza R_B non connesso alla base del transistor è stato collegato a massa. Il circuito risultante è quello già incontrato nella figura 2.6.

Abbiamo misurato le tensioni dei tre terminali del transistor, poi abbiamo ricavato le correnti di tutti i rami utilizzando la legge di Ohm. Infine, abbiamo verificato con la legge di Kirchhoff che il bilancio delle correnti del transistor, visto come un nodo, era rispettato. I risultati sono riportati in tabella 2.3.

$V_B[mV]$	$V_C[V]$	$V_E[V]$	$I_B[mA]$	$I_E[mA]$	$I_C[mA]$	$g_m[A/V]$
-1.167	7.106	-0.653	0.004	0.745	0.741	0.0287

Tabella 2.3: Grandezze misurate dallo studio del punto di lavoro del circuito.

I valori ottenuti sono confrontabili con i risultati teorici calcolati nella sezione 2.3.1. Come succede anche per i circuiti già analizzati, sia V_B che I_B non sono nulle, ma il loro valore (in modulo) è molto piccolo, perciò nel punto di lavoro è ragionevole trascurarle.

Dalla legge di Kirchhoff abbiamo che $I_B + I_C = I_E \rightarrow 0.004mA + 0.741mA = 0.745mA$, ovvero il bilancio delle correnti sul transistor è verificato.

Il guadagno che ci aspettiamo è:

$$\frac{R_C}{R_E} = \frac{3.907 \text{ k}\Omega}{1.807 \text{ k}\Omega} = 2.16$$

ovvero 0.5% in meno del guadagno teorico.

Applichiamo in ingresso un segnale sinusoidale con frequenza $f = 1 \text{ kHz}$ e tensione picco-picco V_{PP} di 1V. La tensione in ingresso e la tensione in uscita sono state visualizzate collegando opportunamente le sonde dell'oscilloscopio, in figura 2.7 è mostrato il grafico dei due segnali accoppiati in AC mentre in figura 2.8 l'ingresso e l'uscita sono accoppiate in DC.

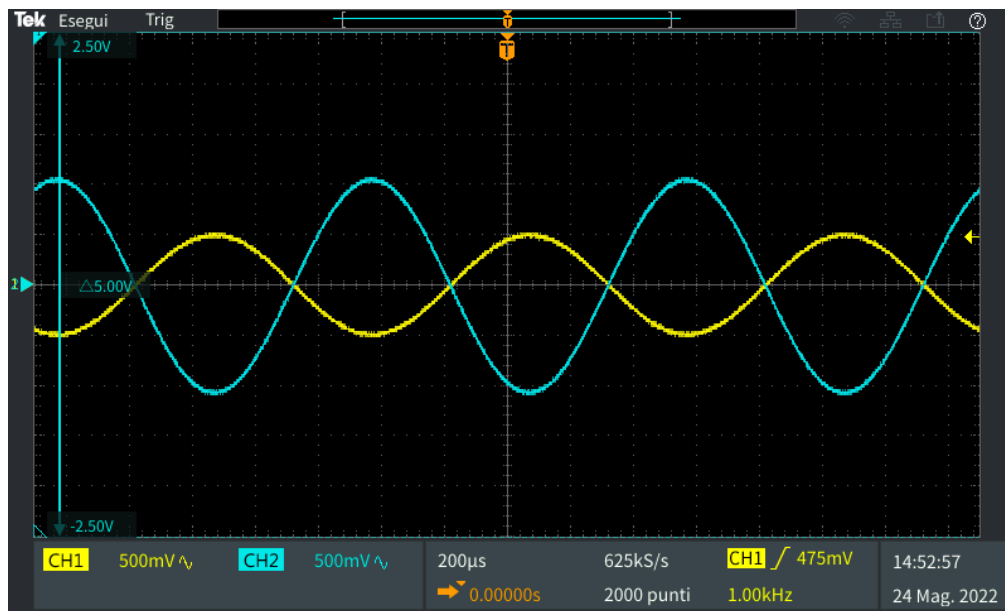


Figura 2.7: Grafico della tensione in ingresso (CH1) e della tensione in uscita (CH2) accoppiate in AC.

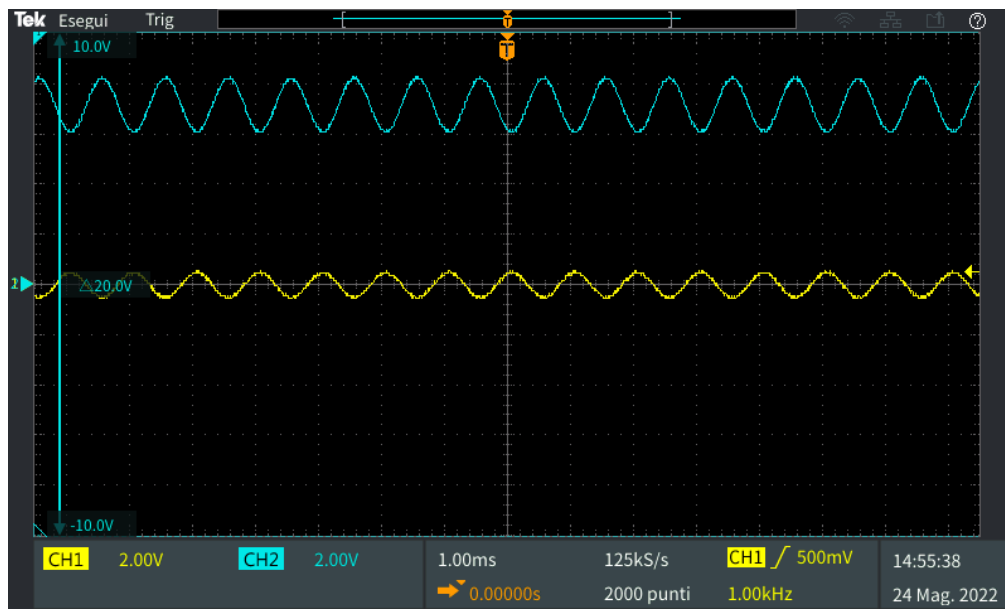


Figura 2.8: Grafico della tensione in ingresso (CH1) e della tensione in uscita (CH2) accoppiate in DC.

Dai due grafici è evidente che l'amplificatore inverte l'ingresso, perché i due segnali sono in controfase: quando l'ingresso è positivo l'uscita è negativa e viceversa. L'uscita è circa il doppio, in modulo, del segnale applicato in ingresso.

2.4 Terza versione

Dopo aver analizzato il *Common Emitter amplifier* ad alimentazione duale, abbiamo modificato questo circuito per giungere ad una versione ad alimentazione singola. L'alimentazione negativa è stata sostituita con la massa, successivamente abbiamo applicato un partitore di tensione alla base del transistor e abbiamo inserito un condensatore fra il segnale e la base, per evitare di incontrare le problematiche già riscontrate nella costruzione dell'*Emitter follower* ad alimentazione singola e discusse nella sezione 1.3. Il circuito completo è riportato in figura 2.9.

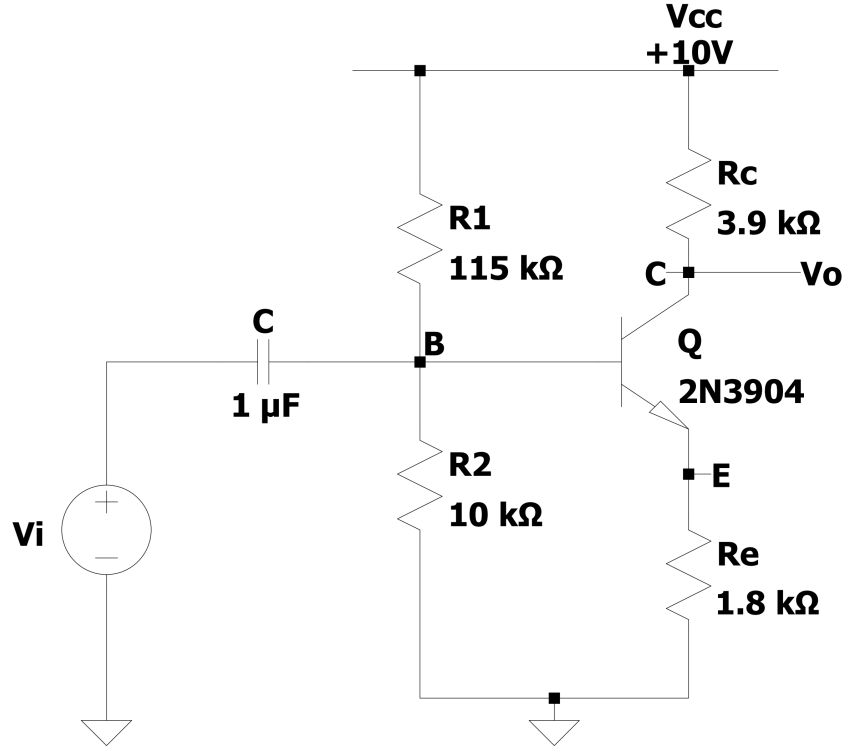


Figura 2.9: Schema del *Common Emitter amplifier* ad alimentazione singola.

2.4.1 Punto di lavoro

Il punto di lavoro è molto simile a quello del *Common Emitter amplifier* con degenerazione di emettitore ad alimentazione duale analizzato nella sezione 2.3.1. Il generatore di segnale è sostituito con un cortocircuito ed il condensatore con un circuito aperto. Otteniamo lo schema di figura 2.10.

Per l'analisi, assumiamo ancora che $\beta \rightarrow \infty$ e che $I_B = 0A$. La tensione V_B si può ricavare sfruttando il partitore di tensione:

$$V_B = \frac{R_2}{R_1 + R_2} \cdot 10V = \frac{10\text{ k}\Omega}{125\text{ k}\Omega} \cdot 10V = 0.8V$$

Dato che I_B è nulla, applicando la legge di Kirchhoff al nodo B otteniamo che $I_1 = I_2$. Possiamo ricavare una delle due correnti con la legge di Ohm, per esempio calcoliamo I_2 :

$$I_2 = \frac{V_B - 0V}{R_2} = \frac{0.8V}{10\text{ k}\Omega} = 0.08mA$$

Per determinare V_C , V_E , I_C e I_E si procede esattamente come è stato fatto per il circuito precedente.

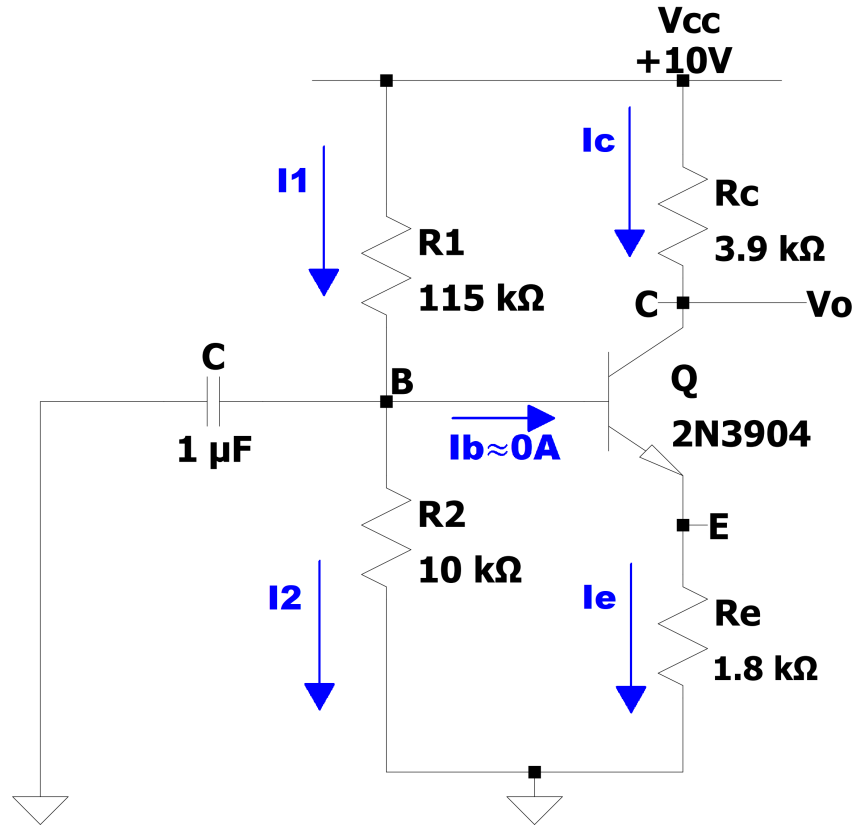


Figura 2.10: Punti di lavoro del *Common Emitter amplifier* con degenerazione di emettitore ad alimentazione singola.

In tabella 2.4 sono riassunte tutte le grandezze ricavate dal punto di lavoro.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_B[A]$	$I_E[mA]$	$I_C[mA]$	$I_1[mA]$	$I_2[mA]$	$g_m[A/V]$
0.8	9	0.1	0	0.100	0.100	0.056	0.056	0.0038

Tabella 2.4: Riassunto delle grandezze ricavate dal punto di lavoro del circuito.

2.4.2 Analisi di piccolo segnale

Dopo il punto di lavoro, passiamo all'analisi per piccolo segnale. Analogamente a quanto fatto per l'*Emitter follower* ad alimentazione singola, sostituiamo l'alimentazione positiva a 10V con la massa, al posto del transistor utilizziamo il suo modello per piccolo segnale a bassa frequenza ed il condensatore, per ora, non lo sostituiamo con un cortocircuito. Lo schema diventa pertanto quello mostrato in figura 2.11.

Il circuito di destra lo risolviamo esattamente come abbiamo fatto per il *Common Emitter amplifier* ad alimentazione duale e discusso nella sezione 2.3.2, perciò otteniamo la stessa funzione di trasferimento.

Si ricorda che questa era pari a:

$$\frac{v_o}{v_i} = -\frac{g_m R_C}{1 + g_m R_E} \simeq -\frac{R_C}{R_E} \text{ per } g_m R_E \gg 1$$

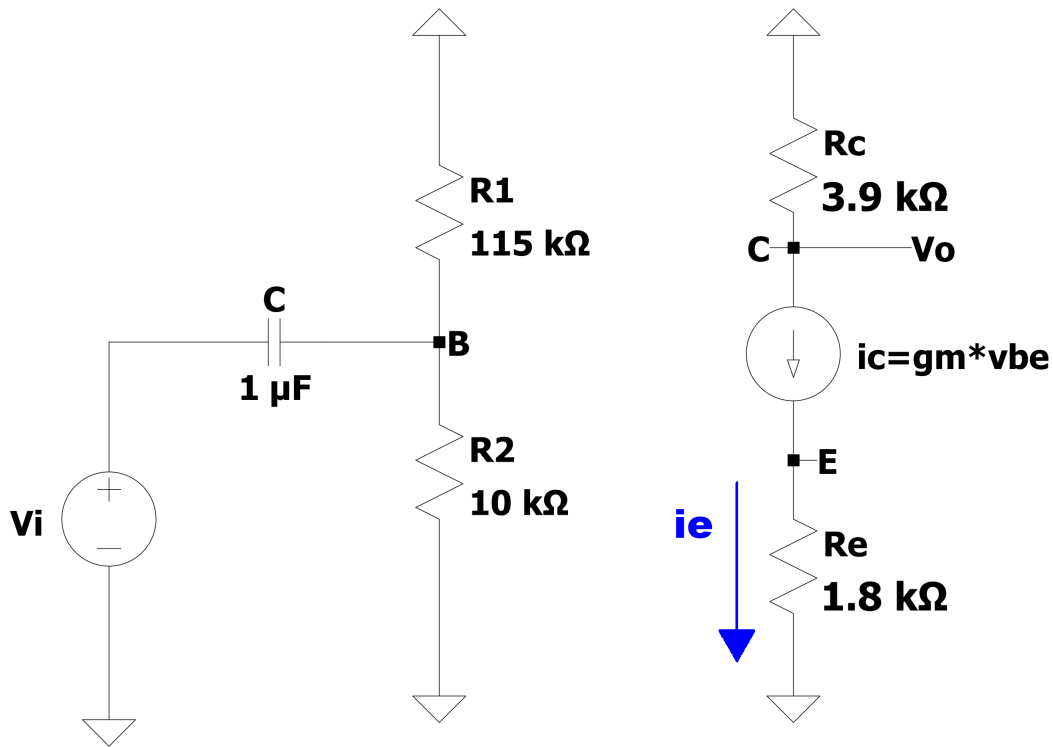


Figura 2.11: Schema per l'analisi di piccolo segnale del circuito.

Consideriamo invece il circuito di sinistra. Come avveniva per l'*Emitter follower* ad alimentazione singola, il segnale applicato in ingresso entra in un filtro passa-alto. La sua frequenza di taglio, f_T è di:

$$f_T = \frac{1}{2\pi \cdot C \cdot (R_1 \parallel R_2)} = \frac{1}{2\pi \cdot 1\mu F \cdot (115\text{ k}\Omega \parallel 10\text{ k}\Omega)} = 17.30\text{ Hz}$$

Nella sezione 2.4.3 vedremo che se lavoriamo a frequenza sufficientemente elevata ($f \gg f_T$) il contributo del filtro è trascurabile; al contrario, se f è confrontabile con f_T questo non è possibile, perché l'attenuazione data dal filtro modifica notevolmente il segnale che ci aspetteremmo in uscita.

2.4.3 Componenti, strumenti e misure

Il circuito, di cui si riporta la fotografia (figura 2.12), è stato realizzato su una breadboard utilizzando questi componenti:

- transistor bipolare NPN 2N3904;
- una resistenza da 3.9 kΩ per R_C ;
- una resistenza da 1.8 kΩ per R_E ;
- due resistenze, una da 82 kΩ (R_{11}) ed una da 27 kΩ (R_{12}) connesse in serie, per realizzare la resistenza R_1 da 109 kΩ;
- una resistenza da 12 kΩ per R_2 ;
- un condensatore da 1 μF.

Per quanto riguarda R_1 ed R_2 , non è stato possibile utilizzare una resistenza del valore indicato: con questi componenti otteniamo un fattore di partizione di 0.099, contro un valore teorico di 0.08. Perciò, le grandezze del punto di lavoro che misureremo saranno un po' diverse rispetto a quanto calcolato nella sezione 2.4.1.

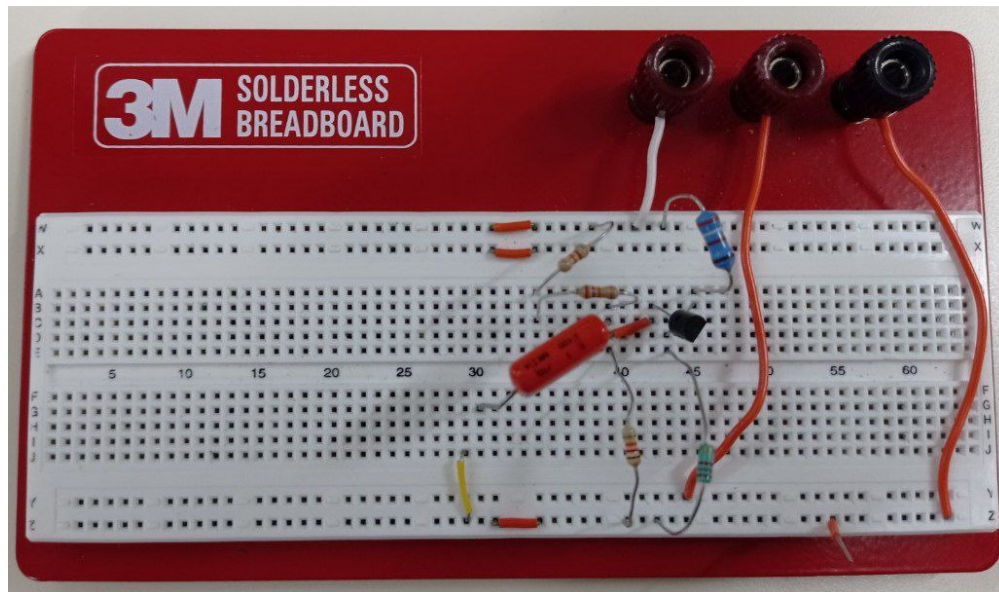


Figura 2.12: *Common Emitter amplifier* ad alimentazione singola realizzato in laboratorio.

Per le misure e le analisi, sono stati utilizzati i seguenti strumenti:

- alimentatore da banco, con alimentazione positiva impostata a 10V e limite in corrente di 50mA;
- generatore di forme d'onda;
- multimetro da banco;
- oscilloscopio a due canali.

Come per gli altri circuiti, per prima cosa andiamo a misurare con il multimetro il valore delle resistenze ed i valori delle tensioni delle giunzioni p-n del transistor. I valori ottenuti sono mostrati in tabella 2.5.

	Valore nominale	Valore misurato
R_C	3.9 k Ω	3.907 k Ω
R_E	1.8 k Ω	1.807 k Ω
R_{11}	82 k Ω	82.138 k Ω
R_{12}	27 k Ω	26.862 k Ω
R_2	12 k Ω	11.953 k Ω
V_{BE}	$\simeq 0.7V$	0.699V
V_{BC}	$\simeq 0.7V$	0.659V

Tabella 2.5: Grandezze misurate prima di realizzare il circuito.

Il valore della resistenza R_1 sarà quindi pari a 109.000 k Ω . Ora studiamo il punto di lavoro del circuito. Misuriamo le tensioni dei nodi B,C ed E con il multimetro e calcoliamo le correnti I_1 , I_2 , I_C e I_E con la legge di Ohm. Ricaviamo quindi per differenza, applicando la legge di Kirchhoff, la corrente I_B :

$$I_1 = I_B + I_2 \rightarrow I_B = I_1 - I_2$$

Facendo un bilancio di correnti sul transistor otteniamo:

$$I_E = I_C + I_B$$

Questa equazione può essere utilizzata per verificare che le correnti calcolate siano corrette.

Tutti i valori misurati o calcolati sono riportati in tabella 2.6.

$V_B[V]$	$V_C[V]$	$V_E[V]$	$I_1[mA]$	$I_2[mA]$	$I_B[mA]$	$I_E[mA]$	$I_C[mA]$	$g_m[A/V]$
0.973	9.238	0.354	0.083	0.081	0.002	0.196	0.195	0.075

Tabella 2.6: Grandezze misurate dallo studio del punto di lavoro del circuito.

I valori ottenuti sono leggermente maggiori di quelli che abbiamo calcolato nell'analisi teorica, ma questo non deve stupirci perché il fattore di partizione del circuito realizzato è maggiore di quello teorico. Il bilancio di correnti sul transistor è: $I_B + I_C = 0.002mA + 0.195mA = 0.197mA$, che risulta corretto dato che commentiamo un errore dell'ordine del μA .

Dopo lo studio del punto di lavoro, con il generatore di forme d'onda applichiamo in ingresso al circuito delle sinusoidi. Collegando al circuito le sonde dell'oscilloscopio, osserviamo il grafico della tensione in ingresso e della tensione in uscita. La prima forma d'onda utilizzata è una sinusoide di frequenza $f = 1\text{ kHz}$ e tensione picco-picco V_{PP} di 100mV. Il grafico è riportato in figura 2.13, i due segnali sono accoppiati in AC.

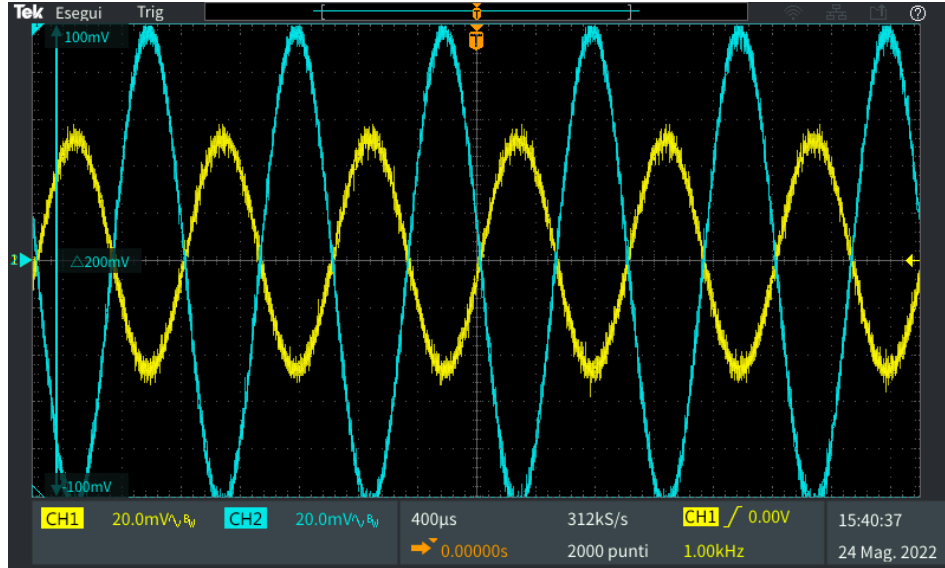


Figura 2.13: Grafico della tensione in ingresso (CH1) e della tensione in uscita (CH2) al circuito.

Dato che l'ampiezza della sinusoide è piuttosto piccola, i segnali non risultano molto "puliti" a causa del rumore elettronico. Il rumore elettronico non è eliminabile, ma dato che è una grandezza statistica a media 0, possiamo sfruttare l'oscilloscopio per mediare su 64 campioni l'ingresso e l'uscita, in questo modo otteniamo dei segnali molto più puliti. Questo grafico è mostrato in figura 2.14, i segnali sono ancora accoppiati in AC.

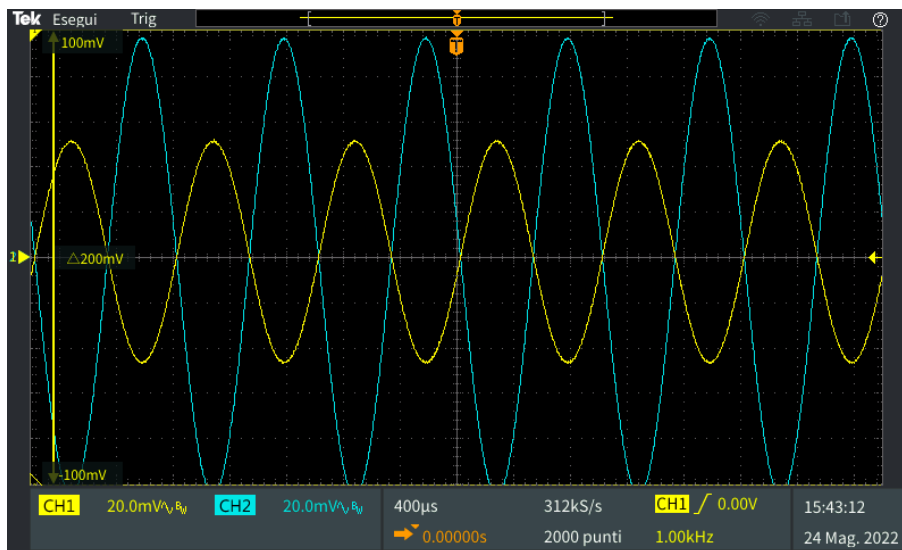


Figura 2.14: Grafico delle tensioni precedenti mediate su 64 campioni.

Proviamo ora ad applicare un'altra sinusoide, sempre alla stessa frequenza ma con tensione picco-picco V_{PP} di 1V. L'uscita è prelevata dal collettore, la sua tensione DC l'abbiamo già misurata e sappiamo che è pari a 9.238V. Dato che la tensione picco-picco è di 1V, il valore maggiore che la sinusoide può raggiungere è di 500mV. Il guadagno del circuito è di 2.17, perciò l'ampiezza massima che la sinusoide in uscita può raggiungere è di 1.085V. Se sommiamo alla componente continua dell'uscita il massimo valore della componente alternata dell'uscita, otteniamo un valore di tensione di 10.323V. Però il circuito è alimentato fra massa e 10V, quindi non può fornire in uscita una tensione maggiore di 10V: con questo ingresso, l'uscita satura, dunque il tratto di semionda che dovrebbe essere maggiore di 10V, in realtà sarà costante e pari al valore della tensione di alimentazione. Il grafico è illustrato in figura 2.15.

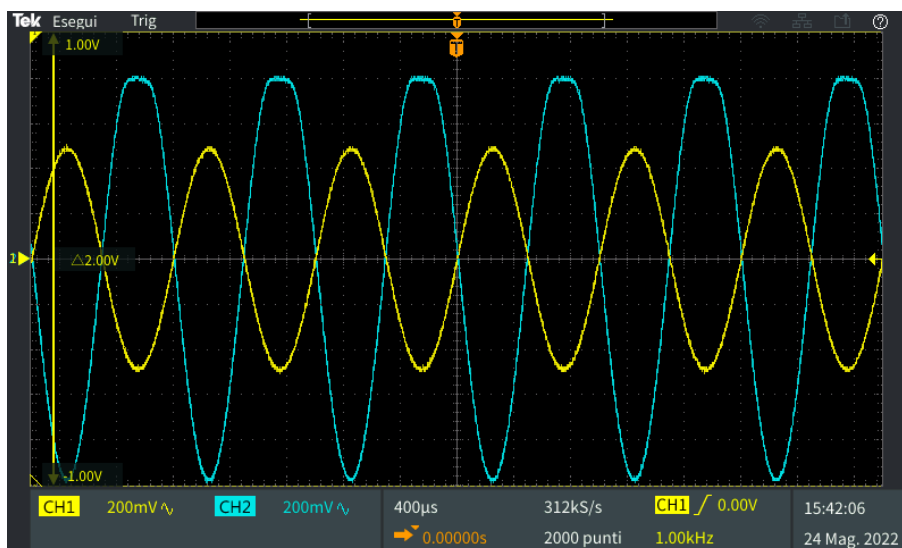


Figura 2.15: Grafico delle due tensioni. Si può notare che l'uscita satura.

Se aumentiamo ulteriormente la tensione picco-picco del segnale in ingresso, l'effetto è ancor più visibile. In figura 2.16 è stato usato un segnale sinusoidale con $V_{PP} = 3V$ e $f = 10\text{ kHz}$.

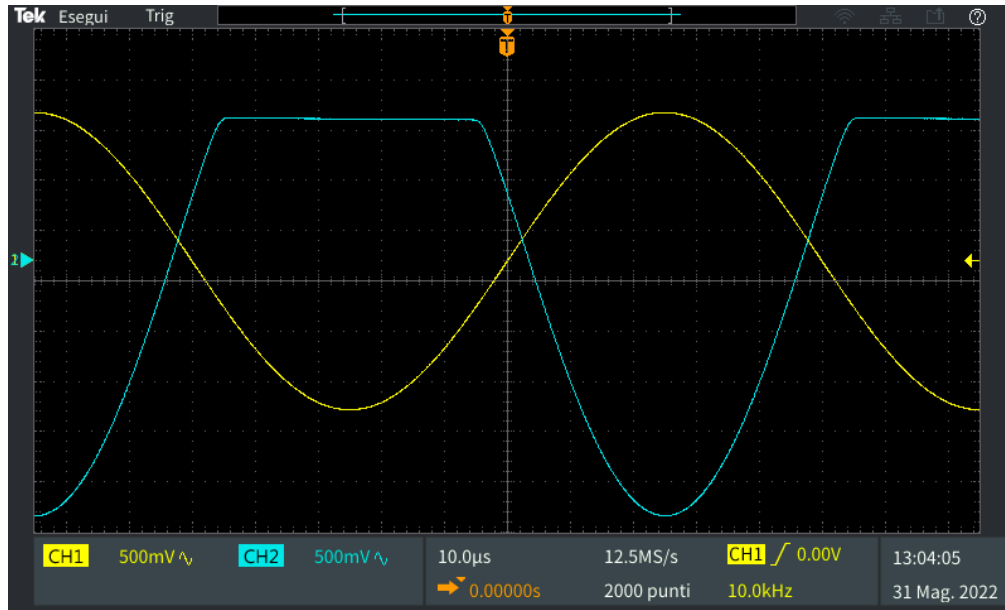


Figura 2.16: Grafico della tensione in uscita quando $V_{PP}=3V$. L'uscita satura.

Un altro studio che si può fare su questo circuito riguarda il contributo del filtro passa-alto a diverse frequenze. La funzione di trasferimento del filtro nel dominio di Laplace la si può ricavare tramite un bilancio di correnti al nodo B. La tensione in ingresso è $v_i(s)$ e la tensione in uscita al filtro è $v_B(s)$. La funzione di trasferimento del filtro è:

$$v_B(s) = \frac{s(R_1 \parallel R_2)C}{1 + s(R_1 \parallel R_2)C} \cdot v_i(s)$$

Se passiamo al regime alternato, dobbiamo sostituire s con $j\omega$, pertanto la funzione di trasferimento risulta:

$$v_B(j\omega) = \frac{j\omega(R_1 \parallel R_2)C}{1 + j\omega(R_1 \parallel R_2)C} \cdot v_i(j\omega), \text{ con } \omega = 2\pi f$$

Perciò, la tensione della base del transistor, $v_B(j\omega)$, dipende dalla frequenza alla quale lavoriamo.

Il parallelo delle due resistenze R_1 e R_2 vale:

$$R_1 \parallel R_2 = R_{eq} = \frac{R_1 \cdot R_2}{R_1 + R_2} = \frac{109\text{ k}\Omega \cdot 12\text{ k}\Omega}{109\text{ k}\Omega + 12\text{ k}\Omega} = 10.810\text{ k}\Omega$$

La frequenza di taglio con i parametri R_1 , R_2 e C del nostro filtro è $f_T = 14.72\text{ Hz}$, che corrisponde ad una pulsazione di $\omega_T = 92.49\text{ rad/s}$.

Proviamo quindi ad applicare due segnali sinusoidali, entrambi con tensione picco-picco di 100mV, la frequenza del primo segnale è 10 Hz, corrispondente ad una pulsazione di 62.83 rad/s, invece la frequenza del secondo è 10 kHz, corrispondente ad una pulsazione di 6283.19 rad/s. Ci aspettiamo che con il primo segnale il circuito non funzionerà come un *Common Emitter amplifier*, perché l'effetto del filtro non sarà trascurabile, dato che lavoriamo ad una frequenza minore di quella di taglio; al contrario, con il secondo segnale il circuito dovrebbe funzionare correttamente, dato che siamo ad una frequenza molto maggiore rispetto a quella di taglio.

Nei grafici seguenti vediamo la tensione in ingresso e la tensione in uscita quando applichiamo il primo segnale (figura 2.17) e quando invece applichiamo il secondo (2.18).

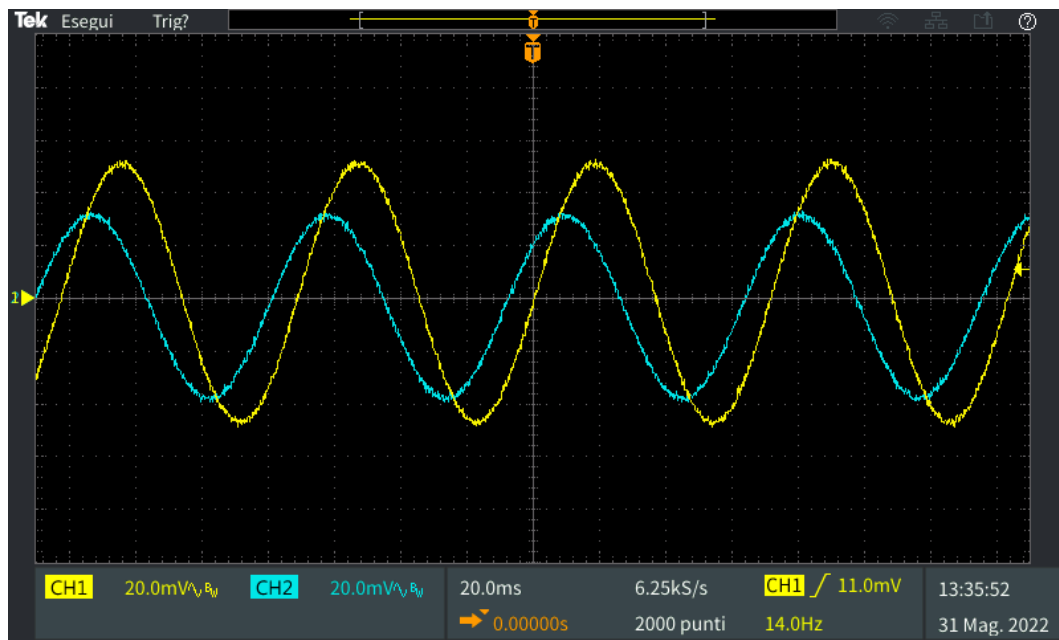


Figura 2.17: Grafico della tensione in ingresso e in uscita al circuito con il primo segnale.



Figura 2.18: Grafico della tensione in ingresso e in uscita al circuito con il secondo segnale.

Con il secondo segnale il circuito funziona correttamente. Con il primo segnale invece no, in particolare, l'uscita è sia attenuata che sfasata rispetto al segnale in ingresso. Per capire meglio cosa succede, è utile guardare il diagramma di Bode di modulo e fase del filtro passa-alto. Questo è rappresentato nella figura seguente (figura 2.19), sono inoltre riportati i valori di modulo e fase in corrispondenza della pulsazione di taglio e delle pulsazioni dei due segnali utilizzati.

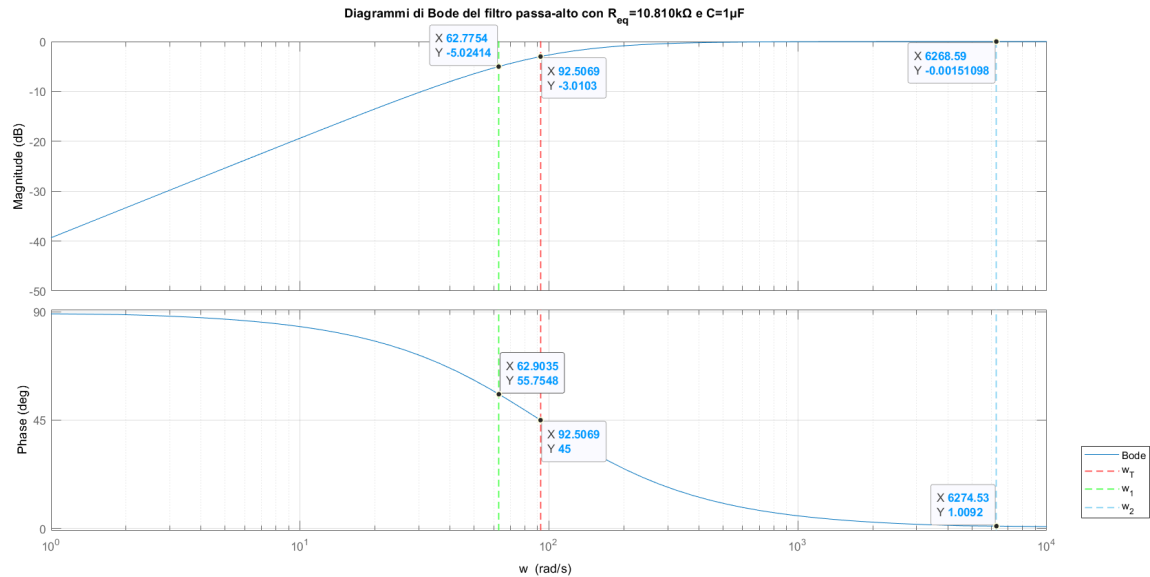


Figura 2.19: Diagramma di Bode di modulo e fase del filtro passa-alto.

Dal grafico precedente vediamo che il primo segnale subisce un'attenuazione di -5.0241dB , che in scala decimale corrisponde a 0.5608 : la tensione picco-picco del segnale in uscita al filtro è quasi dimezzata, sarà pari a circa 56.080mV . Tuttavia, nello stadio successivo il segnale viene amplificato di un fattore pari al rapporto fra la resistenza di collettore e quella di emettitore, ricordiamo che per il nostro circuito questo fattore vale 2.16 . Allora, la tensione picco-picco del segnale in uscita al circuito è circa 121.133mV . Questo risultato non corrisponde perfettamente alla tensione picco-picco misurata in uscita al circuito con l'oscilloscopio (figura 2.17), ma va notato che l'acquisizione con l'oscilloscopio è molto rumorosa, inoltre anche il valore del modulo è approssimativo. Il filtro introduce anche uno sfasamento, che a questa frequenza è circa pari a 55.7548° . Questo contributo va a sommarsi allo sfasamento di 180° dato dallo stadio successivo, ed il valore totale dello sfasamento è confrontabile con il grafico di figura 2.17.

Consideriamo ora il secondo segnale: quando questo attraversa il filtro, viene attenuato di circa -0.0015dB , ovvero 0.9998 in scala decimale, e sfasato di 1.0092° . È evidente che dal punto di vista pratico, questi valori non modificano il segnale, perciò il contributo del filtro può tranquillamente essere trascurato quando si analizza il circuito, senza che quest'approssimazione alteri la bontà dei risultati ottenuti.

Circuiti 3 e 4: Amplificatore operazionale $\mu A741$

3.1 Introduzione

I due circuiti discussi di seguito sono stati realizzati utilizzando un amplificatore operazionale *general purpose*, il $\mu A741$. Per primo abbiamo realizzato un amplificatore invertente (sezione 3.2), poi, aggiungendo un condensatore al circuito precedente, abbiamo ottenuto un integratore (sezione 3.3). Nell'immagine sottostante, la figura 3.1, si possono vedere i numeri e la funzione di ogni terminale. Per i nostri circuiti, conettermo i terminali in questo modo:

- il terminale numero 8 è *Not Connected*, perciò non viene collegato a nulla;
- i terminali 7 e 4 sono collegati rispettivamente all'alimentazione positiva e all'alimentazione negativa;
- i terminali 1 e 5 servono per compensare l'offset, li lasceremo floating (in generale è una cosa che non andrebbe fatta, perché non abbiamo modo di sapere a che tensione si troveranno);
- il terminale 3, ovvero l'ingresso non-invertente, lo connettiamo a massa;
- il terminale 2 è l'ingresso invertente. A questo terminale applicheremo, anche se non direttamente, il segnale;
- il terminale 6 serve per prelevare l'output.

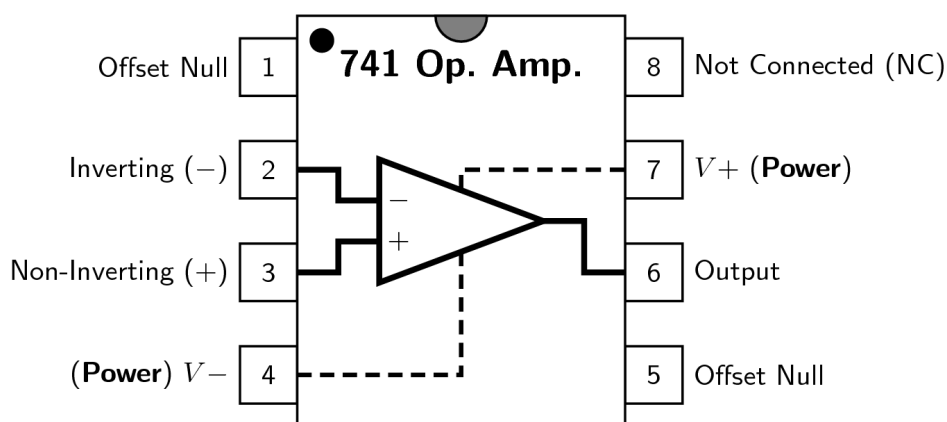


Figura 3.1: Package e funzione dei pin del $\mu A741$.

3.2 Amplificatore invertente

Il primo circuito realizzato utilizzando il $\mu A741$ è l'amplificatore invertente. Di seguito si riportano lo schema, l'analisi del circuito e le misure effettuate su di questo.

3.2.1 Schema

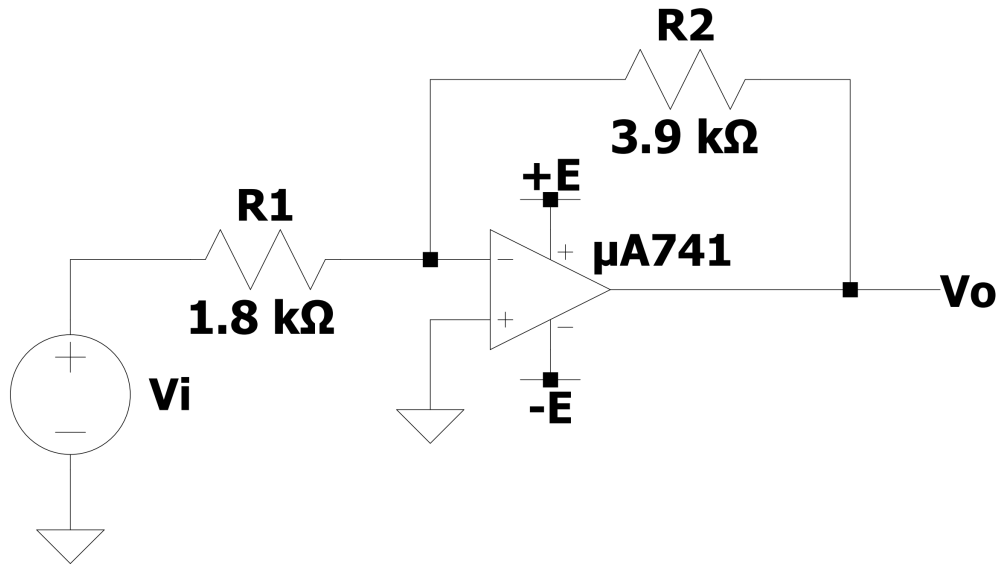


Figura 3.2: Schema dell'amplificatore invertente.

3.2.2 Analisi del circuito

Il circuito è retroazionato negativamente, perché l'uscita viene riportata all'ingresso invertente dell'amplificatore operazionale. Per ricavare la funzione di trasferimento del circuito è sufficiente fare un bilancio di correnti all'ingresso invertente:

$$I_1 = I_2 + I_{in-}$$

La corrente in ingresso all'OPAMP è molto piccola, idealmente $I_{in+} = I_{in-} \rightarrow 0A$. Perciò l'equazione precedente diventa:

$$I_1 = I_2$$

Utilizzando la legge di Ohm, le due correnti si possono esprimere come:

$$\frac{V^- - V_i}{R_1} = \frac{V_o - V^-}{R_2}$$

Se un circuito è retroazionato negativamente, $V^+ = V^-$ per il principio del cortocircuito virtuale. Dato che V^+ è a massa, la sua tensione è di $0V$, di conseguenza anche V^- si troverà a questa tensione.

L'equazione precedente diventa:

$$\frac{-V_i}{R_1} = \frac{V_o}{R_2}$$

Tramite quest'equazione è facile ricavare la funzione di trasferimento del circuito, che risulta:

$$\frac{V_o}{V_i} = -\frac{R_2}{R_1}$$

Come suggerisce il nome del circuito, è un amplificatore perché se $R_2 > R_1$ il segnale in ingresso viene amplificato. È inoltre invertente, perché compare un segno meno nella funzione di trasferimento, pertanto ingresso e uscita saranno in controfase (sfasate di 180°).

Per il nostro circuito la resistenza R_1 è di $1.8\text{ k}\Omega$ e la resistenza R_2 è di $3.9\text{ k}\Omega$, perciò il guadagno, in modulo, vale 2.17.

3.2.3 Componenti, strumenti e misure

Il circuito è stato realizzato su una breadboard utilizzando questi componenti:

- una resistenza da $3.9\text{ k}\Omega$ per R_2 ;
- una resistenza da $1.8\text{ k}\Omega$ per R_1 ;
- amplificatore operazionale $\mu\text{A}741$.

Per le misure e le analisi, sono stati utilizzati i seguenti strumenti:

- alimentatore da banco, con alimentazione positiva impostata a 5V ed alimentazione negativa a -5V , entrambe con limite in corrente di 50mA ;
- generatore di forme d'onda;
- multimetro da banco;
- oscilloscopio a due canali.

In figura 3.3 è mostrata una fotografia del circuito in cui possiamo vedere dove applichiamo il segnale. Nella fotografia, il pin numero 1 del $\mu\text{A}741$ si trova in basso a sinistra.

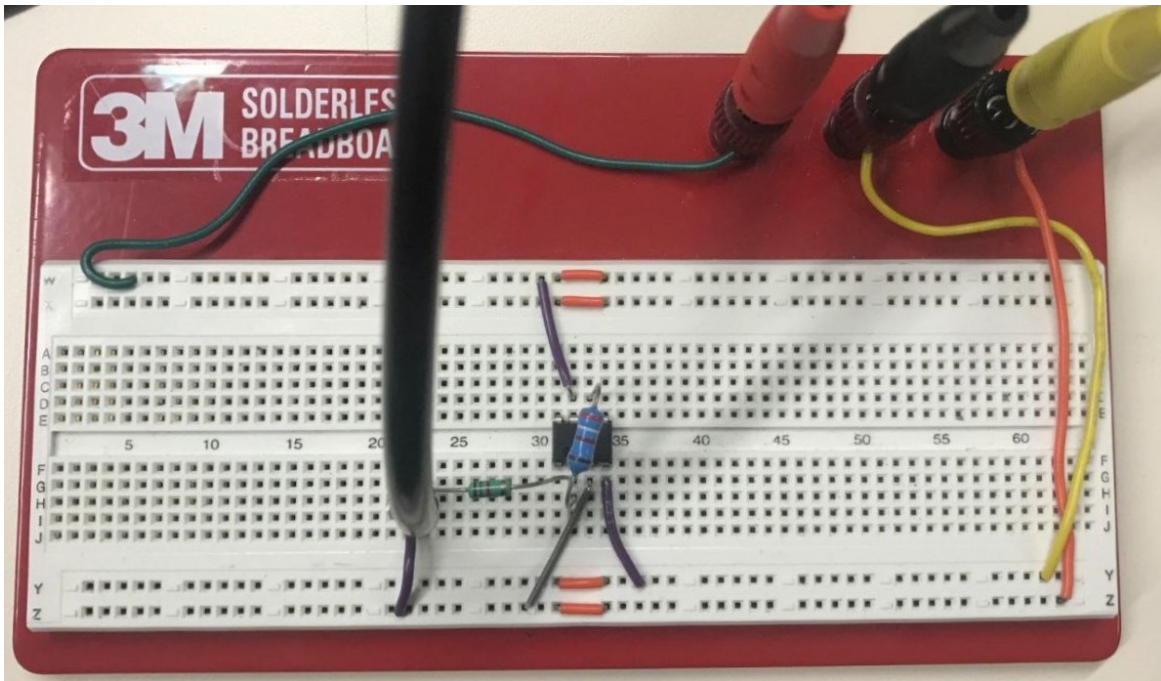


Figura 3.3: Amplificatore invertente con $\mu\text{A}741$.

Per prima cosa, con il multimetro si sono misurati i valori delle resistenze. I valori ottenuti sono mostrati in tabella 3.1.

	Valore nominale	Valore misurato
R_1	1.8 k Ω	1.807 k Ω
R_2	3.9 k Ω	3.907 k Ω

Tabella 3.1: Grandezze misurate prima di realizzare il circuito.

Dopo aver posizionato tutti i componenti sulla breadboard, abbiamo collegato le sonde dell'oscilloscopio, successivamente è stato applicato il segnale. La sonda del canale 1 è stata collegata al terminale della resistenza R_1 non collegato al pin 2 del $\mu A741$; la sonda del canale 2 è invece stata collegata al terminale della resistenza R_2 connesso con il pin 6 dell'OPAMP. Con il primo canale visualizziamo la tensione in ingresso, mentre con il secondo la tensione in uscita al circuito.

Dal rapporto fra le resistenze misurate, ci aspettiamo un guadagno di 2.16. Sono state applicate due sinusoidi, entrambe di frequenza 1 kHz, ma con diversa tensione picco-picco: il primo segnale ha una V_{PP} di 1V, il grafico è la figura 3.4, il secondo segnale ha invece una V_{PP} di 2V, il grafico è la figura 3.5.

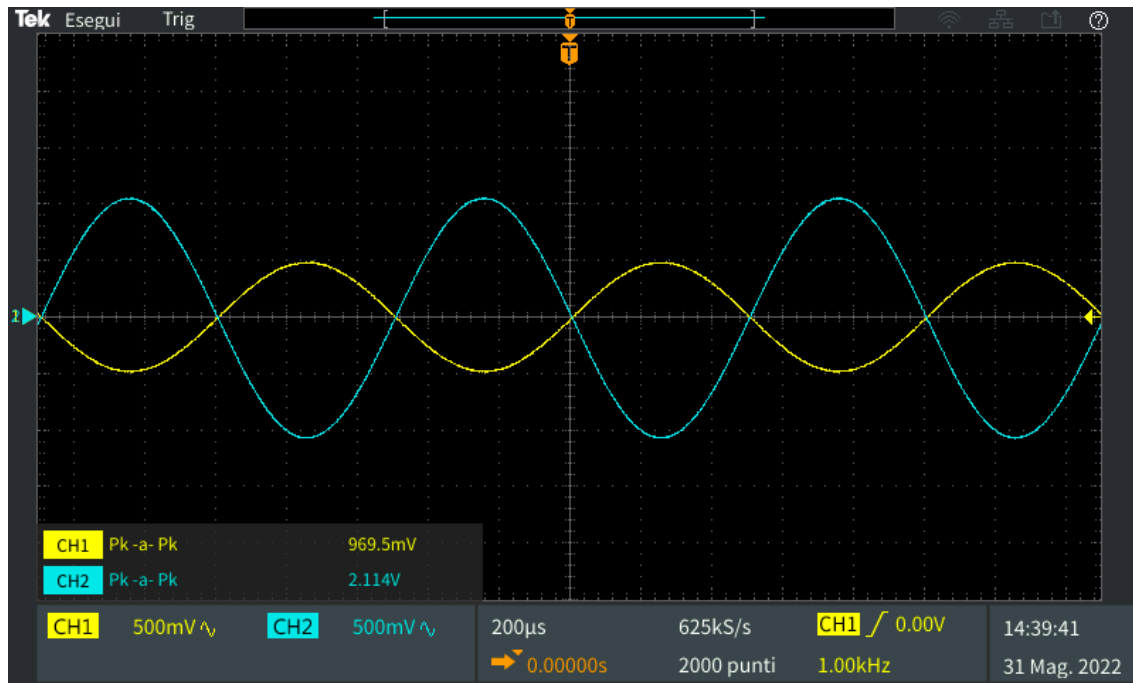


Figura 3.4: Grafico della tensione in ingresso e in uscita al circuito con il secondo segnale.

Per quanto riguarda il primo segnale, se facciamo il rapporto fra la misura della tensione picco-picco del segnale in ingresso e la misura della tensione picco-picco del segnale in uscita otteniamo un valore di 2.18, che è vicinissimo al guadagno che dobbiamo ottenere dal circuito.

Con il secondo segnale, invece, l'uscita satura. Infatti, l'uscita un amplificatore operazionale ideale non può mai superare la tensione di alimentazione, ma per un amplificatore operazionale reale, la saturazione subentra già prima che venga raggiunto questo limite. Per il nostro OPAMP, la tensione di saturazione è circa di +4V e -3.5V, perciò il suo comportamento non è simmetrico.

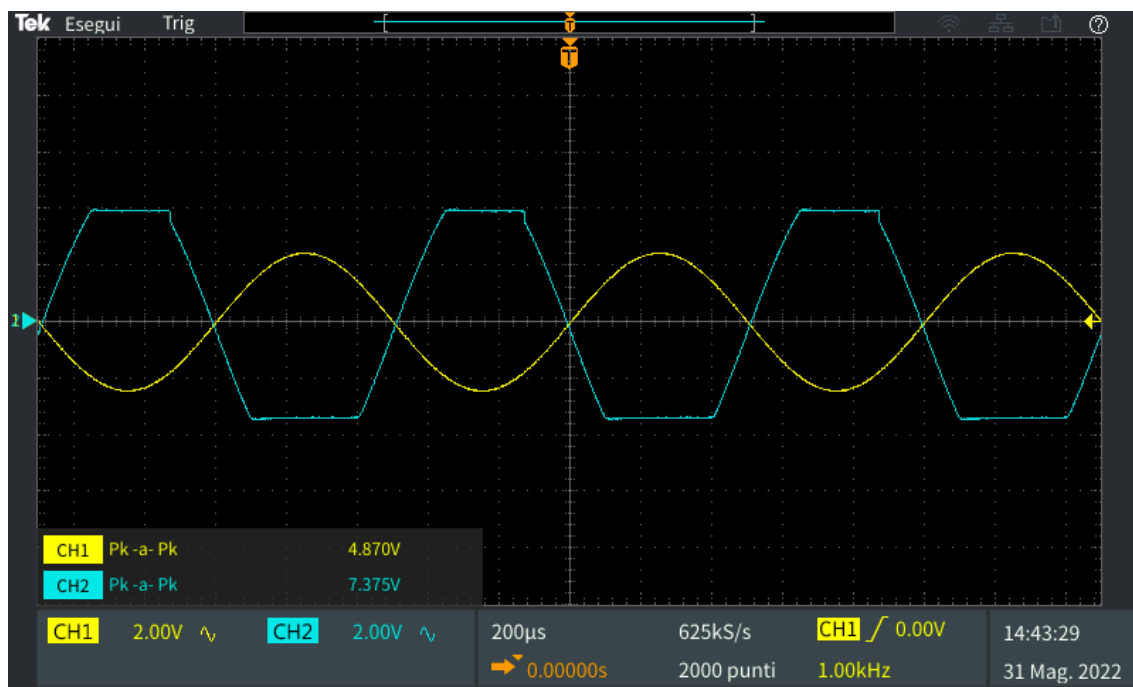


Figura 3.5: Grafico della tensione in ingresso e in uscita al circuito con il primo segnale.

Per visualizzare ancora meglio il fenomeno della saturazione, si può utilizzare un'onda triangolare piuttosto che una senoide. La frequenza usata è ancora di 1 kHz, ma la tensione picco-picco è di 10V.

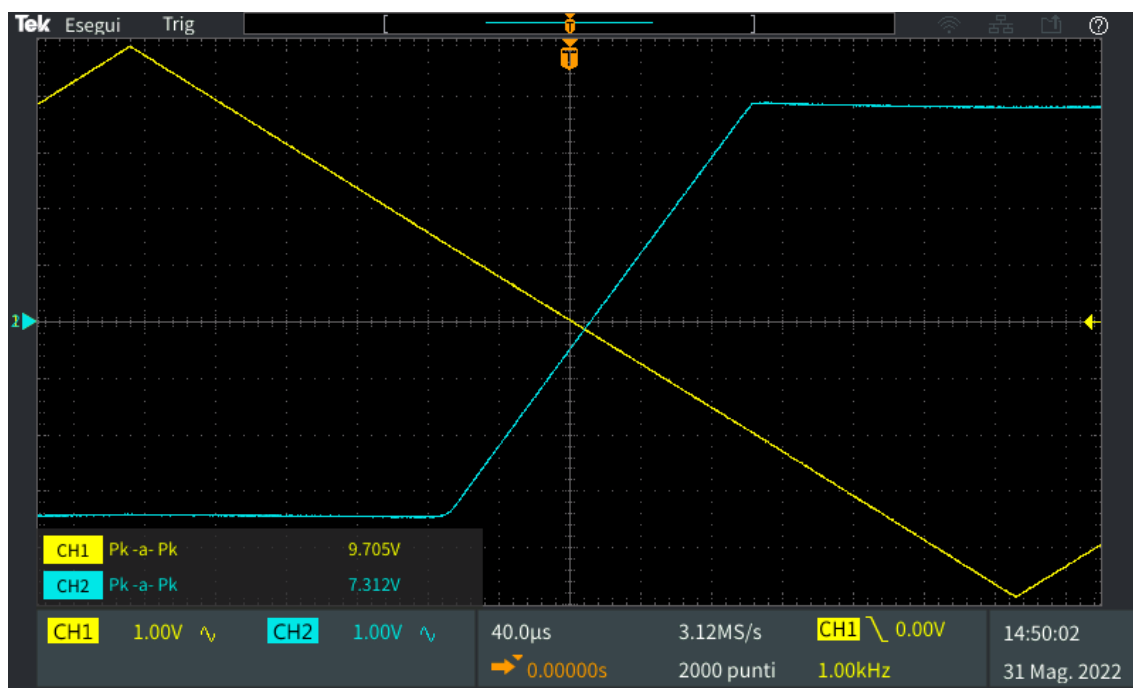


Figura 3.6: Grafico della saturazione con un'onda triangolare in ingresso.

Dal grafico precedente, si può anche vedere un'altra non-idealità che un amplificatore operazionale reale ha: l'offset in tensione, seppur piccolo, è diverso da 0V. Infatti, il tratto di retta del segnale in uscita non passa per l'origine, ma lo taglia ad un valore poco maggiore di 0V.

3.3 Integratore

Se al cto pre mettiamo C in parallelo a R_2 , otteniamo un integratore.

3.3.1 Schema

3.3.2 Analisi del circuito

3.3.3 Componenti, strumenti e misure