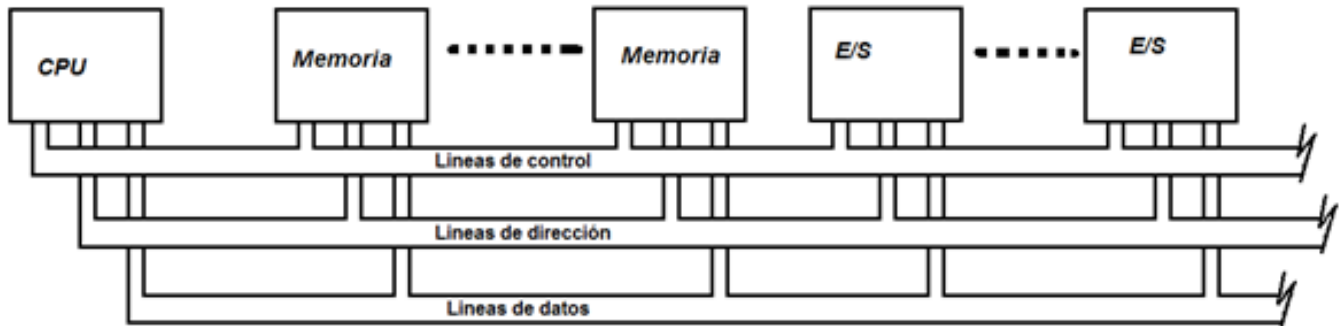


Práctica 04 - Tema: Buses

1. Dada la figura 1 del Anexo I:
 - a) Especifique la función de cada uno de los buses
 - b) ¿Cuáles son los aspectos característicos de cada uno?
2. En la figura 1 del Anexo I:
 - a) ¿Qué buses son de entrada/salida, entrada únicamente o salida únicamente para cada uno de los módulos?
 - b) Justifique.
3. Una computadora usa un bus de direcciones de 32 bits. ¿Cuál es la máxima capacidad de direccionamiento de dicha computadora?
4. Sea un bus de datos de 64 bits. ¿Qué tamaño debería tener la palabra de la computadora?
5. ¿Qué función cumplen los buffer triestado en el esquema simple de bus de la figura del anexo 2?
6. Explique cómo ocurren las actividades en un bus síncronico y en uno asíncronico.
7. ¿Cuándo es mejor utilizar un esquema de arbitraje descentralizado en lugar de un centralizado? Justifique.
8. ¿Cómo implementaría un sistema de arbitraje descentralizado que no necesite un árbitro principal?
9. Para los microprocesadores 80486, Pentium y AMD K6, determine:
 - a) Cantidad de líneas del bus de datos.
 - b) Cantidad de líneas del bus de direcciones.
 - c) Cantidad de líneas del bus de control. (Sin Vcc, Vss ni GND)
 - d) Capacidad de direccionamiento. (KB ó MB ó GB)

ANEXO I



ANEXO II

