

II Prova in itinere – 16 Dicembre 2019
(teoria)

Università di Salerno

1. **Codice comportamentale.** Durante questo esame si deve lavorare da soli. Non si può consultare materiale di nessun tipo. Non si può chiedere o dare aiuto ad altri studenti.
2. **Istruzioni.** Rispondere alle domande. Per la brutta usare i fogli posti alla fine del plico (NON si possono usare fogli aggiuntivi); le risposte verranno corrette solo se inserite nello spazio ad esse riservate oppure viene indicata con chiarezza la posizione alternativa.
Per essere accettata per la correzione la risposta deve essere ordinata e di facile lettura.
TUTTE le risposte vanno GIUSTIFICATE. Ciascuna risposta non giustificata vale ZERO.

Nome e Cognome:

Matricola:

Firma

Spazio riservato alla correzione: non scrivere in questa tabella.

1	2	Tot	bonus
/35	/15	/50	/10

1. *35 punti*

In un sistema con paginazione, le pagine sono grandi 512 byte, la memoria é costituita da 32 frame e la tabella delle pagine di un processo, fornita anche di bit di validit , bit di modifica e bit di riferimento, pu  essere grande al pi  16 byte.

a) individuare la struttura dell'indirizzo fisico;

b) individuare la struttura dell'indirizzo logico.

- d) Si assuma che un processo Q viene mandato in esecuzione all'istante 200 e che
- al processo vengono assegnati ai primi 3 frame della memoria principale e che essi sono vuoti quando il processo viene mandato in esecuzione (all'istante 200), e che
 - ogni accesso alla pagina 0 é in scrittura, e che
 - l'algoritmo di sostituzione delle pagine é **LRU**, e che
 - il processo fa riferimento nell'ordine (a partire dall'istante 200) alle seguenti pagine:

0, 1, 1, 3, 0, 5, 4, 10, 5, 0, 9

Mostrare istante per istante quale sono le pagine contenute nei 3 frame assegnati a Q (riempiendo la tabella sottostante)

# frame	200	201	202	203	204	205	206	207	208	209	210

- Quale é il numero di page fault?

- Quale é il numero di accessi al disco?

- Se nell'istante 211 il processo Q fa riferimento al "secondo byte" della pagina 0, mostrare l'indirizzo logico generato dalla CPU ed il corrispondente indirizzo fisico.

istante	indirizzo logico	indirizzo fisico
211		

- e) Si assuma che il sistema ammetta al più 16 processi e che sia utilizzata una *inverted page table*. Stabilire la grandezza della inverted page table.

2. a) 15 punti

Un distributore di benzina ha tre pompe a disposizione delle auto che devono rifornirsi. Quando un'auto arriva e c'è almeno una pompa libera, si dirige verso di essa e fa rifornimento. Se tutte le pompe sono occupate aspetta che se ne liberi una. La catena cui questo distributore aderisce, ha stabilito un concorso che offre il rifornimento fatto ogni 1000 auto a cui si è fatto rifornimento.

Utilizzando i semafori per la sincronizzazione e la protezione delle variabili, si scrivano le procedure (in pseudocodice) che descrivono il comportamento dei due processi **pompa** e **auto**.

3. b) *10 punti (bonus)*

Che cosa cambireste nel codice precedente se ci fosse una sola pompa a disposizione delle aulto?

FOGLIO DA UTILIZZARE PER LA BRUTTA

FOGLIO DA UTILIZZARE PER LA BRUTTA

FOGLIO DA UTILIZZARE PER LA BRUTTA

FOGLIO DA UTILIZZARE PER LA BRUTTA

FOGLIO DA UTILIZZARE PER LA BRUTTA