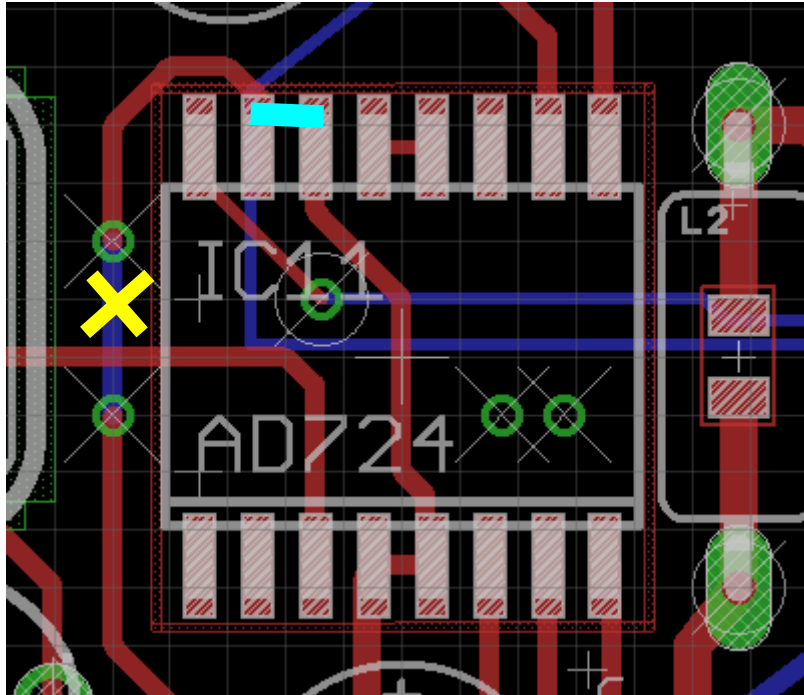
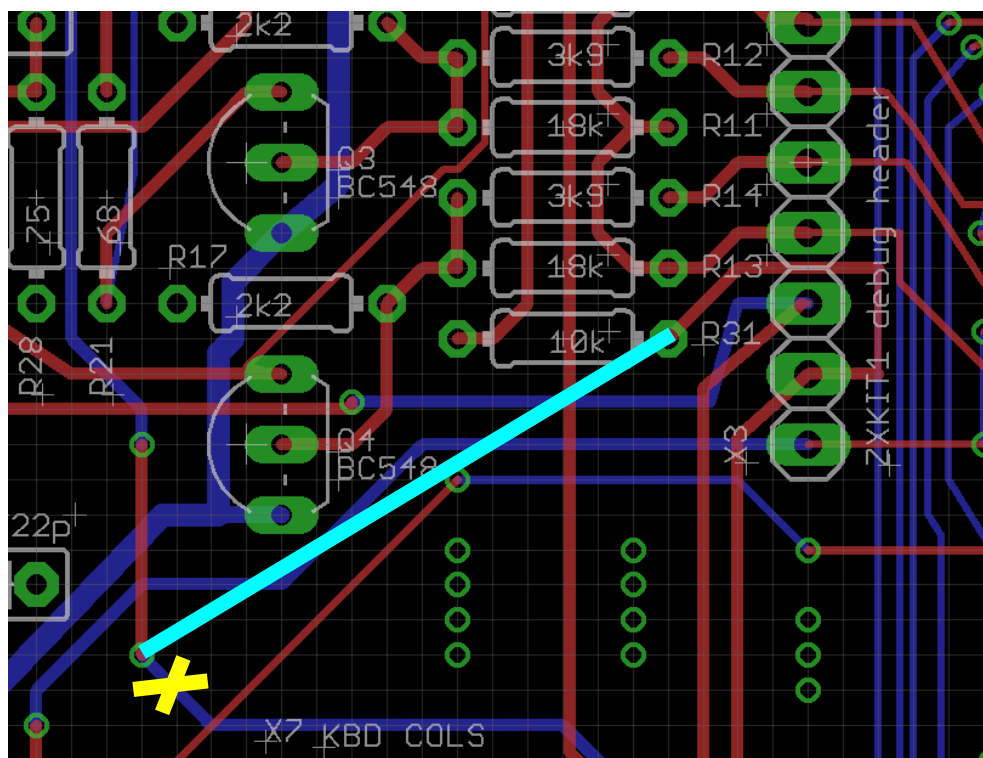


## Доработка платы Karabas rev.B1 для использования совместно с RAM expansion PCB до 1024кБ:

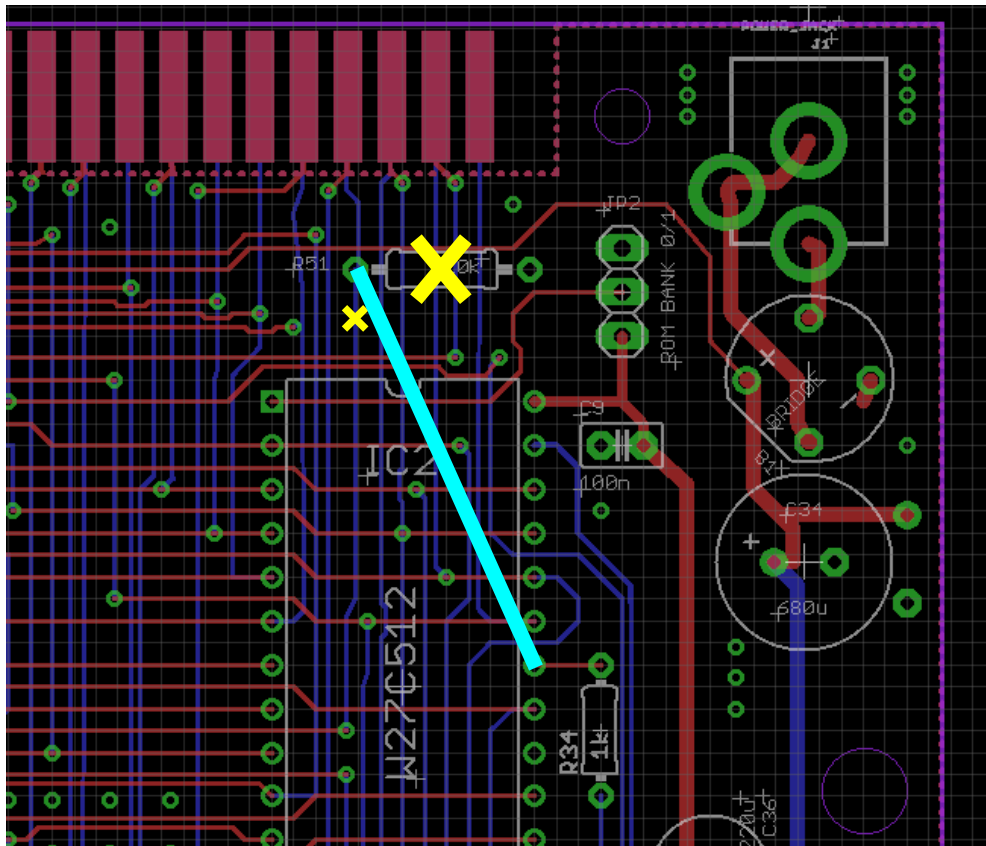
1) освобождаем сигнал VIDEO\_VSYNC (PIN\_96 Altera), сигнал на пал-кодере пускаем на +5B:



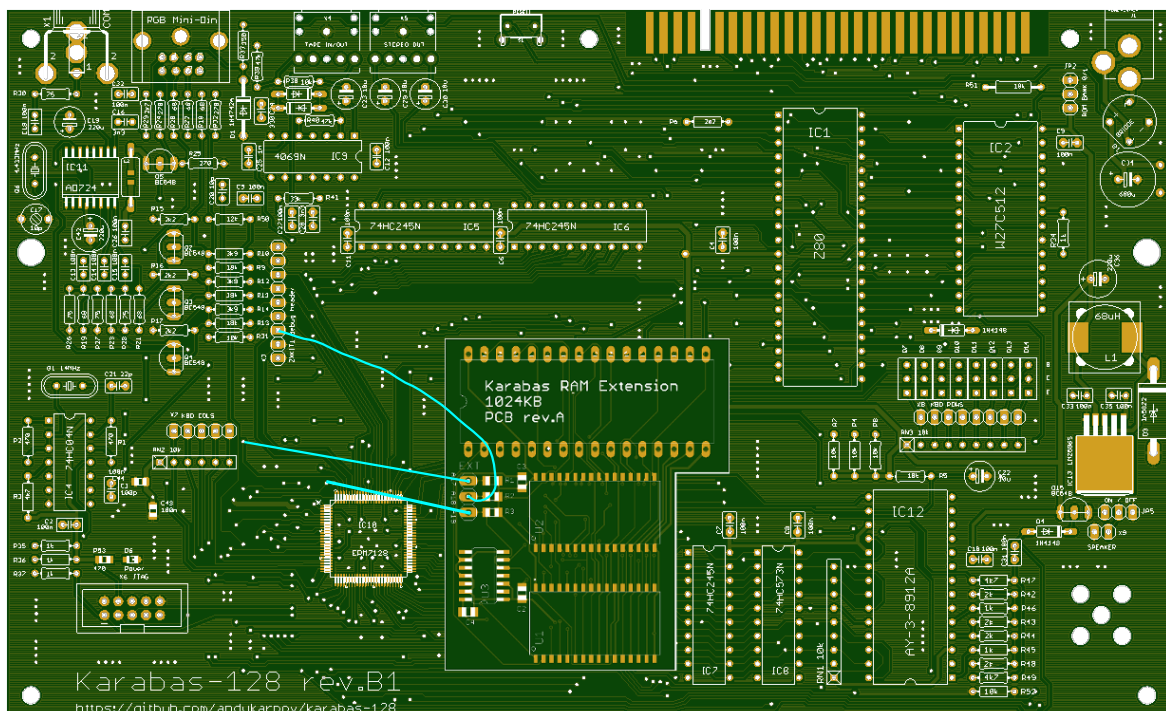
2) освобождаем сигнал VIDEO\_SYNC (PIN\_98 Altera), запускаем сикросмесь с вывода VIDEO\_HSYNC (PIN\_94 Altera) на базу транзистора Q5 вместо сигнала VIDEO\_SYNC



3) Освобождаем сигнал BUS\_N\_ROMCS (PIN\_24 Altera), удаляем резистор R51, соединяем сигнал BUS\_N\_ROMCS с пином 22 ПЗУ IC2:



4) Запайваем RAM expansion PCB на место IC3, без панелей, иначе не влезет по высоте. Если на плате была запаяна панель — удаляем ее. Соединяем сигнал RAM Expansion A17 с PIN\_98 Altera, A18 с PIN\_96 Altera, A19 с PIN\_24 Altera через ближайшие переходные отверстия:



5) Заливаем в CPLD новую прошивку из ветки ...