

Práctica II

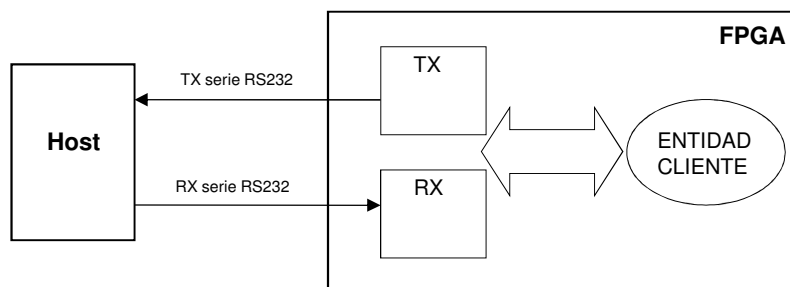
Interfaz con un puerto serie RS232

DSED

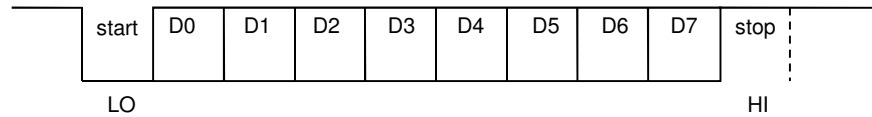
Curso 2014-2015

Descripción del Problema

- ✓ Implementación de una interfaz serie siguiendo el estándar RS232



Formato de transmisión



3

Parámetros del RS232

- ✓ Elementos que se pueden configurar:
 - Velocidad de transmisión
 - Número de bits de datos por palabra
 - Existencia o no de bit de paridad y tipo de ésta
 - Número de bits de parada
- ✓ En nuestra implementación:
 - **8 bits de datos por palabra**
 - **Sin bit de paridad**
 - **1 bit de parada**
- ✓ Frecuencias:
 - **Reloj del sistema = 20 MHz**
 - **Velocidad de transmisión = 115200 bps**

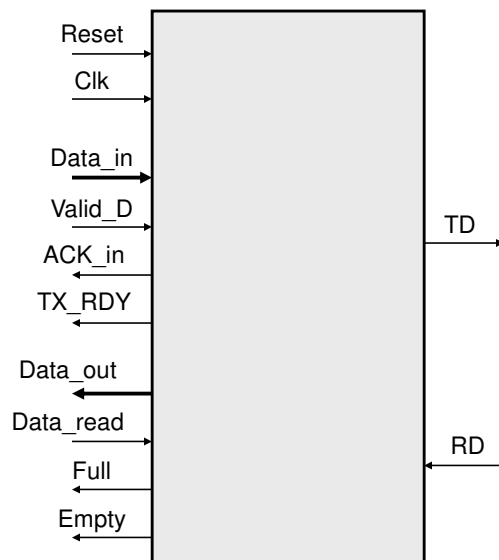
4

Bloques de la interfaz RS232

- ✓ **RS232_TX**: máquina de estados de transmisión
- ✓ **RS232_RX**: máquina de estados de recepción
- ✓ **ShiftRegister**: conversión serie-paralelo
- ✓ **FIFO** (Xilinx Coregen): almacén de recepción

5

RS232top



6