

Apuntes Instrumentación Electrónica

Daniel Vázquez Lago

3 de junio de 2024

Índice

1. Amplificadores Operacionales	3
1.1. Fundamentos de los amplificadores	3
1.1.1. Resistencia de entrada y salida	3
1.1.2. Clasificación de los amplificadores	5
1.1.3. Saturación	5
1.2. Amplificador operacional	6
1.2.1. Amplificador operacional ideal	7
1.2.2. Lazo abierto y cerrado	8
1.2.3. Retroalimentación positiva y negativa	9
1.3. Configuraciones básicas del amplificador	10
1.3.1. Amplificador no inversor	10
1.3.2. Buffer	12
1.3.3. Amplificador inversor	13
1.3.4. Amplificador sumador	14
1.3.5. Amplificador derivador	15
1.3.6. Amplificador integrador	15
2. Filtrado	17
2.1. Respuesta en frecuencia	17
2.2. Filtros ideales	17
2.3. Filtros reales	18
2.3.1. Filtro de Butterworth	19
2.3.2. Filtro de Chebyshev	20
2.3.3. Filtro de Bessel	20
2.4. Filtrado con Amplificadores operacionales	20
2.4.1. Solución Sallen-Key	21
2.4.2. Solución MFB	22
2.5. Clasificación de filtros	22
2.5.1. Filtros de primer orden	22
2.5.2. Filtros de segundo orden	23
3. Conversion de datos	24
3.1. Convertidor D-A	27
3.1.1. Errores	27
3.2. Convertidor A-D	28

1. Amplificadores Operacionales

El término *amplificador operacional* denota un tipo especial de amplificador que puede configurarse para realizar diferentes operaciones como la amplificación, adición, sustracción, diferenciación, discretización, integración... Puede verse como un dispositivo que es capaz de realizar diferentes operaciones con señales eléctricas (por ejemplo si le llegan dos voltajes puede sacar un voltaje que sea la suma de ambos).

Las primeras aplicaciones de los amplificadores operaciones tuvieron lugar en computadoras analógicas, donde su capacidad para ejecutar operaciones matemáticas los hicieron indispensables en los primeros inicios de la electrónica.

Dicha capacidad para ejecutar operaciones matemáticas proviene de la combinación de dos elementos clave: una gran ganancia con una retroalimentación negativa. Quizás estos conceptos son bastante raros para el lector, pero mas adelante se entenderá. De momento instamos a que se queden con estas dos palabras claves: *ganancia elevada* y *retroalimentación negativa*.

Después de introducir los conceptos mas fundamentales de los amplificadores operacionales, estudiaremos el concepto de la retroalimentación negativa y el concepto de *ganancia de lazo*, como la característica más importante de los circuitos de retroalimentación negativa.

1.1. Fundamentos de los amplificadores

Antes de comenzar el estudio de los amplificadores vamos a describirlos. Un **amplificador operacional** es un dispositivo que recibe una señal eléctrica (voltaje o intensidad) llamada **entrada**, generando una señal eléctrica (voltaje, intensidad) llamada **salida**, de tal modo que la salida se construye como:

$$\text{salida} = \text{ganancia} \times \text{entrada} \quad (1.1)$$

donde la *ganancia* es una constante. Estrictamente hablando dicho amplificador sería un *amplificador operacional lineal*, sin embargo nosotros asumiremos que todo amplificador es lineal, aunque puedan ser logarítmicos o cuadráticos.

Un amplificador recibe su entrada desde una *fente* y distribuye su salida a una *carga*. La fuente o la carga son unos circuitos cualquiera, con sus resistencias, condensadores, fuentes de tensión... que podremos expresar usando el *equivalente Thévenin*.

1.1.1. Resistencia de entrada y salida

En general el puerto de entrada juega un papel exclusivamente pasivo, de modo que se modela como una resistencia R_i que se llama **resistencia de entrada** del amplificador. Por su parte, el puerto de salida se modela con una fuente de voltaje controlada llamada V_{out} , de tal modo que podamos resaltar la dependencia entre V_{out} y V_{in} (en la figura V_O y V_S respectivamente). Lo podemos ver en la figura 1.1.

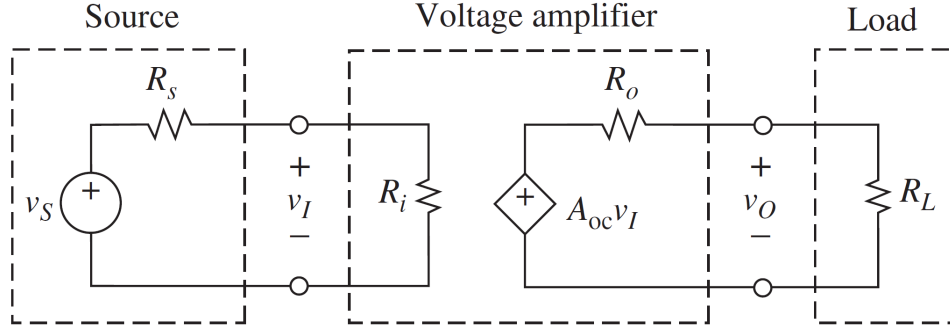


Figura 1.1: cuadvivector de un amplificador cualquiera con equivalentes Thevenin.

Cuando expresamos el amplificador de esta forma solemos decir que lo expresamos como un *cuadvivector*. En ese caso tenemos que la seal de entrada no es V_S , ya que se me afectada por las resistencias, de tal modo que:

$$V_I = \frac{R_i}{R_S + R_i} V_{in} \quad (1.2)$$

donde R_S es la resistencia thevenin equivalente de la fuente y R_i es la **resistencia de entrada** (R_E en la figura). Esto tambin ocurre con el voltaje de salida V_O , que se ve afectado por la resistencia de salida de tala forma que:

$$V_{out} \equiv V_O = \frac{R_L}{R_o + R_L} A_V R_L \quad (1.3)$$

siendo A_V la ganancia lineal de nuestro amplificador, R_o la **resistencia de salida**, y R_L el equivalente thevenin de la carga. Entonces la **ganancia de la fuente de carga** vendr dada por:

$$\frac{V_O}{V_S} = \frac{V_{out}}{V_{in}} = \frac{R_i}{R_S + R_i} \frac{R_L}{R_o + R_L} A_V \quad (1.4)$$

Antes de seguir debemos comprender algo fundamental. Estas resistencias no son resistencias reales, no son resistencias tangibles que tu puedas poner o medir en el circuito. Estas resistencias son simples conceptos matemticos que nos ayudan a describir el circuito. Aunque incluso puedas pensar que se encuentran dentro de la caja negra del amplificador, en realidad no, no son reales, son **parmetros caracterizadores** del circuito, de tal forma que podamos relacionarlos con resistencias reales, ayudndonos a describir y entender mejor el circuito.

Por ejemplo: Si la *resistencia de entrada tiende a infinito* que ocurre? Pues que la seal de las fuentes es exactamente igual que la seal que llega al amplificador, adems de que la intensidad que circula por la resistencia es nula. Y si la *resistencia de salida es nula*? En ese caso tendremos que la seal de salida V_O depende nicamente de la seal amplificada y no de las cargas (resistencias) o la forma del circuito posterior. Como podemos ver realmente estas resistencias pueden ayudarnos a describir, a *caracterizar*, el circuito.

De hecho a un amplificador que cumple estas condiciones (resistencia de entrada infinita y resistencia de salida nula) se le conoce como **amplificador operacional ideal**, ya que es el

único amplificador que cumple que la ganancia del de fuente de carga depende exclusivamente de A_V :

$$\frac{V_{out}}{V_{in}} = A_V \quad (1.5)$$

donde esta ganancia será infinita, como veremos mas adelante. Para calcular las resistencias de entrada y salida echamos manos de las siguientes ecuaciones:

$$R_i = \frac{V_{in}}{I_{in}} \quad R_O = \left. \frac{V_O}{I_O} \right|_{V_{in}=0} \quad (1.6)$$

En escasas palabras: la resistencia de entrada es la relación entre intensidad y voltaje que hay en la fuente de entrada; y la resistencia de salida la relación entre intensidad y voltaje que hay en la resistencia de salida cuando *las demás fuentes de tensión (independientes) son nulas*. Si no se ha entendido nada no o es preocupéis, estudiad los primeros ejemplos que hagamos (apartado 1.3).

1.1.2. Clasificación de los amplificadores

Como ya hemos dicho un amplificador transforma una señal eléctrica en otra, pudiendo ser esta un voltaje (la más común) o intensidad. Entonces tendremos 4 tipos de amplificadores en función de cual es la señal de entrada y cual es la señal de salida, de tal modo que:

- **Amplificador de tensión:** le llega una señal de entrada de tensión y la transforma en otra de tensión.
- **Amplificador de corriente:** le llega una señal de entrada de intensidad y la transforma en otra de intensidad.
- **Amplificador de trans-conductancia:** le llega una señal de entrada de tensión y la transforma en otra de intensidad.
- **Amplificador de transresistencia:** le llega una señal de entrada de intensidad y la transforma en otra de tensión.

Como podemos intuir ahora los equivalentes Thevenin se convierten en equivalentes Norton. Sabiendo esto podemos estudiar cual será las diferentes relaciones entre resistencias e intensidades. Véase la figura 1.2.

1.1.3. Saturación

En general los amplificadores tienen una potencia (intensidad) máxima que pueden amplificar. A esta se le llama tensión de saturación. Si el amplificador es lineal tendremos una curva de amplificación como la de la figura 1.3.

La saturación cobra vital importancia en el marco práctico y experimental del estudio de amplificadores. Obviamente la energía no se crea de la nada, por lo que la señal de salida estará limitada por lo que podamos aportar externamente sin ser una señal de entrada. Es decir, depende del voltaje que le suministremos al amplificador. En el siguiente tema lo entenderemos mejor. Consecuentemente conocer cual es la señal de entrada máxima a partir del cual la salida entra en saturación es sumamente importante en este temario.

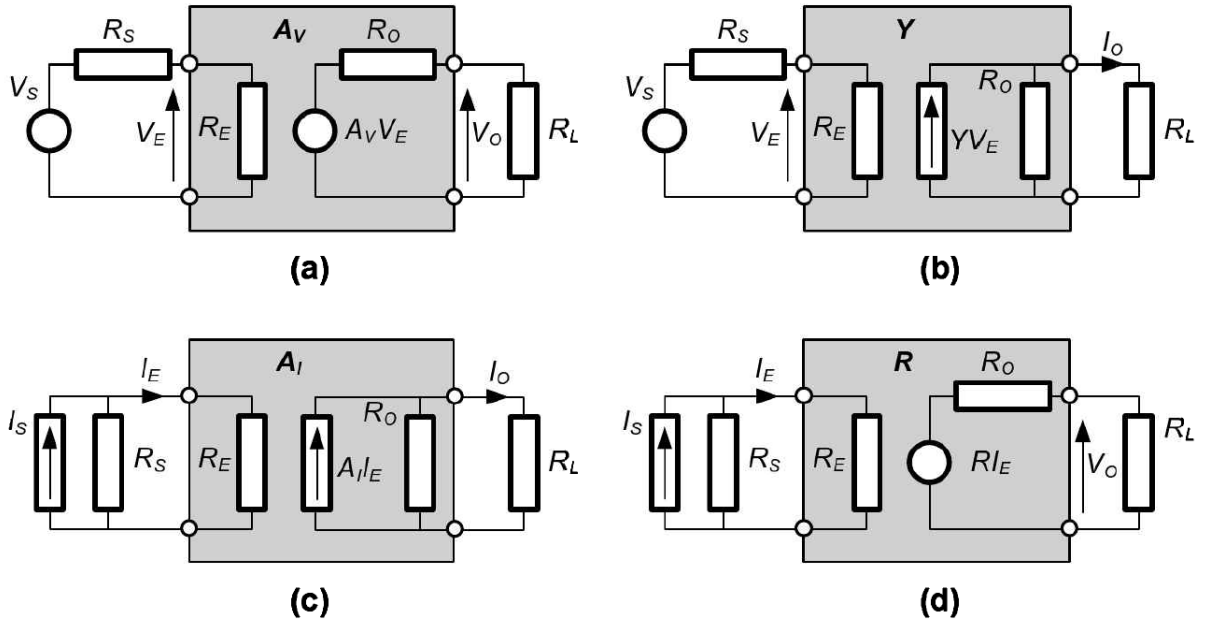


Figura 1.2: a) Amplificador de tensión. b) Amplificador de tras-conductancia. c) Amplificador de corriente. d) Amplificador de transresistencia.

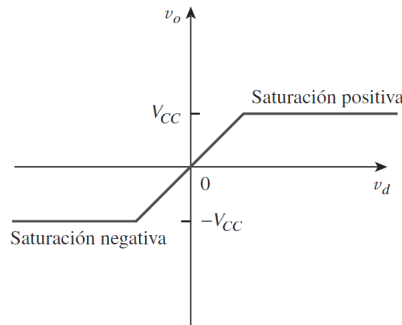


Figura 1.3: saturación para un amplificador lineal. V_d es la señal de entrada.

1.2. Amplificador operacional

Un amplificador operacional se representa con un triángulo, con na entrada inversora, una entrada no inversora (son simples nombres, con una razón de ser que mas adelante se entenderá), una salida y un suministro externo (figura 1.4).

En general veremos como la señal de entrada $-$ se encuentra en la parte superior y $+$ en la parte de abajo (posiciones intercambiadas). Como podemos ver presenta los mismos elementos que el cuadrivector. Por si no queda claro, todo voltaje está unido a una tierra común, para evitar cargas flotantes (diferencias de potencial aplicadas respecto a otros voltajes). Para minimizar el hacinamiento en los diagramas de circuitos es común no mostrar las conexiones de energía. A la diferencia

$$V_i = V_+ - V_- \quad (1.7)$$

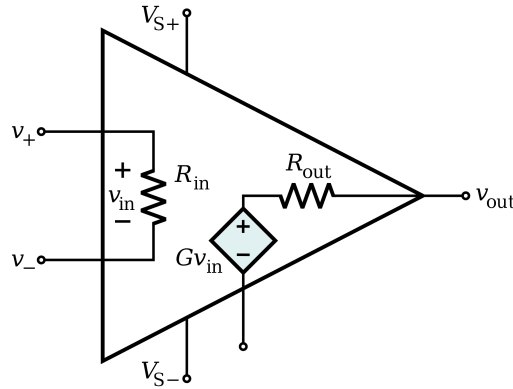


Figura 1.4: amplificador operacional

se le llama **voltaje diferencial de entrada**. Estudiemos ahora el *amplificador operacional ideal*, con las características ya mencionadas.

1.2.1. Amplificador operacional ideal

El amplificador operacional ideal es la imagen a la que cualquier tipo de amplificador operacional real trata de asemejarse. Además de esto puede servir como aproximación que puede predecir con cierta exactitud los valores reales, por lo que su estudio es fundamental para poder predecir el comportamiento de un amplificador operacional real.

El amplificador operacional ideal va ligado al efecto de conseguir ganancia infinita de potencia lo que implica no absorber potencia en la entrada y proporcionar toda la potencia que se pida en la salida. Para lo primero necesitamos que la resistencia de entrada se haga infinita para amplificadores de tensión y nula para amplificadores de corriente. Lo segundo se logra haciendo que toda la potencia de la fuente del equivalente de salida se desarrolle sobre la carga R_L , lo que se alcanza haciendo nula la resistencia de salida (salida de tensión) o infinita (salida de corriente).

Entonces definimos un **amplificador operacional ideal** como aquel amplificador que verifica que:

- Ganancia de tensión infinita. Esto nos lleva a que si la tensión de salida es finita, la entrada de tensión sea nula ($V_i \rightarrow 0$).

$$A_V \rightarrow \infty$$

- Resistencia de entrada infinita. Lo que implica que el amplificador operacional no admite corriente por sus entradas.

$$R_{in} \rightarrow \infty$$

que se suele representar como un circuito abierto. Esto lleva a que no circule intensidad entre los entradas.

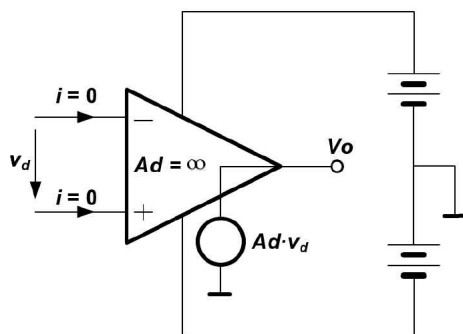
- Resistencia de salida nula. Con este supuesto, el dispositivo es capaz de mantener la tensión de salida sea cual sea la carga.

$$R_{out} \rightarrow 0$$

que se representa mediante un cortocircuito (cable sin resistencia).

Es importante mencionar que como circuito activo que es el amplificador operacional *necesita alimentación* para funcionar. La forma de analizar el circuito es bastante simple y se deriva de dos consideraciones que ya hemos mencionado:

- Por ninguna de las dos entradas circula corriente, ya que su resistencia de entrada es infinita. A este fenómeno se le llama **cortocircuito virtual**.
- Si el dispositivo tiene tensión de salida finita y A_d (ganancia) es infinita la única opción es que v_d sea nula (diferencia de potencial de entrada).



Para solucionar cualquier ejercicio donde haya amplificadores operacionales ideales (A.O.I) será fundamental aplicar estas dos reglas. El resto del análisis se basará en hacer Kirchoff, equivalentes Thevenin y Norton y usar el principio de superposición.

1.2.2. Lazo abierto y cerrado

Decimos que un amplificador operacional está en **lazo abierto** cuando la salida del amplificador no se conecta directamente a su entrada inversora. Cuando si se conecta directamente a su entrada inversora decimos que el amplificador operacional esta en **lazo cerrado**.

En otras palabras, podemos decir que cuando un circuito esta en lazo abierto no se retroalimenta. Cuando está en lazo cerrado si se retroalimenta. Este concepto es sumamente importante posteriormente, conviene tenerlo muy claro. Decimos que se retroalimenta porque parte de la salida se conecta a la entrada.

Cuando un amplificador operacional está en lazo abierto la resistencia de entrada R_i es infinita, y cuando está en lazo cerrado la resistencia de entrada es finita.

1.2.3. Retroalimentación positiva y negativa

Como hemos dicho vamos a explicar que es la retroalimentación. La mayoría de los circuitos que estudiaremos en este tema poseen algún tipo de retroalimentación (inversor...) por lo que es muy importante saber que es.

La estructura básica de un circuito de retroalimentación se incluye en la figura 1.5. Como se puede ver las flechas indican el sentido de la señal, el símbolo genérico x ya sea para una señal de voltaje o de corriente.

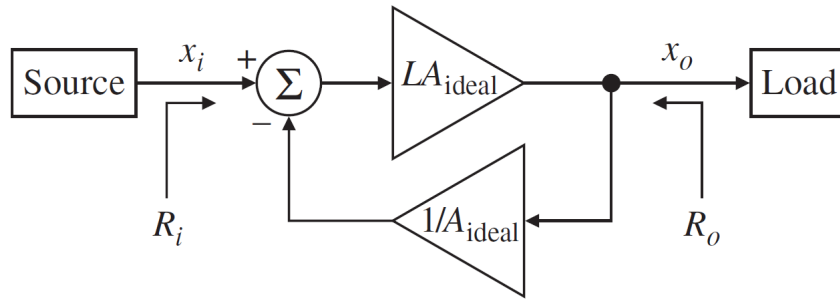


Figura 1.5

Como podemos ver en la estructura hay varios elementos: la fuente envía señal al amplificador (triángulo) que posee una ganancia lineal a . Luego existe una estructura que relaciona el voltaje de salida con el voltaje de entrada y está dominado por un β . Con mas claridad distinguiamos los siguientes bloques:

- Un *amplificador* que acepta una señal de entrada x_d que se ve afectada por la x_i y por la retroalimentación x_f ; produciendo una señal de salida:

$$x_o = ax_d \quad (1.8)$$

donde a es la ganancia de ciclo abierto (lazo abierto).

- Una *mall de retroalimentación* por la que entra x_o y produce una *señal de retroalimentación*

$$x_f = \beta x_o \quad (1.9)$$

donde β es el *factor de retroalimentación*.

- Una *mall sumadora* (Σ) es el dispositivo que suma x_i y x_f para generar x_d :

$$x_d = x_i - x_f \quad (1.10)$$

que es la que decide si la retroalimentación es negativa o positiva. La **retroalimentación negativa** surge del ehecho de que se está *alimentando* una porción de x_o de regreso a la entrada donde *resta* de x_i para producir la señal reducida x_d . Podría sesr positiva si se sumara.

Como podemos ver esto será el *el esquema mas general*, y que en realidad será completamente análogo a un amplificador operacional donde la ganancia vendrá dada por:

$$A = \frac{a}{1 + a\beta} \quad (1.11)$$

que se llama **ganancia de lazo cerrado**. La retroalimentación negativa implica que $a\beta$ es positivo y por lo tanto $A < a$. Esta relación del divisor la llamamos **cantidad de retroalimentación**. Al producto $a\beta$ lo llamamos **ganancia de lazo** y lo describimos como

$$T \equiv a\beta \quad (1.12)$$

De hecho podemos estudiar un amplificador operacional ideal así. Si la ganancia de nuestro amplificador operacional $a \rightarrow \infty$ tendríamos que la amplificación será:

$$A_{\text{ideal}} = \lim_{a \rightarrow \infty} A = \frac{1}{\beta} \quad (1.13)$$

por lo que A se vuelve independiente de a y solo depende de la malla de retroalimentación. Es decir que el inverso del factor de retroalimentación de un circuito será exactamente igual que la ganancia para dicho circuito amplificador si suponemos que sus amplificadores operacionales son ideales. Dicho de otro modo, podemos expresar la *ganancia de lazo cerrado* como:

$$A = \frac{A_{\text{ideal}}}{1 + 1/a\beta} \quad (1.14)$$

1.3. Configuraciones básicas del amplificador

Cuando conectamos componentes externos alrededor de un amplificador operacional obtenemos lo que se llama *circuito amplificador operacional*. Es crucial que se entienda la diferencia entre estos un circuito y un amplificador operacional individual: este último es un componente del primero. Aunque pueda entenderse un circuito como un amplificador operacional individual donde los componentes externos forman parte de la ganancia no hay que confundirlo.

Vamos a analizar cada circuito para el caso real y para el caso ideal, para ver las diferencias y para luego poder entender mejor que es la retroalimentación, el comportamiento mas general de un amplificador operacional...

1.3.1. Amplificador no inversor

Sea el circuito de la figura 1.6 y 1.7. Tendremos que tenemos que calcular la relación entre la señal de salida V_O y la señal de entrada V_i . Analicemos el amplificador como si fuera un amplificador operacional real. En ese caso tendremos que tener en cuenta todos los efectos posibles.

Como se puede ver existen dos conexiones que afectan al valor de V_O : el voltaje que se genera por el amplificador y el voltaje que se genera por la malla de retroalimentación. Tendremos entonces que calcular esta por separado. Tenemos que analizar por kirchoff todo el circuito.

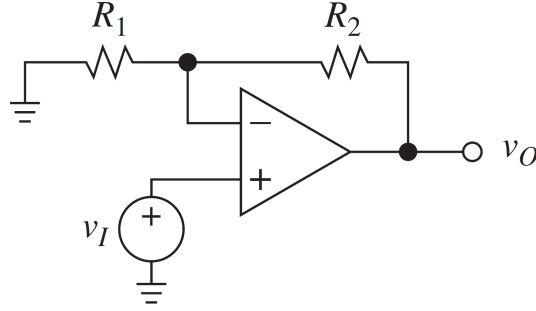


Figura 1.6: amplificador no inversor.

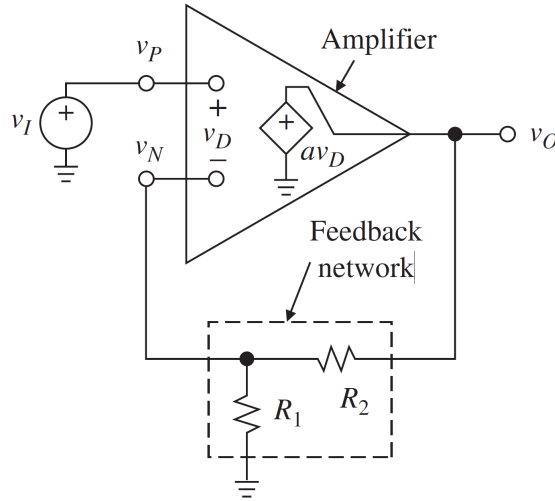


Figura 1.7: amplificador no inversor (feedback network = malla de retroalimentación).

Para estudiar la malla de retroalimentación calculamos el valor de V_O en función de V_N de tal modo que aplicando la fórmula de división de voltaje, o resolviendo el análisis de la figura 1.8. En ese caso podemos ver claramente que la relación es:

$$V_N = \frac{1}{1 + R_2/R_1} V_O \quad (1.15)$$

el voltaje V_N representa la fracción de V_O que retroalimenta a la entrada inversora. En consecuencia, la función de la malla resistiva es crear *retroalimentación negativa* alrededor del amplificador operacional.

Es entonces claro que V_O viene dado por aV_D , por lo que tendremos que igualar $V_O = aV_D = a(V_P - V_N)$. En ese caso como $V_P = V_I$ tendremos que desarrollando todo:

$$V_O = a \left(V_I - \frac{1}{1 + R_2/R_1} V_O \right) \quad (1.16)$$

de tal modo que si despejamos obtendremos el real de la amplificación en ganancia del voltaje del circuito de amplificación operacional, de tal modo que:

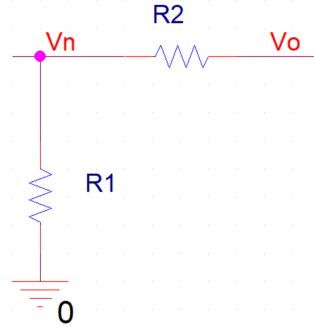


Figura 1.8

$$A = \frac{V_O}{V_I} = \frac{1 + R_2/R_1}{1 + (1 + R_2/R_1)/a} \quad (1.17)$$

Como A es positivo tenemos que la polaridad de V_O es exactamente la misma que la de V_I (si un voltaje es negativo el otro será negativo también). De aquí el nombre de *amplificador no inversor*. Podemos considerar perfectamente el circuito amplificador operacional como un amplificador operacional con ganancia A y obtendríamos exactamente el mismo resultado. Es una frase: *el circuito amplificador operacional es en sí mismo un amplificador*.

Si estudiamos el caso para un amplificador ideal lo único que tenemos que estudiar es que $a \rightarrow \infty$. En ese caso es obvio que:

$$A_{ideal} = \lim_{a \rightarrow \infty} A = 1 + \frac{R_2}{R_1} \quad (1.18)$$

si lo estudiamos por un análisis de circuitos normal suponiendo que la $V_D = 0$ (otra de las condiciones) llegaremos al resultado final. Instamos al lector a comprobar esta relación. Habiendo hecha la anterior esta resultará mucho mas sencilla. Podemos calcular las resistencias de entrada y resistencias de salida para el amplificador inversor (ideal) con las ecuaciones que hemos dado:

$$R_i = \infty \quad R_o = 0 \quad (1.19)$$

1.3.2. Buffer

El amplificador buffer o *seguidor de voltaje* es un circuito amplificador que deja la ganancia exactamente en uno (sin cambios de polaridad). Por eso mismo también se le llama *seguidor de voltaje*. En el caso de que el amplificador operacional sea idea podemos construirlo fácilmente una vez hemos visto el amplificador no inversor, ya que queremos que $R_2/R_1 \rightarrow 0$. Para esto hacemos que $R_2 \rightarrow 0, R_1 \rightarrow \infty$. Entonces el circuito nos quedaría algo como la figura 1.9.

Uno puede preguntarse el porque crear un buffer con ganancia uno, ya que simplemente conectar los cables entre los voltajes haría exactamente lo mismo. Véase figura 1.10. Y en efecto esto sería cierto *si las fuentes fueran ideales*. Sin embargo las fuentes no son nunca

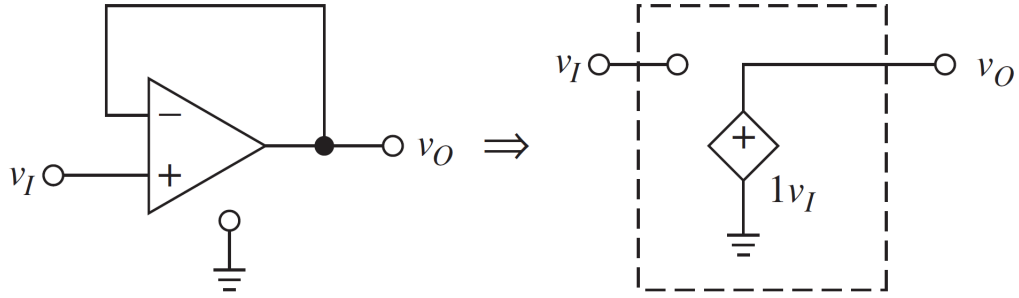


Figura 1.9: seguidor de voltaje y su circuito equivalente ideal.

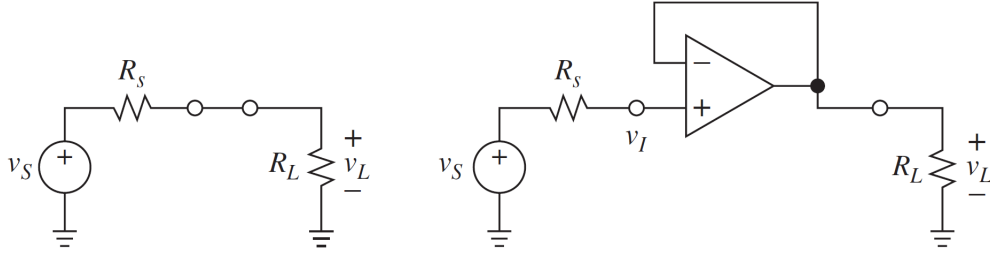


Figura 1.10

ideales, siempre tienen una resistencia asociada, por lo que conectándolos de manera directa tendremos que $V_S > V_L$. Si pusieramos un buffer ideal ignoraríamos estas resistencias asociadas a las fuentes (R_S, R_L) ya que la ganancia $R_i = 0$ implica que no hay intensidad circulando por R_S y $V_I = V_S$. Y como $R_O = \infty$ tendríamos que ignoramos R_L .

1.3.3. Amplificador inversor

El amplificador inversor es un circuito amplificador inversor como el que podemos ver en la figura 1.11. Está claro que $V_O = aV_D$, y que $V_D = V_N$. Entonces tenemos que hallar V_N en función de V_I y V_O . Podemos estudiar por superposición el fenómeno, de tal manera que:

$$V_N = V_N|_{V_O=0} + V_N|_{V_I=0} \quad (1.20)$$

Que lleva (tal y como hemos hecho para el amplificador inversor) a que:

$$V_N = \frac{1}{1 + R_1/R_2} V_I + \frac{1}{1 + R_2/R_1} V_O \quad (1.21)$$

Finalmente obtendremos que despejando $V_O = -aV_N$ que:

$$A = \frac{V_O}{V_I} = \frac{-(R_2/R_1)}{(1 + (1 + R_2/R_1)/a)} \quad (1.22)$$

Se puede ver claramente que la amplificación en este caso conlleva un cambio de polaridad respecto V_I . Por eso mismo lo llamamos amplificador inversor. Ahora si estudiamos el ampli-

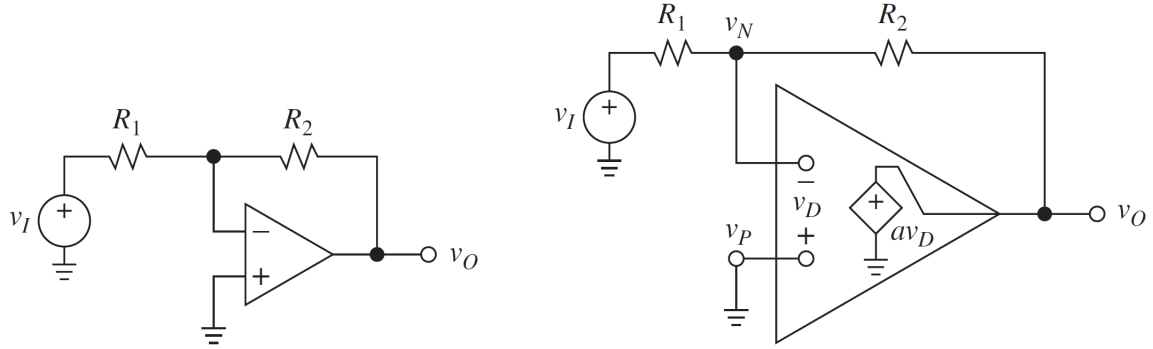


Figura 1.11: amplificador inversor.

ficador operacional inversor ideal tendremos que:

$$A_{\text{ideal}} = \lim_{a \rightarrow \infty} A = -\frac{R_2}{R_1} \quad (1.23)$$

En ese caso la ganancia de lazo cerrado solo depende de resistencias externas lo que brinda las ventajas mencionadas para el amplificador no inversor: ganancia variable, con un valor estable y capaz de eliminar deficiencias de los elementos.

Si tratamos de calcular las resistencias de entrada y de salida de lazo cerrado (R_i, R_o) tendremos que el resultado llevará a que:

$$R_i = R_1 \quad R_o = 0 \quad (1.24)$$

1.3.4. Amplificador sumador

El amplificador sumador consta de un amplificador operacional y un circuito como el de la figura 1.12. Como podemos ver tiene varias entradas de potencial, en la figura 3, pero puede generalizarse para un numero arbitrario de ellas.

Como podemos ver tiene la forma de un amplificador inversor pero con varias entradas. Por el uso de la ley de Ohm podemos ver que en el caso de que sean amplificadores ideales tendremos que:

$$\frac{V_1}{R_1} + \frac{V_2}{R_2} + \frac{V_3}{R_3} = -\frac{V_0}{R_F}; \quad V_0 = -\left(\frac{R_F}{R_1}V_1 + \frac{R_F}{R_2}V_2 + \frac{R_F}{R_3}V_3\right) \quad (1.25)$$

Dado que es la superposicion de amplificadores operacionales inversos podemos intuir cuales son las resistencias de entrada y salida. De no darse cuenta podemos usar las ecuaciones ya mencionadas. Los resultados serán:

$$R_{ik} = R_k \quad k = 1, 2, 3 \quad R_o = 0 \quad (1.26)$$

Si las tres resistencias son iguales la ecuación lleva a que el voltaje final es proporcional a suma de voltajes.

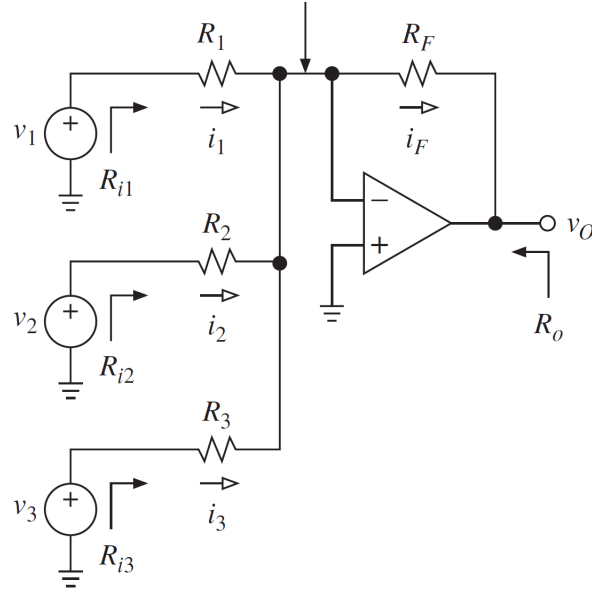


Figura 1.12: amplificador sumador.

1.3.5. Amplificador derivador

El amplificador derivador (igual que el integrador) son circuitos que usan condensadores y por tanto que usan corriente alterna ($i(t), v(t)$) tal y como se puede ver en la figura 1.13. En todos los ejercicios anteriores hemos supuesto una corriente continua estable ya que el resultado será completamente análogo (si son ideales los amplificadores). Dado que $i_C = i_R$ tendremos que:

$$C \frac{dv_I}{dt} = \frac{1}{R} v_O \quad (1.27)$$

o lo que es lo mismo:

$$v_O = RC \frac{dv_I}{dt} \quad (1.28)$$

De ahí viene que se llame circuito derivador, ya que la salida será la derivada de la entrada. En el caso de que haya una corriente sinusoidal, usando la expresión compleja ($j \equiv$ desfase $\pi/2$) tendremos que:

$$v_O = jRC\omega \cdot v_I \quad (1.29)$$

1.3.6. Amplificador integrador

Tenemos que el análisis del circuito (figura 1.14) es exactamente igual que en el derivador. Como $i_R = i_C$ tendremos que $(v_I - 0)/R = C(0 - dv_O/dt)$ de tal modo que al integrar respecto t tenemos que:

$$v_O(t) = -\frac{1}{RC} \int_0^t v_I(t) dt + v_O(0) \quad (1.30)$$

donde $v_O(0)$ es el valor de la salida en $t = 0$, aunque depende de la carga almacenada inicialmente en el condensador/capacitor.

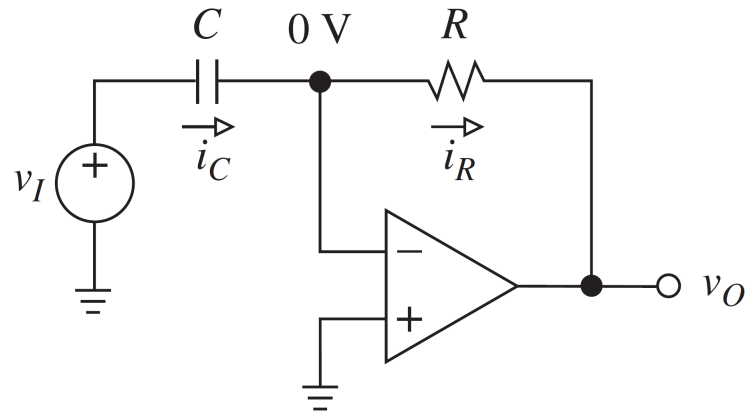


Figura 1.13: amplificador derivador.

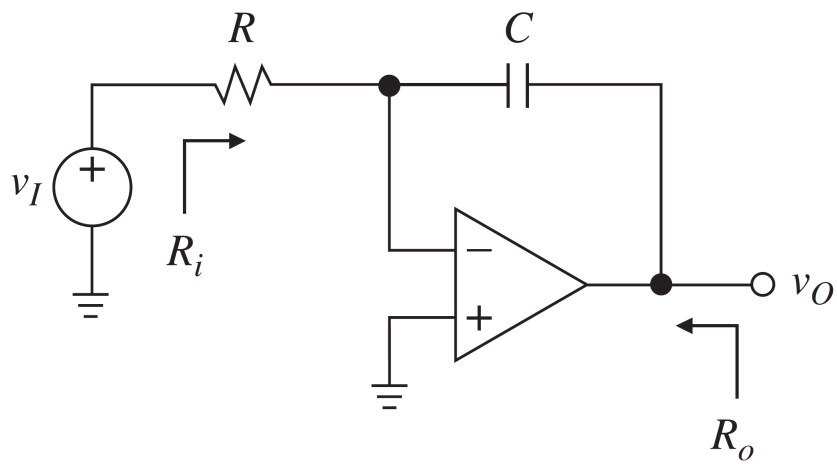


Figura 1.14: amplificador integrador.

2. Filtrado

Un filtro es un circuito que procesa señales dependientes de la frecuencia. La manera en que su comportamiento varía con la frecuencia se llama *respuesta en frecuencia* y se expresa en términos de la *función de transferencia* $H(j\omega)$, donde $\omega = 2\pi f$ es la *frecuencia angular* y j la unidad imaginaria ($j^2 = -1$). Esta respuesta se divide en dos: la *respuesta de magnitud* $|H(\omega)|$ y la *respuesta de fase* $\angle H(j\omega)$ que dan respectivamente la *ganancia* y el *cambio de fase* que experimenta una señal a través del circuito.

2.1. Respuesta en frecuencia

La función de transferencia lo que hará es caracterizar la señal de salida y de entrada, y como se relaciona la fase/amplitud de dichas señales. Entonces la definimos como el cociente de la salida (X_o) y la entrada (X_i), tal que

$$H(j\omega) = \frac{X_o}{X_i} \quad (2.1)$$

Como la respuesta en frecuencia de un circuito depende en gran medida de los elementos por los que este formado el mismo (condensadores, bobinas, resistencias). Sin embargo todos estos elementos tienen un factor en común: que ante una señal sinusoidal (señales con una sola frecuencia, como las que vamos a tratar) tienen un comportamiento lineal, ya que solo adelantan o retrasan la fase. Dado que las apariciones de ω llevan siempre un j debido a los condensadores/bobinas, podemos usar un término $s \equiv j\omega$ que generalice mejor el problema. En ese caso:

$$H(s) = \frac{N(s)}{D(s)} = \frac{a_m s^m + a_{m-1} s^{m-1} + \dots + a_1 s + a_0}{b_n s^n + b_{n-1} s^{n-1} + \dots + a_1 s + a_0} \quad (2.2)$$

que son polinomios de s . Como todo polinomio complejo puede factorizarse (teorema fundamental del algebra), tenemos que puede expresarse como

$$H(s) = H_0 \frac{(s - z_1)(s - z_2) \dots (s - z_m)}{(s - p_1)(s - p_2) \dots (s - p_n)} \quad (2.3)$$

donde $H_0 = a_m/b_n$ se le llama *factor de escalada*. Los términos de z_i se llaman *polos* y los términos p_i se llaman *polos*. El grado del denominador determinará el *orden* de la función de transferencia. Las raíces (polos o ceros) de $N(s)$ y $D(s)$ son conocidos como *frecuencias críticas* o *frecuencias características*. Recordemos que las raíces pueden ser reales o complejas.

2.2. Filtros ideales

Los *filtros* son unos dispositivos que permiten pasar señales de ciertas frecuencias mientras otras frecuencias son rechazadas. La mayoría de los filtros se podrán modelizar como polinomios de manera muy efectiva, como veremos mas adelante. En general todos los filtros que creemos trataremos que se parezcan lo máximo posible a los filtros ideales.

Los filtros ideales son aquellos filtros que cumplen unas condiciones muy específicas: dejan pasar un rango muy determinado de frecuencias con una ganancia constante para cada una

de estas; y luego matan al resto de frecuencias (tal que para estas $H = 0$). En función del intervalo de frecuencias que pasan tenemos:

- El filtro a la **pasa-baja** solo deja pasar aquellas frecuencias inferior a la frecuencia de corte. Se puede ver en la figura 2.1 a).
- El filtro a la **pasa-alta** solo deja pasar aquellas frecuencias a partir de la frecuencia de corte. Se puede ver en la figura 2.1 b).
- El filtro a la **pasa-banda** solo deja pasar aquellas frecuencias dentro de un rango limitado por las frecuencias de corte. Se puede ver en la figura 2.1 c).
- El filtro a la **rechazo de banda** solo deja pasar aquellas frecuencias que están fuera de un rango limitado por las frecuencias de corte. Se puede ver en la figura 2.1 d).

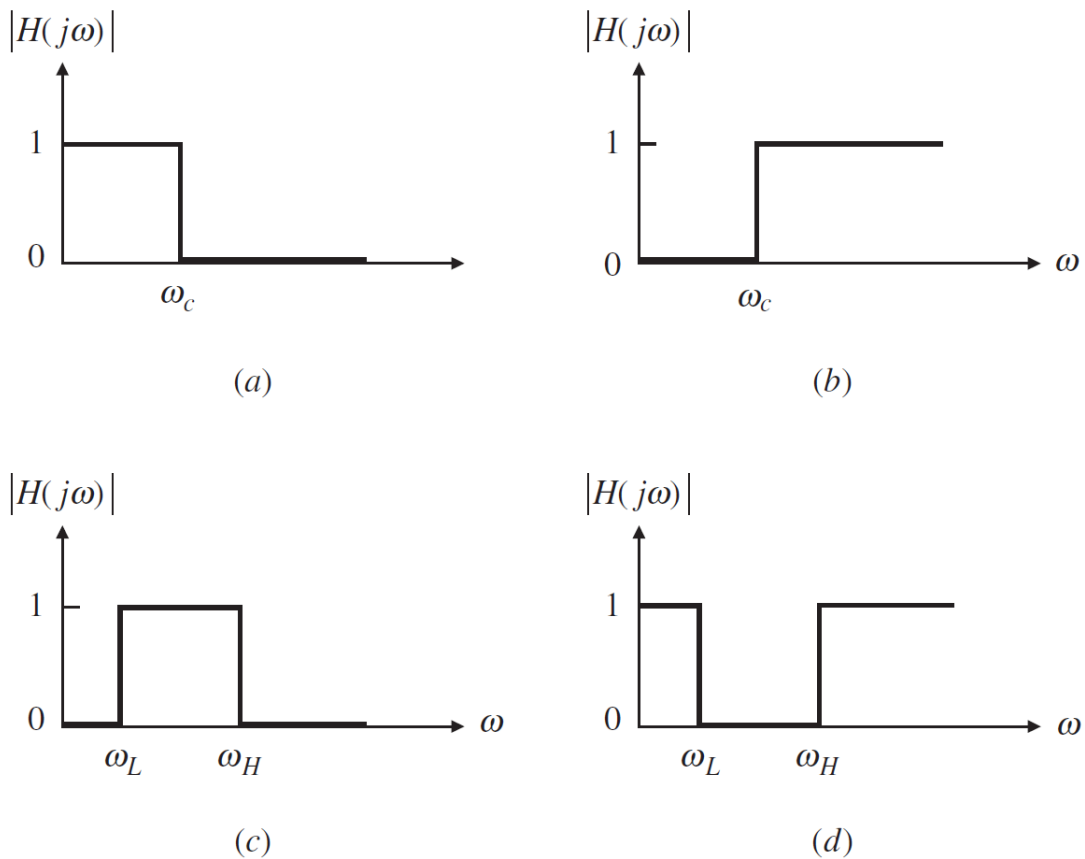


Figura 2.1: Filtros ideales. Sergio Franco pag. 115.

2.3. Filtros reales

Por desgracia los filtros reales solo pueden aproximar los filtros ideales, de tal manera que cuanto mayor es el orden del filtro mas cercana será la aproximación que se desea. Cuando

queremos representar la diferencia de un filtro real a uno ideal lo que hacemos es dibujar un área sombreado como podemos ver en las figuras 2.2 y 2.3.

Para caracterizar los filtros creamos una serie de parámetros que nos permiten diferenciar las diferentes aproximaciones realizables. Llamamos al rango de frecuencias que pasan con poca o ninguna atenuación como *banda de paso*. Para un filtro pasa-baja esta banda se extiende hasta la *frecuencia de corte* ω_c . Como vemos la ganancia en la banda de paso no tiene por qué ser constante, pudiendo exhibir rizados antes de la frecuencia . A la ganancia máxima A_{\max} se le llama *ganancia rizo en la banda de paso* y la banda de paso se denomina *rizo de banda*.

Una vez se pasa de ω_c entramos en la *banda de rechazo*. Esta banda se especifica en función de la atenuación permisible, y viene determinada por A_{\min} . A la frecuencia a la que la banda de rechazo comienza se le llama ω_s , y al factor ω_s/ω_c se le llama *factor de selectividad* porque brinda una medida de la nitidez de la respuesta. La región entre ω_c y ω_s se denomina *banda de transición* o *falda*. Esto se puede extender con facilidad los filtros pasa-alta, pasa-banda y rechaza-banda.

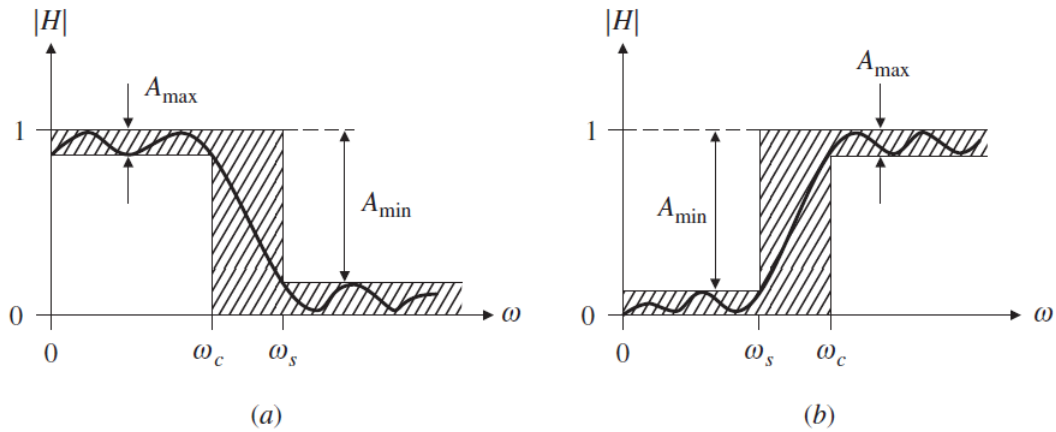


Figura 2.2: Filtros pasa-baja y pasa-alta reales. Sergio Franco pag. 172.

Como hemos dicho los filtros de mayor orden (n) permiten un mayor grado de optimización ya que constan de más coeficientes con los que poder aproximarse a los filtros ideales. Entre las diferentes aproximaciones existen varias muy satisfactorias, que optimizan ciertos rasgos. Estos son: *Butterworth*, *Chebyshev*, *Bessel*. Véase figura 2.4.

2.3.1. Filtro de Butterworth

El filtro de Butterworth es un filtro con una ganancia que viene dada por:

$$|H(j\omega)| = \frac{1}{\sqrt{1 + \epsilon^2(\omega/\omega_c)^{2n}}} \quad (2.4)$$

donde n es el orden del filtro, ω_c es la frecuencia de corte y ϵ es una constante que determina la variación máximo pasa banda A_{\max} . Tiene como ventajas, frente a otros filtros, que su banda

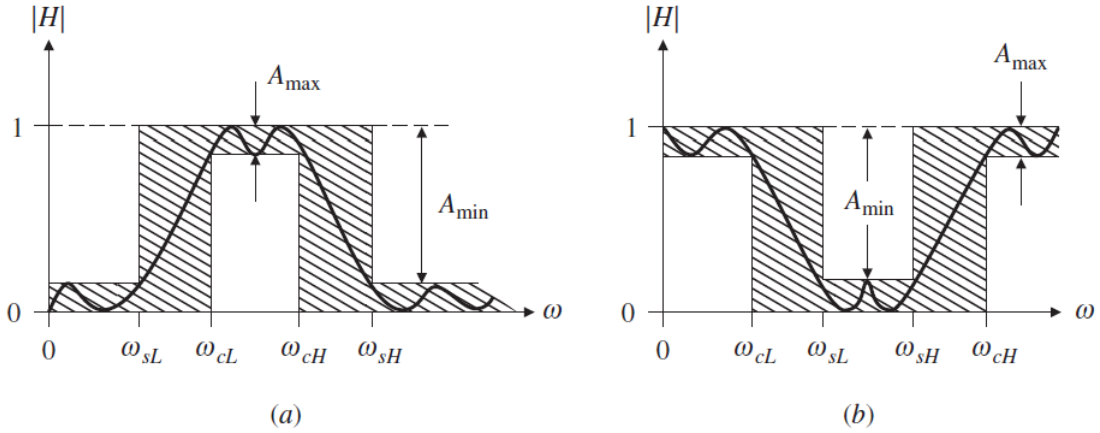


Figura 2.3: Filtros pasa-banda y rechaza-banda reales. Sergio Franco pag. 173.

pasante es bastante plana, que su respuesta escalón es mucho mejor que el filtro de Chebyshev y una atenuación mayor que la de Bessel por encima de la banda pasante. Como desventaja tiene rizado en la respuesta a un escalón (una señal escalón). El orden del filtro nos dará el número de máximos/mínimos del rizado. Véase figura 2.5.

2.3.2. Filtro de Chebyshev

El filtro de Chebyshev consta de una ganancia que viene dada por:

$$|H(j\omega)| = \frac{1}{\sqrt{1 + \epsilon^2 C_n^2(\omega/\omega_c)}} \quad (2.5)$$

donde $C_n(\omega/\omega_c)$ es un polinomio de Chebyshev de orden n , que se define como:

$$C_n(\omega/\omega_c) = \begin{cases} \cos[n \cdot \arccos(\omega/\omega_c)] & \text{si } \omega/\omega_c \leq 1 \\ \cosh[n \cdot \operatorname{arccosh}(\omega/\omega_c)] & \text{si } \omega/\omega_c \geq 1 \end{cases} \quad (2.6)$$

Tiene como ventajas que da una mayor atenuación que la de Butterworth por encima de la banda pasante. Como claros inconvenientes tiene rizado en la banda pasante y una respuesta a un escalón (a una señal escalón) mucho peor que la de Butterworth.

2.3.3. Filtro de Bessel

La ventaja mas grande del filtro de Bessel es que tiene la mejor respuesta a una señal escalón de los 3 filtros, aunque tiene una atenuación más lenta que Butterworth por encima de la banda pasante.

2.4. Filtrado con Amplificadores operacionales

El diseño de un filtro es muy complejo, ya que primero tenemos que saber que tipo de filtro queremos hacer (pasa-baja, pasa-alta...), que modelo queremos usar (filtro de Butterworth...) y cuanto queremos que se parezca al filtro ideal (orden del filtro...). Además de esto tenemos

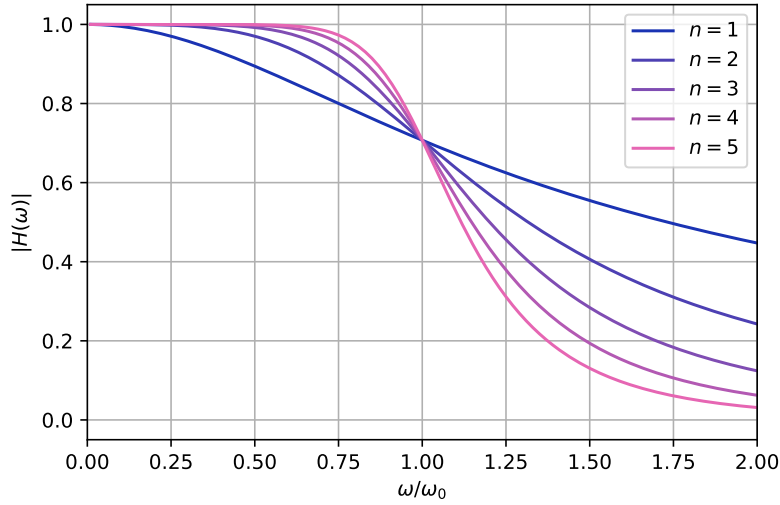


Figura 2.4: Filtros de Butteworth pasa-baja para diferentes ordenes.

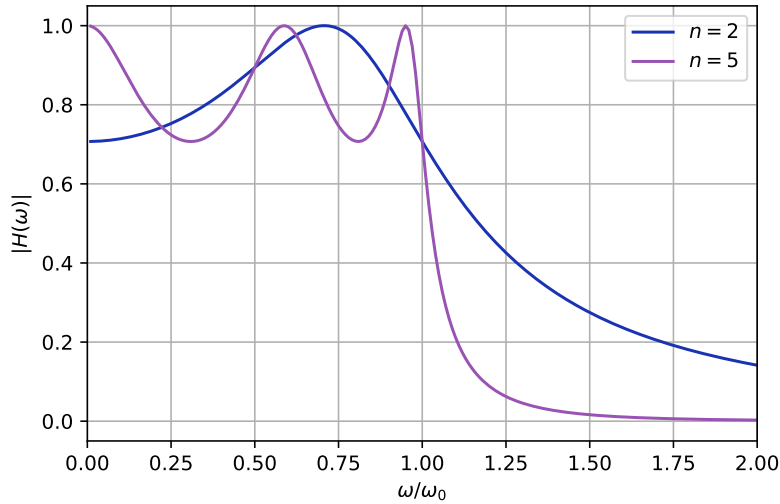


Figura 2.5: Filtros de Chebyshev pasa-baja para diferentes ordenes.

que saber que elementos queremos usar: podemos construir un filtro pasivo (filtro RC, filtro RLC); o un filtro activo con amplificadores operacionales (Soluciones Sallen-Key...). En este tema veremos las soluciones más comunes.

2.4.1. Solución Sallen-Key

La *solución Sallen-Key* también es llamada la *solución KRC*. La topología usada será un circuito como el de la figura 2.8 El amplificador operacional usado puede ser un circuito amplificador usando un A.O.I., ya que como hemos visto un circuito amplificador es, al final, un amplificador operacional con características controlables. Por ejemplo si usamos un seguidor

de tensión (buffer) tendríamos que $K = 1$, o si usamos una configuración no inversora $K = 1 + R_2/R_1$. Su función de trasferencia:

$$H(s) = \frac{KY_1Y_4}{Y_5(Y_1 + Y_2 + Y_3 + Y_4) + Y_4(Y_1 + (1 - K)Y_2 + Y_3)} \quad (2.7)$$

De este modo tendremos un filtro u otro dependiendo de la elección de las amictancias. Recordemos que las amictancias vienen dadas por $I = Y \cdot V$, al contrario de las impedancias Z .

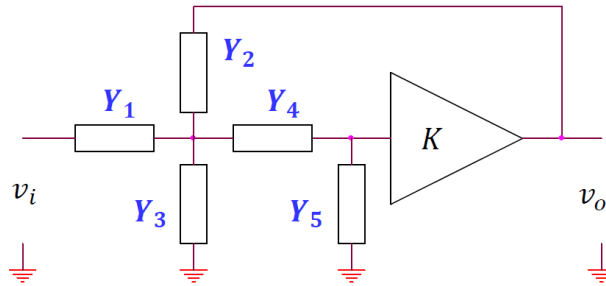


Figura 2.6: topología de la solución Sallen-Key.

2.4.2. Solución MFB

La *solución MFB*, también llamada *solución de retroalimentación múltiple* es uno de los filtros mas usados hoy en día (filtros de segunda orden). A diferencia de los filtros KRC; estos filtros aprovechan toda la ganancia de lazo abierto, y por eso a veces se llaman *filtros de ganancia infinita*.

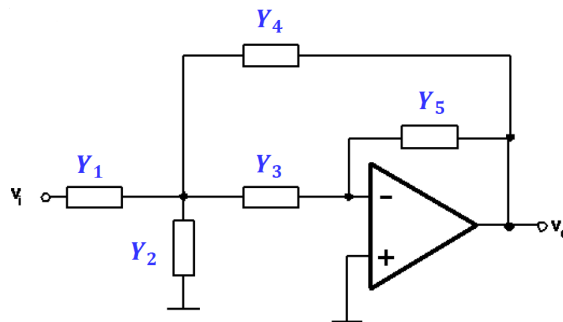


Figura 2.7: topología de la solución MFB.

2.5. Clasificación de filtros

2.5.1. Filtros de primer orden

Un filtro de primer orden puede ser un filtro pasa-baja (L.P.) o pasa-alta (H.P.). Dichos filtros tienen la siguiente forma:

$$L.P : H(s) = \frac{a_0}{s + \omega_0} \quad H.P : H(s) = \frac{a_1 s}{s + \omega_0} \quad (2.8)$$

Al valor ω_0 se le conoce como *frecuencia de -3 dB* ya que cuando $\omega = \omega_0$ tenemos que la frecuencia cae 3 dB respecto H_0 en la banda de paso; que sería a_0/ω_0 o a_1 en función si el filtro es pasa baja o pasa alta, respectivamente. La banda de rechazo tendrá una caída de 20dB por década. La ω_1 es el valor que verifica $H(j\omega_1) = 0$ en un filtro a la pasa baja.

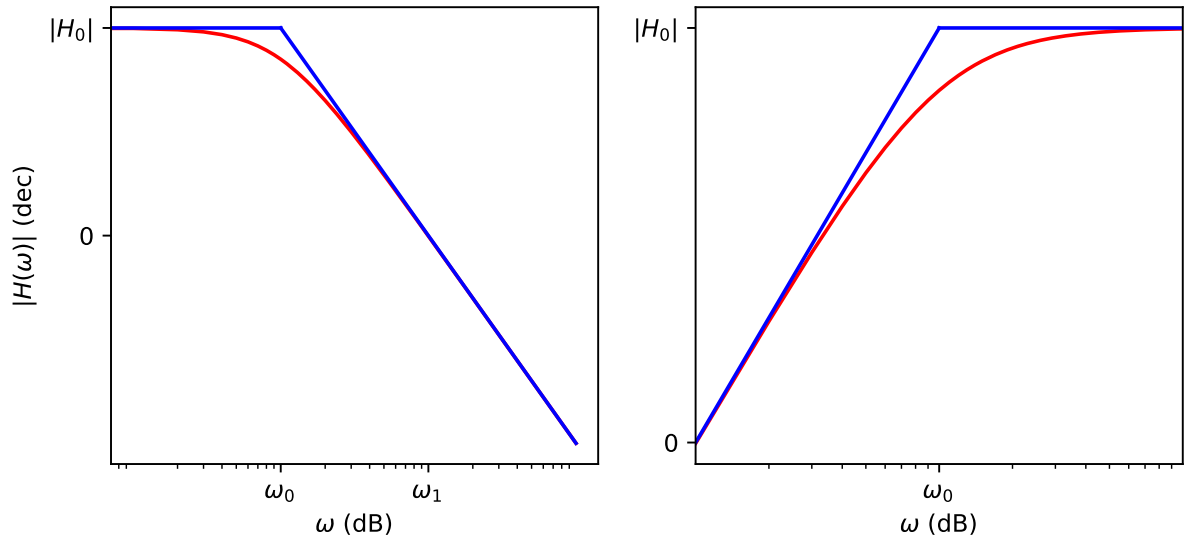


Figura 2.8: Filtros de primer orden pasa baja (izquierda) y pasa alta (derecha)

2.5.2. Filtros de segundo orden

Los filtros de segundo orden son mucho más generales, habiendo 6 tipos diferentes. Estos filtros son: pasa-baja (low-pass, LP), pasa-alta (high-pass, HP), pasa-banda (band-pass, BP), Notch, pasa-baja Notch (LPN), pasa-alta Notch (HPN). En ese caso tenemos que:

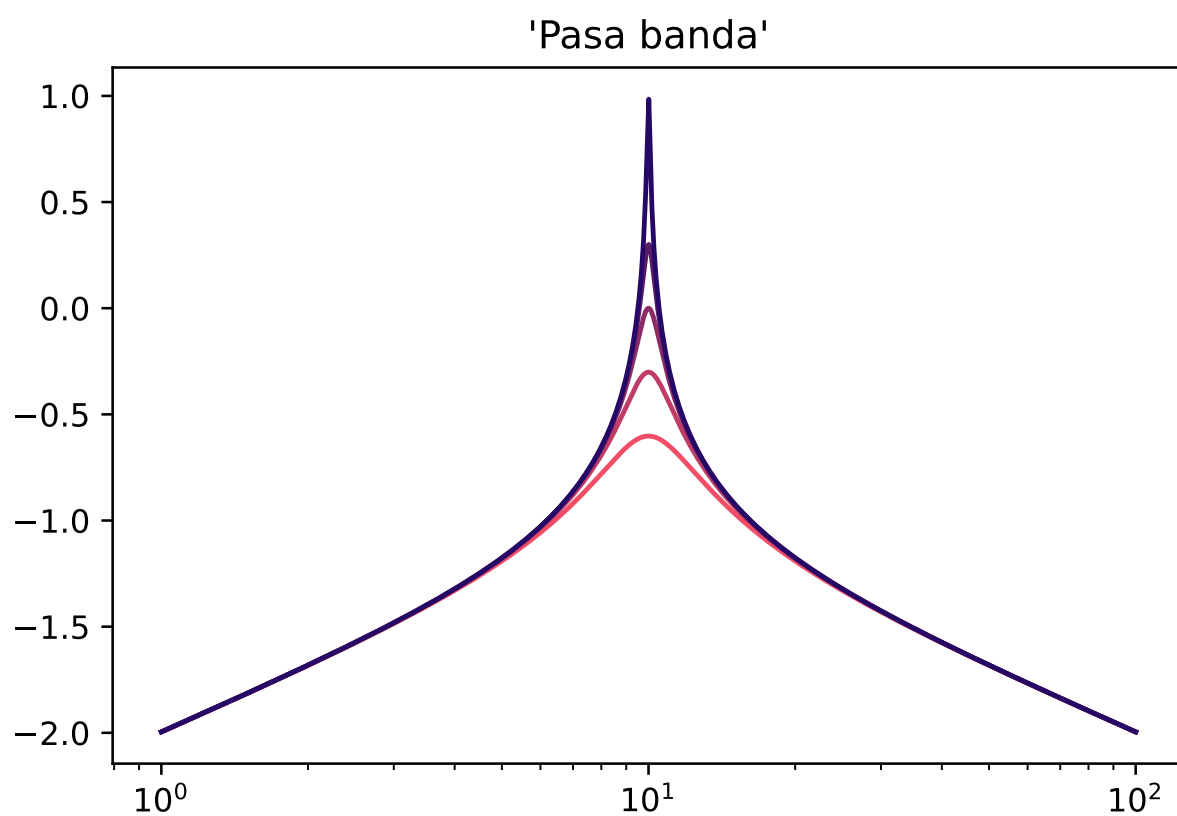
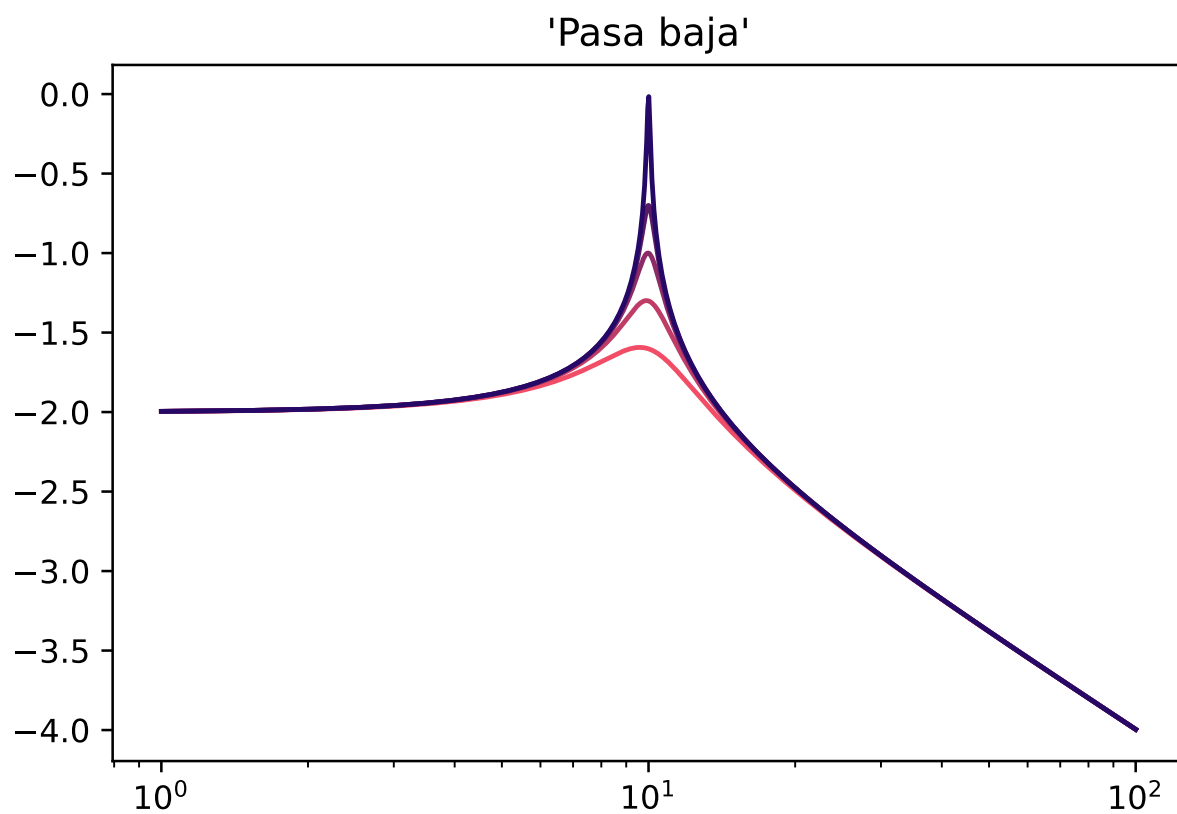
$$L.P : H(s) = \frac{a_0}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad H.P : H(s) = \frac{a_2 s^2}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad (2.9)$$

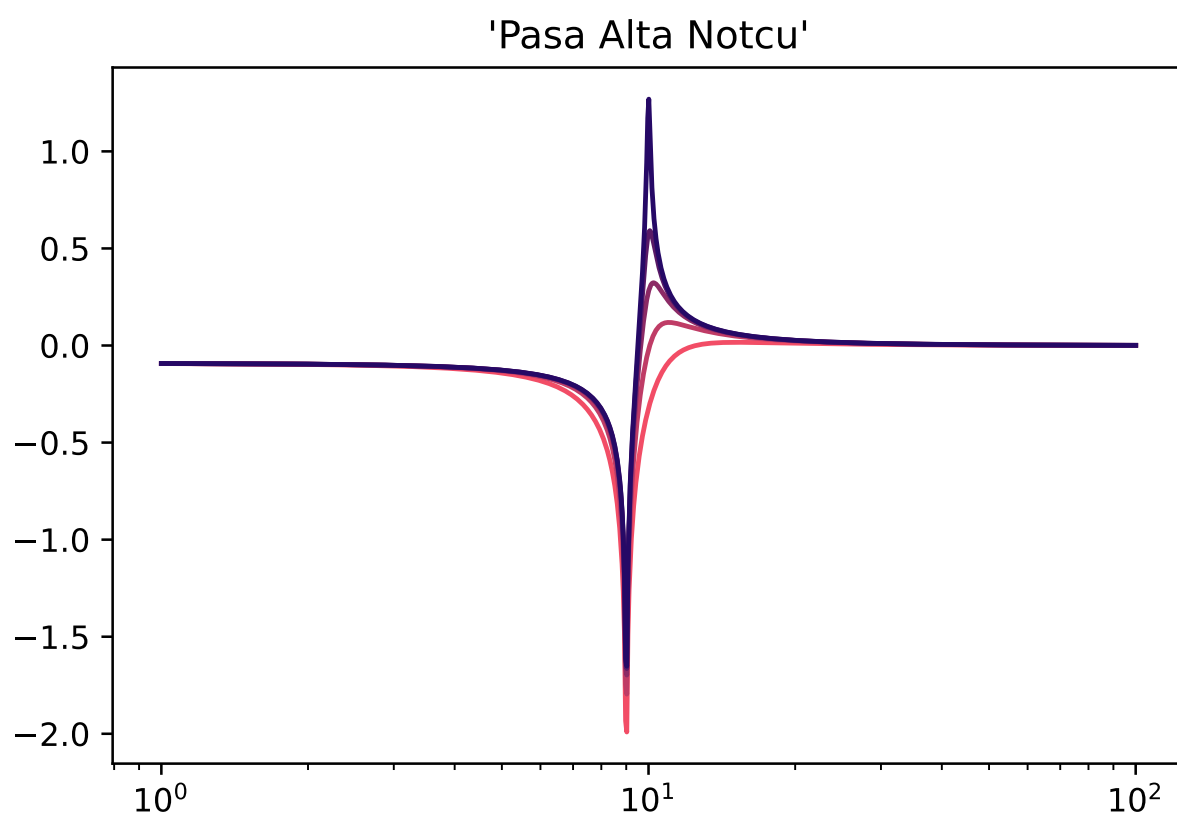
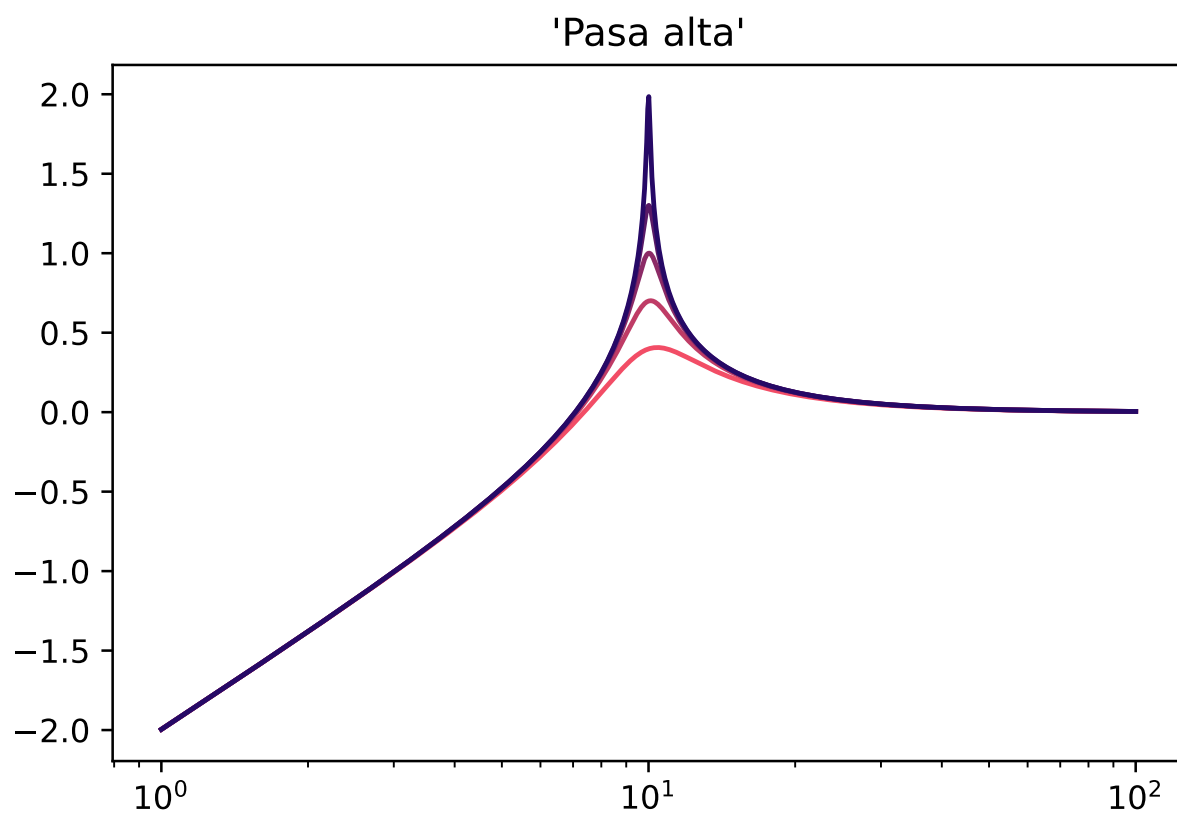
$$B.P : H(s) = \frac{a_1 s}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad Notch : H(s) = \frac{a_2(s^2 + \omega_n^2)}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad (2.10)$$

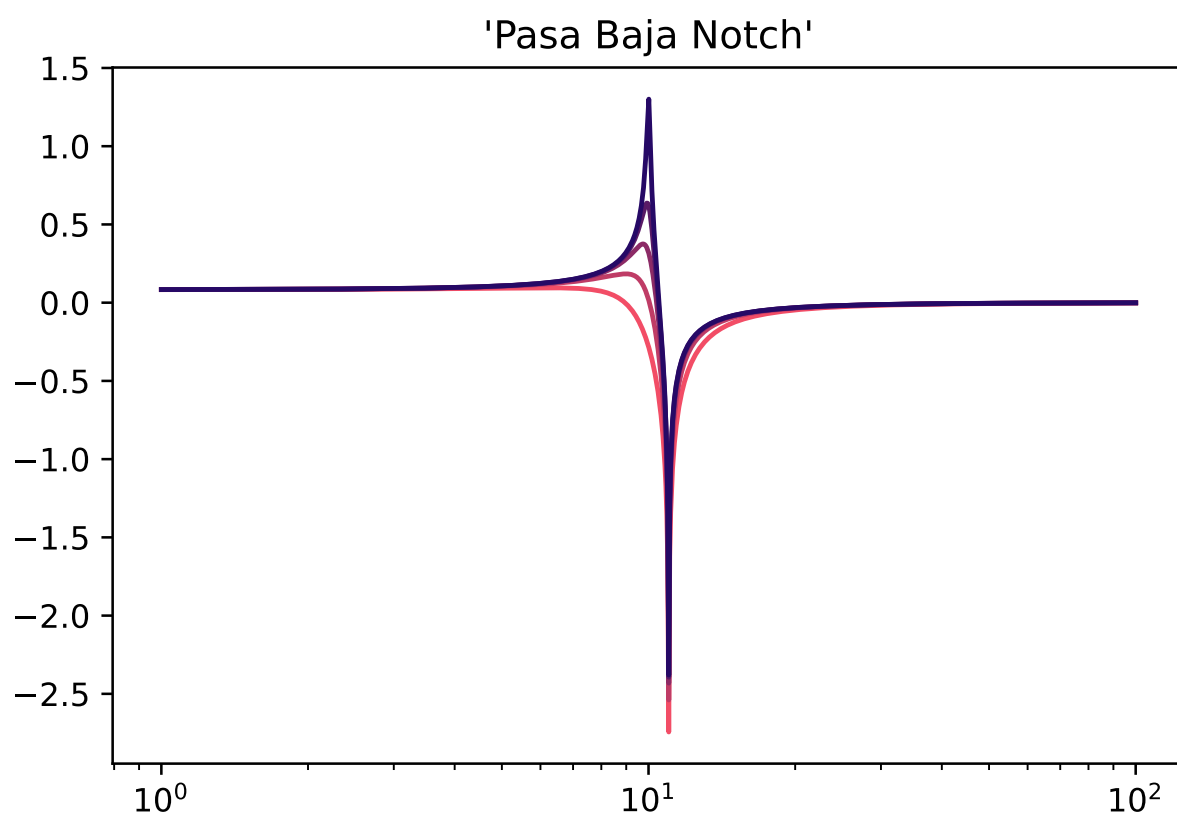
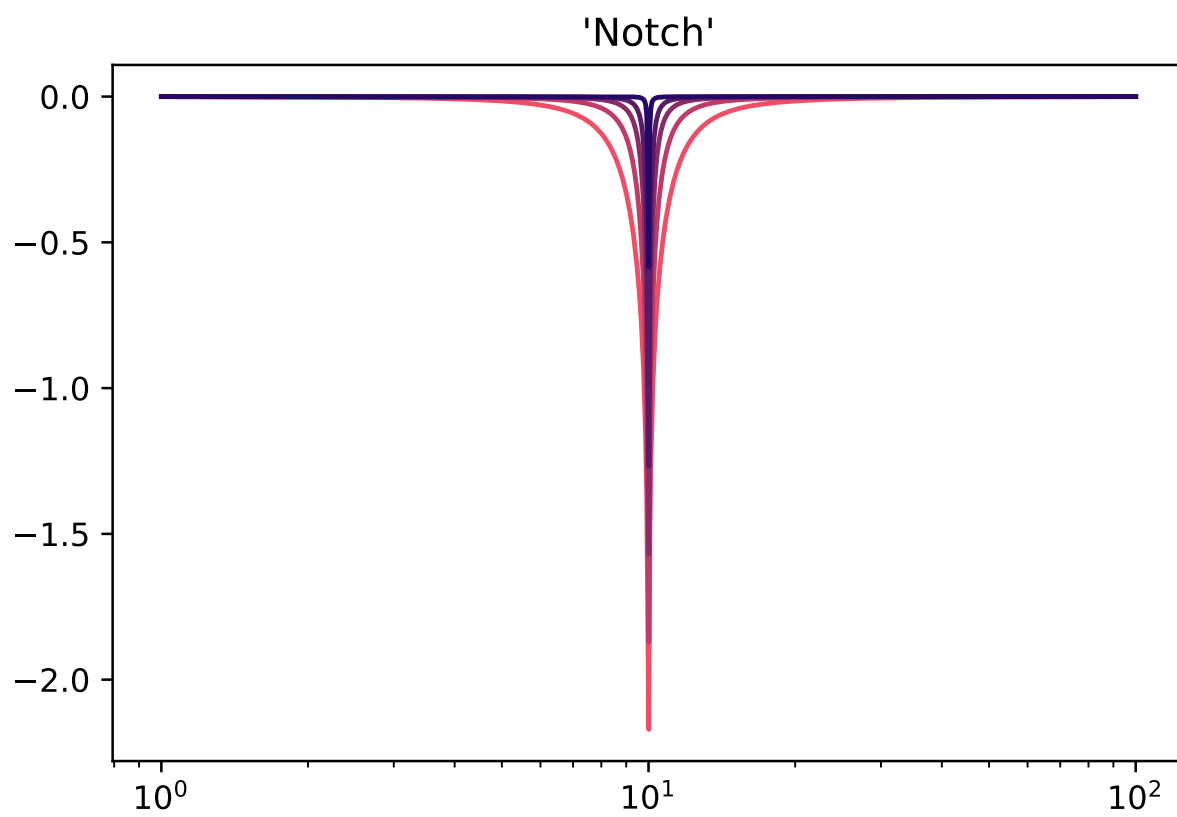
$$L.P.N : H(s) = \frac{a_2(s^2 + \omega_n^2)}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad H.P.N : H(s) = \frac{a_2(s^2 + \omega_n^2)}{s^2 + \frac{\omega_0}{Q}s + \omega_0^2} \quad (2.11)$$

Como podemos ver LPN y HPN son exactamente iguales. La única diferencia es que LPN tiene que $\omega_n \geq \omega_0$ y que HPN que $\omega_n \leq \omega_0$.

Estas son las expresiones mas generales de los filtros de segundo orden, escritos en función de dos factores: *la frecuencia natural de los polos ω_0 y el factor de calidad Q .*







3. Conversion de datos

En su estado natural las variables portadoras de información se encuentran en forma analógica. Sin embargo, para propósitos de procesamiento, transmisión y almacenamiento con frecuencia es más conveniente representar la información en forma digital. A su vez esto supone un problema, ya que crea la necesidad de convertir la información analógica a digital (convertidor A-D) y de digital a analógica (convertidor D-A).

La representación mas eficiente es cuando los dígitos que usamos para representar la señal de entrada son 0 o 1. Cada uno de estos dígitos binarios los llamamos *bits*. La cantidad de ellos es arbitraria, de tal modo que podamos tener 1,2,3 o 8 *bits* para representar una señal. Una cadena de n bits forman lo que se llama una *palabra* de n bits (que sería $b_1b_2b_3\dots b_n$). El bit b_1 representa el *bit más significativo* (MSB) y el bit b_n el *bit menos significativo* (LSB). A la cantidad

$$D = b_12^{-1} + b_22^{-2} + b_32^{-3} + \dots + b_n2^{-n} \quad (3.1)$$

se le denomina *valor binario fraccional*. Dependiendo del patrón del bit, D puede asumir valores igualmente espaciados entre los valores 2^n hasta de $1 - 2^{-n}$. El límite inferior es alcanzado cuando todos los bits son iguales a cero y el superior cuando todos los bits son iguales a 1, y el espacio entre valores adyacentes es 2^{-n}

3.1. Convertidor D-A

Un convertidor digital-analógico binario acepta una palabra de entrada de n bits $b_1b_2\dots b_n$ con un valor binario fraccional D_I que produce una señal analógica proporcional a D_I . Entonces la señal de salida vendrá dada por:

$$v_O = KV_{\text{REF}}D_I = V_{\text{FSR}}(b_12^{-1} + b_22^{-2} + b_32^{-3} + \dots + b_n2^{-n}) \quad (3.2)$$

donde K es un factor de escala y V_{REF} es un *voltaje de referencia*. Al factor $V_{\text{FSR}} \equiv KV_{\text{REF}}$ se le llama *rango de escala completa*. Aunque se suele usar la salida de voltaje también se puede usar la corriente como señal analógica, de manera completamente análoga.

De acuerdo con el patrón de entrada v_O puede asumir 2^n diferentes valores, desde 0 hasta el *valor de escala completa* $V_{\text{FSV}} = (1 - 2^{-n})V_{\text{FSR}}$. Claramente la contribución de cada *bit* al factor de escala completa es diferente. Por ejemplo la contribución del MSB es de $V_{\text{FSR}}/2$, y la contribución del LSB es de $V_{\text{FSR}}/2^n$. Este último se le llama también *resolución*. Se le llama así porque es la diferencia entre dos valores consecutivos. En la imagen 3.1 podemos ver como se comporta un convertidor D-A ideal de 3 bits.

Sin embargo un sistema de circuitos internos de un convertidor digital-analógico está sujeto a error. Existen dos tipos de errores: los errores lineales y los errores no lineales.

3.1.1. Errores

Los errores no lineales son dos: el *error de desvío* o *offset* y el *error de ganancia* o *gain*. Ambos errores son ajustables y corregibles con facilidad.

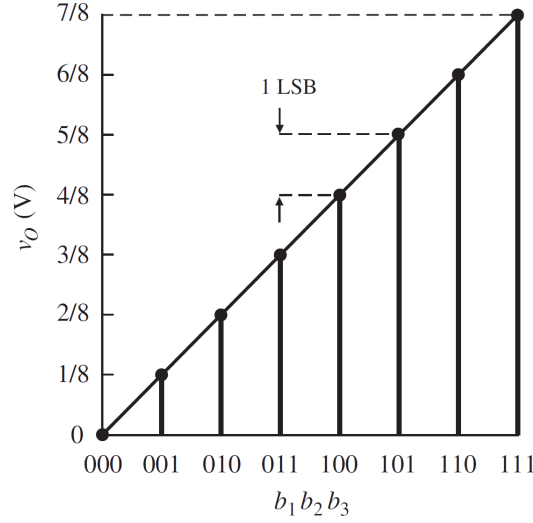


Figura 3.1: convertidor D-A ideal con el factor de escala normalizado $V_{FSR} = 1$.

El **error de offset** es el error mas sencillo. Este tipo de error suma un voltaje a la palabra 0 (todos los bits son ceros). Normalmente se mide en LSB y se calcula como:

$$E_{off} = \left. \frac{V_o}{V_{LSB}} \right|_{00\dots 0} \quad (3.3)$$

es un error fácil de anular ya que solo habría que sumar a la salida un voltaje que anule el error.

El **error de ganancia** es un error que se puede eliminar ajustado el factor de escala K . Sabemos con precisión que el voltaje entre la palabra más grande (11...1) y la palabra mas pequeña (00...0) en el caso ideal es $(2^n - 1)/V_{LSB}$. Sin embargo puede ser que la distancia entre el valor mas pequeño y el mas grande no coincida con este valor. La diferencia entre el caso real e ideal sera el error de ganancia medido en LSB:

$$E_g = \left(\left. \frac{V_o}{V_{LSB}} \right|_{11\dots 1} - \left. \frac{V_o}{V_{LSB}} \right|_{00\dots 0} \right) - (2^n - 1) \quad (3.4)$$

En la imagen 3.2 se puede ver que claramente como son los errores. En la imagen de la derecha se ha corregido el error de offset para ver con mas claridad cual es el error de ganancia.

Los errores no lineales son dos: el *error de no linealidad diferencial* (DNLE) y el *error de no linealidad integral* (INLE). Estos errores se construyen a partir de los **valores compensados**. Llamamos valores compensados a aquellos valores a los que se le han corregido los errores de offset y de ganancia. Entonces el valor compensado (en LSB) para la palabra número i :

$$V_{comp}|_i = V_o - E_{off} - \frac{i}{2^n - 2} E_g \quad (3.5)$$

Una vez tenemos los valores compensados tendremos que los errores no lineales diferenciales y errores no integrales diferenciales. Los errores no lineales es un array, un vector. Los **errores no lineales diferenciales** (DNLE) y **errores no lineales integrales** (INLE) son:

$$\text{DNLE}_{j+1} = \frac{V_o|_{j+1} - V_o|_j - V_{\text{LSB}}}{V_{\text{LSB}}}$$

$$\text{INLE}_{j+1} = \frac{1}{V_{\text{LSB}}} \sum_{i=0}^j (V_o|_{i+1} - V_o|_i - V_{\text{LSB}}) \quad (3.6)$$

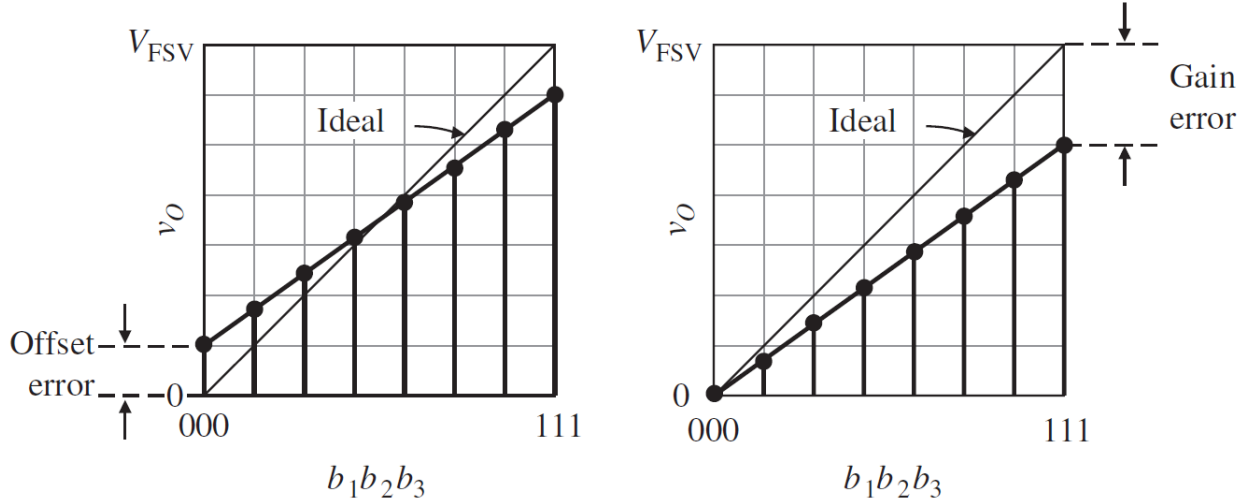


Figura 3.2: convertidor D-A con los errores lineales.

3.2. Convertidor A-D

Un convertidor A-D lo que hace es leer una entrada analógica y la convierte en una palabra digital $b_1b_2 \dots b_n$. Entonces tenemos la entrada v_I debe ser convertido en el valor fraccional D_o tal que:

$$D_o = b_12^{-1} + b_22^{-2} + \dots + b_n2^{-n} = \frac{V_I}{KV_{\text{REF}}} = \frac{V_I}{V_{\text{FSR}}} \quad (3.7)$$