# 操作系统课程实验报告 rcore 第四章

陈林峰 1120192739

2021年12月11日

# 1 实验环境

- 1. OS: Ubuntu 20.04 focal(on the Windows Subsystem for Linux)
- 2. Kernel: x86 64 Linux 5.10.16.3-microsoft-standard-WSL2
- 3. Rust: rustc 1.58.0-nightly (936f2600b 2021-11-22)

# 2 实验目的

在完成了多道应用程序(即充分利用内存空间,将所有的应用程序加载到内存中,一个接一个地运行完成),分时多任务系统(即多个任务交替运行)后,这一节实验我们完成的是一个不需要指定应用程序内存布局,将其固定到特定位置,而是通过虚拟地址空间的抽象,动态加载应用程序到内存中,通过基于段页式虚拟地址空间的内存映射机制,还进一步加强了应用于内核的隔离。

在日常的使用操作系统过程中,运行一个程序时,其给人的直接感受就是此时这个应用程序独占 cpu,但实际上,cpu 是通过时分复用的方法,即交替地运行许多应用程序,但由于其切换的速度很快,肉眼来说我们仍然觉得 cpu 就是为当前这个应用程序服务。

首先需要的第一个问题即是如何充分利用内存空间,在前面完成的操作系统中,所有的应用被加载到内存指定位置,内核代码于用户程序代码均可以访问整个内存空间,这会导致用户程序有机会篡改内核代码,带来一系列错误。现代操作系统均使用基于段页式的地址空间映射方式,每个程序在其所拥有的地址空间空间中可以做任何事,但其不能访问其它应用程序的和内核的地址空间内容。因此就需要为每个应用程序在创建控制块时初始化其地址空间。

# 3 实验步骤

总体的实现思路如下:

- 1. 将应用程序的内存布局起始地址改为 0, 使其与现代操作系统的结果保持一致
- 2. 在内核中实现动态内存分配
- 3. 编写页表项, 地址空间, 地址段等数据结构抽象
- 4. 建立虚拟内存映射关系,将虚拟空间的地址映射到真实的物理地址的实现

- 5. 为内核地址空间建立映射关系
- 6. 为用户程序地址空间建立映射关系, 这里需要解析 ELF 文件
- 7. 重新构建用户程序任务管理器
- 8. 重新配置 trap 与任务切换,从而使得任务切换与异常可以正常使用,这里设计到指令平滑的思想。
- 9. 为内核访问用户空间的数据建立相应的函数功能,内核代码需要访问用户空间缓冲区的内容。

# 4 实验内容

## 4.1 内存动态分配

前面内核代码中的所有变量,数据结构都是静态分配在内存中的,即在编译时期已经确定了他们的大小和在内存的位置,而大多数时候我们需要的是可以动态申请内存,即编译时期不能确定大小的数据,而动态内存就是操作系统维护的堆,要实现堆分配,需要我们占用内存的一部分,为其实现函数接口提供给操作系统使用和回收。在实现时需要注意内存碎片的问题,但这也是不可避免的。

在 rust 中,标准库中有许多可以直接使用的基于堆的数据结构,包括 map、Box、list、string 以及其它一系列智能指针等,但这些都是建立在一个完整的操作系统之上的,即操作系统需要完成许多的工作才能使用这些数据结构,我们的操作系统暂时不能达到可以使用标准库的地步,但我们可以借助 rust 的优势,实现内存分配的算法,在实现了动态分配内存后就可以实现上面所说的各种数据结构。在 rust 中核心库定义了 alloc 需要实现的接口,实现了这些接口并为其提供一个全局的动态内存分配器就大功告成了。

需要实现的两个接口如下:

```
pub unsafe fn alloc(&self, layout: Layout) -> *mut u8;
pub unsafe fn dealloc(&self, ptr: *mut u8, layout: Layout);
```

alloc 需要根据 layout(其包含了申请的内存大小和地址对齐方式,地址对齐方式就是保证返回的起始地址是申请的空间单个元素大小的倍数)返回申请到的内存地址,失败则返回空,dealloc 负责将不需要使用的堆回收。

我们不使用现成的分配器即使其实现比较完美,此处根据其它教程,完成了两个简单一点的分配器。 第一个是 bump 分配器,其数据结构如下:

```
pub struct BumpAllocator {
    start_heap: usize,//起始堆地址
    end_heap: usize,//堆结束地址
    next: usize,
    allocations: usize, //计数器
}
```

bump 分配器需要一个计数器和 next 指示器来完成内存分配,每次 alloc 都会让 allocations 加 1, dealloc 使 其减 1, 而 next 指示已经分配的内存的边界,其单向移动。其实现如下所示

```
//内存对齐
       let alloc_start = align_up(bump.next, layout.align());
       let alloc_end = alloc_start + layout.size();
       if alloc_end > bump.end_heap {
          ptr::null_mut() //空指针
       } else {
          bump.allocations += 1;
          bump.next = alloc_end;
          alloc_start as *mut u8
       }
unsafe fn dealloc(&self, _ptr: *mut u8, _layout: Layout) {
       let mut bump = self.lock();
       bump.allocations -= 1;
       if bump.allocations == 0 {
          bump.next = bump.start_heap;
       }
   }
```

可以看到,bump 分配器会在 allocations 为 0 时才会回收已分配的堆空间,这很显然对内存的利用率不高,当遇到分配需求很大时就会造成分配失败。

bump 分配器的缺陷源自于其不能记录每次回收的剩余空间,因此一个自然的想法就是使用链表结构来管理空闲空间,所以第二个堆分配器的数据结构如下:

```
struct ListNode {
    //节点类型
    size: usize,
    next: Option<&'static mut ListNode>,
}

pub struct LinkedListAllocator {
    head: ListNode,
}
```

其实现较为复杂此处就不粘贴其代码,其核心的思路在每次分配堆内存时,总是分配大小大于等于 ListNode 的空间 (因为回收的时候我们需要将 ListNode 的数据写到内存的开始位置),并且如果分配的堆内存较大时还可以将其切分为两部分但同时剩余部分也需要能装得下 ListNode。对于回收来说此处只是将其插入链表的头部,若要更好的分配方法,还应该需要合并操作,但此处的实现已经足够内核的使用。

在完成堆分配器的实现后,对其测试通过即可投入使用。

## 4.2 地址空间

虚拟地址空间实现的硬件要求: MMU, TLB 快表

图1是用户程序使用虚拟地址的示意图,在应用程序看来,其拥有一个非常大的虚拟空间,其代码段,数据段位于虚拟地址空间的某些位置,而在真正执行用户程序时,通过内存管理单元(MMU)提供的地址转换,将其对应到实际的物理内存上,这样才能实际运行到其代码。对于不同的应用程序来说,虚拟内存地址到实际物理内存地址的映射是不同的,而为了完成正确的映射,就需要提供更多的硬件支持。

为了消除分页内存管理带来的内碎片问题和分段内存管理带来的外碎片问题,我们使用段页式内存管理

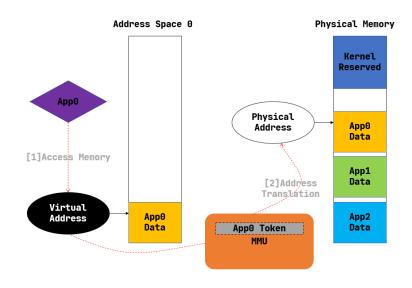


图 1: 地址空间转换示意图

来尽量减少这些问题。所谓段页式内存管理,即内核以页为单位管理内存的使用,应用程序的地址空间也被划分为许多虚拟页面,实际的物理内存也被划分为相同大小的页面,在应用程序的地址空间中存在许多逻辑段,每个段位于几个页面中,每个应用程序都有自己的虚拟内存映射方式,其用数据结构页表来描述,里面记录应用的各个虚拟页面对应的真实物理页面。

## 4.3 risc-v 的 sv39 分页硬件机制

在默认情况下,分页机制没有被开启,不管是在内核态还是用户态,访问的物理地址都是直接交给相应的内存控制单元控制,通过修改 S 特权级的 satp 的 CSR 寄存器可以开启分页模式,此后的地址均为虚拟地址,需要结果地址转换单元 MMU 转换成物理单元才能访问物理内存

stap 寄存器2控制是否启用分页模式,MODE 选择特定的页表实现,ASID 是地址空间标识符 (用于进程控制),PPN 存储的是根页表所在的物理页号,MODE=0 表示直接使用物理地址,MODE=8 表示启用 SV39 分页机制。



Figure 4.14: RV64 Supervisor address translation and protection register satp, for MODE values Bare, Sv39, and Sv48.

图 2: 控制状态寄存器 Satp

在 risc-v 提供的页表机制下,每个页面的大小为 4kb, 因此虚拟地址的物理地址的低 12 位用来表示页内偏移, 虚拟地址的高 27 位对应物理地址的高 44 位,地址转换按照页为单位进行,MMU 通过虚拟地址的高 27 位查找到对应的 44 位物理页号,再将虚拟地址的低 12 位拼接到物理地址的低 12 位即可实现 39 位的虚拟地址被转换成了 56 位的实际物理地址的过程。

对于 64 位宽的处理器来说,其虚拟地址空间按理来说是 2<sup>64</sup>,但 risc-v 规定了高 25 位必须与第 38 位的数相同,这意味着只有虚拟地址空间的低 256GB 与高 256GB 是一个合法的虚拟地址空间,相同的道理这里的物理地址也并未完全使用 64 位,为什么不使用这些位置,设计师给出的答案是为了未来进行扩展时可以进行向后兼容。

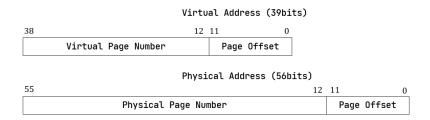


图 3: 控制状态寄存器 Satp

在最原始的想法中,应用程序的虚拟地址被划分为 2<sup>27</sup> 个页面,每个虚拟页号对应 8 字节的页表项,这样一个应用程序的页表项就需要占用 1GB 的内存这显然不可能,因此在 risc-v 中使用了三级页表的机制来进行页表之间的转换 (如图4),即将 27 位的虚拟页号分为三个等长的部分,第 26-18 位为三级索引 VPN[2],第 17-9 位为二级索引 VPN[1],第 8-0 位为一级索引 VPN[0]。在进行虚拟地址转换的过程中,首先根据 satp中的物理页号找到根页表所在位置,取出三级索引找到第二级页表所在的位置,取出二级索引找到第三级页表所在位置,取出二级索引找到第三级页表所在位置,取出二级索引找到对应物理页号。这里涉及到一个大页的概念,即 risc-v 支持不同大小的页面分配,若是在虚拟页号和物理页号转换的某一级停下来,那么虚拟页号剩余的索引位就会和页内偏移一起形成一个大的页内偏移,相当于将页的大小变大了。但实验中页面大小是固定位 4kb 的。

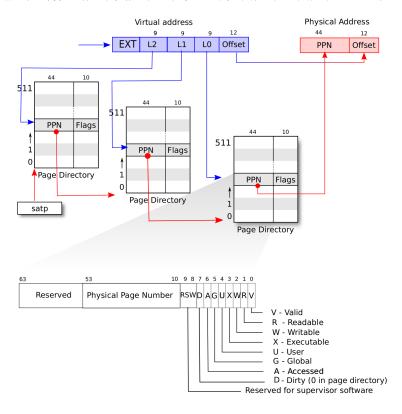


图 4: 三级页表转换

由于程序具有时间局部性和空间局部性,因此在一个较短的时间内,处理器对内存的访问很可能在不久前已经访问过了,如果可以缓存之前进行过的地址转换,那么这个时候就不需要 cpu 再到内存中查找了,在 MMU 的内部有一个 TLB 快表用于地址转换的缓存。在多任务系统中,进行任务切换后,需要对 satp 的内容进行更新,因为每个应用程序的地址空间是不同的,其根页表所在的物理页面也不同,更新 sapt 就意味着要更新 TLB 的内容,以防止在 TLB 查找地址转换时造成不同应用程序交叉的情况。

地址转换的任务在于位于虚拟页号到物理页号的转换,因此首先需要对虚拟地址,物理地址,虚拟页号,物理页号进行抽象,完成他们之间的两两转换关系。

```
#[derive(Copy, Clone, Ord, PartialOrd, Eq, PartialEq)]
pub struct PhysAddr(pub usize);
#[derive(Copy, Clone, Ord, PartialOrd, Eq, PartialEq)]
pub struct VirtAddr(pub usize);
#[derive(Copy, Clone, Ord, PartialOrd, Eq, PartialEq)]
pub struct PhysPageNum(pub usize);
#[derive(Copy, Clone, Ord, PartialOrd, Eq, PartialEq)]
pub struct VirtPageNum(pub usize);
```

- From < PhysAddr > for PhysPageNum
- From < PhysAddr > for usize
- From < PhysPageNum > for PhysAddr
- From < PhysPageNum > for usize
- From < usize > for PhysAddr
- From < usize > for PhysPageNum
- From<usize> for VirtAddr
- From < usize > for VirtPageNum
- From<VirtAddr> for usize
- From < VirtAddr > for VirtPageNum
- From < VirtPageNum > for usize
- From < VirtPageNum > for VirtAddr

图 5: 与地址转换和页号转换的函数

实现上述的函数后,就可以在 usize 与物理地址、usize 与虚拟地址,虚拟页表与虚拟地址,物理页号与物理地址进行转换了。

一个页表项 (PTE, Page Table Entry) 是用来描述一个虚拟页号如何映射到物理页号的。如果一个虚拟页号通过某种手段找到了一个页表项,并通过读取上面的物理页号完成映射,我们称这个虚拟页号通过该页表项完成映射。图6是 sv39 分页模式下的页表项定义



图 6: 与地址转换和页号转换的函数

- V 位决定了该页表项的其余部分是否有效(V=1 时有效)。若 V=0,则任何遍历到此页表项的虚址转换操作都会导致页错误。
- R、W 和 X 位分别表示此页是否可以读取、写入和执行。如果这三个位都是 0,那么这个页表项是指向下一级页表的指针,否则它是页表树的一个叶节点。

- U 位表示该页是否是用户页面。若 U = 0,则 U 模式不能访问此页面,但 S 模式可以。若 U = 1,则 U 模式下能访问这个页面,而 S 模式不能。
- G 位表示这个映射是否对所有虚址空间有效,硬件可以用这个信息来提高地址转换的性能。这一位通常只用于属于操作系统的页面。
- A 位表示自从上次 A 位被清除以来,该页面是否被访问过。会被处理器自动设置
- D 位表示自从上次清除 D 位以来页面是否被弄脏(例如被写入)。会被处理器自动设置
- RSW 域留给操作系统使用,它会被硬件忽略。
- PPN 域包含物理页号,这是物理地址的一部分。若这个页表项是一个叶节点,那么 PPN 是转换后物理地址的一部分。否则 PPN 给出下一节页表的地址

页表项的抽象会由两部分组成,一部分是高位的物理页面号,一部分是低位的标志位,标志位由 bitflags 宏来定义,其可以进行集合运算。

```
bitflags! {
    pub struct PTEFlags: u8 {
        const V = 1 << 0;</pre>
        const R = 1 \ll 1;
        const W = 1 << 2;</pre>
        const X = 1 \ll 3;
        const U = 1 << 4;</pre>
        const G = 1 << 5;</pre>
        const A = 1 << 6:
        const D = 1 << 7;</pre>
    }
#[derive(Copy, Clone)]
#[repr(C)]
pub struct PageTableEntry {
    pub bits: usize,
impl PageTableEntry {
    pub fn new(ppn: PhysPageNum, flags: PTEFlags) -> Self {
        PageTableEntry {
           bits: ppn.0 << 10 | flags.bits as usize,
    }
    pub fn empty() -> Self {
        PageTableEntry {
            bits: 0,
        }
    }
}
}
```

页表项的抽象如上述代码,new() 函数负责根据传入的物理页号和标志位生成页表项,empty() 则生成一个空的页表项,表示此页表项不合法,因为其标志位 V 为 0。其还包含有获取物理页号和标志位以及判断此页表项对应物理页面是否可写,可读,可执行的函数。

## 4.4 物理页帧的分配

页表需要存放在物理内存中,而物理内存也被我们按页进行了划分,在操作系统启动后,物理内存的低地 址部分被内核所使用,只有内核之外的物理地址才能被我们使用,我们需要管理这些可使用的物理地址空间, 因为需要在这部分建立页表的映射关系,需要将应用程序的虚拟地址空间映射到物理地址空间,还要将应用 程序的内容加载到物理内存中。物理页帧管理器的抽象如下

```
pub struct StackFrameAllocator {
   current: usize,
   end: usize,
   recycled: Vec<usize>,
}
```

这里使用的是最简单的栈式管理方式,即每次从 recycled 中弹出一个物理页帧如果有的话,否则查看 current 是否小于 end,从未分配出去过的物理页帧中分配一个。其核心实现如下:

```
fn alloc(&mut self) -> Option<PhysPageNum> {
   //先从回收的页帧中分配出去,若找不到再从未分配的里面分配出去
   if let Some(T) = self.recycled.pop() {
      Some(T.into())
   } else {
      if self.current < self.end {</pre>
         self.current += 1;
         Some((self.current - 1).into())
         INFO!("[kernel] PPN current: {},end :{}", self.current, self.end);
         None
      }
   }
fn dealloc(&mut self, ppn: PhysPageNum) {
   //回收页帧
  let ppn: usize = ppn.into();
   //查找分配栈中是否已经存在页和此页相同,若有相同的则出错
   if ppn > self.current || self.recycled.iter().find(|&page| *page == ppn).is_some() {
      panic!("Frame ppn:{:#x} has not been allocated", ppn);
   self.recycled.push(ppn.into());
}
```

暴露给外部的接口如下:

```
pub fn frame_alloc() -> Option<FrameTracker> {
   FRAME_ALLOCATOR
```

```
.lock()
.alloc()
.map(|ppn| FrameTracker::new(ppn))
}
impl FrameTracker {
  pub fn new(ppn: PhysPageNum) -> Self {
    //获取物理页帧上的内容进行初始化为0
    let bytes_array = ppn.get_bytes_array();
    for i in bytes_array {
        *i = 0;
    }
    Self { ppn }
}
```

可以看到这里返回并不是物理页号,这个位置对物理页号进行了再一次封装,因为需要自动回收物理页帧,还需要对物理页帧的内容进行清 0。

#### 4.5 页表抽象

```
pub struct PageTable {
   root_ppn: PhysPageNum, //根页表所在的物理页帧号
   frames: Vec<FrameTracker>, //三级页表的页目录表所在的物理页帧
}
impl PageTable{
 fn find_pte_create(&mut self, vpn: VirtPageNum) -> Option<&mut PageTableEntry> {
   //根据虚拟页号找到页表项
   let idxs = vpn.index(); //将虚拟页表号划分3部分
                        // DEBUG!("[Debug] idxs: {:?} root_ppn: {:?}",idxs,self.root_ppn);
   let mut ppn = self.root_ppn;
   let mut result: Option<&mut PageTableEntry> = None;
   for i in 0..3 {
      let pte = &mut ppn.get_pte_array()[idxs[i]];
       if i == 2 {
          result = Some(pte);
          return result;
      }
       if !pte.is_valid() {
          let new_frame = frame_alloc().unwrap();
          *pte = PageTableEntry::new(new_frame.ppn, PTEFlags::V);
          self.frames.push(new_frame);//插入vec中方便下次查找
       }
       ppn = pte.ppn();
   }
   result
}}
```

页表需要管理的内容包括页表目录以及页表项,其是虚拟页号与物理页号转换的核心。find\_pte\_create() 负责从给定的 27 位虚拟页号中找到对应的页表项,在初始时每个页表都只含有根页表的物理页号,因此在查找页表项的过程中遇到还未创建的次级页目录表时需要进行创建。

在后面我们需要获取应用地址空间的内容,因此这里还实现了一个 find\_pte(),它是在建立好页表之后才访问的,因此在查找过程中如果中途失败就会直接退出。

### 4.6 地址空间抽象

通过页表的抽象,我们可以管理以页为单位从虚拟地址到物理地址的映射,对于一个应用程序而言,其由 多个段组成,每个段占用多个页表,因此需要一个更大的管理者来管理一个应用程序所有的页面。

#### 4.6.1 逻辑段抽象

```
pub struct MapArea {
    //一段逻辑地址空间的描述
    vpn_range: VPNRange, //虚拟页号的迭代器
    //虚拟页号和物理页号的对应关系,这些虚拟页会用来存放实际的数据
    data_frames: BTreeMap<VirtPageNum, FrameTracker>,
    //逻辑段的映射方式
    map_type: MapType,
    //逻辑段的读取权限
    map_perm: MapPermission,
}
```

MemoryArea 的核心函数如下:

```
copy_data(& mut PageTable,&[u8])//依次往这个段所在的地址空间写入信息
map_one(&mut PageTable ,VirtPageNum)//将管理的各个页面插入到MemorySet的页表中
new(began:VirtAddr,end: VirtAddr,MapType,MapPermission)//创建段管理器
unmap_one(&mut PageTable ,VirtPageNum)//从页表中删除
```

其中 copy data() 的实现如下:

```
fn copy_data(&mut self, page_table: &mut PageTable, data: &[u8]) {
    //向这个段映射的物理页面上写入数据
    assert_eq!(self.map_type,
        MapType::Framed);//判断是否是Framed形式的映射,只有这种映射的页表才能用来写入信息
    let mut start: usize = 0; //一次写入一个页面的数据
    let mut current_vpn = self.vpn_range.get_start();//获得起始页面
    let len = data.len(); //数据长度
    loop {
        let src_data = &data[start..len.min(start + PAGE_SIZE)];//每次获取一个页面大小的内容
        let dst_data = &mut page_table
            .translate(current_vpn)//手动查找页表所用,保证在写入数据前这些页面已经申请
            .unwrap()
            .ppn()//从页表中获取到虚拟页号对应的物理页号
            .get_bytes_array()[..src_data.len()];//从物理页号获取实际的物理内存空间
            dst_data.copy_from_slice(src_data); //拷贝数据
```

```
start += PAGE_SIZE;
if start >= len {
    break;
}
current_vpn.step();
}
```

#### 4.6.2 地址空间抽象

```
pub struct MemorySet {
    //应用程序的地址空间
    //三级页表
    page_table: PageTable,
    //所有的逻辑段
    areas: Vec<MapArea>,
}
```

地址空间的抽象是整个系统的核心,其拥有多个重要的函数

```
from_elf(&[u8])->(MemorySet,usize,usize) //从elf文件中获取信息构建整个应用程序的地址空间map_trampoline()//映射跳板页new_bare()->Self //创建一个空的地址空间new_kernel()->Self //负责创建内核的地址空间push(MapArea,Option<&u[8])//将各个段插入到areas中,并将每个段中的页表插入三级页表中
```

在启用分页模式后,不管是内核代码还是用户程序代码都会为访问虚拟地址。 内核的虚拟地址空间布局如下图7所示。

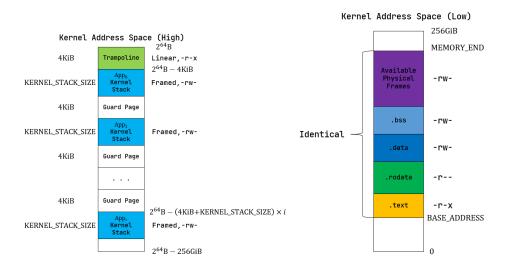


图 7: 内核地址空间分布

对于高地址的 256GB 地址空间,内核需要管理应用程序的内核栈还需要有一个跳板页用来处理从内核跳转到用户态的指令平滑问题。上述图中的 Guard Page 页用来保护栈溢出的情况,因为这些页并没有对应的映

#### 射,访问这些页表会发生错误。

内核的低地址部分会被恒等映射到物理内存空间,这样访问内核的代码就根访问实际物理内存一般。但由于使用了页表机制,各个段的读写访问控制也被相应设置,可以访问内核代码被恶意执行。

映射内核代码比较简单,由于我们已经在链接文件中指定了内核代码的布局,因此可以很轻松获取到内 核代码各个段的地址,只要检查各个段的读取权限即可。

下面是内核代码段的映射,其它段的映射与类似。

#### 应用程序地址空间的布局如下图8

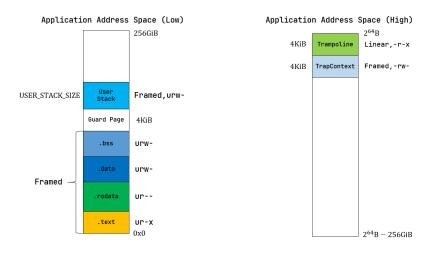


图 8: 内核地址空间分布

应用程序的地址空间从 0x0 开始,我们需要将其映射到物理内存上。获取其各个段比内核代码要困难,因为只有应用程序的 ELF 文件,因此需要从 ELF 文件解析出各个段的位置。其实现如下所示:

```
//以程序执行的角度看待文件
 let ph_count = elf_header.pt2.ph_count(); //program header数量
 let mut max_end_vpn = VirtPageNum(0); //记录最大的虚拟页号
 for i in 0..ph_count {
    let ph = elf.program_header(i).unwrap();
    if ph.get_type().unwrap() == xmas_elf::program::Type::Load {
        //需要加载的段我们就加载到内存指定位置
        let start_addr: VirtAddr = (ph.virtual_addr() as usize).into();
        let end_addr: VirtAddr = ((ph.virtual_addr() + ph.mem_size()) as usize).into();
        //用户态程序
        let mut map_perm = MapPermission::U;
        //执行权限
        let ph_flags = ph.flags();
        if ph_flags.is_read() {
           map_perm |= MapPermission::R;
        }
        if ph_flags.is_write() {
           map_perm |= MapPermission::W;
        }
        if ph_flags.is_execute() {
           map_perm |= MapPermission::X;
        }
        //申请段空间来存储
        let map_area = MapArea::new(start_addr, end_addr, MapType::Framed, map_perm);
        max_end_vpn = map_area.vpn_range.get_end();
      //插入地址空间管理器
        memoryset.push(
           map_area,
           Some(&elf.input[ph.offset() as usize..(ph.offset() + ph.file_size()) as
               usize]),//将对应的段内容写入到内存对应页帧
        );
    }
 }
.....//完成用户栈, trap上下文的映射
```

## 4.7 开启虚拟地址空间机制

```
pub fn activate(&self) {
    //激活虚拟页表功能
    let satp = self.page_table.token();
    unsafe {
        register::satp::write(satp);
        asm!("sfence.vma", options(nostack))
    }
}
```

通过向 satp 寄存器写入内核地址空间的根页表物理页号,并刷新快表中的内容,页表机制就被启用了。

#### 4.7.1 指令平滑

切换 satp 的指令及其下一条指令这两条相邻的指令的虚拟地址是相邻的(由于切换 satp 的指令并不是一条跳转指令,pc 只是简单的自增当前指令的字长),而它们所在的物理地址一般情况下也是相邻的,但是它们所经过的地址转换流程却是不同的——切换 satp 导致 MMU 查的多级页表是不同的。这就要求前后两个地址空间在切换 satp 的指令附近的映射满足某种意义上的连续性。

#### 4.7.2 跳板页

这是一个在用户地址空间和内核地址空间都映射到最高页面的页帧,在内核态与用户态进行转换时,需要保证指令平滑过渡,因此需要一个页面被两个地址空间所共享,而这个页中的内容,就是完成 trap 上下文的保存和恢复并切换特权级。

而将 trap 页放置在用户态地址空间的次高页的原因则是因为我们不能像之前那样使用一个 'sscratch'寄存器保存内核栈顶地址,当切换到内核时就可以直接切换了,由于开启了分页机制,我们在切换到内核时,还需要完成内核地址空间根页表的切换,一个寄存器无法保存两个东西,因此这里将 Trap 上下文保存在了应用程序地址空间的次高页面中。

新的 trap 上下文和任务控制块定义如下:

```
pub struct TrapFrame {
  pub reg: [usize; 32], //32个通用寄存器
  pub sstatus: Sstatus,//保存特权级的寄存器
  pub sepc: usize, //用于记录完成中断处理后继续执行的指令地址
  pub kernel_satp: usize, //内核的地址空间根页表位置
  pub kernel_sp: usize, //内核的用户栈栈顶 位置
  pub trap_handler: usize, //内核处理trap的位置
pub struct TaskControlBlock {
  pub task_cx_ptr: TaskContext, //任务上下文栈顶地址的位置,位于内核空间中
  pub task_status: TaskStatus,
  pub memory_set: MemorySet, //任务地址空间
  pub trap_cx_ppn: PhysPageNum, //trap上下文所在的物理块
                      //应用程序的大小
  pub base_size: usize,
  pub stride: usize, //已走步长
  pub pass: usize, //每一步的步长, 只与特权级相关
}
```

任务控制块的创建如下所示:

```
//创建任务控制块
pub fn new(app_id: usize) -> Self {
  let data = get_app_data(app_id);
  //构造用户地址空间
  let (memory_set, use_sp, entry_point) = MemorySet::from_elf(data);
  //trap上下文所在物理页帧
  let trap_cx_ppn = memory_set
  .translate(VirtAddr::from(TRAMP_CONTEXT).into())
  .unwrap()
```

```
.ppn(); //找到任务上下文对应的页表项并获得对应的物理页号
 let task_status = TaskStatus::Ready; //准备状态
 //映射用户在内核空间的栈空间
 let (button, top) = kernel_stack_position(app_id);
 //直接插入应用的内核栈位置,以framed形式
 KERNEL_SPACE.lock()
 .insert_framed_area(
  button.into(),
  top.into(),
  MapPermission::W | MapPermission::R,
 );
 let task_control_block = TaskControlBlock {
  task_status,
  task_cx_ptr: TaskContext::goto_trap_return(top),
  memory_set,
  trap_cx_ppn,
  base_size: use_sp, //在应用地址空间的栈顶位置就是整个应用的大小
  stride: 0,
  pass: BIG_STRIDE / 2,
 }; //构造任务控制块
 let trap_cx = task_control_block.get_trap_cx();
 *trap_cx = TrapFrame::app_into_context(
  entry_point,
  use_sp,
  KERNEL_SPACE.lock().token(), //内核地址空间的根页表
  trap_handler as usize,
 );
 //构造trap上下文写入内存中
 task_control_block
}
```

#### 4.7.3 修改 Trap 处理

完成上面的工作之后,就需要对原来的任务管理器做一点简单的修改,现在加载应用程序需要加载编译得到的 ELF 文件而不是二进制文件了。同时任务管理器也会给出当前正在执行的程序的地址空间信息和 Trap上下文信息。

由于在内核地址空间中我们已经无法像之前那样直接获取 trap 上下文,因为此时我们需要应用程序管理器来提供。在内核进行完相关的处理后,需要再次回到用户态这个步骤由两部分协作完成,第一部分的处理如下:

```
pub fn trap_return() -> ! {
    //返回用户态继续执行
    set_user_trap_entry(); //先设置在用户态发生trap时的入口
```

```
let trap_cx = TRAMP_CONTEXT; //获取应用程序trapframe
   let user_satp = current_user_token(); //获取应用程序的satp
   extern "C" {
      fn _alltraps();
      fn _restore();
   }
   let restore_va = (_restore as usize - _alltraps as usize) + TRAMPOLINE;
   //计算__restore()所在的位置
   unsafe {
      asm!(
          "fence.i",
         "jr {restore_va}",
         restore_va = in(reg) restore_va,
          in("a0") trap_cx,
         in("a1") user_satp,
         options(noreturn)
   } //跳转到restore_va的地方执行,这是内核与应用程序均有相同映射的trampoline区域
}
```

通过应用程序管理器我们获取了应用程序的用户地址空间的 satp, 然后计算了 \_restore 所在的位置,将 satp 与 trap\_cx 作为参数传给 \_restore(),就可以在恢复 trap 上下文时切换地址空间,并找到之前保存的 trap 上下文。在应用程序第一次获得 cpu 使用权进入用户态的时候,它的任务上下文存放内容就将 trap\_return() 作为 ra 的值,从而实现应用程序在第一次恢复任务上下文后进入到用户态。

与这里因为地址空间切换而需要修改的地方还有 sys\_write() 系统调用的实现,因为这个实现需要访问应用程序地址空间缓冲区内的内容,这里就需要用到之前在页表中定义的 find\_pte 来找到虚拟地址对应的页表项进而得到对应的物理页帧,从物理页帧上对应的起始位置读取到指定长度的内容。其实现不再赘述。

## 4.8 修改与添加的系统调用

需要修改的系统调用的 sys\_get\_time(),原因与上面的 sys\_write() 一样,但这里不需要像之前返回一个大数组保存对应长度的内容,这里只需要返回一个保存时间的结构体即可,因此在 page\_table 中加入了一个函数并定义了一个通用的外部接口.

```
let page_table = PageTable::from_token(token);
let start = ptr as usize;
page_table.translated_va(start.into()).unwrap().get_mut()
}
```

需要增加的第一个系统调用是 mmap, 在 Linux 中主要用于在内存中映射文件,本次实验简化它的功能,仅用于申请内存。其定义与要求如下。

```
fn sys_mmap(start: usize, len: usize, port: usize) -> isize
//申请长度为 len 字节的物理内存(不要求实际物理内存位置,可以随便找一块),将其映射到 start
开始的虚存,内存页属性为 port
//start 需要映射的虚存起始地址,要求按页对齐
//len 映射字节长度,可以为 0
//port: 第 0 位表示是否可读,第 1 位表示是否可写,第 2 位表示是否可执行。其他位无效且必须为 0
```

#### 其实现如下:

```
// 申请长度为 len 字节的物理内存,
// 将其映射到 start 开始的虚存,内存页属性为 port
pub fn sys_mmap(start:usize,len:usize,port:usize)->isize{
   let start_vir:VirtAddr = start.into();
  //与页大小对齐
   //除了低8位其它位必须为0;
   //低8位不能全部为0
   if start_vir.aligned()!=true || (port&!0x7!=0)|| (port&0x7==0) {
      return -1;
   }
   //判断是否已经存在某个页被映射
   let new_port :u8 = (port&0x7) as u8;
   let permission = MapPermission::U;
   let map_permission = MapPermission::from_bits( new_port<<1 as u8).unwrap()|permission;//构造控制权限位
   let start_vpn = start_vir.floor();//起始页
   let end_vpn = VirtAddr::from(start+len).ceil();//向上取整结束页
   //查看原有的地址空间中是否映射了相关的页
   let current_user_token = current_user_token();//获取当前用户程序的satp
   let temp_page_table = PageTable::from_token(current_user_token);
   for vpn in start_vpn.0..end_vpn.0{
      if let Some(val) = temp_page_table.find_pte(vpn.into()){
         return -1;
      }//如果这个页已经存在过,提前返回错误
   let map_area = MapArea::new(start_vir,(start+len).into(),Framed,map_permission);
   current_add_area(map_area);
```

另一个系统调用是 munmap(),即上面的系统调用的相反过程,其实现不再赘述。

# 5 实验结果

图9展示的是创建应用程序地址空间的过程,可以清楚看到每个逻辑段所在的虚拟页号,而每个应用程序后面两个较大的虚拟页号表示的就是映射到地址空间最高页面和次高页面的跳板页和保存 Trap 上下文的页。图10展示的是应用程序运行的过程,两行红色的是在测试上面我们实现的 mmap 与 munmap 系统调用。其它正常返回的说明程序没有错误,没有访问非法页面。

```
[kernel] start_page_num: VirtPageNum(4).end_page_num: VirtPageNum(6)
[kernel] start_page_num: VirtPageNum(4503599627370494).end_page_num: VirtPageNum(4503599627370495)
[kernel] start_page_num: VirtPageNum(4503599627370472).end_page_num: VirtPageNum(4503599627370474)
[kernel] rom_elf...
[kernel] app_data_size: 48544
[kernel] from_elf...
[kernel] new_bare...
[kernel] elf_magic is ok
[kernel] start_page_num: VirtPageNum(0).end_page_num: VirtPageNum(2)
[kernel] start_page_num: VirtPageNum(0).end_page_num: VirtPageNum(2)
[kernel] start_page_num: VirtPageNum(4).end_page_num: VirtPageNum(3)
[kernel] start_page_num: VirtPageNum(4).end_page_num: VirtPageNum(4503599627370495)
[kernel] start_page_num: VirtPageNum(4503599627370469).end_page_num: VirtPageNum(4503599627370471)
[kernel] app_data_size: 45432
[kernel] elf_magic is ok
[kernel] app_data_size: 45432
[kernel] new_bare...
[kernel] new_bare...
[kernel] start_page_num: VirtPageNum(0).end_page_num: VirtPageNum(2)
[kernel] start_page_num: VirtPageNum(0).end_page_num: VirtPageNum(2)
[kernel] start_page_num: VirtPageNum(2).end_page_num: VirtPageNum(3)
[kernel] start_page_num: VirtPageNum(4).end_page_num: VirtPageNum(3)
[kernel] start_page_num: VirtPageNum(4).end_page_num: VirtPageNum(4503599627370495)
[kernel] start_page_num: VirtPageNum(4503599627370494).end_page_num: VirtPageNum(4503599627370495)
[kernel] start_page_num: VirtPageNum(4503599627370466).end_page_num: VirtPageNum(4503599627370495)
[kernel] start_page_num: VirtPageNum(4503599627370466).end_page_num: VirtPageNum(4503599627370468)
[kernel] start_page_num: VirtPageNum(4503599627370466).end_page_num: VirtPageNum(4503599627370468)
[kernel] all application has loaded done
[kernel] run the first application, address: 2150170288
[power_0] [10000/20000]
[power_0] [20000/20000]
```

图 9: 运行截图

```
[kernel] run the first application, address: 2150170288

power_0 [10000/20000]
power_0 [20000/20000]
3720000 = 692358339
Test power_0 (N!

[kernel] Application exited with code 0
power_1 [10000/20000]
3720000 = 692358339
Test power_0 (N!

[kernel] Application exited with code 0
power_1 [10000/20000]
3720000 = 692358339
Test power_1 (N!

[kernel] Application exited with code 0
power_2 [10000/20000]
3720000 = 692358339
Test power_2 (20000/20000]
3720000 = 692358339
Test power_2 (20000/20000]
3720000 = 692358339
Test power_2 (20000/20000]
3720000 = 692358339
Test power_2 (30000/20000]
3720000 = 692358339
Test power_2 (30000/20000]
Test power_2 (30000/20000)
Test power_2 (30000/20000)
Test power_2 (30000/20000)
Test power_2 (30000/20000)
Test power_3 (30000/20000)
Test power_4 (30000/20000)
Test power_5 (30000/20000)
Test power_6 (30000/20000)
Test power_7 (3000000)
Test power_7 (30000/20000)
Test power
```

图 10: 运行截图