	FETCH	EXEC														
ASSY Instruction	1		` ``	······································	` ``	······································	:	······································	'	······································	<u></u>	······································	` }	······································	'	·······
A331 IIIstruction]	<u>`</u>	, 	· · · · · · · · · · · · · · · · · · ·	, 	`	, 	` 	, 	`	, 	`	, 	`	, 	·
PC	0x	<u> </u>	j <u>.</u>		i	¦ 	i	¦ 		¦ 	·····		i	 	i	
				 	 	 	 	 		 		 	<u> </u>	 	.	l
PC_RST]	! [l	 	I	1 		ı I	l	ı L	l	 	[I [<u>.</u>	ı
PC_INC	1		 		! !		! ! !		! 	¦	! ! !		! ! !		! !	; ;
PC_INC	1	ļ	ļ		!		! •		l	 · · · · · · · ·			l		!	ŀ
PC_LD]	[. [l	[l	[[[l	[l	[
	.		[ļ		ļ		 	[[¦
PC_MUX_SEL	1	 		 	 	 	 	 		 		 	ļ · · · · · · ·	 	 	!
RF_WR_SEL]	! 	1 I		I I	! 	I	!	I	!	l	 	ь I		ь I	'
	ــــــــــــــــــــــــــــــــــــ	ſ			· · · · · · · · · · · · · · · · · · ·	1	· · · · · · · · · · · · · · · · · · ·			[[:::::::		[[<u></u>
RF_WR]	ļ	<u> </u>	ļ	ļ	ļ	<u> </u>	ļ 	<u> </u>	<u> </u>		ļ 	<u> </u>	<u> </u> :	<u> </u>	ļl
ALU_OPY_SEL	1	 		.	 · · · · · · · ·	 	 · · · · · · · ·	 				 				ļ <u>[</u>
A20_01 1_022	<u>.</u>	! !	I	!	I:::::::	! 	I	l l	l	l I		l l	[l l	[!
ALU_SEL	l	! 	! 		I	! 	! 	! 	' 	! 			! 	! 	! 	i I i
ALUA OUT	1	ļ	ļ	-1	ļ	·····	ļ						· · · · · · · · · · · · · · · · · · ·	 		
ALU C_OUT	l	ļ	.		.	ļ	.	l	.	l		l]	J]	JI
ALU Z_OUT	[ļ		.	 	 	 	 		· · · · · · · · · · · · · · · · · · ·		• • • • • • • • • • • • • • • • • • •	l	· · · · · · · · · · · · · · · · · · ·	l	<u> </u>
	1	 		.1		·····	 	· · · · · · · · · · · · · · · · · · ·		· · · · · · · · · ·		 	 	 	 	
C_FLAG]					 		, 	! 	 	! 	 		 	' 	
Z_FLAG	[i	 -	· i · · · · · · ·	 	j	 						 		l •	j
	 	ļ		• • • • • • • • • •		· · · · · · · · · ·	 						 	 • • • • • • • • • • • • • • • • • • •	 	Į l
C_LD	<u> </u>	 	l	 	<u> </u>	 	<u> </u>	 	<u> </u>	 		 		 		!
Z_LD	1	I I	l · · · · · ·	.1	l	 	l	! I		!		 	l	· · · · · · · · · · · · · ·	 	
	J	¦ 	: 	· ;;		[· · · · · · · · · · ·	 	1	' 		i
IO_STRB	<u> </u>	<u> </u>	 		l 		! !		l I		l		I	 	I 	i
OUT_PORT	T · · · · · · · ·	ļ]		[[ľ	ļ		J		 	<u> </u>	[:::::::		! !
001_1 01(1	J	l		. <u> </u> 		 	 	 		 		 ••••••		 ·····	J	<u> </u>
PORT_ID		 		 	[· · · · · · · · · · · · · ·	[· · · · · · · · · · · · 	· · · · · · · · · · · · · · · · · · ·	 		 	1	I		¦
SP	T	ļ	l · · · · · · ·	· .'· · · · · · · · · · · · · · · · · ·] · · · · · · · · · · ·	'	l · · · · · · · ·	: 		; 		:::::::	j:::::::	:::::::	1::::::]::::::[
	J	ļ	T		T		I				! 					ļ
SP_LD]	ļ	1		ļ	ļ	 		 				1·····		 	
	<u>-</u>			· · · · · · · · · · · · · · · · · · · ·	1	· · · · · · · · · · · · · · · · · · ·	l	 		······ 		· · · · · · · · · · · · · · · · · · ·	l	· · · · · · · · · · · · · · · · · · ·		!:::::I
SP_INC	J	 		· · · · · · · · ·		ı 		 		! 		 •••••	 	 		¦
SP_DEC]	:]	· ·: · · · · · · · · · · · · · · · · ·]	:]	·		: 		' 		: 		i]
	J	1	 		: 	1	: 	1:::::::		1:		l::::::::	: · · · · · · · ·	l:::::::	: 	Ii
SCR_DATA_SEL]	 	l T	. <u> </u> 	l T	 	l 	 	 	 	 	 	 	 	l 1 · · · · · · · · ·	
SCR_DATA_IN]	ե I	· · · · · · · · · · · · · · · · · · ·	l		l		I I		I I		l I		I I	 	I
	J	¦	ł	 	ł	'	l	' 	l	' 		'	l:::::::	 	l:::::::	¦l
SCR_DATA_OUT]	[L	 	l		J			 	J	 	j
SCR_ADDR_SEL	T · · · · · · · ·	ļ		.	l	ļ	i	 -		· 						ļi
	l	ļ	! 		! 	ļ	' · · · · · · · ·	 · · · · · · · ·	' · · · · · · · ·	 · · · · · · · ·	'		! 	 •••••	! 	[
SCR_ADDR]	ı 	 		 	ı 	 	ı 	 	ı 	 	 	l 	I 	l ,	ı
SCR_WE	T				[¦
SUK_WE	J	ι	L		I	1	I	1	I	1	I		J	1	J	ıl