

	FACULDADES INTEGRADAS DE CARATINGA	
	CURSO DE CIÊNCIA DA COMPUTAÇÃO	
	<b>DISCIPLINA:</b> Arquitetura de Computadores I	
	<b>PROFESSOR:</b> Maicon Ribeiro	
	<b>TURMAS:</b> 3º Período	<b>SEMESTRE / ANO:</b> 1º / 2022
	<b>DATA DE ENTREGA:</b> 06/06/2022	

## Unidade Lógica Aritmética – Etapa 2 – Desenvolvido em duplas

### Objetivos:

Conhecer circuitos integrados multiplexadores, demultiplexadores e conhecer o funcionamento de uma Unidade Lógica Aritmética

### O que entregar:

01 – Quais operações a ULA é capaz de realizar diretamente?

02 – Qual a utilidade de cada uma das entradas da ULA?

03 – Para que serve e como funciona um multiplexador e um demultiplexador?

04 – Circuito lógico integrado contendo uma ULA de 1 bit

Sua ULA de 1 bit deve ter **exatamente** as seguintes entradas e saídas:

Entradas:

- A
- B
- CarryIn
- Less
- B\_invert
- Op0
- Op1

Saídas:

- Result
- Set
- CarryOut