НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ

«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ ІМ. І. СІКОРСЬКОГО»

Кафедра конструювання електронно-обчислювальної апаратури

КУРСОВА РОБОТА

з дисципліни \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Аналогова електроніка\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

на тему:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ вимірювач ємності конденсаторів\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Студента 2 курсу групи ДК-62 Напряму підготовки: Радіоелектронні апарати

Спеціальності: Радіоелектронні апарати та засоби

Шут О.В

доцент , к.т.н. Короткий Є.В\_\_\_\_\_\_\_

(посада, вчене звання, науковий ступінь, прізвище та ініціали)

Національна оцінка: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Кількість балів: \_\_\_\_ Оцінка: ECTS \_\_\_\_\_

Члени комісії: \_\_\_\_\_\_\_\_\_\_\_\_\_ \_\_\_доцент , к.т.н. Короткий Є.В.\_\_\_\_\_

(підпис) (вчене звання, науковий ступінь, прізвище та ініціали)

\_\_\_\_\_\_\_\_\_\_\_\_\_ \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

(підпис) (вчене звання, науковий ступінь, прізвище та ініціали)

Київ - 2018 рік

ЗМІСТ

Вступ…………………………………………………………………….…………….3

РОЗДІЛ 1 – Вибір та дослідження принципової схеми приладу…….….…………5

* 1. Опис та характеристики таймеру NE555………………………….…………..5
  2. Реконструкція цифрового сигналу.…………….………………….…………..6
  3. Обробка сигналу та виведення результату……………………….…………...7
  4. Алгоритм роботи програми мікроконтроллера …….………………………...8
  5. Блок схема……………………………………………………………………..10

РОЗДІЛ 2 – Розрахунок сигналу генератора...………..…………………….…......13

2.1 Перший варіант ємності генератора…………………..………………...........13

2.2 Другий варіант ємності генератора……………………………………..…....19

РОЗДІЛ 3 – Моделювання роботи приладу………………………………….…….25

3.1 Моделювання генератора в LTspice………...………………………….…….25

3.2 Моделювання роботи в circuits.io ……………..……………………………..27

РОЗДІЛ 4 – Створення та дослідження робочого прототипу пристрою………………31

4.1 Створення готового прототипу……………………………………………………...31

4.2 Дослідження готового прототипу…………………………………………………...34

Висновки…………………………………………………………………………......36

Перелік джерел……………………………………………………………….…………...37

ВСТУП

Створення прототипів різних приладів – складна робота. Особливо, вона ускладнюється, коли немає

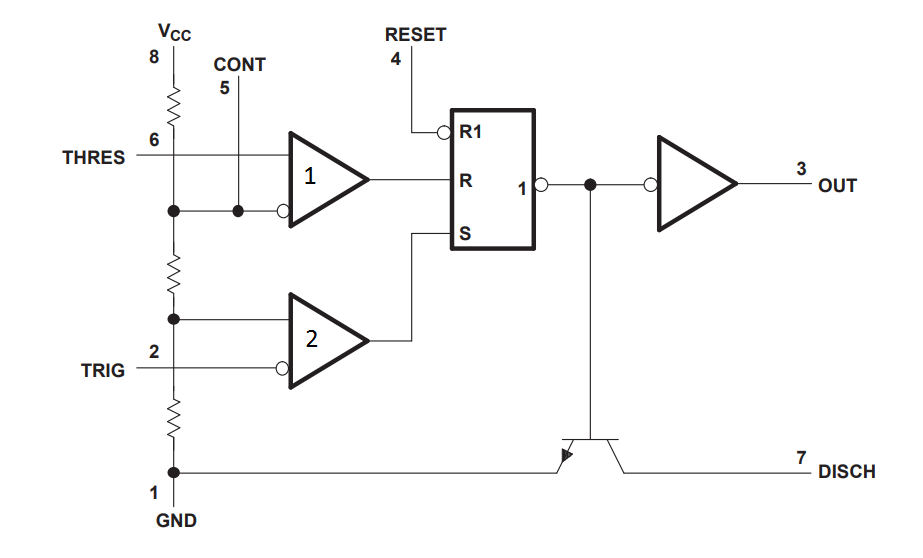
РОЗДІЛ 1

ВИБІР ТА ДОСЛІДЖЕННЯ ПРИНЦИПОВОЇ СХЕМИ ПРИЛАДУ

* 1. Опис та характеристики таймеру NE555

Щоб зрозуміти як працює схема потрібно побачити її нутрощі(рис. 1.1)

Схема та інформація взята з [1].



*Рис 1.1 Внутрішня будова таймеру 555*

Опис кожного входу і виходу мікросхеми

1 - GND тобто мінус джерела живлення

2 - TRIG вхід запуску мікросхеми. З рис 1.1 видно що цей вхід підключений до негативного входу компаратору. На позитивному вході компоратора 1/3 від напруги живлення. Це означає, що якщо вхід запуску менше чим 1/3 від напруги живлення, то компаратор видать логічну одиницю. В свої чергу, ця логічна одиниця піде на вхід встановлення РС-тригеру, а це вже означає, що на виході встановиться логічна одиниця, а транзистор закриється.

3 - OUT вихід схеми, струм може досягати 200мА

4 - RST інверсне скидання. Тобто на виході таймера встановиться логічний нуль якщо на 4 вхід подати 0 і потрібно подати 1, щоб цей вхід не впливав на роботу схеми

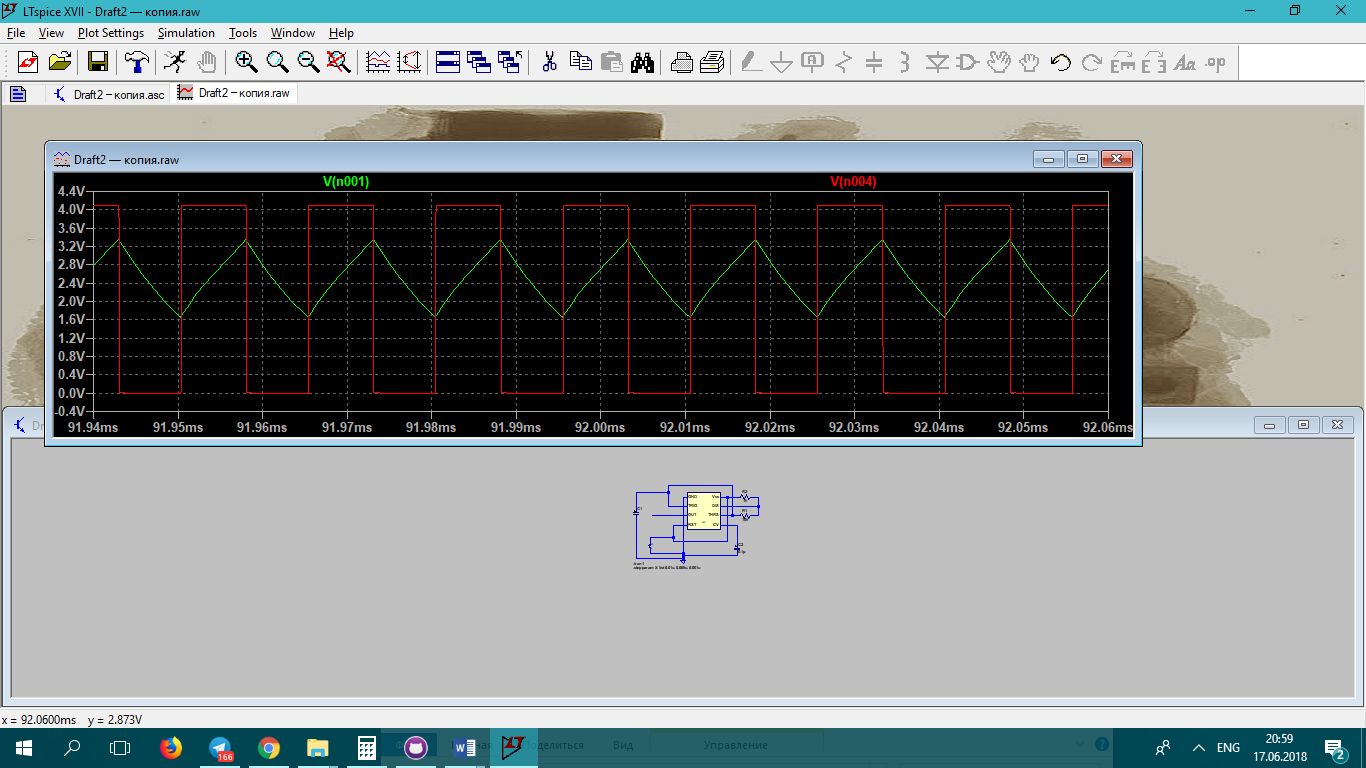
5 - CONT з цього виходу можна отримати напругу 2/3 від напруги живлення. Подаючи на цей вхід напругу, можна вплинути на рівень напруги, який потрібно досягти входу 6, щоб вплинути на компаратор.

6 - THRES цей вхід підключений до позитивного входу компаратора 1. Негативний вхід компаратора підключений до напруги 2/3 від джерела живлення. Це означає, щоб встановити логічну 1 на виході компаратора потрібно щоб на цей вхід подали напругу більшу за 2/3 від живлення. В свою чергу ця логічна одиниця піде на вхід скидання РС-тригера і встановить логічний нуль на виході таймера, а транзистор стане відкритим.

7 - DISCHARGE вхід розряду, як можна побачити з рис. 1 цей вивід є колектором транзистора. Зазвичай використовується для розряду конденсатора. Якщо на виході логічний 0 то транзистор відкритий і вхід може розряджати конденсатори. Якщо на виході логічна одиниця, то цей транзистор закритий і вхід не може розряджати.

8 - Ucc вхід напруги живлення таймеру від 4.5 до 16В

До всіх входів можна прикласти напругу не більшу за Ucc. Робочий діапазон температур складає від 0 до 70 градусів по цельсію.



*Рис. 1.2 Графік напруги на конденсаторі С1та вихід*

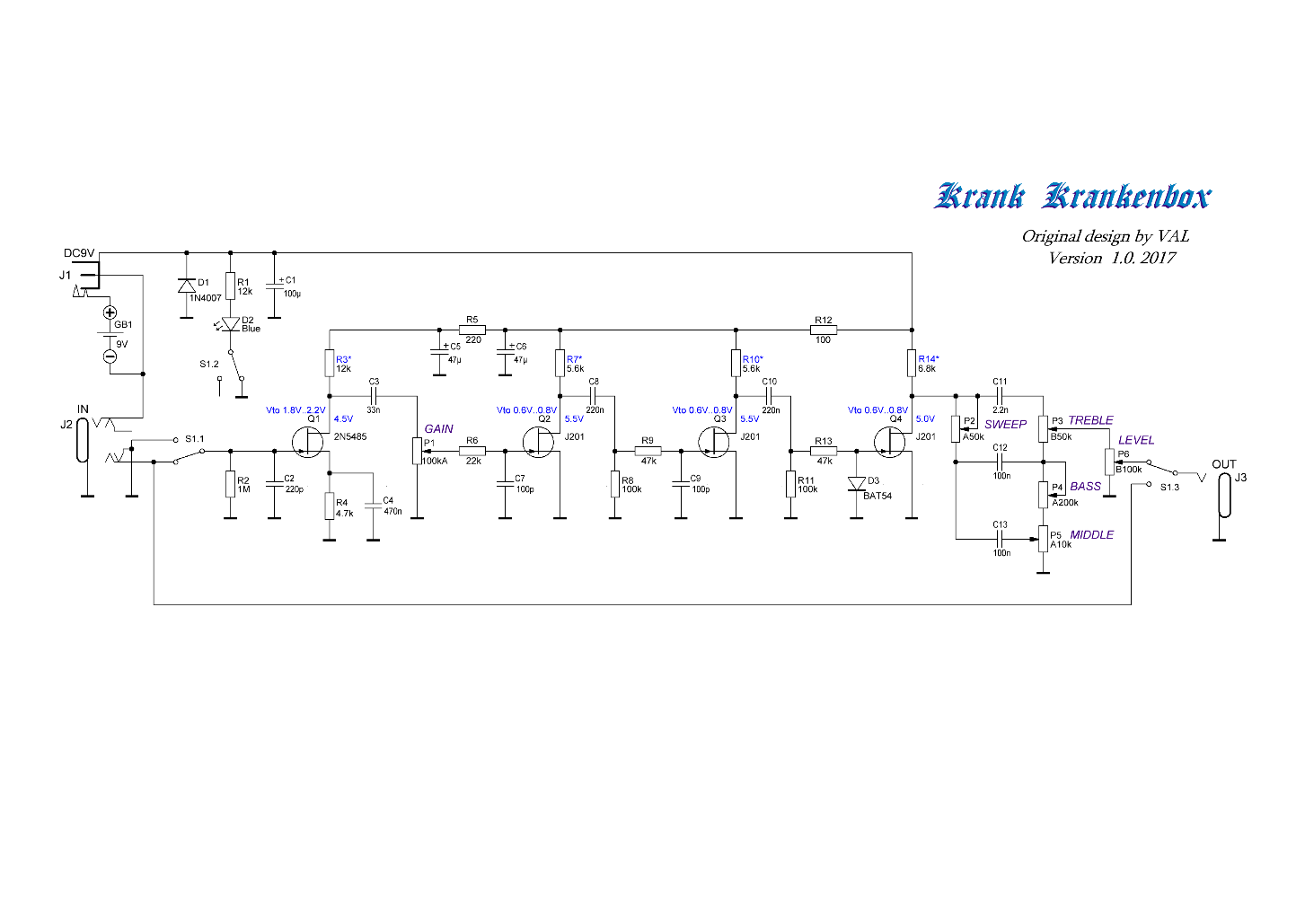
Як бачите, графік повністю підтверджує те, що я сказав раніше.

* 1. Реконструкція цифрового сигналу

Оскільки таймер 555 зараз виготовляють не тільки великі компанії, а й малі, китайські підприємства – було прийняте рішення використати на виході мікросхеми тригери Шмідта.

Структурно, тригер Шмітта являє собою підсилювач з досить великим коефіцієнтом підсилення, охоплений глибоким позитивним зворотним зв'язком. Цей тригер стоїть окремо в сімействі тригерів: він має один аналоговий вхід і один вихід.

* 1. Обробка сигналу та виведення результату
  2. Алгоритм роботи програми мікроконтроллера
  3. Блок схема



* 1. Блок схема.

РОЗДІЛ 2

РОЗДІЛ 3

Моделювання роботи приладу

3.1 Моделювання темброблоку в LTspice[4]

3.2 Моделювання темброблоку в сторонньому

РОЗДІЛ 4

Створення та дослідження робочого прототипу пристрою

4.1 Створення готового прототипу:

4.2 Дослідження готового прототипу:

ВИСНОВОК

.

ПЕРЕЛІК ВИКОРИСТАНИХ ДЖЕРЕЛ

1. Даташит на мікросхему NE555/[Електронний ресурс] – Режим доступу: http://www.ti.com/lit/ds/symlink/ne555.pdf (дата звернення 29.05.2018)
2. Вс
3. Вс
4. Вс
5. Св
6. Св
7. Св
8. Св
9. Св
10. Св