LVDT Project -LVDeter

Electronics for Biomedical Engineering

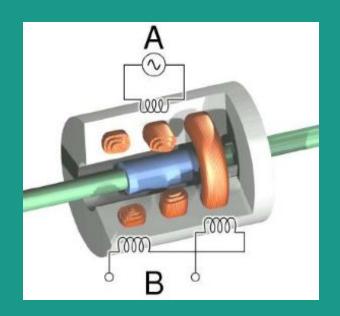
DE BARROS ARAUJO Hugo BOQUET Romain BORGES GUERRA Ana Julia LELEU Raphaël STAUB-MILANTS Mélissandre

Sommaire

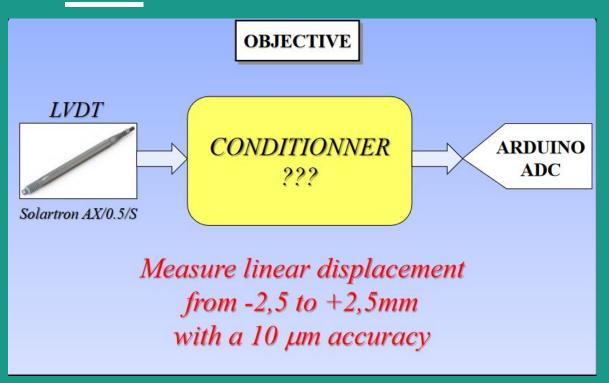
- 1. Contexte
- 2. Caractérisation du LVDT
- 3. Schéma général du montage
- 4. Test blocs par blocs (LTSpice + Expérience)
- 5. Test complet
- 6. Conclusion

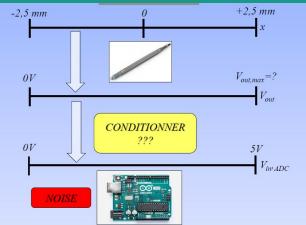
1. Contexte

- Utilisé pour effectuer plusieurs mesures;
- Remarquable sensibilité, linéarité sur une large gamme et bonne durabilité;
- Par contre, performance peut être influencée par quelques paramètres.

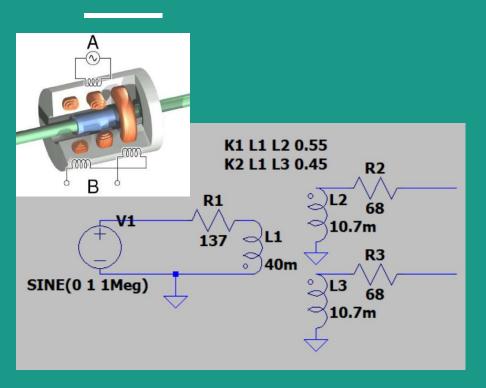


1. Contexte





2. Caractérisation du LVDT



Mesure des résistances des enroulements :

- $R1 = 137 \Omega$
- $R2 = 68 \Omega$
- $R3 = 68 \Omega$

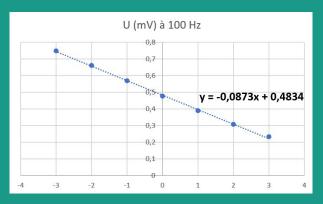
 $L = R / Fc 2\pi$

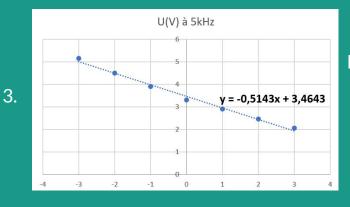
Mesure des inductances des enroulements:

- L1 = 40 mH (Fc = 740 Hz)
- L2 = L3 = 10.7 mH (Fc = 700 Hz)

2. Caractérisation du LVDT

Déduction de la relation entre le coefficient K et le déplacement x





Mesure de la sensibilité :

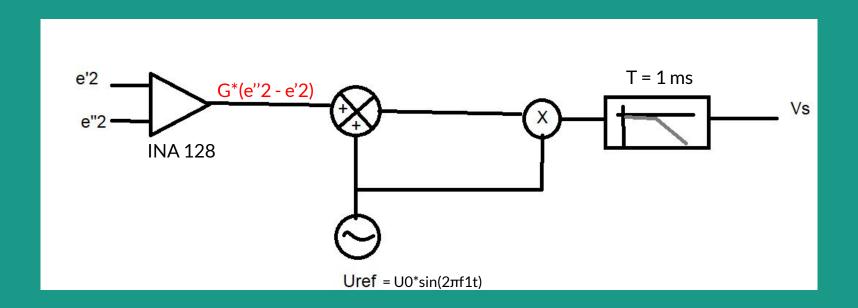
- $100Hz \rightarrow 87 \text{ mV/mm}$
 - $1kHz \rightarrow 441 \,\text{mV/mm}$
- $5kHz \rightarrow 514 \text{ mV/mm}$

$$e'_{2} - e''_{2} = -j\omega \frac{M'(x) - M''(x)}{R_{1} + j\omega L_{1}} e_{1} K$$

$$= j\omega \frac{2ax}{R_{1} + j\omega L_{1}} e_{1} \underset{\omega >> R_{1}/L_{1}}{\cong} \underbrace{2ae_{1}}_{L_{1}} x$$

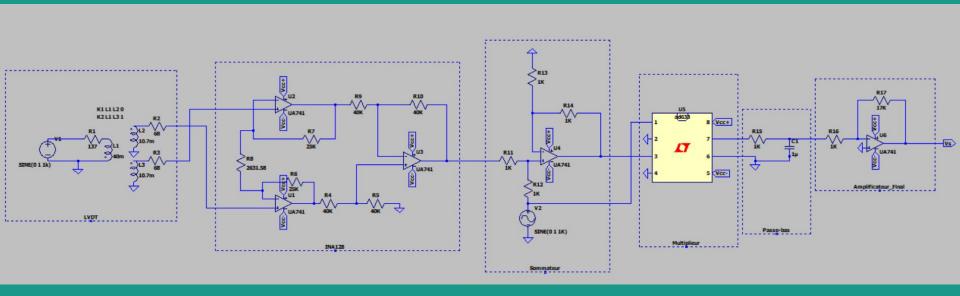
À 1 kHz, K = -0.44 V/mm

3. Schéma général du montage

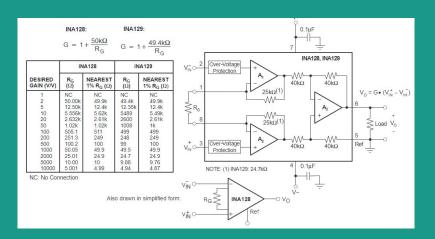


3. Schéma général du montage

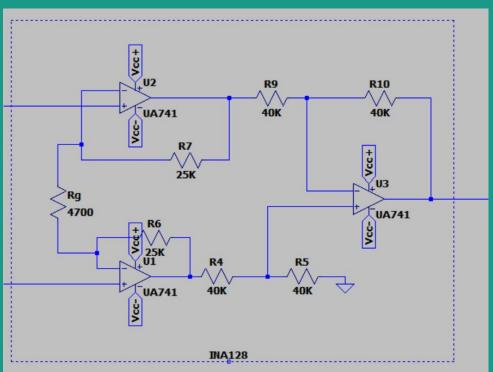
_____ Circuit complet

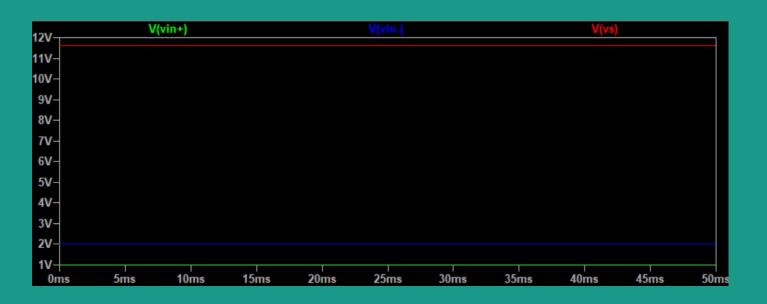


Simulation



On prend Rg = 4700Ω Gain théorique: 11.7

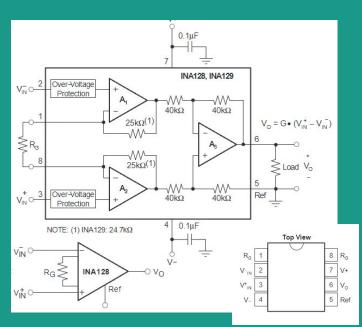


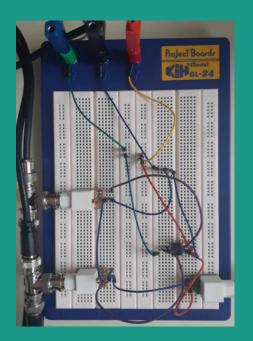


$$Rg = 4700 => G = 11.7$$

$$Rg = 4700 => G = 11.7$$
 $Vs = G*(vin--vin+) = 11.7 V$

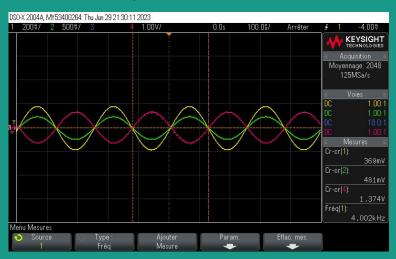
Vérification expérimentale

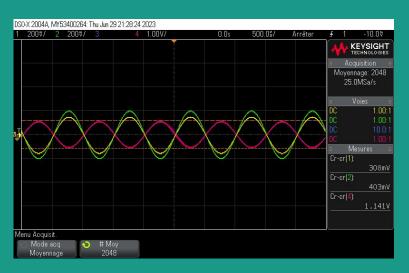




On prend Rg = 4700Ω Gain théorique: G = 11.7

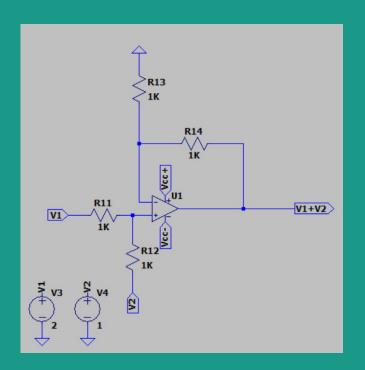
Vérification expérimentale

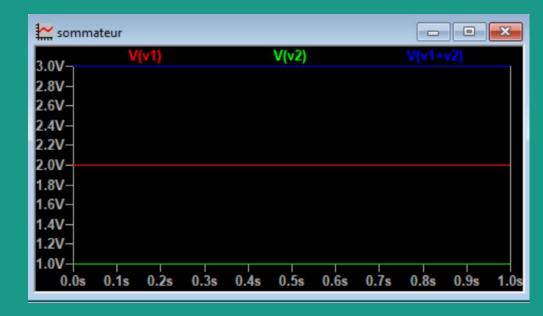




4. Test blocs par blocs : Sommateur

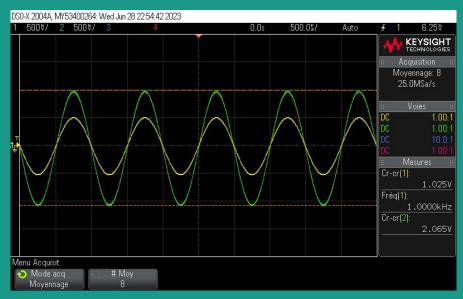
Simulation





4. Test blocs par blocs : Sommateur

Vérification expérimentale



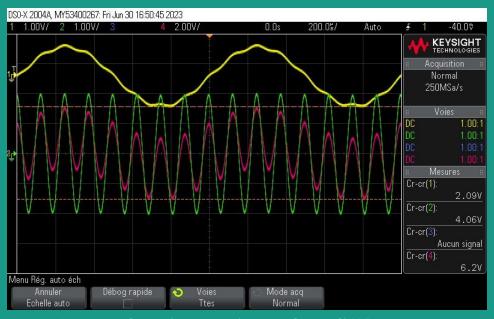
Somme d'un signal sinusoïdal 1 V avec lui même



Somme d'un signal carré 1 V avec lui même

4. Test blocs par blocs : Sommateur

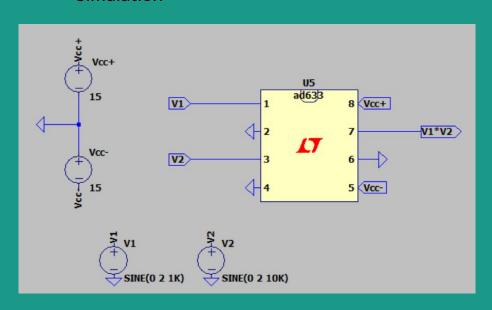
Vérification expérimentale

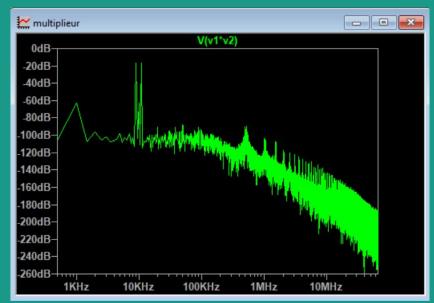


Somme de 2 signaux sinusoïdaux différents

4. Test blocs par blocs : Multiplieur

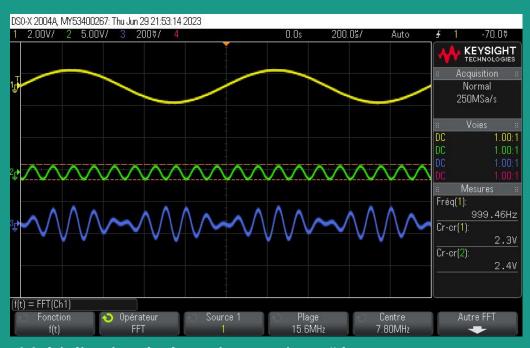
Simulation





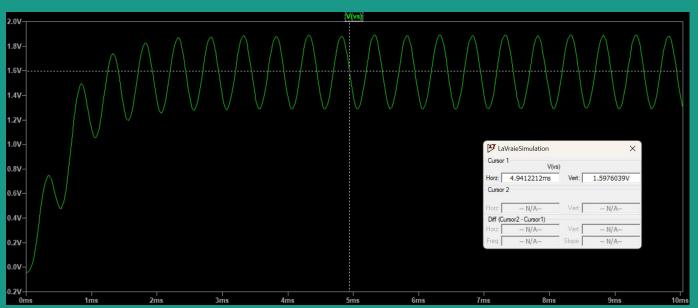
4. Test blocs par blocs : Multiplieur

• Vérification expérimentale



Multiplication de deux signaux sinusoïdaux : f1 = 1kHz, f2 = 10 kHz

Simulation



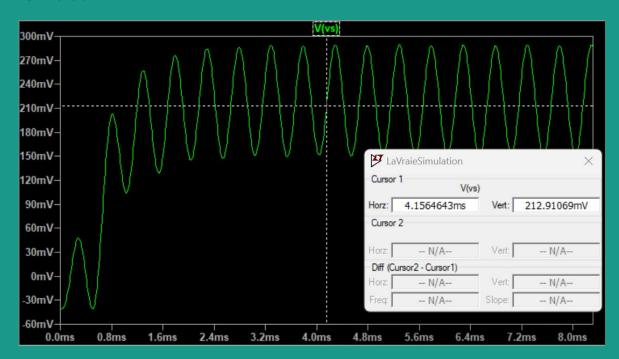
Paramètres:

f=1kHz

M1 = 0.8

M2 = 0.2

Simulation



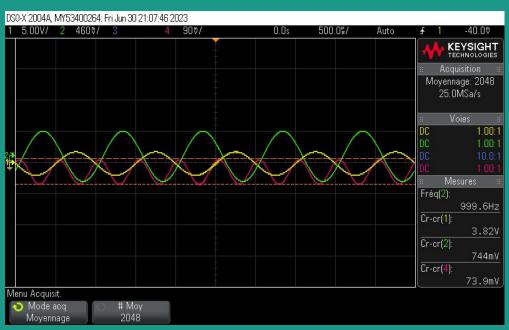
Paramètres:

f=1kHz

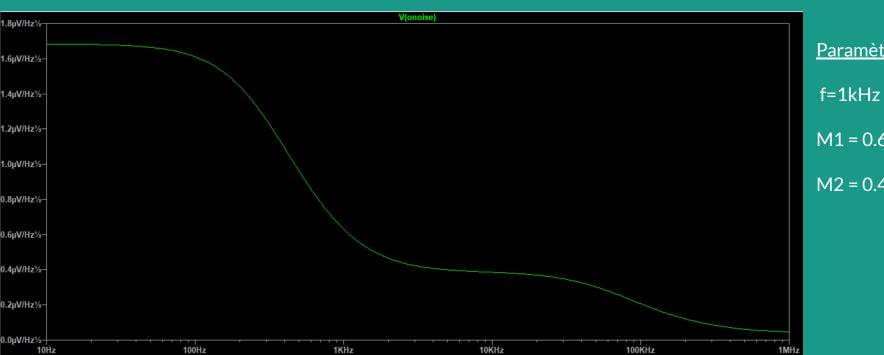
M1 = 0.6

M2 = 0.4

Vérification expérimentale (INA 128 - sommateur - multiplieur)



Signal 1 : sortie du sommateur Signal 2 : Uref = $U0*sin(2\pi f1t)$ avec U0 = 1V crête à crête; F1 = 1 kHz



Paramètres:

M1 = 0.6

M2 = 0.4

6. Conclusion

- Ajout pour la vérification expérimentale du filtre RC, de l'amplificateur final et d'une adaptation du signal pour l'envoyer à l'ARDUINO
- Corrélation signal électrique déplacement
- Mise en place d'une détection synchrone pour contrer le bruit

7. Des questions?



Bonnes vacances;)