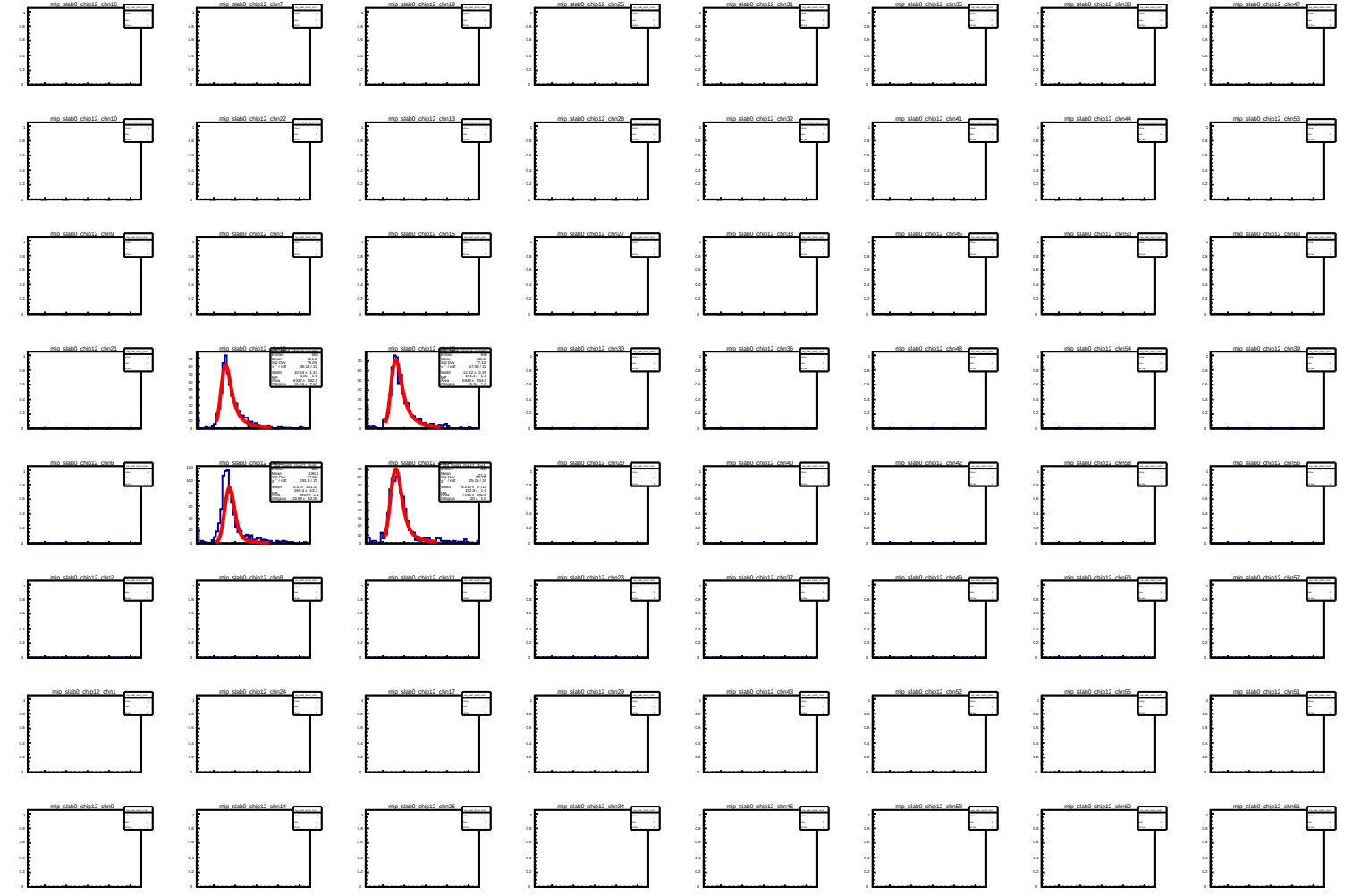
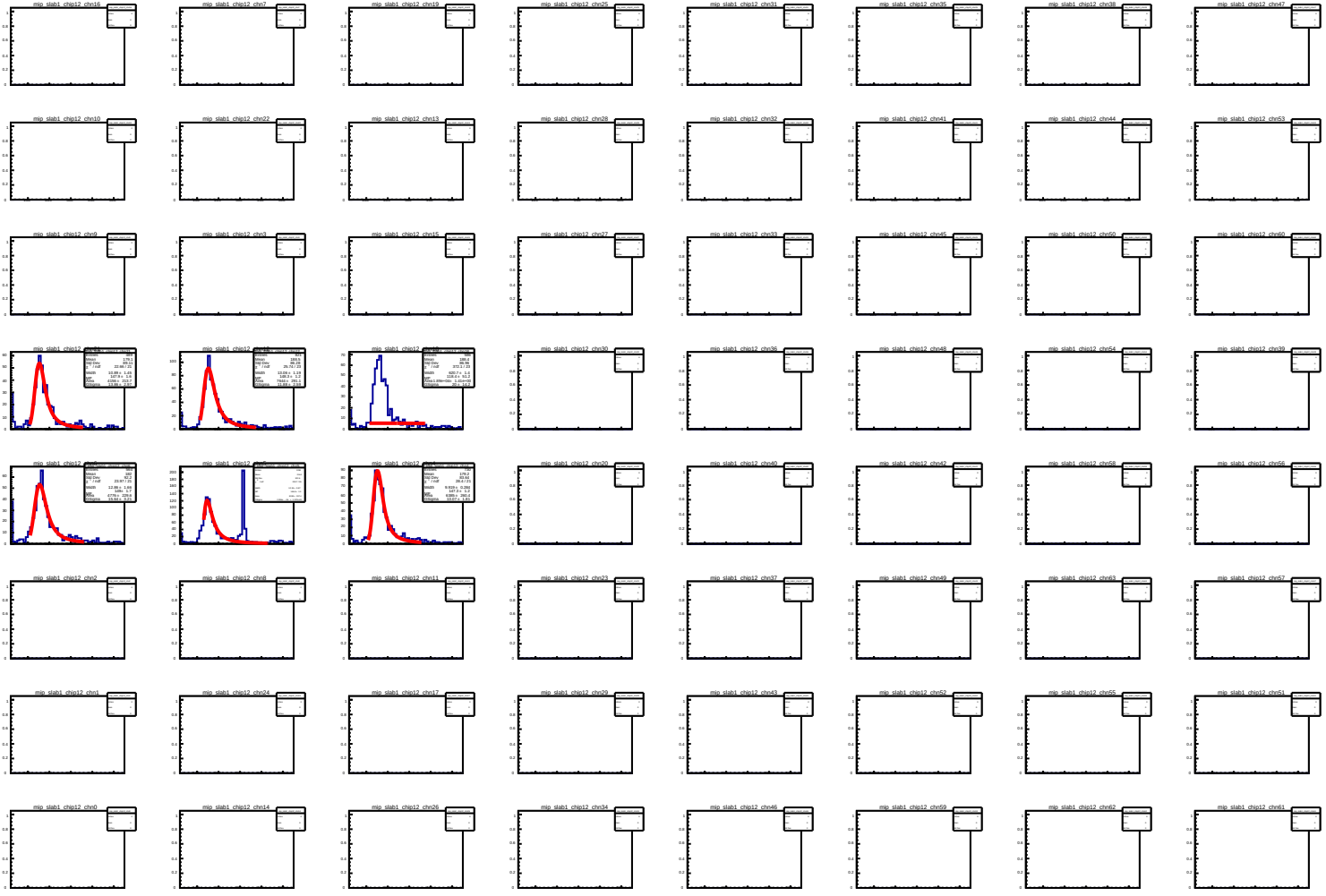
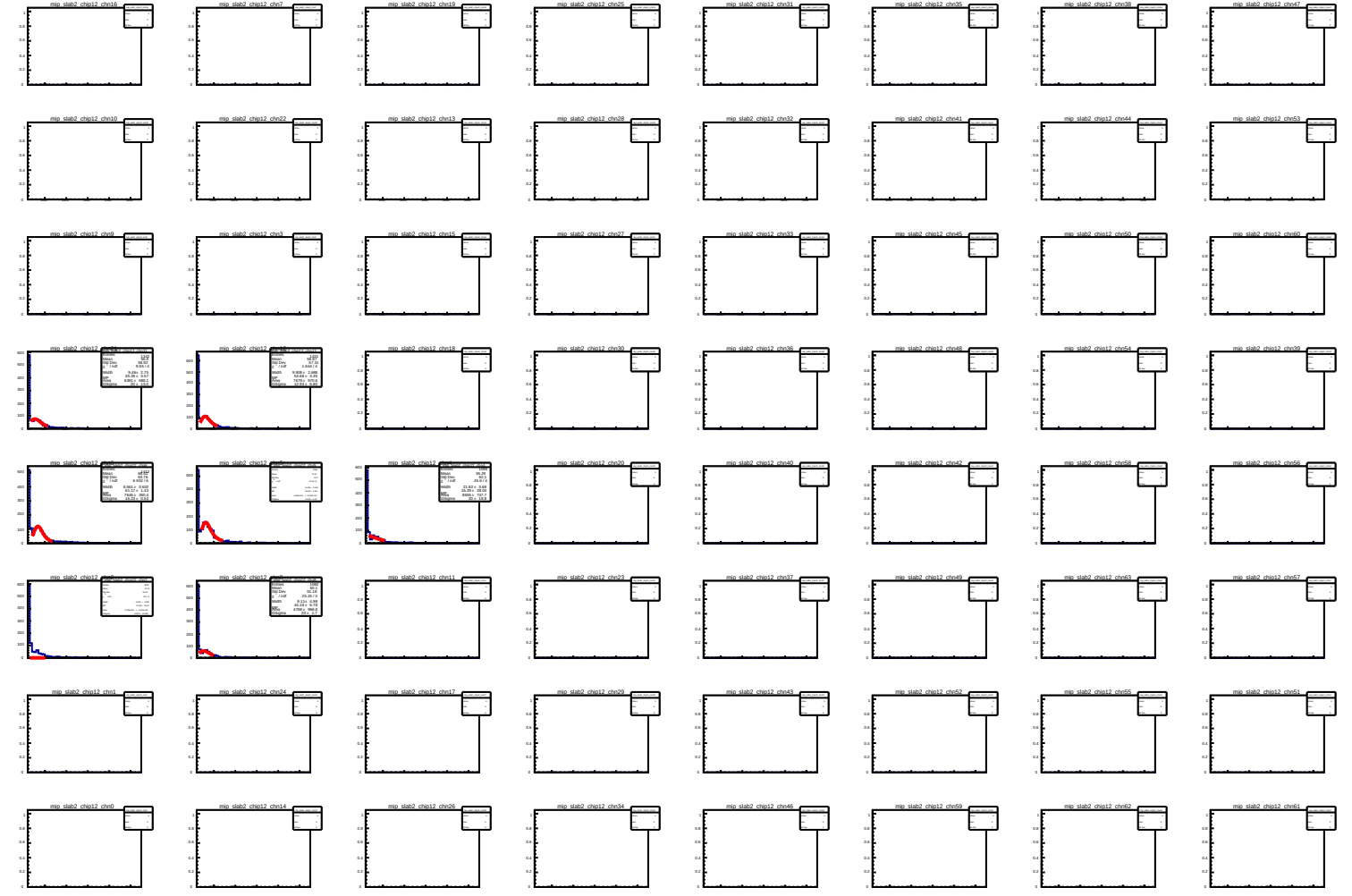
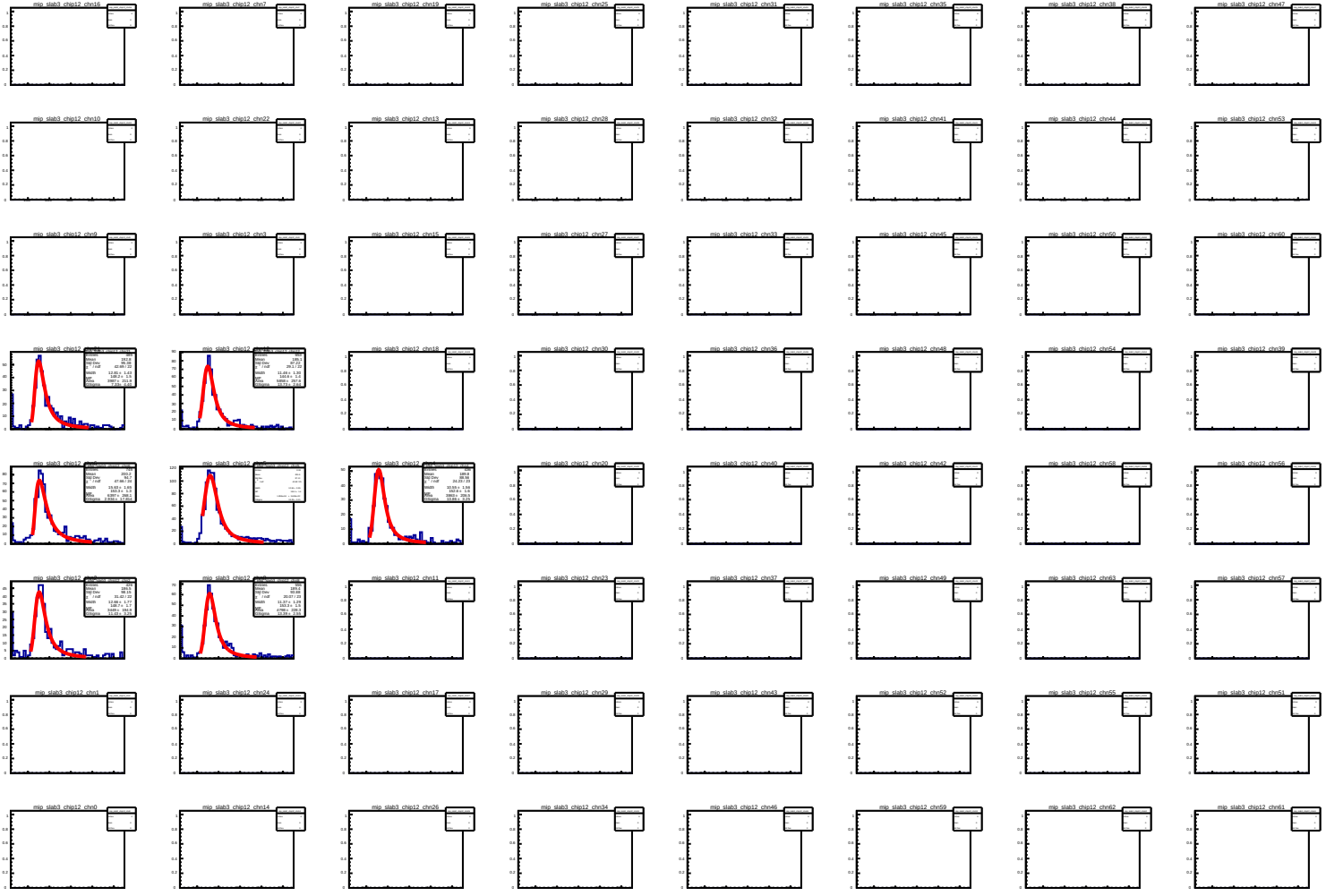
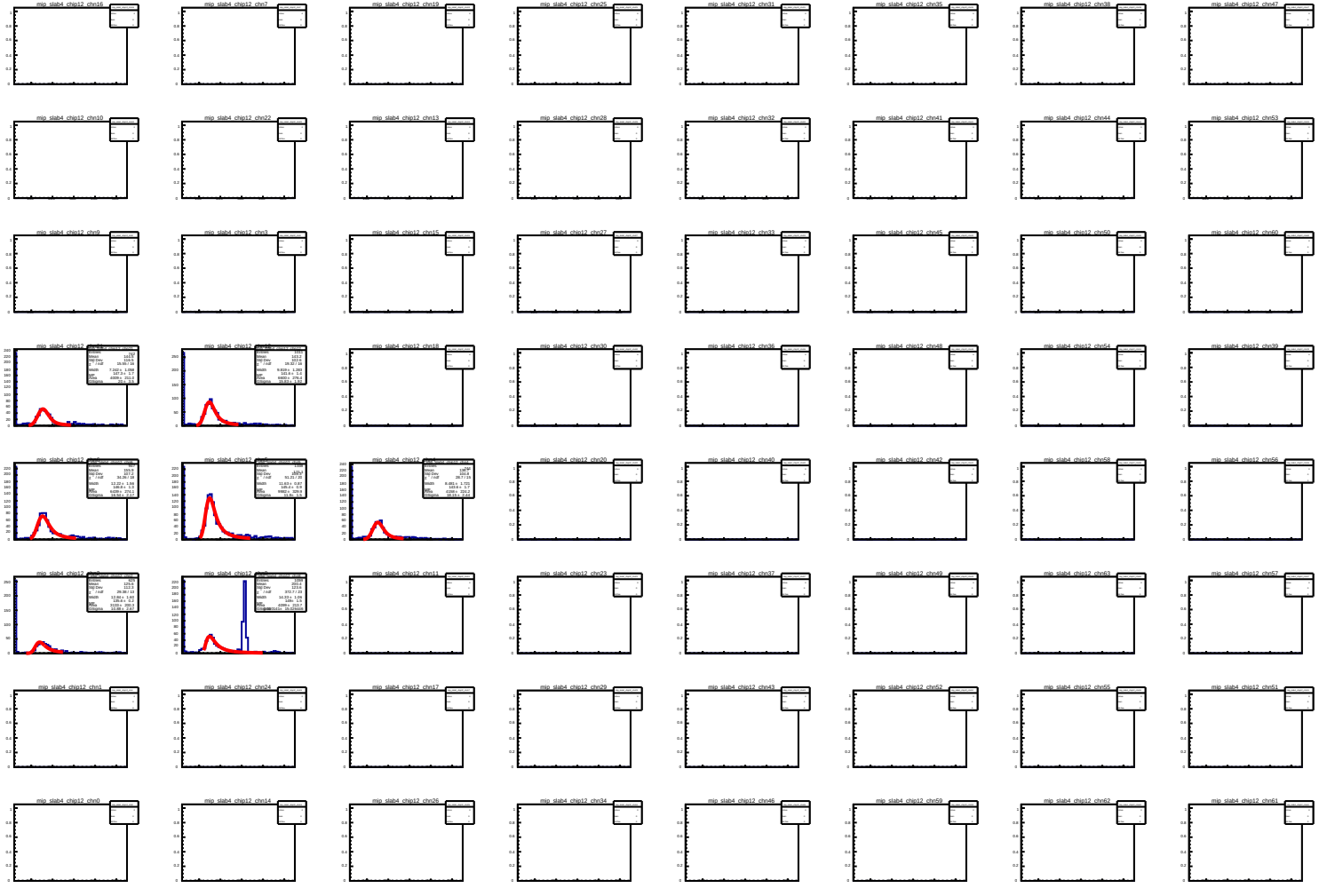

mip_slab0_chip12_chn16
mip_slab0_chip12_chn7
mip_slab0_chip12_chn19
mip_slab0_chip12_chn25
mip_slab0_chip12_chn31
mip_slab0_chip12_chn35
mip_slab0_chip12_chn38
mip_slab0_chip12_chn47
mip_slab0_chip12_chn10
mip_slab0_chip12_chn22
mip_slab0_chip12_chn13
mip_slab0_chip12_chn28
mip_slab0_chip12_chn32
mip_slab0_chip12_chn41
mip_slab0_chip12_chn44
mip_slab0_chip12_chn53
mip_slab0_chip12_chn9
mip_slab0_chip12_chn3
mip_slab0_chip12_chn15
mip_slab0_chip12_chn27
mip_slab0_chip12_chn33
mip_slab0_chip12_chn45
mip_slab0_chip12_chn50
mip_slab0_chip12_chn60
mip_slab0_chip12_chn21
mip_slab0_chip12_chn30
mip_slab0_chip12_chn36
mip_slab0_chip12_chn48
mip_slab0_chip12_chn54
mip_slab0_chip12_chn39
mip_slab0_chip12_chn6
mip_slab0_chip12_chn20
mip_slab0_chip12_chn40
mip_slab0_chip12_chn42
mip_slab0_chip12_chn58
mip_slab0_chip12_chn56
mip_slab0_chip12_chn2
mip_slab0_chip12_chn8
mip_slab0_chip12_chn11
mip_slab0_chip12_chn23
mip_slab0_chip12_chn37
mip_slab0_chip12_chn49
mip_slab0_chip12_chn63
mip_slab0_chip12_chn57
mip_slab0_chip12_chn1
mip_slab0_chip12_chn24
mip_slab0_chip12_chn17
mip_slab0_chip12_chn29
mip_slab0_chip12_chn43
mip_slab0_chip12_chn52
mip_slab0_chip12_chn55
mip_slab0_chip12_chn51
mip_slab0_chip12_chn0
mip_slab0_chip12_chn14
mip_slab0_chip12_chn26
mip_slab0_chip12_chn34
mip_slab0_chip12_chn46
mip_slab0_chip12_chn59
mip_slab0_chip12_chn62
mip_slab0_chip12_chn61


mip_slab1_chip12_chn16
mip_slab1_chip12_chn7
mip_slab1_chip12_chn19
mip_slab1_chip12_chn25
mip_slab1_chip12_chn31
mip_slab1_chip12_chn35
mip_slab1_chip12_chn38
mip_slab1_chip12_chn47
mip_slab1_chip12_chn10
mip_slab1_chip12_chn22
mip_slab1_chip12_chn13
mip_slab1_chip12_chn28
mip_slab1_chip12_chn32
mip_slab1_chip12_chn41
mip_slab1_chip12_chn44
mip_slab1_chip12_chn53
mip_slab1_chip12_chn9
mip_slab1_chip12_chn3
mip_slab1_chip12_chn15
mip_slab1_chip12_chn27
mip_slab1_chip12_chn33
mip_slab1_chip12_chn45
mip_slab1_chip12_chn50
mip_slab1_chip12_chn60
mip_slab1_chip12_chn30
mip_slab1_chip12_chn36
mip_slab1_chip12_chn48
mip_slab1_chip12_chn54
mip_slab1_chip12_chn39
mip_slab1_chip12_chn20
mip_slab1_chip12_chn40
mip_slab1_chip12_chn42
mip_slab1_chip12_chn58
mip_slab1_chip12_chn56
mip_slab1_chip12_chn2
mip_slab1_chip12_chn8
mip_slab1_chip12_chn11
mip_slab1_chip12_chn23
mip_slab1_chip12_chn37
mip_slab1_chip12_chn49
mip_slab1_chip12_chn63
mip_slab1_chip12_chn57
mip_slab1_chip12_chn1
mip_slab1_chip12_chn24
mip_slab1_chip12_chn17
mip_slab1_chip12_chn29
mip_slab1_chip12_chn43
mip_slab1_chip12_chn52
mip_slab1_chip12_chn55
mip_slab1_chip12_chn51
mip_slab1_chip12_chn0
mip_slab1_chip12_chn14
mip_slab1_chip12_chn26
mip_slab1_chip12_chn34
mip_slab1_chip12_chn46
mip_slab1_chip12_chn59
mip_slab1_chip12_chn62
mip_slab1_chip12_chn61


mip_slab2_chip12_chn16
mip_slab2_chip12_chn7
mip_slab2_chip12_chn19
mip_slab2_chip12_chn25
mip_slab2_chip12_chn31
mip_slab2_chip12_chn35
mip_slab2_chip12_chn38
mip_slab2_chip12_chn47
mip_slab2_chip12_chn10
mip_slab2_chip12_chn22
mip_slab2_chip12_chn13
mip_slab2_chip12_chn28
mip_slab2_chip12_chn32
mip_slab2_chip12_chn41
mip_slab2_chip12_chn44
mip_slab2_chip12_chn53
mip_slab2_chip12_chn9
mip_slab2_chip12_chn3
mip_slab2_chip12_chn15
mip_slab2_chip12_chn27
mip_slab2_chip12_chn33
mip_slab2_chip12_chn45
mip_slab2_chip12_chn50
mip_slab2_chip12_chn60
mip_slab2_chip12_chn18
mip_slab2_chip12_chn30
mip_slab2_chip12_chn36
mip_slab2_chip12_chn48
mip_slab2_chip12_chn54
mip_slab2_chip12_chn39
mip_slab2_chip12_chn20
mip_slab2_chip12_chn40
mip_slab2_chip12_chn42
mip_slab2_chip12_chn58
mip_slab2_chip12_chn56
mip_slab2_chip12_chn11
mip_slab2_chip12_chn23
mip_slab2_chip12_chn37
mip_slab2_chip12_chn49
mip_slab2_chip12_chn63
mip_slab2_chip12_chn57
mip_slab2_chip12_chn1
mip_slab2_chip12_chn24
mip_slab2_chip12_chn17
mip_slab2_chip12_chn29
mip_slab2_chip12_chn43
mip_slab2_chip12_chn52
mip_slab2_chip12_chn55
mip_slab2_chip12_chn51
mip_slab2_chip12_chn0
mip_slab2_chip12_chn14
mip_slab2_chip12_chn26
mip_slab2_chip12_chn34
mip_slab2_chip12_chn46
mip_slab2_chip12_chn59
mip_slab2_chip12_chn62
mip_slab2_chip12_chn61


mip_slab3_chip12_chn16
mip_slab3_chip12_chn7
mip_slab3_chip12_chn19
mip_slab3_chip12_chn25
mip_slab3_chip12_chn31
mip_slab3_chip12_chn35
mip_slab3_chip12_chn38
mip_slab3_chip12_chn47
mip_slab3_chip12_chn10
mip_slab3_chip12_chn22
mip_slab3_chip12_chn13
mip_slab3_chip12_chn28
mip_slab3_chip12_chn32
mip_slab3_chip12_chn41
mip_slab3_chip12_chn44
mip_slab3_chip12_chn53
mip_slab3_chip12_chn9
mip_slab3_chip12_chn3
mip_slab3_chip12_chn15
mip_slab3_chip12_chn27
mip_slab3_chip12_chn33
mip_slab3_chip12_chn45
mip_slab3_chip12_chn50
mip_slab3_chip12_chn60
mip_slab3_chip12_chn18
mip_slab3_chip12_chn30
mip_slab3_chip12_chn36
mip_slab3_chip12_chn48
mip_slab3_chip12_chn54
mip_slab3_chip12_chn39
mip_slab3_chip12_chn20
mip_slab3_chip12_chn40
mip_slab3_chip12_chn42
mip_slab3_chip12_chn58
mip_slab3_chip12_chn56
mip_slab3_chip12_chn11
mip_slab3_chip12_chn23
mip_slab3_chip12_chn37
mip_slab3_chip12_chn49
mip_slab3_chip12_chn63
mip_slab3_chip12_chn57
mip_slab3_chip12_chn1
mip_slab3_chip12_chn24
mip_slab3_chip12_chn17
mip_slab3_chip12_chn29
mip_slab3_chip12_chn43
mip_slab3_chip12_chn52
mip_slab3_chip12_chn55
mip_slab3_chip12_chn51
mip_slab3_chip12_chn0
mip_slab3_chip12_chn14
mip_slab3_chip12_chn26
mip_slab3_chip12_chn34
mip_slab3_chip12_chn46
mip_slab3_chip12_chn59
mip_slab3_chip12_chn62
mip_slab3_chip12_chn61


mip_slab4_chip12_chn16
mip_slab4_chip12_chn7
mip_slab4_chip12_chn19
mip_slab4_chip12_chn25
mip_slab4_chip12_chn31
mip_slab4_chip12_chn35
mip_slab4_chip12_chn38
mip_slab4_chip12_chn47
mip_slab4_chip12_chn10
mip_slab4_chip12_chn22
mip_slab4_chip12_chn13
mip_slab4_chip12_chn28
mip_slab4_chip12_chn32
mip_slab4_chip12_chn41
mip_slab4_chip12_chn44
mip_slab4_chip12_chn53
mip_slab4_chip12_chn9
mip_slab4_chip12_chn3
mip_slab4_chip12_chn15
mip_slab4_chip12_chn27
mip_slab4_chip12_chn33
mip_slab4_chip12_chn45
mip_slab4_chip12_chn50
mip_slab4_chip12_chn60
mip_slab4_chip12_chn18
mip_slab4_chip12_chn30
mip_slab4_chip12_chn36
mip_slab4_chip12_chn48
mip_slab4_chip12_chn54
mip_slab4_chip12_chn39
mip_slab4_chip12_chn20
mip_slab4_chip12_chn40
mip_slab4_chip12_chn42
mip_slab4_chip12_chn58
mip_slab4_chip12_chn56
mip_slab4_chip12_chn11
mip_slab4_chip12_chn23
mip_slab4_chip12_chn37
mip_slab4_chip12_chn49
mip_slab4_chip12_chn63
mip_slab4_chip12_chn57
mip_slab4_chip12_chn1
mip_slab4_chip12_chn24
mip_slab4_chip12_chn17
mip_slab4_chip12_chn29
mip_slab4_chip12_chn43
mip_slab4_chip12_chn52
mip_slab4_chip12_chn55
mip_slab4_chip12_chn51
mip_slab4_chip12_chn0
mip_slab4_chip12_chn14
mip_slab4_chip12_chn26
mip_slab4_chip12_chn34
mip_slab4_chip12_chn46
mip_slab4_chip12_chn59
mip_slab4_chip12_chn62
mip_slab4_chip12_chn61