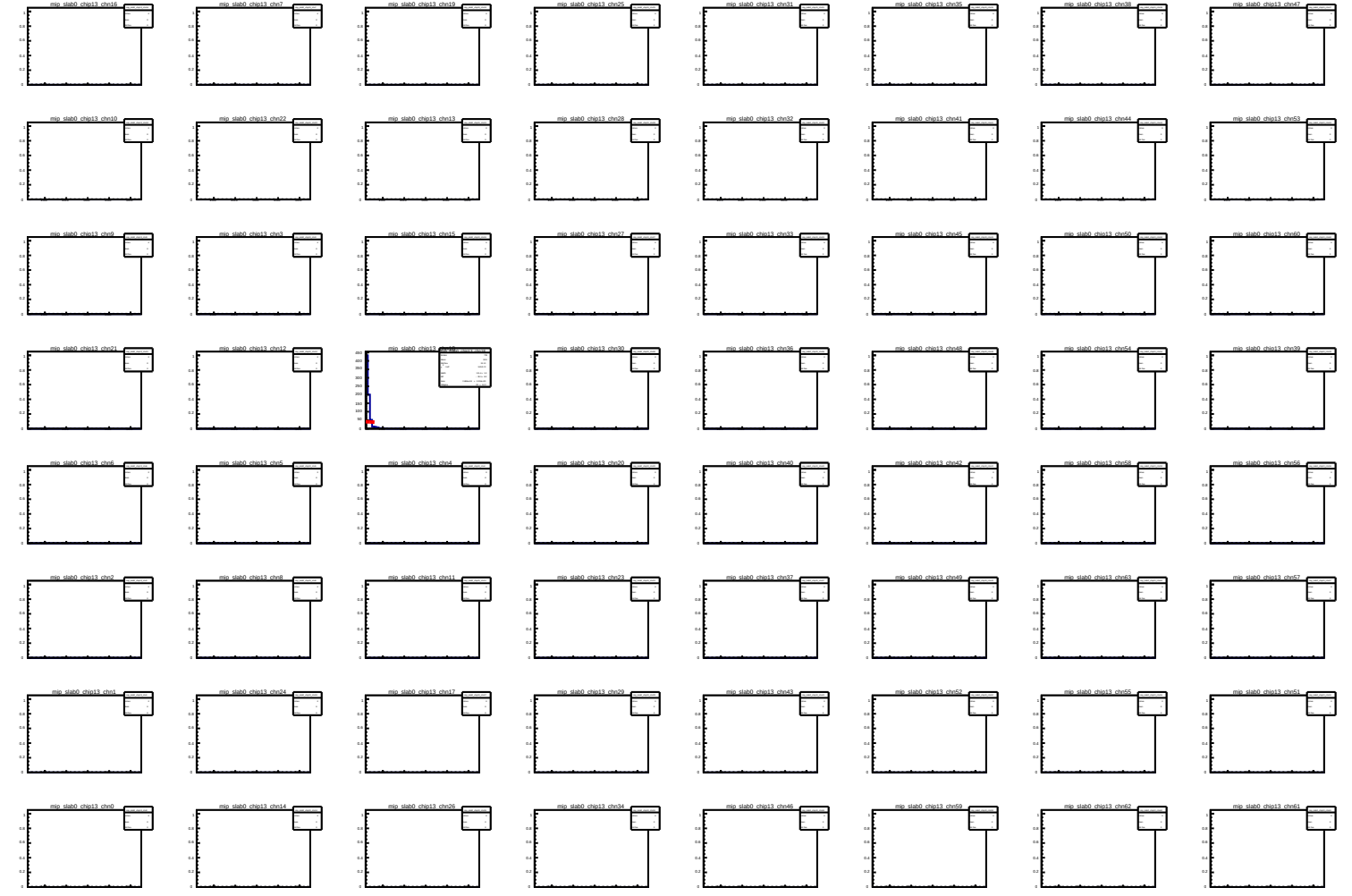
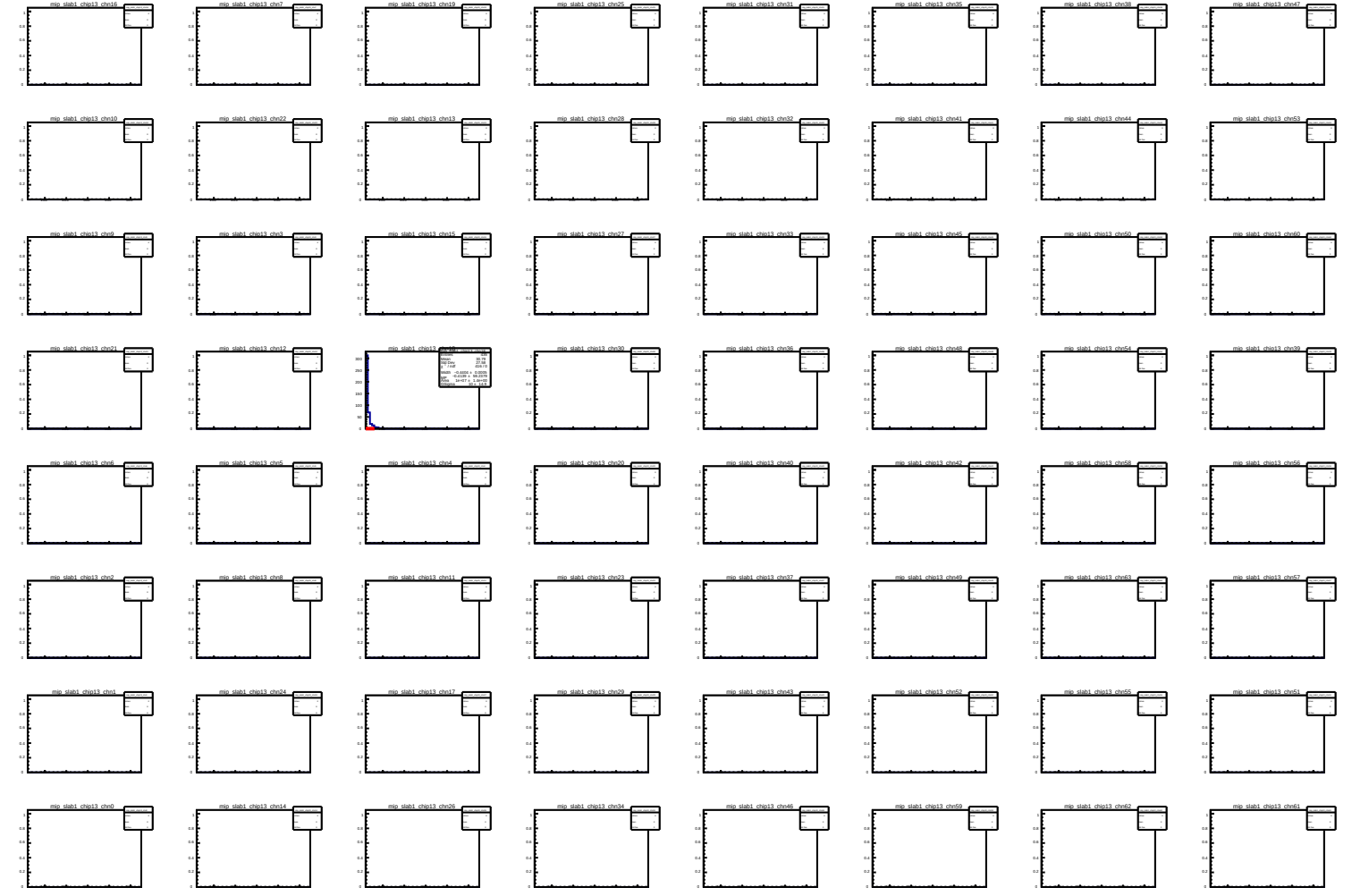
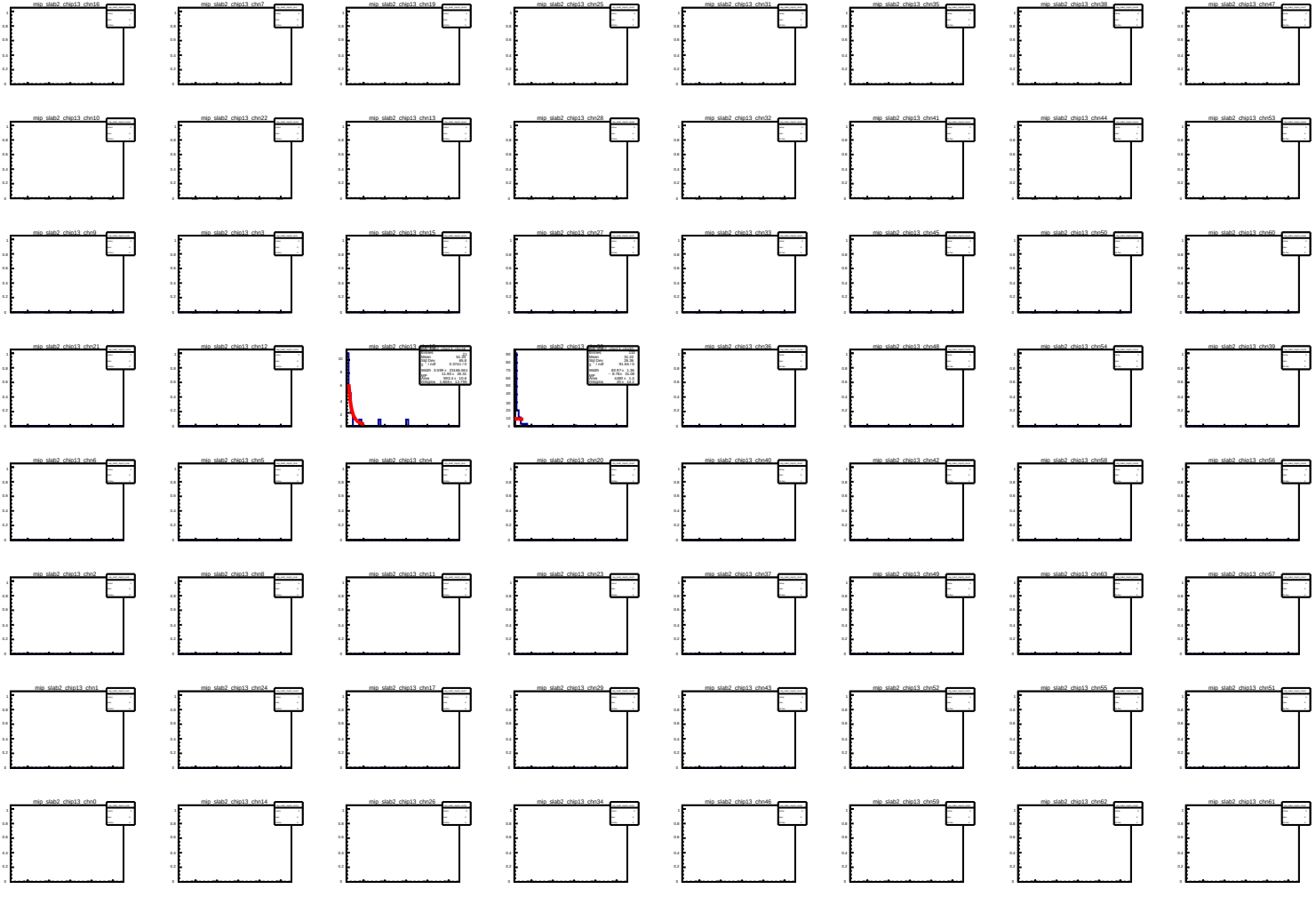
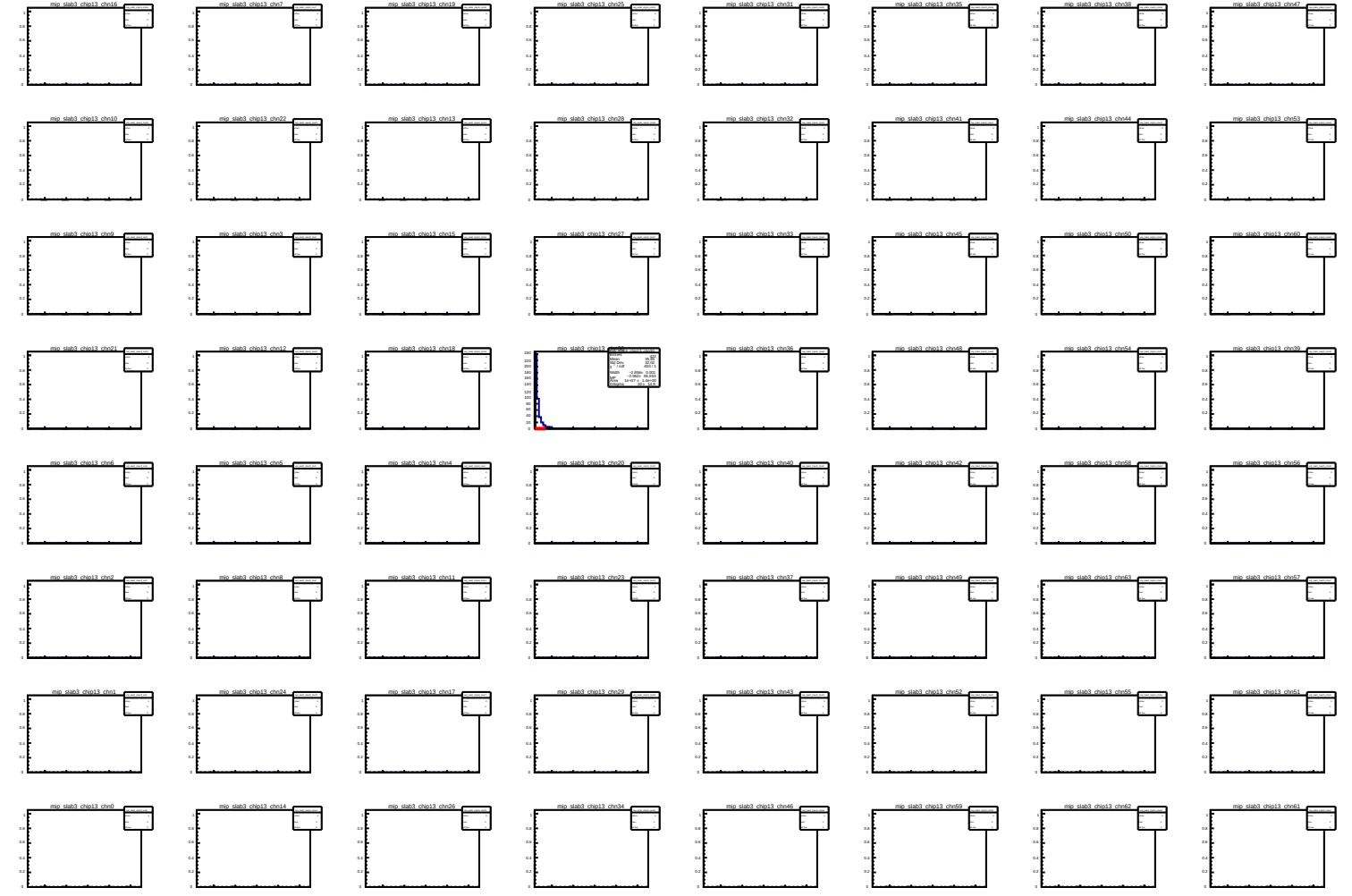
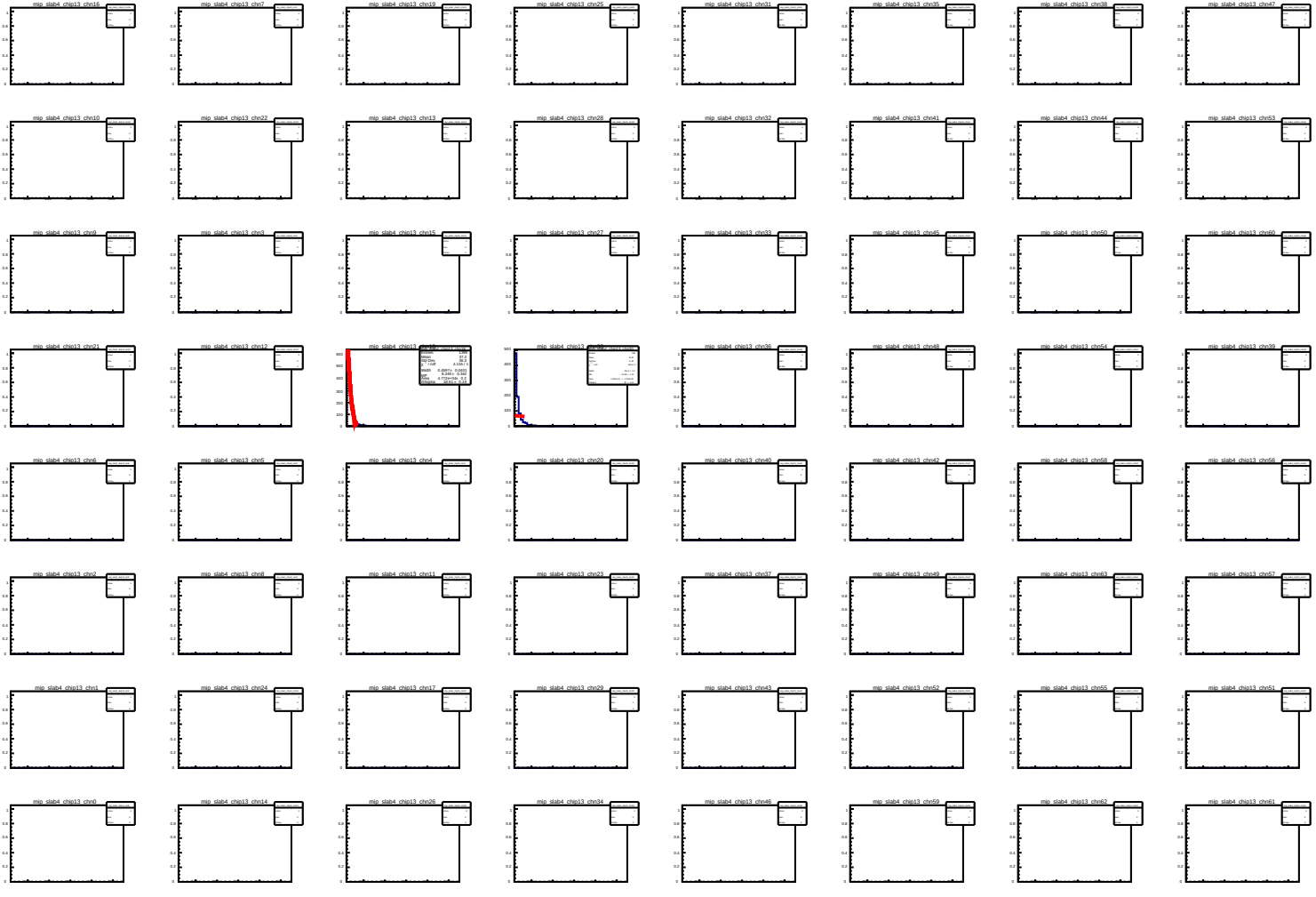

mip_slab0_chip13_chn16
mip_slab0_chip13_chn7
mip_slab0_chip13_chn19
mip_slab0_chip13_chn25
mip_slab0_chip13_chn31
mip_slab0_chip13_chn35
mip_slab0_chip13_chn38
mip_slab0_chip13_chn47
mip_slab0_chip13_chn10
mip_slab0_chip13_chn22
mip_slab0_chip13_chn13
mip_slab0_chip13_chn28
mip_slab0_chip13_chn32
mip_slab0_chip13_chn41
mip_slab0_chip13_chn44
mip_slab0_chip13_chn53
mip_slab0_chip13_chn9
mip_slab0_chip13_chn3
mip_slab0_chip13_chn15
mip_slab0_chip13_chn27
mip_slab0_chip13_chn33
mip_slab0_chip13_chn45
mip_slab0_chip13_chn50
mip_slab0_chip13_chn60
mip_slab0_chip13_chn21
mip_slab0_chip13_chn12
mip_slab0_chip13_chn18
mip_slab0_chip13_chn30
mip_slab0_chip13_chn36
mip_slab0_chip13_chn48
mip_slab0_chip13_chn54
mip_slab0_chip13_chn39
mip_slab0_chip13_chn6
mip_slab0_chip13_chn5
mip_slab0_chip13_chn4
mip_slab0_chip13_chn20
mip_slab0_chip13_chn40
mip_slab0_chip13_chn42
mip_slab0_chip13_chn58
mip_slab0_chip13_chn56
mip_slab0_chip13_chn2
mip_slab0_chip13_chn8
mip_slab0_chip13_chn11
mip_slab0_chip13_chn23
mip_slab0_chip13_chn37
mip_slab0_chip13_chn49
mip_slab0_chip13_chn63
mip_slab0_chip13_chn57
mip_slab0_chip13_chn1
mip_slab0_chip13_chn24
mip_slab0_chip13_chn17
mip_slab0_chip13_chn29
mip_slab0_chip13_chn43
mip_slab0_chip13_chn52
mip_slab0_chip13_chn55
mip_slab0_chip13_chn51
mip_slab0_chip13_chn0
mip_slab0_chip13_chn14
mip_slab0_chip13_chn26
mip_slab0_chip13_chn34
mip_slab0_chip13_chn46
mip_slab0_chip13_chn59
mip_slab0_chip13_chn62
mip_slab0_chip13_chn61


mip slab1 chip13 chn16
mip slab1 chip13 chn7
mip slab1 chip13 chn19
mip slab1 chip13 chn25
mip slab1 chip13 chn31
mip slab1 chip13 chn35
mip slab1 chip13 chn38
mip slab1 chip13 chn47
mip slab1 chip13 chn10
mip slab1 chip13 chn22
mip slab1 chip13 chn13
mip slab1 chip13 chn28
mip slab1 chip13 chn32
mip slab1 chip13 chn41
mip slab1 chip13 chn44
mip slab1 chip13 chn53
mip slab1 chip13 chn9
mip slab1 chip13 chn3
mip slab1 chip13 chn15
mip slab1 chip13 chn27
mip slab1 chip13 chn33
mip slab1 chip13 chn45
mip slab1 chip13 chn50
mip slab1 chip13 chn60
mip slab1 chip13 chn21
mip slab1 chip13 chn12
mip slab1 chip13 chn18
Entries 27 148
Mean 27.148
Std Dev 27.148
Underflow 0
Overflow 0
Integral 27 148
Skewness 0.00075
Kurtosis -0.41838 ± 0.00376
χ²/ndf 14 H0T ± 1.3e+03
Prob 0.0000
Constant 27 148
mip slab1 chip13 chn30
mip slab1 chip13 chn36
mip slab1 chip13 chn48
mip slab1 chip13 chn54
mip slab1 chip13 chn39
mip slab1 chip13 chn6
mip slab1 chip13 chn5
mip slab1 chip13 chn4
mip slab1 chip13 chn20
mip slab1 chip13 chn40
mip slab1 chip13 chn42
mip slab1 chip13 chn58
mip slab1 chip13 chn56
mip slab1 chip13 chn2
mip slab1 chip13 chn8
mip slab1 chip13 chn11
mip slab1 chip13 chn23
mip slab1 chip13 chn37
mip slab1 chip13 chn49
mip slab1 chip13 chn63
mip slab1 chip13 chn57
mip slab1 chip13 chn1
mip slab1 chip13 chn24
mip slab1 chip13 chn17
mip slab1 chip13 chn29
mip slab1 chip13 chn43
mip slab1 chip13 chn52
mip slab1 chip13 chn55
mip slab1 chip13 chn51
mip slab1 chip13 chn0
mip slab1 chip13 chn14
mip slab1 chip13 chn26
mip slab1 chip13 chn34
mip slab1 chip13 chn46
mip slab1 chip13 chn59
mip slab1 chip13 chn62
mip slab1 chip13 chn61


mip_slab2_chip13_chn16
mip_slab2_chip13_chn7
mip_slab2_chip13_chn19
mip_slab2_chip13_chn25
mip_slab2_chip13_chn31
mip_slab2_chip13_chn35
mip_slab2_chip13_chn38
mip_slab2_chip13_chn47
mip_slab2_chip13_chn10
mip_slab2_chip13_chn22
mip_slab2_chip13_chn13
mip_slab2_chip13_chn28
mip_slab2_chip13_chn32
mip_slab2_chip13_chn41
mip_slab2_chip13_chn44
mip_slab2_chip13_chn53
mip_slab2_chip13_chn9
mip_slab2_chip13_chn3
mip_slab2_chip13_chn15
mip_slab2_chip13_chn27
mip_slab2_chip13_chn33
mip_slab2_chip13_chn45
mip_slab2_chip13_chn50
mip_slab2_chip13_chn60
mip_slab2_chip13_chn21
mip_slab2_chip13_chn12
mip_slab2_chip13_chn18
Entries 27
Mean 3.963
Std Dev 3.214
Underflow 0
Overflow 0
Integral 27
Mean 26.11
Std Dev 26.55
Underflow 0.0000 / 0.0
Overflow 0.0000 / 0.0
mip_slab2_chip13_chn36
mip_slab2_chip13_chn48
mip_slab2_chip13_chn54
mip_slab2_chip13_chn39
mip_slab2_chip13_chn6
mip_slab2_chip13_chn5
mip_slab2_chip13_chn4
mip_slab2_chip13_chn20
mip_slab2_chip13_chn40
mip_slab2_chip13_chn42
mip_slab2_chip13_chn58
mip_slab2_chip13_chn56
mip_slab2_chip13_chn2
mip_slab2_chip13_chn8
mip_slab2_chip13_chn11
mip_slab2_chip13_chn23
mip_slab2_chip13_chn37
mip_slab2_chip13_chn49
mip_slab2_chip13_chn63
mip_slab2_chip13_chn57
mip_slab2_chip13_chn1
mip_slab2_chip13_chn24
mip_slab2_chip13_chn17
mip_slab2_chip13_chn29
mip_slab2_chip13_chn43
mip_slab2_chip13_chn52
mip_slab2_chip13_chn55
mip_slab2_chip13_chn51
mip_slab2_chip13_chn0
mip_slab2_chip13_chn14
mip_slab2_chip13_chn26
mip_slab2_chip13_chn34
mip_slab2_chip13_chn46
mip_slab2_chip13_chn59
mip_slab2_chip13_chn62
mip_slab2_chip13_chn61


mip_slab3_chip13_chn16
mip_slab3_chip13_chn7
mip_slab3_chip13_chn19
mip_slab3_chip13_chn25
mip_slab3_chip13_chn31
mip_slab3_chip13_chn35
mip_slab3_chip13_chn38
mip_slab3_chip13_chn47
mip_slab3_chip13_chn10
mip_slab3_chip13_chn22
mip_slab3_chip13_chn13
mip_slab3_chip13_chn28
mip_slab3_chip13_chn32
mip_slab3_chip13_chn41
mip_slab3_chip13_chn44
mip_slab3_chip13_chn53
mip_slab3_chip13_chn9
mip_slab3_chip13_chn3
mip_slab3_chip13_chn15
mip_slab3_chip13_chn27
mip_slab3_chip13_chn33
mip_slab3_chip13_chn45
mip_slab3_chip13_chn50
mip_slab3_chip13_chn60
mip_slab3_chip13_chn21
mip_slab3_chip13_chn12
mip_slab3_chip13_chn18
mip_slab3_chip13_chn36
mip_slab3_chip13_chn48
mip_slab3_chip13_chn54
mip_slab3_chip13_chn39
mip_slab3_chip13_chn6
mip_slab3_chip13_chn5
mip_slab3_chip13_chn4
mip_slab3_chip13_chn20
mip_slab3_chip13_chn40
mip_slab3_chip13_chn42
mip_slab3_chip13_chn58
mip_slab3_chip13_chn56
mip_slab3_chip13_chn2
mip_slab3_chip13_chn8
mip_slab3_chip13_chn11
mip_slab3_chip13_chn23
mip_slab3_chip13_chn37
mip_slab3_chip13_chn49
mip_slab3_chip13_chn63
mip_slab3_chip13_chn57
mip_slab3_chip13_chn1
mip_slab3_chip13_chn24
mip_slab3_chip13_chn17
mip_slab3_chip13_chn29
mip_slab3_chip13_chn43
mip_slab3_chip13_chn52
mip_slab3_chip13_chn55
mip_slab3_chip13_chn51
mip_slab3_chip13_chn0
mip_slab3_chip13_chn14
mip_slab3_chip13_chn26
mip_slab3_chip13_chn34
mip_slab3_chip13_chn46
mip_slab3_chip13_chn59
mip_slab3_chip13_chn62
mip_slab3_chip13_chn61


mip_slab4_chip13_chn16
mip_slab4_chip13_chn7
mip_slab4_chip13_chn19
mip_slab4_chip13_chn25
mip_slab4_chip13_chn31
mip_slab4_chip13_chn35
mip_slab4_chip13_chn38
mip_slab4_chip13_chn47
mip_slab4_chip13_chn10
mip_slab4_chip13_chn22
mip_slab4_chip13_chn13
mip_slab4_chip13_chn28
mip_slab4_chip13_chn32
mip_slab4_chip13_chn41
mip_slab4_chip13_chn44
mip_slab4_chip13_chn53
mip_slab4_chip13_chn9
mip_slab4_chip13_chn3
mip_slab4_chip13_chn15
mip_slab4_chip13_chn27
mip_slab4_chip13_chn33
mip_slab4_chip13_chn45
mip_slab4_chip13_chn50
mip_slab4_chip13_chn60
mip_slab4_chip13_chn21
mip_slab4_chip13_chn12
mip_slab4_chip13_chn36
mip_slab4_chip13_chn48
mip_slab4_chip13_chn54
mip_slab4_chip13_chn39
mip_slab4_chip13_chn6
mip_slab4_chip13_chn5
mip_slab4_chip13_chn4
mip_slab4_chip13_chn20
mip_slab4_chip13_chn40
mip_slab4_chip13_chn42
mip_slab4_chip13_chn58
mip_slab4_chip13_chn56
mip_slab4_chip13_chn2
mip_slab4_chip13_chn8
mip_slab4_chip13_chn11
mip_slab4_chip13_chn23
mip_slab4_chip13_chn37
mip_slab4_chip13_chn49
mip_slab4_chip13_chn63
mip_slab4_chip13_chn57
mip_slab4_chip13_chn1
mip_slab4_chip13_chn24
mip_slab4_chip13_chn17
mip_slab4_chip13_chn29
mip_slab4_chip13_chn43
mip_slab4_chip13_chn52
mip_slab4_chip13_chn55
mip_slab4_chip13_chn51
mip_slab4_chip13_chn0
mip_slab4_chip13_chn14
mip_slab4_chip13_chn26
mip_slab4_chip13_chn34
mip_slab4_chip13_chn46
mip_slab4_chip13_chn59
mip_slab4_chip13_chn62
mip_slab4_chip13_chn61