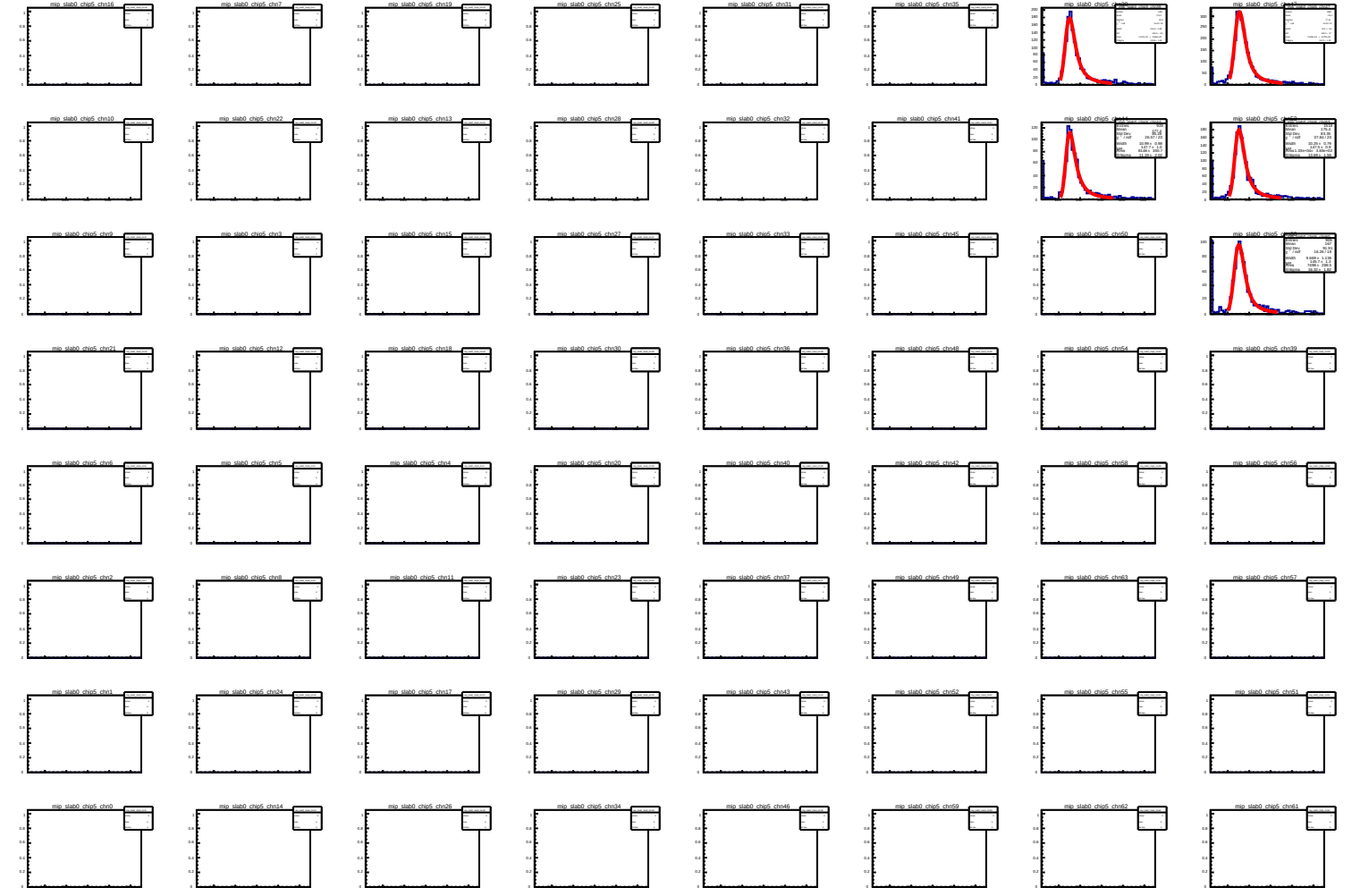
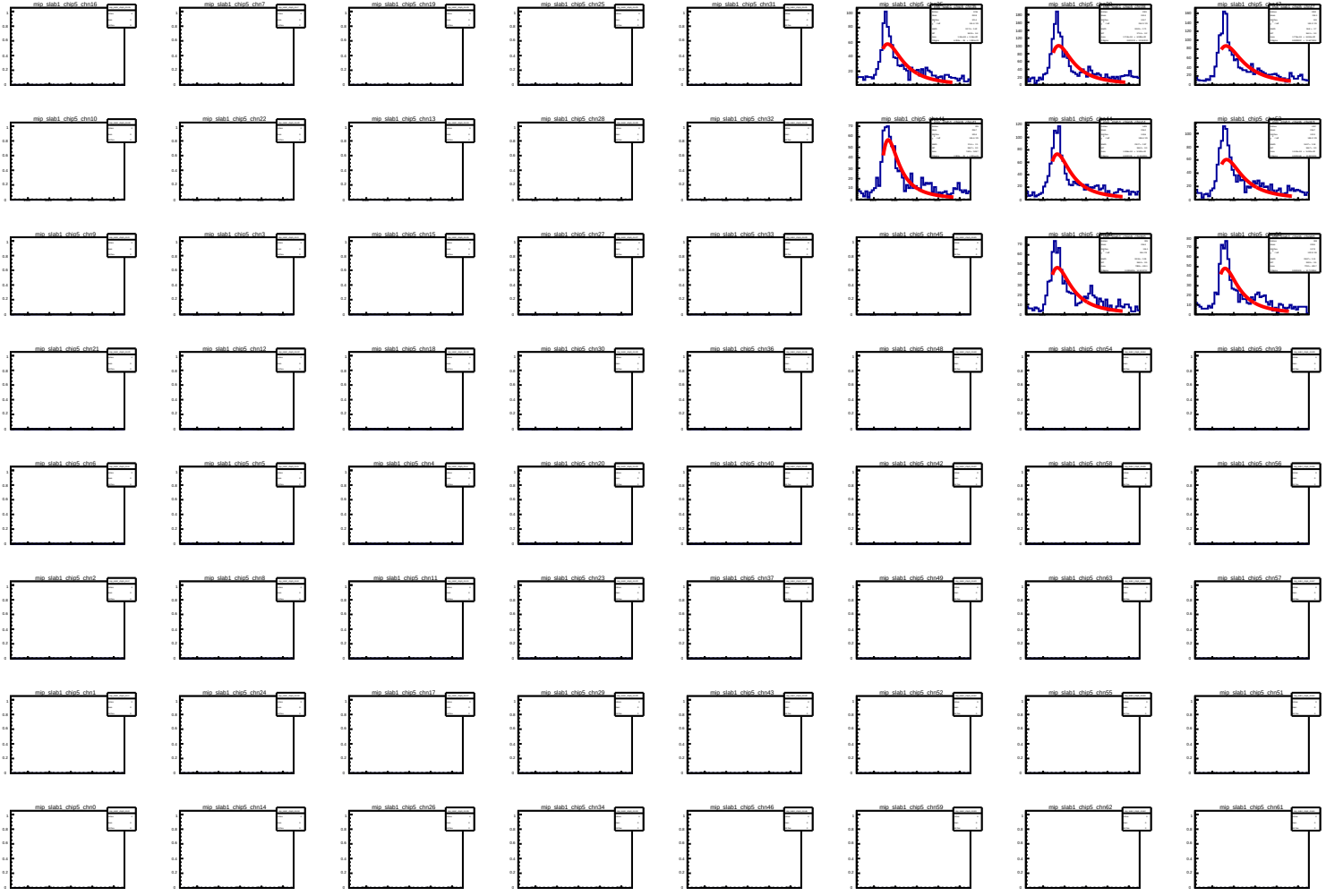
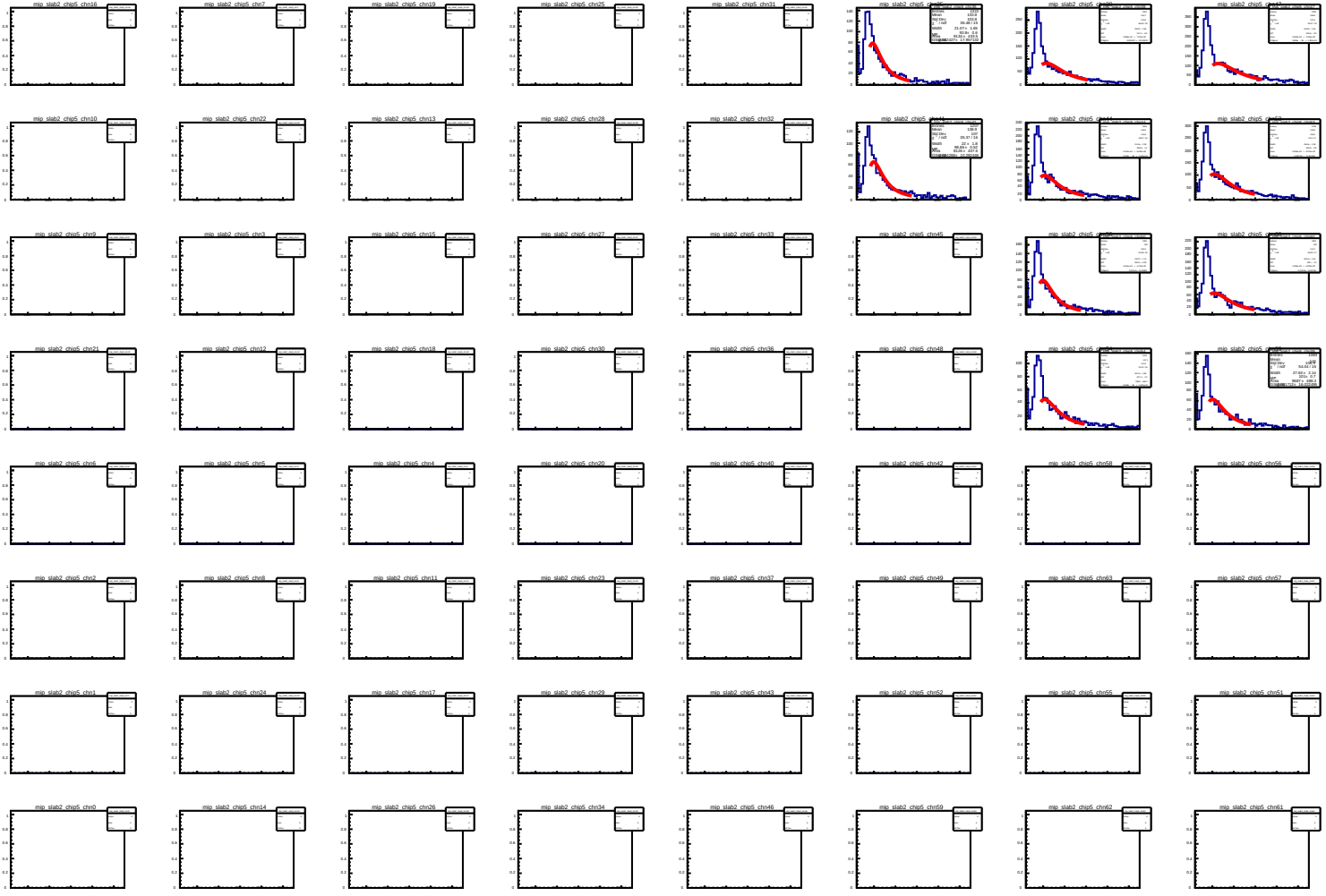
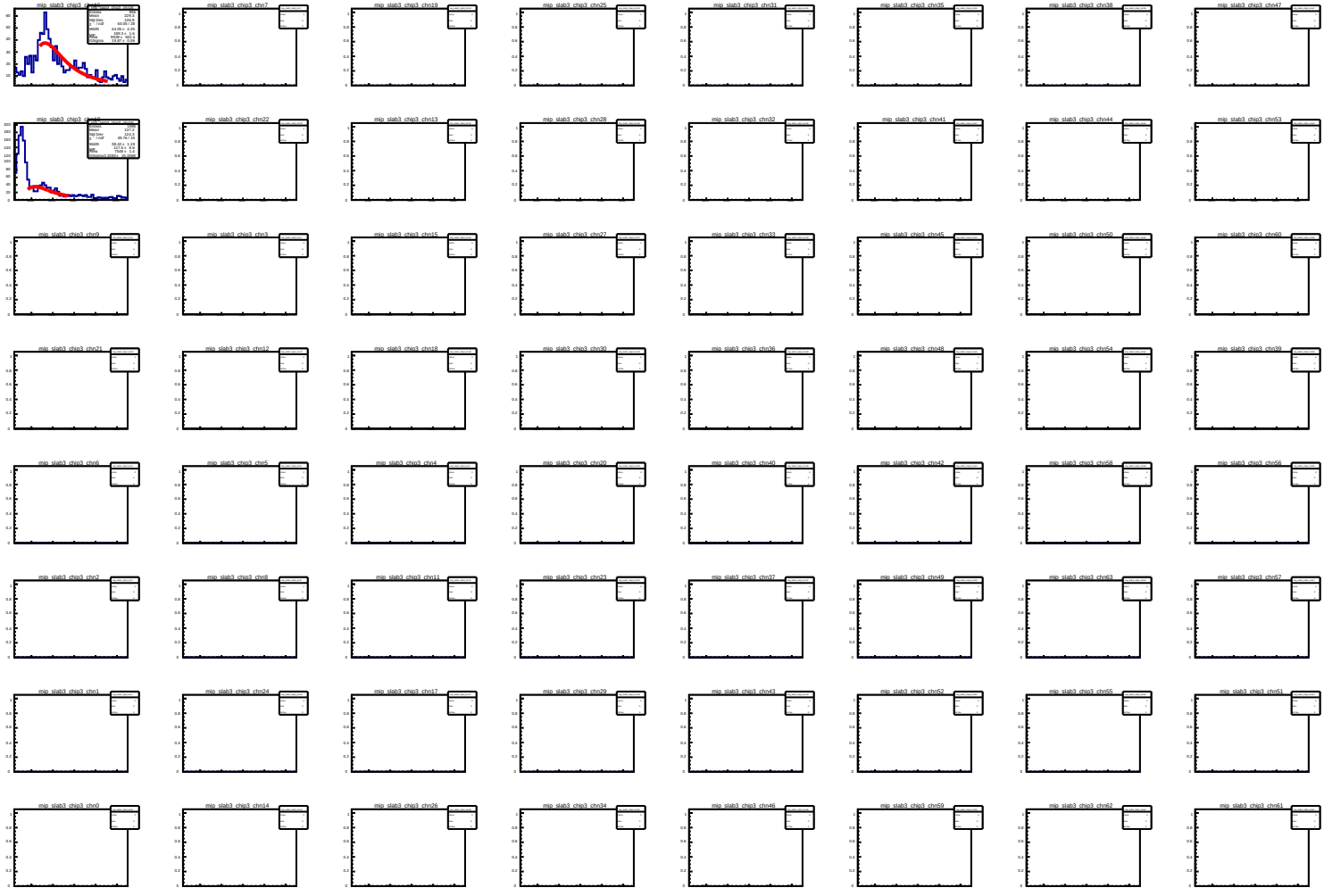
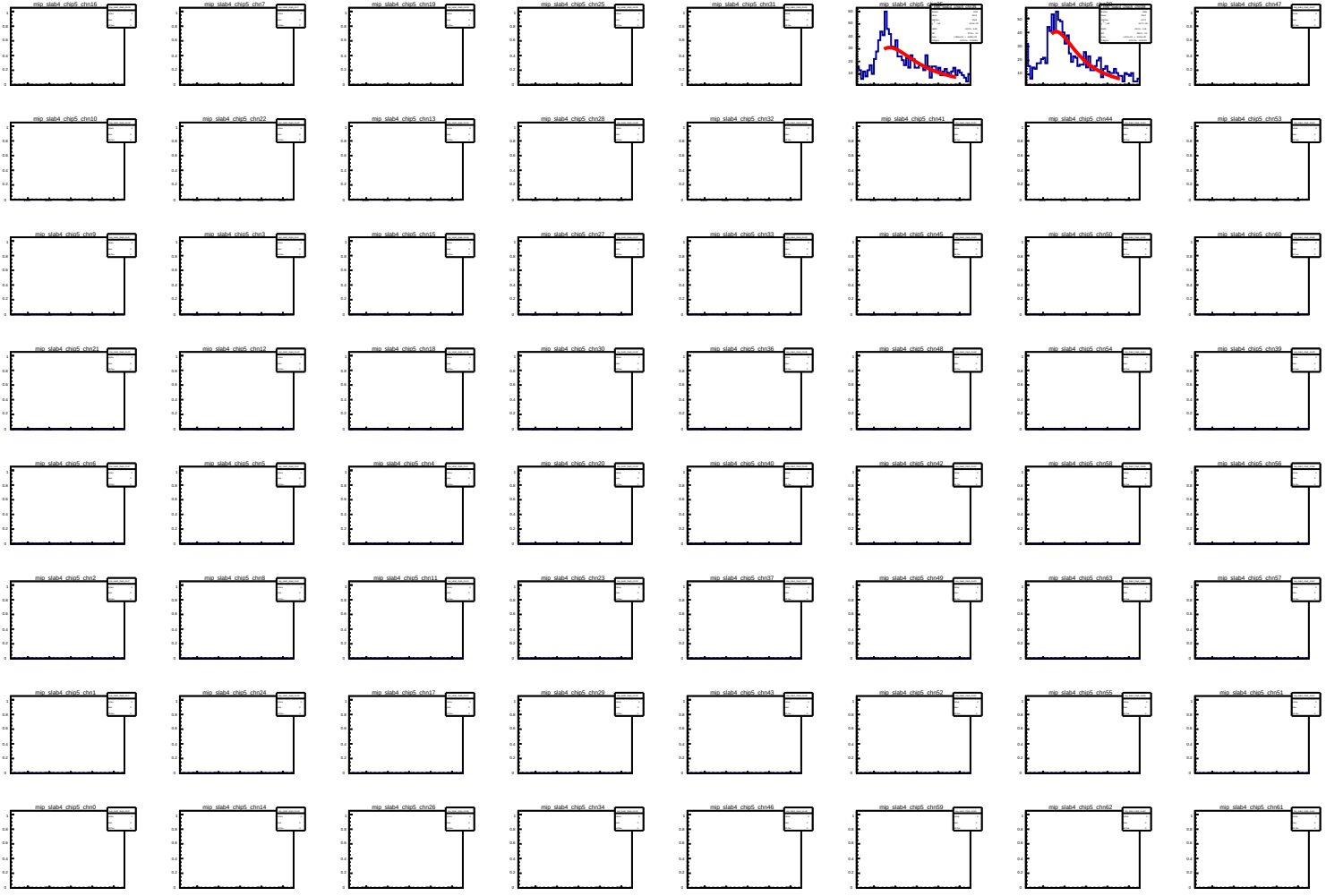

mip_slab0_chip5_chn16
mip_slab0_chip5_chn7
mip_slab0_chip5_chn19
mip_slab0_chip5_chn25
mip_slab0_chip5_chn31
mip_slab0_chip5_chn35
mip_slab0_chip5_chn38
mip_slab0_chip5_chn47
mip_slab0_chip5_chn10
mip_slab0_chip5_chn22
mip_slab0_chip5_chn13
mip_slab0_chip5_chn28
mip_slab0_chip5_chn32
mip_slab0_chip5_chn41
mip_slab0_chip5_chn44
mip_slab0_chip5_chn53
mip_slab0_chip5_chn9
mip_slab0_chip5_chn3
mip_slab0_chip5_chn15
mip_slab0_chip5_chn27
mip_slab0_chip5_chn33
mip_slab0_chip5_chn45
mip_slab0_chip5_chn50
mip_slab0_chip5_chn60
mip_slab0_chip5_chn21
mip_slab0_chip5_chn12
mip_slab0_chip5_chn18
mip_slab0_chip5_chn30
mip_slab0_chip5_chn36
mip_slab0_chip5_chn48
mip_slab0_chip5_chn54
mip_slab0_chip5_chn39
mip_slab0_chip5_chn6
mip_slab0_chip5_chn5
mip_slab0_chip5_chn4
mip_slab0_chip5_chn20
mip_slab0_chip5_chn40
mip_slab0_chip5_chn42
mip_slab0_chip5_chn58
mip_slab0_chip5_chn56
mip_slab0_chip5_chn2
mip_slab0_chip5_chn8
mip_slab0_chip5_chn11
mip_slab0_chip5_chn23
mip_slab0_chip5_chn37
mip_slab0_chip5_chn49
mip_slab0_chip5_chn63
mip_slab0_chip5_chn57
mip_slab0_chip5_chn1
mip_slab0_chip5_chn24
mip_slab0_chip5_chn17
mip_slab0_chip5_chn29
mip_slab0_chip5_chn43
mip_slab0_chip5_chn52
mip_slab0_chip5_chn55
mip_slab0_chip5_chn51
mip_slab0_chip5_chn0
mip_slab0_chip5_chn14
mip_slab0_chip5_chn26
mip_slab0_chip5_chn34
mip_slab0_chip5_chn46
mip_slab0_chip5_chn59
mip_slab0_chip5_chn62
mip_slab0_chip5_chn61


mip_slab1_chip5_chn16
mip_slab1_chip5_chn7
mip_slab1_chip5_chn19
mip_slab1_chip5_chn25
mip_slab1_chip5_chn31
mip_slab1_chip5_chn10
mip_slab1_chip5_chn22
mip_slab1_chip5_chn13
mip_slab1_chip5_chn28
mip_slab1_chip5_chn32
mip_slab1_chip5_chn9
mip_slab1_chip5_chn3
mip_slab1_chip5_chn15
mip_slab1_chip5_chn27
mip_slab1_chip5_chn33
mip_slab1_chip5_chn45
mip_slab1_chip5_chn24
mip_slab1_chip5_chn12
mip_slab1_chip5_chn18
mip_slab1_chip5_chn30
mip_slab1_chip5_chn36
mip_slab1_chip5_chn48
mip_slab1_chip5_chn54
mip_slab1_chip5_chn39
mip_slab1_chip5_chn6
mip_slab1_chip5_chn5
mip_slab1_chip5_chn4
mip_slab1_chip5_chn20
mip_slab1_chip5_chn40
mip_slab1_chip5_chn42
mip_slab1_chip5_chn58
mip_slab1_chip5_chn56
mip_slab1_chip5_chn2
mip_slab1_chip5_chn8
mip_slab1_chip5_chn11
mip_slab1_chip5_chn23
mip_slab1_chip5_chn37
mip_slab1_chip5_chn49
mip_slab1_chip5_chn63
mip_slab1_chip5_chn57
mip_slab1_chip5_chn1
mip_slab1_chip5_chn24
mip_slab1_chip5_chn17
mip_slab1_chip5_chn29
mip_slab1_chip5_chn43
mip_slab1_chip5_chn52
mip_slab1_chip5_chn55
mip_slab1_chip5_chn51
mip_slab1_chip5_chn0
mip_slab1_chip5_chn14
mip_slab1_chip5_chn26
mip_slab1_chip5_chn34
mip_slab1_chip5_chn46
mip_slab1_chip5_chn59
mip_slab1_chip5_chn62
mip_slab1_chip5_chn61


mip_slab2_chip5_chn16
mip_slab2_chip5_chn7
mip_slab2_chip5_chn19
mip_slab2_chip5_chn25
mip_slab2_chip5_chn31
mip_slab2_chip5_chn10
mip_slab2_chip5_chn22
mip_slab2_chip5_chn13
mip_slab2_chip5_chn28
mip_slab2_chip5_chn32
mip_slab2_chip5_chn9
mip_slab2_chip5_chn3
mip_slab2_chip5_chn15
mip_slab2_chip5_chn27
mip_slab2_chip5_chn33
mip_slab2_chip5_chn45
mip_slab2_chip5_chn24
mip_slab2_chip5_chn12
mip_slab2_chip5_chn18
mip_slab2_chip5_chn30
mip_slab2_chip5_chn36
mip_slab2_chip5_chn48
mip_slab2_chip5_chn6
mip_slab2_chip5_chn5
mip_slab2_chip5_chn4
mip_slab2_chip5_chn20
mip_slab2_chip5_chn40
mip_slab2_chip5_chn42
mip_slab2_chip5_chn58
mip_slab2_chip5_chn56
mip_slab2_chip5_chn2
mip_slab2_chip5_chn8
mip_slab2_chip5_chn11
mip_slab2_chip5_chn23
mip_slab2_chip5_chn37
mip_slab2_chip5_chn49
mip_slab2_chip5_chn63
mip_slab2_chip5_chn57
mip_slab2_chip5_chn1
mip_slab2_chip5_chn24
mip_slab2_chip5_chn17
mip_slab2_chip5_chn29
mip_slab2_chip5_chn43
mip_slab2_chip5_chn52
mip_slab2_chip5_chn55
mip_slab2_chip5_chn61
mip_slab2_chip5_chn0
mip_slab2_chip5_chn14
mip_slab2_chip5_chn26
mip_slab2_chip5_chn34
mip_slab2_chip5_chn46
mip_slab2_chip5_chn59
mip_slab2_chip5_chn62
mip_slab2_chip5_chn61


mip_slab3_chip3_chn45
mip_slab3_chip3_chn7
mip_slab3_chip3_chn19
mip_slab3_chip3_chn25
mip_slab3_chip3_chn31
mip_slab3_chip3_chn35
mip_slab3_chip3_chn38
mip_slab3_chip3_chn47
mip_slab3_chip3_chn22
mip_slab3_chip3_chn13
mip_slab3_chip3_chn28
mip_slab3_chip3_chn32
mip_slab3_chip3_chn41
mip_slab3_chip3_chn44
mip_slab3_chip3_chn53
mip_slab3_chip3_chn0
mip_slab3_chip3_chn3
mip_slab3_chip3_chn15
mip_slab3_chip3_chn27
mip_slab3_chip3_chn33
mip_slab3_chip3_chn45
mip_slab3_chip3_chn50
mip_slab3_chip3_chn60
mip_slab3_chip3_chn24
mip_slab3_chip3_chn12
mip_slab3_chip3_chn18
mip_slab3_chip3_chn30
mip_slab3_chip3_chn36
mip_slab3_chip3_chn48
mip_slab3_chip3_chn54
mip_slab3_chip3_chn39
mip_slab3_chip3_chn6
mip_slab3_chip3_chn5
mip_slab3_chip3_chn4
mip_slab3_chip3_chn20
mip_slab3_chip3_chn40
mip_slab3_chip3_chn42
mip_slab3_chip3_chn58
mip_slab3_chip3_chn56
mip_slab3_chip3_chn2
mip_slab3_chip3_chn8
mip_slab3_chip3_chn11
mip_slab3_chip3_chn23
mip_slab3_chip3_chn37
mip_slab3_chip3_chn49
mip_slab3_chip3_chn63
mip_slab3_chip3_chn57
mip_slab3_chip3_chn1
mip_slab3_chip3_chn24
mip_slab3_chip3_chn17
mip_slab3_chip3_chn29
mip_slab3_chip3_chn43
mip_slab3_chip3_chn52
mip_slab3_chip3_chn55
mip_slab3_chip3_chn51
mip_slab3_chip3_chn0
mip_slab3_chip3_chn14
mip_slab3_chip3_chn26
mip_slab3_chip3_chn34
mip_slab3_chip3_chn46
mip_slab3_chip3_chn59
mip_slab3_chip3_chn62
mip_slab3_chip3_chn61


mip_slab4_chip5_chn16
mip_slab4_chip5_chn7
mip_slab4_chip5_chn19
mip_slab4_chip5_chn25
mip_slab4_chip5_chn31
mip_slab4_chip5_chn35
mip_slab4_chip5_chn38
mip_slab4_chip5_chn47
mip_slab4_chip5_chn10
mip_slab4_chip5_chn22
mip_slab4_chip5_chn13
mip_slab4_chip5_chn28
mip_slab4_chip5_chn32
mip_slab4_chip5_chn41
mip_slab4_chip5_chn44
mip_slab4_chip5_chn53
mip_slab4_chip5_chn9
mip_slab4_chip5_chn3
mip_slab4_chip5_chn15
mip_slab4_chip5_chn27
mip_slab4_chip5_chn33
mip_slab4_chip5_chn45
mip_slab4_chip5_chn50
mip_slab4_chip5_chn60
mip_slab4_chip5_chn21
mip_slab4_chip5_chn12
mip_slab4_chip5_chn18
mip_slab4_chip5_chn30
mip_slab4_chip5_chn36
mip_slab4_chip5_chn48
mip_slab4_chip5_chn54
mip_slab4_chip5_chn39
mip_slab4_chip5_chn6
mip_slab4_chip5_chn5
mip_slab4_chip5_chn4
mip_slab4_chip5_chn20
mip_slab4_chip5_chn40
mip_slab4_chip5_chn42
mip_slab4_chip5_chn58
mip_slab4_chip5_chn56
mip_slab4_chip5_chn2
mip_slab4_chip5_chn8
mip_slab4_chip5_chn11
mip_slab4_chip5_chn23
mip_slab4_chip5_chn37
mip_slab4_chip5_chn49
mip_slab4_chip5_chn63
mip_slab4_chip5_chn57
mip_slab4_chip5_chn1
mip_slab4_chip5_chn24
mip_slab4_chip5_chn17
mip_slab4_chip5_chn29
mip_slab4_chip5_chn43
mip_slab4_chip5_chn52
mip_slab4_chip5_chn55
mip_slab4_chip5_chn51
mip_slab4_chip5_chn0
mip_slab4_chip5_chn14
mip_slab4_chip5_chn26
mip_slab4_chip5_chn34
mip_slab4_chip5_chn46
mip_slab4_chip5_chn59
mip_slab4_chip5_chn62
mip_slab4_chip5_chn61