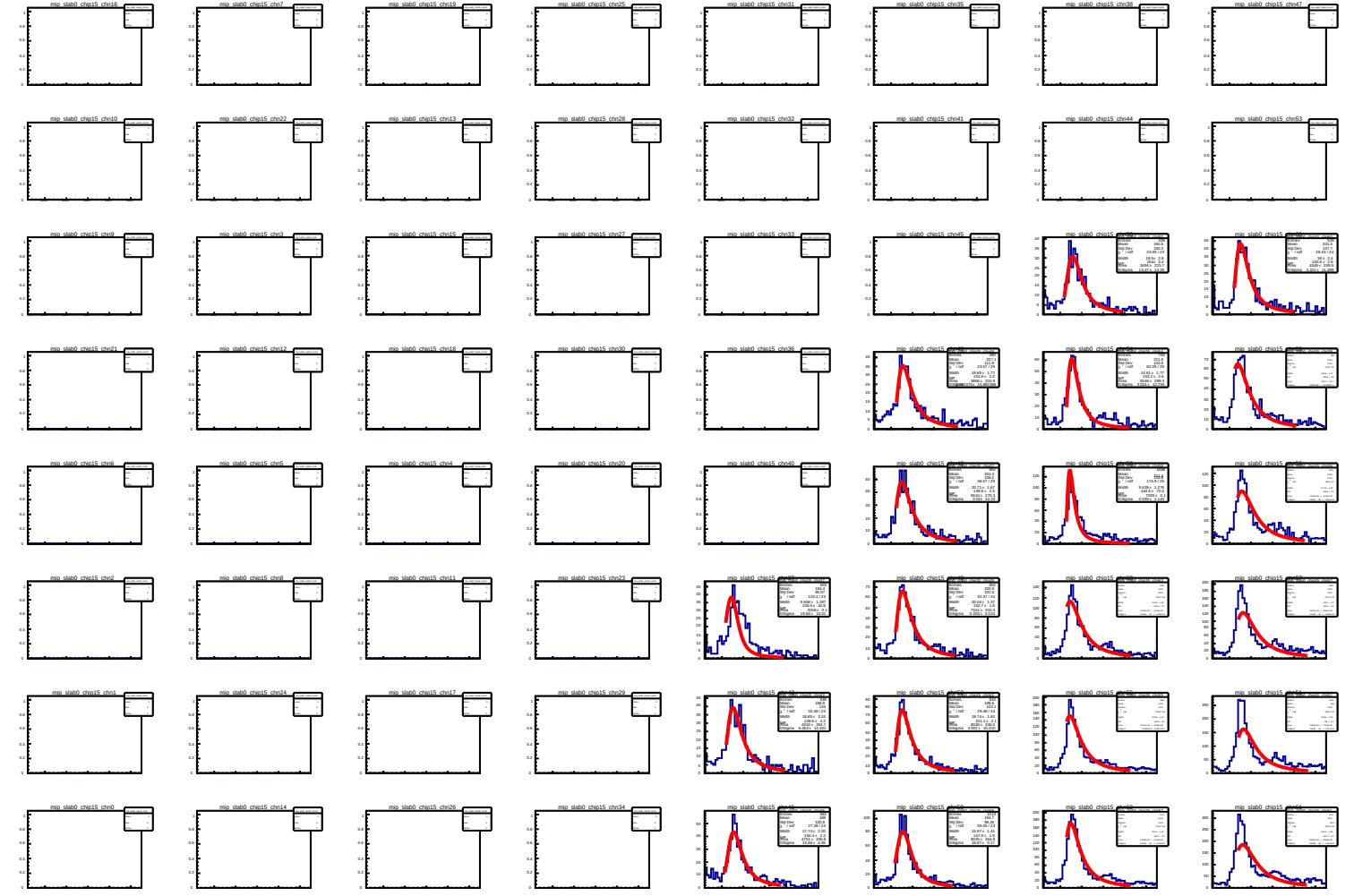
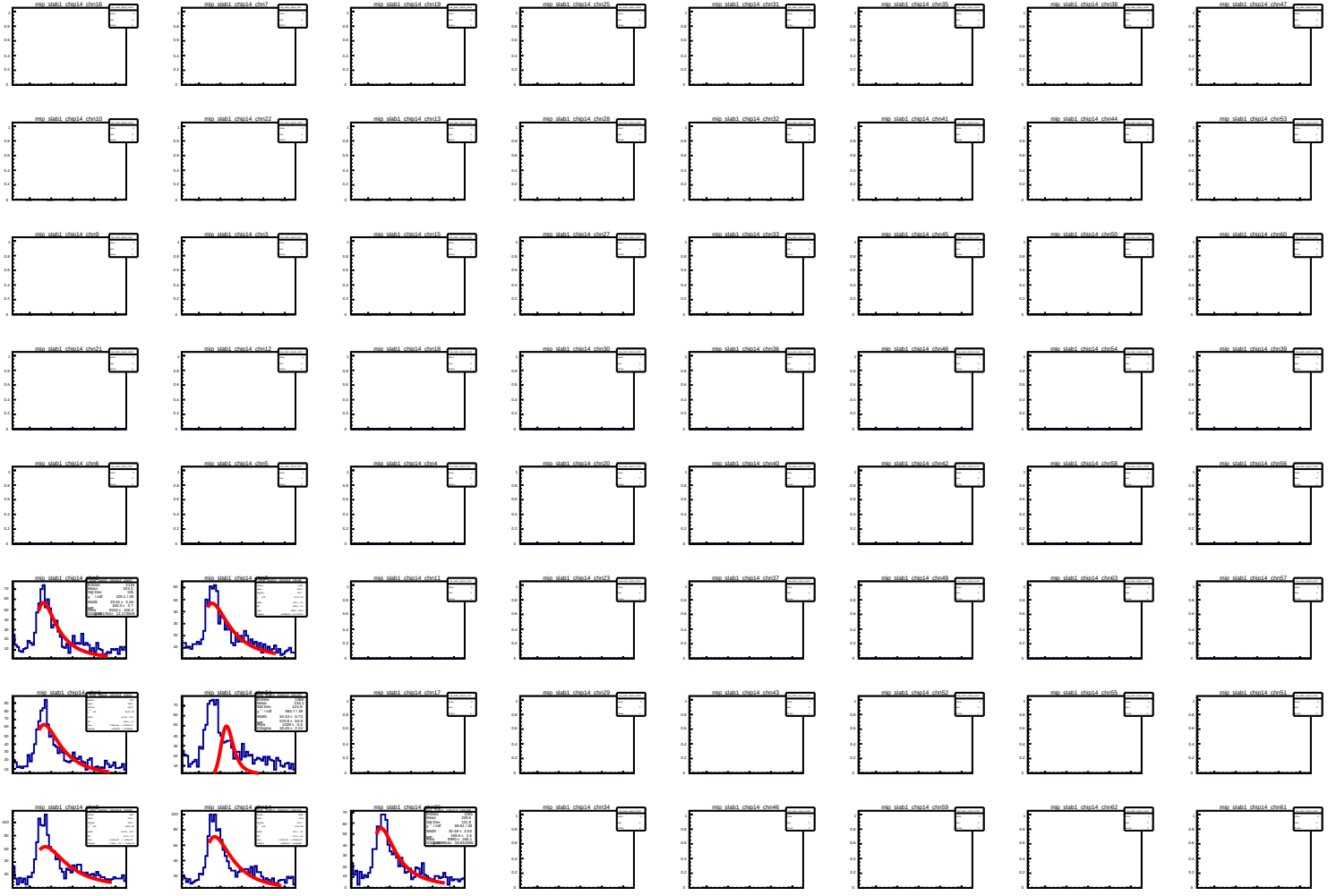
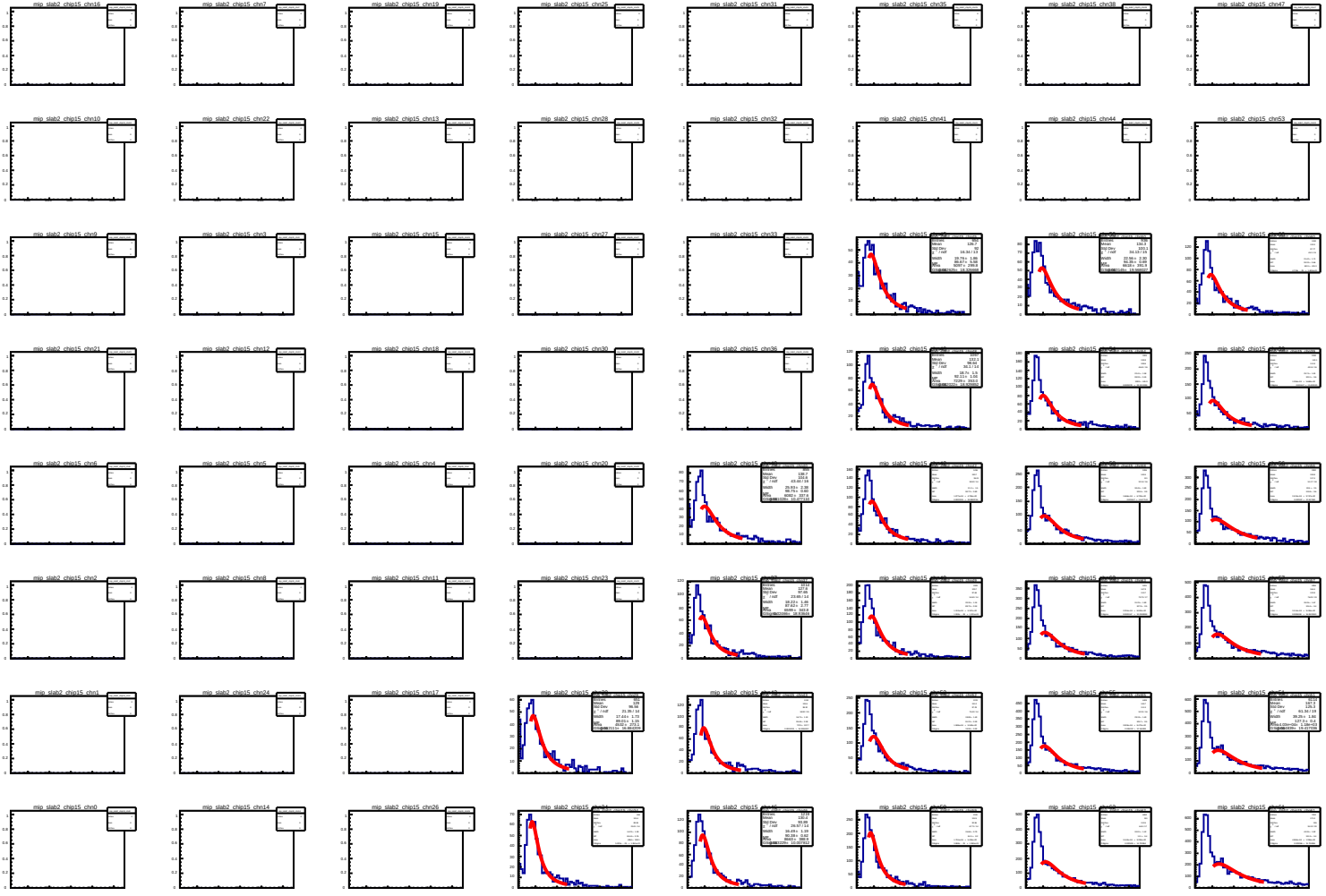
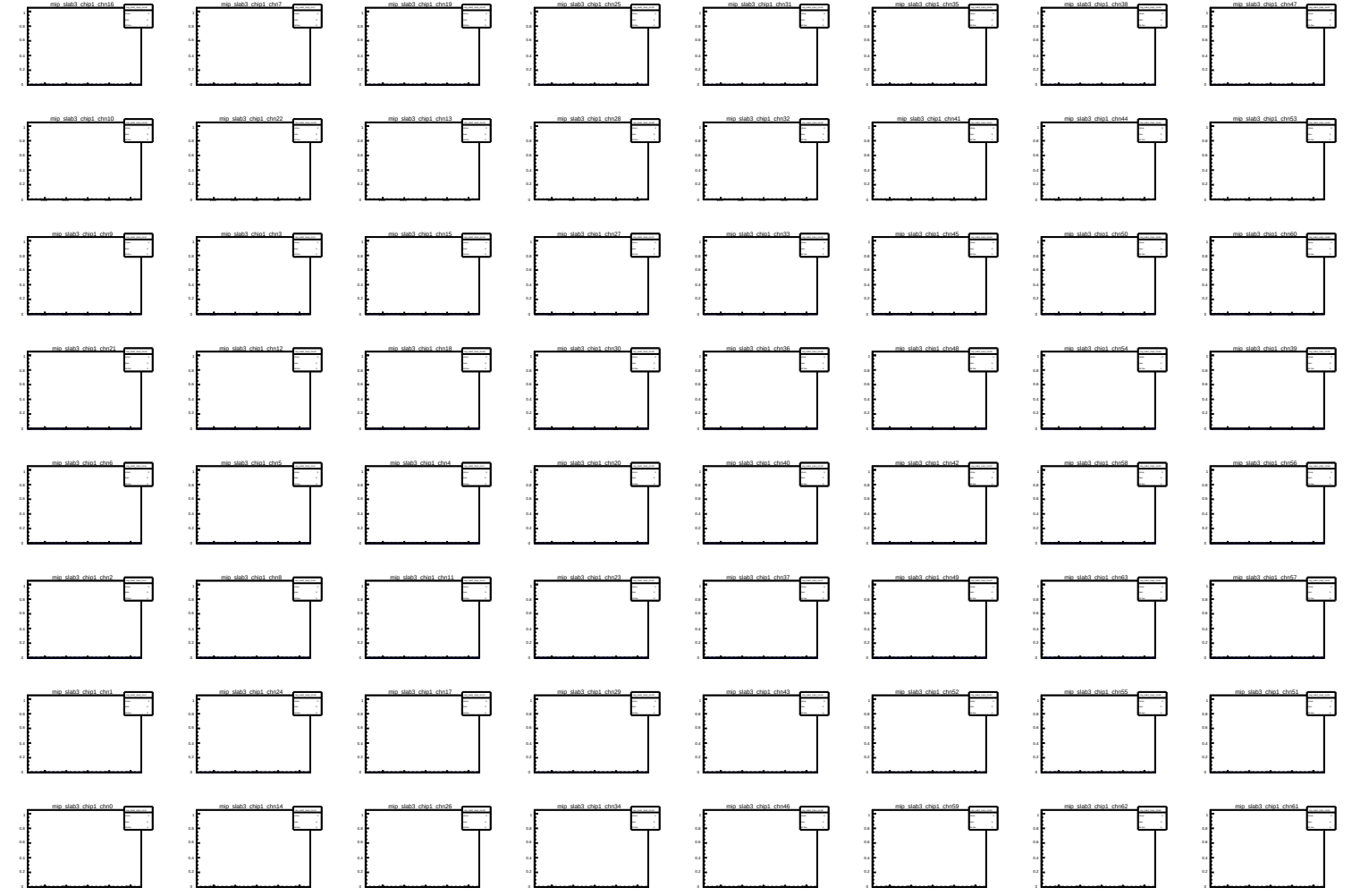
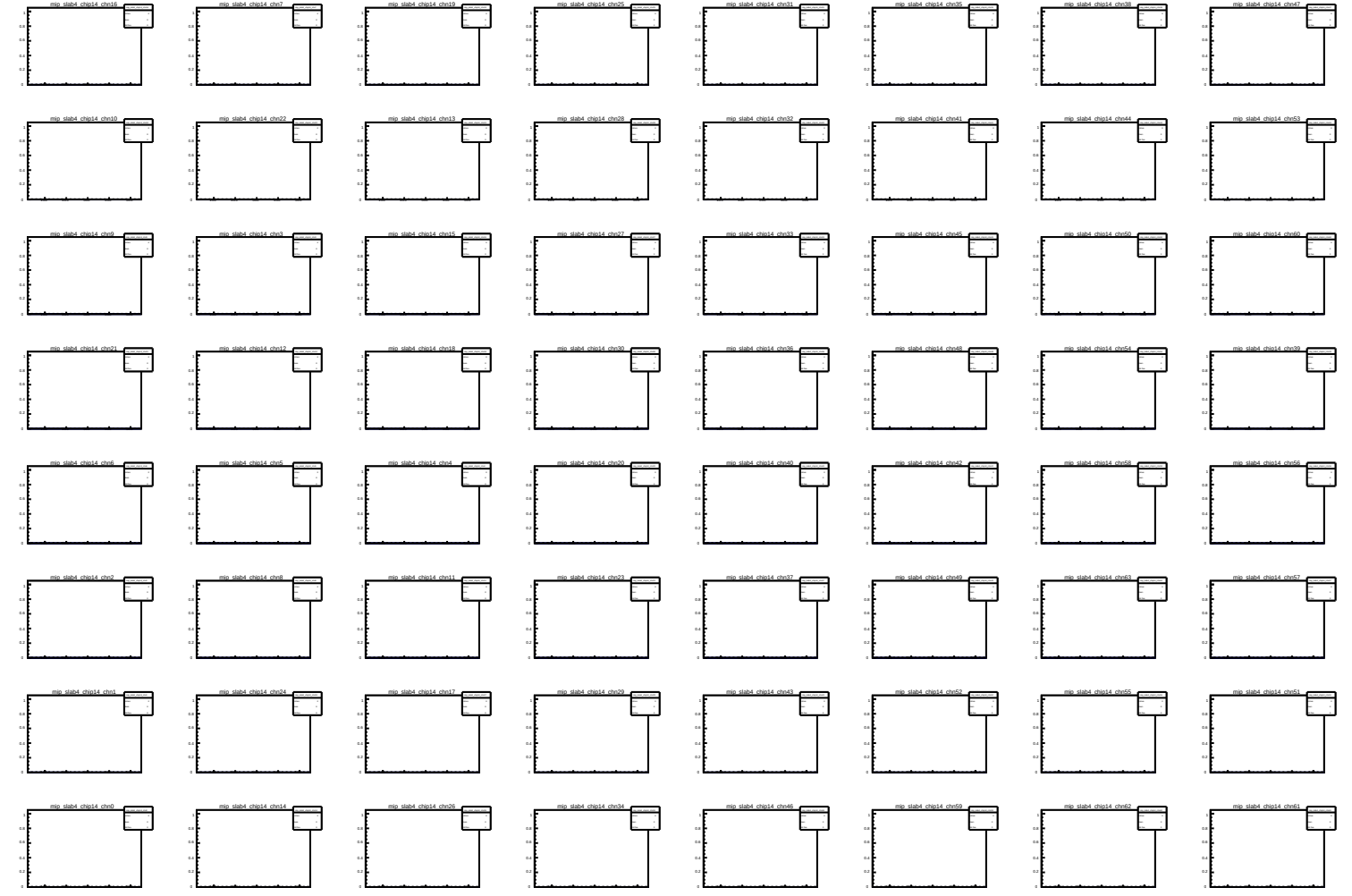

mip_slab0_chip15_chn16
mip_slab0_chip15_chn7
mip_slab0_chip15_chn19
mip_slab0_chip15_chn25
mip_slab0_chip15_chn31
mip_slab0_chip15_chn35
mip_slab0_chip15_chn38
mip_slab0_chip15_chn47
mip_slab0_chip15_chn10
mip_slab0_chip15_chn22
mip_slab0_chip15_chn13
mip_slab0_chip15_chn28
mip_slab0_chip15_chn32
mip_slab0_chip15_chn41
mip_slab0_chip15_chn44
mip_slab0_chip15_chn53
mip_slab0_chip15_chn9
mip_slab0_chip15_chn3
mip_slab0_chip15_chn15
mip_slab0_chip15_chn27
mip_slab0_chip15_chn33
mip_slab0_chip15_chn45
mip_slab0_chip15_chn21
mip_slab0_chip15_chn12
mip_slab0_chip15_chn18
mip_slab0_chip15_chn30
mip_slab0_chip15_chn36
mip_slab0_chip15_chn6
mip_slab0_chip15_chn5
mip_slab0_chip15_chn4
mip_slab0_chip15_chn20
mip_slab0_chip15_chn40
mip_slab0_chip15_chn2
mip_slab0_chip15_chn8
mip_slab0_chip15_chn11
mip_slab0_chip15_chn23
mip_slab0_chip15_chn1
mip_slab0_chip15_chn24
mip_slab0_chip15_chn17
mip_slab0_chip15_chn29
mip_slab0_chip15_chn0
mip_slab0_chip15_chn14
mip_slab0_chip15_chn26
mip_slab0_chip15_chn34


mip_slab1_chip14_chn16
mip_slab1_chip14_chn7
mip_slab1_chip14_chn19
mip_slab1_chip14_chn25
mip_slab1_chip14_chn31
mip_slab1_chip14_chn35
mip_slab1_chip14_chn38
mip_slab1_chip14_chn47
mip_slab1_chip14_chn10
mip_slab1_chip14_chn22
mip_slab1_chip14_chn13
mip_slab1_chip14_chn28
mip_slab1_chip14_chn32
mip_slab1_chip14_chn41
mip_slab1_chip14_chn44
mip_slab1_chip14_chn53
mip_slab1_chip14_chn9
mip_slab1_chip14_chn3
mip_slab1_chip14_chn15
mip_slab1_chip14_chn27
mip_slab1_chip14_chn33
mip_slab1_chip14_chn45
mip_slab1_chip14_chn50
mip_slab1_chip14_chn60
mip_slab1_chip14_chn21
mip_slab1_chip14_chn12
mip_slab1_chip14_chn18
mip_slab1_chip14_chn30
mip_slab1_chip14_chn36
mip_slab1_chip14_chn48
mip_slab1_chip14_chn54
mip_slab1_chip14_chn39
mip_slab1_chip14_chn6
mip_slab1_chip14_chn5
mip_slab1_chip14_chn4
mip_slab1_chip14_chn20
mip_slab1_chip14_chn40
mip_slab1_chip14_chn42
mip_slab1_chip14_chn58
mip_slab1_chip14_chn56
mip_slab1_chip14_chn11
mip_slab1_chip14_chn23
mip_slab1_chip14_chn37
mip_slab1_chip14_chn49
mip_slab1_chip14_chn63
mip_slab1_chip14_chn57
mip_slab1_chip14_chn17
mip_slab1_chip14_chn29
mip_slab1_chip14_chn43
mip_slab1_chip14_chn52
mip_slab1_chip14_chn55
mip_slab1_chip14_chn51
mip_slab1_chip14_chn34
mip_slab1_chip14_chn46
mip_slab1_chip14_chn59
mip_slab1_chip14_chn62
mip_slab1_chip14_chn61


mip slab2 chip15 chn16
mip slab2 chip15 chn7
mip slab2 chip15 chn19
mip slab2 chip15 chn25
mip slab2 chip15 chn31
mip slab2 chip15 chn35
mip slab2 chip15 chn38
mip slab2 chip15 chn47
mip slab2 chip15 chn10
mip slab2 chip15 chn22
mip slab2 chip15 chn13
mip slab2 chip15 chn28
mip slab2 chip15 chn32
mip slab2 chip15 chn41
mip slab2 chip15 chn44
mip slab2 chip15 chn53
mip slab2 chip15 chn9
mip slab2 chip15 chn3
mip slab2 chip15 chn15
mip slab2 chip15 chn27
mip slab2 chip15 chn33
mip slab2 chip15 chn39
mip slab2 chip15 chn42
mip slab2 chip15 chn50
mip slab2 chip15 chn21
mip slab2 chip15 chn12
mip slab2 chip15 chn18
mip slab2 chip15 chn30
mip slab2 chip15 chn36
mip slab2 chip15 chn40
mip slab2 chip15 chn45
mip slab2 chip15 chn51
mip slab2 chip15 chn6
mip slab2 chip15 chn5
mip slab2 chip15 chn4
mip slab2 chip15 chn20
mip slab2 chip15 chn37
mip slab2 chip15 chn46
mip slab2 chip15 chn49
mip slab2 chip15 chn52
mip slab2 chip15 chn2
mip slab2 chip15 chn8
mip slab2 chip15 chn11
mip slab2 chip15 chn23
mip slab2 chip15 chn43
mip slab2 chip15 chn48
mip slab2 chip15 chn55
mip slab2 chip15 chn56
mip slab2 chip15 chn1
mip slab2 chip15 chn24
mip slab2 chip15 chn17
mip slab2 chip15 chn29
mip slab2 chip15 chn34
mip slab2 chip15 chn50
mip slab2 chip15 chn55
mip slab2 chip15 chn56
mip slab2 chip15 chn0
mip slab2 chip15 chn14
mip slab2 chip15 chn26
mip slab2 chip15 chn31
mip slab2 chip15 chn34
mip slab2 chip15 chn40
mip slab2 chip15 chn45
mip slab2 chip15 chn51


mip_slab3_chip1_chn16
mip_slab3_chip1_chn7
mip_slab3_chip1_chn19
mip_slab3_chip1_chn25
mip_slab3_chip1_chn31
mip_slab3_chip1_chn35
mip_slab3_chip1_chn38
mip_slab3_chip1_chn47
mip_slab3_chip1_chn10
mip_slab3_chip1_chn22
mip_slab3_chip1_chn13
mip_slab3_chip1_chn28
mip_slab3_chip1_chn32
mip_slab3_chip1_chn41
mip_slab3_chip1_chn44
mip_slab3_chip1_chn53
mip_slab3_chip1_chn9
mip_slab3_chip1_chn3
mip_slab3_chip1_chn15
mip_slab3_chip1_chn27
mip_slab3_chip1_chn33
mip_slab3_chip1_chn45
mip_slab3_chip1_chn50
mip_slab3_chip1_chn60
mip_slab3_chip1_chn24
mip_slab3_chip1_chn12
mip_slab3_chip1_chn18
mip_slab3_chip1_chn30
mip_slab3_chip1_chn36
mip_slab3_chip1_chn48
mip_slab3_chip1_chn54
mip_slab3_chip1_chn39
mip_slab3_chip1_chn6
mip_slab3_chip1_chn5
mip_slab3_chip1_chn4
mip_slab3_chip1_chn20
mip_slab3_chip1_chn40
mip_slab3_chip1_chn42
mip_slab3_chip1_chn58
mip_slab3_chip1_chn56
mip_slab3_chip1_chn2
mip_slab3_chip1_chn8
mip_slab3_chip1_chn11
mip_slab3_chip1_chn23
mip_slab3_chip1_chn37
mip_slab3_chip1_chn49
mip_slab3_chip1_chn63
mip_slab3_chip1_chn57
mip_slab3_chip1_chn1
mip_slab3_chip1_chn24
mip_slab3_chip1_chn17
mip_slab3_chip1_chn29
mip_slab3_chip1_chn43
mip_slab3_chip1_chn52
mip_slab3_chip1_chn55
mip_slab3_chip1_chn51
mip_slab3_chip1_chn0
mip_slab3_chip1_chn14
mip_slab3_chip1_chn26
mip_slab3_chip1_chn34
mip_slab3_chip1_chn46
mip_slab3_chip1_chn59
mip_slab3_chip1_chn62
mip_slab3_chip1_chn61


mip_slab4_chip14_chn16
mip_slab4_chip14_chn7
mip_slab4_chip14_chn19
mip_slab4_chip14_chn25
mip_slab4_chip14_chn31
mip_slab4_chip14_chn35
mip_slab4_chip14_chn38
mip_slab4_chip14_chn47
mip_slab4_chip14_chn10
mip_slab4_chip14_chn22
mip_slab4_chip14_chn13
mip_slab4_chip14_chn28
mip_slab4_chip14_chn32
mip_slab4_chip14_chn41
mip_slab4_chip14_chn44
mip_slab4_chip14_chn53
mip_slab4_chip14_chn9
mip_slab4_chip14_chn3
mip_slab4_chip14_chn15
mip_slab4_chip14_chn27
mip_slab4_chip14_chn33
mip_slab4_chip14_chn45
mip_slab4_chip14_chn50
mip_slab4_chip14_chn60
mip_slab4_chip14_chn21
mip_slab4_chip14_chn12
mip_slab4_chip14_chn18
mip_slab4_chip14_chn30
mip_slab4_chip14_chn36
mip_slab4_chip14_chn48
mip_slab4_chip14_chn54
mip_slab4_chip14_chn39
mip_slab4_chip14_chn6
mip_slab4_chip14_chn5
mip_slab4_chip14_chn4
mip_slab4_chip14_chn20
mip_slab4_chip14_chn40
mip_slab4_chip14_chn42
mip_slab4_chip14_chn58
mip_slab4_chip14_chn56
mip_slab4_chip14_chn2
mip_slab4_chip14_chn8
mip_slab4_chip14_chn11
mip_slab4_chip14_chn23
mip_slab4_chip14_chn37
mip_slab4_chip14_chn49
mip_slab4_chip14_chn63
mip_slab4_chip14_chn57
mip_slab4_chip14_chn1
mip_slab4_chip14_chn24
mip_slab4_chip14_chn17
mip_slab4_chip14_chn29
mip_slab4_chip14_chn43
mip_slab4_chip14_chn52
mip_slab4_chip14_chn55
mip_slab4_chip14_chn51
mip_slab4_chip14_chn0
mip_slab4_chip14_chn14
mip_slab4_chip14_chn26
mip_slab4_chip14_chn34
mip_slab4_chip14_chn46
mip_slab4_chip14_chn59
mip_slab4_chip14_chn62
mip_slab4_chip14_chn61