INSTALLATION INSTRUCTIONS

NI TB-2630

Terminal Block for the NI PXI-2530

このドキュメントには、日本語ページも含まれています。

This guide describes how to install and connect signals to the National Instruments TB-2630 terminal block to configure your NI PXI-2530 switch module as one of the following:

- 128 × 1 1-wire multiplexer
- 64 × 1 2-wire multiplexer
- 32 × 1 4-wire multiplexer
- Eight 16 × 1 1-wire multiplexers

Refer to the *NI Switches Getting Started Guide* to determine when to install the terminal block.

Introduction

The TB-2630 terminal block installs in front of the PXI-2530 switch module. The TB-2630 has ribbon cable headers to connect signals to the switch. Screw terminals for the trigger input and trigger output signals also are available.

Conventions

The following conventions are used in this guide:

»

The » symbol leads you through nested menu items and dialog box options to a final action. The sequence **File»Page Setup»Options** directs you to pull down the **File** menu, select the **Page Setup** item, and select **Options** from the last dialog box.

This icon denotes a note, which alerts you to important information.

NATIONAL INSTRUMENTS

	This icon denotes a caution, which advises you of precautions to take to avoid injury, data loss, or a system crash.
bold	Bold text denotes items that you must select or click in the software, such as menu items and dialog box options. Bold text also denotes parameter names.
italic	Italic text denotes variables, emphasis, a cross reference, or an introduction to a key concept. This font also denotes text that is a placeholder for a word or value that you must supply.
`monospace`	Text in this font denotes text or characters that you should enter from the keyboard, sections of code, programming examples, and syntax examples. This font is also used for the proper names of disk drives, paths, directories, programs, subprograms, subroutines, device names, functions, operations, variables, filenames, and extensions.

1. Unpack the Terminal Block

To avoid damage when you handle the terminal block, take the following precautions:

Caution *Never* touch the exposed pins of connectors.

- Ground yourself using a grounding strap or by touching a grounded object.
- Touch the antistatic package to a metal part of the chassis before you remove the terminal block from the package.

Remove the terminal block from the package and inspect the terminal block for loose components or any sign of damage. Notify NI if the terminal block appears damaged in any way. Do *not* install a damaged terminal block on a switch terminal block.

Store the terminal block in the antistatic package when not in use.

2. Verify the Components

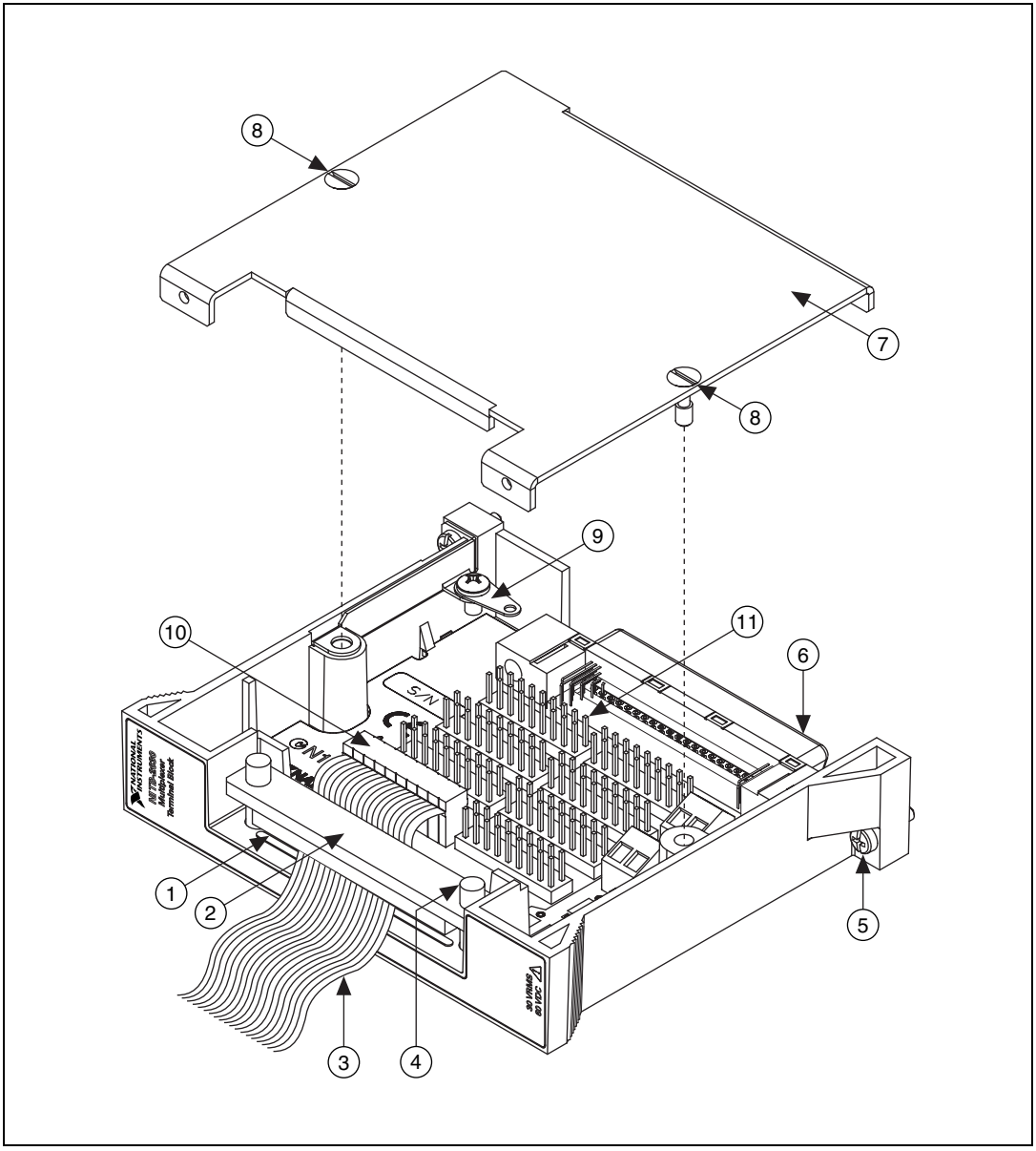
Make sure you have the following:

- ❑ NI TB-2630 terminal block
- ❑ PXI chassis
- ❑ NI PXI-2530 switch module
- ❑ 1/8 in. flathead screwdriver
- ❑ Eight 2 × 9, 0.100 in. pitch ribbon cable connectors (included)
- ❑ 18-conductor, 28 AWG, 0.050 in. pitch ribbon cable (not included)

3. Connect Signals

To connect signals to the terminal block, complete the following steps:

1. Remove the terminal block top cover screws with the flathead screwdriver.
2. Gently lift the terminal block top cover off the terminal block.
3. Loosen the two screws on the strain-relief assembly and remove the top strain-relief bar.
4. Prepare your ribbon cable by installing the 2 × 9 ribbon cable connectors onto separate 18-conductor ribbon cables.
5. Connect each ribbon cable to a header.
6. Replace the strain-relief bar and tighten the two screws on the strain-relief assembly to secure the cables.
7. Replace the terminal block top cover.
8. Secure the terminal block top cover with the top cover screws.



1 Strain-Relief Opening	7 Terminal Block Top Cover
2 Strain-Relief Bar	8 Top Cover Screws
3 Ribbon Cable	9 Safety Ground Lug
4 Strain-Relief Screw	10 Ribbon Cable Connector
5 Chassis Screws	11 Ribbon Cable Header
6 Rear Connector	

Figure 1. TB-2630 Terminal Block

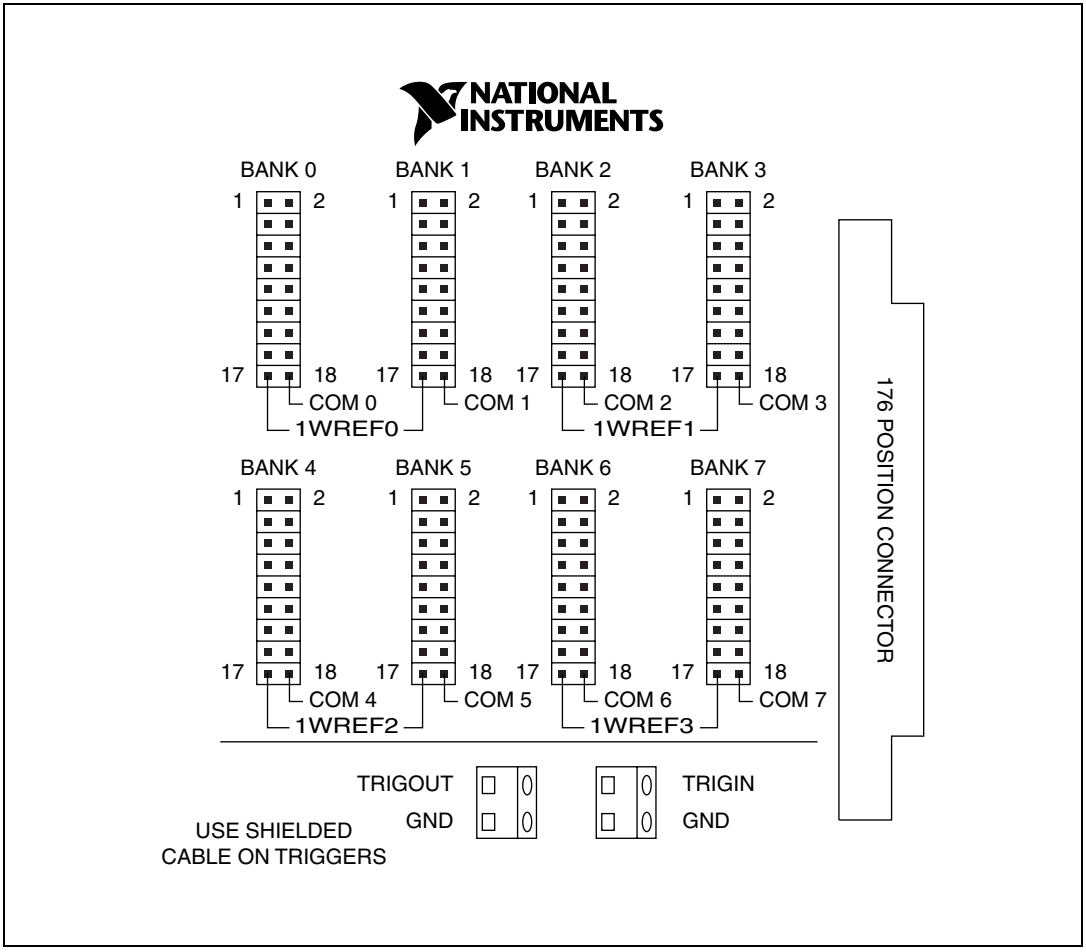


Figure 2. TB-2630 Terminal Block Signal Connections

Table 1. 128 x 1, 1-Wire Topology Terminal Mapping

Software Name	Hardware Name
com0	BANK 0, PIN 18
ch0	BANK 0, PIN 1
ch1	BANK 0, PIN 2
ch2	BANK 0, PIN 3
ch3	BANK 0, PIN 4
ch4	BANK 0, PIN 5
ch5	BANK 0, PIN 6
ch6	BANK 0, PIN 7
ch7	BANK 0, PIN 8
ch8	BANK 0, PIN 9
ch9	BANK 0, PIN 10
ch10	BANK 0, PIN 11
ch11	BANK 0, PIN 12
ch12	BANK 0, PIN 13
ch13	BANK 0, PIN 14
ch14	BANK 0, PIN 15
ch15	BANK 0, PIN 16
ch16	BANK 1, PIN 1
ch17	BANK 1, PIN 2
ch18	BANK 1, PIN 3
ch19	BANK 1, PIN 4
ch20	BANK 1, PIN 5
ch21	BANK 1, PIN 6
ch22	BANK 1, PIN 7
ch23	BANK 1, PIN 8
ch24	BANK 1, PIN 9
ch25	BANK 1, PIN 10
ch26	BANK 1, PIN 11
ch27	BANK 1, PIN 12
ch28	BANK 1, PIN 13

Software Name	Hardware Name
ch42	BANK 2, PIN 11
ch43	BANK 2, PIN 12
ch44	BANK 2, PIN 13
ch45	BANK 2, PIN 14
ch46	BANK 2, PIN 15
ch47	BANK 2, PIN 16
ch48	BANK 3, PIN 1
ch49	BANK 3, PIN 2
ch50	BANK 3, PIN 3
ch51	BANK 3, PIN 4
ch52	BANK 3, PIN 5
ch53	BANK 3, PIN 6
ch54	BANK 3, PIN 7
ch55	BANK 3, PIN 8
ch56	BANK 3, PIN 9
ch57	BANK 3, PIN 10
ch58	BANK 3, PIN 11
ch59	BANK 3, PIN 12
ch60	BANK 3, PIN 13
ch61	BANK 3, PIN 14
ch62	BANK 3, PIN 15
ch63	BANK 3, PIN 16
ch64	BANK 4, PIN 1
ch65	BANK 4, PIN 2
ch66	BANK 4, PIN 3
ch67	BANK 4, PIN 4
ch68	BANK 4, PIN 5
ch69	BANK 4, PIN 6
ch70	BANK 4, PIN 7
ch71	BANK 4, PIN 8

Software Name	Hardware Name
ch85	BANK 5, PIN 6
ch86	BANK 5, PIN 7
ch87	BANK 5, PIN 8
ch88	BANK 5, PIN 9
ch89	BANK 5, PIN 10
ch90	BANK 5, PIN 11
ch91	BANK 5, PIN 12
ch92	BANK 5, PIN 13
ch93	BANK 5, PIN 14
ch94	BANK 5, PIN 15
ch95	BANK 5, PIN 16
ch96	BANK 6, PIN 1
ch97	BANK 6, PIN 2
ch98	BANK 6, PIN 3
ch99	BANK 6, PIN 4
ch100	BANK 6, PIN 5
ch101	BANK 6, PIN 6
ch102	BANK 6, PIN 7
ch103	BANK 6, PIN 8
ch104	BANK 6, PIN 9
ch105	BANK 6, PIN 10
ch106	BANK 6, PIN 11
ch107	BANK 6, PIN 12
ch108	BANK 6, PIN 13
ch109	BANK 6, PIN 14
ch110	BANK 6, PIN 15
ch111	BANK 6, PIN 16
ch112	BANK 7, PIN 1
ch113	BANK 7, PIN 2
ch114	BANK 7, PIN 3

Table 1. 128 x 1, 1-Wire Topology Terminal Mapping (Continued)

Software Name	Hardware Name	Software Name	Hardware Name	Software Name	Hardware Name
ch29	BANK 1, PIN 14	ch72	BANK 4, PIN 9	ch115	BANK 7, PIN 4
ch30	BANK 1, PIN 15	ch73	BANK 4, PIN 10	ch116	BANK 7, PIN 5
ch31	BANK 1, PIN 16	ch74	BANK 4, PIN 11	ch117	BANK 7, PIN 6
ch32	BANK 2, PIN 1	ch75	BANK 4, PIN 12	ch118	BANK 7, PIN 7
ch33	BANK 2, PIN 2	ch76	BANK 4, PIN 13	ch119	BANK 7, PIN 8
ch34	BANK 2, PIN 3	ch77	BANK 4, PIN 14	ch120	BANK 7, PIN 9
ch35	BANK 2, PIN 4	ch78	BANK 4, PIN 15	ch121	BANK 7, PIN 10
ch36	BANK 2, PIN 5	ch79	BANK 4, PIN 16	ch122	BANK 7, PIN 11
ch37	BANK 2, PIN 6	ch80	BANK 5, PIN 1	ch123	BANK 7, PIN 12
ch38	BANK 2, PIN 7	ch81	BANK 5, PIN 2	ch124	BANK 7, PIN 13
ch39	BANK 2, PIN 8	ch82	BANK 5, PIN 3	ch125	BANK 7, PIN 14
ch40	BANK 2, PIN 9	ch83	BANK 5, PIN 4	ch126	BANK 7, PIN 15
ch41	BANK 2, PIN 10	ch84	BANK 5, PIN 5	ch127	BANK 7, PIN 16

Note In the 128 × 1, 1-wire topology, 1WREF0 (BANK 0–1, PIN 17) is connected to COM1 (BANK 1, PIN 18).

Table 2. 64 x 1, 2-Wire Topology Terminal Mapping

Software Name	Hardware Name	
	+	–
com0	BANK 0, PIN 18	BANK 1, PIN 18
ch0	BANK 0, PIN 1	BANK 1, PIN 1
ch1	BANK 0, PIN 2	BANK 1, PIN 2
ch2	BANK 0, PIN 3	BANK 1, PIN 3
ch3	BANK 0, PIN 4	BANK 1, PIN 4
ch4	BANK 0, PIN 5	BANK 1, PIN 5
ch5	BANK 0, PIN 6	BANK 1, PIN 6
ch6	BANK 0, PIN 7	BANK 1, PIN 7
ch7	BANK 0, PIN 8	BANK 1, PIN 8
ch8	BANK 0, PIN 9	BANK 1, PIN 9
ch9	BANK 0, PIN 10	BANK 1, PIN 10
ch10	BANK 0, PIN 11	BANK 1, PIN 11
ch11	BANK 0, PIN 12	BANK 1, PIN 12
ch12	BANK 0, PIN 13	BANK 1, PIN 13
ch13	BANK 0, PIN 14	BANK 1, PIN 14
ch14	BANK 0, PIN 15	BANK 1, PIN 15
ch15	BANK 0, PIN 16	BANK 1, PIN 16
ch16	BANK 2, PIN 1	BANK 3, PIN 1
ch17	BANK 2, PIN 2	BANK 3, PIN 2
ch18	BANK 2, PIN 3	BANK 3, PIN 3
ch19	BANK 2, PIN 4	BANK 3, PIN 4
ch20	BANK 2, PIN 5	BANK 3, PIN 5
ch21	BANK 2, PIN 6	BANK 3, PIN 6
ch22	BANK 2, PIN 7	BANK 3, PIN 7
ch23	BANK 2, PIN 8	BANK 3, PIN 8
ch24	BANK 2, PIN 9	BANK 3, PIN 9
ch25	BANK 2, PIN 10	BANK 3, PIN 10
ch26	BANK 2, PIN 11	BANK 3, PIN 11
ch27	BANK 2, PIN 12	BANK 3, PIN 12
ch28	BANK 2, PIN 13	BANK 3, PIN 13

Software Name	Hardware Name	
	+	–
ch32	BANK 4, PIN 1	BANK 5, PIN 1
ch33	BANK 4, PIN 2	BANK 5, PIN 2
ch34	BANK 4, PIN 3	BANK 5, PIN 3
ch35	BANK 4, PIN 4	BANK 5, PIN 4
ch36	BANK 4, PIN 5	BANK 5, PIN 5
ch37	BANK 4, PIN 6	BANK 5, PIN 6
ch38	BANK 4, PIN 7	BANK 5, PIN 7
ch39	BANK 4, PIN 8	BANK 5, PIN 8
ch40	BANK 4, PIN 9	BANK 5, PIN 9
ch41	BANK 4, PIN 10	BANK 5, PIN 10
ch42	BANK 4, PIN 11	BANK 5, PIN 11
ch43	BANK 4, PIN 12	BANK 5, PIN 12
ch44	BANK 4, PIN 13	BANK 5, PIN 13
ch45	BANK 4, PIN 14	BANK 5, PIN 14
ch46	BANK 4, PIN 15	BANK 5, PIN 15
ch47	BANK 4, PIN 16	BANK 5, PIN 16
ch48	BANK 6, PIN 1	BANK 7, PIN 1
ch49	BANK 6, PIN 2	BANK 7, PIN 2
ch50	BANK 6, PIN 3	BANK 7, PIN 3
ch51	BANK 6, PIN 4	BANK 7, PIN 4
ch52	BANK 6, PIN 5	BANK 7, PIN 5
ch53	BANK 6, PIN 6	BANK 7, PIN 6
ch54	BANK 6, PIN 7	BANK 7, PIN 7
ch55	BANK 6, PIN 8	BANK 7, PIN 8
ch56	BANK 6, PIN 9	BANK 7, PIN 9
ch57	BANK 6, PIN 10	BANK 7, PIN 10
ch58	BANK 6, PIN 11	BANK 7, PIN 11
ch59	BANK 6, PIN 12	BANK 7, PIN 12
ch60	BANK 6, PIN 13	BANK 7, PIN 13
ch61	BANK 6, PIN 14	BANK 7, PIN 14

Table 2. 64 x 1, 2-Wire Topology Terminal Mapping (Continued)

Software Name	Hardware Name	
	+	–
ch29	BANK 2, PIN 14	BANK 3, PIN 14
ch30	BANK 2, PIN 15	BANK 3, PIN 15
ch31	BANK 2, PIN 16	BANK 3, PIN 16

Software Name	Hardware Name	
	+	–
ch62	BANK 6, PIN 15	BANK 7, PIN 15
ch63	BANK 6, PIN 16	BANK 7, PIN 16

Table 3. 32 x 1, 4-Wire Topology Terminal Mapping

Software Name	Hardware Name			
	A+	A–	B+	B–
com0	BANK 0, PIN 18	BANK 1, PIN 18	BANK 4, PIN 18	BANK 5, PIN 18
ch0	BANK 0, PIN 1	BANK 1, PIN 1	BANK 4, PIN 1	BANK 5, PIN 1
ch1	BANK 0, PIN 2	BANK 1, PIN 2	BANK 4, PIN 2	BANK 5, PIN 2
ch2	BANK 0, PIN 3	BANK 1, PIN 3	BANK 4, PIN 3	BANK 5, PIN 3
ch3	BANK 0, PIN 4	BANK 1, PIN 4	BANK 4, PIN 4	BANK 5, PIN 4
ch4	BANK 0, PIN 5	BANK 1, PIN 5	BANK 4, PIN 5	BANK 5, PIN 5
ch5	BANK 0, PIN 6	BANK 1, PIN 6	BANK 4, PIN 6	BANK 5, PIN 6
ch6	BANK 0, PIN 7	BANK 1, PIN 7	BANK 4, PIN 7	BANK 5, PIN 7
ch7	BANK 0, PIN 8	BANK 1, PIN 8	BANK 4, PIN 8	BANK 5, PIN 8
ch8	BANK 0, PIN 9	BANK 1, PIN 9	BANK 4, PIN 9	BANK 5, PIN 9
ch9	BANK 0, PIN 10	BANK 1, PIN 10	BANK 4, PIN 10	BANK 5, PIN 10
ch10	BANK 0, PIN 11	BANK 1, PIN 11	BANK 4, PIN 11	BANK 5, PIN 11
ch11	BANK 0, PIN 12	BANK 1, PIN 12	BANK 4, PIN 12	BANK 5, PIN 12
ch12	BANK 0, PIN 13	BANK 1, PIN 13	BANK 4, PIN 13	BANK 5, PIN 13
ch13	BANK 0, PIN 14	BANK 1, PIN 14	BANK 4, PIN 14	BANK 5, PIN 14
ch14	BANK 0, PIN 15	BANK 1, PIN 15	BANK 4, PIN 15	BANK 5, PIN 15
ch15	BANK 0, PIN 16	BANK 1, PIN 16	BANK 4, PIN 16	BANK 5, PIN 16
ch16	BANK 2, PIN 1	BANK 3, PIN 1	BANK 6, PIN 1	BANK 7, PIN 1
ch17	BANK 2, PIN 2	BANK 3, PIN 2	BANK 6, PIN 2	BANK 7, PIN 2
ch18	BANK 2, PIN 3	BANK 3, PIN 3	BANK 6, PIN 3	BANK 7, PIN 3
ch19	BANK 2, PIN 4	BANK 3, PIN 4	BANK 6, PIN 4	BANK 7, PIN 4
ch20	BANK 2, PIN 5	BANK 3, PIN 5	BANK 6, PIN 5	BANK 7, PIN 5
ch21	BANK 2, PIN 6	BANK 3, PIN 6	BANK 6, PIN 6	BANK 7, PIN 6

Table 3. 32 x 1, 4-Wire Topology Terminal Mapping (Continued)

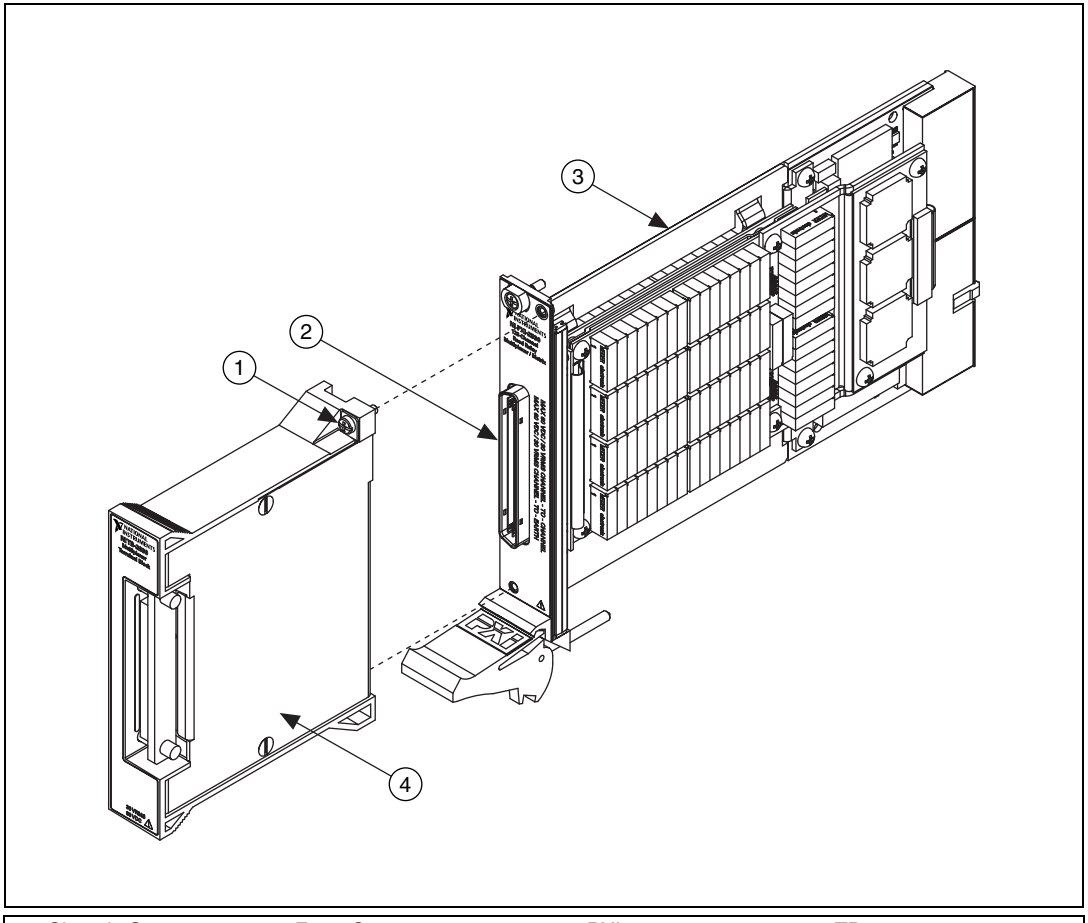
Software Name	Hardware Name			
	A+	A–	B+	B–
ch22	BANK 2, PIN 7	BANK 3, PIN 7	BANK 6, PIN 7	BANK 7, PIN 7
ch23	BANK 2, PIN 8	BANK 3, PIN 8	BANK 6, PIN 8	BANK 7, PIN 8
ch24	BANK 2, PIN 9	BANK 3, PIN 9	BANK 6, PIN 9	BANK 7, PIN 9
ch25	BANK 2, PIN 10	BANK 3, PIN 10	BANK 6, PIN 10	BANK 7, PIN 10
ch26	BANK 2, PIN 11	BANK 3, PIN 11	BANK 6, PIN 11	BANK 7, PIN 11
ch27	BANK 2, PIN 12	BANK 3, PIN 12	BANK 6, PIN 12	BANK 7, PIN 12
ch28	BANK 2, PIN 13	BANK 3, PIN 13	BANK 6, PIN 13	BANK 7, PIN 13
ch29	BANK 2, PIN 14	BANK 3, PIN 14	BANK 6, PIN 14	BANK 7, PIN 14
ch30	BANK 2, PIN 15	BANK 3, PIN 15	BANK 6, PIN 15	BANK 7, PIN 15
ch31	BANK 2, PIN 16	BANK 3, PIN 16	BANK 6, PIN 16	BANK 7, PIN 16

4. Install the Terminal Block

To connect the TB-2630 terminal block to the PXI-2530 front panel, complete the following steps.

Note The NI PXI-2530 should already be installed in a PXI chassis.

1. Plug the TB-2630 into the front connector of the PXI-2530.
2. Tighten the top and bottom chassis screws on the back of the terminal block rear panel to hold it securely in place.



1	Chassis Screw	2	Front Connector	3	PXI-2530	4	TB-2630

Figure 3. Installing the TB-2630 Terminal Block

Accessories

When a double row ribbon cable connector is used, the pitch of the ribbon cable is half the pitch of the connector. For example, a 0.050 in. pitch ribbon cable uses a 0.100 in. pitch connector. Ribbon cable connector assemblies are typically defined by the pitch of the connector. Refer to Figure 4 for a diagram of a 0.100 in. pitch cable assembly with a 0.100 in. pitch connector and a 0.050 in. pitch ribbon cable.

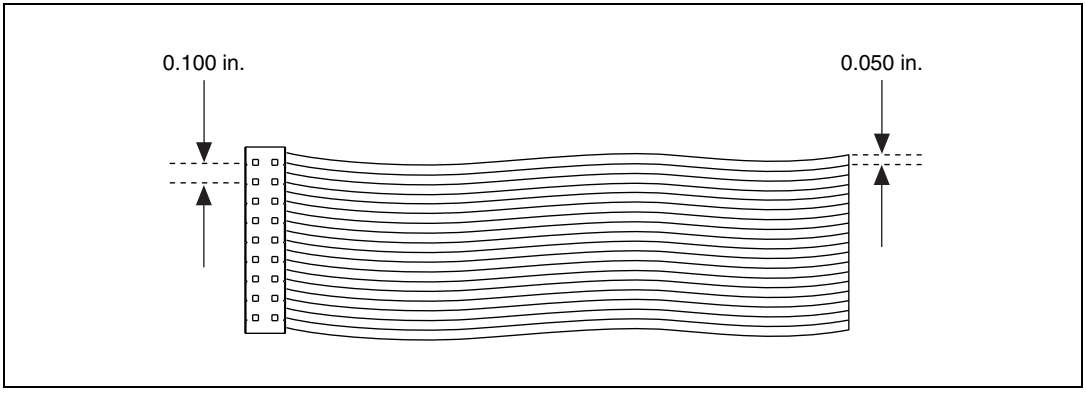


Figure 4. 0.100 in. Pitch Cable Assembly

The TB-2630 includes eight 2 × 9 0.100 in. pitch ribbon cable connectors. Refer to Table 4 for additional connectors that you can use with the TB-2630.

You can use any 0.050 in. pitch ribbon cable with the TB-2630. To use a ribbon cable with more than 18 conductors, remove the unwanted conductors before using. Refer to Table 4 for more information about the cable connector assembly.

Table 4. Third-Party Accessories for the TB-2630

Accessory	Manufacturer	Part Number
2 × 9 0.100 in. Pitch Ribbon Cable Connector	Samtec	IDD-09-HG
0.100 in. Pitch Cable Connector Assembly (0.100 in. Pitch Connector and 0.050 in. Pitch Ribbon Cable)	Samtec	IDSD-09 Series

Compliance and Certifications

Safety

This product is designed to meet the requirements of the following standards of safety for electrical equipment for measurement, control, and laboratory use:

- IEC 61010-1, EN 61010-1
- UL 3111-1, UL 61010B-1
- CAN/CSA C22.2 No. 1010.1

Note For UL and other safety certifications, refer to the product label or visit `ni.com/certification`, search by model number or product line, and click the appropriate link in the Certification column.

Electromagnetic Compatibility

Emissions	EN 55011 Class A at 10 m FCC Part 15A above 1 GHz
Immunity	EN 61326:1997 + A2:2001, Table 1
EMC/EMI	CE, C-Tick, and FCC Part 15 (Class A) Compliant

Note For EMC compliance, operate this device with shielded cabling.

CE Compliance

This product meets the essential requirements of applicable European Directives, as amended for CE marking, as follows:

Low-Voltage Directive (safety)	73/23/EEC
Electromagnetic Compatibility Directive (EMC)	89/336/EEC

Note Refer to the Declaration of Conformity (DoC) for this product for any additional regulatory compliance information. To obtain the DoC for this product, visit `ni.com/certification`, search by model number or product line, and click the appropriate link in the Certification column.

373684C Nov07

取り付け手順

NI TB-2630

NI PXI-2530 用端子台

このガイドでは、NI TB-2630 端子台の取り付けおよび信号の接続方法、およびNI PXI-2530 スイッチモジュールを次のいずれかに構成する方法を説明します。

- 128 × 1 単線式マルチプレクサ
- 64 × 1 2 線式マルチプレクサ
- 32 × 1 4 線式マルチプレクサ
- 8 16 × 1 単線式マルチプレクサ

端子台を取り付ける順番については、『NI スイッチスタートアップガイド』を参照してください。

はじめに

TB-2630 端子台は、PXI-2530 スイッチモジュールの前面に取り付けます。TB-2630 では、信号線とスイッチの接続にはリボンケーブルを使用します。トリガ入力信号およびトリガ出力信号用のネジ留め式端子も装備しています。

表記規則

このドキュメントでは、以下の表記規則を使用します。

→ 矢印（→）は、ネスト化されたメニュー項目やダイアログボックスのオプションをたどっていくと目的の操作項目を選択できることを示します。たとえば、**ファイル→ページ設定→オプション**となっている場合は、**ファイル**メニューをプルダウンして、**ページ設定**項目を選択し、最後のダイアログボックスから**オプション**を選択します。

このアイコンは、注意すべき重要な情報があることを示します。

このアイコンは、負傷、データの損失、システムの破損を防止するための注意事項を示します。

NATIONAL INSTRUMENTS

太字	太字のテキストは、メニュー項目やダイアログボックスのオプションなど、ソフトウェアで選択またはクリックする必要がある項目を表します。また、太字のテキストは、パラメータ名も表します。
斜体	斜体のテキストは、変数、強調、または重要な概念の説明を示します。また、入力する必要のある文字列や値を表すこともあります。
monospace	このフォントのテキストは、キーボードから入力する必要があるテキストや文字、コードの一部、プログラムサンプル、構文例を表します。また、ディスクドライブ、パス、ディレクトリ、プログラム、サブプログラム、サブルーチンなどの名称、デバイス名、関数、操作、変数、ファイル名および拡張子の引用にも使用されます。

1. 端子台を箱から取り出す

取り扱い中に端子台を破損しないために、以下の予防措置を行ってください。

注意 露出しているコネクタピンには絶対に触れないでください。

- 接地ストラップを使用したり、接地されている物体に触れて、身体を接地する。
- 静電気防止用パッケージをシャーシの金属部分に接触させてから、端子台をパッケージから取り出す。

端子台を箱から取り出し、部品がゆるんでいないかどうか、また、破損箇所がないかどうか調べます。端子台が破損している場合は、ナショナルインスツルメンツまでご連絡ください。破損している端子台をスイッチモジュールに取り付けないでください。

端子台は、使用しないときは静電気防止用パッケージに入れて保管してください。

2. 部品を確認する

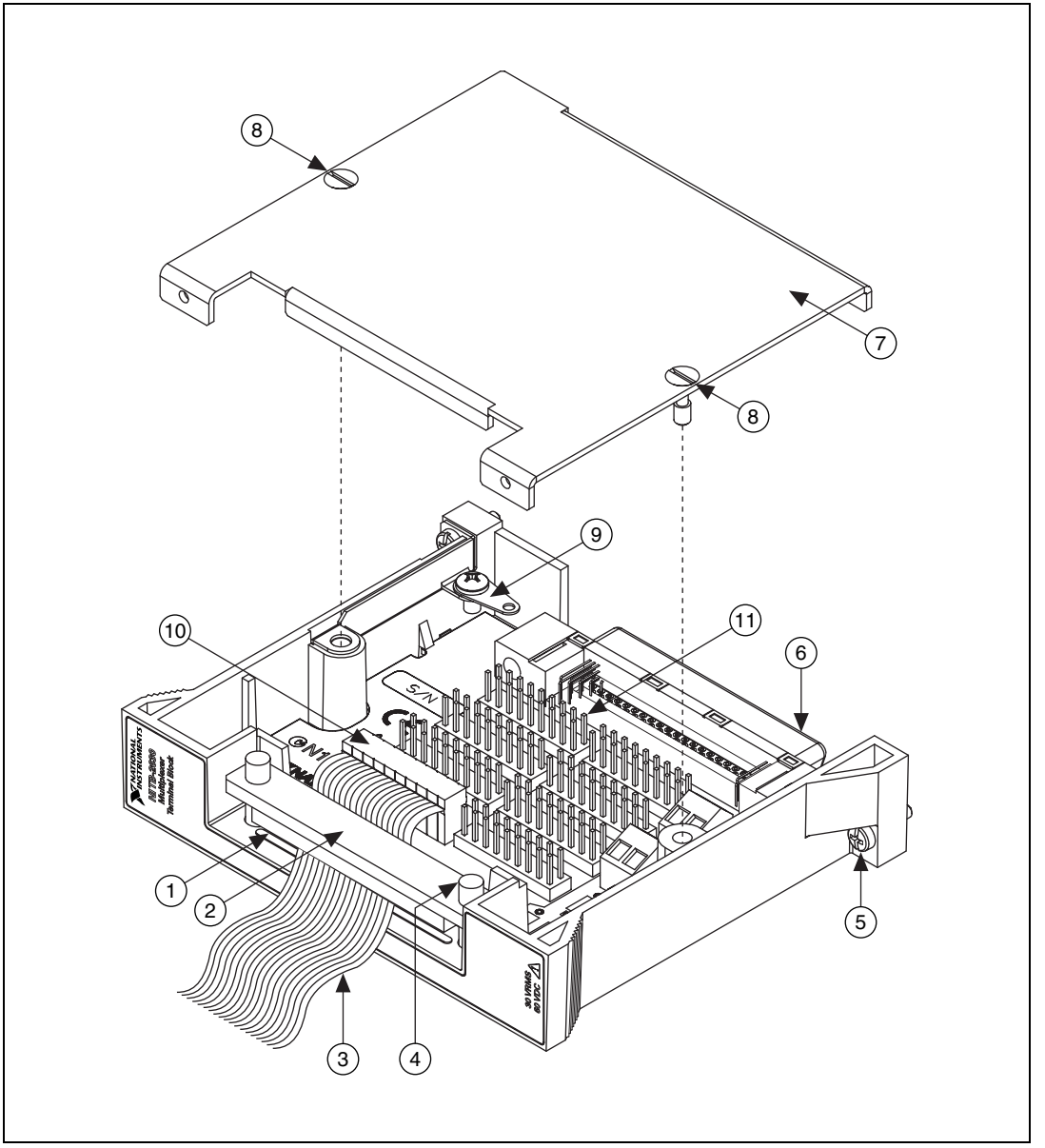
下記の部品があることを確認します。

- ❑ NI TB-2630 端子台
- ❑ PXI シャーシ
- ❑ NI PXI-2530 スイッチモジュール
- ❑ 1/8 in. マイナスドライバー
- ❑ 8 2×9、0.100 in. ピッチリボンケーブルコネクタ（同梱）
- ❑ 18 コンダクタ、28 AWG、0.050 in. ピッチリボンケーブル（非同梱）

3. 信号を接続する

信号を端子台に接続するには、次の手順に従います。

1. マイナスドライバーを使用して、端子台の上部カバーのネジを外します。
2. 端子台から上部カバーを注意して取り外します。
3. ストレインリリーフアセンブリの 2 つのネジを緩めてストレインリリーフ上部のバーを取り外します。
4. 2×9 リボンケーブルコネクタを、各 18 コンダクタリボンケーブルに取り付けます。
5. 各リボンケーブルをヘッダに接続します。
6. ストレインリリーフバーを元に戻して、ストレインリリーフアセンブリの 2 つのネジを締めてケーブルを固定します。
7. 端子台の上部カバーを元のように取り付けます。
8. 上部カバーのネジを締めて、端子台の上部カバーを固定します。



1 ストレインリリーフバー間の隙間	7 端子台の上部カバー
2 ストレインリリーフバー	8 上部カバー用ネジ
3 リボンケーブル	9 接地用圧着端子
4 ストレインリリーフ用ネジ	10 リボンケーブルコネクタ
5 シャーシ用ネジ	11 リボンケーブルヘッダ
6 後部コネクタ	

図 1 TB-2630 端子台

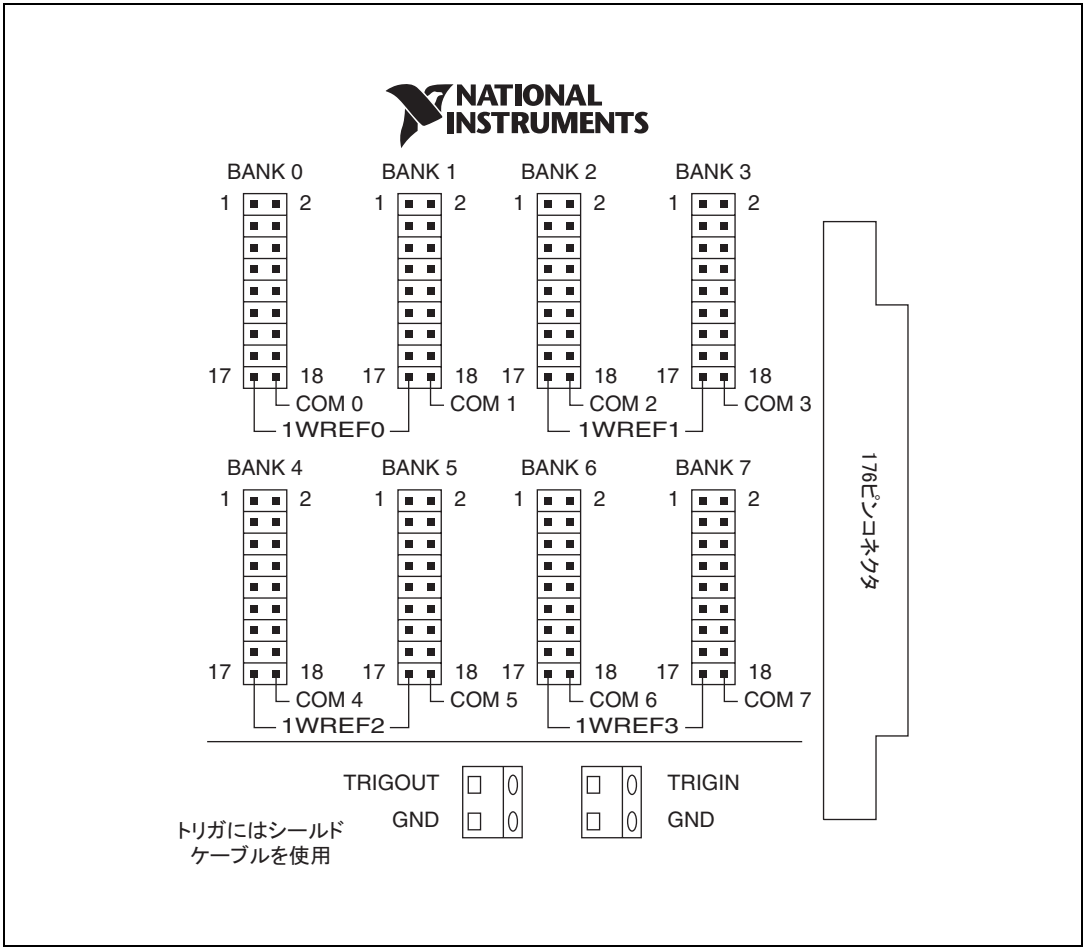


図 2 TB-2630 端子台の信号接続

表 1 128 × 1、単線式トポロジにおける信号接続

ソフトウェア名	ハードウェア名
com0	BANK 0, PIN 18
ch0	BANK 0, PIN 1
ch1	BANK 0, PIN 2
ch2	BANK 0, PIN 3
ch3	BANK 0, PIN 4
ch4	BANK 0, PIN 5
ch5	BANK 0, PIN 6
ch6	BANK 0, PIN 7
ch7	BANK 0, PIN 8
ch8	BANK 0, PIN 9
ch9	BANK 0, PIN 10
ch10	BANK 0, PIN 11
ch11	BANK 0, PIN 12
ch12	BANK 0, PIN 13
ch13	BANK 0, PIN 14
ch14	BANK 0, PIN 15
ch15	BANK 0, PIN 16
ch16	BANK 1, PIN 1
ch17	BANK 1, PIN 2
ch18	BANK 1, PIN 3
ch19	BANK 1, PIN 4
ch20	BANK 1, PIN 5
ch21	BANK 1, PIN 6
ch22	BANK 1, PIN 7
ch23	BANK 1, PIN 8
ch24	BANK 1, PIN 9
ch25	BANK 1, PIN 10
ch26	BANK 1, PIN 11
ch27	BANK 1, PIN 12
ch28	BANK 1, PIN 13
ch29	BANK 1, PIN 14
ch30	BANK 1, PIN 15

ソフトウェア名	ハードウェア名
ch42	BANK 2, PIN 11
ch43	BANK 2, PIN 12
ch44	BANK 2, PIN 13
ch45	BANK 2, PIN 14
ch46	BANK 2, PIN 15
ch47	BANK 2, PIN 16
ch48	BANK 3, PIN 1
ch49	BANK 3, PIN 2
ch50	BANK 3, PIN 3
ch51	BANK 3, PIN 4
ch52	BANK 3, PIN 5
ch53	BANK 3, PIN 6
ch54	BANK 3, PIN 7
ch55	BANK 3, PIN 8
ch56	BANK 3, PIN 9
ch57	BANK 3, PIN 10
ch58	BANK 3, PIN 11
ch59	BANK 3, PIN 12
ch60	BANK 3, PIN 13
ch61	BANK 3, PIN 14
ch62	BANK 3, PIN 15
ch63	BANK 3, PIN 16
ch64	BANK 4, PIN 1
ch65	BANK 4, PIN 2
ch66	BANK 4, PIN 3
ch67	BANK 4, PIN 4
ch68	BANK 4, PIN 5
ch69	BANK 4, PIN 6
ch70	BANK 4, PIN 7
ch71	BANK 4, PIN 8
ch72	BANK 4, PIN 9
ch73	BANK 4, PIN 10

ソフトウェア名	ハードウェア名
ch85	BANK 5, PIN 6
ch86	BANK 5, PIN 7
ch87	BANK 5, PIN 8
ch88	BANK 5, PIN 9
ch89	BANK 5, PIN 10
ch90	BANK 5, PIN 11
ch91	BANK 5, PIN 12
ch92	BANK 5, PIN 13
ch93	BANK 5, PIN 14
ch94	BANK 5, PIN 15
ch95	BANK 5, PIN 16
ch96	BANK 6, PIN 1
ch97	BANK 6, PIN 2
ch98	BANK 6, PIN 3
ch99	BANK 6, PIN 4
ch100	BANK 6, PIN 5
ch101	BANK 6, PIN 6
ch102	BANK 6, PIN 7
ch103	BANK 6, PIN 8
ch104	BANK 6, PIN 9
ch105	BANK 6, PIN 10
ch106	BANK 6, PIN 11
ch107	BANK 6, PIN 12
ch108	BANK 6, PIN 13
ch109	BANK 6, PIN 14
ch110	BANK 6, PIN 15
ch111	BANK 6, PIN 16
ch112	BANK 7, PIN 1
ch113	BANK 7, PIN 2
ch114	BANK 7, PIN 3
ch115	BANK 7, PIN 4
ch116	BANK 7, PIN 5

表 1 128 × 1、単線式トポロジにおける信号接続 （続き）

ソフトウェア名	ハードウェア名
ch31	BANK 1, PIN 16
ch32	BANK 2, PIN 1
ch33	BANK 2, PIN 2
ch34	BANK 2, PIN 3
ch35	BANK 2, PIN 4
ch36	BANK 2, PIN 5
ch37	BANK 2, PIN 6
ch38	BANK 2, PIN 7
ch39	BANK 2, PIN 8
ch40	BANK 2, PIN 9
ch41	BANK 2, PIN 10

ソフトウェア名	ハードウェア名
ch74	BANK 4, PIN 11
ch75	BANK 4, PIN 12
ch76	BANK 4, PIN 13
ch77	BANK 4, PIN 14
ch78	BANK 4, PIN 15
ch79	BANK 4, PIN 16
ch80	BANK 5, PIN 1
ch81	BANK 5, PIN 2
ch82	BANK 5, PIN 3
ch83	BANK 5, PIN 4
ch84	BANK 5, PIN 5

ソフトウェア名	ハードウェア名
ch117	BANK 7, PIN 6
ch118	BANK 7, PIN 7
ch119	BANK 7, PIN 8
ch120	BANK 7, PIN 9
ch121	BANK 7, PIN 10
ch122	BANK 7, PIN 11
ch123	BANK 7, PIN 12
ch124	BANK 7, PIN 13
ch125	BANK 7, PIN 14
ch126	BANK 7, PIN 15
ch127	BANK 7, PIN 16

メモ 128 × 1、単線式トポロジでは、1WREF0（BANK 0–1, PIN 17）が COM1（BANK 1, PIN 18）に接続されています。

表 2　64 × 1、2 線式トポロジにおける信号接続

ソフトウェア名	ハードウェア名	
	+	−
com0	BANK 0, PIN 18	BANK 1, PIN 18
ch0	BANK 0, PIN 1	BANK 1, PIN 1
ch1	BANK 0, PIN 2	BANK 1, PIN 2
ch2	BANK 0, PIN 3	BANK 1, PIN 3
ch3	BANK 0, PIN 4	BANK 1, PIN 4
ch4	BANK 0, PIN 5	BANK 1, PIN 5
ch5	BANK 0, PIN 6	BANK 1, PIN 6
ch6	BANK 0, PIN 7	BANK 1, PIN 7
ch7	BANK 0, PIN 8	BANK 1, PIN 8
ch8	BANK 0, PIN 9	BANK 1, PIN 9
ch9	BANK 0, PIN 10	BANK 1, PIN 10
ch10	BANK 0, PIN 11	BANK 1, PIN 11
ch11	BANK 0, PIN 12	BANK 1, PIN 12
ch12	BANK 0, PIN 13	BANK 1, PIN 13
ch13	BANK 0, PIN 14	BANK 1, PIN 14
ch14	BANK 0, PIN 15	BANK 1, PIN 15
ch15	BANK 0, PIN 16	BANK 1, PIN 16
ch16	BANK 2, PIN 1	BANK 3, PIN 1
ch17	BANK 2, PIN 2	BANK 3, PIN 2
ch18	BANK 2, PIN 3	BANK 3, PIN 3
ch19	BANK 2, PIN 4	BANK 3, PIN 4
ch20	BANK 2, PIN 5	BANK 3, PIN 5
ch21	BANK 2, PIN 6	BANK 3, PIN 6
ch22	BANK 2, PIN 7	BANK 3, PIN 7
ch23	BANK 2, PIN 8	BANK 3, PIN 8
ch24	BANK 2, PIN 9	BANK 3, PIN 9
ch25	BANK 2, PIN 10	BANK 3, PIN 10
ch26	BANK 2, PIN 11	BANK 3, PIN 11
ch27	BANK 2, PIN 12	BANK 3, PIN 12
ch28	BANK 2, PIN 13	BANK 3, PIN 13
ch29	BANK 2, PIN 14	BANK 3, PIN 14

ソフトウェア名	ハードウェア名	
	+	−
ch32	BANK 4, PIN 1	BANK 5, PIN 1
ch33	BANK 4, PIN 2	BANK 5, PIN 2
ch34	BANK 4, PIN 3	BANK 5, PIN 3
ch35	BANK 4, PIN 4	BANK 5, PIN 4
ch36	BANK 4, PIN 5	BANK 5, PIN 5
ch37	BANK 4, PIN 6	BANK 5, PIN 6
ch38	BANK 4, PIN 7	BANK 5, PIN 7
ch39	BANK 4, PIN 8	BANK 5, PIN 8
ch40	BANK 4, PIN 9	BANK 5, PIN 9
ch41	BANK 4, PIN 10	BANK 5, PIN 10
ch42	BANK 4, PIN 11	BANK 5, PIN 11
ch43	BANK 4, PIN 12	BANK 5, PIN 12
ch44	BANK 4, PIN 13	BANK 5, PIN 13
ch45	BANK 4, PIN 14	BANK 5, PIN 14
ch46	BANK 4, PIN 15	BANK 5, PIN 15
ch47	BANK 4, PIN 16	BANK 5, PIN 16
ch48	BANK 6, PIN 1	BANK 7, PIN 1
ch49	BANK 6, PIN 2	BANK 7, PIN 2
ch50	BANK 6, PIN 3	BANK 7, PIN 3
ch51	BANK 6, PIN 4	BANK 7, PIN 4
ch52	BANK 6, PIN 5	BANK 7, PIN 5
ch53	BANK 6, PIN 6	BANK 7, PIN 6
ch54	BANK 6, PIN 7	BANK 7, PIN 7
ch55	BANK 6, PIN 8	BANK 7, PIN 8
ch56	BANK 6, PIN 9	BANK 7, PIN 9
ch57	BANK 6, PIN 10	BANK 7, PIN 10
ch58	BANK 6, PIN 11	BANK 7, PIN 11
ch59	BANK 6, PIN 12	BANK 7, PIN 12
ch60	BANK 6, PIN 13	BANK 7, PIN 13
ch61	BANK 6, PIN 14	BANK 7, PIN 14
ch62	BANK 6, PIN 15	BANK 7, PIN 15

表 2　64 × 1、2 線式トポロジにおける信号接続 （続き）

ソフトウェア名	ハードウェア名	
	+	−
ch30	BANK 2, PIN 15	BANK 3, PIN 15
ch31	BANK 2, PIN 16	BANK 3, PIN 16

ソフトウェア名	ハードウェア名	
	+	−
ch63	BANK 6, PIN 16	BANK 7, PIN 16

表 3　32 × 1、4 線式トポロジにおける信号接続

ソフトウェア名	ハードウェア名			
	A+	A−	B+	B−
com0	BANK 0, PIN 18	BANK 1, PIN 18	BANK 4, PIN 18	BANK 5, PIN 18
ch0	BANK 0, PIN 1	BANK 1, PIN 1	BANK 4, PIN 1	BANK 5, PIN 1
ch1	BANK 0, PIN 2	BANK 1, PIN 2	BANK 4, PIN 2	BANK 5, PIN 2
ch2	BANK 0, PIN 3	BANK 1, PIN 3	BANK 4, PIN 3	BANK 5, PIN 3
ch3	BANK 0, PIN 4	BANK 1, PIN 4	BANK 4, PIN 4	BANK 5, PIN 4
ch4	BANK 0, PIN 5	BANK 1, PIN 5	BANK 4, PIN 5	BANK 5, PIN 5
ch5	BANK 0, PIN 6	BANK 1, PIN 6	BANK 4, PIN 6	BANK 5, PIN 6
ch6	BANK 0, PIN 7	BANK 1, PIN 7	BANK 4, PIN 7	BANK 5, PIN 7
ch7	BANK 0, PIN 8	BANK 1, PIN 8	BANK 4, PIN 8	BANK 5, PIN 8
ch8	BANK 0, PIN 9	BANK 1, PIN 9	BANK 4, PIN 9	BANK 5, PIN 9
ch9	BANK 0, PIN 10	BANK 1, PIN 10	BANK 4, PIN 10	BANK 5, PIN 10
ch10	BANK 0, PIN 11	BANK 1, PIN 11	BANK 4, PIN 11	BANK 5, PIN 11
ch11	BANK 0, PIN 12	BANK 1, PIN 12	BANK 4, PIN 12	BANK 5, PIN 12
ch12	BANK 0, PIN 13	BANK 1, PIN 13	BANK 4, PIN 13	BANK 5, PIN 13
ch13	BANK 0, PIN 14	BANK 1, PIN 14	BANK 4, PIN 14	BANK 5, PIN 14
ch14	BANK 0, PIN 15	BANK 1, PIN 15	BANK 4, PIN 15	BANK 5, PIN 15
ch15	BANK 0, PIN 16	BANK 1, PIN 16	BANK 4, PIN 16	BANK 5, PIN 16
ch16	BANK 2, PIN 1	BANK 3, PIN 1	BANK 6, PIN 1	BANK 7, PIN 1
ch17	BANK 2, PIN 2	BANK 3, PIN 2	BANK 6, PIN 2	BANK 7, PIN 2
ch18	BANK 2, PIN 3	BANK 3, PIN 3	BANK 6, PIN 3	BANK 7, PIN 3
ch19	BANK 2, PIN 4	BANK 3, PIN 4	BANK 6, PIN 4	BANK 7, PIN 4
ch20	BANK 2, PIN 5	BANK 3, PIN 5	BANK 6, PIN 5	BANK 7, PIN 5
ch21	BANK 2, PIN 6	BANK 3, PIN 6	BANK 6, PIN 6	BANK 7, PIN 6
ch22	BANK 2, PIN 7	BANK 3, PIN 7	BANK 6, PIN 7	BANK 7, PIN 7
ch23	BANK 2, PIN 8	BANK 3, PIN 8	BANK 6, PIN 8	BANK 7, PIN 8
ch24	BANK 2, PIN 9	BANK 3, PIN 9	BANK 6, PIN 9	BANK 7, PIN 9

表 3 32 × 1、4 線式トポロジにおける信号接続 （続き）

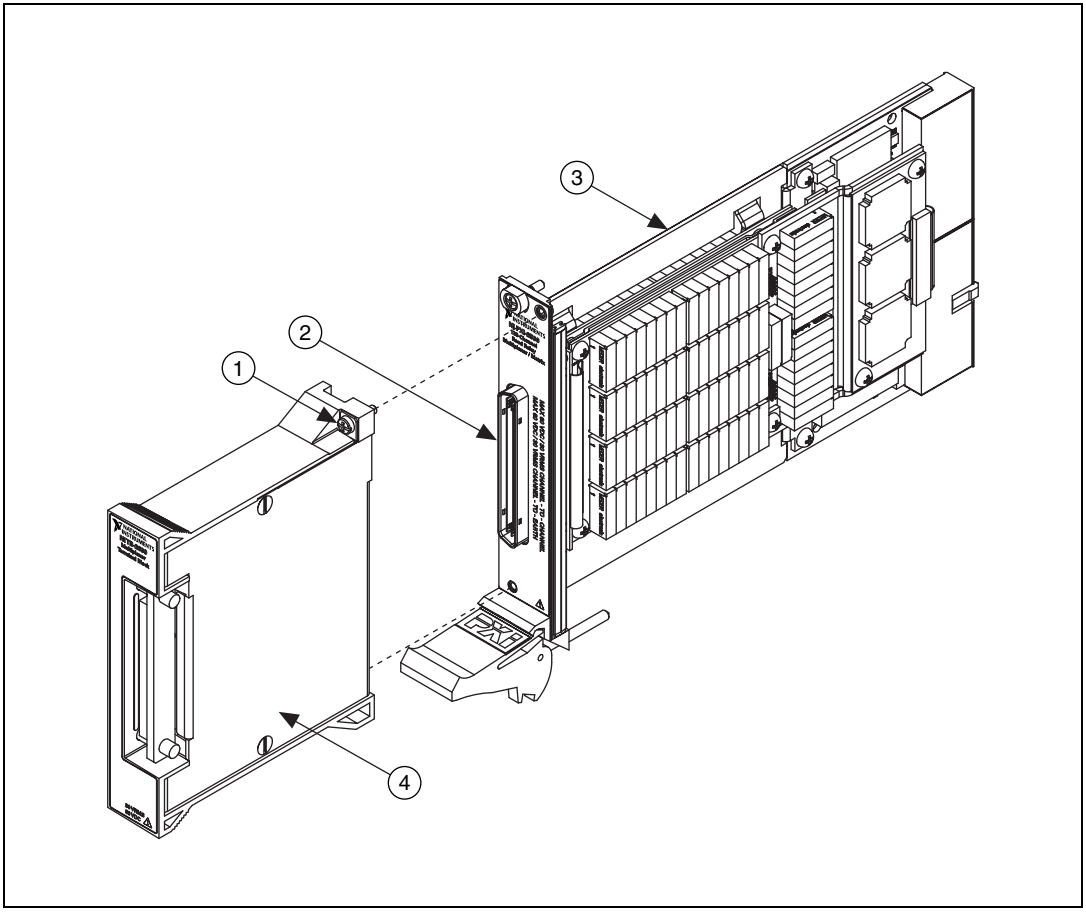
ソフトウェア名	ハードウェア名			
	A+	A−	B+	B−
ch25	BANK 2, PIN 10	BANK 3, PIN 10	BANK 6, PIN 10	BANK 7, PIN 10
ch26	BANK 2, PIN 11	BANK 3, PIN 11	BANK 6, PIN 11	BANK 7, PIN 11
ch27	BANK 2, PIN 12	BANK 3, PIN 12	BANK 6, PIN 12	BANK 7, PIN 12
ch28	BANK 2, PIN 13	BANK 3, PIN 13	BANK 6, PIN 13	BANK 7, PIN 13
ch29	BANK 2, PIN 14	BANK 3, PIN 14	BANK 6, PIN 14	BANK 7, PIN 14
ch30	BANK 2, PIN 15	BANK 3, PIN 15	BANK 6, PIN 15	BANK 7, PIN 15
ch31	BANK 2, PIN 16	BANK 3, PIN 16	BANK 6, PIN 16	BANK 7, PIN 16

4. 端子台を取り付ける

TB-2630 端子台を PXI-2530 のフロントパネルに接続するには、次の手順に従います。

メモ NI PXI-2530 が既に PXI シャーシに取り付けられていることを前提とします。

1. TB-2630 を PXI-2530 のフロントコネクタに差し込みます。
2. 端子台の後部パネル背面にある上下のシャーシ用ネジを締めて、端子台をしっかりと固定します。



1 シャーシネジ	2 フロントコネクタ	3 PXI-2530	4 TB-2630

図 3 TB-2630 端子台を取り付ける

アクセサリ

複列構成のリボンケーブルコネクタを使用する場合、リボンケーブルのピッチはコネクタピッチの半分になります。たとえば、1.27 mm（0.05 in.）ピッチのリボンケーブルは、2.54 mm（0.1 in.）ピッチのコネクタを使用します。リボンケーブルコネクタのアセンブリは、通常コネクタのピッチで定義されます。2.54 mm（0.1 in.）ピッチコネクタの 2.54 mm（0.1 in.）ピッチケーブルアセンブリおよび 1.27 mm（0.05 in.）ピッチのリボンケーブルについては図 4 を参照してください。

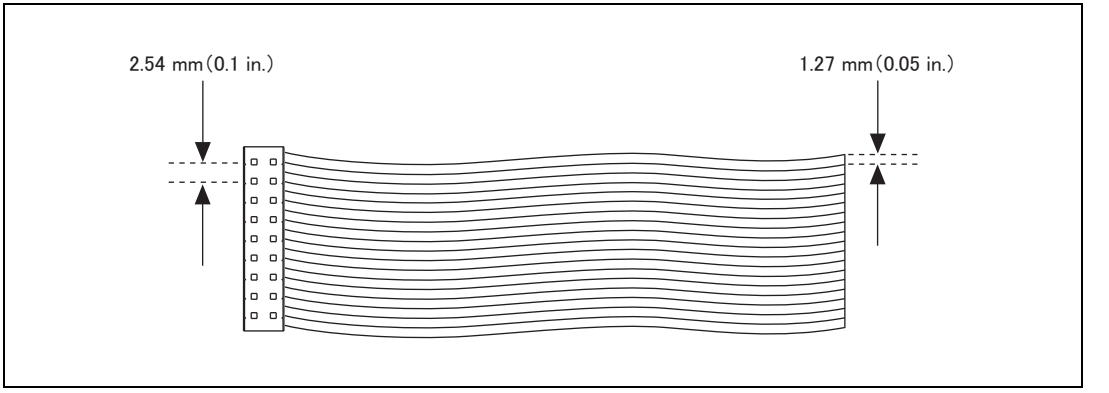


図 4　2.54 mm（0.1 in.）ピッチケーブルアセンブリ

TB-2630 には、8 つの 2 × 9 2.54 mm（0.1 in.）ピッチリボンケーブルコネクタが含まれます。TB-2630 と一緒に使用できるその他のコネクタについては、表 4 を参照してください。

TB-2630 には、どの 1.27 mm（0.05 in.）ピッチリボンケーブルでも使用できます。18 コンダクタ以上のリボンケーブルを使用するには、使用前に不必要なコンダクタを除去します。ケーブルコネクタアセンブリについての詳細は、表 4 を参照してください。

表 4　TB-2630 対応の他社製アクセサリ

アクセサリ	製造元	製品番号
2 × 9 2.54 mm（0.1 in.）ピッチリボンケーブルコネクタ	Samtec	IDD-09-HG
2.54 mm（0.1 in.）ピッチケーブルコネクタアセンブリ（2.54 mm ピッチコネクタおよび 1.27 mm ピッチリボンケーブル）	Samtec	IDSD-09 シリーズ

認可および準拠

安全性

この製品は、計測、制御、実験に使用される電気装置に関する以下の安全規格の必要条件を満たすように設計されています。

- IEC 61010-1、EN 61010-1
- UL 3111-1、UL 61010B-1
- CAN/CSA C22.2 No. 1010.1

メモ UL および準拠する安全規格については、`ni.com/certification`（英語）にアクセスして型番または製品ラインで検索し、保証の欄の該当するリンクをクリックしてください。

電磁両立性

エミッション（不要輻射）..... EN 55011 Class A（10 m）、FCC Part 15A（1 GHz 以上）

イミュニティ（電磁環境耐性）..... EN 61326:1997 + A2:2001、Table 1

EMC/EMI..... CE、C-Tick、および FCC Part 15（Class A）準拠

メモ EMC に適合させるには、このデバイスをシールドケーブルと一緒に使用してください。

CE 適合

この製品は、以下のように、CE マーク改正に基づいて、該当する EC 理事会指令による基本的要件に適合しています。

低電圧指令（安全性）..... 73/23/EEC

電磁両立性
規格（EMC）..... 89/336/EEC

メモ この製品のこのほかの適合規格については、この製品の適合宣言（DoC）を参照してください。この製品の適合宣言を入手するには、`ni.com/certification`（英語）にアクセスして型番または製品ラインで検索し、該当するリンクをクリックしてください。

373684C-01　　2007 年 11 月