

SPECIFICATIONS

PCI-5124

150 MHz Bandwidth, 200 MS/s, 12-Bit PCI Oscilloscope Device

Contents

Definitions.....	2
Conditions.....	2
Vertical.....	3
Analog Input.....	3
Impedance and Coupling.....	3
Voltage Levels.....	3
Accuracy.....	4
Bandwidth and Transient Response.....	5
Spectral Characteristics.....	6
Horizontal.....	10
Sample Clock.....	10
Phase-Locked Loop (PLL) Reference Clock.....	12
CLK IN (Sample Clock and Reference Clock Input).....	12
CLK OUT (Sample Clock and Reference Clock Output).....	12
Trigger.....	13
Reference (Stop) Trigger.....	13
External Trigger.....	15
PFI 0 and PFI 1 (Programmable Function Interface, AUX Front Panel Connectors).....	15
Waveform Specifications.....	16
Calibration.....	16
External Calibration.....	16
Self-Calibration.....	17
Calibration Specifications.....	17
Software.....	17
Driver Software.....	17
Application Software.....	17
Interactive Soft Front Panel and Configuration.....	17
TClk Specifications.....	17
Dimensions and Weight.....	18
Power.....	18

Environment..... 18

 Operating Environment..... 19

 Storage Environment..... 19

Compliance and Certifications..... 19

 Safety..... 19

 Electromagnetic Compatibility..... 19

 CE Compliance 20

 Online Product Certification..... 20

 Environmental Management..... 20

Definitions

Warranted specifications describe the performance of a model under stated operating conditions and are covered by the model warranty.

The following characteristic specifications describe values that are relevant to the use of the model under stated operating conditions but are not covered by the model warranty.

- *Typical* specifications describe the performance met by a majority of models.
- *Nominal* specifications describe an attribute that is based on design, conformance testing, or supplemental testing.

Specifications are *Warranted* unless otherwise noted.

Conditions

Specifications are valid under the following conditions unless otherwise noted.

- All filter settings
- All impedance selections
- Sample clock set to 200 MS/s using onboard clock
- The PCI-5124 module is warmed up for 15 minutes at ambient temperature.
- Calibration cycle is maintained.
- External calibration is performed at 23 °C ± 5 °C



Hot Surface If the PCI-5124 has been in use, it may exceed safe handling temperatures and cause burns. Allow the PCI-5124 to cool before removing it from the chassis.



Caution To ensure the specified EMC performance, operate this product only with double-shielded cables (for example, RG-233/U or equivalent) and shielded accessories.



Caution You can impair the protection provided by the PCI-5124 if you use it in a manner not described in this document.

Vertical

Analog Input

Number of channels	Two (simultaneously sampled)
Connectors	BNC

Impedance and Coupling

Input impedance (software-selectable)	$50\ \Omega \pm 2.0\%$ $1\ \text{M}\Omega \pm 0.75\%$ in parallel with a typical capacitance of 29 pF
Input coupling (software-selectable)	AC ¹ DC GND

Voltage Levels

Table 1. Full Scale (FS) Input Range and Programmable Vertical Offset

Range (V_{pk-pk})	Vertical Offset Range	
	50 Ω Input	1 $\text{M}\Omega$ Input
0.2 V	$\pm 0.1\ \text{V}$	
0.4 V	$\pm 0.2\ \text{V}$	
1 V	$\pm 0.5\ \text{V}$	
2 V	$\pm 1\ \text{V}$	
4 V	$\pm 2\ \text{V}$	
10 V	—	$\pm 5\ \text{V}$
20 V (1 $\text{M}\Omega$ only)	—	—

Maximum input overload	
50 Ω	$7\ V_{rms}$ with $ Peaks \leq 10\ \text{V}$
1 $\text{M}\Omega$	$ Peaks \leq 42\ \text{V}$

¹ AC coupling available on 1 $\text{M}\Omega$ input only.

Accuracy

Resolution

12 bits

Table 2. DC Accuracy²

Range (V_{pk-pk})	Accuracy
0.2 V and 0.4 V	$\pm(0.65\% \text{ of input} + 1.3 \text{ mV})$
1 V and 2 V	$\pm(0.65\% \text{ of input} + 1.5 \text{ mV})$
4 V, 10 V, and 20 V ³	$\pm(0.65\% \text{ of input} + 10.0 \text{ mV})$

Programmable vertical offset accuracy $\pm 0.4\%$ of offset setting⁴

Table 3. DC Drift

Range (V_{pk-pk})	50 Ω and 1 M Ω
0.2 V, 0.4 V, 1 V, and 2 V	$\pm(0.057\% \text{ of input} + 0.006\% \text{ of FS} + 100 \text{ } \mu\text{V}) \text{ per } ^\circ\text{C}$
4 V, 10 V, and 20 V ³	$\pm(0.057\% \text{ of input} + 0.006\% \text{ of FS} + 900 \text{ } \mu\text{V}) \text{ per } ^\circ\text{C}$

AC amplitude accuracy⁴

50 Ω	$\pm 0.06 \text{ dB } (\pm 0.7\%) \text{ at } 50 \text{ kHz, typical}$
1 M Ω	$\pm 0.09 \text{ dB } (\pm 1.0\%) \text{ at } 50 \text{ kHz, typical}$

Crosstalk $\leq -85 \text{ dB at } 10 \text{ MHz, typical}^5$

Sparkle code rate⁶

Onboard clock	$<300 \text{ ppt}^7, \text{ typical}$
External clock	
200 MHz	$<300 \text{ ppt, typical}$
150 MHz	$<3 \text{ ppt, typical}$
100 MHz	$0, \text{ typical}$

² Programmable vertical offset = 0 V. Within $\pm 5 \text{ } ^\circ\text{C}$ of self-calibration temperature.

³ 1 M Ω input only.

⁴ Within $\pm 5 \text{ } ^\circ\text{C}$ of self-calibration temperature.

⁵ CH 0 to/from CH 1, External trigger to CH 0 or CH 1.

⁶ Results based on 2×10^{12} samples.

⁷ ppt = parts per trillion (10^{12}).

Bandwidth and Transient Response

Table 4. Bandwidth (-3 dB)⁸

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	85 MHz	75 MHz
All other input ranges	150 MHz	145 MHz up to 40 °C ⁹

Rise/fall time⁸

0.2 V_{pk-pk} input range	3.3 ns, typical
All other input ranges	2.4 ns, typical

Bandwidth limit filters¹⁰

Noise filter	20 MHz, typical 2-pole Bessel filter
Anti-alias filter	60 MHz, typical 4-pole elliptical filter

AC coupling cutoff (-3 dB)¹¹

12 Hz

Table 5. Passband Flatness, Typical¹²

Filter Settings	Input Range (V_{pk-pk})	50 Ω and 1 M Ω
Filters off	0.2 V	± 0.6 dB (DC to 20 MHz) ± 1.5 dB (20 MHz to 40 MHz)
	All input ranges except 0.2 V	± 0.5 dB (DC to 20 MHz) ± 1.0 dB (20 MHz to 50 MHz) ± 1.7 dB (50 MHz to 100 MHz)
Anti-alias filter on	All ranges	-1.0 dB to +2.0 dB (DC to 55 MHz)

⁸ Filters off.

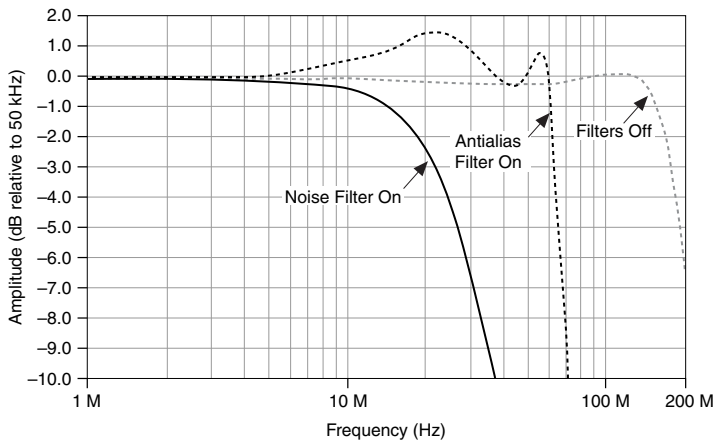
⁹ 135 MHz above 40 °C.

¹⁰ Only one filter can be enabled at any given time. The anti-alias filter is enabled by default.

¹¹ AC coupling available on 1 M Ω path only.

¹² Referenced to 50 kHz.

Figure 1. PCI-5124 Frequency Response (Typical)



Spectral Characteristics

Table 6. Spurious-Free Dynamic Range with Harmonics (SFDR), Typical¹³

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	75 dBc	70 dBc
0.4 V	75 dBc	70 dBc
1 V	72 dBc	70 dBc
2 V	72 dBc	70 dBc
4 V	65 dBc	67 dBc
10 V	65 dBc	60 dBc
20 V (1 M Ω only)	—	60 dBc

¹³ Filters off or Anti-alias filter on. 10 MHz, -1 dBFS input signal. Includes the 2nd through the 5th harmonics. Measured from 5 kHz to 100 MHz.

Table 7. Total Harmonic Distortion (THD), Typical¹⁴

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	-74 dBc	-68 dBc
0.4 V	-74 dBc	-68 dBc
1 V	-72 dBc	-68 dBc
2 V	-72 dBc	-67 dBc
4 V	-63 dBc	-66 dBc
10 V	-63 dBc	-58 dBc
20 V (1 M Ω only)	—	-58 dBc

Intermodulation distortion (V_{pk-pk})¹⁵ -75 dBc, typical

Table 8. Signal-to-Noise Ratio (SNR), Typical¹⁶

Input Range (V_{pk-pk})	50 Ω		1 M Ω	
	Filters Off	Anti-alias Filter On	Filters Off	Anti-alias Filter On
0.2 V	57 dB	56 dB	53 dB	55 dB
0.4 V	58 dB	57 dB	55 dB	57 dB
1 V	58 dB	58 dB	57 dB	57 dB
2 V	58 dB	58 dB	57 dB	57 dB
4 V	—	—	56 dB	58 dB

¹⁴ Filters off or Anti-alias filter on. 10 MHz, -1 dBFS input signal. Includes the 2nd through the 5th harmonics.

¹⁵ 0.2 V to 2.0 V input ranges on 50 Ω input. Filters off or Anti-alias filter on. Two tones at 10.2 MHz and 11.2 MHz. Each tone is -7 dBFS.

¹⁶ Excludes harmonics. 10 MHz, -1 dBFS input signal. Measured from DC to 100 MHz.

Table 9. Signal to Noise and Distortion (SINAD), Typical¹⁷

Input Range (V_{pk-pk})	50 Ω		1 M Ω	
	Filters Off	Anti-alias Filter On	Filters Off	Anti-alias Filter On
0.2 V	57 dB	56 dB	53 dB	55 dB
0.4 V	58 dB	57 dB	55 dB	57 dB
1 V	58 dB	58 dB	57 dB	57 dB
2 V	58 dB	58 dB	57 dB	57 dB
4 V	—	—	56 dB	57 dB

Figure 2. PCI-5124 Dynamic Performance, 50 Ω , 1 V Input Range, 262,144-Point FFT, Typical

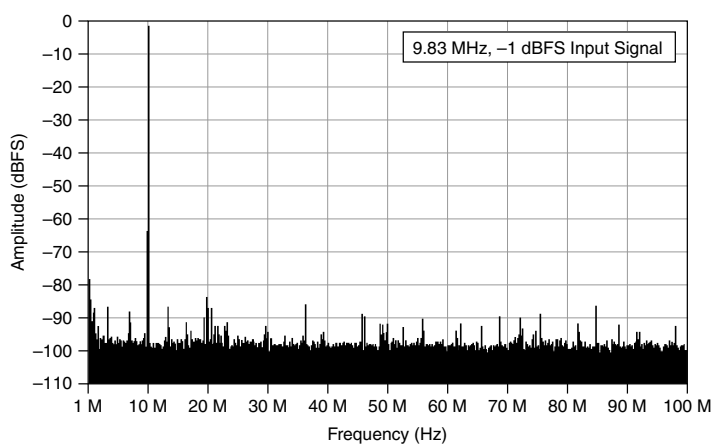


Table 10. RMS Noise (Noise filter on; 50 Ω terminator connected to input)

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	106 μV_{rms} (0.053% FS)	116 μV_{rms} (0.058% FS)
0.4 V	188 μV_{rms} (0.047% FS)	192 μV_{rms} (0.048% FS)
1 V	470 μV_{rms} (0.047% FS)	480 μV_{rms} (0.048% FS)
2 V	940 μV_{rms} (0.047% FS)	960 μV_{rms} (0.048% FS)

¹⁷ Includes harmonics. 10 MHz, -1 dBFS input signal. Measured from DC to 100 MHz.

Table 10. RMS Noise (Noise filter on; 50 Ω terminator connected to input) (Continued)

Input Range (V_{pk-pk})	50 Ω	1 M Ω
4 V	1.88 mV _{rms} (0.047% FS)	1.92 mV _{rms} (0.048% FS)
10 V	4.7 mV _{rms} (0.047% FS)	4.8 mV _{rms} (0.048% FS)
20 V (1 M Ω only)	—	9.4 mV _{rms} (0.047% FS)

Table 11. RMS Noise (Anti-alias filter on; 50 Ω terminator connected to input)

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	126 μ V _{rms} (0.063% FS)	146 μ V _{rms} (0.073% FS)
0.4 V	200 μ V _{rms} (0.05% FS)	216 μ V _{rms} (0.054% FS)
1 V	500 μ V _{rms} (0.05% FS)	510 μ V _{rms} (0.051% FS)
2 V	1.0 mV _{rms} (0.05% FS)	1.02 mV _{rms} (0.051% FS)
4 V	2.04 mV _{rms} (0.051% FS)	2.16 mV _{rms} (0.054% FS)
10 V	5.1 mV _{rms} (0.051% FS)	5.2 mV _{rms} (0.052% FS)
20 V (1 M Ω only)	—	10.2 mV _{rms} (0.051% FS)

Table 12. RMS Noise (Filters off; 50 Ω terminator connected to input)

Input Range (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	128 μ V _{rms} (0.064% FS)	184 μ V _{rms} (0.092% FS)
0.4 V	204 μ V _{rms} (0.051% FS)	264 μ V _{rms} (0.066% FS)
1 V	510 μ V _{rms} (0.051% FS)	550 μ V _{rms} (0.055% FS)
2 V	1.02 mV _{rms} (0.051% FS)	1.08 mV _{rms} (0.054% FS)
4 V	2.08 mV _{rms} (0.052% FS)	2.6 mV _{rms} (0.065% FS)
10 V	5.2 mV _{rms} (0.052% FS)	5.5 mV _{rms} (0.055% FS)
20 V (1 M Ω only)	—	10.6 mV _{rms} (0.053% FS)

Figure 3. Representation of PCI-5124 Spectral Noise Density on 0.2 V Input Range, Noise Filter Enabled, 1 M Ω Input Impedance

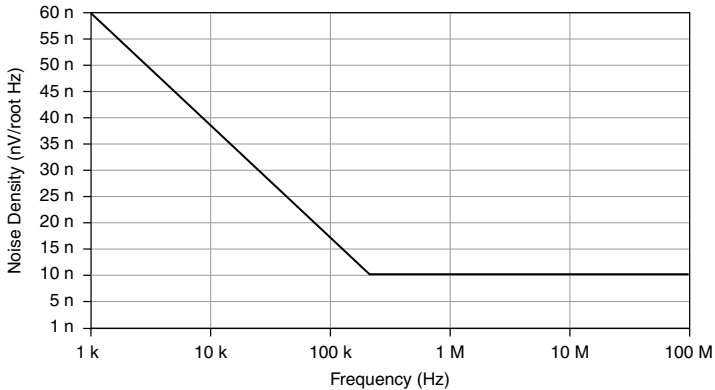
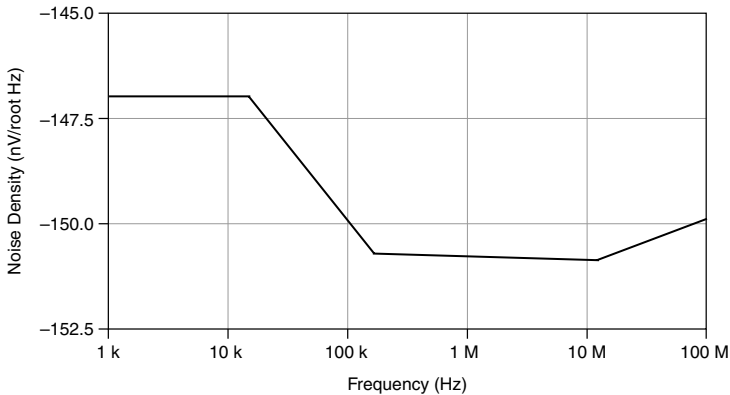


Figure 4. Representation of PCI-5124 Spectral Noise Density on 0.2 V Input Range, Full Bandwidth, 50 Ω Input Impedance



Horizontal

Sample Clock

Sources

Internal	Onboard clock (internal VCXO) ¹⁸
External	CLK IN (front panel SMB connector)

¹⁸ Internal Sample clock is locked to the Reference clock or derived from the onboard VCXO.

Onboard Clock (Internal VCXO)

Sample rate range	
Real-time sampling (single shot)	3.052 kS/s to 200 MS/s ¹⁹
Random interleaved sampling (RIS)	400 MS/s to 4 GS/s in multiples of 200 MS/s
Phase noise density ²⁰	<-100 dBc/Hz at 100 Hz, typical
	<-120 dBc/Hz at 1 kHz, typical
	<-130 dBc/Hz at 10 kHz, typical
Sample clock jitter ²¹	≤1 ps _{rms} , typical (100 Hz to 100 kHz)
	≤2 ps _{rms} , typical (100 Hz to 1 MHz)
Timebase frequency	200 MHz
Timebase accuracy	
Not phase-locked to Reference clock	±25 ppm
Phase-locked to Reference clock	Equal to the Reference clock accuracy
Sample clock delay range	±1 Sample clock period
Sample clock delay/adjustment resolution	≤5 ps

Related Information

For mor information about Sample clock and decimation, refer to the [NI High-Speed Digitizers Help](#), available at [ni.com/manuals](#).

External Sample Clock

Sources	CLK IN (front panel SMB connector)
Frequency range ²²	50 MHz to 210 MHz (CLK IN)
Duty cycle tolerance	45% to 55%
Exported Reference clock destinations	CLK OUT (front panel SMB connector)
	PFI <0..1> (front panel 9-pin mini-circular DIN connector)
	RTSI <0..7>

Related Information

For mor information about Sample clock and decimation, refer to the [NI High-Speed Digitizers Help](#), available at [ni.com/manuals](#).

¹⁹ Divide by *n* decimation used for all rates less than 200 MS/s.
²⁰ 10 MHz input signal.
²¹ Includes the effects of the converter aperture uncertainty and the clock circuitry jitter. Excludes trigger jitter.
²² Divide by *n* decimation available where 1 ≤ *n* ≤ 65,535.

Sample Clock Exporting

Table 13. Exported Sample Clock Destinations

Destination	Maximum Frequency
CLK OUT (front panel SMB connector)	210 MHz
PXI_Trig <0..6> ²³	20 MHz
PFI <0..1> (front panel 9-pin mini-circular DIN connector) ²³	25 MHz

Phase-Locked Loop (PLL) Reference Clock

Sources	RTSI 7 CLK IN (front panel SMB connector)
Frequency range	1 MHz to 20 MHz in 1 MHz increments ²⁴
Duty cycle tolerance	45% to 55%
Exported Reference clock destinations	CLK OUT (front panel SMB connector) PFI <0..1> (front panel 9-pin mini-circular DIN connector) RTSI <0..7>

CLK IN (Sample Clock and Reference Clock Input)

Connector	SMB jack
Input voltage range	
Sine wave (V_{pk-pk})	0.65 V to 2.8 V (0 dBm to 13 dBm)
Square wave (V_{pk-pk})	0.2 V to 2.8 V
Maximum input overload	7 V_{rms} with $ Peaks \leq 10$ V
Impedance	50 Ω
Coupling	AC

CLK OUT (Sample Clock and Reference Clock Output)

Connector	SMB jack
Output impedance	50 Ω
Logic type	3.3 V CMOS
Maximum drive current	± 48 mA

²³ Decimated Sample clock only.

²⁴ Default of 10 MHz. The PLL Reference clock frequency must be accurate to ± 50 ppm.

Trigger

Reference (Stop) Trigger



Note Refer to the following sections and the *NI High-Speed Digitizers Help* for more information about what sources are available for each trigger type.

Trigger types	Edge Window Hysteresis Video Digital Immediate Software
Trigger sources	CH 0 CH 1 TRIG RTSI <0..6> Software
Time resolution	
Time-to-digital conversion circuit (TDC) on	
Onboard clock	50 ps
External clock	N/A
TDC off	
Onboard clock	5 ns
External clock	External clock period
Minimum rearm time ²⁵	
TDC on	10 μs
TDC off	2 μs
Holdoff	
Onboard clock	
TDC on	10 μs to 85.899 s
TDC off	2 μs to 85.899 s
External clock (TDC off)	$200 \times \text{External clock period to } (2^{32} - 1) \times \text{External clock period}$

²⁵ Holdoff set to 0. Onboard Sample clock at maximum rate.

Analog Trigger

Trigger types	Edge Window Hysteresis
Sources	CH 0 (front panel BNC connector) CH 1 (front panel BNC connector) TRIG (front panel BNC connector)
Trigger level range	
CH 0, CH 1	100% of FS
TRIG (External Trigger)	±5 V
Trigger level resolution	10 bits (1 in 1,024)
Edge trigger sensitivity	
CH 0, CH 1	3.5% FS up to 50 MHz Increases to 10% FS at 150 MHz
TRIG (external trigger), V_{pk-pk}	0.25 V up to 100 MHz Increases to 1 V at 200 MHz
Level accuracy	
CH 0, CH 1	±4.7% FS up to 10 MHz, typical
TRIG (External Trigger)	±0.35 V up to 10 MHz, typical
Trigger jitter	≤80 ps _{rms} ²⁶
Trigger filters	
Low-frequency (LF) reject	50 kHz
High-frequency (HF) reject	50 kHz

Digital Trigger

Trigger type	Digital
Sources	RTSI <0..6> PFI <0..1> (front panel SMB connector)

Video Trigger

Trigger type	Video
Sources	CH 0 (front panel BNC connector) CH 1 (front panel BNC connector) TRIG (front panel BNC connector)

²⁶ Within ±5 °C of self-calibration temperature.

Video trigger types	Specific line Any line Specific field
Standards	Negative sync of NTSC, PAL, or SECAM signal

External Trigger

Connector	TRIG (front panel BNC connector)
Impedance	1 M Ω in parallel with 22 pF
Coupling	AC DC
AC-coupling cutoff (-3 dB)	12 Hz
Input voltage range	± 5 V
Maximum input overload	Peaks ≤ 42 V

PFI 0 and PFI 1 (Programmable Function Interface, AUX Front Panel Connectors)

Connector	9-pin mini-circular DIN
Direction	Bidirectional
As an input (trigger)	
Destinations	Start trigger (acquisition arm) Reference (stop) trigger Arm Reference trigger Advance trigger
Input impedance	150 k Ω
V _{IH}	2.0 V
V _{IL}	0.8 V
Maximum input overload	-0.5 V to 5.5 V
Maximum frequency	25 MHz

As an output (event)

Sources	Start trigger (acquisition arm) Reference (stop) trigger End of Record Done (end of acquisition) Probe Compensation ²⁷
Output impedance	50 Ω
Logic type	3.3 V CMOS
Maximum drive current	±24 mA
Maximum frequency	25 MHz

Waveform Specifications

Onboard memory sizes	8 MB per channel (4 MS per channel) 32 MB per channel (16 MS per channel) 256 MB per channel (128 MS per channel)
Minimum record length	1 sample
Number of pretrigger samples	Zero up to full record length ²⁸
Number of posttrigger samples	Zero up to full record length ²⁸
Maximum number of records in onboard memory	
8 MB per channel	21,845
32 MB per channel	87,381
256 MB per channel	100,000 ²⁹
Allocated onboard memory per record	$(Record\ Length \times 2\ bytes/S) + 200\ bytes$, rounded up to next multiple of 128 bytes or 384 bytes, whichever is greater

Calibration

External Calibration

External calibration calibrates the VCXO and the voltage reference. All calibration constants are stored in nonvolatile memory.

²⁷ 1 kHz, 50% duty cycle square wave, PFI 1 only.

²⁸ Single-record mode and multiple-record mode.

²⁹ It is possible to exceed these numbers if you fetch records while acquiring data.

Self-Calibration

Self-calibration is done on software command. The calibration corrects for gain, offset, frequency response, triggering, and timing adjustment errors for all input ranges.

Calibration Specifications

Interval for external calibration	2 years
Warm-up time	15 minutes

Software

Driver Software

Driver support for this device was first available in NI-SCOPE 2.7.

NI-SCOPE is an IVI-compliant driver that allows you to configure, control, and calibrate the PCI-5124. NI-SCOPE provides application programming interfaces for many development environments.

Application Software

NI-SCOPE provides programming interfaces, documentation, and examples for the following application development environments:

- LabVIEW
- LabWindows™/CVI™
- Measurement Studio
- Microsoft Visual C/C++
- .NET (C# and VB.NET)

Interactive Soft Front Panel and Configuration

The NI-SCOPE Soft Front Panel (SFP) allows interactive control of the PCI-5124.

The NI-SCOPE SFP is included on the NI-SCOPE media.

NI Measurement Automation Explorer (MAX) also provides interactive configuration and test tools for the PCI-5124. MAX is included on the NI-SCOPE media.

TCIk Specifications

You can use the NI TCIk synchronization method and the NI-TCIk driver to align the Sample clocks on any number of supported devices, in one or more chassis. For more information about TCIk synchronization, refer to the *NI-TCIk Synchronization Help*, which is located within the *NI High-Speed Digitizers Help*. For other configurations, including multichassis systems, contact NI Technical Support at ni.com/support.

Intermodule SMC Synchronization Using NI-TCIk for Identical Modules

Specifications are valid under the following conditions:

- All PXI-5124 modules installed in one NI PXI-1042 chassis.
- All parameters set to identical values for each SMC-based module.
- Sample clock set to 200 MS/s and all filters are disabled.



Note Although you can use NI-TCIk to synchronize non-identical modules, these specifications apply only to synchronizing identical modules.

Skew ³⁰	500 ps, typical
Average skew after manual adjustment ³¹	<10 ps, typical
Sample clock delay/adjustment resolution	≤5 ps, typical

Dimensions and Weight

Dimensions	35.5 cm × 2.0 cm × 11.3 cm (14.0 in × 0.8 in × 4.4 in)
Weight	455 g (16 oz)

Power

Current draw	
+3.3 VDC	1.3 A
+5 VDC	2.7 A
+12 VDC	130 mA
-12 VDC	0 A
Total power	19.4 W

Environment

Maximum altitude	2,000 m (at 25 °C ambient temperature)
Pollution Degree	2

³⁰ Caused by clock and analog path delay differences. No manual adjustment performed.

³¹ For information about manual adjustment, refer to the *Synchronization Repeatability Optimization* topic in the *NI-TCIk Synchronization Help* available at ni.com/manuals. For additional help with the adjustment process, contact NI Technical Support at ni.com/support.

Indoor use only.

Operating Environment

Ambient temperature range	0 °C to 45 °C (Tested in accordance with IEC 60068-2-1 and IEC 60068-2-2.)
Relative humidity range	10% to 90%, noncondensing (Tested in accordance with IEC 60068-2-56.)

Storage Environment

Ambient temperature range	-40 °C to 71 °C (Tested in accordance with IEC 60068-2-1 and IEC 60068-2-2.)
Relative humidity range	5% to 95%, noncondensing (Tested in accordance with IEC 60068-2-56.)

Compliance and Certifications

Safety

This product is designed to meet the requirements of the following electrical equipment safety standards for measurement, control, and laboratory use:

- IEC 61010-1, EN 61010-1
- UL 61010-1, CSA C22.2 No. 61010-1



Note For UL and other safety certifications, refer to the product label or the [Online Product Certification](#) section.

Electromagnetic Compatibility

This product meets the requirements of the following EMC standards for electrical equipment for measurement, control, and laboratory use:

- EN 61326-1 (IEC 61326-1): Class A emissions; Basic immunity
- EN 55011 (CISPR 11): Group 1, Class A emissions
- EN 55022 (CISPR 22): Class A emissions
- EN 55024 (CISPR 24): Immunity
- AS/NZS CISPR 11: Group 1, Class A emissions
- AS/NZS CISPR 22: Class A emissions
- FCC 47 CFR Part 15B: Class A emissions
- ICES-001: Class A emissions



Note In the United States (per FCC 47 CFR), Class A equipment is intended for use in commercial, light-industrial, and heavy-industrial locations. In Europe,

Canada, Australia, and New Zealand (per CISPR 11), Class A equipment is intended for use only in heavy-industrial locations.



Note Group 1 equipment (per CISPR 11) is any industrial, scientific, or medical equipment that does not intentionally generate radio frequency energy for the treatment of material or inspection/analysis purposes.



Note For EMC declarations, certifications, and additional information, refer to the [Online Product Certification](#) section.

CE Compliance

This product meets the essential requirements of applicable European Directives, as follows:

- 2014/35/EU; Low-Voltage Directive (safety)
- 2014/30/EU; Electromagnetic Compatibility Directive (EMC)

Online Product Certification

Refer to the product Declaration of Conformity (DoC) for additional regulatory compliance information. To obtain product certifications and the DoC for this product, visit ni.com/certification, search by model number or product line, and click the appropriate link in the Certification column.

Environmental Management

NI is committed to designing and manufacturing products in an environmentally responsible manner. NI recognizes that eliminating certain hazardous substances from our products is beneficial to the environment and to NI customers.

For additional environmental information, refer to the *Minimize Our Environmental Impact* web page at ni.com/environment. This page contains the environmental regulations and directives with which NI complies, as well as other environmental information not included in this document.

Waste Electrical and Electronic Equipment (WEEE)



EU Customers At the end of the product life cycle, all NI products must be disposed of according to local laws and regulations. For more information about how to recycle NI products in your region, visit ni.com/environment/weee.

电子信息产品污染控制管理办法（中国 RoHS）



中国客户 National Instruments 符合中国电子信息产品中限制使用某些有害物质指令 (RoHS)。关于 National Instruments 中国 RoHS 合规性信息，请登录 ni.com/environment/rohs_china。(For information about China RoHS compliance, go to ni.com/environment/rohs_china.)

Information is subject to change without notice. Refer to the *NI Trademarks and Logo Guidelines* at ni.com/trademarks for information on NI trademarks. Other product and company names mentioned herein are trademarks or trade names of their respective companies. For patents covering NI products/technology, refer to the appropriate location: **Help»Patents** in your software, the `patents.txt` file on your media, or the *National Instruments Patent Notice* at ni.com/patents. You can find information about end-user license agreements (EULAs) and third-party legal notices in the readme file for your NI product. Refer to the *Export Compliance Information* at ni.com/legal/export-compliance for the NI global trade compliance policy and how to obtain relevant HTS codes, ECCNs, and other import/export data. NI MAKES NO EXPRESS OR IMPLIED WARRANTIES AS TO THE ACCURACY OF THE INFORMATION CONTAINED HEREIN AND SHALL NOT BE LIABLE FOR ANY ERRORS. U.S. Government Customers: The data contained in this manual was developed at private expense and is subject to the applicable limited rights and restricted data rights as set forth in FAR 52.227-14, DFAR 252.227-7014, and DFAR 252.227-7015.

© 2004—2017 National Instruments. All rights reserved.

仕様

PCI-5124

150 MHz 帯域幅、200 MS/s、12 ビット PCI オシロスコープデバイス

目次

定義.....	2
条件.....	2
垂直軸.....	3
アナログ入力.....	3
インピーダンスおよびカプリング.....	3
電圧レベル.....	3
確度.....	4
帯域幅および過度応答.....	5
スペクトル特性.....	7
水平軸.....	11
サンプリングクロック.....	11
位相ロックループ (PLL) 基準クロック.....	13
CLK IN (サンプリングクロックおよび基準クロック入力).....	13
CLK OUT (サンプリングクロックおよび基準クロック出力).....	13
トリガ.....	14
基準 (停止) トリガ.....	14
外部トリガ.....	16
PFI 0 および PFI 1 (プログラム可能な機能的インタフェース、AUX フロントパネルコネクタ).....	16
波形仕様.....	17
キャリブレーション.....	18
外部キャリブレーション.....	18
セルフキャリブレーション.....	18
キャリブレーション仕様.....	18
ソフトウェア.....	18
ドライバソフトウェア.....	18
アプリケーションソフトウェア.....	19
対話式ソフトフロントパネルおよび構成.....	19
TCik 仕様.....	19
外形寸法および重量.....	20
電源.....	20

環境.....	21
動作環境.....	21
保管環境.....	21
認可および準拠.....	21
安全性.....	21
電磁両立性.....	21
CE 適合.....	22
オンライン製品認証.....	22
環境管理.....	22

定義

保証仕様値は、記載された動作条件下における各モデルの性能を示すものであり、そのモデルの保証範囲内です。

以下の特性仕様値は、記載された動作条件下における各モデルの使用に関連する値で、そのモデルの保証範囲外であるものを示します。

- 標準仕様値は、大部分のモデルが満たす性能です。
- 公称仕様値は、設計、適合性試験、または補足試験に基づく属性を示します。

仕様は、特に記載がない限り保証値です。

条件

仕様は、特に注釈のない限り、以下の条件下において有効です。

- すべてのフィルタ設定
- すべてのインピーダンス選択
- オンボードクロックを使用し、サンプルクロックが 200 MS/s に設定されている
- PCI-5124 モジュールが周囲温度で 15 分間ウォームアップされている。
- キャリブレーション間隔が一定に維持されている。
- 外部キャリブレーションは 23°C ± 5°C で実行されている



熱面 使用中に過熱して安全に取り扱える温度を超えた PCI-5124 に触れると、火傷するおそれがあります。PCI-5124 をシャーシから取り外す場合は、熱が十分に冷めていることを確認してから行ってください。



注意 指定された電磁両立性を確保するには、必ずダブルシールドのケーブル (たとえば、RG-233/U または同等) とシールドアクセサリを使用してください。



注意 このドキュメントに記載されている以外の方法で使用した場合、PCI-5124 に装備されている保護機能が正常に動作しない場合があります。

垂直軸

アナログ入力

チャンネル数	2 (同時サンプリング)
コネクタ	BNC

インピーダンスおよびカプリング

入力インピーダンス (ソフトウェアで選択可能)	50 Ω ± 2.0% 1 MΩ ± 0.75% (29 pF のキャパシタンスと並列)
入力カプリング (ソフトウェアで選択可能)	AC ¹ DC GND

電圧レベル

表 1. フルスケール (FS) 入力レンジおよびプログラミング可能な垂直オフセット

レンジ (V _{pk-pk})	垂直オフセット範囲	
	50 Ω 入力	1 MΩ 入力
0.2 V	±0.1 V	
0.4 V	±0.2 V	
1 V	±0.5 V	
2 V	±1 V	
4 V	±2 V	
10 V	—	±5 V
20 V (1 MΩ のみ)	—	—

最大入力過負荷

50 Ω	7 V _{rms} (ピーク ≤10 V)
1 MΩ	ピーク ≤42 V

¹ AC カプリングは 1 MΩ 入力でのみ使用できます。

確度

分解能

12 ビット

表 2. DC 確度²

レンジ (V_{pk-pk})	確度
0.2 V および 0.4 V	$\pm(\text{入力の } 0.65\% + 1.3 \text{ mV})$
1 V および 2 V	$\pm(\text{入力の } 0.65\% + 1.5 \text{ mV})$
4 V、10 V、および 20 V ³	$\pm(\text{入力の } 0.65\% + 10.0 \text{ mV})$

プログラム可能な垂直オフセットの確度 オフセット設定の $\pm 0.4\%$ ⁴

表 3. DC ドリフト

レンジ (V_{pk-pk})	50 Ω および 1 M Ω
0.2 V、0.4 V、1 V、および 2 V	$\pm(\text{入力の } 0.057\% + \text{FS の } 0.006\% + 100 \text{ } \mu\text{V})/^{\circ}\text{C}$
4 V、10 V、および 20 V ³	$\pm(\text{入力の } 0.057\% + \text{FS の } 0.006\% + 900 \text{ } \mu\text{V})/^{\circ}\text{C}$

AC 振幅確度⁴

50 Ω	$\pm 0.06 \text{ dB } (\pm 0.7\%) \text{ (50 kHz 時、標準)}$
1 M Ω	$\pm 0.09 \text{ dB } (\pm 1.0\%) \text{ (50 kHz 時、標準)}$
クロストーク	$\leq -85 \text{ dB (10 MHz 時、標準)}$ ⁵
スパークルコードレート ⁶	
オンボードクロック	$< 300 \text{ ppt}^7 \text{ (標準)}$

² プログラミング可能な垂直オフセット = 0 V。セルフキャリブレーション実行時の温度 $\pm 5^{\circ}\text{C}$ 以内です。

³ 1 M Ω 入力のみです。

⁴ セルフキャリブレーション実行時の温度 $\pm 5^{\circ}\text{C}$ 以内です。

⁵ CH 0 から CH 1 および CH 1 から CH 0、外部トリガから CH 0 または CH 1 です。

⁶ 2×10^{12} サンプルに基づいた結果です。

⁷ ppt = 1 兆分の 1 (10^{12}) です。

外部クロック

200 MHz	<300 ppt (標準)
150 MHz	<3 ppt (標準)
100 MHz	0 (標準)

帯域幅および過度応答

表 4. 帯域幅 (-3 dB)⁸

入力レンジ (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	85 MHz	75 MHz
その他のすべての入力レンジ	150 MHz	145 MHz (最高 40°C) ⁹

立ち上がり/立ち下がり時間⁸

0.2 V_{pk-pk} 入力レンジ	3.3 ns (標準)
その他のすべての入力レンジ	2.4 ns (標準)

帯域幅制限フィルタ¹⁰

ノイズフィルタ	20 MHz (標準) 2 次ベッセルフィルタ
アンチエイリアスフィルタ	60 MHz (標準) 4 次楕円フィルタ
AC カプリングカットオフ (-3 dB) ¹¹	12 Hz

⁸ フィルタ無効時です。

⁹ 40°Cを超える場合は 135 MHz です。

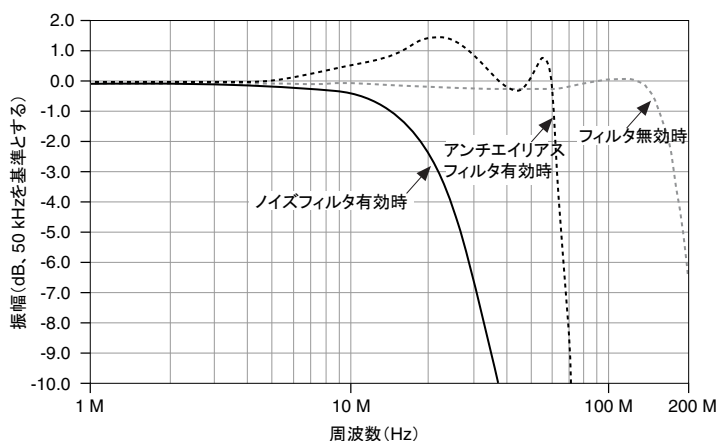
¹⁰ 一度に有効にできるのは、1 つのフィルタのみです。アンチエイリアスフィルタは、デフォルトで有効になっています。

¹¹ AC カプリングは 1 M Ω バスでのみ使用できます。

表 5. 通過帯域フラットネス (標準)¹²

フィルタ設定	入力レンジ (V _{pk-pk})	50 Ω および 1 MΩ
フィルタ無効時	0.2 V	±0.6 dB (DC～20 MHz) ±1.5 dB (20 MHz～40 MHz)
	0.2 V を除く全入力レンジ	±0.5 dB (DC～20 MHz) ±1.0 dB (20 MHz～50 MHz) ±1.7 dB (50 MHz～100 MHz)
アンチエイリアスフィルタ有効時	全レンジ	-1.0 dB～+2.0 dB (DC～55 MHz)

図 1. PCI-5124 周波数応答 (標準)



¹² 50 kHz を基準とします。

スペクトル特性

表 6. 高調波を含むスプリアスフリーダイナミックレンジ (SFDR) (標準)¹³

入力レンジ (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	75 dBc	70 dBc
0.4 V	75 dBc	70 dBc
1 V	72 dBc	70 dBc
2 V	72 dBc	70 dBc
4 V	65 dBc	67 dBc
10 V	65 dBc	60 dBc
20 V (1 M Ω のみ)	—	60 dBc

表 7. 全高調波歪み (THD) (標準)¹⁴

入力レンジ (V_{pk-pk})	50 Ω	1 M Ω
0.2 V	-74 dBc	-68 dBc
0.4 V	-74 dBc	-68 dBc
1 V	-72 dBc	-68 dBc
2 V	-72 dBc	-67 dBc
4 V	-63 dBc	-66 dBc
10 V	-63 dBc	-58 dBc
20 V (1 M Ω のみ)	—	-58 dBc

相互変調歪み (V_{pk-pk})¹⁵

-75 dBc (標準)

¹³ フィルタ無効時またはアンチエイリアスフィルタ有効時です。10 MHz、-1 dBFS 入力信号です。第 2 高調波から第 5 高調波までが含まれています。5 kHz~100 MHz を測定しています。

¹⁴ フィルタ無効時またはアンチエイリアスフィルタ有効時です。10 MHz、-1 dBFS 入力信号です。第 2 高調波から第 5 高調波までが含まれています。

¹⁵ 50 Ω 入力での 0.2 V~2.0 V 入力レンジです。フィルタ無効時またはアンチエイリアスフィルタ有効時です。2 つのトーンは、それぞれ 10.2 MHz および 11.2 MHz です。各トーンは -7 dBFS です。

表 8. SN 比 (Signal-to-Noise Ratio) (標準)¹⁶

入力レンジ (V _{pk-pk})	50 Ω		1 MΩ	
	フィルタ無効時	アンチエイリアスフィルタ有効時	フィルタ無効時	アンチエイリアスフィルタ有効時
0.2 V	57 dB	56 dB	53 dB	55 dB
0.4 V	58 dB	57 dB	55 dB	57 dB
1 V	58 dB	58 dB	57 dB	57 dB
2 V	58 dB	58 dB	57 dB	57 dB
4 V	—	—	56 dB	58 dB

表 9. SINAD (Signal to Noise and Distortion) (特性)¹⁷

入力レンジ (V _{pk-pk})	50 Ω		1 MΩ	
	フィルタ無効時	アンチエイリアスフィルタ有効時	フィルタ無効時	アンチエイリアスフィルタ有効時
0.2 V	57 dB	56 dB	53 dB	55 dB
0.4 V	58 dB	57 dB	55 dB	57 dB
1 V	58 dB	58 dB	57 dB	57 dB
2 V	58 dB	58 dB	57 dB	57 dB
4 V	—	—	56 dB	57 dB

¹⁶ 高調波を除きます。10 MHz、-1 dBFS 入力信号です。DC～100 MHz で測定されています。

¹⁷ 高調波を含みます。10 MHz、-1 dBFS 入力信号です。DC～100 MHz で測定されています。

図 2. PCI-5124 の動特性、50 Ω、1 V 入力レンジ、262,144 ポイント FFT (標準)

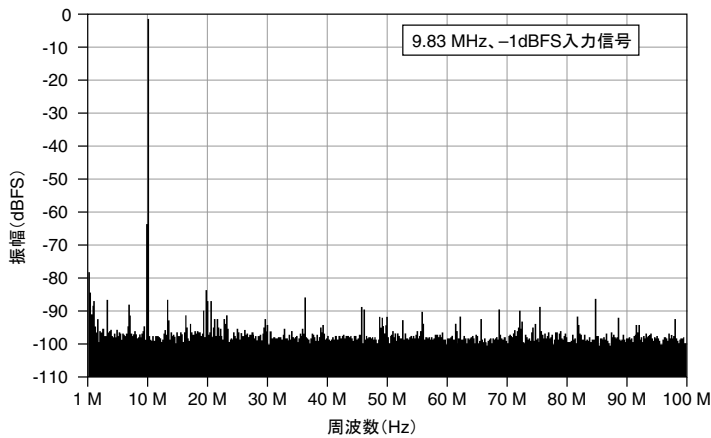


表 10. RMS ノイズ (ノイズフィルタ有効、入力に 50 Ω 終端を接続)

入力レンジ (V _{pk-pk})	50 Ω	1 MΩ
0.2 V	106 μV _{rms} (0.053% FS)	116 μV _{rms} (0.058% FS)
0.4 V	188 μV _{rms} (0.047% FS)	192 μV _{rms} (0.048% FS)
1 V	470 μV _{rms} (0.047% FS)	480 μV _{rms} (0.048% FS)
2 V	940 μV _{rms} (0.047% FS)	960 μV _{rms} (0.048% FS)
4 V	1.88 mV _{rms} (0.047% FS)	1.92 mV _{rms} (0.048% FS)
10 V	4.7 mV _{rms} (0.047% FS)	4.8 mV _{rms} (0.048% FS)
20 V (1 MΩ のみ)	—	9.4 mV _{rms} (0.047% FS)

表 11. RMS ノイズ (アンチエイリアスフィルタ有効、入力に 50 Ω 終端を接続)

入力レンジ (V _{pk-pk})	50 Ω	1 MΩ
0.2 V	126 μV _{rms} (0.063% FS)	146 μV _{rms} (0.073% FS)
0.4 V	200 μV _{rms} (0.05% FS)	216 μV _{rms} (0.054% FS)
1 V	500 μV _{rms} (0.05% FS)	510 μV _{rms} (0.051% FS)
2 V	1.0 mV _{rms} (0.05% FS)	1.02 mV _{rms} (0.051% FS)
4 V	2.04 mV _{rms} (0.051% FS)	2.16 mV _{rms} (0.054% FS)

表 11. RMS ノイズ (アンチエイリアスフィルタ有効、入力に 50 Ω 終端を接続) (続き)

入力レンジ (V_{pk-pk})	50 Ω	1 MΩ
10 V	5.1 mV _{rms} (0.051% FS)	5.2 mV _{rms} (0.052% FS)
20 V (1 MΩ のみ)	—	10.2 mV _{rms} (0.051% FS)

表 12. RMS ノイズ (フィルタ無効、入力に 50 Ω 終端を接続)

入力レンジ (V_{pk-pk})	50 Ω	1 MΩ
0.2 V	128 μV _{rms} (0.064% FS)	184 μV _{rms} (0.092% FS)
0.4 V	204 μV _{rms} (0.051% FS)	264 μV _{rms} (0.066% FS)
1 V	510 μV _{rms} (0.051% FS)	550 μV _{rms} (0.055% FS)
2 V	1.02 mV _{rms} (0.051% FS)	1.08 mV _{rms} (0.054% FS)
4 V	2.08 mV _{rms} (0.052% FS)	2.6 mV _{rms} (0.065% FS)
10 V	5.2 mV _{rms} (0.052% FS)	5.5 mV _{rms} (0.055% FS)
20 V (1 MΩ のみ)	—	10.6 mV _{rms} (0.053% FS)

図 3. 0.2 V 入力レンジ、ノイズフィルタ有効、1 MΩ 入力インピーダンス時の PCI-5124 のスペクトルノイズ密度の表示

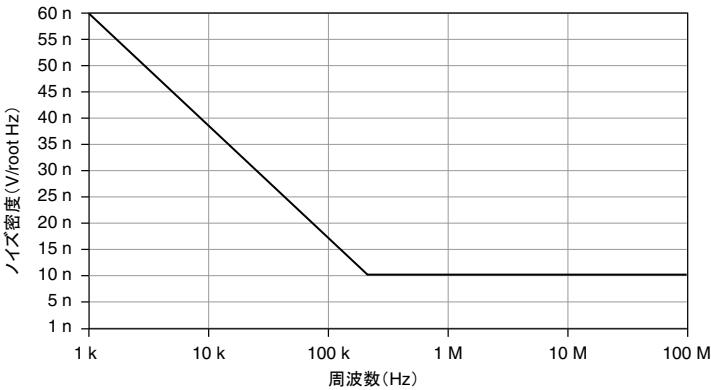
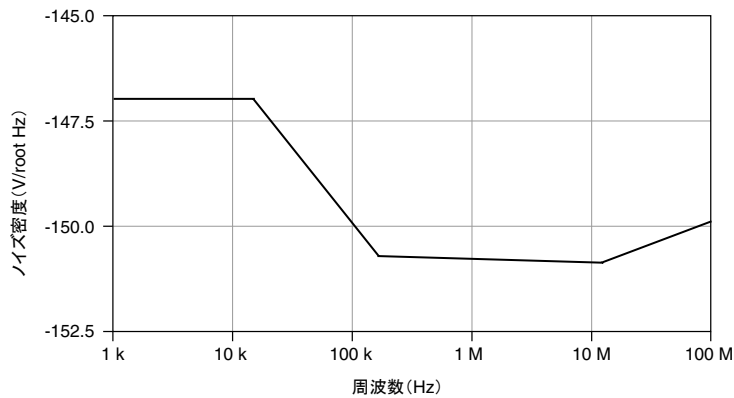


図 4. 0.2 V 入力レンジ、帯域幅全域、50 Ω 入力インピーダンス時の PCI-5124 のスペクトルノイズ密度の表示



水平軸

サンプルクロック

ソース

内部	オンボードクロック（内部 VCXO） ¹⁸
外部	CLK IN（フロントパネル SMB コネクタ）

オンボードクロック (内部 VCXO)

サンプルレート範囲

リアルタイムサンプリング (単発)	3.052 kS/s～200 MS/s ¹⁹
ランダムインタリーブサンプリング (RIS)	400 MS/s～4 GS/s (200 MS/s の倍数)

¹⁸ 内部サンプルクロックは、基準クロックにロックされているか、オンボード VCXO から分周して取得されます。

¹⁹ 200 MS/s 未満のすべてのレートには、 n デシメーションによる除算が使用されます。

位相ノイズ密度 ²⁰	<-100 dBc/Hz (100 Hz 時、標準) <-120 dBc/Hz (1 kHz 時、標準) <-130 dBc/Hz (10 kHz 時、標準)
サンプルクロックジッタ ²¹	$\leq 1 \text{ ps}_{\text{rms}}$ (標準) (100 Hz~100 kHz) $\leq 2 \text{ ps}_{\text{rms}}$ (標準) (100 Hz~1 MHz)
タイムベース周波数	200 MHz
タイムベース確度	
基準クロックへの位相ロック無効時	$\pm 25 \text{ ppm}$
基準クロックへの位相ロック有効時	基準クロック確度と同等
サンプルクロック遅延範囲	± 1 サンプルクロック周期
サンプルクロック遅延/調整分解能	$\leq 5 \text{ ps}$

関連リンク

サンプルクロックおよびデシメーションの詳細については、ni.com/manuals から『NI 高速デジタイザヘルプ』を参照してください。

外部サンプルクロック

ソース	CLK IN (フロントパネル SMB コネクタ)
周波数レンジ ²²	50 MHz~210 MHz (CLK IN)
デューティサイクル許容範囲	45%~55%
エクスポートされた基準クロックの出力先	CLK OUT (フロントパネル SMB コネクタ) PFI <0..1> (フロントパネル 9 ピンミニサーキュラ DIN コネクタ) RTSI <0..7>

関連リンク

サンプルクロックおよびデシメーションの詳細については、ni.com/manuals から『NI 高速デジタイザヘルプ』を参照してください。

²⁰ 10 MHz 入力信号です。

²¹ 変換器のアパーチャ不確定性、またクロック回路のジッタの影響が含まれます。トリガジッタを除きます。

²² n ($1 \leq n \leq 65,535$) デシメーションによる除算を使用できます。

サンプルクロックのエクスポート

表 13. エクスポートしたサンプルクロックの出力先

出力先	最大周波数
CLK OUT (フロントパネル SMB コネクタ)	210 MHz
PXI_Trig <0..6> ²³	20 MHz
PFI <0..1> (フロントパネル 9 ピンミニサーキュラ DIN コネクタ) ²³	25 MHz

位相ロックループ (PLL) 基準クロック

ソース	RTSI 7 CLK IN (フロントパネル SMB コネクタ)
周波数レンジ	1 MHz～20 MHz (1 MHz 間隔) ²⁴
デューティサイクル許容範囲	45%～55%
エクスポートされた基準クロックの出力先	CLK OUT (フロントパネル SMB コネクタ) PFI <0..1> (フロントパネル 9 ピンミニサーキュラ DIN コネクタ) RTSI <0..7>

CLK IN (サンプルクロックおよび基準クロック入力)

コネクタ	SMB ジャック
入力電圧レンジ	
正弦波 (V_{pk-pk})	0.65 V～2.8 V (0 dBm～13 dBm)
方形波 (V_{pk-pk})	0.2 V～2.8 V
最大入力過負荷	7 V_{rms} ($ ピーク \leq 10$ V)
インピーダンス	50 Ω
カブリング	AC

CLK OUT (サンプルクロックおよび基準クロック出力)

コネクタ	SMB ジャック
出カインピーダンス	50 Ω


²³ 間引きされたサンプルクロックのみです。

²⁴ デフォルトは 10 MHz です。PLL 基準クロック周波数には、 ± 50 ppm の確度が必要です。

論理タイプ	3.3 V CMOS
最大駆動電流	±48 mA

トリガ

基準 (停止) トリガ

 **メモ** 各トリガタイプで利用できるソースの詳細については、以下のセクションおよび『NI 高速デジタイザヘルプ』を参照してください。

トリガタイプ	エッジ ウィンドウ ヒステリシス ビデオ デジタル 即時 ソフトウェア
トリガソース	CH 0 CH 1 TRIG RTSI <0..6> ソフトウェア
時間分解能	
時間/デジタル変換回路 (TDC) 有効時	
オンボードクロック	50 ps
外部クロック	N/A
TDC 無効時	
オンボードクロック	5 ns
外部クロック	外部クロック周期
最小リアーム時間 ²⁵	
TDC 有効時	10 μs
TDC 無効時	2 μs

²⁵ ホールドオフは 0 に設定してあります。オンボードサンプルクロックの最大レートを使用します。

ホールドオフ

オンボードクロック	
TDC 有効時	10 μ s～85.899 s
TDC 無効時	2 μ s～85.899 s
外部クロック (TDC 無効時)	200 × 外部クロック周期～(2 ³² - 1) × 外部クロック周期

アナログトリガ

トリガタイプ	エッジ ウィンドウ ヒステリシス
ソース	CH 0 (フロントパネル BNC コネクタ) CH 1 (フロントパネル BNC コネクタ) TRIG (フロントパネル BNC コネクタ)
トリガレベル範囲	
CH 0、CH 1	FS の 100%
TRIG (外部トリガ)	±5 V
トリガレベル分解能	10 ビット (1,024 分の 1)
エッジトリガ感度	
CH 0、CH 1	3.5% FS (最大 50 MHz) 10% FS まで増加 (≤150 MHz 時)
TRIG (外部トリガ、V _{pk-pk})	0.25 V (最大 100 MHz) 1 V まで増加 (200 MHz 時)
レベル確度	
CH 0、CH 1	FS の±4.7% (最大 10 MHz、標準)
TRIG (外部トリガ)	±0.35% (最大 10 MHz、標準)
トリガジッタ	≤80 ps _{rms} ²⁶
トリガフィルタ	
低周波数 (LF) 除去	50 kHz
高周波数 (HF) 除去	50 kHz

²⁶ セルフキャリブレーション実行時の温度±5℃以内です。

デジタルトリガ

トリガタイプ	デジタル
ソース	RTSI <0..6> PFI <0..1> (フロントパネル SMB コネクタ)

ビデオトリガ

トリガタイプ	ビデオ
ソース	CH 0 (フロントパネル BNC コネクタ) CH 1 (フロントパネル BNC コネクタ) TRIG (フロントパネル BNC コネクタ)
ビデオトリガタイプ	特定のライン 任意のライン 特定のフィールド
標準	NTSC、PAL、または SECAM 信号の負同期

外部トリガ

コネクタ	TRIG (フロントパネル BNC コネクタ)
インピーダンス	1 M Ω (22 pF と並列)
カプリング	AC DC
AC カプリングカットオフ (-3 dB)	12 Hz
入力電圧レンジ	± 5 V
最大入力過負荷	ピーク ≤ 42 V

PFI 0 および PFI 1 (プログラム可能な機能的インタフェース、AUX フロントパネルコネクタ)

コネクタ	9 ピンミニサーキュラ DIN
方向	双方向

入力の場合 (トリガ)

出力先	開始トリガ (集録アーム) 基準 (停止) トリガ アーム基準トリガ アドバンストリガ
入力インピーダンス	150 k Ω
V_{IH}	2.0 V
V_{IL}	0.8 V
最大入力過負荷	-0.5 V~5.5 V
最大周波数	25 MHz

出力の場合 (イベント)

ソース	開始トリガ (集録アーム) 基準 (停止) トリガ レコード完了 終了 (集録完了) プローブ補正 ²⁷
出力インピーダンス	50 Ω
論理タイプ	3.3 V CMOS
最大駆動電流	± 24 mA
最大周波数	25 MHz

波形仕様

オンボードメモリサイズ	8 MB/チャンネル (4 MS/チャンネル) 32 MB/チャンネル (16 MS/チャンネル) 256 MB/チャンネル (128 MS/チャンネル)
最短レコード長	1 サンプル
プレトリガサンプル数	ゼロから最大レコード長まで ²⁸
ポストトリガサンプル数	ゼロから最大レコード長まで ²⁸

²⁷ 1 kHz、50%デューティサイクル方形波、PFI 1 のみです。

²⁸ シングルレコードモードおよびマルチプルレコードモードです。

オンボードメモリの最大レコード数

8 MB/チャンネル	21,845
32 MB/チャンネル	87,381
256 MB/チャンネル	100,000 ²⁹
各レコードに割り当てられるオンボードメモリ	(レコード長 × 2 バイト/S) + 200 バイトを次の 128 バイトの倍数に切り上げた値、または 384 バイトのいずれか大きい方

キャリブレーション

外部キャリブレーション

外部キャリブレーションは、VCXO および基準電圧をキャリブレートします。すべてのキャリブレーション定数は、不揮発性メモリに保管されます。

セルフキャリブレーション

セルフキャリブレーションはソフトウェアコマンドで実行可能です。キャリブレーションは全入力レンジでゲイン、オフセット、周波数応答、トリガ、タイミング調整エラーを補正します。

キャリブレーション仕様

外部キャリブレーション間隔	2 年
ウォームアップ時間	15 分

ソフトウェア

ドライバソフトウェア

このデバイスは、NI-SCOPE 2.7 以降でサポートされています。

NI-SCOPE は IVI 準拠ドライバであり、PCI-5124 の構成、制御、およびキャリブレーションが可能です。NI-SCOPE は、さまざまな開発環境用のアプリケーションインタフェースを提供します。

²⁹ データ集録中にレコードをフェッチする場合、これらの数値を上回る可能性があります。

アプリケーションソフトウェア

NI-SCOPE には、以下のアプリケーション開発環境用のプログラミングインタフェース、ドキュメント、サンプルが含まれています。

- LabVIEW
- LabWindows™/CVI™
- Measurement Studio
- Microsoft Visual C/C++
- .NET (C#および VB.NET)

対話式ソフトフロントパネルおよび構成

NI-SCOPE ソフトフロントパネル (SFP) を使用することにより、PCI-5124 を対話的に制御することができます。

NI-SCOPE SFP は NI-SCOPE メディアに含まれています。

また、NI Measurement Automation Explorer (MAX) でも、PCI-5124 を対話的に構成およびテストできます。MAX は、NI-SCOPE メディアに含まれています。

TCik 仕様

NI の TCik 同期方法と NI-TCik ドライバを使用することにより、1 つまたは複数のシャーシ内の任意数の対応デバイスのサンプルクロックを同期させることができます。TCik 同期の詳細については、『NI 高速デジタイザヘルプ』の中にある『NI-TCik 同期ヘルプ』を参照してください。マルチシャーシシステムなど、その他の構成については、ナショナルインスツルメンツの技術サポート (ni.com/support) までお問い合わせください。

NI-TCik を使用したモジュール間の SMC 同期（同一モジュールを使用）

仕様は、以下の条件下において有効です。

- すべての PXI-5124 モジュールが 1 台の NI PXI-1042 シャーシに装着されている。
- SMC 対応の各モジュールで、すべてのパラメータが同じ値に設定されている。
- サンプルクロックが 200 MS/s に設定され、すべてのフィルタが無効になっている。



メモ NI-TCik を使用して異なるモジュールを同期できますが、これらの仕様は同一のモジュールを使用した場合にのみ適用されます。

スキュー ³⁰	500 ps（標準）
手動で調整後の平均スキュー ³¹	<10 ps（標準）
サンプルクロック遅延/調整分解能	≤5 ps（標準）

外形寸法および重量

外形寸法	35.5 cm × 2.0 cm × 11.3 cm (14.0 in × 0.8 in × 4.4 in)
重量	455 g (16 oz)

電源

消費電流	
+3.3 VDC	1.3 A
+5 VDC	2.7 A
+12 VDC	130 mA
-12 VDC	0 A
合計電力	19.4 W

³⁰ クロックおよびアナログパスでの遅延の違いにより発生します。手動による調整は実行されていません。

³¹ 手動調整については、ni.com/manuals から『NI-TCik 同期ヘルプ』にアクセスし、「同期による再現性の最適化」トピックを参照してください。調整処理の詳細については、ナショナルインスツルメンツの技術サポート（ni.com/support）までお問い合わせください。

環境

最大使用高度	2,000 m (周囲温度 25°C時)
汚染度	2

室内使用のみ。

動作環境

周囲温度範囲	0°C～45°C (IEC 60068-2-1 および IEC 60068-2-2 に基づいて試験済み。)
相対湿度範囲	10%～90%、結露なきこと (IEC 60068-2-56 に基づいて試験済み。)

保管環境

周囲温度範囲	-40°C～71°C (IEC 60068-2-1 および IEC 60068-2-2 に基づいて試験済み。)
相対湿度範囲	5%～95%、結露なきこと (IEC 60068-2-56 に 基づいて試験済み。)

認可および準拠

安全性

この製品は、計測、制御、実験に使用される電気装置に関する以下の安全規格要件を満たすように設計されています。

- IEC 61010-1、EN 61010-1
- UL 61010-1、CSA C22.2 No. 61010-1



メモ UL およびその他の安全保証については、製品ラベルまたは「[オンライン製品認証](#)」セクションを参照してください。

電磁両立性

この製品は、計測、制御、実験に使用される電気装置に関する以下の EMC 規格の必要条件を満たします。

- EN 61326-1 (IEC-61326-1): Class A エミッション、基本イミュニティ
- EN 55011 (CISPR 11): Group 1、Class A エミッション
- EN 55022 (CISPR 22): Class A エミッション
- EN 55024 (CISPR 24): イミュニティ

- AS/NZS CISPR 11: Group 1、Class A エミッション
- AS/NZS CISPR 22: Class A エミッション
- FCC 47 CFR Part 15B: Class A エミッション
- ICES-001: Class A エミッション



メモ 米国では（FCC 47 CFR に従って）、Class A 機器は商業、軽工業、および重工業の設備内での使用を目的としています。欧州、カナダ、オーストラリア、およびニュージーランドでは（CISPR 11 に従って）、Class A 機器は重工業の設備内のみでの使用を目的としています。



メモ Group 1 機器とは（CISPR 11 に従って）材料の処理または検査/分析の目的で無線周波数エネルギーを意図的に生成しない工業用、科学、または医療向け機器のことです。



メモ EMC 宣言および認証については、「[オンライン製品認証](#)」セクションを参照してください。

CE 適合

この製品は、該当する EC 理事会指令による基本的要件に適合しています。

- 2014/35/EU、低電圧指令（安全性）
- 2014/30/EU、電磁両立性指令（EMC）

オンライン製品認証

この製品のその他の適合規格については、この製品の適合宣言（DoC）をご覧ください。この製品の製品認証および適合宣言を入手するには、ni.com/certification にアクセスして型番または製品ラインで検索し、保証の欄の該当するリンクをクリックしてください。

環境管理

ナショナルインスツルメンツは、環境に優しい製品の設計および製造に努めています。NI は、製品から特定の有害物質を除外することが、環境および NI のお客様にとって有益であると考えています。

環境に関する詳細は、ni.com/environment からアクセス可能な「環境への取り組み」ページを参照してください。このページには、ナショナルインスツルメンツが準拠する環境規制および指令、およびこのドキュメントに含まれていないその他の環境に関する情報が記載されています。

廃電気電子機器（WEEE）



欧州のお客様へ 製品寿命を過ぎたすべての NI 製品は、お住まいの地域の規定および条例に従って廃棄処分してください。お住まいの地域における NI

製品のリサイクル方法の詳細については、ni.com/environment/weee（英語）を参照してください。

电子信息产品污染控制管理办法（中国 RoHS）



中国客户 National Instruments 符合中国电子信息产品中限制使用某些有害物质指令 (RoHS)。关于 National Instruments 中国 RoHS 合规性信息，请登录 ni.com/environment/rohs_china。(For information about China RoHS compliance, go to ni.com/environment/rohs_china.)

情報は事前の通知なしに変更されることがあります。NI の商標の詳細については、ni.com/trademarks の NI Trademarks and Logo Guidelines (英語) を参照してください。本書中に記載されたその他の製品名及び企業名は、それぞれの企業の商標又は商号です。NI の製品及び技術を保護する特許については、ソフトウェアで参照できる特許情報 (ヘルプ→特許)、メディアに含まれている patents.txt ファイル、又は ni.com/patents からアクセスできる National Instruments Patent Notice のうち、該当するリソースから参照してください。エンドユーザ使用許諾契約 (EULA) 及び他社製品の法的注意事項はご使用の NI 製品の Readme ファイルにあります。NI の輸出関連法規遵守に対する方針については、また必要な HTS コード、ECCN (Export Control Classification Number)、その他の輸出入に関する情報の取得方法については、「輸出関連法規の遵守に関する情報」(ni.com/legal/ja/export-compliance) を参照してください。NI は、本書に記載の情報の正確性について、一切の明示又は黙示の保証を行わず、技術的な誤りについて一切の責任を負いません。米国政府のお客様へ: 本書に含まれているデータは、民間企業の費用により作成されており、民間機関用の連邦調達規則 52.227-14 と軍事機関用の国防省連邦調達規則補足 252.227-7014 および 252.227-7015 に基づく限定権利及び制約付データ権利の条項の適用を受けます。

© 2004—2017 National Instruments. All rights reserved.

376933B-0112 2017 年 12 月 13 日