

INSTALLATION INSTRUCTIONS

NI TB-2630B

Terminal Block for the NI PXI-2530B

このドキュメントには、日本語ページも含まれています。

This guide describes how to install and connect signals to the National Instruments TB-2630B terminal block to configure your NI PXI-2530B switch module as one of the following:

- 1-wire 128 × 1 multiplexer
- 1-wire dual 64 × 1 multiplexer
- 1-wire quad 32 × 1 multiplexer
- 1-wire octal 16 × 1 multiplexer
- 2-wire 64 × 1 multiplexer
- 2-wire dual 32 × 1 multiplexer
- 2-wire quad 16 × 1 multiplexer
- 4-wire 32 × 1 multiplexer
- 4-wire dual 16 × 1 multiplexer
- independent

This terminal block is a shielded accessory.

Contents

Introduction.....	1
1. Unpack the Terminal Block.....	2
2. Verify the Components.....	2
3. Connect Signals	2
4. Install the Terminal Block	20
Accessories	21
Compliance and Certifications.....	22

Introduction

The NI TB-2630B terminal block installs in front of the NI PXI-2530B switch module. The NI TB-2630B has ribbon cable headers to connect signals to the switch. Screw terminals for the trigger input and trigger output signals are also available. The NI TB-2630B is designed for use with the NI PXI-2530B and is not compatible with the NI PXI-2530.

1. Unpack the Terminal Block



To avoid damage when you handle the terminal block, take the following precautions:

Caution *Never* touch the exposed pins of connectors.

- Ground yourself using a grounding strap or by touching a grounded object.
- Touch the antistatic package to a metal part of the chassis before you remove the terminal block from the package.

Remove the terminal block from the package and inspect the terminal block for loose components or any sign of damage. Notify NI if the terminal block appears damaged in any way. Do *not* install a damaged terminal block on a switch module.

Store the terminal block in the antistatic package when not in use.

2. Verify the Components

Make sure you have the following:

- ☐ NI TB-2630B terminal block
- ☐ PXI chassis
- ☐ NI PXI-2530B switch module
- ☐ 1/8 in. flathead screwdriver
- ☐ Eight 2 × 9, 0.100 in. pitch ribbon cable connectors (included)
- ☐ 18-conductor, 28 AWG, 0.050 in. pitch ribbon cable (not included)

3. Connect Signals



Caution To ensure the specified EMC performance, operate this product only with shielded cables and accessories.

To connect signals to the terminal block, complete the following steps:

1. Remove the terminal block top cover screws with the flathead screwdriver.
2. Gently lift the terminal block top cover off the terminal block.
3. Loosen the two screws on the strain-relief assembly and remove the top strain-relief bar.
4. Prepare your ribbon cable by installing the 2 × 9 ribbon cable connectors onto separate 18-conductor ribbon cables.
5. Connect each ribbon cable to a header.
6. Connect the shield of the ribbon cable to the safety ground lug shown in Figure 1.
7. Replace the strain-relief bar and tighten the two screws on the strain-relief assembly to secure the cables.
8. Replace the terminal block top cover.
9. Secure the terminal block top cover with the top cover screws.

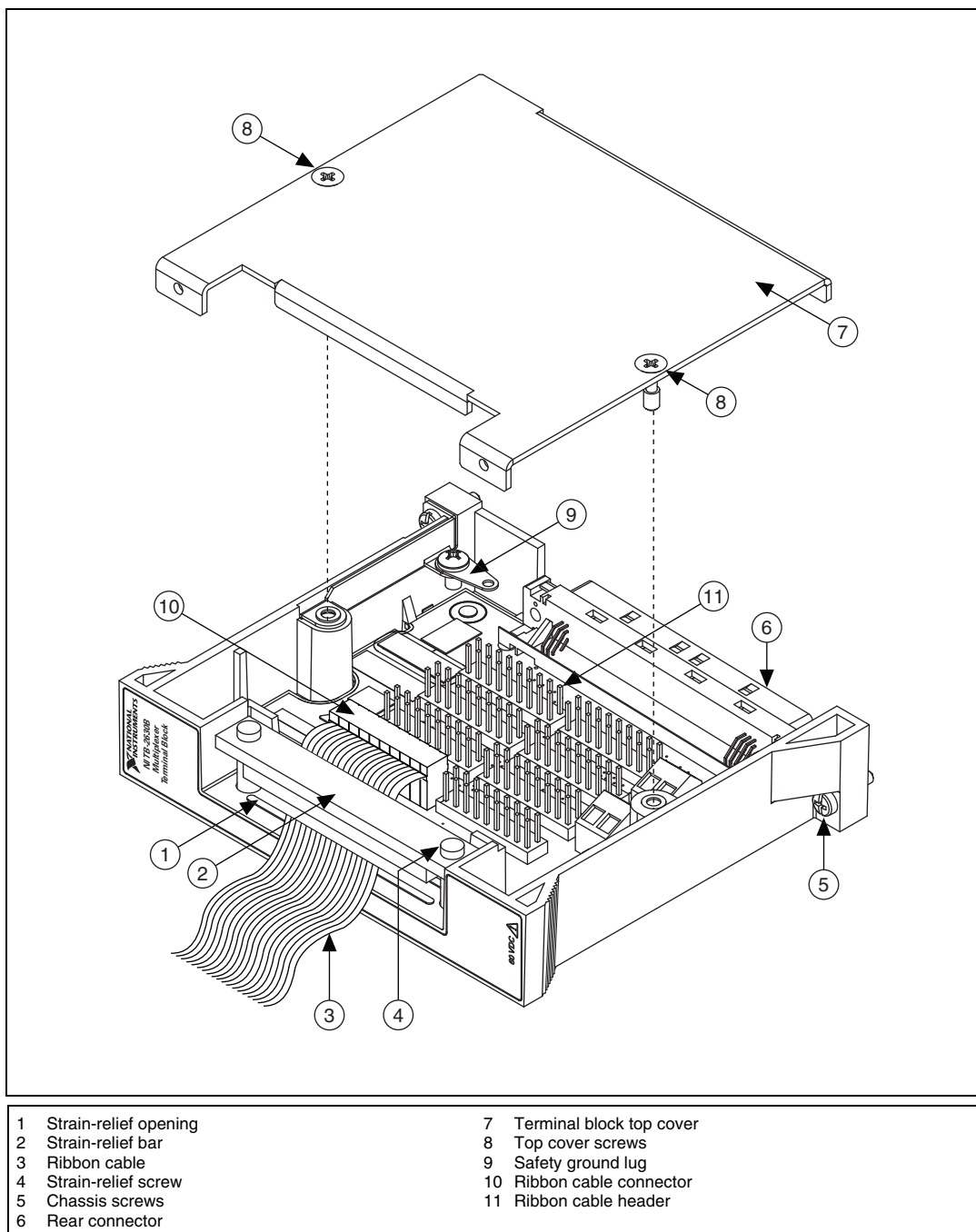


Figure 1. NI TB-2630B Terminal Block



60 VDC MAX
0.4 A MAX

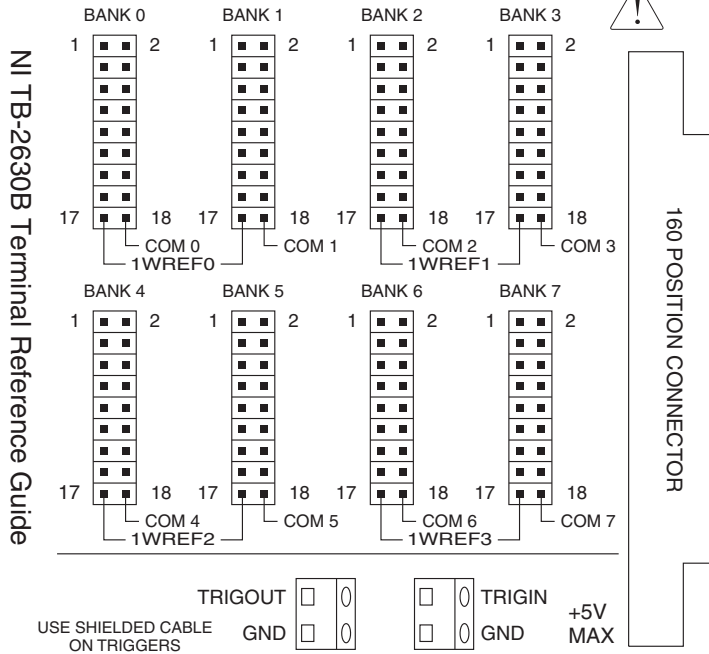


Figure 2. NI TB-2630B Terminal Reference

Tables 1 through 3 display terminal mapping for various topologies. Refer to the *NI Switches Help* for topology diagrams for each topology.

Table 1. 1-Wire and Independent Topology Terminal Mapping

Software Name					Hardware Name	
Single 128 × 1	Dual 64 × 1	Quad 32 × 1	Octal 16 × 1	Independent	NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
com0	com0	com0	com0	com0	51	Bank 0, Pin 18
—	—	—	com1	com1	30	Bank 1, Pin 18
—	—	com2	com2	com2	5	Bank 2, Pin 18
—	—	—	com3	com3	76	Bank 3, Pin 18
—	com4	com4	com4	com4	110	Bank 4, Pin 18
—	—	—	com5	com5	131	Bank 5, Pin 18
—	—	com6	com6	com6	156	Bank 6, Pin 18
—	—	—	com7	com7	84	Bank 7, Pin 18
—	—	—	—	1wref0	58	Bank 0–1, Pin 17
—	—	—	—	1wref1	6	Bank 2–3, Pin 17
—	—	—	—	1wref2	103	Bank 4–5, Pin 17
—	—	—	—	1wref3	155	Bank 6–7, Pin 17
ch0					41	Bank 0, Pin 1
ch1					40	Bank 0, Pin 2
ch2					42	Bank 0, Pin 3
ch3					39	Bank 0, Pin 4
ch4					43	Bank 0, Pin 5
ch5					38	Bank 0, Pin 6
ch6					44	Bank 0, Pin 7
ch7					37	Bank 0, Pin 8
ch8					45	Bank 0, Pin 9
ch9					36	Bank 0, Pin 10
ch10					46	Bank 0, Pin 11
ch11					35	Bank 0, Pin 12
ch12					47	Bank 0, Pin 13
ch13					34	Bank 0, Pin 14
ch14					48	Bank 0, Pin 15
ch15					33	Bank 0, Pin 16
ch16					50	Bank 1, Pin 1

Table 1. 1-Wire and Independent Topology Terminal Mapping (Continued)

Software Name					Hardware Name	
Single 128 × 1	Dual 64 × 1	Quad 32 × 1	Octal 16 × 1	Independent	NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
				ch17	31	Bank 1, Pin 2
				ch18	49	Bank 1, Pin 3
				ch19	32	Bank 1, Pin 4
				ch20	52	Bank 1, Pin 5
				ch21	29	Bank 1, Pin 6
				ch22	53	Bank 1, Pin 7
				ch23	28	Bank 1, Pin 8
				ch24	54	Bank 1, Pin 9
				ch25	27	Bank 1, Pin 10
				ch26	55	Bank 1, Pin 11
				ch27	26	Bank 1, Pin 12
				ch28	56	Bank 1, Pin 13
				ch29	25	Bank 1, Pin 14
				ch30	57	Bank 1, Pin 15
				ch31	24	Bank 1, Pin 16
				ch32	67	Bank 2, Pin 1
				ch33	15	Bank 2, Pin 2
				ch34	12	Bank 2, Pin 3
				ch35	11	Bank 2, Pin 4
				ch36	70	Bank 2, Pin 5
				ch37	61	Bank 2, Pin 6
				ch38	20	Bank 2, Pin 7
				ch39	62	Bank 2, Pin 8
				ch40	19	Bank 2, Pin 9
				ch41	63	Bank 2, Pin 10
				ch42	18	Bank 2, Pin 11
				ch43	64	Bank 2, Pin 12
				ch44	17	Bank 2, Pin 13
				ch45	65	Bank 2, Pin 14
				ch46	16	Bank 2, Pin 15
				ch47	66	Bank 2, Pin 16

Table 1. 1-Wire and Independent Topology Terminal Mapping (Continued)

Software Name					Hardware Name	
Single 128 × 1	Dual 64 × 1	Quad 32 × 1	Octal 16 × 1	Independent	NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
				ch48	14	Bank 3, Pin 1
				ch49	68	Bank 3, Pin 2
				ch50	13	Bank 3, Pin 3
				ch51	69	Bank 3, Pin 4
				ch52	1	Bank 3, Pin 5
				ch53	4	Bank 3, Pin 6
				ch54	3	Bank 3, Pin 7
				ch55	71	Bank 3, Pin 8
				ch56	10	Bank 3, Pin 9
				ch57	72	Bank 3, Pin 10
				ch58	9	Bank 3, Pin 11
				ch59	73	Bank 3, Pin 12
				ch60	8	Bank 3, Pin 13
				ch61	74	Bank 3, Pin 14
				ch62	7	Bank 3, Pin 15
				ch63	75	Bank 3, Pin 16
				ch64	120	Bank 4, Pin 1
				ch65	121	Bank 4, Pin 2
				ch66	119	Bank 4, Pin 3
				ch67	122	Bank 4, Pin 4
				ch68	118	Bank 4, Pin 5
				ch69	123	Bank 4, Pin 6
				ch70	117	Bank 4, Pin 7
				ch71	124	Bank 4, Pin 8
				ch72	116	Bank 4, Pin 9
				ch73	125	Bank 4, Pin 10
				ch74	115	Bank 4, Pin 11
				ch75	126	Bank 4, Pin 12
				ch76	114	Bank 4, Pin 13
				ch77	127	Bank 4, Pin 14
				ch78	113	Bank 4, Pin 15

Table 1. 1-Wire and Independent Topology Terminal Mapping (Continued)

Software Name					Hardware Name	
Single 128 × 1	Dual 64 × 1	Quad 32 × 1	Octal 16 × 1	Independent	NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
				ch79	128	Bank 4, Pin 16
				ch80	111	Bank 5, Pin 1
				ch81	130	Bank 5, Pin 2
				ch82	112	Bank 5, Pin 3
				ch83	129	Bank 5, Pin 4
				ch84	109	Bank 5, Pin 5
				ch85	132	Bank 5, Pin 6
				ch86	108	Bank 5, Pin 7
				ch87	133	Bank 5, Pin 8
				ch88	107	Bank 5, Pin 9
				ch89	134	Bank 5, Pin 10
				ch90	106	Bank 5, Pin 11
				ch91	135	Bank 5, Pin 12
				ch92	105	Bank 5, Pin 13
				ch93	136	Bank 5, Pin 14
				ch94	104	Bank 5, Pin 15
				ch95	137	Bank 5, Pin 16
				ch96	94	Bank 6, Pin 1
				ch97	149	Bank 6, Pin 2
				ch98	91	Bank 6, Pin 3
				ch99	150	Bank 6, Pin 4
				ch100	146	Bank 6, Pin 5
				ch101	100	Bank 6, Pin 6
				ch102	141	Bank 6, Pin 7
				ch103	99	Bank 6, Pin 8
				ch104	142	Bank 6, Pin 9
				ch105	98	Bank 6, Pin 10
				ch106	143	Bank 6, Pin 11
				ch107	97	Bank 6, Pin 12
				ch108	144	Bank 6, Pin 13
				ch109	96	Bank 6, Pin 14

Table 1. 1-Wire and Independent Topology Terminal Mapping (Continued)

Software Name					Hardware Name	
Single 128 × 1	Dual 64 × 1	Quad 32 × 1	Octal 16 × 1	Independent	NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
				ch110	145	Bank 6, Pin 15
				ch111	95	Bank 6, Pin 16
				ch112	147	Bank 7, Pin 1
				ch113	93	Bank 7, Pin 2
				ch114	148	Bank 7, Pin 3
				ch115	92	Bank 7, Pin 4
				ch116	85	Bank 7, Pin 5
				ch117	81	Bank 7, Pin 6
				ch118	157	Bank 7, Pin 7
				ch119	90	Bank 7, Pin 8
				ch120	151	Bank 7, Pin 9
				ch121	89	Bank 7, Pin 10
				ch122	152	Bank 7, Pin 11
				ch123	88	Bank 7, Pin 12
				ch124	153	Bank 7, Pin 13
				ch125	87	Bank 7, Pin 14
				ch126	154	Bank 7, Pin 15
				ch127	86	Bank 7, Pin 16

In the 1-wire 128 × 1 topology, the driver establishes a connection from 1wref0 (Bank 0–1, Pin 17) to com1 (Bank 1, Pin 18).

In the 1-wire dual 64 × 1 topology, the driver establishes the following connections:

- 1wref0 is connected to com1.
- 1wref2 is connected to com5.

In the 1-wire quad 32 × 1 topology, the driver establishes the following connections:

- 1wref0 is connected to com1.
- 1wref1 is connected to com3.
- 1wref2 is connected to com5.
- 1wref3 is connected to com7.

Table 2. 2-Wire Topology Terminal Mapping

Software Name			Polarity	Hardware Name	
Single 64 × 1	Dual 32 × 1	Quad 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
com0	com0	com0	+	51	Bank 0, Pin 18
			–	30	Bank 1, Pin 18
—	—	com1	+	5	Bank 2, Pin 18
—	—		–	76	Bank 3, Pin 18
—	com1	com2	+	110	Bank 4, Pin 18
—			–	131	Bank 5, Pin 18
—	—	com3	+	156	Bank 6, Pin 18
—	—		–	84	Bank 7, Pin 18
—	—	—	+	58	Bank 0–1, Pin 17
—	—	—	–	6	Bank 2–3, Pin 17
—	—	—	+	103	Bank 4–5, Pin 17
—	—	—	–	155	Bank 6–7, Pin 17
ch0			+	41	Bank 0, Pin 1
			–	50	Bank 1, Pin 1
ch1			+	40	Bank 0, Pin 2
			–	31	Bank 1, Pin 2
ch2			+	42	Bank 0, Pin 3
			–	49	Bank 1, Pin 3
ch3			+	39	Bank 0, Pin 4
			–	32	Bank 1, Pin 4
ch4			+	43	Bank 0, Pin 5
			–	52	Bank 1, Pin 5
ch5			+	38	Bank 0, Pin 6
			–	29	Bank 1, Pin 6
ch6			+	44	Bank 0, Pin 7
			–	53	Bank 1, Pin 7
ch7			+	37	Bank 0, Pin 8
			–	28	Bank 1, Pin 8
ch8			+	45	Bank 0, Pin 9
			–	54	Bank 1, Pin 9

Table 2. 2-Wire Topology Terminal Mapping (Continued)

Software Name			Polarity	Hardware Name	
Single 64 × 1	Dual 32 × 1	Quad 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch9			+	36	Bank 0, Pin 10
			–	27	Bank 1, Pin 10
ch10			+	46	Bank 0, Pin 11
			–	55	Bank 1, Pin 11
ch11			+	35	Bank 0, Pin 12
			–	26	Bank 1, Pin 12
ch12			+	47	Bank 0, Pin 13
			–	56	Bank 1, Pin 13
ch13			+	34	Bank 0, Pin 14
			–	25	Bank 1, Pin 14
ch14			+	48	Bank 0, Pin 15
			–	57	Bank 1, Pin 15
ch15			+	33	Bank 0, Pin 16
			–	24	Bank 1, Pin 16
ch16			+	67	Bank 2, Pin 1
			–	14	Bank 3, Pin 1
ch17			+	15	Bank 2, Pin 2
			–	68	Bank 3, Pin 2
ch18			+	12	Bank 2, Pin 3
			–	13	Bank 3, Pin 3
ch19			+	11	Bank 2, Pin 4
			–	69	Bank 3, Pin 4
ch20			+	70	Bank 2, Pin 5
			–	1	Bank 3, Pin 5
ch21			+	61	Bank 2, Pin 6
			–	4	Bank 3, Pin 6
ch22			+	20	Bank 2, Pin 7
			–	3	Bank 3, Pin 7
ch23			+	62	Bank 2, Pin 8
			–	71	Bank 3, Pin 8

Table 2. 2-Wire Topology Terminal Mapping (Continued)

Software Name			Polarity	Hardware Name	
Single 64 × 1	Dual 32 × 1	Quad 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch24			+	19	Bank 2, Pin 9
			–	10	Bank 3, Pin 9
ch25			+	63	Bank 2, Pin 10
			–	72	Bank 3, Pin 10
ch26			+	18	Bank 2, Pin 11
			–	9	Bank 3, Pin 11
ch27			+	64	Bank 2, Pin 12
			–	73	Bank 3, Pin 12
ch28			+	17	Bank 2, Pin 13
			–	8	Bank 3, Pin 13
ch29			+	65	Bank 2, Pin 14
			–	74	Bank 3, Pin 14
ch30			+	16	Bank 2, Pin 15
			–	7	Bank 3, Pin 15
ch31			+	66	Bank 2, Pin 16
			–	75	Bank 3, Pin 16
ch32			+	120	Bank 4, Pin 1
			–	111	Bank 5, Pin 1
ch33			+	121	Bank 4, Pin 2
			–	130	Bank 5, Pin 2
ch34			+	119	Bank 4, Pin 3
			–	112	Bank 5, Pin 3
ch35			+	122	Bank 4, Pin 4
			–	129	Bank 5, Pin 4
ch36			+	118	Bank 4, Pin 5
			–	109	Bank 5, Pin 5
ch37			+	123	Bank 4, Pin 6
			–	132	Bank 5, Pin 6
ch38			+	117	Bank 4, Pin 7
			–	108	Bank 5, Pin 7

Table 2. 2-Wire Topology Terminal Mapping (Continued)

Software Name			Polarity	Hardware Name	
Single 64 × 1	Dual 32 × 1	Quad 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch39			+	124	Bank 4, Pin 8
			–	133	Bank 5, Pin 8
ch40			+	116	Bank 4, Pin 9
			–	107	Bank 5, Pin 9
ch41			+	125	Bank 4, Pin 10
			–	134	Bank 5, Pin 10
ch42			+	115	Bank 4, Pin 11
			–	106	Bank 5, Pin 11
ch43			+	126	Bank 4, Pin 12
			–	135	Bank 5, Pin 12
ch44			+	114	Bank 4, Pin 13
			–	105	Bank 5, Pin 13
ch45			+	127	Bank 4, Pin 14
			–	136	Bank 5, Pin 14
ch46			+	113	Bank 4, Pin 15
			–	104	Bank 5, Pin 15
ch47			+	128	Bank 4, Pin 16
			–	137	Bank 5, Pin 16
ch48			+	94	Bank 6, Pin 1
			–	147	Bank 7, Pin 1
ch49			+	149	Bank 6, Pin 2
			–	93	Bank 7, Pin 2
ch50			+	91	Bank 6, Pin 3
			–	148	Bank 7, Pin 3
ch51			+	150	Bank 6, Pin 4
			–	92	Bank 7, Pin 4
ch52			+	146	Bank 6, Pin 5
			–	85	Bank 7, Pin 5
ch53			+	100	Bank 6, Pin 6
			–	81	Bank 7, Pin 6

Table 2. 2-Wire Topology Terminal Mapping (Continued)

Software Name			Polarity	Hardware Name	
Single 64 × 1	Dual 32 × 1	Quad 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch54			+	141	Bank 6, Pin 7
			–	157	Bank 7, Pin 7
ch55			+	99	Bank 6, Pin 8
			–	90	Bank 7, Pin 8
ch56			+	142	Bank 6, Pin 9
			–	151	Bank 7, Pin 9
ch57			+	98	Bank 6, Pin 10
			–	89	Bank 7, Pin 10
ch58			+	143	Bank 6, Pin 11
			–	152	Bank 7, Pin 11
ch59			+	97	Bank 6, Pin 12
			–	88	Bank 7, Pin 12
ch60			+	144	Bank 6, Pin 13
			–	153	Bank 7, Pin 13
ch61			+	96	Bank 6, Pin 14
			–	87	Bank 7, Pin 14
ch62			+	145	Bank 6, Pin 15
			–	154	Bank 7, Pin 15
ch63			+	95	Bank 6, Pin 16
			–	86	Bank 7, Pin 16

Table 3. 4-Wire Topology Terminal Mapping

Software Name		Polarity	Hardware Name	
Single 32 × 1	Dual 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
com0	com0	A+	51	Bank 0, Pin 18
		A–	30	Bank 1, Pin 18
		B+	110	Bank 4, Pin 18
		B–	131	Bank 5, Pin 18
—	com1	A+	5	Bank 2, Pin 18
—		A–	76	Bank 3, Pin 18
—		B+	156	Bank 6, Pin 18
—		B–	84	Bank 7, Pin 18
—	—	—	58	Bank 0–1, Pin 17
—	—	—	6	Bank 2–3, Pin 17
—	—	—	103	Bank 4–5, Pin 17
—	—	—	155	Bank 6–7, Pin 17
ch0		A+	41	Bank 0, Pin 1
		A–	50	Bank 1, Pin 1
		B+	120	Bank 4, Pin 1
		B–	111	Bank 5, Pin 1
ch1		A+	40	Bank 0, Pin 2
		A–	31	Bank 1, Pin 2
		B+	121	Bank 4, Pin 2
		B–	130	Bank 5, Pin 2
ch2		A+	42	Bank 0, Pin 3
		A–	49	Bank 1, Pin 3
		B+	119	Bank 4, Pin 3
		B–	112	Bank 5, Pin 3
ch3		A+	39	Bank 0, Pin 4
		A–	32	Bank 1, Pin 4
		B+	122	Bank 4, Pin 4
		B–	129	Bank 5, Pin 4

Table 3. 4-Wire Topology Terminal Mapping (Continued)

Software Name		Polarity	Hardware Name	
Single 32 × 1	Dual 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch4		A+	43	Bank 0, Pin 5
		A–	52	Bank 1, Pin 5
		B+	118	Bank 4, Pin 5
		B–	109	Bank 5, Pin 5
ch5		A+	38	Bank 0, Pin 6
		A–	29	Bank 1, Pin 6
		B+	123	Bank 4, Pin 6
		B–	132	Bank 5, Pin 6
ch6		A+	44	Bank 0, Pin 7
		A–	53	Bank 1, Pin 7
		B+	117	Bank 4, Pin 7
		B–	108	Bank 5, Pin 7
ch7		A+	37	Bank 0, Pin 8
		A–	28	Bank 1, Pin 8
		B+	124	Bank 4, Pin 8
		B–	133	Bank 5, Pin 8
ch8		A+	45	Bank 0, Pin 9
		A–	54	Bank 1, Pin 9
		B+	116	Bank 4, Pin 9
		B–	107	Bank 5, Pin 9
ch9		A+	36	Bank 0, Pin 10
		A–	27	Bank 1, Pin 10
		B+	125	Bank 4, Pin 10
		B–	134	Bank 5, Pin 10
ch10		A+	46	Bank 0, Pin 11
		A–	55	Bank 1, Pin 11
		B+	115	Bank 4, Pin 11
		B–	106	Bank 5, Pin 11

Table 3. 4-Wire Topology Terminal Mapping (Continued)

Software Name		Polarity	Hardware Name	
Single 32 × 1	Dual 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch11		A+	35	Bank 0, Pin 12
		A–	26	Bank 1, Pin 12
		B+	126	Bank 4, Pin 12
		B–	135	Bank 5, Pin 12
ch12		A+	47	Bank 0, Pin 13
		A–	56	Bank 1, Pin 13
		B+	114	Bank 4, Pin 13
		B–	105	Bank 5, Pin 13
ch13		A+	34	Bank 0, Pin 14
		A–	25	Bank 1, Pin 14
		B+	127	Bank 4, Pin 14
		B–	136	Bank 5, Pin 14
ch14		A+	48	Bank 0, Pin 15
		A–	57	Bank 1, Pin 15
		B+	113	Bank 4, Pin 15
		B–	104	Bank 5, Pin 15
ch15		A+	33	Bank 0, Pin 16
		A–	24	Bank 1, Pin 16
		B+	128	Bank 4, Pin 16
		B–	137	Bank 5, Pin 16
ch16		A+	67	Bank 2, Pin 1
		A–	14	Bank 3, Pin 1
		B+	94	Bank 6, Pin 1
		B–	147	Bank 7, Pin 1
ch17		A+	15	Bank 2, Pin 2
		A–	68	Bank 3, Pin 2
		B+	149	Bank 6, Pin 2
		B–	93	Bank 7, Pin 2

Table 3. 4-Wire Topology Terminal Mapping (Continued)

Software Name		Polarity	Hardware Name	
Single 32 × 1	Dual 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch18		A+	12	Bank 2, Pin 3
		A–	13	Bank 3, Pin 3
		B+	91	Bank 6, Pin 3
		B–	148	Bank 7, Pin 3
ch19		A+	11	Bank 2, Pin 4
		A–	69	Bank 3, Pin 4
		B+	150	Bank 6, Pin 4
		B–	92	Bank 7, Pin 4
ch20		A+	70	Bank 2, Pin 5
		A–	1	Bank 3, Pin 5
		B+	146	Bank 6, Pin 5
		B–	85	Bank 7, Pin 5
ch21		A+	61	Bank 2, Pin 6
		A–	4	Bank 3, Pin 6
		B+	100	Bank 6, Pin 6
		B–	81	Bank 7, Pin 6
ch22		A+	20	Bank 2, Pin 7
		A–	3	Bank 3, Pin 7
		B+	141	Bank 6, Pin 7
		B–	157	Bank 7, Pin 7
ch23		A+	62	Bank 2, Pin 8
		A–	71	Bank 3, Pin 8
		B+	99	Bank 6, Pin 8
		B–	90	Bank 7, Pin 8
ch24		A+	19	Bank 2, Pin 9
		A–	10	Bank 3, Pin 9
		B+	142	Bank 6, Pin 9
		B–	151	Bank 7, Pin 9

Table 3. 4-Wire Topology Terminal Mapping (Continued)

Software Name		Polarity	Hardware Name	
Single 32 × 1	Dual 16 × 1		NI PXI-2530B Connector Pin Number	NI TB-2630B Terminal Name
ch25		A+	63	Bank 2, Pin 10
		A–	72	Bank 3, Pin 10
		B+	98	Bank 6, Pin 10
		B–	89	Bank 7, Pin 10
ch26		A+	18	Bank 2, Pin 11
		A–	9	Bank 3, Pin 11
		B+	143	Bank 6, Pin 11
		B–	152	Bank 7, Pin 11
ch27		A+	64	Bank 2, Pin 12
		A–	73	Bank 3, Pin 12
		B+	97	Bank 6, Pin 12
		B–	88	Bank 7, Pin 12
ch28		A+	17	Bank 2, Pin 13
		A–	8	Bank 3, Pin 13
		B+	144	Bank 6, Pin 13
		B–	153	Bank 7, Pin 13
ch29		A+	65	Bank 2, Pin 14
		A–	74	Bank 3, Pin 14
		B+	96	Bank 6, Pin 14
		B–	87	Bank 7, Pin 14
ch30		A+	16	Bank 2, Pin 15
		A–	7	Bank 3, Pin 15
		B+	145	Bank 6, Pin 15
		B–	154	Bank 7, Pin 15
ch31		A+	66	Bank 2, Pin 16
		A–	75	Bank 3, Pin 16
		B+	95	Bank 6, Pin 16
		B–	86	Bank 7, Pin 16

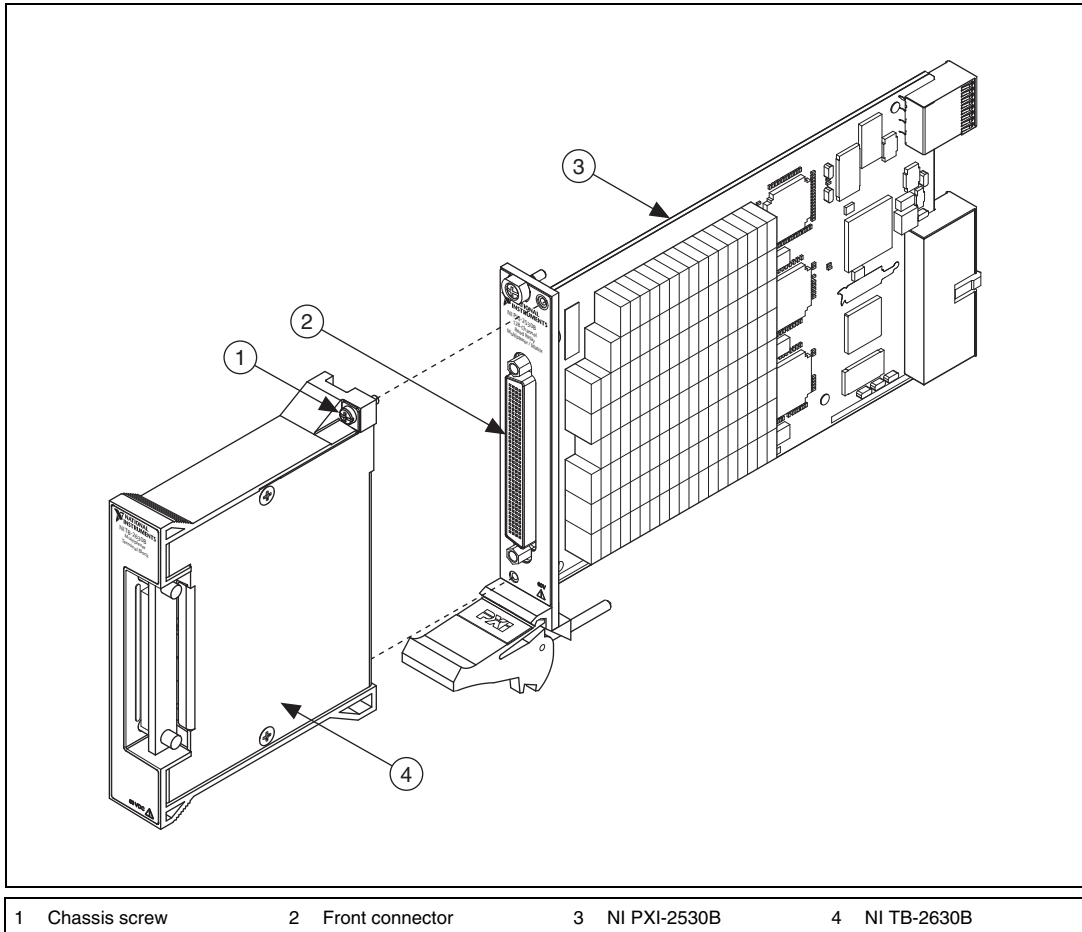
4. Install the Terminal Block

To connect the NI TB-2630B terminal block to the NI PXI-2530B front panel, complete the following steps.



Note The NI PXI-2530B should already be installed in a PXI chassis.

1. Plug the NI TB-2630B into the front connector of the NI PXI-2530B as shown in Figure 3.
2. Tighten the top and bottom chassis screws on the back of the terminal block rear panel to hold it securely in place.



1	Chassis screw	2	Front connector	3	NI PXI-2530B	4	NI TB-2630B
---	---------------	---	-----------------	---	--------------	---	-------------

Figure 3. Installing the NI TB-2630B Terminal Block

Accessories

When a double row ribbon cable connector is used, the pitch of the ribbon cable is half the pitch of the connector. For example, a 0.050 in. pitch ribbon cable uses a 0.100 in. pitch connector. Ribbon cable connector assemblies are typically defined by the pitch of the connector. Refer to Figure 4 for a diagram of a 0.100 in. pitch cable assembly with a 0.100 in. pitch connector and a 0.050 in. pitch ribbon cable.

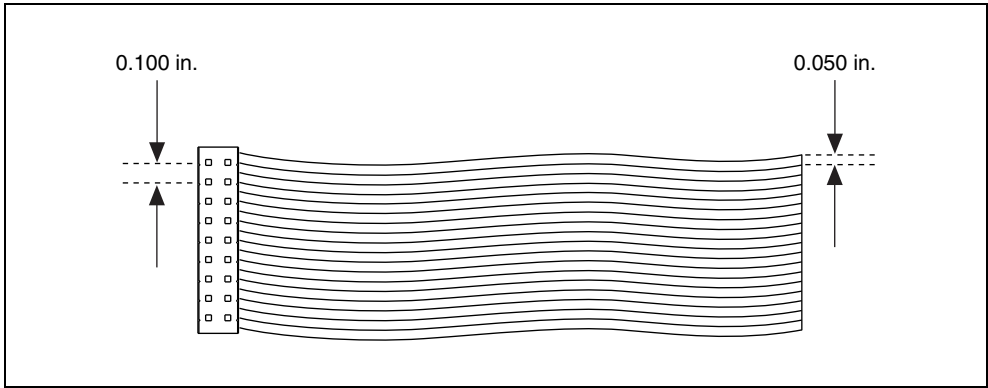


Figure 4. 0.100 in. Pitch Cable Assembly

The NI TB-2630B includes eight 2 × 9 0.100 in. pitch ribbon cable connectors. Refer to Table 4 for additional connectors that you can use with the NI TB-2630B.

You can use any 0.050 in. pitch ribbon cable with the NI TB-2630B. To use a ribbon cable with more than 18 conductors, remove the unwanted conductors before using. Refer to Table 4 for more information about the cable connector assembly.

Table 4. Accessories for the NI TB-2630B

Accessory	Manufacturer	Part Number
2 × 9 0.100 in. Pitch Ribbon Cable Connector	NI	778962-01
0.100 in. Pitch Cable Connector Assembly (0.100 in. Pitch Connector and 0.050 in. Pitch Ribbon Cable)	Samtec	IDSD-09 Series

Compliance and Certifications

Safety

This product meets the requirements of the following standards of safety for electrical equipment for measurement, control, and laboratory use:

- IEC 61010-1, EN 61010-1
- UL 61010-1, CSA 61010-1



Note For UL and other safety certifications, refer to the product label or the *Online Product Certification* section.

Electromagnetic Compatibility

This product meets the requirements of the following EMC standards for electrical equipment for measurement, control, and laboratory use:

- EN 61326-1 (IEC 61326-1): Class A emissions; Basic immunity
- EN 55011 (CISPR 11): Group 1, Class A emissions
- AS/NZS CISPR 11: Group 1, Class A emissions
- FCC 47 CFR Part 15B: Class A emissions
- ICES-001: Class A emissions



Note For EMC declarations and certifications, refer to the *Online Product Certification* section.

CE Compliance

This product meets the essential requirements of applicable European Directives as follows:

- 2006/95/EC; Low-Voltage Directive (safety)
- 2004/108/EC; Electromagnetic Compatibility Directive (EMC)

Online Product Certification

To obtain product certifications for this product, visit ni.com/certification, search by model number or product line, and click the appropriate link in the Certification column.

Environmental Management

NI is committed to designing and manufacturing products in an environmentally responsible manner. NI recognizes that eliminating certain hazardous substances from our products is beneficial to the environment and to NI customers.

For additional environmental information, refer to the *NI and the Environment* Web page at ni.com/environment. This page contains the environmental regulations and directives with which NI complies, as well as other environmental information not included in this document.

Waste Electrical and Electronic Equipment (WEEE)



EU Customers At the end of the product life cycle, all products *must* be sent to a WEEE recycling center. For more information about WEEE recycling centers, National Instruments WEEE initiatives, and compliance with WEEE Directive 2002/96/EC on Waste Electrical and Electronic Equipment, visit ni.com/environment/weee.

电子信息产品污染控制管理办法（中国 RoHS）



中国客户 National Instruments 符合中国电子信息产品中限制使用某些有害物质指令 (RoHS)。关于 National Instruments 中国 RoHS 合规性信息，请登录 ni.com/environment/rohs_china。(For information about China RoHS compliance, go to ni.com/environment/rohs_china.)

LabVIEW, National Instruments, NI, ni.com, the National Instruments corporate logo, and the Eagle logo are trademarks of National Instruments Corporation. Refer to the *Trademark Information* at ni.com/trademarks for other National Instruments trademarks. Other product and company names mentioned herein are trademarks or trade names of their respective companies. For patents covering National Instruments products/technology, refer to the appropriate location: **Help»Patents** in your software, the `patents.txt` file on your media, or the *National Instruments Patent Notice* at ni.com/patents. Refer to the *Export Compliance Information* at ni.com/legal/export-compliance for the National Instruments global trade compliance policy and how to obtain relevant HTS codes, ECCNs, and other import/export data.

取り付け手順 NI TB-2630B

NI PXI-2530B 用端子台

このガイドでは、NI TB-2630B 端子台の取り付けおよび信号の接続方法、および NI PXI-2530B スイッチモジュールを次のいずれかに構成する方法を説明します。

- 単線式 128 × 1 マルチプレкса
- 2 バンク単線式 64 × 1 マルチプレкса
- 4 バンク単線式 32 × 1 マルチプレкса
- 8 バンク単線式 16 × 1 マルチプレкса
- 2 線式 64 × 1 マルチプレкса
- 2 バンク 2 線式 32 × 1 マルチプレкса
- 4 バンク 2 線式 16 × 1 マルチプレкса
- 4 線式 32 × 1 マルチプレкса
- 2 バンク 4 線式 16 × 1 マルチプレкса
- 独立

この端子台はシールドされたアクセサリです。

目次

概要	1
1. 端子台を箱から取り出す	2
2. 部品を確認する	2
3. 信号を接続する	2
4. 端子台を取り付ける	20
アクセサリ	21
認可および準拠	21

概要

NI TB-2630B 端子台は、NI PXI-2530B スイッチモジュールの前面に取り付けます。NI TB-2630B では、信号線とスイッチの接続にはリボンケーブルを使用します。トリガ入力信号およびトリガ出力信号用のネジ留め式端子も装備しています。NI TB-2630B は NI PXI-2530B と一緒に使用するように設計されているため、NI PXI-2530 とは互換性がありません。

1. 端子台を箱から取り出す

取り扱い中に端子台を破損しないために、以下の予防措置を行ってください。



注意 露出しているコネクタピンには絶対に触れないでください。

- 接地ストラップを使用したり、接地されている物体に触れて、身体を接地する。
- 静電気防止用袋をシャーシの金属部分に接触させてから、端子台を袋から取り出す。

端子台を箱から取り出し、部品がゆるんでいないかどうか、また、破損箇所がないかどうか調べます。端子台が破損している場合は、ナショナルインスツルメンツまでご連絡ください。破損している端子台をスイッチモジュールに取り付けしないでください。

端子台は、使用しないときは静電気防止用袋に入れて保管してください。

2. 部品を確認する

下記の用具があることを確認します。

- ☐ NI TB-2630B 端子台
- ☐ PXI シャーシ
- ☐ NI PXI-2530B スイッチモジュール
- ☐ 1/8 in. マイナスドライバー
- ☐ 2 × 9、0.100 in. ピッチリボンケーブルコネクタ（8 つ）（同梱）
- ☐ 18 コンダクタ、28 AWG、0.050 in. ピッチリボンケーブル（非同梱）

3. 信号を接続する



注意 指定された EMC のパフォーマンスを確保するには、シールドケーブルおよびアクセサリを必ず使用してください。

端子台に信号を接続するには、次の手順に従います。

1. マイナスドライバーを使用して、端子台の上部カバーのネジを外します。
2. 端子台から上部カバーを注意して取り外します。
3. 抜け防止アセンブリの 2 つのネジを緩めて抜け防止機構上部のバーを取り外します。
4. 2 × 9 リボンケーブルコネクタを、各 18 コンダクタリボンケーブルに取り付けます。
5. 各リボンケーブルをヘッダに接続します。
6. リボンケーブルのシールドを図 1 に示すように接地用圧着端子に接続します。
7. 抜け防止バーを元に戻して、抜け防止アセンブリの 2 つのネジを締めてケーブルを固定します。
8. 端子台の上部カバーを元のように取り付けます。
9. 上部カバーのネジを締めて、端子台の上部カバーを固定します。

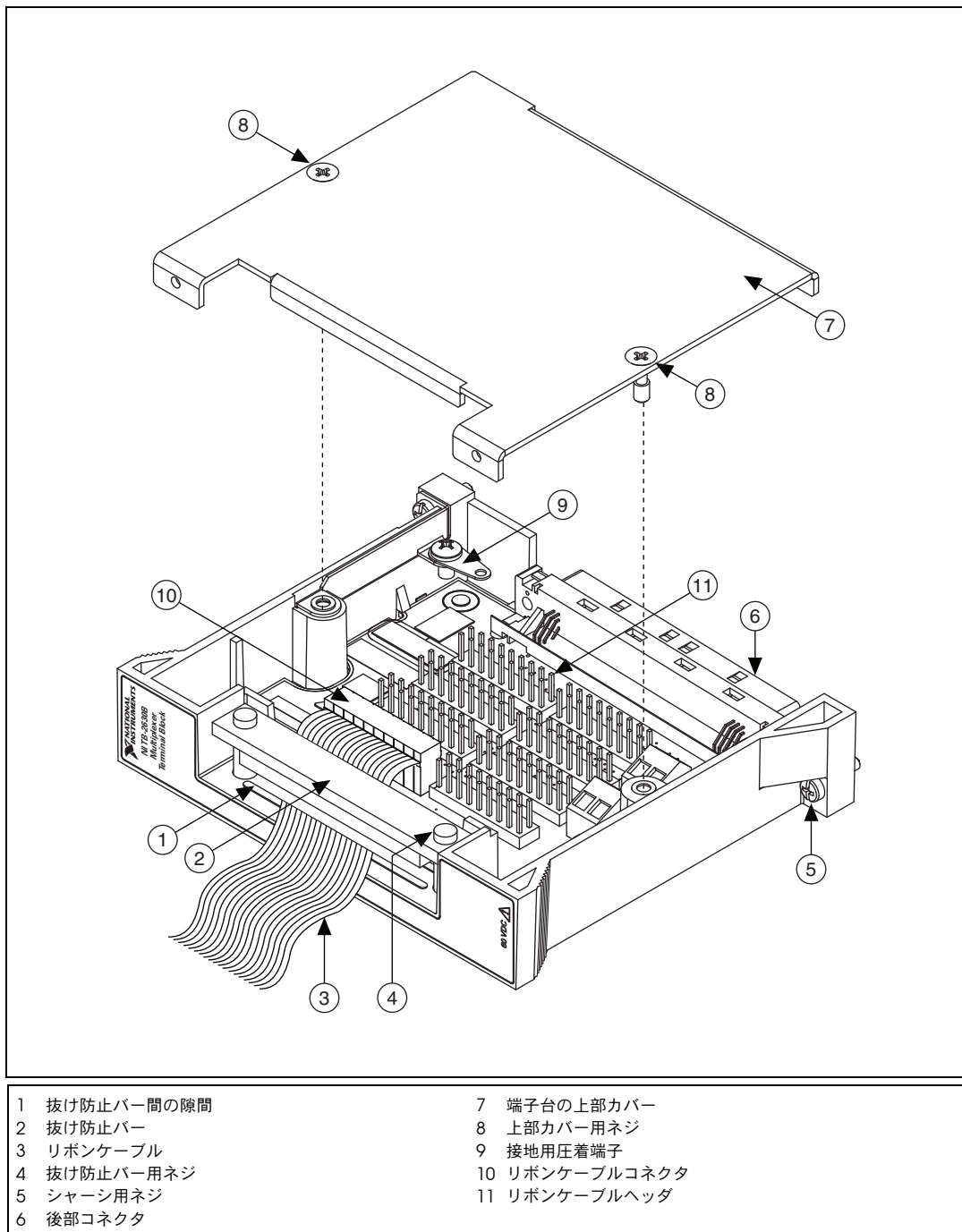


図 1 NI TB-2630B 端子台



60 VDC MAX
0.4 A MAX

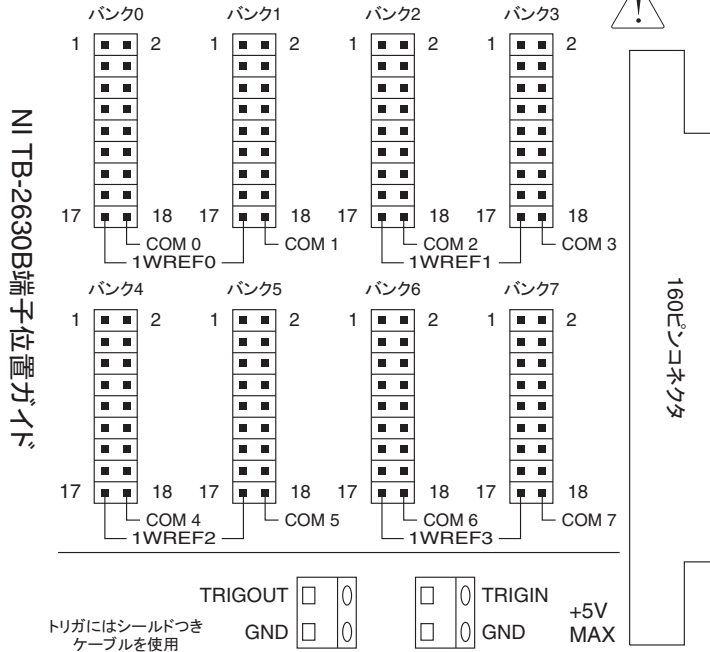


図 2 NI TB-2630B 端子位置

表 1 ～ 3 は、各種トポロジにおける端子のマッピングを記載しています。各トポロジのトポロジ図については、『NI スイッチヘルプ』を参照してください。

表 1 単線式 / 独立トポロジでの端子のマッピング

ソフトウェア名					ハードウェア名	
単一 バンク 128 × 1	2 バンク 64 × 1	4 バンク 32 × 1	8 バンク 16 × 1	独立	NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
com0	com0	com0	com0	com0	51	バンク 0、ピン 18
—	—	—	com1	com1	30	バンク 1、ピン 18
—	—	com2	com2	com2	5	バンク 2、ピン 18
—	—	—	com3	com3	76	バンク 3、ピン 18
—	com4	com4	com4	com4	110	バンク 4、ピン 18
—	—	—	com5	com5	131	バンク 5、ピン 18
—	—	com6	com6	com6	156	バンク 6、ピン 18
—	—	—	com7	com7	84	バンク 7、ピン 18
—	—	—	—	lwref0	58	バンク 0 ～ 1、ピン 17
—	—	—	—	lwref1	6	バンク 2 ～ 3、ピン 17
—	—	—	—	lwref2	103	バンク 4 ～ 5、ピン 17
—	—	—	—	lwref3	155	バンク 6 ～ 7、ピン 17
ch0					41	バンク 0、ピン 1
ch1					40	バンク 0、ピン 2
ch2					42	バンク 0、ピン 3
ch3					39	バンク 0、ピン 4
ch4					43	バンク 0、ピン 5
ch5					38	バンク 0、ピン 6
ch6					44	バンク 0、ピン 7
ch7					37	バンク 0、ピン 8
ch8					45	バンク 0、ピン 9
ch9					36	バンク 0、ピン 10
ch10					46	バンク 0、ピン 11
ch11					35	バンク 0、ピン 12
ch12					47	バンク 0、ピン 13
ch13					34	バンク 0、ピン 14
ch14					48	バンク 0、ピン 15
ch15					33	バンク 0、ピン 16
ch16					50	バンク 1、ピン 1

表 1 単線式 / 独立トポロジでの端子のマッピング (続き)

ソフトウェア名					ハードウェア名	
単一 バンク 128 × 1	2 バンク 64 × 1	4 バンク 32 × 1	8 バンク 16 × 1	独立	NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
				ch17	31	バンク 1、ピン 2
				ch18	49	バンク 1、ピン 3
				ch19	32	バンク 1、ピン 4
				ch20	52	バンク 1、ピン 5
				ch21	29	バンク 1、ピン 6
				ch22	53	バンク 1、ピン 7
				ch23	28	バンク 1、ピン 8
				ch24	54	バンク 1、ピン 9
				ch25	27	バンク 1、ピン 10
				ch26	55	バンク 1、ピン 11
				ch27	26	バンク 1、ピン 12
				ch28	56	バンク 1、ピン 13
				ch29	25	バンク 1、ピン 14
				ch30	57	バンク 1、ピン 15
				ch31	24	バンク 1、ピン 16
				ch32	67	バンク 2、ピン 1
				ch33	15	バンク 2、ピン 2
				ch34	12	バンク 2、ピン 3
				ch35	11	バンク 2、ピン 4
				ch36	70	バンク 2、ピン 5
				ch37	61	バンク 2、ピン 6
				ch38	20	バンク 2、ピン 7
				ch39	62	バンク 2、ピン 8
				ch40	19	バンク 2、ピン 9
				ch41	63	バンク 2、ピン 10
				ch42	18	バンク 2、ピン 11
				ch43	64	バンク 2、ピン 12
				ch44	17	バンク 2、ピン 13
				ch45	65	バンク 2、ピン 14
				ch46	16	バンク 2、ピン 15

表 1 単線式 / 独立トポロジでの端子のマッピング (続き)

ソフトウェア名					ハードウェア名	
単一 バンク 128 × 1	2 バンク 64 × 1	4 バンク 32 × 1	8 バンク 16 × 1	独立	NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch47					66	バンク 2、ピン 16
ch48					14	バンク 3、ピン 1
ch49					68	バンク 3、ピン 2
ch50					13	バンク 3、ピン 3
ch51					69	バンク 3、ピン 4
ch52					1	バンク 3、ピン 5
ch53					4	バンク 3、ピン 6
ch54					3	バンク 3、ピン 7
ch55					71	バンク 3、ピン 8
ch56					10	バンク 3、ピン 9
ch57					72	バンク 3、ピン 10
ch58					9	バンク 3、ピン 11
ch59					73	バンク 3、ピン 12
ch60					8	バンク 3、ピン 13
ch61					74	バンク 3、ピン 14
ch62					7	バンク 3、ピン 15
ch63					75	バンク 3、ピン 16
ch64					120	バンク 4、ピン 1
ch65					121	バンク 4、ピン 2
ch66					119	バンク 4、ピン 3
ch67					122	バンク 4、ピン 4
ch68					118	バンク 4、ピン 5
ch69					123	バンク 4、ピン 6
ch70					117	バンク 4、ピン 7
ch71					124	バンク 4、ピン 8
ch72					116	バンク 4、ピン 9
ch73					125	バンク 4、ピン 10
ch74					115	バンク 4、ピン 11
ch75					126	バンク 4、ピン 12
ch76					114	バンク 4、ピン 13

表 1 単線式 / 独立トポロジでの端子のマッピング (続き)

ソフトウェア名					ハードウェア名	
単一 バンク 128 × 1	2 バンク 64 × 1	4 バンク 32 × 1	8 バンク 16 × 1	独立	NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
					127	バンク 4、ピン 14
					113	バンク 4、ピン 15
					128	バンク 4、ピン 16
					111	バンク 5、ピン 1
					130	バンク 5、ピン 2
					112	バンク 5、ピン 3
					129	バンク 5、ピン 4
					109	バンク 5、ピン 5
					132	バンク 5、ピン 6
					108	バンク 5、ピン 7
					133	バンク 5、ピン 8
					107	バンク 5、ピン 9
					134	バンク 5、ピン 10
					106	バンク 5、ピン 11
					135	バンク 5、ピン 12
					105	バンク 5、ピン 13
					136	バンク 5、ピン 14
					104	バンク 5、ピン 15
					137	バンク 5、ピン 16
					94	バンク 6、ピン 1
					149	バンク 6、ピン 2
					91	バンク 6、ピン 3
					150	バンク 6、ピン 4
					146	バンク 6、ピン 5
					100	バンク 6、ピン 6
					141	バンク 6、ピン 7
					99	バンク 6、ピン 8
					142	バンク 6、ピン 9
					98	バンク 6、ピン 10
					143	バンク 6、ピン 11

表 1 単線式 / 独立トポロジでの端子のマッピング (続き)

ソフトウェア名					ハードウェア名	
単一 バンク 128 × 1	2 バンク 64 × 1	4 バンク 32 × 1	8 バンク 16 × 1	独立	NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
		ch107			97	バンク 6、ピン 12
		ch108			144	バンク 6、ピン 13
		ch109			96	バンク 6、ピン 14
		ch110			145	バンク 6、ピン 15
		ch111			95	バンク 6、ピン 16
		ch112			147	バンク 7、ピン 1
		ch113			93	バンク 7、ピン 2
		ch114			148	バンク 7、ピン 3
		ch115			92	バンク 7、ピン 4
		ch116			85	バンク 7、ピン 5
		ch117			81	バンク 7、ピン 6
		ch118			157	バンク 7、ピン 7
		ch119			90	バンク 7、ピン 8
		ch120			151	バンク 7、ピン 9
		ch121			89	バンク 7、ピン 10
		ch122			152	バンク 7、ピン 11
		ch123			88	バンク 7、ピン 12
		ch124			153	バンク 7、ピン 13
		ch125			87	バンク 7、ピン 14
		ch126			154	バンク 7、ピン 15
		ch127			86	バンク 7、ピン 16

単線式 128 × 1 トポロジでは、ドライバによって 1wref0 (バンク 0 ~ 1、ピン 17) から com1 (バンク 1、ピン 18) への接続が確立されます。

2 バンク単線式 64 × 1 トポロジでは、ドライバによって以下の接続が確立されます。

- 1wref0 から com1 への接続。
- 1wref2 から com5 への接続。

4 バンク単線式 32 × 1 トポロジでは、ドライバによって以下の接続が確立されます。

- 1wref0 から com1 への接続。
- 1wref1 から com3 への接続。
- 1wref2 から com5 への接続。
- 1wref3 から com7 への接続。

表 2 2 線式トポロジにおける端子のマッピング

ソフトウェア名			極性	ハードウェア名	
単一バンク 64 × 1	2バンク 32 × 1	4バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
com0	com0	com0	+	51	バンク 0、ピン 18
			−	30	バンク 1、ピン 18
—	—	com1	+	5	バンク 2、ピン 18
—	—		−	76	バンク 3、ピン 18
—	com1	com2	+	110	バンク 4、ピン 18
—			−	131	バンク 5、ピン 18
—	—	com3	+	156	バンク 6、ピン 18
—	—		−	84	バンク 7、ピン 18
—	—	—	+	58	バンク 0 ～ 1、ピン 17
—	—	—	−	6	バンク 2 ～ 3、ピン 17
—	—	—	+	103	バンク 4 ～ 5、ピン 17
—	—	—	−	155	バンク 6 ～ 7、ピン 17
ch0			+	41	バンク 0、ピン 1
			−	50	バンク 1、ピン 1
ch1			+	40	バンク 0、ピン 2
			−	31	バンク 1、ピン 2
ch2			+	42	バンク 0、ピン 3
			−	49	バンク 1、ピン 3
ch3			+	39	バンク 0、ピン 4
			−	32	バンク 1、ピン 4
ch4			+	43	バンク 0、ピン 5
			−	52	バンク 1、ピン 5
ch5			+	38	バンク 0、ピン 6
			−	29	バンク 1、ピン 6
ch6			+	44	バンク 0、ピン 7
			−	53	バンク 1、ピン 7
ch7			+	37	バンク 0、ピン 8
			−	28	バンク 1、ピン 8
ch8			+	45	バンク 0、ピン 9
			−	54	バンク 1、ピン 9

表 2 2 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名			極性	ハードウェア名	
単一バンク 64 × 1	2 バンク 32 × 1	4 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch9			+	36	バンク 0、ピン 10
			−	27	バンク 1、ピン 10
ch10			+	46	バンク 0、ピン 11
			−	55	バンク 1、ピン 11
ch11			+	35	バンク 0、ピン 12
			−	26	バンク 1、ピン 12
ch12			+	47	バンク 0、ピン 13
			−	56	バンク 1、ピン 13
ch13			+	34	バンク 0、ピン 14
			−	25	バンク 1、ピン 14
ch14			+	48	バンク 0、ピン 15
			−	57	バンク 1、ピン 15
ch15			+	33	バンク 0、ピン 16
			−	24	バンク 1、ピン 16
ch16			+	67	バンク 2、ピン 1
			−	14	バンク 3、ピン 1
ch17			+	15	バンク 2、ピン 2
			−	68	バンク 3、ピン 2
ch18			+	12	バンク 2、ピン 3
			−	13	バンク 3、ピン 3
ch19			+	11	バンク 2、ピン 4
			−	69	バンク 3、ピン 4
ch20			+	70	バンク 2、ピン 5
			−	1	バンク 3、ピン 5
ch21			+	61	バンク 2、ピン 6
			−	4	バンク 3、ピン 6
ch22			+	20	バンク 2、ピン 7
			−	3	バンク 3、ピン 7
ch23			+	62	バンク 2、ピン 8
			−	71	バンク 3、ピン 8

表 2 2 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名			極性	ハードウェア名	
単一バンク 64 × 1	2 バンク 32 × 1	4 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch24			+	19	バンク 2、ピン 9
			−	10	バンク 3、ピン 9
ch25			+	63	バンク 2、ピン 10
			−	72	バンク 3、ピン 10
ch26			+	18	バンク 2、ピン 11
			−	9	バンク 3、ピン 11
ch27			+	64	バンク 2、ピン 12
			−	73	バンク 3、ピン 12
ch28			+	17	バンク 2、ピン 13
			−	8	バンク 3、ピン 13
ch29			+	65	バンク 2、ピン 14
			−	74	バンク 3、ピン 14
ch30			+	16	バンク 2、ピン 15
			−	7	バンク 3、ピン 15
ch31			+	66	バンク 2、ピン 16
			−	75	バンク 3、ピン 16
ch32			+	120	バンク 4、ピン 1
			−	111	バンク 5、ピン 1
ch33			+	121	バンク 4、ピン 2
			−	130	バンク 5、ピン 2
ch34			+	119	バンク 4、ピン 3
			−	112	バンク 5、ピン 3
ch35			+	122	バンク 4、ピン 4
			−	129	バンク 5、ピン 4
ch36			+	118	バンク 4、ピン 5
			−	109	バンク 5、ピン 5
ch37			+	123	バンク 4、ピン 6
			−	132	バンク 5、ピン 6
ch38			+	117	バンク 4、ピン 7
			−	108	バンク 5、ピン 7

表 2 2 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名			極性	ハードウェア名	
単一バンク 64 × 1	2 バンク 32 × 1	4 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch39			+	124	バンク 4、ピン 8
			–	133	バンク 5、ピン 8
ch40			+	116	バンク 4、ピン 9
			–	107	バンク 5、ピン 9
ch41			+	125	バンク 4、ピン 10
			–	134	バンク 5、ピン 10
ch42			+	115	バンク 4、ピン 11
			–	106	バンク 5、ピン 11
ch43			+	126	バンク 4、ピン 12
			–	135	バンク 5、ピン 12
ch44			+	114	バンク 4、ピン 13
			–	105	バンク 5、ピン 13
ch45			+	127	バンク 4、ピン 14
			–	136	バンク 5、ピン 14
ch46			+	113	バンク 4、ピン 15
			–	104	バンク 5、ピン 15
ch47			+	128	バンク 4、ピン 16
			–	137	バンク 5、ピン 16
ch48			+	94	バンク 6、ピン 1
			–	147	バンク 7、ピン 1
ch49			+	149	バンク 6、ピン 2
			–	93	バンク 7、ピン 2
ch50			+	91	バンク 6、ピン 3
			–	148	バンク 7、ピン 3
ch51			+	150	バンク 6、ピン 4
			–	92	バンク 7、ピン 4
ch52			+	146	バンク 6、ピン 5
			–	85	バンク 7、ピン 5
ch53			+	100	バンク 6、ピン 6
			–	81	バンク 7、ピン 6

表 2 2 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名			極性	ハードウェア名	
単一バンク 64 × 1	2バンク 32 × 1	4バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch54			+	141	バンク 6、ピン 7
			−	157	バンク 7、ピン 7
ch55			+	99	バンク 6、ピン 8
			−	90	バンク 7、ピン 8
ch56			+	142	バンク 6、ピン 9
			−	151	バンク 7、ピン 9
ch57			+	98	バンク 6、ピン 10
			−	89	バンク 7、ピン 10
ch58			+	143	バンク 6、ピン 11
			−	152	バンク 7、ピン 11
ch59			+	97	バンク 6、ピン 12
			−	88	バンク 7、ピン 12
ch60			+	144	バンク 6、ピン 13
			−	153	バンク 7、ピン 13
ch61			+	96	バンク 6、ピン 14
			−	87	バンク 7、ピン 14
ch62			+	145	バンク 6、ピン 15
			−	154	バンク 7、ピン 15
ch63			+	95	バンク 6、ピン 16
			−	86	バンク 7、ピン 16

表 3 4 線式トポロジにおける端子のマッピング

ソフトウェア名		極性	ハードウェア名	
単一バンク 32 × 1	2 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
com0	com0	A+	51	バンク 0、ピン 18
		A-	30	バンク 1、ピン 18
		B+	110	バンク 4、ピン 18
		B-	131	バンク 5、ピン 18
—	com1	A+	5	バンク 2、ピン 18
—		A-	76	バンク 3、ピン 18
—		B+	156	バンク 6、ピン 18
—		B-	84	バンク 7、ピン 18
—	—	—	58	バンク 0 ~ 1、ピン 17
—	—	—	6	バンク 2 ~ 3、ピン 17
—	—	—	103	バンク 4 ~ 5、ピン 17
—	—	—	155	バンク 6 ~ 7、ピン 17
ch0		A+	41	バンク 0、ピン 1
		A-	50	バンク 1、ピン 1
		B+	120	バンク 4、ピン 1
		B-	111	バンク 5、ピン 1
ch1		A+	40	バンク 0、ピン 2
		A-	31	バンク 1、ピン 2
		B+	121	バンク 4、ピン 2
		B-	130	バンク 5、ピン 2
ch2		A+	42	バンク 0、ピン 3
		A-	49	バンク 1、ピン 3
		B+	119	バンク 4、ピン 3
		B-	112	バンク 5、ピン 3
ch3		A+	39	バンク 0、ピン 4
		A-	32	バンク 1、ピン 4
		B+	122	バンク 4、ピン 4
		B-	129	バンク 5、ピン 4

表 3 4 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名		極性	ハードウェア名	
単一バンク 32 × 1	2バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch4		A+	43	バンク 0、ピン 5
		A-	52	バンク 1、ピン 5
		B+	118	バンク 4、ピン 5
		B-	109	バンク 5、ピン 5
ch5		A+	38	バンク 0、ピン 6
		A-	29	バンク 1、ピン 6
		B+	123	バンク 4、ピン 6
		B-	132	バンク 5、ピン 6
ch6		A+	44	バンク 0、ピン 7
		A-	53	バンク 1、ピン 7
		B+	117	バンク 4、ピン 7
		B-	108	バンク 5、ピン 7
ch7		A+	37	バンク 0、ピン 8
		A-	28	バンク 1、ピン 8
		B+	124	バンク 4、ピン 8
		B-	133	バンク 5、ピン 8
ch8		A+	45	バンク 0、ピン 9
		A-	54	バンク 1、ピン 9
		B+	116	バンク 4、ピン 9
		B-	107	バンク 5、ピン 9
ch9		A+	36	バンク 0、ピン 10
		A-	27	バンク 1、ピン 10
		B+	125	バンク 4、ピン 10
		B-	134	バンク 5、ピン 10
ch10		A+	46	バンク 0、ピン 11
		A-	55	バンク 1、ピン 11
		B+	115	バンク 4、ピン 11
		B-	106	バンク 5、ピン 11

表 3 4 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名		極性	ハードウェア名	
単一バンク 32 × 1	2 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch11		A+	35	バンク 0、ピン 12
		A-	26	バンク 1、ピン 12
		B+	126	バンク 4、ピン 12
		B-	135	バンク 5、ピン 12
ch12		A+	47	バンク 0、ピン 13
		A-	56	バンク 1、ピン 13
		B+	114	バンク 4、ピン 13
		B-	105	バンク 5、ピン 13
ch13		A+	34	バンク 0、ピン 14
		A-	25	バンク 1、ピン 14
		B+	127	バンク 4、ピン 14
		B-	136	バンク 5、ピン 14
ch14		A+	48	バンク 0、ピン 15
		A-	57	バンク 1、ピン 15
		B+	113	バンク 4、ピン 15
		B-	104	バンク 5、ピン 15
ch15		A+	33	バンク 0、ピン 16
		A-	24	バンク 1、ピン 16
		B+	128	バンク 4、ピン 16
		B-	137	バンク 5、ピン 16
ch16		A+	67	バンク 2、ピン 1
		A-	14	バンク 3、ピン 1
		B+	94	バンク 6、ピン 1
		B-	147	バンク 7、ピン 1
ch17		A+	15	バンク 2、ピン 2
		A-	68	バンク 3、ピン 2
		B+	149	バンク 6、ピン 2
		B-	93	バンク 7、ピン 2

表 3 4 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名		極性	ハードウェア名	
単一バンク 32 × 1	2バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch18		A+	12	バンク 2、ピン 3
		A-	13	バンク 3、ピン 3
		B+	91	バンク 6、ピン 3
		B-	148	バンク 7、ピン 3
ch19		A+	11	バンク 2、ピン 4
		A-	69	バンク 3、ピン 4
		B+	150	バンク 6、ピン 4
		B-	92	バンク 7、ピン 4
ch20		A+	70	バンク 2、ピン 5
		A-	1	バンク 3、ピン 5
		B+	146	バンク 6、ピン 5
		B-	85	バンク 7、ピン 5
ch21		A+	61	バンク 2、ピン 6
		A-	4	バンク 3、ピン 6
		B+	100	バンク 6、ピン 6
		B-	81	バンク 7、ピン 6
ch22		A+	20	バンク 2、ピン 7
		A-	3	バンク 3、ピン 7
		B+	141	バンク 6、ピン 7
		B-	157	バンク 7、ピン 7
ch23		A+	62	バンク 2、ピン 8
		A-	71	バンク 3、ピン 8
		B+	99	バンク 6、ピン 8
		B-	90	バンク 7、ピン 8
ch24		A+	19	バンク 2、ピン 9
		A-	10	バンク 3、ピン 9
		B+	142	バンク 6、ピン 9
		B-	151	バンク 7、ピン 9

表 3 4 線式トポロジにおける端子のマッピング (続き)

ソフトウェア名		極性	ハードウェア名	
単一バンク 32 × 1	2 バンク 16 × 1		NI PXI-2530B コネクタピン番号	NI TB-2630B 端子名
ch25		A+	63	バンク 2、ピン 10
		A-	72	バンク 3、ピン 10
		B+	98	バンク 6、ピン 10
		B-	89	バンク 7、ピン 10
ch26		A+	18	バンク 2、ピン 11
		A-	9	バンク 3、ピン 11
		B+	143	バンク 6、ピン 11
		B-	152	バンク 7、ピン 11
ch27		A+	64	バンク 2、ピン 12
		A-	73	バンク 3、ピン 12
		B+	97	バンク 6、ピン 12
		B-	88	バンク 7、ピン 12
ch28		A+	17	バンク 2、ピン 13
		A-	8	バンク 3、ピン 13
		B+	144	バンク 6、ピン 13
		B-	153	バンク 7、ピン 13
ch29		A+	65	バンク 2、ピン 14
		A-	74	バンク 3、ピン 14
		B+	96	バンク 6、ピン 14
		B-	87	バンク 7、ピン 14
ch30		A+	16	バンク 2、ピン 15
		A-	7	バンク 3、ピン 15
		B+	145	バンク 6、ピン 15
		B-	154	バンク 7、ピン 15
ch31		A+	66	バンク 2、ピン 16
		A-	75	バンク 3、ピン 16
		B+	95	バンク 6、ピン 16
		B-	86	バンク 7、ピン 16

4. 端子台を取り付ける

NI TB-2630B 端子台を NI PXI-2530B のフロントパネルに接続するには、次の手順に従います。



メモ NI PXI-2530B が既に PXI シャーシに取り付けられていることを前提とします。

1. 図 3 に示すように、NI TB-2630B を NI PXI-2530B のフロントコネクタに差し込みます。
2. 端子台の後部パネル背面にある上下のシャーシ用ネジを締めて、端子台をしっかりと固定します。

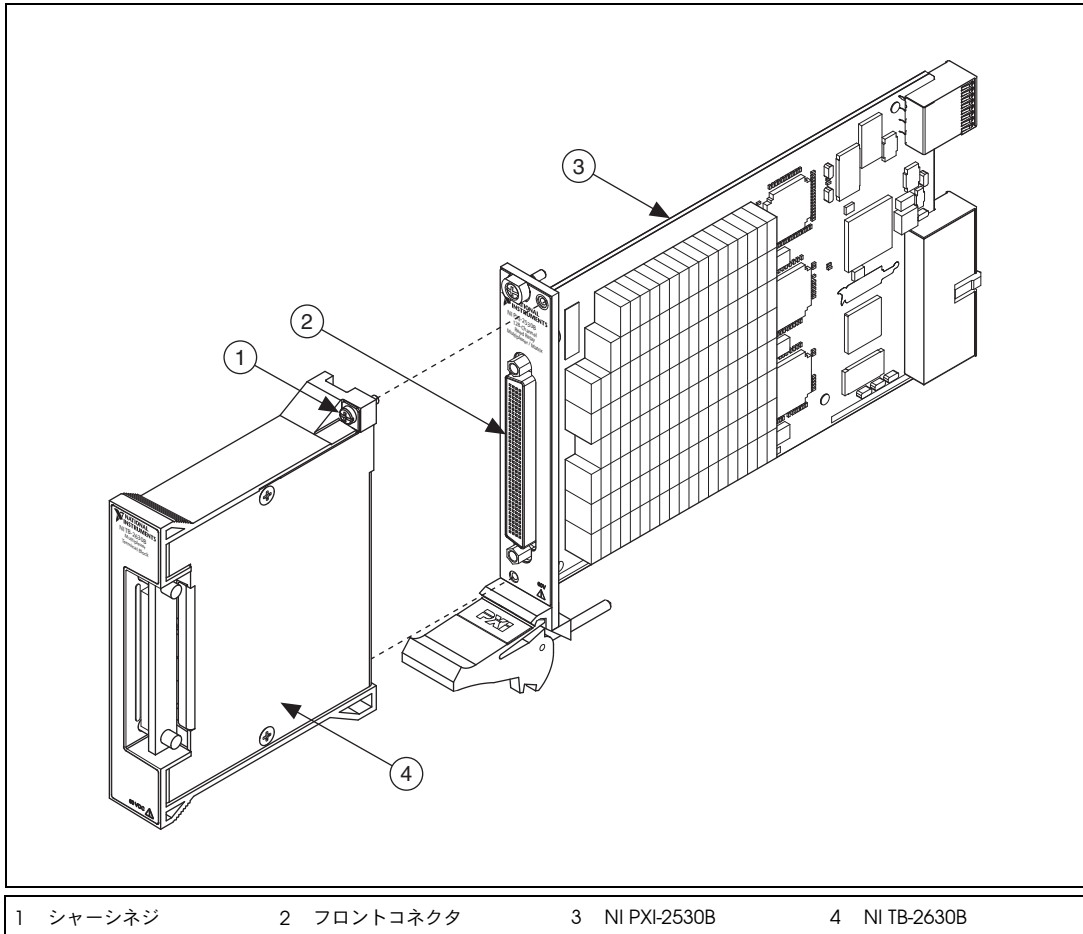


図 3 NI TB-2630B 端子台の取り付け

アクセサリ

複列構成のリボンケーブルコネクタを使用する場合、リボンケーブルのピッチはコネクタピッチの半分にになります。たとえば、0.050 in. ピッチのリボンケーブルは、0.1 in. ピッチのコネクタを使用します。リボンケーブルコネクタのアセンブリは、通常コネクタのピッチで定義されます。0.100 in. ピッチコネクタの 0.100 in. ピッチケーブルアセンブリおよび 0.050 in. ピッチのリボンケーブルについては図 4 を参照してください。

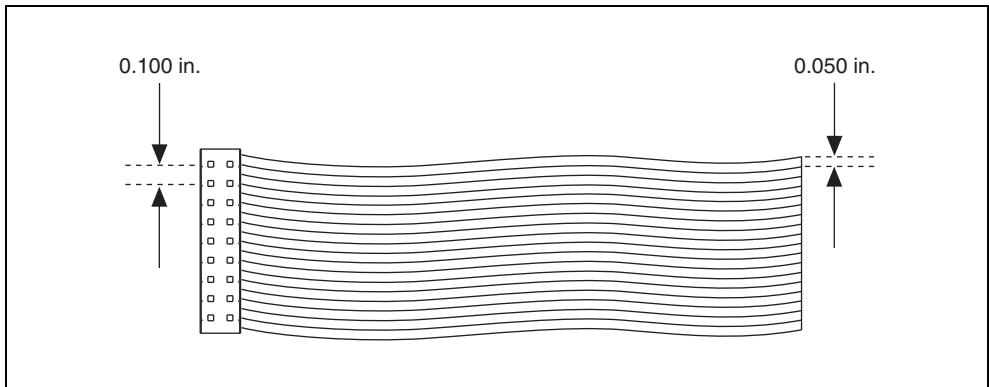


図 4 0.100 in. ピッチケーブルアセンブリ

NI TB-2630B には、8 つの 2×9 0.100 in. ピッチリボンケーブルコネクタが含まれます。NI TB-2630B と一緒に使用できるその他のコネクタについては、表 4 を参照してください。

NI TB-2630B には、どの 0.050 in. ピッチリボンケーブルでも使用できます。18 コンダクタ以上のリボンケーブルを使用するには、使用前に不必要なコンダクタを除去します。ケーブルコネクタアセンブリについての詳細は、表 4 を参照してください。

表 4 NI TB-2630B 対応のアクセサリ

アクセサリ	製造元	製品番号
2×9 0.100 in. ピッチリボンケーブルコネクタ	NI	778962-01
0.100 in. ピッチケーブルコネクタアセンブリ (0.100 in. ピッチコネクタおよび 0.050 in. ピッチリボンケーブル)	Samtec	IDSD-09 シリーズ

認可および準拠

安全性

この製品は、計測、制御、実験に使用される電気装置に関する以下の規格および安全性の必要条件を満たします。

- IEC 61010-1、EN 61010-1
- UL 61010-1、CSA 61010-1



メモ UL およびその他の安全保証については、製品ラベルまたは「[オンライン製品認証](#)」セクションを参照してください。

電磁両立性

この製品は、計測、制御、実験に使用される電気装置に関する以下の EMC 規格の必要条件を満たします。

- EN 61326-1 (IEC 61326-1): Class A エミッション、基本イミュニティ
- EN 55011 (CISPR 11): Group 1, Class A エミッション
- AS/NZS CISPR 11: Group 1, Class A エミッション
- FCC 47 CFR Part 15B: Class A エミッション
- ICES-001: Class A エミッション



メモ EMC 宣言および認証については、「オンライン製品認証」セクションを参照してください。

CE マーク準拠 (CE)

この製品は、該当する EC 理事会指令による基本的要件に適合しています。

- 2006/95/EC、低電圧指令（安全性）
- 2004/108/EC、電磁両立性指令（EMC）

オンライン製品認証

この製品の製品認証を入手するには、ni.com/certification（英語）にアクセスして型番または製品ラインで検索し、保証の欄の該当するリンクをクリックしてください。

環境管理

ナショナルインスツルメンツは、環境に優しい製品の設計および製造に努めています。NI は、製品から特定の有害物質を除外することが、環境および NI のお客様にとって有益であると考えています。

環境の詳細な情報については、ni.com/environment（英語）の NI and the Environment（英語）を参照してください。このページには、ナショナルインスツルメンツが準拠する環境規制および指令、およびこのドキュメントに含まれていないその他の環境に関する情報が記載されています。

廃電気電子機器（WEEE）



欧州のお客様へ 製品寿命を過ぎたすべての製品は、必ず WEEE リサイクルセンターへ送付してください。WEEE リサイクルセンターおよびナショナルインスツルメンツの WEEE への取り組み、および廃電気電子機器の WEEE 指令 2002/96/EC 準拠については、ni.com/environment/weee（英語）を参照してください。

电子信息产品污染控制管理办法（中国 RoHS）



中国客户 National Instruments 符合中国电子信息产品中限制使用某些有害物质指令 (RoHS)。关于 National Instruments 中国 RoHS 合规性信息，请登录 ni.com/environment/rohs_china。(For information about China RoHS compliance, go to ni.com/environment/rohs_china.)

LabVIEW, National Instruments, NI, ni.com, National Instruments のコーポレートロゴ及びイーグルロゴは、National Instruments Corporation の商標です。その他の National Instruments の商標については、ni.com/trademarks に掲載されている「Trademark Information」をご覧ください。本文中に記載されたその他の製品名および企業名は、それぞれの企業の商標または商号です。National Instruments の製品 / 技術を保護する特許については、ソフトウェアで参照できる特許情報（**ヘルプ→特許情報**）、メディアに含まれている patents.txt ファイル、または「National Instruments Patent Notice」(ni.com/patents) のうち、該当するリソースから参照してください。ナショナルインスツルメンツの輸出関連法規遵守に対する方針について、また必要な HTS コード、ECCN、その他のインポート / エクスポートデータを取得する方法については、「輸出関連法規の遵守に関する情報」(ni.com/legal/export-compliance) を参照してください。