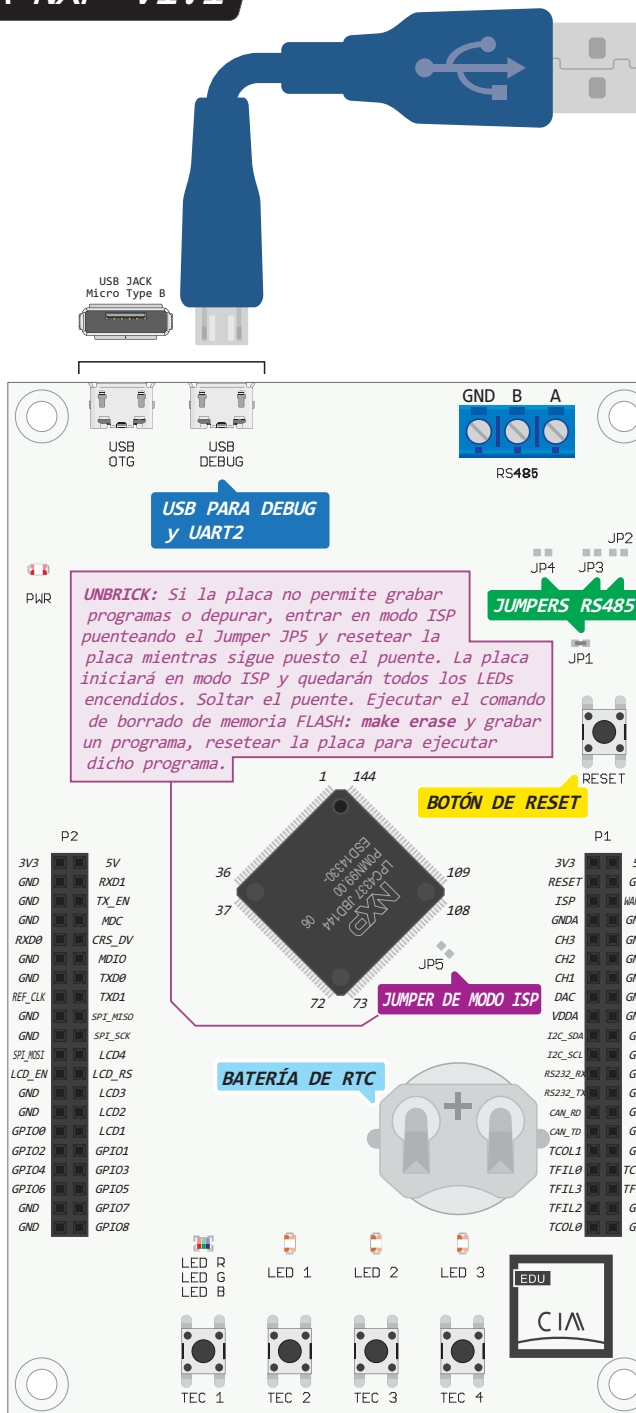


Especificaciones EDU-CIAA-NXP v1.1



■ Alimentación	■ Control e ISP
■ Tierra Digital	■ Ethernet
■ Pin E/S GPIO	■ Pin Serie
■ Tierra Analógica	■ Pin LCD
■ Pin Analógico	■ Pin Teclado

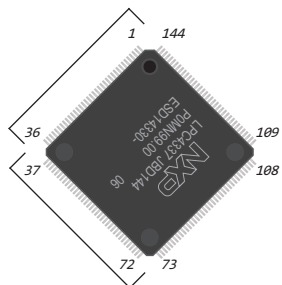
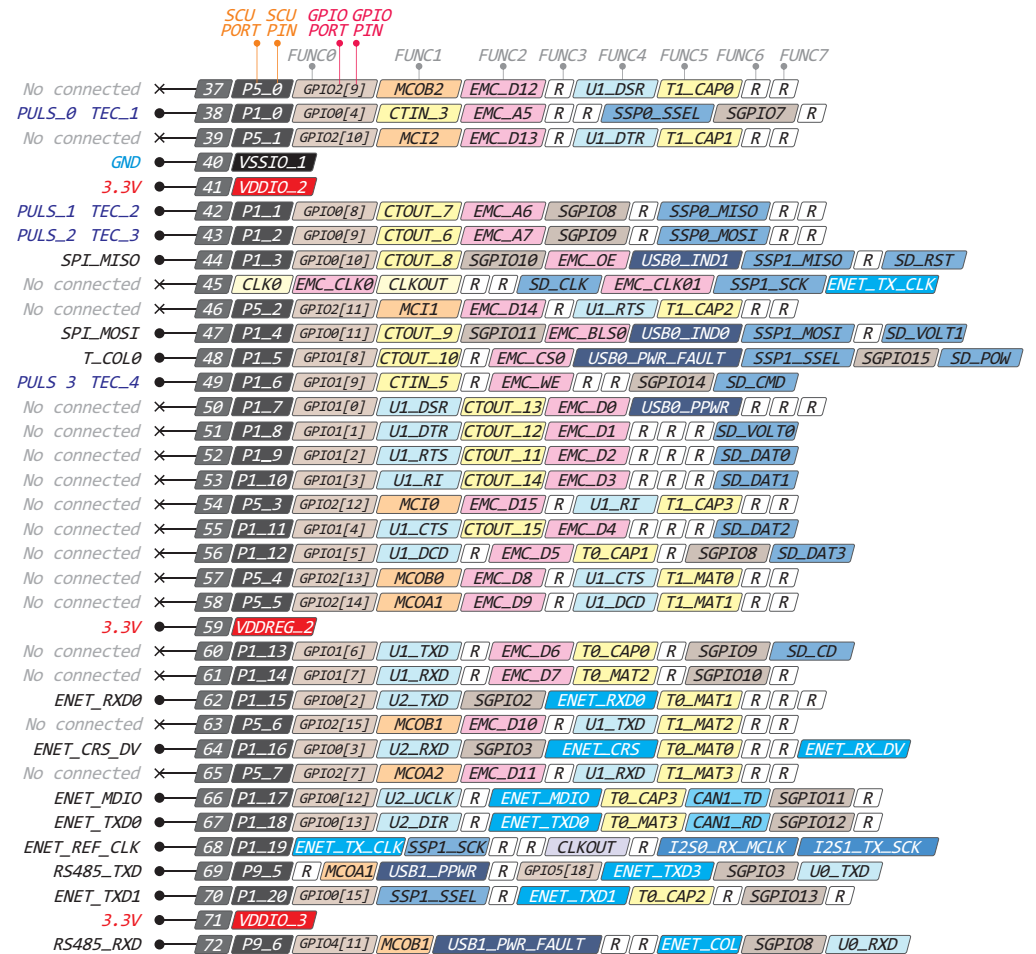
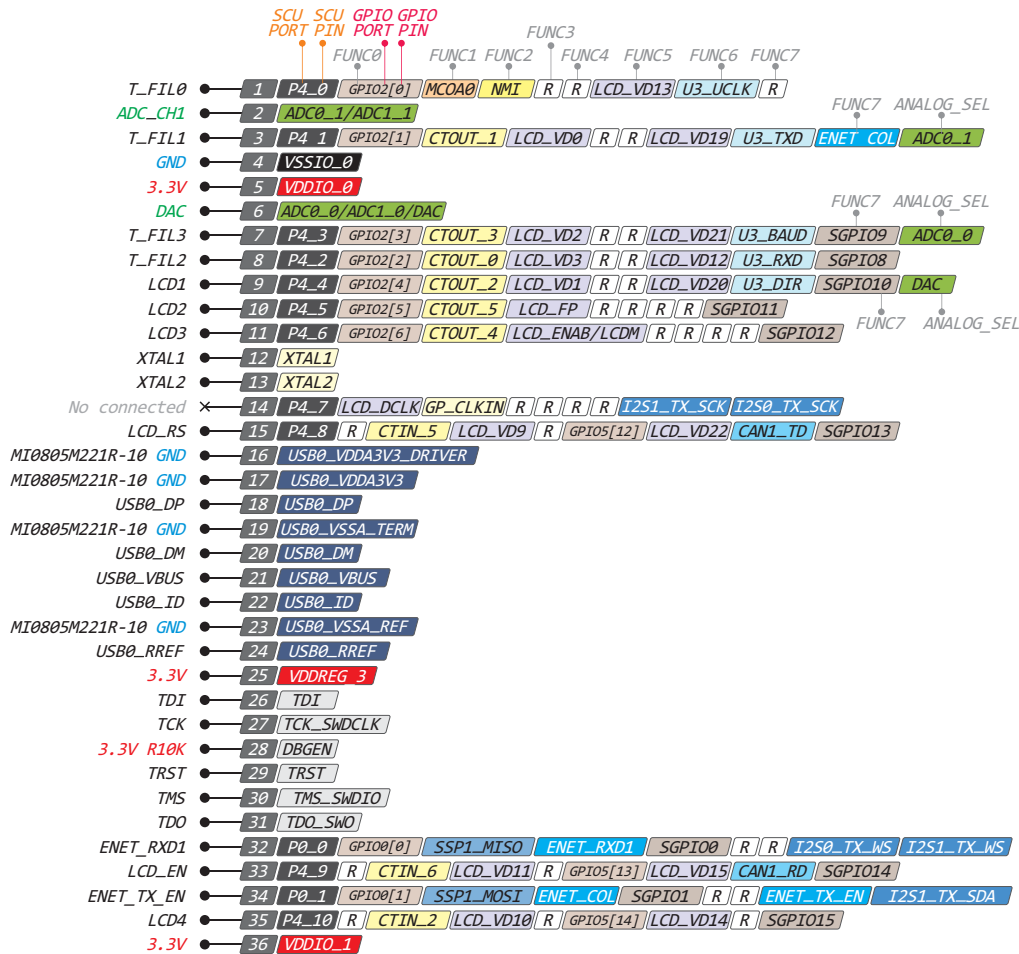
NOTA: Los pines de LCD y teclado son GPIOs comunes sin ningún periférico interno especial, es simplemente el nombre que se eligió para dichos pines.
Existen otros modelos de microcontroladores LPC dentro de la misma familia que incluyen un periférico para control de LCD gráfico (que el LPC 4337 no incluye) lo cual conlleva a confusiones.





















Tira de 40 pines hembra de 0.1" (2,54 mm) de espaciado









Tira de 40 pines hembra de 0.1" (2,54 mm) de espaciado

EDU-CIAA-NXP v1.1 Pines utilizados del NXP LPC4337 JBD144 (1 a 72)



-  Numero de Pin del Microcontrolador.
-  Nombre de Pin del Microcontrolador.
-  Alimentación digital.
-  Alimentación analógica.
-  Tierra digital (GND).
-  Tierra analógica (GNDA).
-  Wakeup.
-  Reset.
-  Debug. Trace Data.

-  Entrada/Salida digital (GPIO).
-  Entrada/Salida digital (SGPIO).
-  Analógico (ADC/DAC).
-  USART.
-  SPI, SSP, SPFI, SD.
-  I2C, I2S.
-  CAN.
-  Ethernet.
-  USB.

-  LCD.
-  RTC.
-  Temporizador/Contador.
-  Clock.
-  PWM para Control de Motor.
-  Memoria externa.
-  Entrada de interrupción externa no enmascarable (NMI).
-  Función Reservada (no disponible).

EDU-CIAA-NXP v1.1 Pines utilizados del NXP LPC4337 JBD144 (73 a 144)

