

## AULA PRÁTICA 6 PLANO

Avalie qualitativamente o programa a ser caracterizado em termos dos acessos de memória esperados e localidade de referência. Identifique as estruturas de dados e segmentos de código críticos (p.ex., mais custosos)

R: É esperado do programa o acesso a dois blocos de 10 espaços de memória contíguos. As estruturas de dados e segmentos críticos são a fila e a pilha evidentemente. As principais funções são o empilha e o desempilha. A cada empilha aloca-se memória à um dos dois blocos de 10 espaços. No caso do desempilha, enfileira em uma fila o retorno do desenfileira da outra. Como a fila é composta por um vetor, é esperado que a localidade de referência seja sempre cumprida e os vizinhos são acessados. Avaliando qualitativamente é um programa eficiente para o problema proposto com o gerenciamento de memória simples e contíguo.

Elabore o plano de caracterização de localidade de referência

R: O plano é que se sempre acesse os locais de memória vizinhos, pois o programa trabalha exclusivamente com vetores garantindo a localidade de referência dentro da região contígua de memória.

Selecione os parâmetros do programa a ser caracterizado

R: Irei rodar o programa com a seed “21304”, pois ela possui 5 empilhar e 5 desempilhar, não são em ordem, mas não gera nenhum erro e possui um número igual de empilhar e de desempilhar. Cada empilhar da pilha são 5 alocações de memória em um dos blocos e a cada desempilhar da pilha, há uma desalocação em uma fila e uma alocação na outra. Portanto, é esperado na média 10 alocações e 5 desalocações no programa.

### Execute o código com Cachegrind:

```
gustavo@DESKTOP-854S37D:/mnt/d/Tarefa Prática 6$ valgrind --tool=cachegrind ./programa 21304
==1138== Cachegrind, a cache and branch-prediction profiler
==1138== Copyright (C) 2002-2017, and GNU GPL'd, by Nicholas Nethercote et al.
==1138== Using Valgrind-3.18.1 and LibVEX; rerun with -h for copyright info
==1138== Command: ./programa 21304
==1138==
--1138-- warning: L3 cache found, using its data for the LL simulation.
--1138-- warning: specified LL cache: line_size 64 assoc 16 total_size 12,582,912
--1138-- warning: simulated LL cache: line_size 64 assoc 24 total_size 12,582,912
--1138--
==1138==
==1138== I  refs:      2,407,049
==1138== I1 misses:    2,194
==1138== L1i misses:   2,081
==1138== I1 miss rate: 0.09%
==1138== L1i miss rate: 0.09%
==1138==
==1138== D  refs:      799,004 (584,841 rd + 214,163 wr)
==1138== D1 misses:   16,030 ( 13,553 rd +  2,477 wr)
==1138== LLd misses:    9,231 (  7,639 rd +  1,592 wr)
==1138== D1 miss rate:  2.0% (  2.3% +  1.2% )
==1138== LLd miss rate:  1.2% (  1.3% +  0.7% )
==1138==
==1138== LL refs:      18,224 ( 15,747 rd +  2,477 wr)
==1138== LL misses:   11,312 (  9,720 rd +  1,592 wr)
==1138== LL miss rate:  0.4% (  0.3% +  0.7% )
```

Podemos afirmar que, o programa apresentou uma taxa de miss relativamente baixa para a cache de instrução (0,09%) e para a cache de dados (1,2%). Isso indica que a maioria das instruções e dados necessários foi encontrada nas caches, o que é um bom sinal para o desempenho geral. O programa teve um total de 2.194 misses de primeira cache de instrução (I1 misses) e 16.030 misses de primeira cache de dados (D1 misses). Além disso, ocorreram 2.081 misses na última cache de instrução (L1i misses) e 9.231 misses na última cache de dados (LLd misses).

(Necessário zoom para próxima imagem)

A partir desses dados podemos observar pontos positivos e negativos. Os maiores problemas são:

- Altos índices de leitura na memória de cache L1 de instruções (I1mr) e dados (D1mr). Isso pode resultar em atrasos devido à necessidade de buscar os dados na memória principal.
- Ocorrência significativa de leituras em cache L2 de instruções (ILmr) e dados (DLmr), sugerindo que o programa pode estar acessando dados que não estão presentes no cache L1.
- Alto número de gravações na memória de cache L1 de dados (D1mw), indicando que o programa está realizando muitas operações de gravação na memória principal.

Positivos:

- O programa tem um bom aproveitamento da memória cache L1 de instruções (I1mr) e dados (D1mr), com uma taxa de acertos próxima de 100%.
- O programa tem uma boa taxa de acerto na memória cache L2 de instruções (ILmr) e dados (DLmr), com taxas próximas de 100%.

## Execute o código com Callgrind:

Foram executados ambos comandos:

1. `valgrind --tool=callgrind <binário do programa> <parâmetros>`
2. `callgrind_annotate callgrind.out.<número do processo do passo 1>`

Não coloquei toda a saída por não considerar relevante.

A primeira informação interessante que diz respeito à saída do Callgrind é a relação de porcentagem de “Instructions Referenced” com as funções.

```
Ir          file:function
-----
981,994 (40.82%) ./elf/./elf/dl-lookup.c: dl_lookup_symbol_x [/usr/lib/x86_64-linux-gnu/ld-linux-x86-64.so.2]
567,735 (23.68%) ./elf/./elf/dl-lookup.c: do_lookup_x [/usr/lib/x86_64-linux-gnu/ld-linux-x86-64.so.2]
259,996 (10.81%) ./elf/./sysdeps/x86_64/dl-machine.h: dl_relocate_object
70,826 ( 2.94%) => /mnt/d/Tarefa Prática 6/src/pilha.cpp:Pilha::Imprimir() (10x)
```

As funções de maior custo não foram funções implementadas por mim, mas sim funções internas. Dentre as funções implementadas, Imprimir representou disparadamente o maior custo. Obviamente, a escrita não é o ideal, uma vez que a leitura é mais rápida e barata, entretanto para o enunciado do problema não havia outra solução, sendo assim um custo necessário.

As funções de empilhar e desempilhar só utilizam 0.01% cada, na linha da chamada de enfileira e desenfileira. As de enfileira e desenfileira também só gastam 0.01% cada, na linha de atribuição enfileira(tras) e desenfileira (frente). Os custos maiores foram nas impressões da main e como citado anteriormente a função Imprimir de Pilha.

## Portanto,

1. Quão bem o programa se comporta em termos de memória?

O programa se comporta extremamente bem para o enunciado proposto. É possível notar um gasto alto no Cachegrind, mas a complexidade do programa é de  $O(n^2)$ , portanto era esperado. Os pontos negativos do programa, como o excesso de leitura e escrita são consequência da natureza do problema e infelizmente não podem ser contornando. Logo, o foco deve ser nas baixas taxas de misses e no gasto pequeno para empilhar e desempilha itens.

2. Quais estruturas de dados devem serem caracterizadas para melhor entendimento?

Em relação às estruturas de dados só existem a fila e a pilha que possuem papel igualmente importante para o funcionamento do programa. Contudo, o Imprimir da Pilha se mostrou como a função mais custosa do programa e por isso deve ter uma ênfase maior.

3. Quais segmentos de código devem instrumentados para suportar a caracterização?

Como ficou claro anteriormente os segmentos de código mais importante são a função de Imprimir da Pilha, as impressões da main, o empilha, desempilha, enfileira e desenfileira por suas funcionalidades. Ademais, não consegui identificar qual segmento de código seria responsável pelas três funções mais custosas, mas estas como certeza são importantes também.

