

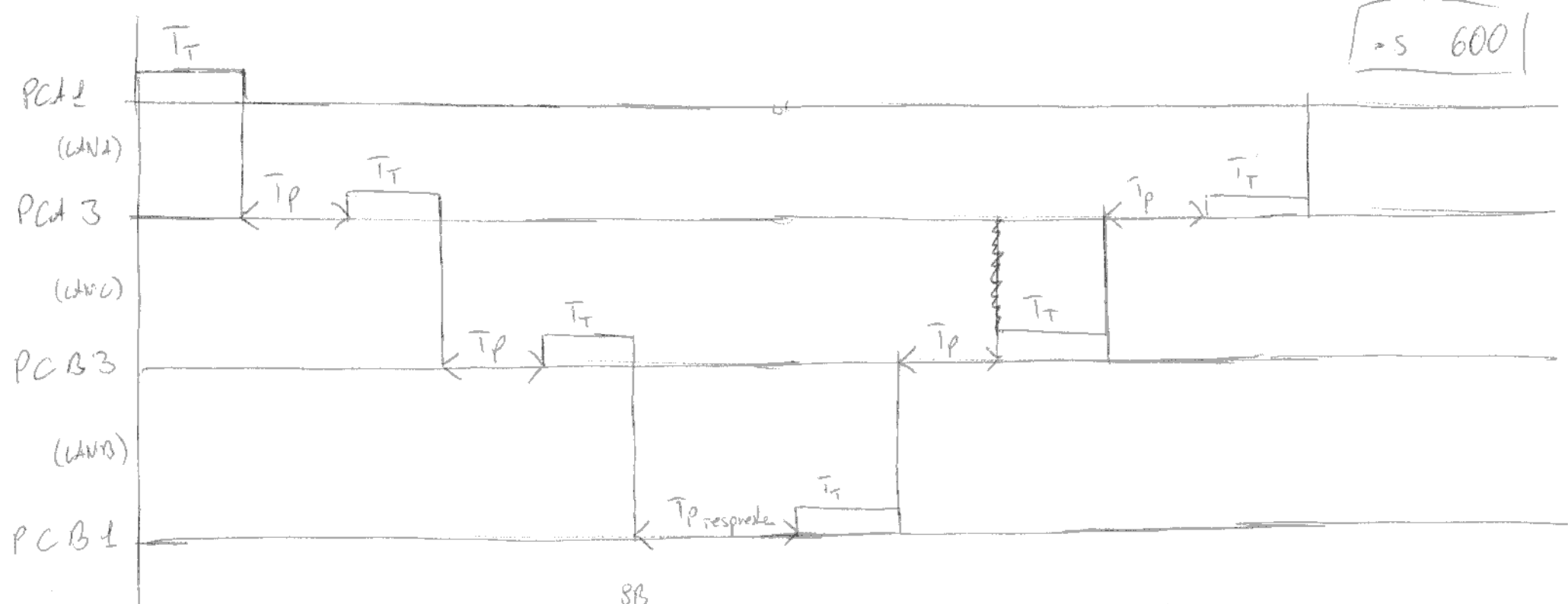
Práctica 1.1

Diseño y gestión de escenarios IPv4. Configuración básica.

Preguntas individuales T

Dorian Boleslaw Wozniak (817570@unizar.es)

Martes, 17 de octubre de 2023

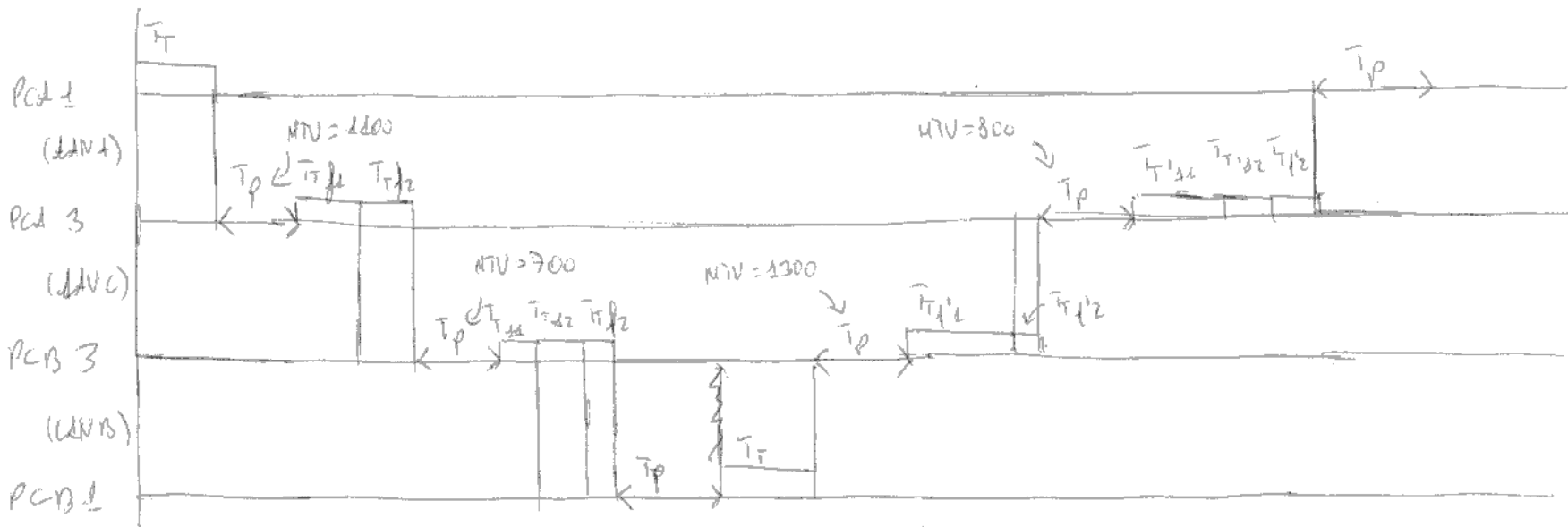


$$T_T \text{ (asumiendo 10 Mbps)} = \frac{L}{R} = \frac{(600 \text{ B data} + \overset{8\text{B}}{8\text{B}} \text{ header ICMP} + 28\text{B IP header} + 18\text{B Eth header}) \cdot 8}{10^7 \text{ b/s}} = 0,0005232 \text{ s} = 5,232 \text{ ns}$$

T_P = Lo que tarda en analizar/fragmentar/reensamblar. En este caso serían negligible.

$T_{P \text{ respuesta}} = T_P + \text{tiempo necesario para generar una respuesta}$

$$RTT = 2 \cdot (3 \cdot T_T) + 2T_{P \text{ PC13}} + 2T_{P \text{ PCB3}} + T_{P \text{ respuesta PCB1}} \geq 0,0031 \text{ s} = 3,1 \text{ ms}$$



$$T_T = \frac{(1300 \text{ B} + 543 \text{ cal.}) \cdot 8}{10^7 \text{ J/s}} = 0.0010832$$

$$\bar{T}_{T+1/2} = \frac{(178.13 + 46.15 \text{ cal}) \mu}{\mu} = 0.000292 \quad \bar{T}_{T+1/2} = \frac{(1800 + 46.15) \mu}{\mu} = 0.0003568$$

$T_{P\text{ PCB3/PCB3}} = T^0$ congelación

$$T_{p, \text{PCSL}/\text{PCSL}} = T^0_{\text{resonant}} + \text{phase-matching}$$

ICMP

$$\bar{T}_T = \frac{(1277.15 + 54.75)}{2} = 666.0$$

$$T_{T,dl} = \frac{(17684 + 8413)}{1} = 0,0006546$$

$$T_{f12} = \frac{(787 + 467) \text{ K}}{11} = 1000542$$

$$\bar{I}_{T,12} = \frac{304 (2400 + 4600) \text{ N}}{11} = 0,00046$$

$$RTT = 2T_{P_{PCB3}} + 2T_{P_{PCB5}} + \overline{T}_{P_{PCB1}} + \overline{T}_{P_{PCB2}} + 2\overline{T}_T + \overline{T}_{T11} + \overline{T}_{T14} + \overline{T}_{T12} + 2T_{T12} + 2\overline{T}_{T11} + \overline{T}_{T14} + \overline{T}_{T12} + 2T_{T12} \geq 0,0067472 = 6,7 \text{ ms}$$