LDR指令：

指令格式：LDR {条件} 目标寄存器 ，<存储器地址>

作用：将存储器地址所指地址处连续的4个字节（1个字）的数据传到目的寄存器中。

举例如下：

LDR R0,[R1] 将寄存器地址为R1的数据读入寄存器R0中

LDR R0,[R1+R2] 将寄存器地址为R1+ R2的数据读入寄存器R0中

STR指令：

指令格式：STR{条件} 源寄存器 ，<存储器地址>

作用：从源寄存器中将一个32位的字数据传送到存储器中

举例如下：

STR R1,{R0}: 将R1寄存器里的值传送到地址值为R0的内存中

说明：LDR与STR指令大致相同，但数据的传送方向完全相反。、

MOV指令：

MOV是从一个寄存器或者移位的寄存器或者立即数的值传递到另外一个寄存器， 从本质上是寄存器到寄存器的传递。

其实也可以将立即数传送到寄存器，但并不是所有立即数都可以传递的，这个立即数要符合一个8位数循环右移偶数位的取值  原因是，MOV本身就是一条32bit指令，除了指令码本身，它不可能再带一个可以表示32bit的数字，所以用了其中的12bit来表示立即数，其中4bit表示移位的位数(循环右移，且数值x2)，8bit用来表示要移位的一个基数    可以看出，并不是所有数都可以表示成一个8bit数循环右移偶数位的。

WARING：：：：：MOV指令要慎用！！！

ARM处理器有32位ALU，31个32位通用寄存器及6个状态寄存器，32\*8位乘法器，32\*32位同桶型移位寄存器，指令译码和逻辑控制，指令流水线和数据/地址寄存器组成。

R14可用作LR，R15用作PC