



Master of Science HES-SO in Engineering Av. de Provence 6 CH-1007 Lausanne

## Master of Science HES-SO in Engineering

Orientation: Technologies de l'information et de la communication (TIC)

# LEVEE, IMPLEMENTATION DE « CONTROL-FLOW INTEGRITY » AU SEIN DE LLVM

Joël Gugger

Sous la direction de Prof. Pascal Junod [ResearchUnit]

Expert externe [FirstName] [LastName] [Lab/Company]

# À propos du rapport

Information de contact

Auteur: Joël Gugger

	Étudiant MSE HES-SO//Master Suisse	
Email:	joel.gugger@master.hes-so	.ch
Declaration d'h	oneur	
	résultat d'un travail pers plagiat ou autres formes	er, déclare que ce travail fourni est le onnel. Je certifie n'avoir usé d'aucun de fraudes. Toutes les ressources uti- rs des citations ont été distinctement
Lieu, date:		
Signature:		
<b>Validation</b> Accepté par la HI	ES-SO//Master (Suisse, La	usanne) sur proposition de :
	d, conseiller du projet d'ap Name], [Lab/Company], ex	_
Lieu, date :		
D ( D ) .		
Prof. Pascal Jun Conseiller		rof. Fariba Moghaddam Bützberger esp. de la filière HES-SO//Master
		•

# Remerciements

a remplir...

# Résumé

a remplir...  $\,$ 

Mots clés : motclé1, motclé2, motclé3

# Table des matières

Re	nerciements	v
Ré	umé	vii
Ta	le des figures	xi
Li	e des tableaux	xiii
Li	e des codes sources	xv
1	ntroduction	1
2	Historique des mécanismes de protection  Rappel sur la gestion de la mémoire  Le buffer overflow  BEP/NX  ASLR (Address space layout randomization)  Les stack cannaries  Control-Flow integrity	3 4 6 8 8 10 10
3	Analyse de Levee  1 Concepts théoriques	11 12 12 12
4	Proof of Concept d'une attaque  1 Contexte	13 14 14 14
5	Conclusions  1 Les innovations apportées par Levee	15 15 15 15
$\mathbf{A}$	An appendix	17
$\mathbf{R}^{i}$	brences	21

# Table des figures

2.1	Répartition de l'espace mémoire du kernel	4
2.2	Ségmentation de la mémoire d'un processus Linux 32 bits	4
2.3	Mapping d'une image binaire dans les ségments BSS, Data et Text	-
2.4	Memory Descriptor d'un processus Linux	5
2.5	Structure des "Virtual Memory Area"	6
2.6	Exemple d'une Stack frame	7
2.7	Address space layout randomization	G

# Liste des tableaux

# Liste des codes sources

## 1 | Introduction

Nos programmes sont le plus souvent écrits avec des langages bas niveaux tels le C/C++ qui forcent le développeur à gérer la mémoire lui-même. Ce qui implique que, sans de bonnes connaissances et une attention particulière, un adversaire peut facilement exploiter des bugs qui surviennent au sein de ces mécanismes de gestion. Grâce à cela, l'attaquant peut modifier le "Control-Flow" de l'application et exécuter son propre code avec les privilèges donné au programme ciblé.

Sur les dix dernières années, les attaques de capables de modifier le "Control-Flow" connues au sein des principaux logiciels que nous utilisons ont augmentées. Etant donné la dangerosité de ce type d'attaque connues depuis cinquante ans, 1998 pour le "grand public", différents concepts ont été mis en place. Parmi eux on peut retrouver ASLR, DEP/NX, "Stack cookies", "Coarse-grained CFI" ou encore "Finest-grained CFI".

Mais comme à chaque fois, le jeu du chat et de la souris se met en marche et les chercheur en sécurité parviennent toujours à trouver un moyen de contourner ces mécanisme de protection. Être capable de garantir l'intergrité du "Control-Flow" de l'application est un enjeu majeur dans la sécurité des systèmes d'informations d'aujourd'hui.

C'est dans ce contexte, qu'un laboratoire de l'EPFL propose une implémentation appelée Levee qui rassemble des concepts de protection au sein de l'infrastructure de compilation LLVM. L'idée est de séparer les pointeurs jugés sensible et de les placer dans une zone mémoire sécurisée appelée "SafeStack". La séparation des pointeurs est faite par analyse durant la phase de compilation et permet d'obtenir un "hoverhead" relativement bas (environ 8% à 10%).

Le but de ce rapport est d'expliquer en détail le fonctionnement des concepts de protection de Levee ainsi que d'expérimenter et d'analyser son implémentation. Cependant, pour mieux comprendre les enjeux se cachant derrière les concepts de Levee un bref récapitulatif du fonctionnement de la mémoire au sein des systèmes d'exploitations modernes ainsi qu'un historique des protections et leurs attaques respectives est dressé dans le chapitre suivant.

# 2 | Historique des mécanismes de protection

La gestion de la mémoire est un des composants le plus complexe d'un système d'exploitation moderne. Ce qui rend le sujet bien plus vaste que ce que l'on peut traiter dans ce rapport. Cependant, il m'a été nécessaire de parcourir les principaux concepts pour pouvoir en comprendre les enjeux.

Dans ce chapitre un bref récapitulatif de cette gestion est faite en préambule de la partie historique des attaques et des mécanismes de protection. Les cas expliqués dans ce rapport sont volontairement simplifiés de manière à comprendre l'aspect conceptuel et non pratique. Exploiter dans un environement réel certaines des attaques brievement décritent par la suite peut occuper la place d'un rapport au moins égal à celui-ci.

La description du fonctionnement de la mémoire est trés fortement basée sur les articles suivants [1] [2] [3] tirés du blog de Gustavo Duarte.

#### Contenu

2.1	Rappel sur la gestion de la mémoire						
2.2	Le buffer overflow						
2.3	DEP/N	NX 8					
	2.3.1	Mécanisme de protection					
	2.3.2	Contournements avec return-to-libc					
2.4	<b>ASLR</b>	(Address space layout randomization) 8					
	2.4.1	Mécanisme de protection					
	2.4.2	Limitation et contournements					
2.5	Les st	tack cannaries					
2.6	Contr	ol-Flow integrity					

#### 2.1 Rappel sur la gestion de la mémoire

La mémoire d'un programe est gérée selon un schéma bien définit. Chaque processus du système d'exploitation voit sa mémoire définie dans un bac-à-sable appelé "virtual address space". Ce espace est toujours égal à 4 Go dans un système 32 bits. Le système d'exploitation est ensuite responsable de faire le lien entre cet espace mémoire vituel et l'épace d'adresses physique.

Cette mémoire virtuelle est d'abord scindée en deux parties. Cependant cela ne signifie pas que l'espace est entièrement utilisé. La première ayant les adresses mémoires 0xc0000000 à 0xffffffff est reservée au noyaux du système d'exploitation sous linux. La seconde correspond à l'espace disponible au programme.

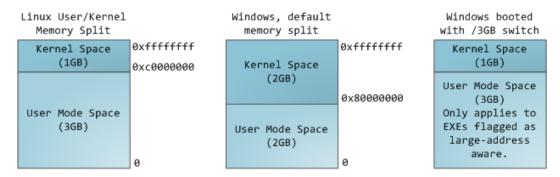


Figure 2.1 Répartition de l'espace mémoire entre le noyau et le programme, par G. Duarte Source: http://duartes.org/gustavo/blog/post/anatomy-of-a-program-in-memory/

L'espace réserver au programme est ensuite découpé en différents segments tel que la Stack, Heap, etc. Ces segments sont des plages mémoires continues gérée par le système d'exploitation. Dans le cas d'un processus Linux les ségments sont répartit ainsi :

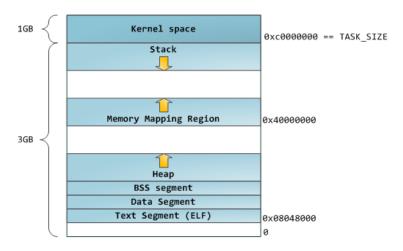


FIGURE 2.2 Ségmentation de la mémoire d'un processus Linux 32 bits, par G. Duarte Source: http://duartes.org/gustavo/blog/post/anatomy-of-a-program-in-memory/

La Stack permet de gérer le "Control-Flow" de l'application. À chaque appel de fonction, une nouvelle stack frame est ajoutée à la Stack et est ensuite retirée lorsque celle-ci se termine. La Stack grandit vers le bas, c-à-d que les adresses mémoires sont décroissantes. Il est possible que la Stack veuille s'étende au-delà de sa taille maximum, c'est le stack overflow et dans ce cas le programme recoit un "segmentation fault".

Le segment "Memory Mapping Region" permet au noyaux de copier en mémoire le contenu de certain fichier de manière à augmenter les performances. Ce segment est généralement utilisé pour charger les librairies. Il peut aussi être utilisé à d'autre fin, à la place de la Heap par exemple.

En dessous se trouve la Heap, permettant de stocker en mémoire les allocations dynamiques. En C ce ségment est géré par la fonction malloc() ainsi que ses collèges. Dans d'autres langages bénéficiant d'un ramasse mièttes tel que le C#, l'interface pour intéragir avec la Heap est le mot reservé new.

Finalement les trois derniers segements que sont BSS, Data et Text servent a stocker les variables static initialisées ou non ainsi que la source du binaire executé. En Figure 2.3 un exemple de ce que l'on peut retrouver dans ces trois segments :

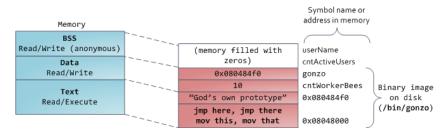


Figure 2.3 Mapping d'une image binaire dans les ségments BSS, Data et Text, par G. Duarte Source: http://duartes.org/gustavo/blog/post/anatomy-of-a-program-in-memory/

Lors de l'execution d'un programme, cette mémoire virtuelle est gérée par le système d'exploitation grâce à une structure appelée "Memory Descriptor". Cette structure contient les adresses de début et de fin de chaque ségments.

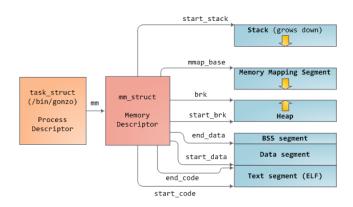


FIGURE 2.4 Memory Descriptor d'un processus Linux, par G. Duarte

Source: http://duartes.org/gustavo/blog/post/how-the-kernel-managesyour-memory/

Cette structure est constituée d'une suite de vm\_area\_struct. Chacun d'eux est un espace continu en mémoire. Ils permettent de stocker des informations tels que les droits d'écriture et de lecture ou encore les droits d'execution. Ils stockent aussi si et quel fichier est copier en mémoire.

→ vm\_end: first address outside virtual memory area vm\_start: first address within virtual memory area vm\_area\_struct stack VM\_READ | VM\_WRITE (anonymous) VM\_GROWS\_DOWN vm next struct file vm\_area\_struct VM READ | VM EXEC /lib/ld.so m file Memory mapping vm\_next struct file vm\_area\_struct /lib/libc.so VM READ | VM EXEC vm next vm\_area\_struct Heap VM READ | VM WRITE (anonymous) vm next vm\_area\_struct BSS VM READ | VM\_WRITE (anonymous) vm\_next Data vm\_area\_struct (file-VM READ | VM WRITE backed) struct file next vm /bin/gonzo vm\_area\_struct Text VM READ | VM EXEC (filebacked) mmap task struct mm\_struct (/bin/gonzo)

FIGURE 2.5 Structure des "Virtual Memory Area", par G. Duarte

Source: http://duartes.org/gustavo/blog/post/how-the-kernel-managesyour-memory/

#### 2.2 Le buffer overflow

Le buffer overflow consiste à utiliser une fonction qui ne vérifie par la taille de l'argument à copier en mémoire, par exemple strcpy(), pour redéfinir l'adresse de retour de la fonction et modifier le flow de l'application en le redirigeant à un endroit ou l'attaquant aura, par exemple, péalablement injecter son code (p.ex. un shell code).

Lorsqu'une Stack frame est créée, celle-ci stocke dans un schéma particulier les informations d'ont elle a besoin.

- 1. les paramètres passé à la fonction
- 2. l'adresse de retour
- 3. une sauvegarde du pointeur %ebp

#### 4. et les variables locales

Cela permet, en dépassant la taille des variables locales, de modifier des zones mémoires qui ne devraient pas l'être. En regardant la Figure 2.6 on constat que si l'on écrit (8+4+4+4)=20 bytes dans le local\_buffer, les 4 dernier bytes auront remplacé l'adresse de retour.

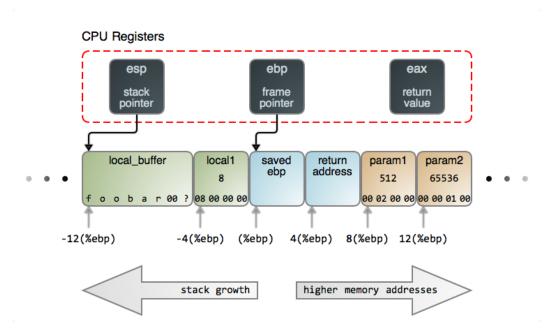


FIGURE 2.6 Exemple d'une Stack frame
Source: http://duartes.org/gustavo/blog/post/journey-to-the-stack/

Pour illustrer ce cas, voici un code C utilisant la fonction strcpy(). Dans cette exemple trivial il est possiblde d'injecter un shell code dans le buffer et de redefinir l'adresse de retour. La chaine de caractère copiée dans le local\_buffer est directement contrôlée par l'utilisateur, ce qui rend la manoeuvre encore plus facile.

```
2
3
     void func(char *param1)
4
       char local_buffer[100];
5
       strcpy(local_buffer, param1);
6
7
     int main(int argc, char **argv)
9
10
       func(argv[1]);
11
       return 0;
12
13
```

Listing 2.1 Exemple de programe vulnérable au buffer overflow

#### 2.3 DEP/NX

Pour éviter lors d'un buffer overflow que l'attaquant puisse executer du code aux endroits mémoire censés contenir des données, les zones mémoires doivent être marquées comme étant executable ou non-executable. Cette information est justement stockée dans la structure "Virtual Memory Area" sour Linux.

#### 2.3.1 Mécanisme de protection

DEP pour Data Execution Prevention a été introduit sur Linux en 2004 avec la version 2.6.8 du noyau, durant la même année pour Windows et deux ans plus tard pour Mac OS X lors de la transition vers x86 en 2006 [4].

La protection se base sur le hardware, le NX bit, introduit tout d'abord par AMD en 2003, puis reprise par Intel sous le nom de XD bit une année après [5] [6]. Ce bit indique au processeur s'il sagit d'une zone d'instructions ou de données. Cependant cette fonctionalité hardware peut être simulée, entrainant du coup un overhead important.

#### 2.3.2 Contournements avec return-to-libc

Une pile non-executable ne permet plus à l'attaquant d'executer son code, mais cela n'empêche pas d'executer du code executable déjà présent dans le programe. Comme montré dans la Figure 2.5, la bibliothèque partagée libc est présente. Ce qui rend possible une attaque de type return-to-libc[7]. Grâce à la fonction system() il est possible d'executer arbitrairement un programe. Lors de l'attaque on localise par exemple une chaine de caractère tel que "/bin/sh" que l'on prepare comme étant le paramètre à passé à la fonction system().

### 2.4 ASLR (Address space layout randomization)

Comme montré sur la Figure 2.3, l'espace d'adressage virtuel est structuré de manière fixe. De cette manière il est possible de prévoir ou se trouve en mémoir les différents composant de notre programe. L'attaque de type return-to-libc à besoin de connaître l'adresse de la fonction system() et de la chaîne de caractère "/bin/sh". Dans le cas ou ces adresses changes à chaque lancement, la tâche devient plus compliquée.

#### 2.4.1 Mécanisme de protection

Depuis juin 2005, l'Address Space Layout Randomization est supportée dans le noyau Linux avec la version 2.6.12. Afin de rendre imprédictible les adresses sensibles, trois décalages aléatoires sont effectués au sein de la mémoire virtuelle. Le premier permet de décaler la Stack vers le bas, le second décale lui aussi vers le bas le segment de Mapping et le dernier décale vers le haut le segment de la Heap.

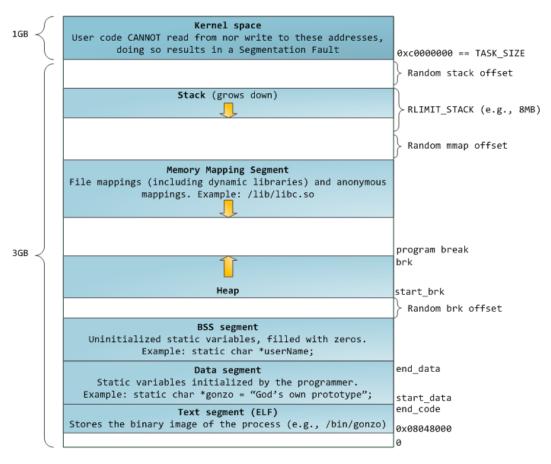


FIGURE 2.7 Address space layout randomization

Source: http://duartes.org/gustavo/blog/post/anatomy-of-a-programin-memory/

#### 2.4.2 Limitation et contournements

Sur un OS 32 bits, comme montré a la Figure 2.7, la marge de manoeuvre laissée au décalage n'est pas trés grande. Seul une partie des bits est utilisée, ce qui laisse possible une attaque de type force brutte réussir en quelques milliers d'essais. En effet la Stack est randomisée avec une entropie de 19 bits et la Memory Mapping 8 bits.

Dans le cas d'un OS 64 bits ASLR devient tout de suite plus interessant car l'espace mémoire virtuel est beaucoup plus grand. Cependant, les chercheurs Hector Marco-Gisbert et Ismael Ripoll de l'université de Valence ont écrit un papier démontrant une faiblesse sous certaines assomptions [8].

- 2.5 Les stack cannaries
- 2.6 Control-Flow integrity

# 3 | Analyse de Levee

Levee est un projet mener dans le cadre du Dependable Systems Lab [9] par les chercheurs Volodymyr Kuznetsov, Laszlo Szekeres, Mathias Payer, George Candea, R. Sekar et Dawn Song.

Le but annoncé du projet est de sécurisé tout programe informatique contre la totalité des attaques de type "control-flow hijack" via une erreur mémoire. Comme montré dans le chapitre précédant, il existe déjà quelques mécanismes (DEP, ASLR) permettants de réduire le risque de ce type d'attaque sans imposer un cout supplémentaire à la performance du programe. Cependant il est possible de les contournés (return-to-libc, ROP). D'autres mécanismes (CFI) permettent quant à eux d'améliorer fortement la sécurité, mais ne sont pas adobté majoritairement pour cause de leur cout élevé en performance.

Toutes ces techniques ne permettent pas de garantire l'intégrité complète du controlflow sans imposer de cout élevé ou sans demander au programmeur de modifier le code source de son programe. Dans le cas des langages de type "memory-safe", un objet en mémoire ne peut être accedé que depuis un pointeur prévu explicitement pour l'objet en question. Cela rend la modification du control-flow impossible mais entraine une baisse de performance importante.

Dans ce chapitre seront abordés les concepts théoriques sur lesquels se base Levee ainsi que son implémentation au sein du compilateur LLVM.

#### Contenu

2 1	Conce	epts théoriques
J. I		
	3.1.1	CPI (Code-pointer integrity)
	3.1.2	CPS (Code-pointer separation)
	3.1.3	Safe Stack
3.2	Implé	mentation au sein de LLVM
	3.2.1	Structure
3.3	Rayor	n d'action

#### 3.1 Concepts théoriques

Les chercheurs du projet posent comme postulat de départ qu'il est suffisant de garantir l'intégrité des pointeurs pour rendre impossible la modification du control-flow par exploitation d'erreurs mémoire.

Afin de garder de bonne performance tout en garantissant leur integrité, le code est analyser de manière statique à la compilation. Le concepts de CPI [10], pour "code-pointer integrity", intervient alors afin de determiné quels pointeurs doivent être protegé.

Seul les attaques visant à dérouté le control-flow sont prise en compte dans leur model de sécurité. Les attaques de type "data-only", visant à modifier ou récuperer des informations qui ne font pas partie du control-flow n'entrent pas en considération.

Ils assument le fait que l'attaquant à le controle total sur la mémoire du processus et que le chargement du programe ainsi que le bianire ne peuvent pas être alterés. De ce fait, l'instrumentation du programe résultant de la compilation peut se mettre en place avant intervention de l'attaquant.

#### 3.1.1 CPI (Code-pointer integrity)

Decrire pourquoi les pointeurs sensibles et pas sensibles. comment determiner si un pointeur est sensible

#### 3.1.2 CPS (Code-pointer separation)

Decrire la variante CPS, moins d'overhead mais permettant certain hijack

#### 3.1.3 Safe Stack

quel est le concept de la safe stack

#### 3.2 Implémentation au sein de LLVM

version de LLVM, depuis quand, sous quel nom, documentation structure de LLVM front-end, l'optimizer, et le back-end, son fonctionnement, origine

#### 3.2.1 Structure

description des actions effectuée dans le front-end, l'optimizer, et le back-end

#### 3.3 Rayon d'action

qu'est qu'il est sensé proteger par rapport au chapitre historique

# 4 | Proof of Concept d'une attaque

SafeStack doit normalement prévenir les attaques de types XXX. Dans ce chapitre un proof of concept d'une telle attaque est décrit ainsi que les moyens mis en oeuvre par SafeStack pour la bloquée.

#### Contenu

4.1	Contexte	14
4.2	Description théorique de l'attaque	<b>14</b>
4.3	Implémentation	<b>14</b>

#### Chapitre 4. Proof of Concept d'une attaque

#### 4.1 Contexte

Environement dans lequel se passe l'attaque Description du docker Quels mécanisme sont actifs ou non

#### 4.2 Description théorique de l'attaque

Description des étapes de l'attaque et des réaction attendue

## 4.3 Implémentation

On essaie de le faire / just do it

# 5 | Conclusions

## 5.1 Les innovations apportées par Levee

Y a-t-il des innovations et lequels

## 5.2 Évaluation des objectifs initiaux

rempli, pas rempli...

- 5.3 Difficultés rencontrées
- 5.4 Sujet de recherche à développer

## A | An appendix

Fusce mauris. Vestibulum luctus nibh at lectus. Sed bibendum, nulla a faucibus semper, leo velit ultricies tellus, ac venenatis arcu wisi vel nisl. Vestibulum diam. Aliquam pellentesque, augue quis sagittis posuere, turpis lacus congue quam, in hendrerit risus eros eget felis. Maecenas eget erat in sapien mattis porttitor. Vestibulum porttitor. Nulla facilisi. Sed a turpis eu lacus commodo facilisis. Morbi fringilla, wisi in dignissim interdum, justo lectus sagittis dui, et vehicula libero dui cursus dui. Mauris tempor ligula sed lacus. Duis cursus enim ut augue. Cras ac magna. Cras nulla. Nulla egestas. Curabitur a leo. Quisque egestas wisi eget nunc. Nam feugiat lacus vel est. Curabitur consectetuer.

Suspendisse vel felis. Ut lorem lorem, interdum eu, tincidunt sit amet, laoreet vitae, arcu. Aenean faucibus pede eu ante. Praesent enim elit, rutrum at, molestie non, nonummy vel, nisl. Ut lectus eros, malesuada sit amet, fermentum eu, sodales cursus, magna. Donec eu purus. Quisque vehicula, urna sed ultricies auctor, pede lorem egestas dui, et convallis elit erat sed nulla. Donec luctus. Curabitur et nunc. Aliquam dolor odio, commodo pretium, ultricies non, pharetra in, velit. Integer arcu est, nonummy in, fermentum faucibus, egestas vel, odio.

Sed commodo posuere pede. Mauris ut est. Ut quis purus. Sed ac odio. Sed vehicula hendrerit sem. Duis non odio. Morbi ut dui. Sed accumsan risus eget odio. In hac habitasse platea dictumst. Pellentesque non elit. Fusce sed justo eu urna porta tincidunt. Mauris felis odio, sollicitudin sed, volutpat a, ornare ac, erat. Morbi quis dolor. Donec pellentesque, erat ac sagittis semper, nunc dui lobortis purus, quis congue purus metus ultricies tellus. Proin et quam. Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos hymenaeos. Praesent sapien turpis, fermentum vel, eleifend faucibus, vehicula eu, lacus.

Pellentesque habitant morbi tristique senectus et netus et malesuada fames ac turpis egestas. Donec odio elit, dictum in, hendrerit sit amet, egestas sed, leo. Praesent feugiat sapien aliquet odio. Integer vitae justo. Aliquam vestibulum fringilla lorem. Sed neque lectus, consectetuer at, consectetuer sed, eleifend ac, lectus. Nulla facilisi. Pellentesque eget lectus. Proin eu metus. Sed porttitor. In hac habitasse platea dictumst. Suspendisse eu lectus. Ut mi mi, lacinia sit amet, placerat et, mollis vitae, dui. Sed ante tellus, tristique ut, iaculis eu, malesuada ac, dui. Mauris nibh leo, facilisis non, adipiscing quis, ultrices a, dui.

 $\operatorname{fdsf}$ 

## Références

- [1] Gustavo DUARTE. Anatomy of a Program in Memory. URL: http://duartes.org/gustavo/blog/post/anatomy-of-a-program-in-memory/ (visité le 27/01/2009).
- [2] Gustavo Duarte. How the Kernel Manages Your Memory. URL: http://duartes.org/gustavo/blog/post/how-the-kernel-manages-your-memory/(visité le 03/02/2009).
- [3] Gustavo DUARTE. Journey to the Stack, Part I. URL: http://duartes.org/gustavo/blog/post/journey-to-the-stack/ (visité le 10/03/2014).
- [4] Data Execution Prevention. URL: https://fr.wikipedia.org/wiki/Data\_Execution\_Prevention (visité le 09/06/2015).
- [5] Executable space protection. URL: https://en.wikipedia.org/wiki/ Executable\_space\_protection (visité le 08/01/2017).
- [6] NX Bit. URL: https://fr.wikipedia.org/wiki/NX\_Bit (visité le 21/03/2017).
- [7] Return-to-libc attack. URL: https://fr.wikipedia.org/wiki/Return-to-libc\_attack (visité le 07/06/2016).
- [8] Hector MARCO-GISBERT et Ismael RIPOLL. On the Effectiveness of Full-ASLR on 64-bit Linux. Rapp. tech. Universitat Politècnica de València, nov. 2014. URL: http://cybersecurity.upv.es/attacks/offset2lib/offset2lib-paper.pdf.
- [9] Dependable Systems Lab. URL: http://dslab.epfl.ch/ (visité le 23/04/2017).
- [10] Volodymyr Kuznetsov et al. Code-Pointer Integrity. Rapp. tech. Ecole Polytechnique Fédérale de Lausanne (EPFL), UC Berkeley, Stony Brook University, Purdue University, oct. 2014. URL: http://dslab.epfl.ch/pubs/cpi.pdf.