

REVISÃO DE SD

Monitoria:

Adriano Farias (afls3)

Húgaro Bernardino (hbb)

Jaçã Vinicius (jvsr)



LISTA DE EXERCÍCIOS

6. Assuma que A e B possuem 4 bits. Implemente um sistema que compute $Z = \text{Max}(A, B)$. Z é um vetor. A e B são números positivos e negativos (complemento a 2) representados por vetores de 4 bits (sinal+módulo).

LISTA DE EXERCÍCIOS

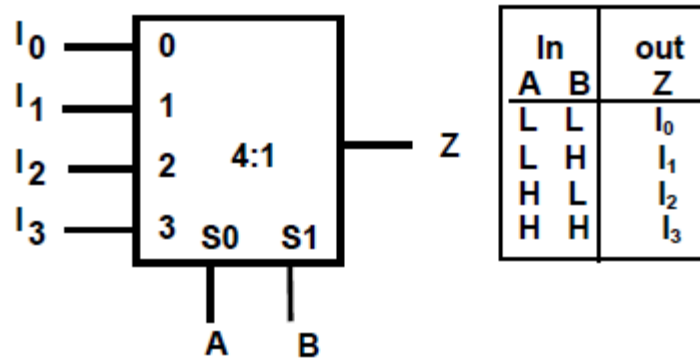
7. Implementar a função $Z = |A - B|$. Considere que os números A e B possuem quatro bits (4bits + 1 bit de sinal) e que estamos usando aritmética complemento a 2.

LISTA DE EXERCÍCIOS

9. Implementar a função $z = a'b' + ab'c' + abc'$ a partir de:
- a. um multiplexador (menor possível), sem lógica externa;
 - b. um decodificador (usar lógica externa).

LISTA DE EXERCÍCIOS

11. Implementar um multiplexador de 16:1 bit a partir de multiplexadores 4:1 bit. O multiplexador 4:1 tem sua funcionalidade descrita na figura abaixo:



TAREFAS DE CASA

- ⊙ Lista de Exercícios:
 - ⊙ Questões: 8, 10 e 12.
- ⊙ Prova 1999.1:
 - ⊙ Questões: 2, 5 e 6
- ⊙ Prova 1999.2:
 - ⊙ Questão: 1 – letra (a)
- ⊙ Prova 2010.1 (minha Prova \o/):
 - ⊙ Questões: 1 e 3

DICAS

- ⊙ Estudem:
 - ⊙ como representar valores binários fracionários em valores decimais;
 - ⊙ Complemento a 2 de valores binários fracionários;
 - ⊙ Transformar valores em hexadecimal para decimal e vice-versa;

OBRIGADO