



Seção 02 - Procedimento Configuração da Arquitetura do CompactLogix L32E







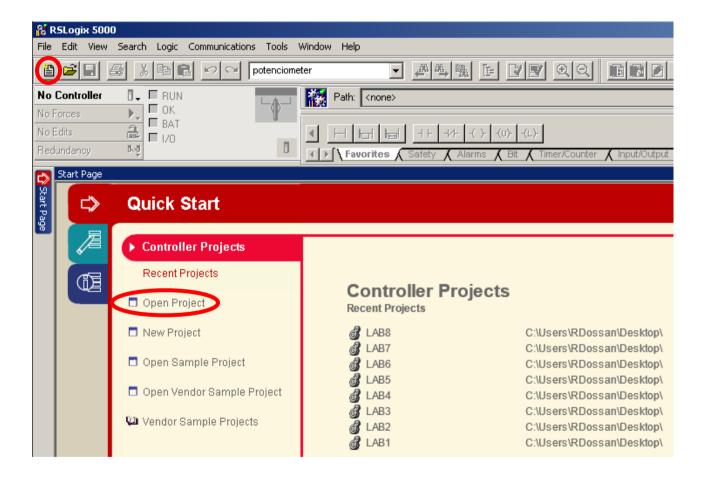




Início do projeto do controlador.
 Clique no ícone do software RSLogix5000 na área de trabalho para iniciar o projeto de controle.



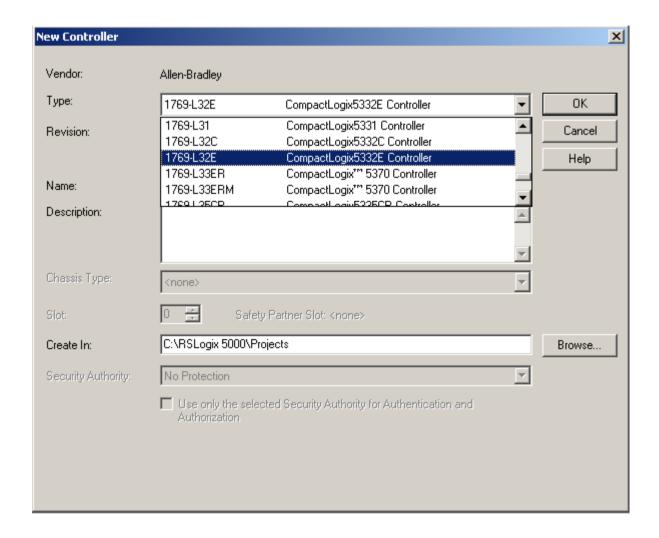
2. Para iniciar a configuração do projeto de controle clique ou no ícione *New* ou na opção *New Project* indicados na figura abaixo.







3. Neste momento escolhe-se o modelo de processador que será utilizado no projeto de controle. A estação de estudo 1 utiliza o controlador cujo o código é 1769-L32E, então procure este código do controlador no campo *Type* como mostra a figura abaixo.







Este controlador tem uma arquitetura modular, ou seja, o usuário deverá definir o tipo e a quantidade de entradas e saídas digitais e analógicas, assim como outros módulos especiais.

No controlador da estação de estudo 1 o controlador tem uma fonte com alimentação de 24Vdc, 16 entradas digitais de 24Vdc, 16 saídas digitais a transistor de 24Vdc, 4 entradas digitais de tensão ou corrente, 2 saidas analógicas de tensão ou conrrente e 4 entradas rápidas de até 250kHz.

Abaixo segue uma tabela de comparação de especificação dos controladores CompactLogix e ControlLogix.

#### Logix Controllers Comparison

Characteristic	1756 ControlLogix	1756 GuardLogix	1768 CompactLogix	1768 Compact GuardLogix	1769-L3 <i>x</i> CompactLogix	1769-L23 <i>x</i> CompactLogix	1789 SoftLogix5800
Controller tasks:  Continuous Periodic Event	32 tasks     100 programs/task     Event tasks: all     event triggers	32 tasks     100 programs/task     Event tasks: all     event triggers	16 tasks     Event tasks:     consumed tag,     EVENT instruction,     axis, and motion     event triggers	16 tasks     Event tasks:     consumed tag,     EVENT instruction,     axis, and motion     event triggers	1769-L35x: 8 tasks     1769-L32x: 6 tasks     1769-L31: 4 tasks     Event tasks     consumed tag and EVENT instruction triggers	3 tasks     16 programs/task     Event tasks: consumed tag and EVENT instruction triggers	32 tasks     100 programs/task     Event tasks: all     event triggers, plus     outbound and     Windows events
User memory	1756-L61: 2 MB 1756-L62: 4 MB 1756-L63: 8 MB 1756-L63: 16 MB 1756-L65: 32 MB	1756-L61S: 2 MB Standard 1 MB Safety 1756-L62S: 4 MB Standard 1 MB Safety 1756-L63S: 8 MB Standard 3.75 MB Safety	1768-L43: 2 MB 1768-L45: 3 MB	1768-L43S: 2 MB Standard 0.5 MB Safety 1768-L45S: 3 MB Standard 1 MB Safety	1769-L31: 512 KB 1769-L32x: 750 KB 1769-L35x: 1.5 MB	512 KB	1789-L10: 2 MB; 1 controller; no motion 1789-L30: 64 MB; 3 controllers 1789-L60: 64 MB; 6 controllers
Nonvolatile user memory	CompactFlash	CompactFlash	CompactFlash	CompactFlash	CompactFlash	None	None
Built-in communication ports	1 port RS-232 serial	1 port RS-232 serial	1 port RS-232 serial	1 port RS-232 serial	1769-L31: 2     RS-232 ports     1769-L32C,     1769-L35CR: 1     ControlNet port and     18-S-23 serial port     1769-L35E;     1769-L3	Total Protest  1769-L23E-OB1B: 1 EtherNet/IP port and 1 RS-222 serial port Total Protest Total Prot	Depends on personal computer
Communication options	EtherNet/IP     ControlNet     DovicaNet     Data Highway Plus     Remote I/O     SynchLink	EtherNet/IP (standard and safety)     ControlNet (standard and safety)     DeviceNet (standard and safety)     Data Highway Plus     Remote I/O     SynchLink	EtherNet/IP     ControlNet     DeviceNet	EtherNet/IP (standard and safety)     ControlNet (standard and safety)     DeviceNet (standard)	EtherNet/IP     ControlNet     DeviceNet	EtherNet/IP     DeviceNet	EtherNet/IP     ControlNet     DeviceNet
Serial port communication	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DF1 radio modem     DH-485     Modbus via logic	ASCII     DF1 full/half-duplex     DH-485     Modbus via logic
Controller connections	250	250	250	250	100	100	250
Network connections	Per network module: • 100 ControlNet (CN2/A) • 40 ControlNet (CNB) • 256 EtherNet/IP; 128 TCP (EN2x) • 128 EtherNet/IP; 64 TCP (ENBT)	Per network module: • 100 ControlNet (CNZ/A) • 40 ControlNet (CNB) • 256 EtherNet/IP; 128 TCP (EN2x) • 128 EtherNet/IP; 64 TCP (ENBT)	Per network module: • 48 ControlNet • 128 EtherNet/IP; 64 TCP	Per network module: • 48 ControlNet • 128 EtherNet/IP; 64 TCP	Per controller: • 32 ControlNet • 32 EtherNet/IP; 32 TCP	Per controller: • 32 EtherNet/IP; 8 TCP	Per network module:  • 48 ControlNet  • 128 EtherNet/IP; 64 TCP





Controller redundancy	Full support	None	Backup via DeviceNet	Backup via DeviceNet	Backup via DeviceNet	Backup via DeviceNet	N/A
Simple motion	Stepper     Servo via DeviceNet     Analog or networked AC drive	Stepper     Servo via     DeviceNet     Analog or networked AC drive	Stepper     Servo via     DeviceNet     Analog or networked AC drive	Stepper     Servo via DeviceNet     Analog or networked AC drive	Stepper     Servo via DeviceNet     Analog or networked AC drive	Stepper     Servo via DeviceNet     Analog or networked AC drive	Stepper     Servo via     Device Net     Analog or networked AC drive
Integrated motion	SERCOS interface Analog options: • Encoder input • LDT input • SSI input	SERCOS interface Analog options: • Encoder input • LDT input • SSI input	SERCOS interface	SERCOS interface	N/A	N/A	SERCOS interface Analog encoder input
Programming languages	Relay ladder     Structured text     Function block     Sequential function chart	Standard task: all languages     Safety task: relay ladder, safety application instructions	Relay ladder     Structured text     Function block     Sequential function chart	Standard task: all languages     Safety task: relay ladder, safety application instructions	Relay ladder     Structured text     Function block     Sequential function chart	Relay ladder     Structured text     Function block     Sequential function chart	Relay ladder     Structured text     Function block     Sequential function chart     External routines (developed in C/C++)

Resumo das especificações dos controladores CompactLogix L3x:

#### Features - 1769 Standard CompactLogix Controllers

Characteristic	1769-L31	1769-L32C	1769-L32E	1769-L35CR	1769-L35E
Available user memory	512 KB	750 KB	750 KB	1.5 MB	1.5 MB
CompactFlash card	• 1784-CF64 • 1784-CF128	• 1784-CF64 • 1784-CF128	• 1784-CF64 • 1784-CF128	• 1784-CF64 • 1784-CF128	• 1784-CF64 • 1784-CF128
Communication ports	2 RS-232 ports (isolated DF1 or ASCII; nonisolated DF1 only)	1 ControlNet port 1 RS-232 serial port (DF1 or ASCII)	1 EtherNet/IP port 1 RS-232 serial port (DF1 or ASCII)	1 ControlNet port 1 RS-232 serial port (DF1 or ASCII)	1 EtherNet/IP port 1 RS-232 serial port (DF1 or ASCII)
Module expansion capacity	16 1769 modules	16 1769 modules	16 1769 modules	30 1769 modules	30 1769 modules
Power supply distance rating	4 modules	4 modules	4 modules	4 modules	4 modules





4. Seleção do *firmware* do projeto do controlador.

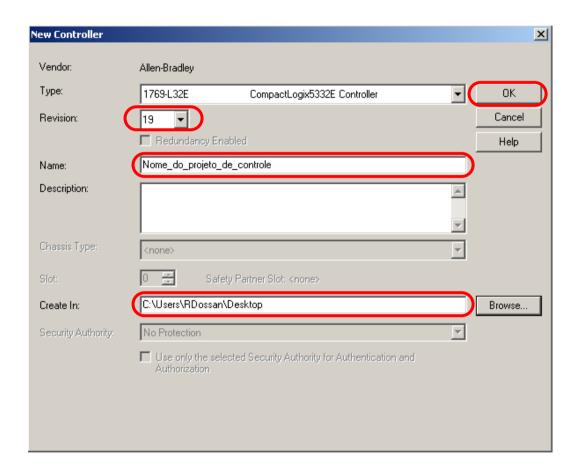
Depois seleciona-se a revisão de *firmware* compatível com o controlador existente na estação de estudo, que neste caso é a revisão 19. Esta informação pode ser consultada no RSLinx Classic selecionando-se a opção de proriedades do controlador. Na Seção 01 pode-se consultar este procedimento de consulta da revisão de *firmware* do processador.

Insira o nome do projeto do controlador no campo Name.

Insira alguma descrição do projeto do controlador no campo Description.

Identifique o local para criar o projeto do controlador no campo *Create In:* Neste local será criado e gravado o arquivo do programa aplicativo com extensão .ACD.

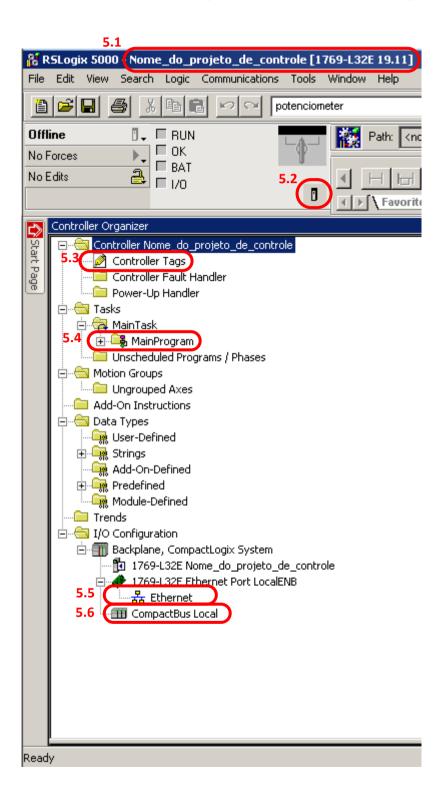
Após o preenchimento dos campos solicitados pode-se selecionar o botão *OK* para acessar a tela seguinte.







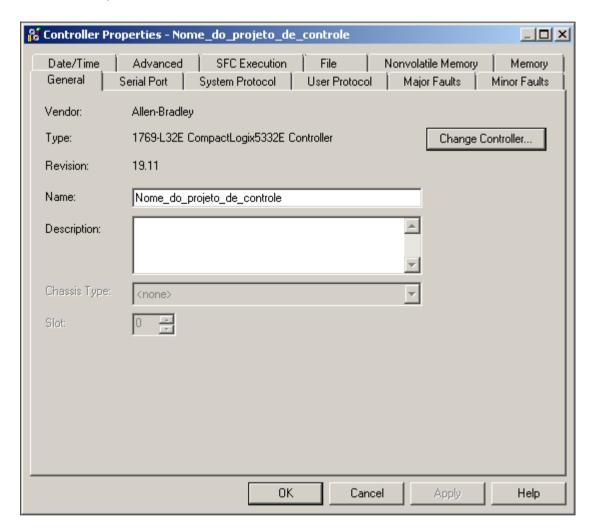
5. Agora podemos identificar as partes do projeto do controlador conforme a figura abaixo.



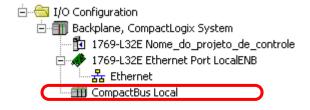




- 5.1. Nome do projeto do controlador, do controlador e da revisão de *firmware* do projeto do controlador.
- 5.2. Botão de proriedades da CPU do controlador.



5.3. Lista de tags globais do projeto do controlador. Nesta lista de tags globais estão localizados os endereços das entradas e saídas digitais e analógicas do controlador. Na figura abaixo podemos identificar o local onde pode-se configurar o tipo de módulo de entradas e saidas assim como módulos especiais conforme a necessidade do produto de controle. Depois de configurados os módulos necessários pode identificar a referência entre os números dos slots e o tipo de módulo que cada entrada e saída na arquitetura do controlador:





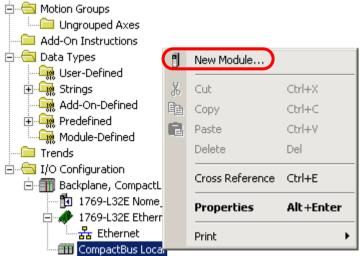


Na estação de estudo 1 o controlador possui a seguinte configuração:



S	Slot#	Referência #	Descrição#
C	)	1769-L32E	CPU do controlador CompactLogix L32E
1	L	1769-IQ16	Módulo de 16 entradas digitais de 24Vdc
2	<u> </u>	1769-OB16	Módulo de 16 saídas digitais a transistor de 24Vdc
N	N/A	1769-PA2	Fonte de alimentação do controlador CompactLogix
3	3	1769-IF4XOF2	Módulo de 4 entradas analógicas e 2 saídas analógicas
4	1	1769-HSC	Módulo de 4 entradas digitais rápidas de 250kHz.

Para configurar os módulos instalados no controlador CompactLogix L32E da estação de estudo 1 deve-se clicar no botão direito do *mouse* no item *CompactBus Local* e escolher a opção de *New Module...* 

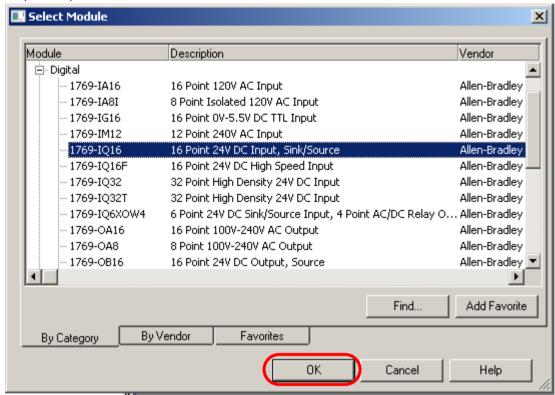






#### 5.3.1.Entrada Digital

Para o *slot 1* deve-se escolher o módulo 1769-IQ16 referente ao módulo de 16 entradas digitais de 24Vdc e depois clique em *OK*.



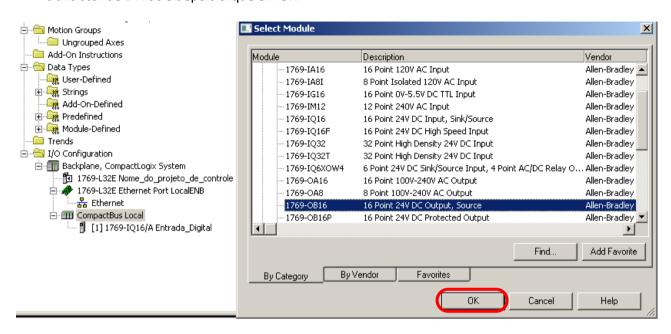
Para finalizar a configuração do módulo de entrada digital deve-se nomeá-lo no campo *Name* e verificar a posição do módulo no campo *Slot* e depois clicar no botão *OK*.



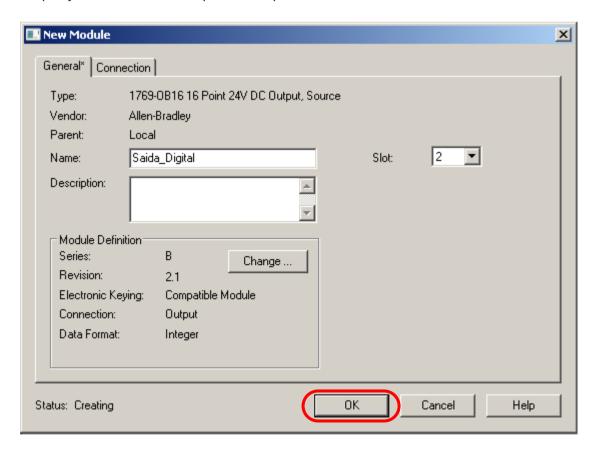




Para o *slot 2* deve-se escolher o módulo 1769-OB16 referente ao módulo de 16 saídas digitais a transistor de 24Vdc e depois clique em *OK*.



Para finalizar a configuração do módulo de saída digital deve-se nomeá-lo no campo *Name* e verificar a posição do módulo no campo *Slot* e depois clicar no botão *OK*.

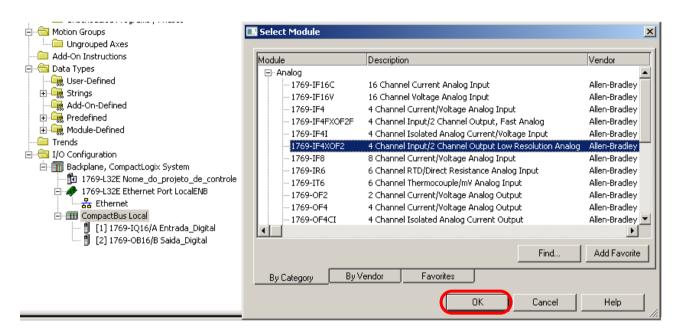




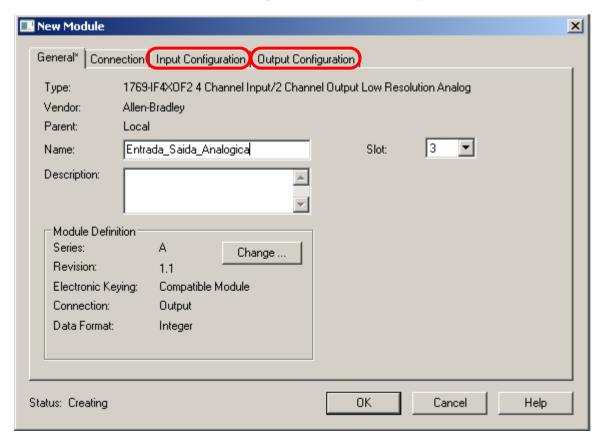


#### 5.3.3. Entradas e Saídas Analógicas

Para o *slot 3* deve-se escolher o módulo 1769-IF4XOF2 referente ao módulo de 4 entradas analógicas e de 2 saídas analógicas e depois clique em *OK*.



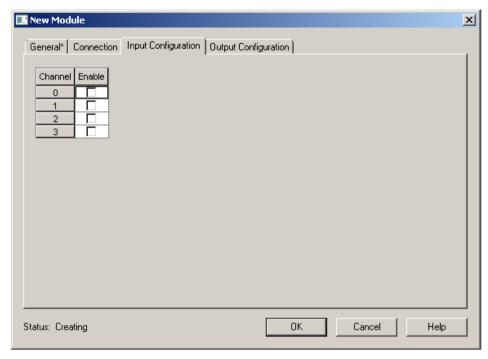
Para finalizar a configuração do módulo de entradas e saídas analógicas deve-se nomeá-lo no campo *Name* e verificar a posição do módulo no campo *Slot*. Para utilizar as entradas e saídas analógicas é necessário habilitar as entradas e saídas analógicas atráves das abas de pasta identificadas abaixo.



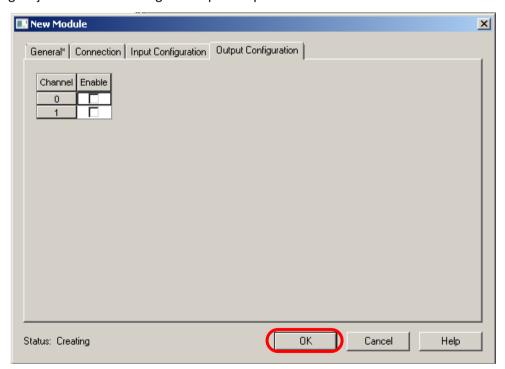




Configuração das entradas analógicas.



Configuração das saídas analógicas. Depois clique no borão OK.



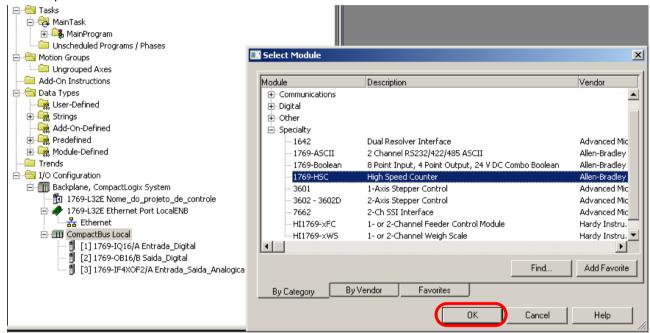




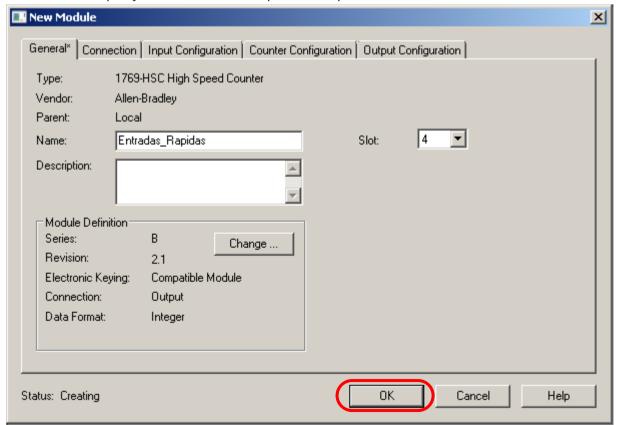
#### 5.3.4. Tabelas de Entradas digitais rápidas - HSC

Para o *slot 4* deve-se escolher o módulo 1769-HSC referente ao módulo de 4 entradas rápidas e depois clique em *OK*.

Neste mometo pode-se explorar as outras abas de pasta para a configuração dos contadores rápidos.



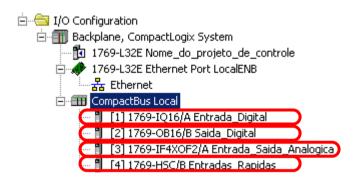
Para finalizar a configuração do módulo de entrada digital rápida deve-se nomeá-lo no campo *Name* e verificar a posição do módulo no campo *Slot* e depois clicar no botão *OK*.



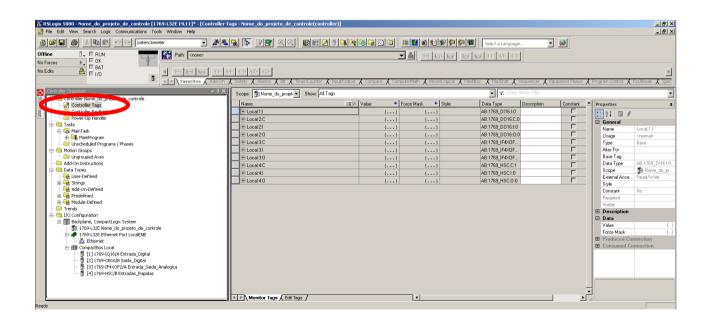




5.3.5. Verificação final da configuração dos módulos no CompactLogix L32E da estação de estudo 1.



Com base na figura acima podemos identificar os endereços destas entradas e saídas na lista de *tags* globais clicando duas vezes na lista chamada de *Controller* Tag conforme abaixo:

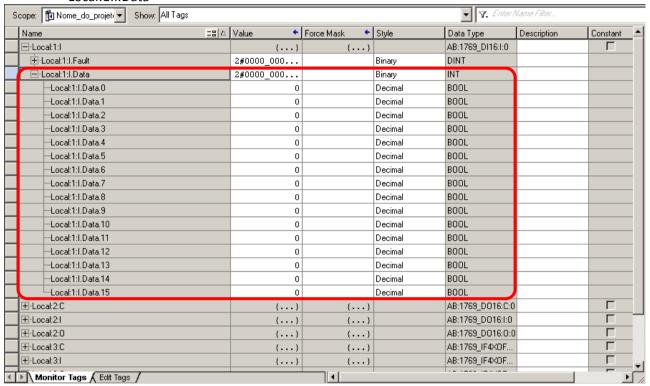




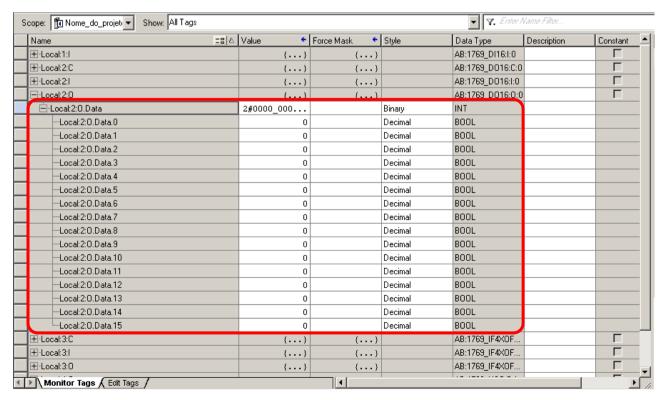


5.3.6. Tabela de Entradas Digitais da base do controlador: 16 entradas digitais da base do controlador.

Local:1:I.Data



5.3.7. Tabela de Saídas Digitais da base do controlador: 16 saídas digitais da base do controlador. Local: 2:O. Data

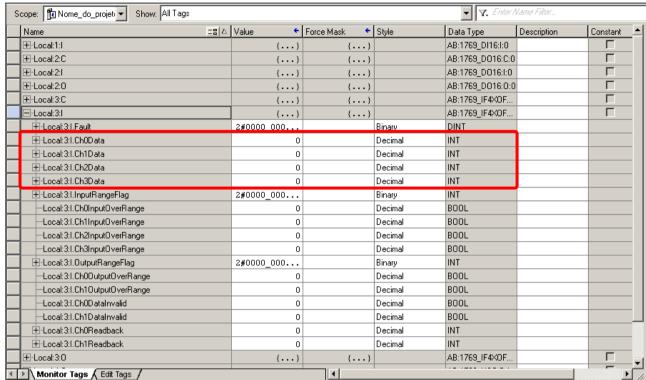




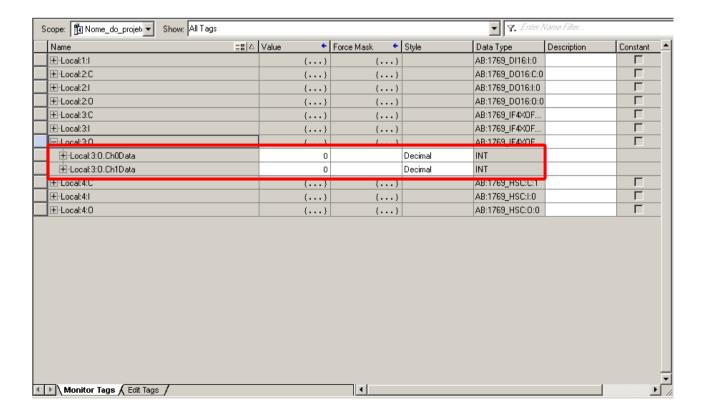


5.3.8. Tabela de Entradas e Saídas Analógicas da base do controlador: 4 entradas analógicas e 2 saídas analógicas da base do controlador.

Entradas Analógicas: Local:3:1



Saídas Analógicas: Local:3:0







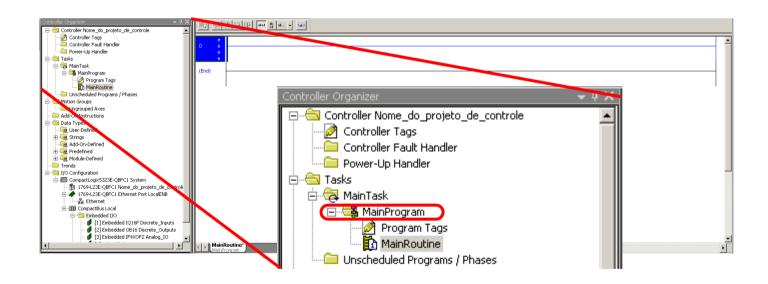
5.3.9.Entradas rápidas da base do controlador: 4 entradas rápidas da base do controlador. Local:4:I

±-Local:4:I.Ctr0CurrentCount	0	Decimal	DINT
±-Local:4:I.Ctr1CurrentCount	0	Decimal	DINT
+-Local: 4:1.Ctr2CurrentCount	0	Decimal	DINT
⊞-Local:4:I.Ctr3CurrentCount	0	Decimal	DINT

#### 5.4. Arquitetura do programa principal - MainProgram.

Neste item pode-se acessar a rotina principal - *MainRoutine* - do programa principal. É nesta rotina principal que se inicia a lógica de contatos na linguagem *ladder*.

Neste programa principal também pode-se acessar a lista de *tags* locais no item *Program Tags* conforme indicado abaixo.

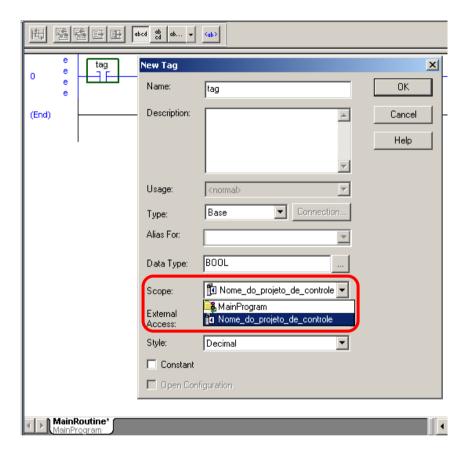






ATENÇÃO: O usuário poderá configurar o local onde os *tags* da lógica serão criados: ou no *Controller Tags* - chamados de *tags* globais ou no *Program Tags* - chamados de *tags* locais. No momento em que um *tag* é criado é que o usuário realiza esta escolha.

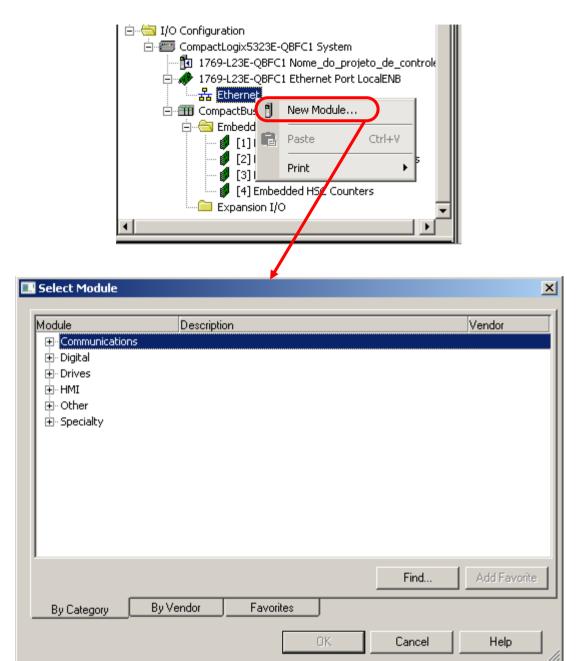
Escolha do local de criação do tag no campo Scope como exemplo:







5.5. Neste campo o usuário irá configurar a sua estrutura de dispositivos na rede Ethernet/IP. Clicando-se com o botão direito do *mouse* e depois selecionando-se a opção *New Module* teremos acesso a lista de dispositivos que podem se acessados pela rede Ethernet/IP.



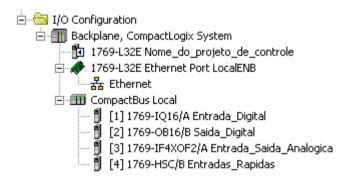




5.6. Local de configuração das entradas e saídas da base do controlador.

Neste item pode-se verificar quais os sinais que foram configurados na arquitetura do controlador. Com base na figura abaixo pode-se verificar os seguintes sinais e seus *slots* que definem suas posições na arquitetura do controlador.

Também pode-se definir quais os módulos de expansão que podem ser confugurados neste controlador no item *CompactBus Local*. Neste controlador CompactLogix da família L32E pode-se adicionar mais 12 mólulos locais.



- Slot 1 16 entradas digitais de 24Vdc na base do controlador.
- Slot 2 16 saídas digitais a transistor de 24Vdc na base do controlador.
- Slot 3 4 entradas analógicas e 2 saídas analógicas na base do controlador.
- Slot 4 4 entradas digitias rápidas na base do controlador.