

# Tema 1 - Práctica

## Actividad 1

### FIFO

P5									
P4									
P3							E	E	E
P2				E	E	E	E	X	X
P1			X	X	X	X	X		
Tiempo	0	1	2	3	4	5	6	7	8

P5					E	E	X	X	
P4	E	E	E	X	X	X			
P3	E	E	X						
P2	X	X							
P1									
Tiempo	10	11	12	13	14	15	16	17	18

### Round Robin (q = 2)

P5									
P4									
P3							X		
P2				E	X	X	E	E	E
P1			X	X	E	E	E	X	X

Tiempo	0	1	2	3	4	5	6*	7	8
--------	---	---	---	---	---	---	----	---	---

P5					E	E	X	X	
P4	X	X	X						
P3									
P2	E	E	E	X	X				
P1	E	E	E	E	E	X			
Tiempo	10*	11	12	13	14	15	16	17	18

- 6\* → Se ejecuta el proceso P3 por ser más corto y se envía P2 al final de la cola.
- 10\* → Se ejecuta el proceso P4 por ser corto y se envía P1 al final de la cola.
- En el resto de casos que pudieran interpretarse como conflicto, han sido ordenados según han ido llegando a la cola, siendo el orden el siguiente:
  - a. Proceso con mayor espera.
  - b. Proceso por llegada

### Round Robin (q=4)

P5									
P4									
P3							X		
P2				E	E	E	E	X	X
P1			X	X	X	X	E	E	E
Tiempo	0	1	2	3	4	5	6*	7	8

P5					E	E	X	X	
P4	E	E	E	X	X	X			
P3									
P2	X	X							
P1	E	E	X						

Tiempo	10	11	12*	13	14	15	16	17	18
--------	----	----	-----	----	----	----	----	----	----

- 6\* → Se ejecuta el proceso P3 por ser más corto y se envía P2 al final de la cola.
- 12\* → Se ejecuta el proceso P1 por ser más corto y se envía P4 al final de la cola.
- En el resto de casos que pudieran interpretarse como conflicto, se ha hecho ídem al caso anterior.

## SJF

P5									
P4									
P3							E	X	
P2				E	E	E	E	E	X
P1			X	X	X	X	X		
Tiempo	0	1	2	3	4	5	6	7*	8

P5					E	E	X	X	
P4	E	E	E	E	E	X			
P3									
P2	X	X	X						
P1									
Tiempo	10	11	12	13	14	15	16	17	18

- 7\* → El proceso más corto entre P2 y P3 es P3 por necesitar un tiempo, ergo, se ejecuta antes.

## Actividad 2

P5					E	E	E	X	E	E	E	E	X					
P4			X	E	X	E	E	E	X	E	E	E	E	X	E	E	X	
P3				X	E	E	X	E	E	E	E	X	E	E	E	X		
P2							E	E	E	E	X							
P1				E	E	X	E	E	E	X	E	E	E	E	X	E	E	X
T	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17

Proceso	Ciclo de llegada	Ciclos de ejecución	Ciclos en espera	Ciclos totales
P1	3	4	11	15
P2	6	1	4	5
P3	3	4	9	13
P4	2	5	10	15
P5	4	2	7	9