

Tabela Completa de Instruções MIPS

Instrução	Formato	Opcode (6 bits)	Funct (6 bits)	Tipo de Endereçamento	Descrição
add	R	000000	100000 (32)	Registrador	Adiciona o conteúdo de dois registradores
addu	R	000000	100001 (33)	Registrador	Adiciona o conteúdo de dois registradores sem sinal
sub	R	000000	100010 (34)	Registrador	Subtrai o conteúdo de dois registradores
subu	R	000000	100011 (35)	Registrador	Subtrai o conteúdo de dois registradores sem sinal
mult	R	000000	011000 (24)	Registrador	Multiplica dois registradores (resultado em HI e LO)
multu	R	000000	011001 (25)	Registrador	Multiplica dois registradores sem sinal (resultado em HI e LO)
div	R	000000	011010 (26)	Registrador	Divide dois registradores (quociente em LO, resto em HI)
divu	R	000000	011011 (27)	Registrador	Divide dois registradores sem sinal (quociente em LO, resto em HI)
and	R	000000	100100 (36)	Registrador	Operação AND bit a bit entre dois registradores
or	R	000000	100101 (37)	Registrador	Operação OR bit a bit entre dois registradores
xor	R	000000	100110 (38)	Registrador	Operação XOR bit a bit entre dois registradores
nor	R	000000	100111 (39)	Registrador	Operação NOR bit a bit entre dois registradores
sll	R	000000	000000 (0)	Registrador	Desloca bits à esquerda (shift lógico)
srl	R	000000	000010 (2)	Registrador	Desloca bits à direita (shift lógico)
sra	R	000000	000011 (3)	Registrador	Desloca bits à direita (shift aritmético)
slt	R	000000	101010 (42)	Registrador	Define registrador como 1 se menor que outro registrador
sltu	R	000000	101011 (43)	Registrador	Define registrador como 1 se menor que outro registrador sem sinal
jr	R	000000	001000 (8)	Registrador	Salta para o endereço contido em um registrador
jalr	R	000000	001001 (9)	Registrador	Salta para o endereço contido em um registrador e armazena o endereço de retorno
mfhi	R	000000	010000 (16)	Registrador	Move o conteúdo do registrador HI para outro registrador
mflo	R	000000	010010 (18)	Registrador	Move o conteúdo do registrador LO para outro registrador
addi	I	001000 (8)	-	Imediato	Adiciona um valor imediato a um registrador
addiu	I	001001 (9)	-	Imediato	Adiciona um valor imediato a um registrador sem sinal

andi	I	001100 (12)	-	Imediato	Operação AND bit a bit entre registrador e valor imediato
ori	I	001101 (13)	-	Imediato	Operação OR bit a bit entre registrador e valor imediato
xori	I	001110 (14)	-	Imediato	Operação XOR bit a bit entre registrador e valor imediato
lui	I	001111 (15)	-	Imediato	Carrega valor imediato nos 16 bits superiores do registrador
lw	I	100011 (35)	-	Imediato	Carrega uma palavra da memória para um registrador
lh	I	100001 (33)	-	Imediato	Carrega meia palavra (16 bits) da memória para um registrador (com sinal)
lhu	I	100101 (37)	-	Imediato	Carrega meia palavra (16 bits) da memória para um registrador (sem sinal)
lb	I	100000 (32)	-	Imediato	Carrega um byte da memória para um registrador (com sinal)
lbu	I	100100 (36)	-	Imediato	Carrega um byte da memória para um registrador (sem sinal)
sw	I	101011 (43)	-	Imediato	Armazena uma palavra de um registrador na memória
sh	I	101001 (41)	-	Imediato	Armazena meia palavra (16 bits) de um registrador na memória
sb	I	101000 (40)	-	Imediato	Armazena um byte de um registrador na memória
beq	I	000100 (4)	-	Imediato	Desvia se dois registradores forem iguais
bne	I	000101 (5)	-	Imediato	Desvia se dois registradores forem diferentes