## Lista 1 – Soluções

Questão 2 - Exercícios:

a. power 
$$\rightarrow$$
 (1-0,8) + 0,8/2 = 0,2 + 0,4 = 0,6

b. 
$$\frac{\text{Power new}}{\text{Power old}} = \frac{(V \times 0.60)^2 \times (F \times 0.60)}{V^2 \times F} = 0.6^3 = 0.216$$

c. 
$$1 = \frac{.75}{(1-x) + x/2}$$
;  $x = 50\%$ 

d. 
$$\frac{\text{Power new}}{\text{Power old}} = \frac{(V \times 0.75)^2 \times (F \times 0.60)}{V^2 \times F} = 0.75^2 \times 0.6 = 0.338$$

1.9

a. 50%

b. Energia =  $1/2 \text{ C} \times \text{V}^2$ 

Mudar a frequência não afeta a energia. Somente para potência dinâmica haveria reflexos.

Então a nova energia será  $1/2 \text{ C} \times (1/2 \text{ V})^2$ , é reduzida para 1/4 da energia original.

1.10

a) 60% de economia.

b) 40% ativo + 60% x 20% = 52% de redução do consumo.

c) Consumo\_novo/Consumo\_velho = 1/2 C x (Vx0,8) $^2$  x (f x 0,6) / 1/2 C x V $^2$  x f = 0,8 $^2$  x 0,6 =

0,384 ou 38,4% do Consumo velho.

d) 40%ativo + 30%x2 = 46% de redução.

1.11

a. FIT=1/MTF => MTTF = 1/FIT, o MTTF é dado em bilhões de horas, logo:

 $MTTF = 10^9 / 100 = 10^7 \text{ horas}$ 

b. Disponibilidade = MTTF/(MTTF+MTTR) =  $10^7/(10^7 + 24) \approx 1$ 

c. MTTF =  $10^7$  horas, considerandoque todas as falhas são independentes, então:

MTTF =  $10^7$  horas / 1000 processadores =>  $10^4$  horas

1.12

a.  $35/10000 \times 3333 = 11,67$  dias

b. Existem várias respostas corretas. Um seria que, com o sistema atual, um computador falha aproximadamente a cada 5 minutos (11,67x24x60/3333=5,04 minutos). É improvável que 5 minutos seja tempo suficiente para isolar o computador, trocá-lo e colocar o computador novamente online. No entanto, em 10 minutos isso seria mais provável. De qualquer forma, isso aumentaria bastante o tempo antes que 1/3 dos computadores falhassem de uma vez. Como o custo do tempo de inatividade é tão grande, poder estender esse tempo pode ser muito valioso.

c.

Custo de 90 milhões/ano, então anual em milhares será de 90.000. O ano é composto de 4 trimestres, sendo que no último o tráfego é dobrado.

$$90.000 = (x + x + x + 2x)/4 => 360.000 = 5x => x = 72.000 h$$

Como o  $4^{\circ}$  trimestre é dobrado=  $72.000 \times 2 = 144.000/h$ 

Para os itens a e b, os ganhos são considerados isoladamente, isso significa que não é para o todo o sistema. Portanto, devem ser calculados somente os valores referentes para cada aplicação separada.

Para os itens c e d, os ganhos são para todo o sistema. Portanto, são referentes às duas aplicações juntas.

c) 
$$1/(0.2 + 0.8 \times 0.6 + 0.8 \times 0.4/2) = 1/(0.2 + 0.48 + 0.16) = 1.19$$

d) 
$$1/(0.8 + 0.2 \times 0.01 + 0.2 \times 0.99/2) = 1/(0.8 + 0.002 + 0.099) = 1.11$$

1.18

a. 1/(0.2 + 0.8/N)

c.

Cada vez que é dobrado aumenta 0,5%, então para 8 processadores =>  $\log_2 8$  = 3, reduz 3x  $1/(0.2 + 3 \times 0.005 + 0.8/8) = 3,17$ 

d. 
$$1/(0.2 + \log_2 N \times 0.005 + 0.8/N)$$

e.

Considerando a parte paralelizável %P, como P e que o custo adicional de 0,5% para cada vez que o número de processadores é dobrado, então:

Speed-up = 
$$t_{old}/t_{new}$$
 =  $(1/[(1 - P) + log_2N \times 0,005 + P/N])$  => =>  $t_{new}/t_{old}(1/[(1 - P) + log_2N \times 0,005 + P/N])$  =0

2.

11	add \$3, \$4, \$2	IF	ID	EXE	MEM	WB				
12	sub \$5, \$3, \$1		IF	ID	EXE	MEM	WB			
13	Iw \$6, 200(\$3)			IF	ID	EXE	MEM	WB		
14	add \$7, \$3, \$6				IF	ID	S	EXE	MEM	WB

# Dependências de dados:

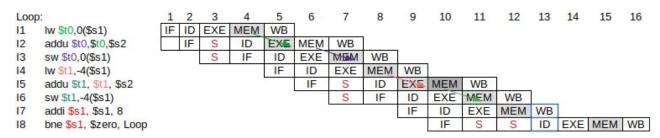
I2 com I1 em \$3 – RAW

I3 com I1 em \$3 – RAW

I4 com I3 em \$6 – RAW – este hazard irá causar bolha

O pipeline será executado em 9 ciclos de clock

3.



#### RAW:

I2 com I1 em \$t0

I3 com I2 em \$t0

I5 com I4 em \$t1

I6 com I5 em \$t1

I8 com I7 em \$s1

#### WAW:

I2 com I1 7

I5 com I4 em \$t1

#### WAR:

17 com 16 em \$s1

4.

	Ciclos	1	2	3	4	5	6	7	8	9	10	11	12
11	Iw \$3,0(\$5)	IF	ID	EXE	MEM	WB							
12	Iw \$4,0(\$5)		IF	ID	EXE	MEM	WB						
13	add \$7, \$7, \$3			IF	ID	EXE	MEM	WB					
14	add \$8, \$8, \$4				IF	ID	EXE	MEM	WB				
15	add \$10, \$7, \$8					IF	ID	EXE	MEM	WB			
16	sw \$6, 0(\$5)						IF	ID	EXE	MEM	WB		
17	beq \$10, \$11, Loop							IF	S	ID	EXE	MEM	WB

### Dependências:

I3 com I1 em \$3 – adiantamento - RAW

I4 com I2 em \$4 – adiantamento - RAW

I5 com I3 em \$7 – adiantamento - RAW

I5 com I4 em \$8 – adiantamento - RAW

I7 com I5 em \$10 – bolha, o adiantamento é entre os estados de WB e ID, que é inerente ao processador.

	Ciclos
11	Iw \$t0,0(\$s1)
12	lw \$t1, -4(\$s1)
13	addu \$t0,\$t0,\$s2
14	addu \$t1, \$t1, \$s2
15	addi \$s1, \$s1, 8
16	sw \$t0, -8(\$s1)
17	sw \$t1, +4(\$s1)
18	bne \$s1, \$zero Loop

- 5. Exercício prático
- 6. Exercício prático