



**INSTITUTO  
FEDERAL**

Santa Catarina

---

Câmpus  
São José

## **Nome do Relatório**

Disciplina / Área de atuação

**Arthur Cadore Matuella Barcella**

DD de Mês de YYYY

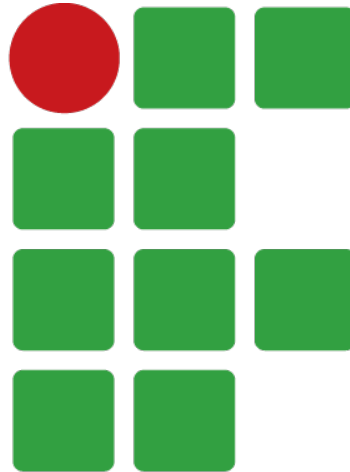
# Sumário

<b>1. Introdução .....</b>	<b>3</b>
1.1. bin2bcd .....	3
<b>2. Fundamentação teórica .....</b>	<b>4</b>
<b>3. Análise dos resultados .....</b>	<b>4</b>
<b>4. Scripts e Códigos Utilizados: .....</b>	<b>4</b>
<b>5. Conclusões .....</b>	<b>4</b>
<b>6. Referências .....</b>	<b>4</b>

## 1. Introdução

Seção I - Descrição do que será desenvolvido/abordado no relatório

Imagem de exemplo:



# INSTITUTO FEDERAL Santa Catarina

Figura 1: Definições de  $x_1[n]$  e  $x_2[n]$

Figura elaborada pelo autor

Tabela de exemplo:

Implementacao	Área	Tempo de propagação
Parte 1		
Parte 2		

trecho de código de exemplo:

### 1.1. bin2bcd

```
1 library ieee;
2 use ieee.std_logic_1164.all;
3 use ieee.numeric_std.all;
4
5 entity bin2bcd is
6     port (
7         A      : in  std_logic_vector (7 downto 0);
8         sd, su, sc : out std_logic_vector (3 downto 0)
9     );
```

```

10 end entity;
11
12 architecture ifsc_v1 of bin2bcd is
13     signal A_uns      : unsigned (7 downto 0);
14     signal sd_uns, su_uns, sc_uns : unsigned (7 downto 0);
15
16 begin
17     A_uns <= unsigned(A);
18     sc_uns <= A_uns/100;
19     sd_uns <= A_uns/10;
20     su_uns <= A_uns rem 10;
21     sc     <= std_logic_vector(resize(sc_uns, 4));
22     sd     <= std_logic_vector(resize(sd_uns, 4));
23     su     <= std_logic_vector(resize(su_uns, 4));
24 end architecture;

```

## 2. Fundamentação teórica

Seção II - Conceitos teóricos utilizados no relatório

## 3. Análise dos resultados

Seção III - Apresentação e comentários dos gráficos/figuras das etapas de desenvolvimento do relatório

## 4. Scripts e Códigos Utilizados:

Seção IV - Scripts e Codigos

## 5. Conclusões

Seção V - Conclusões

## 6. Referências

Seção VI - Referências bibliograficas