

codel = code intermédiaire

Appels de fonctions au lancement :

Classe Main.java (avec la table des fonctions et table des symboles)

→ NasmGenerator.xtend

- ◆ NasmGeneratorCodel.xtend (compile le code source en codel)
 - DefFunction.java (structure d'une fonction avec ses entrées, sorties, sa table des variables et son codel)
 - Quadruplet.java (structure d'une ligne de codel avec une opération, une adresse cible et deux adresses sources)
- ◆ ameliorationCodel (effectue la suppression de code mort)
- ◆ NasmGeneratorCodeF.xtend (compile le code intermédiaire en nasm)

Tableau des différents opérateurs du codel :

| Format des opérations 3@ | | | | Opération |
|--------------------------|-------------|---------------|---------------|---|
| Opérateur | Cible (RBX) | Source1 (RSI) | Source2 (RDI) | |
| NOP | - | - | - | Ne fait rien |
| READ | V1 | - | - | Lit un paramètre de la fonction dans V1 |
| WRITE | - | V1 | - | Écrit V1 dans une sortie de la fonction |
| CALL F1 | | | | Appelle la fonction F1 |
| NIL | V1 | - | - | Affecte nil à V1 |
| SYMB S1 | V1 | - | - | Affecte S1 à V1 |
| CONS | V1 | V2 | V3 | Construit un arbre avec V2 et V3, et l'affecte à V1 |
| HEAD | V1 | V2 | - | Affecte l'arbre (hd V2) à V1 |
| TAIL | V1 | V2 | - | Affecte l'arbre (tl V2) à V1 |
| TRUE | V1 | - | - | Affecte (cons nil nil) à V1 |
| IFNZ E1 | - | V1 | - | Si V1 non null, va à l'étiquette E1 |
| IFNEQ E1 | - | V1 | V2 | Si V1 != V2, va à l'étiquette E1 (comparaison en profondeur de deux arbres binaires) |
| LABEL E1 | - | - | - | Crée l'étiquette E1 |
| GOTO E1 | - | - | - | Va à l'étiquette E1 |

Schéma de traduction code WHILE -> codeL :

En noir : les opérations du code intermédiaire

En bleu : le code intermédiaire des expressions et la place de la variable résultat

Les variables et étiquettes en **gras** sont nouvellement créées (et sont donc précédées d'un **V** = newVar ou **L** = newLab)

| Opérations WHILE | Opérations codeL |
|-----------------------|--|
| read V1, V2, ..., Vn | $\langle \text{READ} \quad - \text{V1} \quad - \quad - \quad \rangle$ $\langle \text{READ} \quad - \text{V2} \quad - \quad - \quad \rangle$... $\langle \text{READ} \quad - \text{Vn} \quad - \quad - \quad \rangle$ |
| write V1, ..., Vn | $\langle \text{WRITE} \quad - \quad - \text{V1} \quad - \quad \rangle$... $\langle \text{WRITE} \quad - \quad - \text{Vn} \quad - \quad \rangle$ |
| nop | $\langle \text{NOP} \quad - \quad - \quad - \quad \rangle$ |
| V1 | si dans une expression booléenne : $\langle \text{IFNZ siVrai} \quad - \quad - \text{V1} \quad - \quad \rangle$ $\langle \text{GOTO siFaux} \quad - \quad - \quad - \quad \rangle$ |
| V1, V2 := E1, E2 | V3 = E1.codeL V4 = E2.codeL $\langle \text{WRITE} \quad - \quad - \text{V3} \quad - \quad \rangle$ $\langle \text{WRITE} \quad - \quad - \text{V4} \quad - \quad \rangle$ $\langle \text{READ} \quad - \text{V1} \quad - \quad - \quad \rangle$ $\langle \text{READ} \quad - \text{V2} \quad - \quad - \quad \rangle$ |
| (cons E2 ... En-1 En) | Vn = En.codeL Vn-1 = En-1.codeL $\langle \text{CONS} \quad - \text{V10} \quad - \text{Vn-1} \quad - \text{Vn} \quad \rangle$... V2 = E2.codeL $\langle \text{CONS} \quad - \text{V10} \quad - \text{V2} \quad - \text{V10} \quad \rangle$ |
| (list E2 ... En-1 En) | $\langle \text{NIL} \quad - \text{V14} \quad - \quad - \quad \rangle$ Vn = En.codeL $\langle \text{CONS} \quad - \text{V15} \quad - \text{Vn} \quad - \text{V14} \quad \rangle$ Vn-1 = En-1.codeL $\langle \text{CONS} \quad - \text{V15} \quad - \text{Vn-1} \quad - \text{V15} \quad \rangle$... V2 = E2.codeL $\langle \text{CONS} \quad - \text{V15} \quad - \text{V2} \quad - \text{V15} \quad \rangle$ |
| (hd E1) | V1 = E1.codeL $\langle \text{HEAD} \quad - \text{V2} \quad - \text{V1} \quad - \quad \rangle$ |
| (tl E1) | V1 = E1.codeL $\langle \text{TAIL} \quad - \text{V2} \quad - \text{V1} \quad - \quad \rangle$ |
| not E1 | E1.codeL(siFaux,siVrai) |

| Opérations WHILE | Opérations codel |
|---|---|
| E1 =? E2 | V1 = E1.codel V2 = E2.codel <IFNEQ siFaux - - V1 - V2 > <GOTO siVrai - - - > |
| E1 and E2 and ... and En | E1.codel(siVrai1,siFaux) <LABEL siVrai1 - - - > ... En-1.codel(siVrai12,siFaux) <LABEL siVrai12 - - - > En.codel(siVrai,siFaux) |
| E1 or E2 or ... or En | E1.codel(siVrai,siFaux1) <LABEL siFaux1 - - - > ... En-1.codel(siVrai,siFaux12) <LABEL siFaux12 - - - > En.codel(siVrai,siFaux) |
| Si on a un “and”, “or”, “not” ou “=?” qui ne sont pas déjà dans une expression booléenne, on ajoute le code suivant après leur code intermédiaire : | <LABEL siVrai - - - > <TRUE - res - - > <GOTO fin - - - > <LABEL siFaux - - - > <NIL - res - - > <LABEL fin - - - > |
| (f1 E1 E2) | V1 = E1.codel V2 = E2.codel < WRITE - - V1 - > < WRITE - - V2 - > < CALL F1 - - - > |
| if E then C fi | E.codel(siVrai , siFaux) <LABEL siVrai - - - > C.codel <LABEL siFaux - - - > |
| if E then C1 else C2 fi | E.codel(siVrai , siFaux) <LABEL siVrai - - - > C1.codel <GOTO fi - - - > <LABEL siFaux - - - > C2.codel <LABEL fi - - - > |

| Opérations WHILE | Opérations codel |
|---------------------------------------|--|
| <pre> while E do C od </pre> | <pre> <LABEL boucle - - - > E.codel(siVrai,siFaux) <LABEL siVrai - - - > C.codel <GOTO boucle - - - > <LABEL siFaux - - - > </pre> |
| <pre> for E do C od </pre> | <pre> V1 = E.codel <WRITE - - V1 - > <READ - nbBoucles - - > <LABEL boucle - - - > <IFNZ forBody - - nbBoucles - > <GOTO od - - - > <LABEL forBody - - - > <TAIL - nbBoucles - nbBoucles - > C.codel <GOTO boucle - - - > <LABEL od - - - > </pre> |
| <pre> foreach V in E do C od </pre> | <pre> V1 = E.codel <WRITE - - V1 - > <READ - nbBoucles - - > <LABEL boucle - - - > <IFNZ forBody - - nbBoucles - > <GOTO od - - - > <LABEL forBody - - - > <HEAD - V - nbBoucles - > <TAIL - nbBoucles - nbBoucles - > C.codel <GOTO boucle - - - > <LABEL od - - - > </pre> |

Schéma de traduction code codel -> codeNASM :

| Opérations codel | Opérations codeNASM |
|-----------------------------|--|
| < READ - V1 - - > | mov RSI,0 call read |
| < WRITE - - V1 - > | mov RSI,0 call write |
| < NOP - - - > | nop |
| < NIL - V2 - - > | mov [R8+8],R15 |
| < CONS - V1 - V2 - V3 > | mov RSI,[R8+16] mov RDI,[R8+8] call cons mov [R8+0],RBX |
| < HEAD - V2 - V1 - > | mov RSI,[R8+0] call head mov [R8+0],RBX |
| < TAIL - V2 - V1 - > | mov RSI,[R8+0] call tail mov [R8+0],RBX |
| < GOTO siVrai - - - > | jmp .siVrai |
| < LABELsiVrai - - - > | .siVrai: |
| < IFNZ siFaux - - V2 - > | cmp R15,[R8+8] jnz .siFaux |
| < IFNEQ siFaux - - V1 -V2 > | mov RSI,[R8+8] mov RDI,[R8+0] call equals cmp RAX,0 je .siFaux |
| < TRUE - V2 - - > | mov [R8+8],R14 |
| < SYMB S4 - V2 - - > | mov R12,48 add R12,symbols_desc mov [R8+8],R12 |
| < CALL F1 - - - > | call F1 |