第3课虚拟内存的原理与实现

《跟着瓦利哥学写OS》

联系方式

- 自己动手写操作系统QQ群:82616767。
- 申请考试邮箱:sangwf@gmail.com
- 所有课程的代码都在Github:

https://github.com/sangwf/walleclass

思考题回顾

● 在实验中,我们是将第2扇区先加载到 ox10000,然后再复制到ox00000的,为什 么不直接加载到ox00000?

讲解更正1:

40 ;这里加dword是为了生成一个32位偏移地址的指令41 ;这条指令执行的时候,已经是在保护模式了42 ;是利用了CPU预取的机制,在执行mov cr0, eax时,43 ;就将其读入了指令寄存器44 ;0x0008表示GDT中第一个描述符45 ;0x00000000是跳转的32位偏移地址,有效的46 jmp dword 0x0008: 0x00000000

讲解更正2:

● 第1节课的思考题,我讲到使用jmp BOOTSEG: LOOP1,而不能使用jmp LOOP1。这里讲解错误,实际是可以的。

认识机器码

```
nop
  nop
  nop
 LOOP1:
      jmp LOOP1
  nop
7 jmp 0x1234: LOOP1
```

认识机器码

```
sangwf:cls3 sangwf$ nasm -f bin machinecode.s -o machinecode sangwf:cls3 sangwf$ hexdump machinecode
0000000 90 90 90 eb fe 90 ea 03 00 34 12
000000b
```

重新认识加指令

◎ 迄今为止,我们已经学习了jmp指令的两种用法

- 0 jmp LOOP1
- @ jmp BOOTSEG: LOOP1

imp LOOP1

- LOOP1这个标记符,会转化为相对于jmp LOOP1后面一条指令(IP + 2)的偏移。而非相对于文件的起始地址。
- 如LOOP1: jmp LOOP1翻译为机器指令后,成为oxeb oxfe, 其中oxeb为相对跳转的机器码。oxfe = ob11111110 = od(-2)。
- ◎ 这是因为jmp LOOP1指令的长度为2。

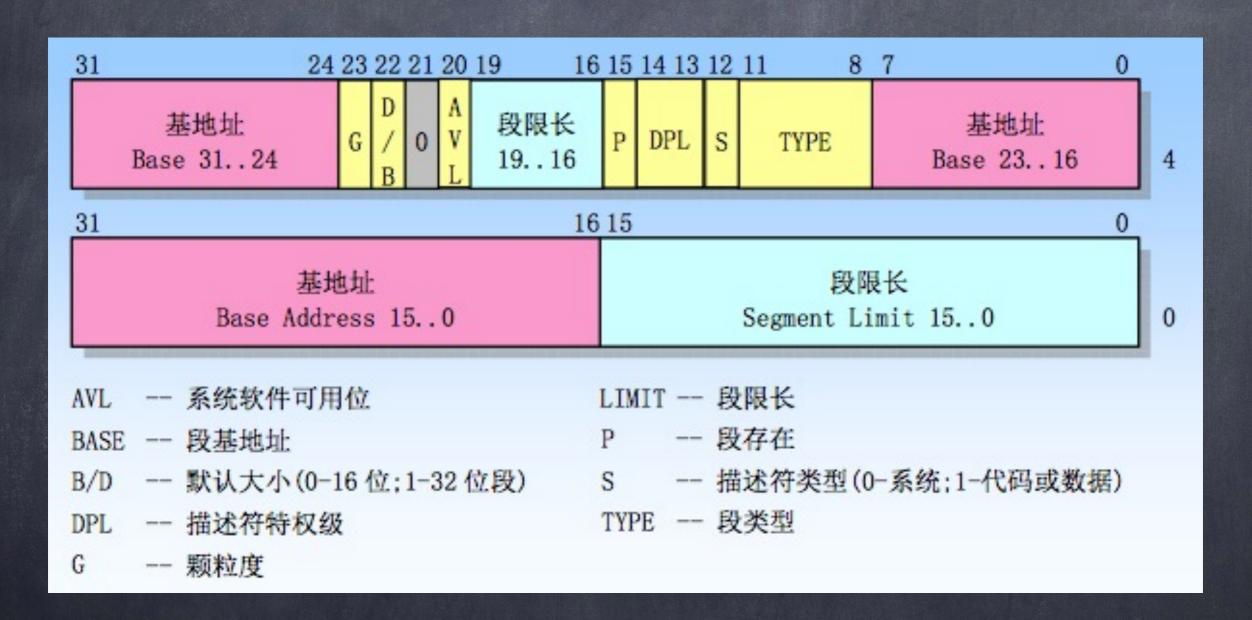
IMP BOOTSEC: LOOP1

- 段间跳转,设置CS = BOOTSEG。LOOP1翻 译为相对于文件头部的偏移地址。
- 如例子中的代码翻译为oxea oxo3 oxoo ox34 ox12。oxea表示段间跳转的机器码,oxooo3表示LOOP1相对文件起始的偏移是3。

分段的问题

- 段占用的物理内存连续,且前后无法扩展,就要整体移位。
- ▶ 内存不足时,需要将整个段置换到磁盘(回顾段 描述符的P标记位),来回置换代价大。

段描述符通用格式



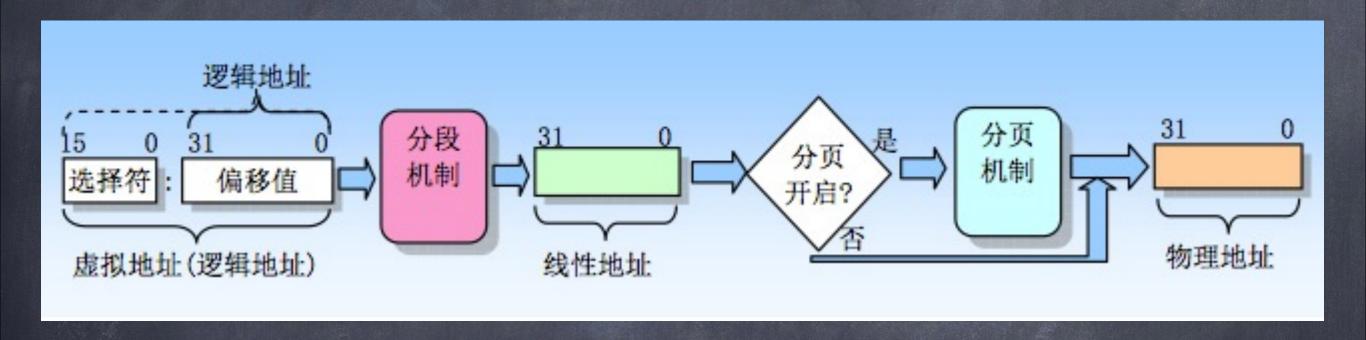
分页的解决之道

● 在保护模式下,可以开启分页,每页4K,可以按需分配。

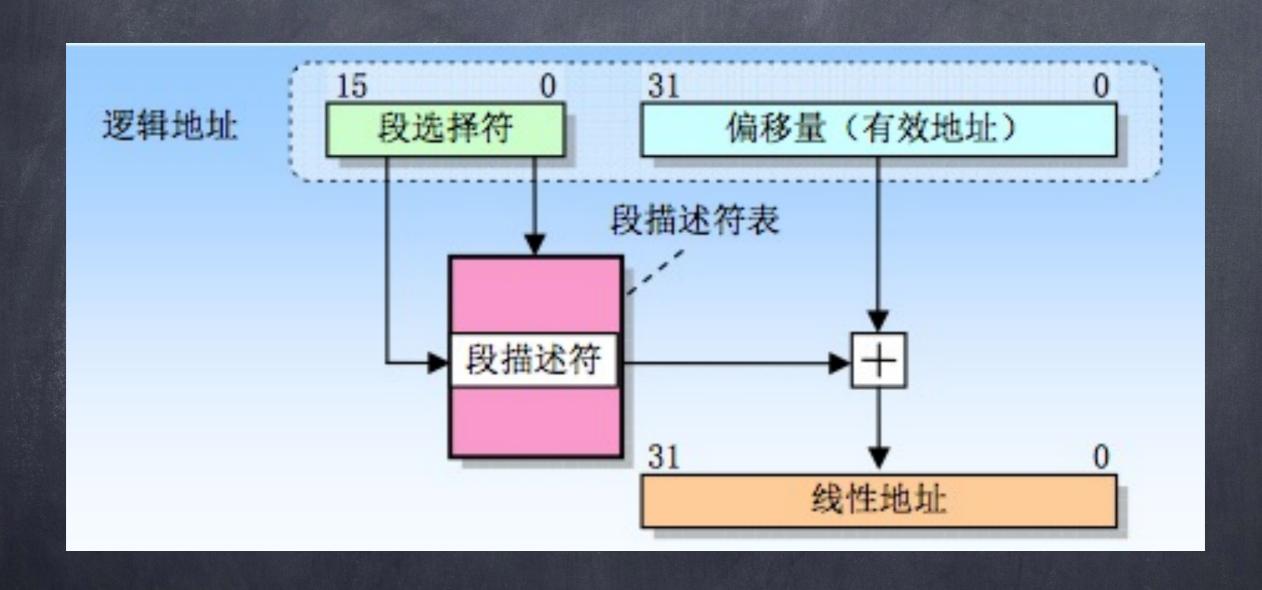
◎ 好处:

- 页面之间独立,不要求连续。
- 实际是将内存当成了磁盘的缓存,按需加载。 (传说中的虚拟内存)

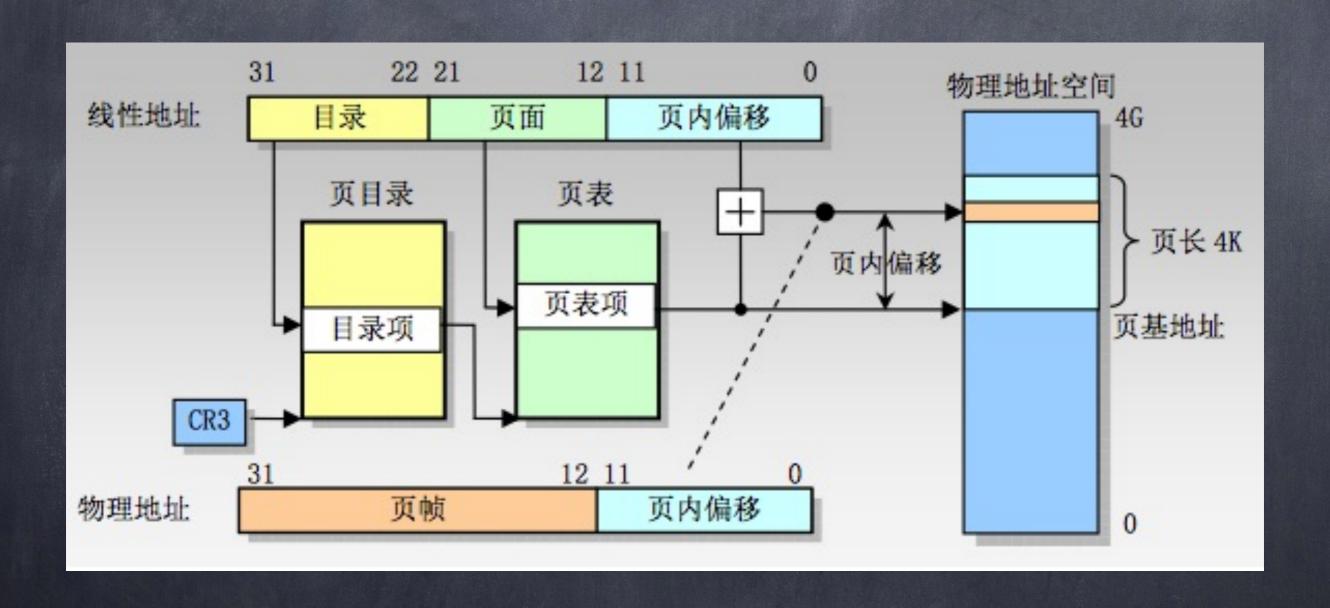
从虚拟地址到物理地址



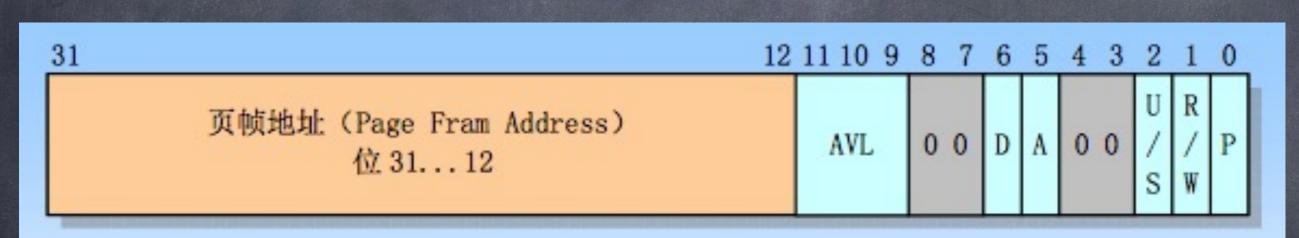
段地址的转换



分页的地址转换



页目录表/页表的格式



?:表示页是否在物理内存中,是虚拟内存工作的最关键的标记。

1. 页面是否被修改。当页面要被置换到磁盘时,该位 决定了是否要回写。

A:页面是否被访问。没被访问过的页面,优先被换出到磁盘。

半吊子的虚拟内存

- 本节课所讲的部分,只包括开启分页机制。一个 真正支持虚拟内存的系统,需要在内存不足时, 将某些页面置换到磁盘。也访问的地址不存在 时,分配物理页面,并从磁盘加载内容。
- 因为牵涉到缺页中断与保护模式下的磁盘读取, 这个放到以后再讲。

开启分页的步骤

- 分页是在分段的基础上进行的,所以是进入保护模式之后。
- 1,初始化CR3为页目录表的基地址(实际高20位有效)。
- 2, 填充页目录表中的项为页表的基地址(实际是页帧号)。
- 3, 给每个页表的项赋值, 即设置实际的物理页起始地址。
- 4,开启CRO的PG标记位(bit 31)。
- **♂** 5, 进入分页模式。

第一个实验

- 在上节课的基础上,实现分页模式下,在屏幕打印一个字符串Hello, world!
- 我们将0~4M的线性地址映射到和物理地址完全一样。
- 将页目录表放在1M的物理地址。
- 将第0个页表放在1M+4K的物理地址。

代码(しつに5増加一个数

据段)

```
81
     ; 第三个描述符 (0x18), 表示数据段
     dw 0x07FF;段限长低16位,则段限长为:
82
              (0x07FF + 1) * 4KB = 8MB
83
84
     dw 0x0000 ;基地址低16位0, 所以基地址为0
     dw 0x9200 ; 0x92 = 1001 0010
85
              ;高4位分别表示P = 1段在内存中
86
              ; DPL = 0, 最高权限
87
              ; s = 1, 非 系 统 段
88
              ;且 TYPE的 bit 3为 0,表示数据段
89
              ;低 8位表示基地址23~16为0
90
     dw 0x00C0 ; 高 8位表示基地址31~24为0
91
              ;G标志 (bit 7) = 1,表示颗粒度为4KB
92
              ;注意:保护模式下颗粒度一般都设4KB
93
              ;最后4位为0,表示段限长19~16位是0
94
```

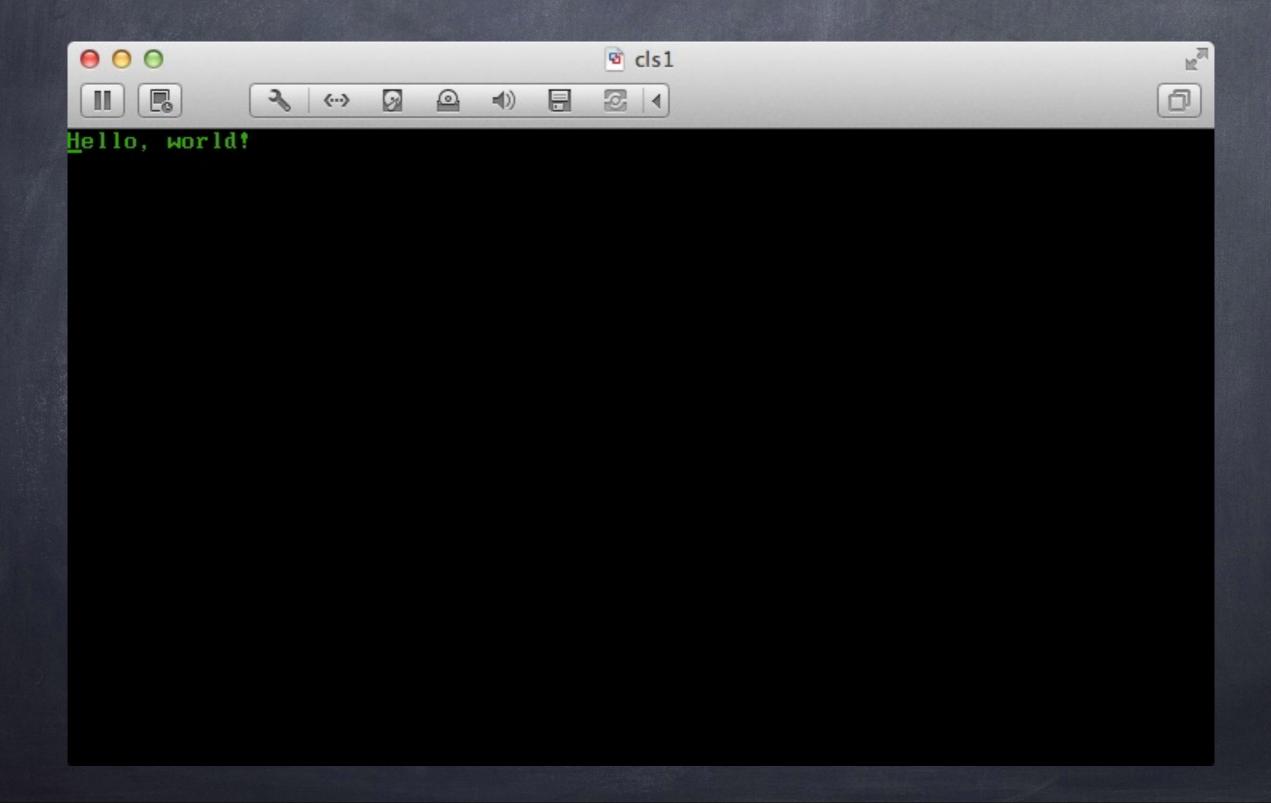
- 6;设置页目录表基址
- 7;即给CR3赋值,将将页目录表起始地址的高20位
- 8 ;写入CR3的高20位,其中低12位是保留字段,无用
- 9 mov eax, 0x00100000 ; 我们放到物理地址1M的地方
- 10 mov CR3, eax

```
12 ; 只给页目录表的第0项赋值
13;即真正有效的地址为4M
  ; 赋 值 为 物 理 地 址 1M+4K的 高 20位
15 mov eax, DATA SEL;先设置数据段
16 mov ds, eax
17
  ;0x00101001的高20位表示页板地址0x00101
  ;低12位中的bit 0位P = 1,表示该项有效
20 ; bit 1位 R/W = 0,表示只能读,不能写
21 mov dword [0x00100000], 0x00101001
```

```
;给第0项页表赋值
24;页表中的每一项,都和实际物理地址一致
25 ; 即 页 表 的 第 0 项 的 页 桢 为 0 x 0 0 0 0 0
26 ; 第 1 项 为 0 x 0 0 0 0 1 . . . 以 此 类 推
27 ; P设置为1, R/W设置为1
28 mov ecx, 0
29 mov eax, 0x00101000
30 mov ebx, 0x0000003
31
32 set page:
33 mov [eax + ecx * 4], ebx
34 add ebx, 0x00001000 ;页桢号++
35
36 inc ecx
37 cmp ecx, 1024 ; 共有1024项
38 jne set page
```

```
41 ; 开启分页模式
42 ; 即将CRO寄存器的第31位置1
43 mov eax, CRO
44 or eax, 0x80000000 ;最高位置1
45 mov CRO, eax
```

运行结果



思考

● 在实验中,如何实现虚拟地址被访问时,再分配物理内存?

谢谢!