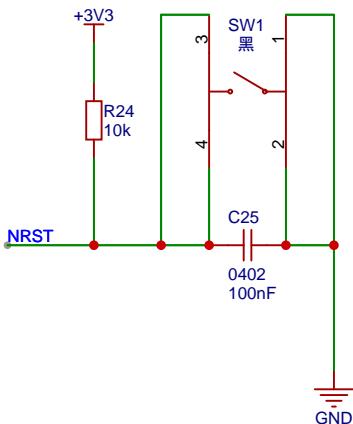
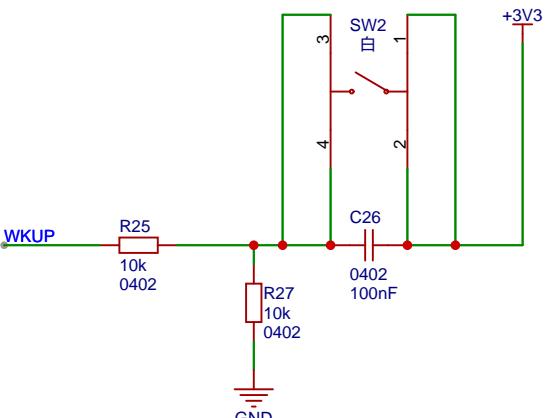


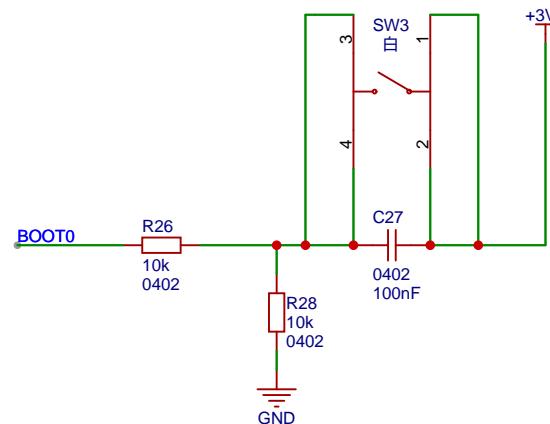
原理图	立创梁山派·天空星开发板原理图	更新日期	2025-05-30
		创建日期	2025-05-30
图页	层次总框图	物料编码	
绘制	LCKFB-YZH	立创梁山派·天空星开发板	
审阅			
		版本	尺寸
		V1.0	A4
嘉立创EDA		页 1 共 2	
嘉立创EDA			



复位按键

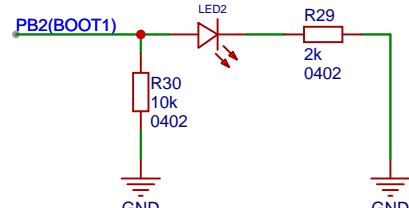


用户(唤醒)按键



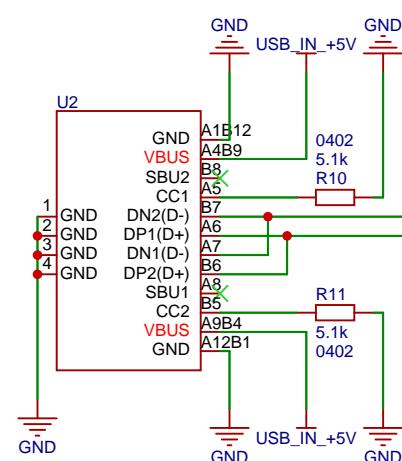
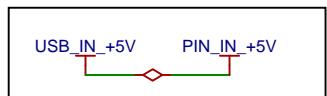
DFU按键

NRST	NRST
WKUP	WKUP
BOOT0	BOOT0
PB2(BOOT1)	PB2(BOOT1)

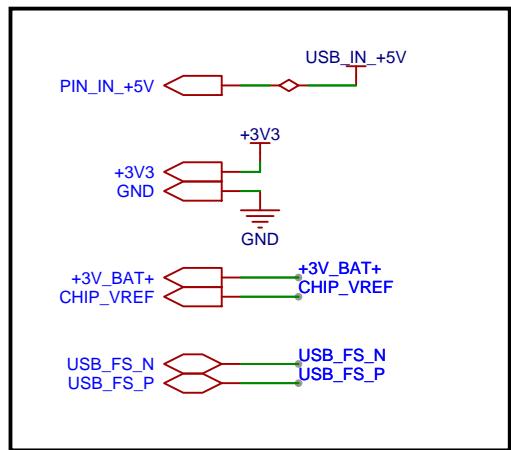
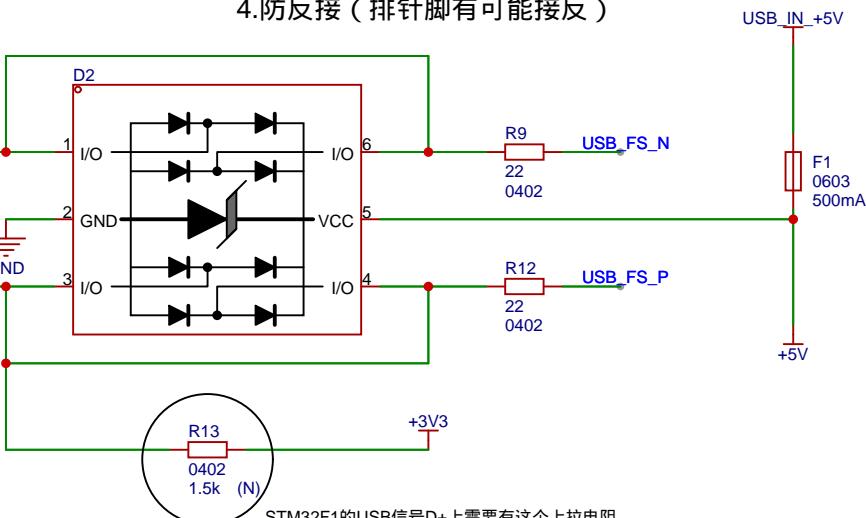


用户LED

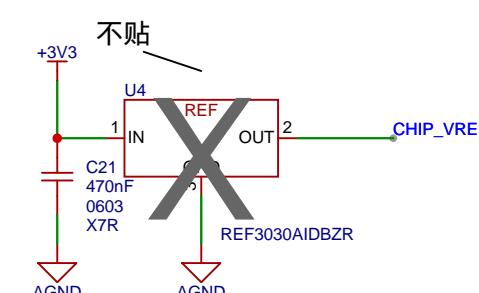
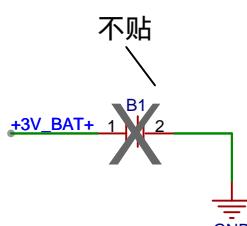
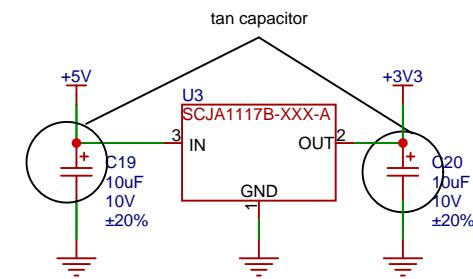
原理图	按钮和led		更新日期	2025-05-30
图页	按钮和用户LED		创建日期	2025-05-30
绘制	LCKFB-YZH	物料编码		
审阅		立创梁山派·天空星开发板		
	版本	尺寸	页	1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA

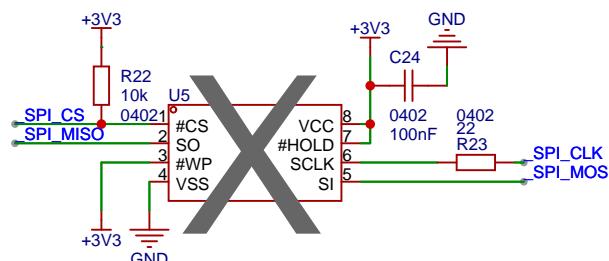
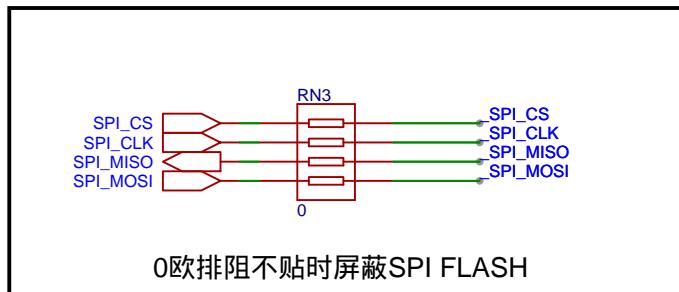
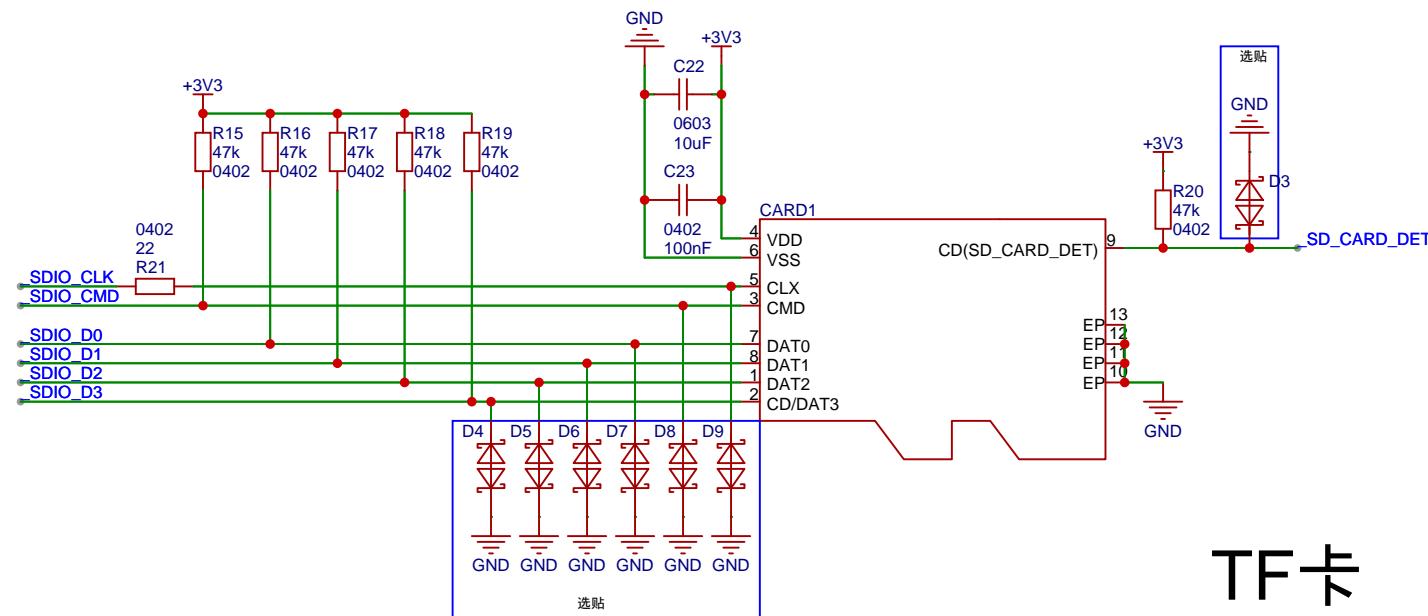
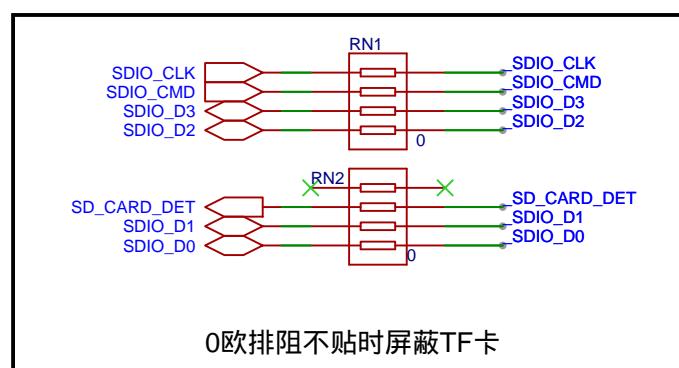


1. USB数据口静电防护
2. 钳位(过压)保护
3. 过流保护
4. 防反接(排针脚有可能接反)



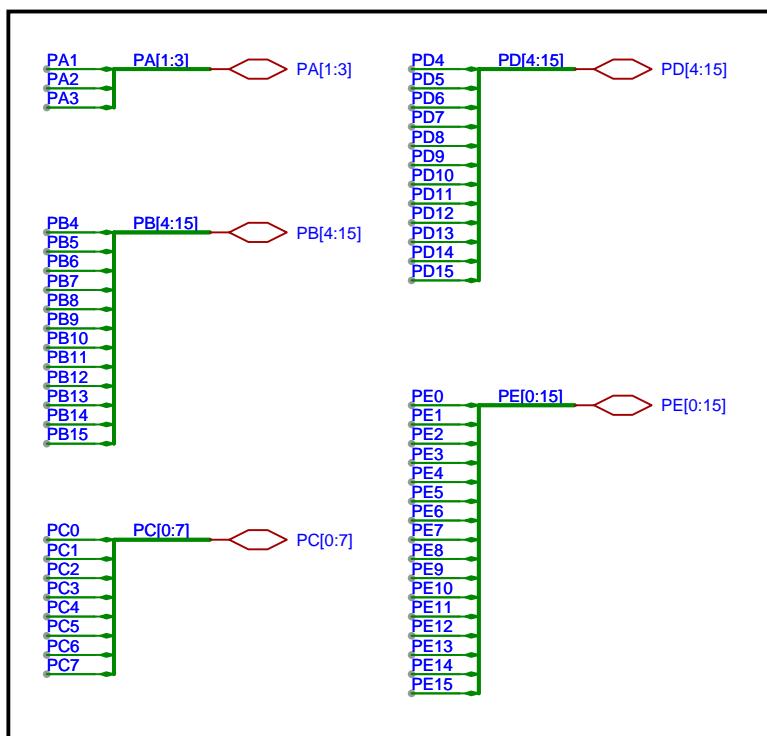
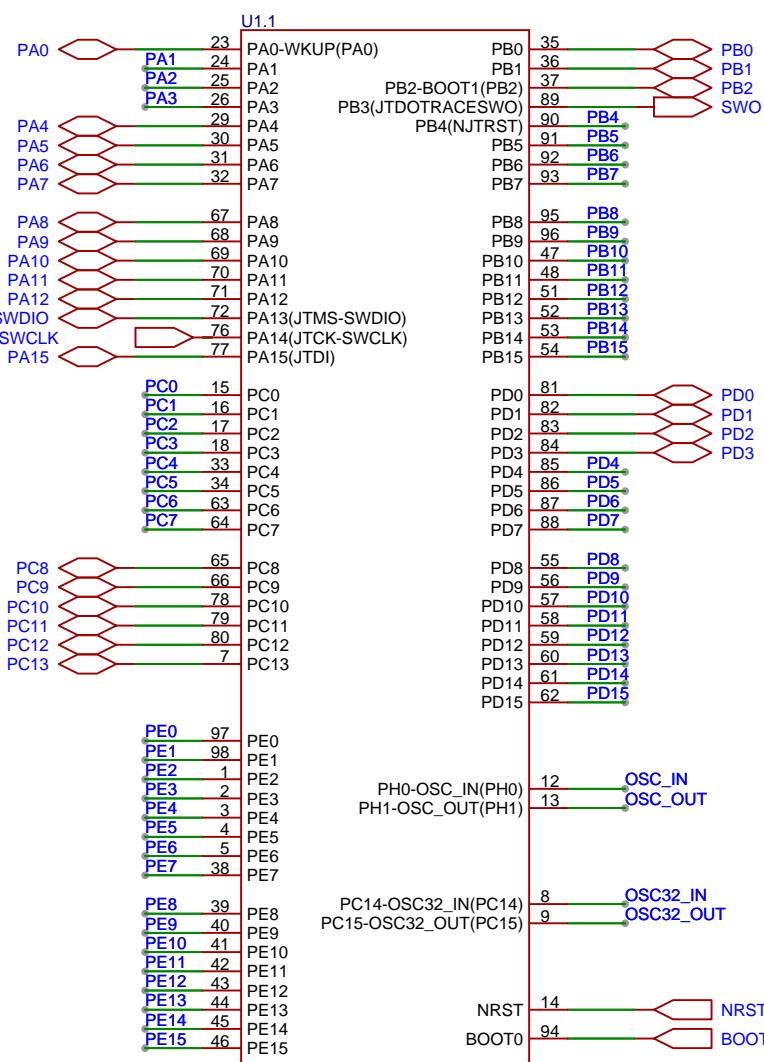
原理图	供电部分			更新日期	2025-05-30
图页	P1			创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板			物料编码
审阅					
		版本	尺寸	页	1 共 1
	V1.0	A4		嘉立创EDA	





原理图	TF卡与SPI FLASH			更新日期	2025-10-30
图页	TF卡与SPI FLASH			创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板			物料编码
审阅					
		版本	尺寸	页	1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA	

A



兼容  
STM32F407Vx

STM32F103Vx

GD32F470Vx

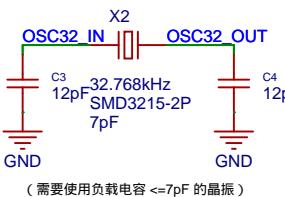
GD32F407Vx

GD32F103Vx

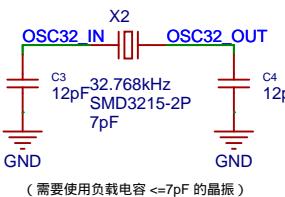
AT32F403A/407Vx

AT32F435/437Vx

晶振匹配电容已经过测试调整



外部高速晶振



外部低速晶振

(需要使用负载电容<=7pF的晶振)

原理图	Iqfp-100最小系统原理图		更新日期	2025-05-30
图页	引脚定义与分配		创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板		物料编码
审阅				
		版本	尺寸	页 1 共 2
嘉立创EDA		V1.0	A4	嘉立创EDA

兼容

STM32F407Vx

STM32F103Vx

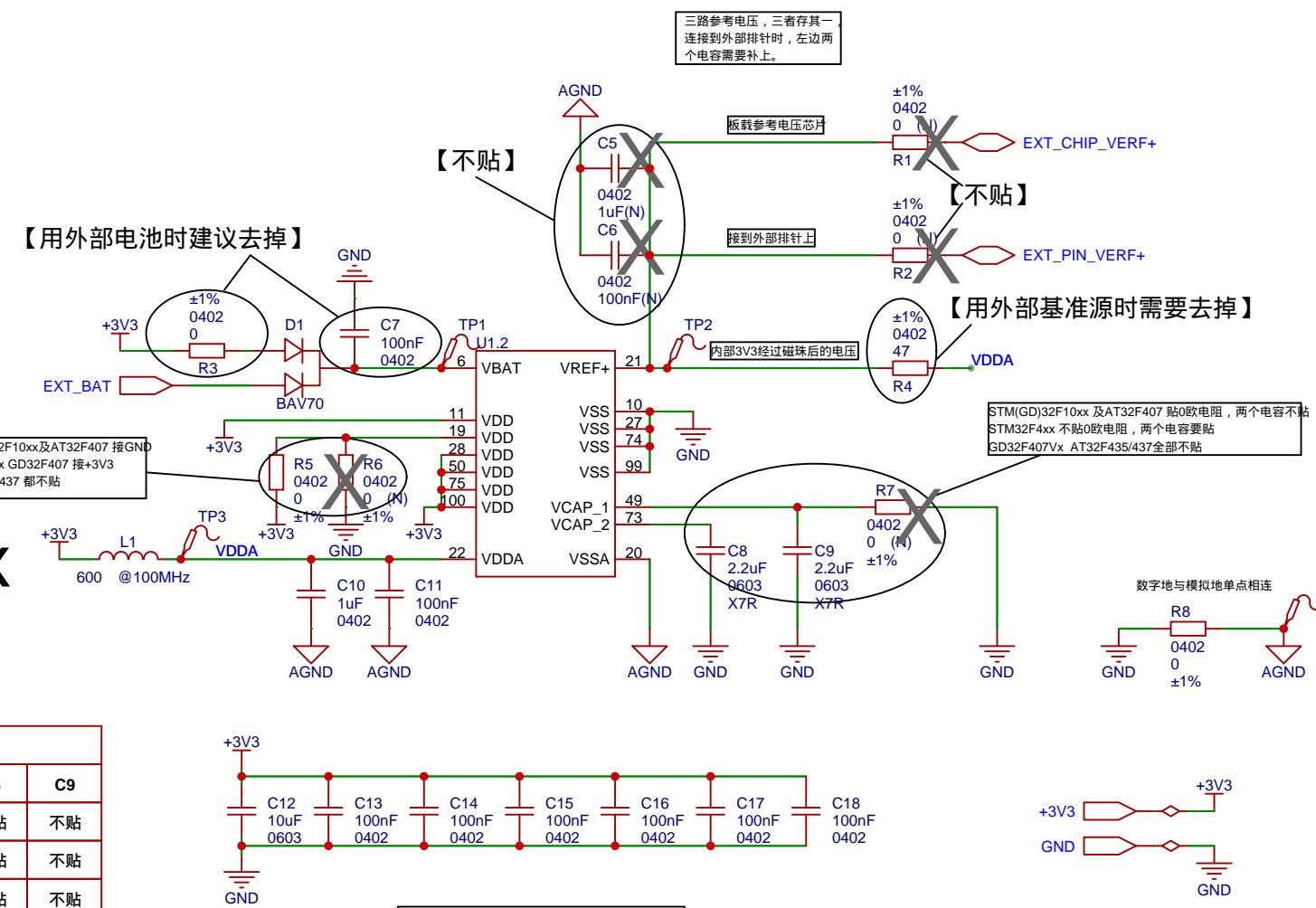
GD32F470Vx

GD32F407Vx

GD32F103Vx

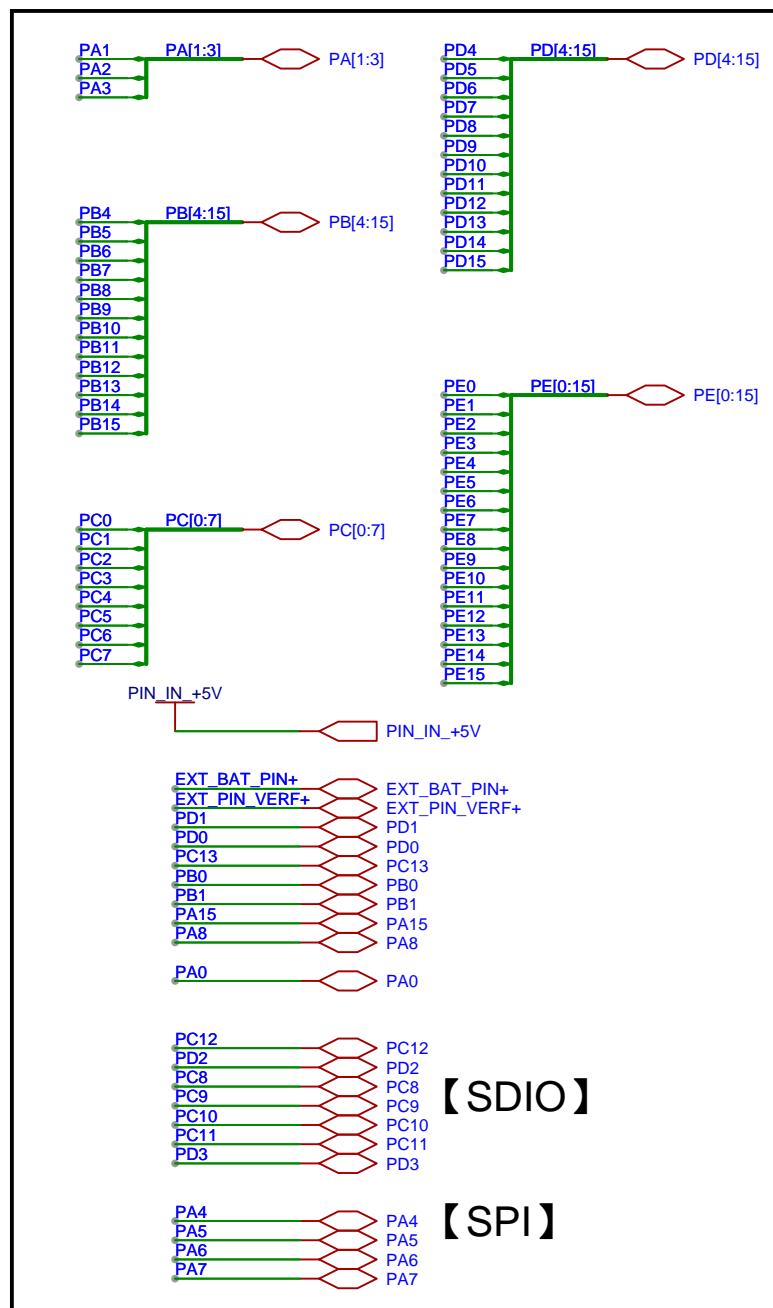
AT32F403A/407Vx

AT32F435/437Vx

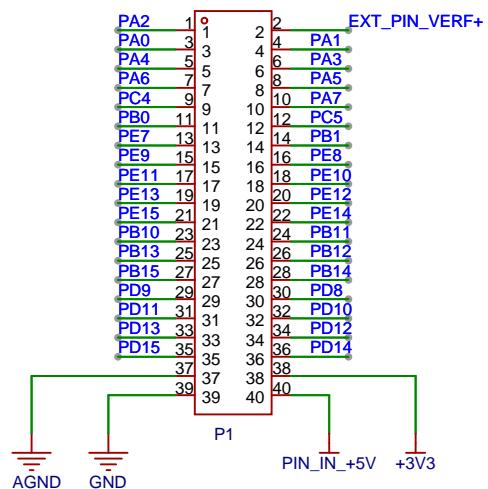


SMT生产兼容一览					
100脚芯片目录	R5	R6	R7	C8	C9
GD32F407Vx	贴	不贴	不贴	不贴	不贴
GD32F470Vx	贴	不贴	不贴	不贴	不贴
GD32F103Vx	不贴	贴	贴	不贴	不贴
STM32F407Vx	贴	不贴	不贴	贴	贴
STM32F103Vx	不贴	贴	贴	不贴	不贴
AT32F403A/407Vx	不贴	贴	贴	不贴	不贴
AT32F435/437Vx	不贴	不贴	不贴	不贴	不贴

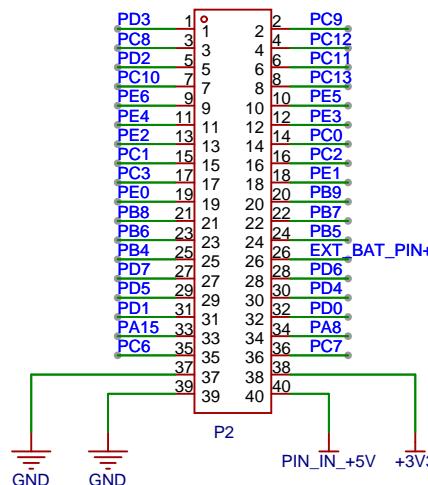
原理图	Iqfp-100最小系统原理图			更新日期	2025-05-30
图页	国产芯片兼容			创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板			
审阅					
		版本	尺寸	页	2 共 2
	V1.0	A4		嘉立创EDA	



左边

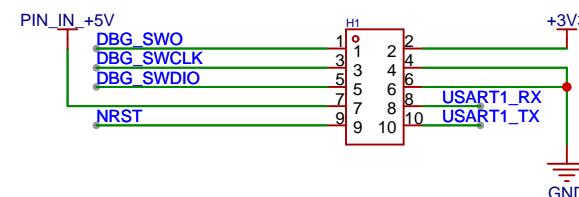
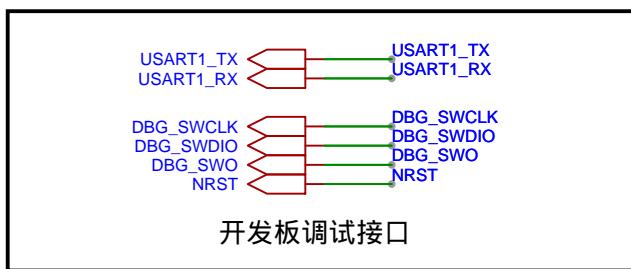


右边



GPIO通过排针引出

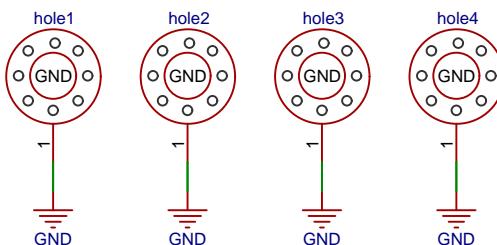
原理图	双路80pin排针		更新日期	2025-05-30
图页	双路80PIN排针		创建日期	2025-05-30
绘制	立创梁山派·天空星开发板			
审阅	LCKFB-YZH		物料编码	
		版本	尺寸	页 1 共 1
	V1.0	A4		嘉立创EDA



SWO 接口可以让我们当做串口输出使用，也可以  
让我们在MDK ( EKIL ) 的硬件调试中使用里面的  
逻辑分析仪查看变量。

SWCLK和SWDIO相邻引脚是GND，在调试时使用双  
排线可以支持更高的调试频率

原理图	开发板调试接口			更新日期	2025-05-30
图页	P1			创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板			物料编码
审阅					
		版本	尺寸	页 1 共 1	
		V1.0	A4	嘉立创EDA	



版权说明：

字体部分：

JetBrains Mono @ SIL Open Font License 1.1  
<https://github.com/JetBrains/JetBrainsMono>

阿里巴巴普惠体

<https://fonts.alibabagroup.com/#/home>

图标部分：

IconPark @ Apache-2.0 license  
<https://github.com/bytedance/iconpark>

原理图	立创梁山派·天空星开发板原理图			更新日期	2025-05-30
图页	螺丝孔			创建日期	2025-05-30
绘制	LCKFB-YZH	立创梁山派·天空星开发板			
审阅					
		版本	尺寸	页	2 共 2
		V1.0	A4	嘉立创EDA	