

---

---

---

---

---



# 이주하 공부할 친구

Topic: exception : Un expected events arise within CPU

MIPS에서는 CPU가 Co-processor를 어떻게 handle.

구체적으로 Cause Register (원인이 되는 register가 저장), EPC에서 해당 명령어의 주소도 저장,

그리고 handler의 주소로 이동시킴 → 요즘에는 handler의 주소를 분리해서, exception의 종류를 바로 알 수 있게 만들어 놨다.

그래서 정리하면, 1) read cause register → 2) jump handler → 3) determine the action → 4) if restartable, EPC 활용한다. 5) otherwise, 프로그램을 종료하고, 에러 메시지를 호출한다. 이 과정에서 해당 instruction과 subsequent instruction은 flush(실행하지 않고 bubble 로 만들어 버린다.

⊕ Control signals은 모두 003 → indicate ⇒ EPC-4 맞습니다.