

实验报告是实验课的总结和成果展示，请认真完成。报告采用电子版形式，在每次实验课时提交上一个实验的电子版报告到实验室的服务器上。

第一次 FPGA 实验报告要求

第一次实验是学习软件 Quartus II 的使用方法，实验报告要求将整个设计的流程用自己的语言加以简化和总结，巩固对设计流程的认识，为后续实验做好准备。也可以给出自己的体会、遇到的问题及其解决方法等。

后续 FPGA 实验报告要求

- 一、写清楚姓名、学号、实验题目等一般信息。
- 二、实验内容：对实验题目的要求给予简单、清楚的描述。
- 三、设计分析：对实验题目进行分析，提出自己的编程思路。
- 四、VHDL 源代码：附上自己设计的经过仿真和硬件验证的正确的 VHDL 代码，并说明代码的功能。设计 VHDL 程序时建议实体名带有个人姓名标示，如 exp1_zs.vhd 表示张三同学的代码，exp1_ww 表示王五同学代码。
- 五、仿真结果记录：给出主要模块的仿真结果记录，要求清楚、可辨，有些模块做仿真比较困难，可以提供简化的仿真结果。
- 六、FPGA 验证结果记录：说明设计在 FPGA 实验箱上的管脚锁定情况，并给出设计在 FPGA 实验箱上的验证结果。静态结果可提供照片，动态结果可文字描述。
- 七、实验总结：对实验的体会、建议、遇到的问题以及解决方法等。