

FPGA 综合设计实验要求

- 1、自主设计、难度由自己掌控、须使用实验箱上 FPGA 与其它任何模块，可以参考之前的设计以及实验箱相关的文档：实验指导书 altera_cyclone5.pdf、baseboard 原理图.pdf、altera_coreboard 原理图.pdf、cyclone5 fpga 实验箱整机测试指导书.pdf 等。“ALTERA FPGA 设计之综合实验.pdf”也仅作为参考文档之一。
- 2、两周内完成并提交设计报告，报告里须给出详细设计过程并附源代码。也可以附上 PPT 或视频演示文档。
- 3、成绩同样由设计完成情况和设计报告两部分构成，同时会根据设计的难度调整设计最后成绩。超时完成适当扣分，抄袭 0 分。
- 4、实验室在这两周内除了安排好的时间段开放外，其它上班时间如有老师在可以找老师开门或实验室已经开门且有空位均可使用。